



Звіт

З лабораторної роботи № 1

З дисципліни «Моделювання комп'ютерних систем»

На тему: «Інсталяція та ознайомлення з середовищем розробки Xilinx ISE.

Ознайомлення зі стендом Elbert V2 - Spartan 3A FPGA»

Виконав: ст. гр. КІ-202

Довганюк О. С.

Прийняв: ст. в.

Козак Н. Б.

Завдання

1. Створення облікового запису на www.xilinx.com.
2. Інсталяція *Xilinx ISE* та отримання ліцензії.
3. Побудова дешифратора 3-7 за допомогою *ISE WebPACK™ Schematic Capture* та моделювання його роботи за допомогою симулятора *ISim*.
4. Генерування Bit файла та тестування за допомогою стенда *Elbert V2 – Spartan 3A FPGA*.

Виконання роботи

- 1) Інсталиював програму Xilinx ISE.
- 2) Згідно завдання створив схему дешифратора 3 в 8 після чого видалив 8-ий вихід і отримав дешифратор 3 в 7:

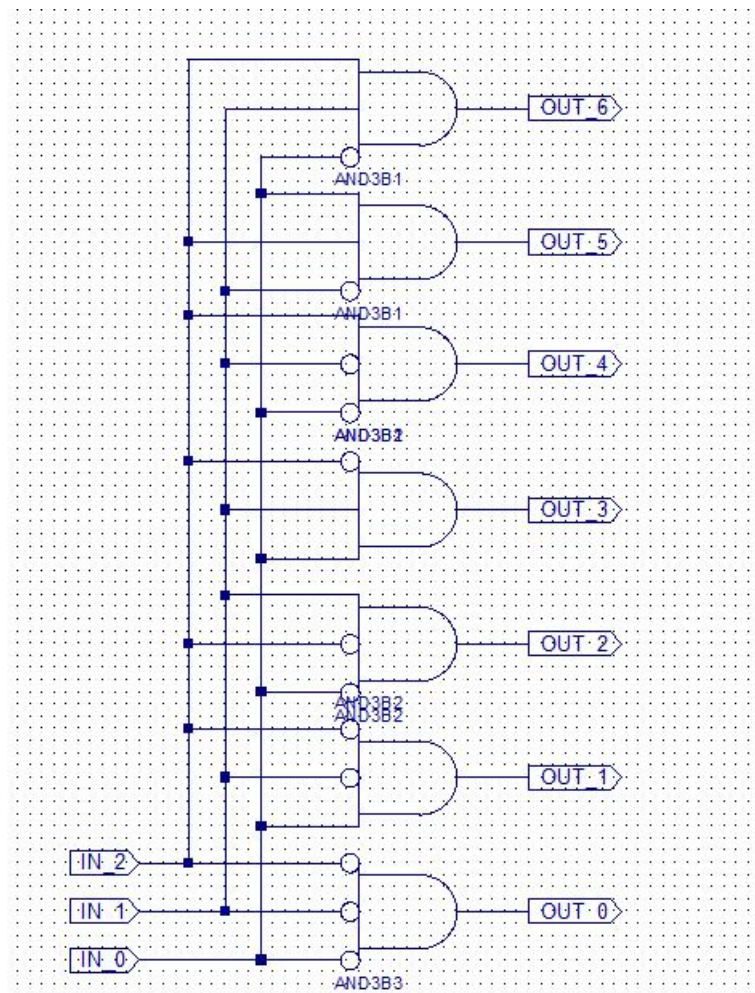


Рис.1. Схема дешифратора 3 в 7

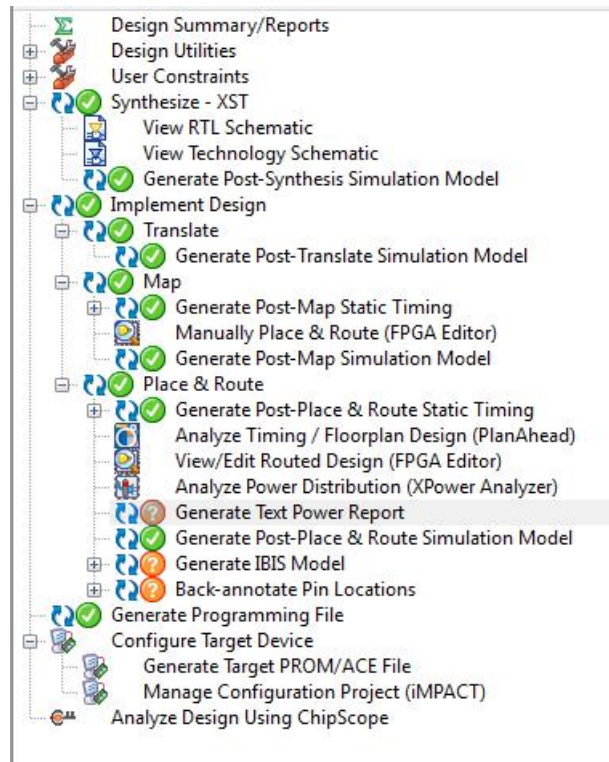


Рис.4. Виконання процесів

5) **Висновок:** у цій лабораторній роботі я ознайомився зі середовищем Xilinx ISE та практично побудував дешифратор 3 в 7.