

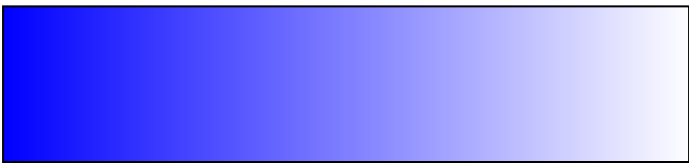
Eingang Speicher



Eingang Register



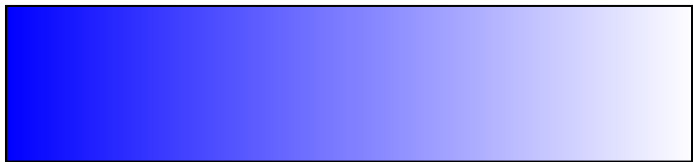
Eingang Resultat



Eingabe Lesen



Eingang Eingabe



Ausgang BUS

