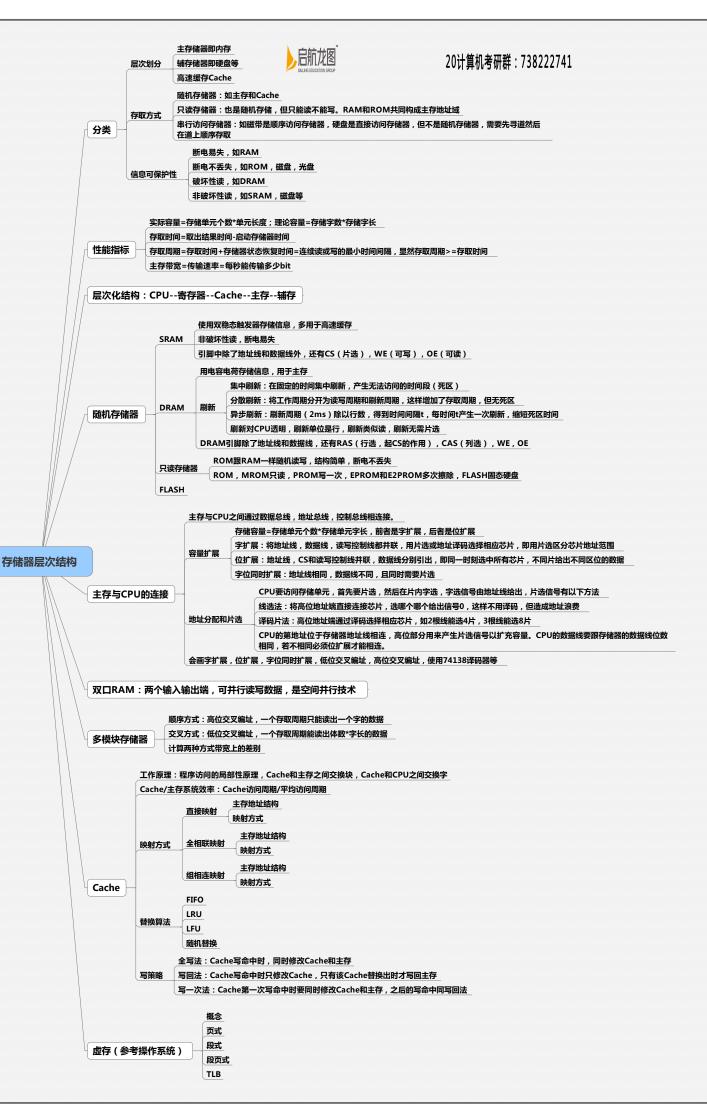




```
进位制:二进制,八进制,16进制之间的相互转换
                               真值:比如+5,-8这样的数
                               机器数:+5,-8这样的数在计算机中的表示
                                     8421码: 有权码即权值为8,4,2,1,加6修正
                               BCD码 余3码:在8421基础上+3得到余3码,但是无权码
                                    2421码:有权码,大于等于5的最高位为1,小于5的最高位为0
                                        ASCII:7位用来表示字符代码,最高位做奇偶校验。记住0-9,a-z,A-Z的ASCII值。
                      制数与编码
                                              区位码:一个四位十进制数,前两位为区,后两位是位,构成区位码。
                                        汉字编码
                                              国标码:区位码+2020H
                               字符与字符串
                                              内码:国标码+8080H
                                               大端模式:按人们逻辑理解的方式
                                        字符串存放 小端模式:倒过来放的方式
                               校验码:参考计算机网络
尼航龙图
                    20计算机考研群:738222741
                                            纯小数
                                                表示范围关于原点对称,最大为1-2^(-n)
                                        源码
                                            纯整数
                                                 表示范围关于原点对称,最大为2^n-1
                                                 正数与源码相同,负数数值位取反后+1
                                            纯小数
                                                 表示范围不对称,比源码多表示一个-1
                                       补码
                                           纯整数
                                                 表示范围不对称,比源码多表示一个-2^n
                            表示(n+1位为例)
                                                 正数与源码相同,负数数值位取反
                                            纯小数
                                                 表示范围与源码相同
                                       反码
                                           纯正数
                                                表示范围与源码相同
                                            常用来表示浮点数的阶码,只能表示整数
                      定点数
                                            补码的符号位取反跟移码相同
                                       移码
                                            移码全0为负的最小值(补码最小值),移码全1为正的最大值(补码最大值)
                                           移码大真值就大。表示范围与补码的整数范围一样
                                     算数移位
                                    逻辑移位
                                 移位
                                     循环移位
         数据的表示和运算
                                 源码加减
                                 补码加减
                            运算
                                 乘除
                                     溢出产生条件:两个相同符号的数相加,两个不同符号的数相减。定点数产生溢出只能进行出错处理。
                                     使用单符号位,则最高位进位与符号位进位不同则为溢出
                                 溢出
                                     使用单符号位,若参加运算的两个操作数符号相同,结果与原符号不同,则为溢出
                                     使用双符号位,则两个符号位不同就是溢出
                                  -般
                                      左减右加
                                 规格化
                                              源码:尾数数值最高位一定是1
                                      规格化判断
                             表示
                                             补码:基数是2时,尾数最高位一定和符号位相反
                                 表示范围
                                       1位数符,8位阶码,23位尾数
                                 IEEE754
                                       熟练二进制转化为浮点数和浮点数转化为二进制
                     浮点数
                                 对阶:只能右移不能左移,右移阶码增大,丢失低位
                                 尾数求和
                                 规格化:要让尾数的最高位数值位和符号位不同,直到变成00.1或11.0的形式
                                     0舍1入法
                            加減
                                    末尾恒置1法
                                       规格化后根据阶码来判断是否溢出
                                 溢出判断
                                       、阶码为01时表示上溢,要进入中断处理;阶码为10时表示下溢出,按机器0处理
                                   一位全加器:输入包括两个操作数和1个低位进位,输出包括该位和与高位进位
                           串行加法器
                                  串行加法器:只有一个全加器,若操作数有n位,则每次产生一位和,用触发器保存进位信号,速度慢
                                   由多个全加器组成,其位数与机器字长相同,各位同时运算
                                   并行加法器最长运算时间由进位信号传递时间决定,提高其速度应尽量加快进位传递速度。
                           并行加法器
                                          串行进位:将n个全加器串联起来,每一级进位直接依赖前一级进位,位数越多延迟越长
                                   进位方式
                                                单级先行进位方式:组内并行,组间串行
                      ALU
                                         并行进位
                                                多级先行进位方式:组内并行,组间并行
                                  ALU是一个组合逻辑电路,核心是并行加法器
                                 4片74181串联可组成16位ALU,属于单级先行进位
                                  4片74181和一片74182构成16位ALU,属于两级先行进位ALU
                           ALU结构:记住那两幅图,会画一级先行进位ALU和二级先行进位ALU,74181,,7182
```





零地址指令:空操作,停机,关中断指令;运算类指令只用在堆栈计算机中 20计算机考研群:738222741 自加,自减,求反等单操作数运算 一地址指令 隐含地址ACC,结果也放进ACC中 基本格式 二地址指令: |OP|A1|A2|, 结果存放在A1中 指令 三地址指令:同时给出两个操作数地址和存放结果的地址 四地址指令:在三地址指令基础上再给出下条指令地址,这不利于跳转 定长指令:指操作码长度固定,利于流水线 变长指令:操作码长度不固定,会进行扩展操作码指令设计 有效地址:指令中的地址码给出的是形式地址,要根据寻址方式得到有效地址 PC+1 指令寻址 **JMP** 数据寻址:根据指令中的地址码和寻址方式得到 隐含寻址:操作数在ACC中 立即寻址:指令直接给出操作数 直接寻址:指令给出操作数在内存地址,EA=A

指令系统

寻址

数据寻址方式

寄存器寻址:指令给出寄存器号。EA=R

寄存器间接寻址:指令给出寄存器号,寄存器存储操作数地址,EA=(R)

相对寻址:指令给出形式地址A, EA=(PC)+A(数加,A是补码表示),注意PC取指后+1

基址寻址:基址寄存器+形式地址,EA=(BR)+A,有利于多道程序设计

﹑变址寻址:变址寄存器+形式地址,EA=(IX)+A,有利于处理数组,循环

【堆栈寻址:由堆栈指针给出操作数地址,EA=(SP)

间接寻址:指令给出操作数地址的地址,EA=(A)

基址寻址用于为程序或数据分配存储空间,基址地址由操作系统给出且不变,A由程序员给出,可变

变址寻址用于处理数组问题,变址寄存器内容由用户给出,可变;A不变

CISC:指令复杂庞大;指令长度不固定;指令执行时间和频率差异;大多采用微程序控制器;编译程序难优化

RISC:指令精简;指令定长;只选常用指令,且大都只用一个时钟周期;只有Load/Store才能访存;使用大量寄存器

流水线和组合逻辑电路

20计算机考研群: 738222741

概念:分时、共享

内部总线: CPU内部

数据总线,是双向的

分类 系统总线

地址总线,它是单向传输

控制总线,是双向的

通信总线(外部总线):计算机系统之间传递信息的总线

单总线

将各设备挂在一组总线上(不是一根) 简单低成本;带宽低,争用总线,不支持并发

一条主存总线,一条IO总线

双总线 组成

概述

总线

仲裁

将低速IO从总线分离;需要增加硬件

三总线

主存总线; IO总线; DMA总线

提高IO性能吞吐量;工作效率低

总线周期:一次总线操作所需全部时间(申请,寻址,传输,结束)

总线时钟周期:即机器时钟周期

总线工作频率:总线周期倒数。总线周期=若干时钟周期。

总线时钟频率:即机器时钟频率 性能指标

总线宽度:总线上能同时传输数据位数,取决于数据总线根数

总线带宽:等于总线工作频率*总线宽度/8(B/s)

总线复用:分时复用

信号线数:数据线,控制线,地址线三种线数总和

因为总线是分时共享的,设备竞争使用总线,需仲裁决定谁使用总线

总线响应信号依次在设备间传递,直到到达总线请求设备

链式查询方式

需要BS(总线忙),BR(总线请求)和BG(总线响应)三条控制线

优先级固定,简单;对电路故障敏感,无法更改优先级易产生饥饿

计数值通过设备地址线传递到与计数值相同的设备上

集中式

计数器定时查询

需要BS,BR,若干设备地址线,n个设备需要(logn)+1条控制线

各设备优先级相同,优先级可改

每个设备都有各自的BR,BG,总线控制器排队并按优先级决定总线使用权

独立请求方式

n个设备需要2n条控制线

响应速度快;总线逻辑复杂

分布式

无中央仲裁,每个设备有自己的仲裁,竞争使用总线

通过比较总线上的仲裁号决定谁使用总线

固定的总线周期,同一时序信号

同步方式

速度快,速率高,简单;强制性同步,可靠性差

通过应答信号实现总线控制

异步方式

不互锁:请求和应答信号可自主撤销

是否互锁

半互锁:请求信号必须收到应答后才能撤销;应答信号不用

全互锁:请求信号必须收到应答才能撤销;应答信号必须等请求信号撤销后才能撤销

申请:申请并仲裁

总线传输阶段

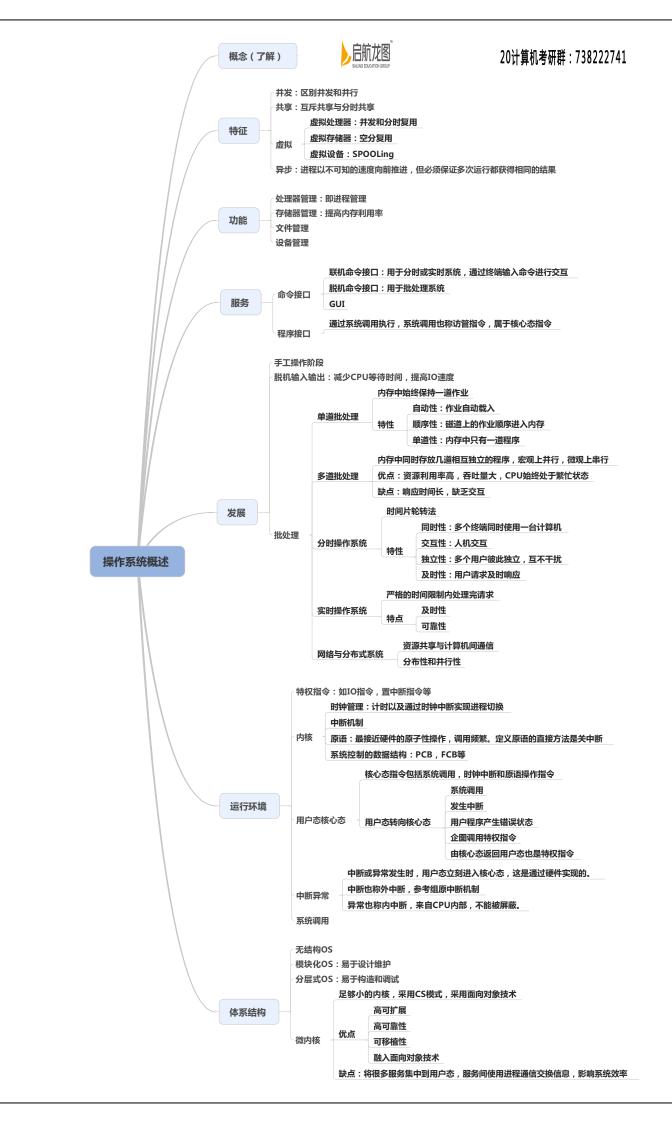
寻址:主模块启动相应从模块

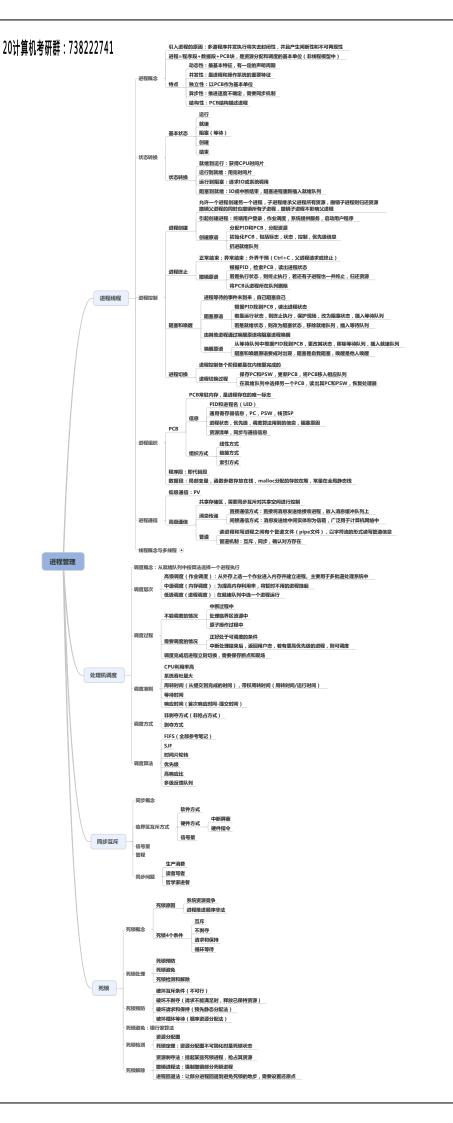
传输:主从模块间数据传输

结束:主模块撤销总先忙,释放总线使用权

总线标准

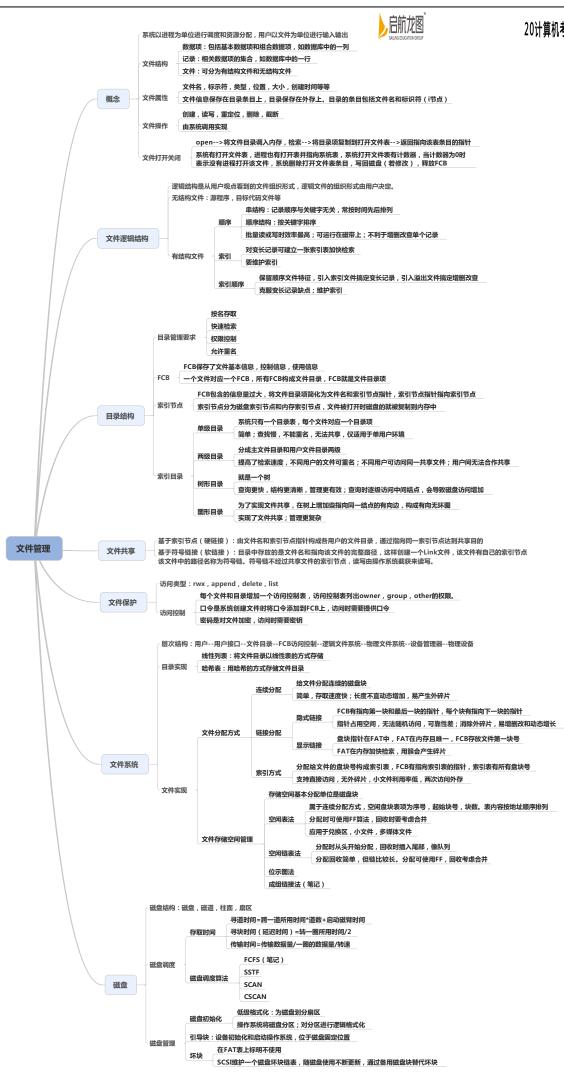
操作和定时



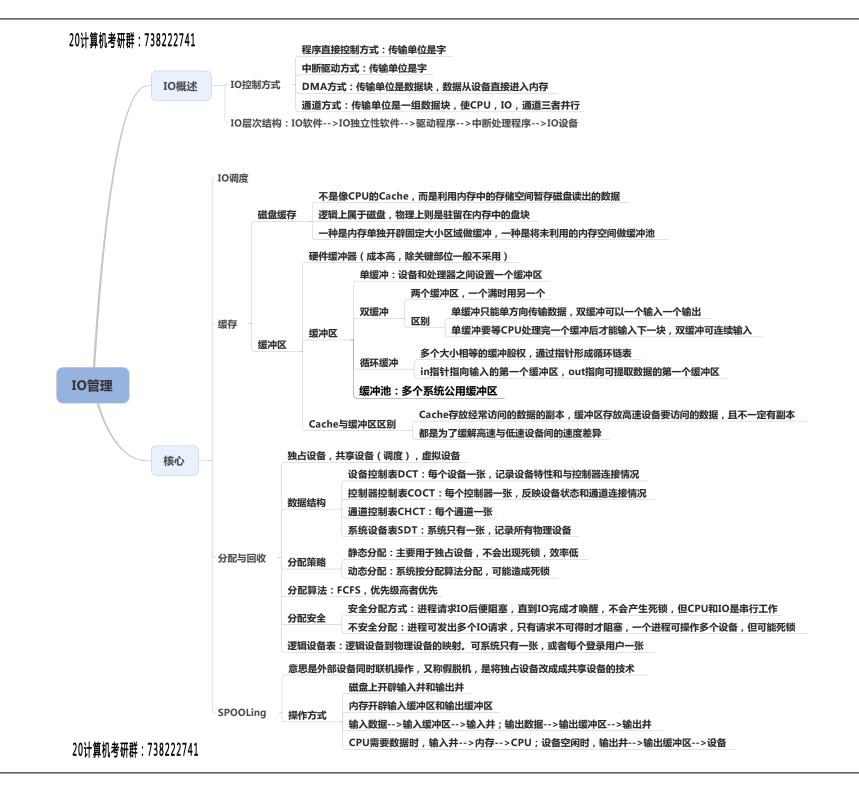




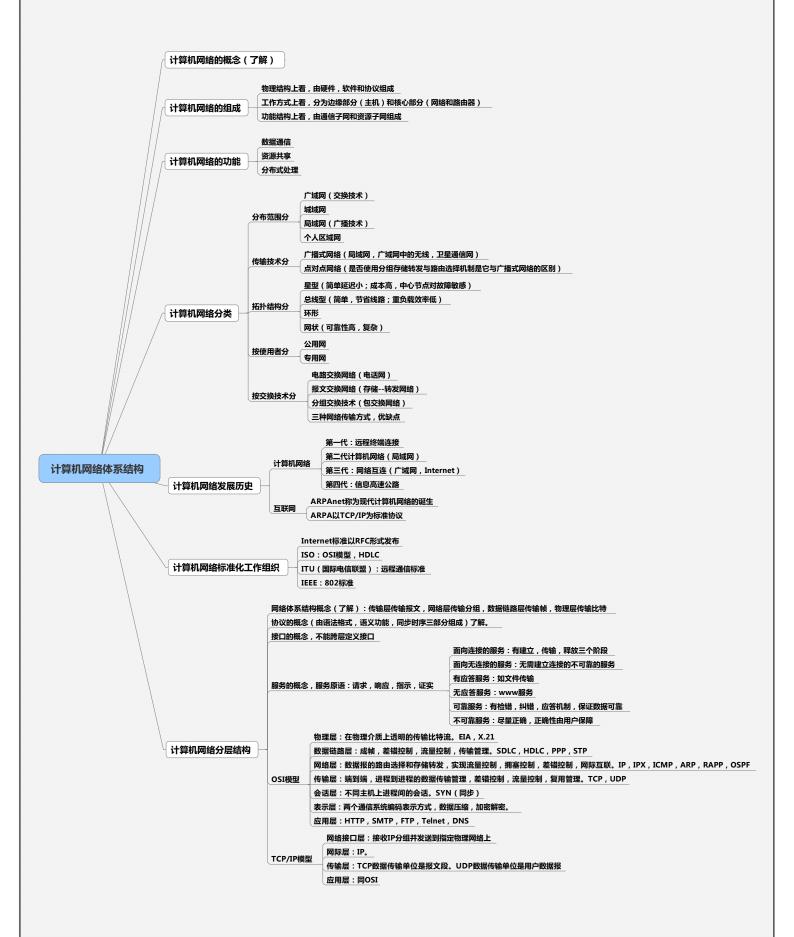
```
20计算机考研群:738222741
                                 编译: 将源程序编译成若干模块
                                 链接: 将各个模块和库函数链接成装入模块
                                 装入:将链接后的模块装入内存
                                   静态链接:程序运行前直接连接成完整的可执行程序,不再拆分
                             链接方式
                                   装入时动态: 将编译后的目标模块, 在装入时边装入边链接, 即链接和装入合并
                                   运行时动态:程序执行需要该模块时才链接
                    程序装入链接
                                 绝对装入:编译时产生的逻辑地址和实际地址相同,无需重定位,只适用于单道环境
                                 可重定位装入(静态重定位)
必须一次分配全部内存,作业无法在内存移动,也不能继续申请空间
              概念
                            装入
                                                装入内存时不进行地址转换,运行时才进行地址转换,装入地址都是相对地址
                                 运行时装入(动态重定位)
                                                需要重定位寄存器,只需装入部分代码即可运行,可分配到不连续的内存区
可继续申请空间,便于共享
                                 从0号单元开始编址,不同进程有相同的逻辑地址空间,最后映射到内存不同位置
                           逻辑地址
                                 应用程序员只需要知道逻辑地址,系统程序员才会涉及内存管理机制
                    地址空间
                           物理地址:内存中存储单元的集合,地址转换得到的最终地址
                           保护操作系统进程,用户进程之间互不影响
                    内存保护
                          通过重定位寄存器和界地址寄存器来保护内存
                       多道程序下用来扩充内存的两种方式。
                       覆盖:将用户空间划分成固定区域和若干覆盖区域,经常活动的在固定区,将要访问的放在覆盖区
                           将等待状态的进程换出,将赋存中准备好的进程换入
                           磁盘要够大够快,转移时间要短,交换在内存不够时才启动,只能换出空闲进程
                           交换是不同进程 ( 作业 ) 之间进行 , 覆盖是同一进程中
                         覆盖技术已成为历史 , 交换技术仍在起作用
                                  内存分为系统区和用户区 , 无需内存保护
                         单一连续分配 简单,无外部碎片,有内部碎片,只能用于单用户单任务系统
                                  将内存空间分成若干内存区域,建立分区使用表,程序装入时检索该表,并标识为已分配
                                 程序太大一个也分配不下,还得靠覆盖技术;程序太小浪费一个区,产生内部碎片
                         固定分区分配
                                  多道程序中最简单的,无法实现进程共享,空间利用率低
                                 根据进程大小动态建立分区
              连续分配方式
                                 会产生外部碎片,需要用紧凑方式来解决,但紧凑需要动态重定位的支持且费时
                                        FF(首次适应):地址递增,顺序找第一个满足的
                                        BF(最佳适应):按容量递增,找第一个满足的
                         动态分区分配
                                分配策略
                                        WF(最坏适应):按容量递减。找第一个满足的
                                        NF(临近适应):在FF基础上,在上次查找结束位置开始找
                                 性能分析
                               主存划分为固定的块,空间分配以块为单位
                               不会产生外部碎片,只会在最后一块产生内部碎片,每个进程平均仅产生半块内存碎片
                               基本概念:页,页框,块,逻辑地址结构(页号,页内地址),页表(和虚拟存储器的页表区分)
                                      根据逻辑地址中的页号,到页表中查对应块号,实际地址为块号拼接偏移地址
                                      需要一个页表寄存器,存放页表实址和页表长度(即页号范围)
                                            页号若大于页表长度,则发出越界中的
                               地址变换
                                     变换过程 页号*页表项大小+页表实址,找到对应页表项,找到块号放入MAR
                           公页
                                            将逻辑地址的偏移部分放入MAR低端,拼接成实际地址
                                     页不能太大,否则产生较大内碎片,也不能太小,否则页表太长
内存管理
                                       页表机制需两次访存:访页表,访实际地址
                               快表(TLB)
                                       快表和Cache的异同
                                     每个进程都要有1M个页表项。若不是全部映射,一个大的进程也不需要将全部页表都调入内存
                               两级市夷
                                      将页表再分页,执行时仅调入最高级页表,要求最高一级页表不能超过一页大小
               非连续分配方式
                               分页目的是提高内存利用率;分段目的是方便用户编程,信息保护,共享,动态链接等
                                   将用户进程分段,每段从0编址,段内连续,段间可不连续,段大小不固定
                                   逻辑地址划分为,段号+段内偏移,段内偏移表示最大段长度,段号表示一个作业能被划分的段数
                               段表:段表包括段号,段长,段基址
                           分段
                                     设置段表寄存器,存放段表始址和段表长度(段号范围)
                                     若段号大于段表长度,则发出越界中断;若段偏移大于段长度,也发出越界中断
                                     将段基址+段偏移(数加)得到实际地址
                               将进程分段,每段再分页,内存分配还是以页为单位
                               逻辑地址分三部分:段号,页号,页内地址
                                     每个进程一张段表,每个段一张页表。需要一段表寄存器,存放段表始址和段表长度
                           段页
                                     段表中包括段号,页表长度,页表始址;页表中包括页号和块号。
                               地址变换
                                     若段号大于段表长度发出越界中断:根据段号查段表找到页表地址;页号大于页表长度发出越界中断
根据页号查页表得到块号;块号和页内地址拼接成实际地址
                            根据局部性原理,程序装入时只装入部分页,剩下的放外存。当缺页时根据页面置换算法调页。
                                多次性:程序不是一次性调入内存,而是多次
                       概念
                           特征
                                对换性:作业无需常驻内存,而是可以换入换出
                                虚拟性:扩充的内存容量只是逻辑上的内存容量
                              在分页存储基础上增加请求调页和页面置换功能
                                  页号,块号
                                  状态位:表示该页是否已调入内存
                                  访问位:供LRU和LFU使用的
                                  修改位:该页是否被修改过
                       请求分页
                                  外存地址:该页在外存上的物理块号(区别内存上的块号)
                                    中断处理过程
                              缺页中断 中断不是在指令执行后,而是在指令执行过程中产生和处理 区别 指会执行计程由可能会产生多少中解
                                         指令执行过程中可能会产生多次中断
                              地址变换(那个图)
                                OPT (看笔记)
               虚拟内存
                                FIFO
                                LRU
                       页面置换算法
                                LFU
                                CLOCK
                                      决定一个进程一次调入多少页到内存
                                      固定分配局部置换:固定分配页数,缺页时只能从页面中换出一个
                                驻留集
                                     可变分配全局置换:事先分配若干页,系统自己有若干页,缺页时系统加分配
                                     可变分配局部置换:缺页频繁则加页,不频繁则置换,很不频繁则减少页
                                      预调页策略:一次多页,调入页时将相邻页也调入,主要用于首次调入
                                调入时机
                       页面分配策略
                                      请求调页:缺页中断系统调页一次一页,IO开销较大
                                       swap区较大,进程运行前,将进程有关页复制到swap区
                                      swap区较小,对于不修改的直接从文件区调入,可能修改的则换出时先放到swap
                                       Unix方式:未运行过的页从文件区调入,运行过而换出的页放入swap区等下次调入
                       工作集(上面驻留集):正确选择驻留集的大小,操作系统分配大于工作集的空间。
                       抖动:频繁的页面调度行为,好的页面替换算法应尽量避免抖动
```



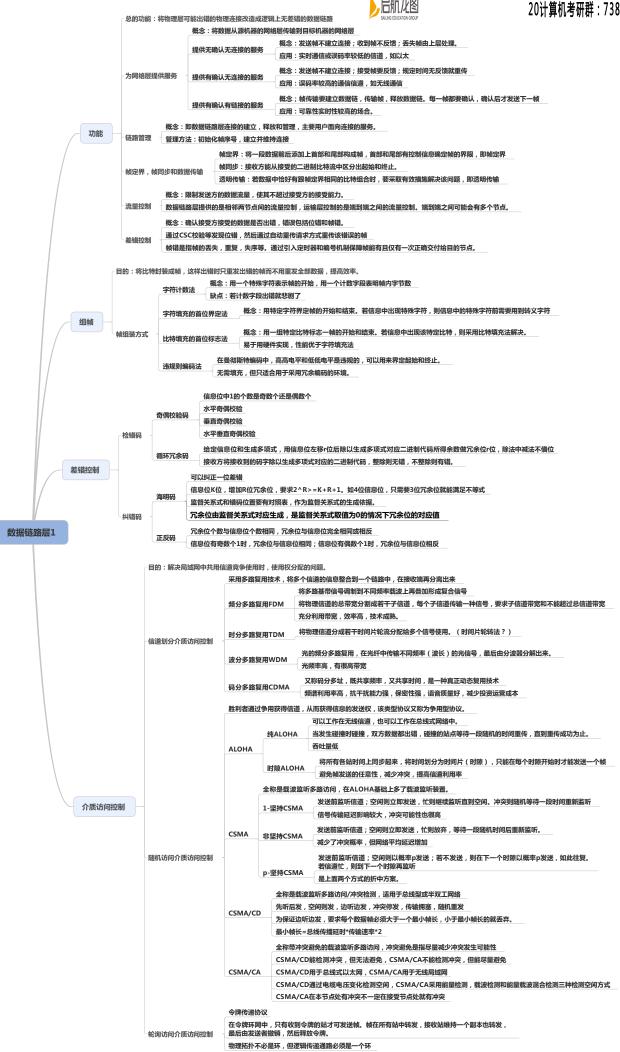




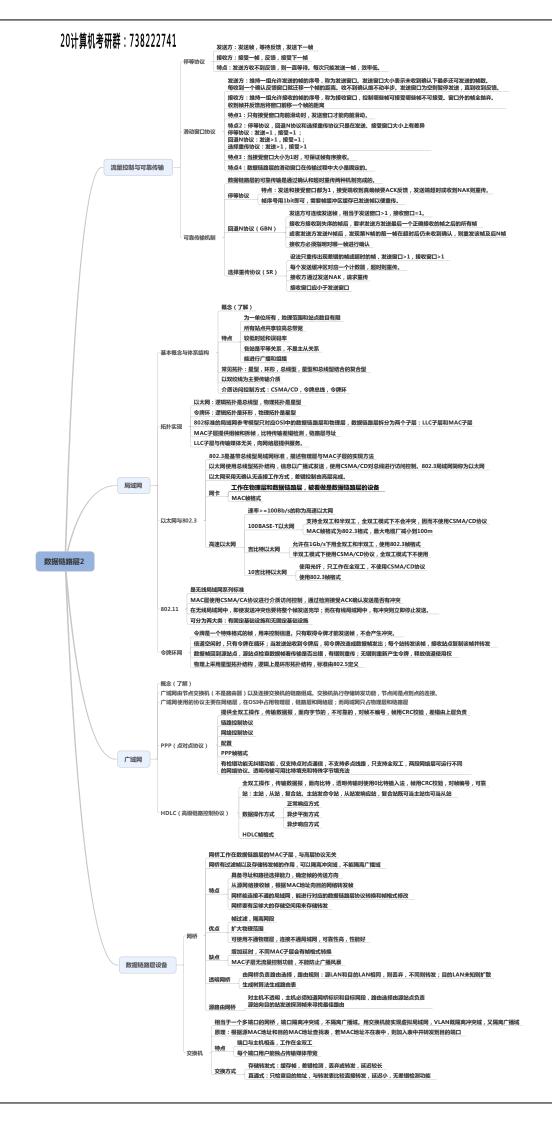




```
启航龙图
                                                                     20计算机考研群: 738222741
               信道:信号传输介质,如双绞线,中继器
               信号:数据的电气或电磁表现
               宽带(带宽):原信号频带宽度(?),单位Hz。一段时间内网络传输的比特数
               码元:一个固定时常的信号波形,表示一位k进制数,是数字信号计量单位。一码元可携带多比特信息。
                  码元传输速率:单位时间内传输码元个数,单位是波特(码元可以是多进制的)
     基本通信概念
              速率 信息传输速率:单位时间内传输的二进制码元个数,单位是bit/s。
               波特:1波特表示每秒传输一个码元
               信源:产生和发送数据的源头。
              信宿:接受数据的终点。
                    内容:理想状态下,码元传输速率上限=2*信道带宽
                    计算:传输二进制信号时,信息速率=码元速率,对于N进制信号,信息速率=码元速率*log2N
                    结论1:任何信道中,码元传输速率是有限的
            奈奎斯特定理
                    结论2:信道越宽,码元传输速率越快
                    结论3:这不是信息传输速率
                    提高传输速率途径:码元携带更多bit信息,采用多元制调制方法
     两大定理
                  公式:信息传输速率上限=信道带宽*log2(1+信噪比),信噪比=10log10(信道功率/噪声功率)
                  结论1:信道越宽,信噪比越大,极限传输速率越高
                  ·
结论2:只要信息传输速率低于信道极限传输速率,就能实现无差错传输
                  结论3:带宽和信噪比确定,则极限传输速率确定
                  结论4:这是理论结果,实际要比它低。
                  提高传输速率途径:让一个码元携带更多bit信息。
                           用途:基带传输,即不改变数字数据频率的情况下,直接传输数字信号
                                非归零码(NRG):低电平表示0,高电平表示1
             数字数据编码成数字信号
                                曼彻斯特编码:先低后高为0 , 先高后低为1。
                           编码法
                               查分曼彻斯特编码:1则高低是连续的,0则高低是间断的。
                               4B/5B编码:数据流4位一组,编码成5位码32种组合。前16种为是那4位码,后16种为控制码
                           用途:调制解调器
                                幅移键控(ASK):振幅表示1和0,频率和相位不变
     编码与调制
             数字数据调制为模拟信号
                               频移键控(FSK):频率表示1和0,振幅和相位不变
                           调制法 相移键控(PSK):相位表示1和0,振幅和频率不变
                               正交振幅调制(QAM):啊?
                           用途:音频信号进行编码的脉码调制。
             模拟数据编码为数字信号 步骤: 采样,量化,编码
             模拟数据调制为模拟信号
                     交换过程:数据传输时要建立一个专用物理通信路径,数据传输期间一直被占用
               缺点:连接建立时间长,线路独占使用效率低,不灵活难以规格化
                     交换过程:以报文为单位,报文有源地址和目的地址,交换节点采用存储转发的方式动态分配路线,使线路共享
               报文交换 优点:线路共享,提高资源利用率
       交换技术
物理层
                     缺点:报文大小无限制,网络节点需要较大存储空间;传输延时较大,交互性差,现已不使用
                     交换过程:也是存储转发的方式,但对传输块大小有限制,将大的数据块分成分组,分组有控制信息(源地址,目的地址),网络节点将分组排队输出
               分组交换 优点:无建立延时,用户可随时发送分组;线路利用率高,相对于报文交换简化存储管理
                     缺点:有传输延时,每个分组有额外信息量;当使用数据报服务时分组可能失序,需重新排序
                分组交换可进一步分为面向连接的虚电路和面向无连接的数据报方式,两者都是网络层提供的。
                     工作过程:分组发送前发送方和接收方建立虚电路(建立,传输,释放),分组中要增加虚电路号。每个节点有虚电路表,表项是打开的虚电路信息。
                     特点1:虚电路要建立和释放,增加开销,不适合小量分组情况,适合长时间频繁数据交换
                虚电路 特点2:路由选择体现在建立阶段,建立后路径就确定。
                     特点3:可靠通信,分组正确有序,有流量控制
                     特点4:虚电路某节点破坏,则虚电路失效
                     工作过程:分组在中间结点存储一段很短时间,寻找最佳路由,可能以不同路径,不同顺序到达目的节点
     数据报与虚电路
                     特点1:发送分组前无需建立连接,可随时发送
                     特点2:传输无法保证可靠性
                     特点3:分组中要有源地址和目的地址以便独立传输
                     特点4:分组在节点存储排队,网络阻塞时会发生丢包
                     特点5:路径不唯一,故障适应能力强
                     特点6:不独占链路,利用率高
                虚电路与数据报比较
            双绞线。适用于局域网,电话网。模拟信号传输需要放大器调整衰减,数字传输需要中继器调整失真
            同轴电缆。传输基带数字信号 , 有线电视
            光纤。远距离传输
                    无线电波
            无线传输介质 微波,红外线,激光
     传输介质
                     机械特性
                     电气特性
                     功能特性
                     规程特性
                  功能:消除失真和衰减
                  特点1:使用中继器连接起来的网段仍是局域网
                  特点2:中继器两段的部分是网段,不是子网
                  特点3:中继器不能连接不通速率的网段,中继器出现故障会影响两个网段的工作
                  5-4-3规则:中继器最多只能用4个来串联5段网络,其中只有3个可挂接终端
    物理层设备
                  功能:就是多端口中继器,只起信号放大转发作用。
                  特点1:Hub组成的是共享式网络,逻辑上是总线网
                  特点2:Hub每个端口连接的是同一网络的不同网段
                  特点3:Hub只能工作在半双工,吞吐率受限
          ①传输媒体不是物理层,处于物理层下面,相当于第0层。物理层规定电气特性,这在传输媒体上是不知道的。
          ②基带传输是指数字信号不经调制直接在信道上传输
    其他
         ③频带传输是指载波经数字调制变成适于传输的信号后再传输
          ④宽带传输是指将链路分解成多个信道,每个信道携带不同信号。信道互不干扰,增大链路容量。
```









20计算机考研群: 738222741 概念:在网络层使用标准化协议(如IP),但相互连接的网络则可以是异构的 异构网络互连 物理层或数据链路层的中继系统仅是将网络扩大,其本质扔是同一个网络 路由选择:根据路由协议构造路由表,并从其他路由器得到的网络变化情况,动态更新路由表 分组转发:根据转发表将用户IP数据报从合适端口转发出去 功能 路由与转发 路由表由选择算法得到,转发表由路由表得到。转发表应当查找过程最优化,路由表应对网络 拓扑变化计算最优化。平时不区分路由表和转发表,统称路由表 通信子网中因出现过量数据报引起网络性能下降的现象 拥塞控制解决的问题是如何获取拥塞信息并解决拥塞问题,注意区别流量控制 捆塞控制 开环控制: 事先考虑拥塞原因, 尽量避免拥塞的静态预防法 控制方法 闭环控制:基于反馈环路的概念,检测網塞的产生并处理,是动态的方法 静态路由:由网络管理员手工添加和维护路由表,不适用于大型和复杂的网络环境 动态路由:路由器间彼此交换信息,按一定算法得来,不断更新,有助于改善网络性能 所有节点定期将路由选择表传送给邻接节点,路由选择表中包括目的节点与路径代价 收到路由选择表后,对比自己的路由选择表,若有一条新的路由,则在路由表中添加上; 距离--向量路由算法 若有一个路径代价更小的路由,则更新 显然更新报文的大小与通信子网节点数成正比,RIP使用该算法 每个节点都有完全的网络拓扑信息 路由算法 每个节点主动测试邻接节点的状态,并定期的将链路状态传播给所有其他节点,而不仅仅是其邻接节点 链路状态路由算法 节点收到链路状态报文后,节点更新自己的网络拓扑信息,用Dijkstra算法算出单源节点最短路径 优点:每个节点独立计算路径,易于查找故障。链路状态报文大小与网络中路由节点数无关,规模可伸展 随着网络规模扩大,路由表变大,查找路由表变慢,传递路由表占用更大带宽,因此路由选择按层次方式进行 OSPF将系统划分出域,路由器只知道本区域路由细节,不知道其他域的路由细节 层次路由 降低区域内部路由信息通信量,但增加了交换信息的种类,适用于规模很大的自治系统 IP首部大小为20B, IP数据报总长度不超过65535B 当分组长度超过MTU时,必须分片 数据报的格式 校验和只校验分组首部,不校验数据部分 路由器转发分组前,TTL-1。当TTL=0时该分组必须丢弃 协议字段6表示TCP,17表示UDP MTU表示数据链路层能承载的最大数据量,是最大传输单元,用来限制IP数据报长度 分片后的数据报在目的地址网络层合并,依据是首部的标识,标志和片偏移 IPV4分组 数据报分片 每个分片有相同的标识。标志有MF和DF两位,MF表示是否是最后一片,DF 表示该数据报能否分片。通过片偏移确定该片在原始报文中的位置。片偏移以8B为单位 1、提取目的IP地址,得到目的网络地址N 2、若该地址直接与路由器相连,则直接将数据报交给主机 网络层转发分组 3、若路由表中有到达网络N的路由,则根据路由表转发该数据报 4、若路由表中有默认路由,则发送到默认路由器。若234都失败,则报告转发分组出错 IP地址由网络号和主机号组成。网络号在全因特网是唯一的,主机号在该网络号下是唯一的。5类IP地址 丰机县全0表示太网络太阜 主机号全1表示本网络广播地址 127.0.0.1用于环路自检,该报文不会出现在任何网络上 特殊IP地址 32位全0表示本主机 32位全1表示整个网络广播地址。由于路由器对广播域隔离,实际相当于本网络广播地址 IPV4 网络信息中心分配IP时只分配网络号,由得到IP的单位分配主机号 路由器转发IP数据报的依据是网络号,不考虑主机号,可减小路由表大小 当一台主机连接两个网络时,必须同时有两个网络网络导对应的IP地址(外网地址,内网地址)。 每个路由器必然至少具备两个IP地址,每个端口至少分配一个IP地址 特点 网络层1 用集线器,交换机,网桥连接的若干局域网同属一个网络(一个广播域),因此其网络号都相同, 网络地址转换,将专用网络地址转换为公用网络地址,从而对外隐藏内部管理地址。NAT节省了IP地址的消耗 隐藏内部网络细节,降低受攻击的风险 私有地址不能直接用于Internet,要通过NAT转换为全球IP地址后才能用于Internet。 所有路由器对目的地址是私有地址的数据报一律不转发。 使用NAT时需要连接到因特网的路由器装有NAT软件,且至少有一个有效外网地址。NAT映射表存放着 内网地址:端口号->外网地址:端口号的映射, 普通路由器转发数据报时不改变源和目的IP地址,而NAT路由器转发数据包时要根据地址转换表更换IP地址。 在IP地址中增加一个"子网号"字段,使IP地址变成3级,这叫子网划分。子网划分是内网范畴,外网不知子网划分 从主机号中借用若干位构成子网号 , IP地址变成<网络号:子网号:主机号>。 子岡划分 原子网号不能全为0或全为1,现随着CIDR的广泛使用,子网号也可以全0或全1了,但要求路由器有软件支持 无论IPv4还是CIDR,主机号全0或全1都不能分配。主机号全0是子网网络号,主机号全1是子网广播地址 用子网掩码表达对源网络中主机号的借位,进行子网划分。 IPV4 子网掩码中1的部分对应网络号和子网号 , 0的部分对应主机号。IP地址与子网掩码相与得到的是子网的网络号 主机除了设置IP地址,必须设置子网掩码 使用子网掩码特征 一个子网下的所有主机和路由器对应端口,有相同子网掩码 路由表中记录:目的网络地址:子网掩码:下一跳地址 子网掩码 从分组中提取目的IP地址,用各网络子网掩码与IP相与,若有匹配的相应网络地址,则直接传递到主机 若路由表中有目的IP特定路由,则转发到下一跳 子网 路由转发方法 IP地址和路由表中各子网掩码相与,若有匹配的目的网络地址,则转发到下一跳 若有默认路由,传递给默认路由,否则报告分组出错。 在使用变长子网掩码的基础上提出的消除ABC类的划分,在软件支持下实现超网构造的一种IP地址划分方法 使用网络前缀代替子网概念,两级CIDR为<网络前缀,主机号> CIDR记法:即P地址/网络前缀占用比特数。如128.14.32.5/20表示ペ码前20位全1,后12位全0, 用地码和IP相与得到网络前缀(跟子网算法一致)。 CIDR不使用子网是指没有指明子网字段,但组织内部扔可划分子网 无类编址 (CIDR) 超网:网络前缀相同的IP组成地址块,其可以包含多个ABC类地址,称为路由聚合或构成超网。 CIDR前缀越短,主机号越长,可分配地址越多,计算时注意去掉全0和全1的地址 最长前缀匹配:路由表项目为<网络前缀,下一跳地址>,查找时若有多个匹配项,则选前缀最长的。 CIDR查找路由表算法:线索二叉树。 网络尼贝能看到抽象的IP数据报分组 IP地址与MAC 虽然IP首部有完整的源IP和目的IP,但路由选择时只需要目的IP 数据链路层只能看到帧,********???? ARP地址解析协议完成IP地址到MAC地址的映射。每台主机、路由器上都有一个ARP表,使用ARP协议动态维护该表 ARP 工作原理:A向B发送IP程,在A的ARP表中看有无B的IP地址,有则查出其硬件地址写入MAC榜并发送。若没有,则 A用全市MAC地址广播APP请求分组,可以使同一局运网所有主机收到该分组。B收到该请求后发送响应ARP分组。 检查BBIP与MAC的映绘,AS型局写入ARP表,数装MAC的样式的 若A和B不在同一局域网,则ARP找到本局域网路由器地址,将分组发给路由器,让路由器将分组发给下一个网络。 动态主机配置协议。它是应用层协议,基于UDP,用来动态分配IP地址 DHCP 申请主机广播请求报文,DHCP服务器响应报文并分配IP。该IP是临时IP,有租用时间。 网际控制报文协议,是网络层协议,使主机和路由器可以报告差错和异常情况 ICMP也是IP分组,其报文作为IP分组的数据字段 ICMP报文出错 ICMP 分片的数据报的后续分片 不发送ICMP差错 具有多播地址的数据报 127.0.0.1或0.0.0.0这样的特殊地址的报文 ping:应用层协议,直接使用ICMP协议而不使用TCP和UDP协议,用到ICMP的回送请求和回答报文 tracert(traceroute):工作在网络层,使用ICMP的超时报文

```
解决IP消耗的方法: CIDR, NAT, IPV6。而IPV6是最根本的方法
                         增加到128位,地址空间更大
                         扩展地址层次结构
                         首部格式灵活
                         改进选项
                                                                       20计算机考研群:738222741
                         允许协议继续扩充
              IPV6
                         支持自动配置
                         支持资源预分配
                         单播:点对点通信。
                         多播:一对多点的通信,分组被交到一组计算机的每一个。
                    地址
                         任播:目标计算机是一组,但只交付给一个,常是距离最近的一个。IPV6增加的类型
                      自治系统AS(了解)
                               自治系统内部路由选择称为域内路由;自治系统之间的路由选择称为域间路由
                               内部网关协议(IGP):自治系统内部使用的协议,如RIP, OSPF
                      域内域间路由
                               外部网关协议(EGP):自治系统间的协议,如BGP-4
                          路由信息协议,是一种分布式基于距离--向量的路由选择协议。是应用层协议,使用UDP传输数据。
                          要根据距离--向量路由算法维护路由表,规定每30秒广播一个路由更新信息
                          距离也成为跳数,每经过一个路由器跳数+1。跳数为0表示直接连接。RIP认为跳数最少的路由最好。
                          跳数的最大值为16,即路由最多只能经过15个路由器,超过16表示不可达。适用于小型网络
                          RIP中每个网络子网掩码必须相同。RIP2中支持CIDR
                               仅和相邻节点交换路由表,时间间隔为30秒
                               一开始每个路由器只知道相邻节点路由,一次RIP广播后就能知道跳数为1的路由,N次广播后
                               所有路由器最终知道整个网络的路由表,称RIP最终是收敛的
                      RIP
                               A收到B发来的RIP报文<C,3>,A将该报文修改为<B,4>
                               若A的路由表中没有C,则将C加入到路由表中。若A的路由表中有C且下一跳是B的话,则更新
                               若A的路由表中有C但下一跳不是B的话,看哪个跳数小选哪个
                               若路由表中某个项目180秒没更新过,则将该路由项目距离改为16(不可达)
                               网络出现故障时,收敛变慢,俗称坏消息传的慢
                          缺点
                               更新要传递整个路由表,占用带宽大
                            开放最短路径优先协议,使用链路状态路由算法,是网络层协议
                                    OSPF使用泛洪法向本域内所有路由器发送更新信息,而不仅仅是相邻节点
                                    发送的信息是与本路由相邻的所有路由器的链路状态,而不是整个路由表
                           和RIP的区别
                                    只有链路状态改变时才向所有路由广播更新,而不是定时更新,且更新过程收敛的快
                                    是网络层协议,直接传送IP数据报,而不是应用层协议使用UDP
                                  OSPF可根据IP分组的不同服务类型设置不同代价,计算不同路由,更灵活
                                  相同代价的多路径间可以负载均衡
              路由协议
                            其他特点
                                  交换的分组可鉴别,可用来鉴别路由器,保证仅在信赖的路由器间交换分组
                                  支持变长子网和CIDR
                                  每个链路状态有一个32位序号,序号越大状态越新
                                  路由器间频繁交换链路状态信息,最终构成全网拓扑结构图。每个路由器根据该图使用Dijkstra计算最短路径用来构
                      OSPF
网络层2
                                  造自己的路由表。当链路状态发生变化时,根据算法重新计算路由表。路由表不会存储完整路径,只会存储下
                           工作原理
                                  OSPF可将一个自治系统再划分成更小的域,路由器只知道本域内的网络拓扑,减少整个网上的通信量
                                  问候分组:发现和维持邻接点的可达性
                                  数据库描述分组:向邻接点发出自己数据库中所有链路状态项目的摘要
                                  链路状态请求分组:请求发送特定链路状态项目的详细信息
                            分组类型
                                  链路状态更新分组:使用泛洪法更新全网链路状态,是OSPF核心部分
                                  链路状态确认分组:对上面链路状态更新分组的确认分组
                                  通常没隔10秒交换一次问候分组,确保节点可达
                           工作过程 刚开始时用数据库描述分组和相邻路由交换链路状态信息,然后使用链路状态请求分组请求自己没有的链路,最终同步全网数据库
                                  运行时,只要有一个路由器的链路状态发生变化,就用泛洪法发送链路状态更新分组,其他路由器更新后发送确认分组
                           边界网关协议,是不同自治系统的路由器间交换路由信息的协议。是应用层协议,基于TCP协议,使用路径--向量路由算法,不是距离--向量算法
                                  每个自治系统至少有一个路由器作为BGP"发言人",各发言人之间交换路由信息
                                 交换时要先建立TCP连接,然后交换BGP报文建立会话,利用该会话交换路由信息。最后各发言人就能找到到达各自治系统的较好路由
                                      BGP交换的节点数是网络中的AS数,明显比AS内节点数小很多
                                      每个AS的发言人是很少的,这样自治系统间的路由不会很复杂
                                 特点
                                      BGP支持CIDR,此路由表表项应包括网络前缀,下一跳路由以及中间会经过的AS序列
                      BGP
                         工作原理
                                     BGP刚运行时邻接点间交换整个路由表,之后有变化时只交换变化的部分,节省带宽
                                      打开报文,用来和另一个发言人建立连接
                                      更新报文,用来更新路由信息
                                 报文
                                      保活报文,确认打开报文,确认临界点关系
                                      通知报文,发送检测到的错误
                            源计算机发送一次分组可抵达用一组地址标示的若干计算机
                            源主机把单个分组发送给一个组播地址,网络将该分组考本N份,发送给该分组内的N台主机。一个主机可属于多个组
                     组播概念
                            在IPV4中,组播地址在D类地址中分配,IPV6中也有一部分控件保留给组播
                            主机使用IGMP加入组播组,组播需要路由器支持。主机发送一次分组,路由器分叉一次复制一次
              IP细播
                             每个D类地址标示一个组播组,作为组播数据报的目的地址,D类地址范围是224.0.0.0~239.255.255.255。
                             组播数据报协议字段为2,标示使用IGMP,组播地址不能用于源地址。
                     IP组播地址
                             组播地址不产生ICMP错误报文,因此Ping组播地址不会收到回应
                            不是所有D类地址都可做组播地址,D类IP地址只有后23位可用作组播
                      概念:移动节点以固定IP实现跨网段漫游
                             移动节点在本地网段,使用传统TCP/IP通信
                            移动节点到外地网段,扔使用固定IP通信,需要向当前代理注册转交地址
               移动IP
                            源代理收到转交地址后,为移动IP建立转交隧道转发IP分组
                            IP分组到达转交地址后,解除隧道封装恢复原始分组,发给移动节点
                      组成:是一个有多个输入输出端口的专用计算机
                          异构互联,隔离广播域。输入端口路由器将帧拆解取出网络层数据报,输出端口再将数据报封装成帧。
               路由器
                          路径选择,分段,帧格式转换,数据报生存时间和流量控制
                      路由表:<目的网络IP地址,子网掩码(或CIDR掩码),下一跳地址,接口>
                      转发表:<目的地址,下一跳>,根据路由表生成。路由表总是用软件实现,转发表可用软件实现也可用硬件实现
```



