1 命令対応表

1.1 機械語

R 形式

表1.1: R 形式機械語の構成

0P	rs	rt	rd	sham	func
6bit	5bit	5bit	5bit	5bit	6bit

OP オペレーションコード (命令操作コード, オペコード)

rs 第1ソースのオペランドレジスタ

rt 第2ソースのオペランドレジスタ

rd ディスティメーションのオペランドレジスタ (結果が入る)

sham ビットシフト

func 機能、命令フィールドのバリエーションを示す (機能コード)

I形式

表1.2: I 形式機械語の構成

0P	rs	rt	constant or address
6bit	5bit	5bit	16bit

OP オペレーションコード (命令操作コード, オペコード)

rs 第1ソースのオペランドレジスタ

rt 第2ソースのオペランドレジスタ(転送データが入る

16bit 定数またはアドレス

定数の場合には、15bit で絶対値を示し、左の 1bit は符号を表す

1.2 MIPS レジスタ表

ポインタはアドレスのようなもの. scanf で&をつけたけど,あれでポインタになる.

表1.3: MIPS レジスタ表

名称	レジスタ番号	用途	スタックの有無
\$zero	0	定数値ゼロ	-
\$v0 - \$v1	2 - 3	結果と式の評価	無
\$a0 - \$a3	4 - 7	引数	有
\$t0 - \$t7	8 - 15	数値演算レジスタ	無
\$s0 - \$s7	16 - 23	アドレスレジスタ	有
\$t8 - \$t9	24 - 25	予備のレジスタ	無
\$gp	28	グローバルポインタ	有
\$sp	29	スタックポインタ	有
\$fp	30	フレームポインタ	有
\$ra	31	戻りアドレス	有

1.3 MIPS 命令表

次のページに載ってます.

表1.4: MIPS 命令表

华	表記例	意味	形式	備考
add	add \$s1, \$s2, \$s3	\$s1=\$s2+\$s3	R形式	加算をするよ!
subtract	sub \$s1, \$s2, \$s3	\$s1=\$s2-\$s3	R形式	減算をするよ!
add im	addi \$s1, \$s2, 4	\$s1=\$s2+4	I形式	定数との加減算
load word	lw \$s1, 4(\$s2)	\$s1=memory[\$s2+4]	I形式	メモリからレジスタヘ
store word	sw \$s1, 4(\$s2)	memory[\$s2+4]=\$s1	I形式	レジスタからメモリヘ
and	and \$s1, \$s2, \$s3	\$s1=\$s2&\$s3	R形式	bit 単位の AND
or	or \$s1, \$s2, \$s3	\$s1=\$s2 \$s3	R形式	bit 単位の OR
nor	nor \$s1, \$s2, \$s3	\$s1= (\$s2 \$s3)	R形式	bit 単位の NOR
and im	andi \$s1, \$s2, 100	\$s1=\$s2&100	I形式	定数との bit 単位の AND
or im	ori \$s1, \$s2, 100	\$s1=\$s2 100	I形式	定数の bit 単位の OR
shift left logical	sll \$s1, \$s2, 10	\$s1=\$s2<<10	I形式	定数分左シフト
shift right logical	srl \$s1, \$s2, 10	\$s1=\$s2>>10	I形式	定数分右シフト
branch on equal	beq \$s1, \$s2, Label	if(\$s1==\$s2)goto Label	I形式	等しいとき分岐
branch on not equal	bne \$s1, \$s2, Label	if(\$s1!=\$s2)goto Label	I形式	等しくないとき分岐
set on less than	slt \$s1, \$s2, \$s3	if(\$s2<\$s3)\$s1=1; else\$s1=0;	R形式	より小さいか (beq+bne)
set on less than im	slti \$s1, \$s2, 100	if(\$s2<100)\$s1=1; else \$s1=0;	I形式	定数値よりも小さいかの分岐
dmnf	j Label	goto Label	無所属	目的の label への無条件分岐
jal	jal Label	良い例が思いつかない	7944	行き (アドレスを ao に入れる)
jr	jr \$ra	上に同じく	わからん	帰り (\$ra を入れようね)

【適当なメモとか】

MIPS まとめ 2024年11月23日

ここから先は持ち込み不可ゾーンです.

アセンブリ言語例

2.1 if 文

1: C 言語での if 文

```
if(i == j){
2
   f = g + h;
} else {
                                                2
3
                                                3
      f = g- h;
                                                6
```

2: MIPS 言語での if 文

```
/*********************************
bne $s3, $s4, Else // falseのときExitへジャンプ
add $s0, $s1, $s2 // trueのときの動作
j Exit // 強制的にExitへ
Else: sub $s0, $s1, $s2 // elseの処理
Exit:
```

2.2 **ループの組み方**, for 文

3: C 言語での for 文

```
int A[4], X=0;
2
                                         2
   for(int i=0; i<4; i++){
   X = X + A[i];
3
                                         3
4
                                         9
                                        10
                                        11
```

5 6

12

4: MIPS 言語での for 文

```
/*************
add $t0, $zero, $zero // i=0とする
    add $t1, $zero, $zero // X=0253
    addi $t2, $zero, 4 // ループの回数
add $s1, $zero, $s0 // 開始アドレスのコピー
beq $t0, $t2, Exit // $t0=$t2なら脱出
// $t3に所定の場所のAをコピー
                      // X=X+A[i]
// アドレスのインクリメントに相当
    addi $s1, $s1, 4
                       // 回数のインクリメント
    addi $t0, $t0, 1
```

2.3 手続き文, 関数の実現方法

5: C 言語での関数 (main)

```
#include "stdio.h"
    #define N 6
2
    int judge(int num);
    int main(void){
 6
      int even_sum, odd_sum, i, z;
      even_sum = 0;
      odd_sum = 0;
8
9
    /** ---初期設定-- **/
10
11
      for(i=0; i < N; i++){
12
        z = judge(i);
        if(z == 0){
13
          even_sum = even_sum + i;
14
        } else {
15
16
          odd_sum = odd_sum + i;
17
        }
18
19
      return 0;
20
```

6: MIPS 言語での関数 (main)

```
$t0=even_sum, $t1=odd_sum, $t2=i, $t3=z, $t4=N
     /**初期設定**/
           addi $t0, $zero, 0
6
           addi $t1, $zero, 0 addi $t2, $zero, 1
           addi $t4, $zero, 7
    Loop: beq $t2, $t4 Exit // ループの判定
add $a0, $t2, $zero // 引数を入れる
           jal judge
13
     /**関数の処理**/
14
          add $t3, $v0, $zero // 戻り値を格納
15
           bne $t3, $zero, odd
     /**偶数の処理**/
18
    even: add $t0, $t0, $t2
addi $t2, $t2, 1
19
                                 // インクリメント
20
21
                Loop
           j
23
     /**奇数の処理**/
    odd: add $t1, $t1, $t2
addi $t2, $t2, 1 // インクリメント
24
25
26
                Loop
           j
    Exit:
```

7: C 言語での関数 (judge)

```
int judge(int num){
  int deteo, x, y;
  x = num / 2;
  y = x * 2;
  deteo = num - y;
  return(deteo);
}
```

8: MIPS 言語での関数 (judge)

```
/**************
    *t5=x, $t6=y
C言語とは若干実装方法が異なるが
3
     役割としてはこんな感じ
5
6
     /**プッシュ**/
     judge: addi $sp, $sp, -8 // スタックポインタを2つ分戻す
           sw $t5, 4($sp)
sw $t6, 0($sp)
9
10
11
           srl $t5, $a0, 1 // 右シフトし最小桁の情報を落とす
sll $t6, $t5, 1 // 左シフトしもとの値に戻す
sub $v0, $a0, $t6 // 偶数なら値は変化していないはず
12
13
15
                                // returnに該当する
16
    /**ポップ**/
lw $t6,0($sp)
lw $t5,4($sp)
17
18
19
            addi $sp, $sp, 8
                                // $spをもとの値に戻す
21
                                // 帰る
22
            jr $ra
```