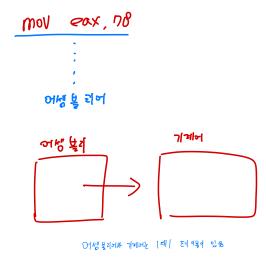


Assembly programming (nasm, intel syntax, 32-bit, Windows 환경)

X86

목차

- **★** x86
- ♣ x86 어셈블리언어 개요
- ♣ x86 명령어 (32bit)
- ♣ x86 어셈블리언어 예시



x86

- **8086** → (1978년) 인텔이 설계한 16-bit 마이크로프로세서(microprocessor)
- **80386** → (1985년) 인텔이 설계한 32-bit 마이크로프로세서로 이후 i386으로 불림
- x86 → 8086에 기반한 인텔의 CISC(Complex Instruction Set Computer) instruction set architecture
- IA-32 (Intel Architecture, 32-bit) → x86 instruction set의 32-bit 버전들의 통칭으로, 80386 마이크로프로세서에서 최초 구현

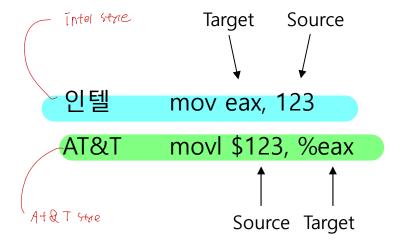
• x86-64 -> x86 instruction set의 64-bit 버전

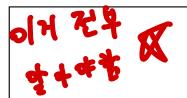
		x86-16 (16-bit)	8086 80286	범용 레지스터 (16-bit)	AX, BX, CX, DX, SI, DI, SP, BP
ग्रोभना भुगांभर हेन वनम मन्द्रेग धनः X86				Program counter	IP
				상태 레지스터	FLAGS
		IA-32 (32-bit)	80386 80486 i586 i686	범용 레지스터 (32-bit)	EAX, EBX, ECX, EDX, ESI, EDI, ESP, EBP
	x86			Program counter	EIP
				상태 레지스터	EFLAGS
		x86-64 (64-bit)		범용 레지스터 (64-bit)	RAX, RBX, RCX, RDX, RSI, RDI, RSP, RBP
				Program counter	RIP
				상태 레지스터	RFLAGS

8086 상태 레지스터(16-bit) FLAGS OF DF IF TF SF ZF AF PF CF • SF(Sign Flag) → 가장 최근 연산 결과의 MSB가 1이면(음수이면) SF=1, 그렇지 않으면 SF=0 • ZF(Zero Flag) → 가장 최근 연산 결과의 0이면 ZF=1, 그렇지 않으면 ZF=0 eax P1 등 보고 보이지는 F 16 bits 2년 나는 2년 나는

x86 어셈블리언어

- x86 어셈블리언어는 Intel syntax와 AT&T syntax로 작성될 수 있음
- Intel syntax는 Windows 환경에서, AT&T syntax는 Unix 및 Linux 환경에서 주로 사용됨
- NASM(Netwide assembler)을 포함한 많은 x86 어셈블러들은 Intel 스타일을 따르며, GAS(GNU Assembler)는 디폴트로 AT&T 스타일을 따름
- 아래 두 명령어는 4바이트로 표현된 123을 eax 레지스터에 저장하는 동일한 동작을 수행하지만 그 작성 스타일은 다름





x86 instructions (32-bit)

	명령어	설명					
	mov eax, 255	eax 레지스터에 4바이트의 255를 저장					
	mov ebp, esp	esp 레지스터에 저장된 값을 ebp 레지스터로 복사					
	mov eax [ebp+8]	ebp에 저장된 메모리 주소에 8을 더한 메모리 주소에 저장된 4바이트를 eax로 복사					
	mov [ebp+8], eax	eax에 저장된 값을 ebp에 저장된 메모리 주소에 8을 더한 메모리 주소로 복사					
su cn im jm	add esp, 4	esp 레지스터에 저장된 값에 4를 더한 값을 esp에 저장					
	sub eax, 4	esp 레지스터에 저장된 값에서 4를 뺀 값을 esp에 저장					
	cmp eax, 4	eax 레지스터에 저장된 값에서 4를 빼는 연산 수행(연산 수행 결과에 따라 상태 레지스터 필드 변경됨)					
	imul eax, 4	eax 레지스터에 저장된 값에 4를 곱한 값을 eax에 저장 (signed integer multiplication)					
	jmp <i>label</i>	label에 해당하는 주소로 jump					
	je <i>label</i>	ZF=1이면 label에 해당하는 주소로 jump (jump if equal, ==)					
	jne <i>label</i>	ZF=0이면 label에 해당하는 주소로 jump (j ump if n ot e qual, !=)					
H	jg <i>label</i>	~(SF^OF) & ~ZF이면(즉 SF=OF이고 ZF=0) label에 해당하는 주소로 jump (j ump if g reater than, signed >)					
	jge <i>label</i>	~(SF^OF)이면(즉 SF=OF) label에 해당하는 주소로 jump (j ump if g reater than or e qual, signed >=)					
	jl <i>label</i>	(SF^OF)이면(즉 SF≠OF) label에 해당하는 주소로 jump (j ump if l ess than, signed <)					
	jle <i>label</i>	(SF^OF) ZF이면 (즉 SF≠OF 혹은 ZF=1) label에 해당하는 주소로 jump (j ump if l ess than or e qual, signed <=)					
	push 123	4바이트로 표현된 123을 스택에 push (esp의 값을 4 감소 후 esp가 가리키는 메모리 주소에 123을 저장)					
Ī	push eax	eax의 값을 스택에 push (esp의 값을 4 감소 후 esp가 가리키는 메모리 주소에 eax의 내용을 저장)					
Ī	pop eax	스택의 톱(top)의 내용을 eax로 복사 (esp가 가리키는 메모리 주소에 있는 값을 eax로 복사 후 esp의 값을 4 증가)					
	call <i>label</i>	eip에 저장된 (다음 실행될 명령어의) 주소를 스택에 push한 후 label에 해당하는 주소로 jump					
	ret	스택에서 pop한 주소로 jump					

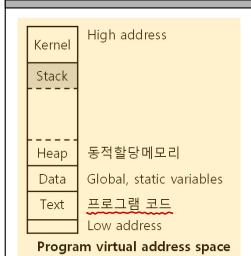
의 경우 메모리 4 4 및 의미병다?

> ※ ARHN (\$5 개요4274 4년 가능 PRHN (Ool 회학広 Elate 이 12 분 주요. 위조하는 14

> > 7個星902

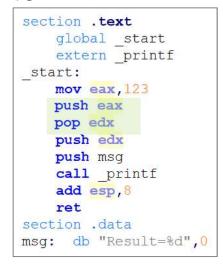
CMP 와 ZF를 같이 쓴다면? . CMP로 비교하고 단병하면 2F가 1병 그렇 je 말레하셔뱅뷔

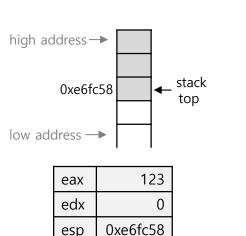
x86 어셈블리언어 스택 사용 예시 #0

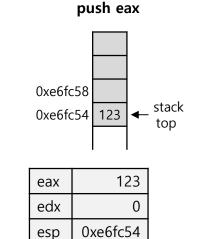


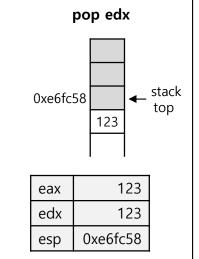
- esp는 스택의 톱 위치에 해당하는 메모리 주소를 저장하고 있음
- push eax → esp 값 4 감소 후, esp 값에 대응하는 메모리 주소에 eax 값 복사
 pop edx → esp 값에 대응하는 메모리 주소에 있는 값을 edx로 복사 후, esp 값 4 증가

pgm.asm NASM에서 어떤당이 작성되

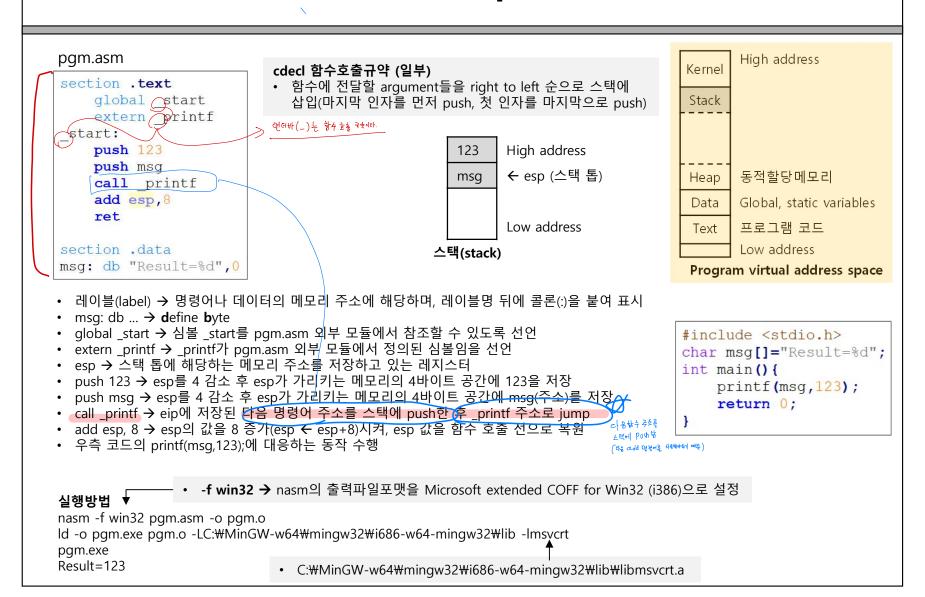








x86 어셈블리언어에서 printf 사용 예시 #1



x86 어셈블리언어 예시 #2 (덧셈)

실행방법

nasm -f win32 pgm.asm -o pgm.o ld -o pgm.exe pgm.o -LC:₩MinGW-w64₩mingw32₩i686-w64-mingw32₩lib -lmsvcrt pgm.exe Result=33

pgm.asm

```
section .text
     global start
     extern printf
start:
    mov eax, [num1]
     add eax, [num2]
    push eax
    push msq
     call printf
     add esp,8
     ret
section .data
msq: db "Result=%d",0
(num1): dd 11
num2: dd 22
NHO OII모리 구소값을 의미한다.
```

```
#include <stdio.h>
char msg[]="Result=%d";
int num1=11;
int num2=22;
int main() {
    num1=num1+num2;
    printf(msg,num1);
    return 0;
}
```

num1: dd 11

• num1 주소 위치의 4바이트 내용을 11로 초기화 (dd: define double)

mov eax, [num1]

- num1 주소에 있는 4바이트를 eax 레지스터로 복사
- eax ← [num1]

add eax, [num2]

- num2 주소에 있는 4바이트 내용과 eax 내용을 합산한 결과를 eax에 저장
- eax ← eax + [num2]

define directives

- db define byte (1바이트 내용 정의)
- dw define word (2바이트 내용 정의)
- dd > define double (4바이트 내용 정의)

96, dw, dd ~BRAJD

x86 어셈블리언어 예시 #2A (뺄셈, <mark>곱셈</mark>)

실행방법

nasm -f win32 pgm.asm -o pgm.o ld -o pgm.exe pgm.o -LC:₩MinGW-w64₩mingw32₩i686-w64-mingw32₩lib -lmsvcrt pgm.exe Result=54

pgm.asm

```
section .text
    global start
    extern printf
start:
    mov eax, [x]
    add eax, [y]
    sub eax, [z]
    imul eax, [W]
    push eax
    push msg
    call printf
    add esp,8
    ret
section .data
msg: db "Result=%d",0
X:
     dd 3
     dd 5
у:
     dd 2
z:
      dd 9
W:
```

다 경어들을 이번4으로 사용한다.

```
#include <stdio.h>
char msg[]="Result=%d";
int x=3;
int y=5;
int z=2;
int w=9;
int main(){
   int t;
   t=x;
   t=t+y;
   t=t-z;
   t=t*w;
   printf(msg,t);
   return 0;
}
```

mov eax, [x]

• x에 대응하는 메모리 주소에 있는 4바이트를 eax 레지스터로 복사

add eax, [y]

• y에 대응하는 메모리 주소에 있는 4바이트 값과 eax 값을 덧셈한 결과를 eax에 저장

sub eax, [z]

• z에 대응하는 메모리 주소에 있는 4바이트 값을 eax 값에서 감산한 결과를 eax에 저장

imul eax, [w]

• w에 대응하는 메모리 주소에 있는 4바이트 값과 eax 값을 곱셈한 결과를 eax에 저장

x86 어셈블리언어 조건문 예시 #2B

ld -o pgm.exe pgm.o -LC:₩MinGW-w64\mingw32\mi686-w64-mingw32\milib -lmsvcrt pgm.exe Result=98 TS 문은 어떤 빌리 연어로 구현 pgm.asm section .text global start extern printf start: mov eax, [X] cmp eax, 100 jl Label LT add eax, 1 jmp Label Next Label LT: sub eax,1 < Label Next: push eax push msq V call printf add esp,8 ret section .data msg: db "Result=%d",0 dd 99 X:

nasm -f win32 pgm.asm -o pgm.o

실행방법

```
#include <stdio.h>
char msq[]="Result=%d";
int x=99;
int main(){
    int t;
    t=x;
    if(t>=100) t=t+1;
    else t=t-1;
   printf(msg,t);
    return 0;
```

cmp eax, 100

• eax 값에서 100을 감산하는 연산 수행 및 그 결과에 따라 EFLAGS의 플래그 비트(들) 설정

il Label LT

- eax의 값이 100 미만인 경우 Label_LT에 해당하는 주소로 jump
- 직전 수행한 cmp eax,100의 결과로 설정된 EFLAGS 비트들로부터 eax 값이 100 미만인지 아닌지 알 수 있음

imp Label Next

• Label Next에 해당하는 주소로 jump

x86 어셈블리언어 반복문 예시 #2C

실행방법

nasm -f win32 pgm.asm -o pgm.o ld -o pgm.exe pgm.o -LC:₩MinGW-w64₩mingw32₩i686-w64-mingw32₩lib -lmsvcrt pgm.exe Result=55

반복문 구현

pgm.asm

```
section .text
    global start
    extern printf
start:
    mov eax, 0
   mov ecx,1
Label Cond:
    cmp ecx, 10
   jg Label Next/
    add eax, ecx
    add ecx,1
    jmp Label Cond
Label Next:
    push eax
   push msq
    call printf
    add esp,8
    ret
section .data
msg: db "Result=%d",0
```

```
#include <stdio.h>
char msg[]="Result=%d";
int main() {
   int v=0;
   int n=1;
   while(n<=10) {
      v=v+n;
      n=n+1;
   }
   printf(msg,v);
   return 0;
}</pre>
```

ECX는 반복문의 인덱스체형사戦

cmp(ecx, 10

• ecx 값에서 10을 감산하는 연산 수행 및 그 결과에 따라 EFLAGS의 플래그 비트(들) 설정

jg Label_Next

- ecx의 값이 10 초과인 경우 Label_Next에 해당하는 주소로 jump
- 직전 수행한 cmp ecx,10의 결과로 설정된 EFLAGS 비트들로부터 ecx 값이 10 초과인지 아닌지 알 수 있음

jmp Label_Cond

• Label Cond에 해당하는 주소로 jump

x86 어셈블리언어 예시 #3

실행방법

nasm -f win32 pgm.asm -o pgm.o Id -o pgm.exe pgm.o -LC:\MinGW-w64\mingw32\mi686-w64-mingw32\miles lmsvcrt pgm.exe Result=222

pgm.asm

```
section .text
    global start
    extern printf
start:
   mov eax, [num1]
    sub eax, [num2]
   mov [num1], eax
  push dword [num1]
   push msq
    call printf
    add esp,8
    ret
section .data
msq: db "Result=%d",0
num1: dd 333
num2: dd 111
```

push eax와 동일한 동작 수행 dword 사용 예시 위해 작성

DWORD 클립는 너무 NUMI 은 국소 같만 가르카이에 DWORD 클립는 너무 NUMI 은 국소 같만 가르카이에

mov [num1], eax

- eax 레지스터의 내용(4바이트)을 num1 주소에 복사
- [num1] ← eax

sub eax, [num1]

- eax 내용에서 num1 주소에 있는 4바이트 내용을 감한 결과를 eax에 저장
- eax ← eax [num1]

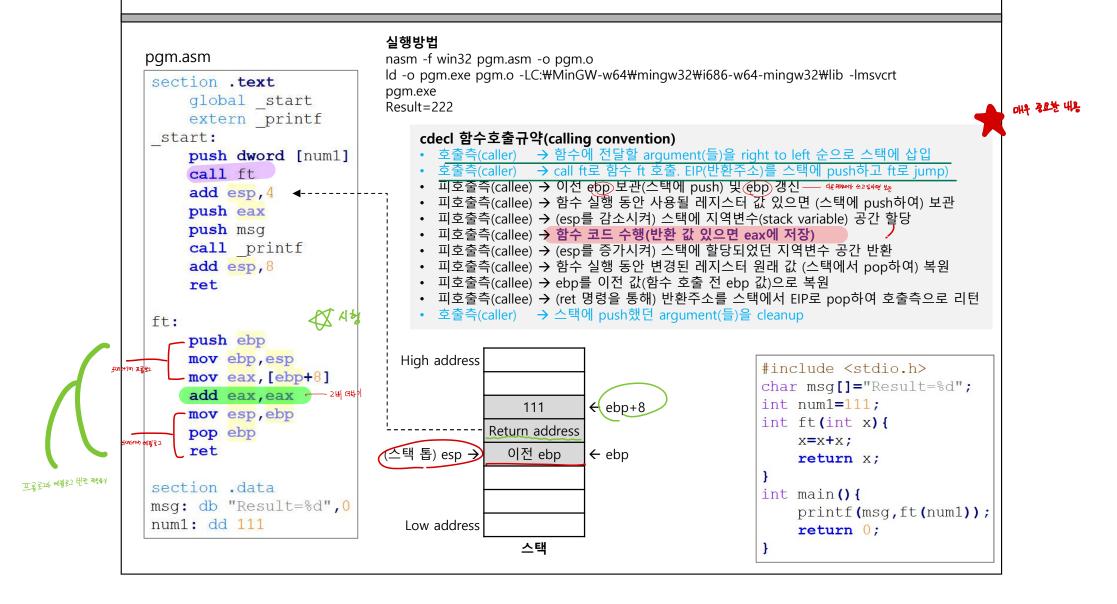
push dword [num1]

- num1 주소에 있는 4바이트를 스택에 push
- 4바이트를 명시하기 위해 dword 사용 (double word)
- push [num1]라고만 적으면 오류 출력(operation size not specified)
- mov [num1], eax 혹은 mov eax, [num1]의 경우 eax가 4바이트이므로 [num1]이 4바이트 공간임을 알 수 있으므로 dword 불필요
- 2바이트를 명시하는 경우라면 push **word** [num1]
- 1바이트를 명시하는 경우라면 push byte [num1]





x86 어셈블리언어 함수 호출 예시 #4 (1/2)



x86 어셈블리언어 함수 호출 예시 #4 (2/2)

```
section .text
                          0x401000: push
                                             DWORD PTR ds:0x40200a
     global start
                          0x401006: call
                                            0x40101d <ft>
     extern printf
                          0x40100b: add
                                             esp,0x4
 start:
                          0x40100e: push
     push dword [num1]
                                             eax
                          0x40100f: push
                                             0x402000
    call ft
     add esp, 4
                          0x401014: call
                                            0x40102c <printf>
     push eax
                          0x401019: add
                                             esp,0x8
     push msq
                          0x40101c: ret
     call printf
                          0x40101d: push
                                             ebp
     add esp,8
                          0x40101e: mov
                                             ebp,esp
     ret
                          0x401020: mov
                                             eax, DWORD PTR [ebp+0x8]
 ft:
                          0x401023: add
                                             eax, eax
    push ebp
                          0x401025: mov
                                             esp,ebp
     mov ebp, esp
                          0x401027: pop
                                             ebp
     mov eax, [ebp+8]
                          0x401028: ret
     add eax, eax
                          0x401029: xchq
                                             ax,ax
     mov esp,ebp
                          0x40102b: nop
    pop ebp
     ret
                          0x40200a: 0x0000006f
 section .data
 msg: db "Result=%d",0
num1: dd 111
                                                                                           • 스택에서 pop한 주소로 jump
                          • EIP를 스택에 push하고, ft 위치로 jump

    EIP := pop();

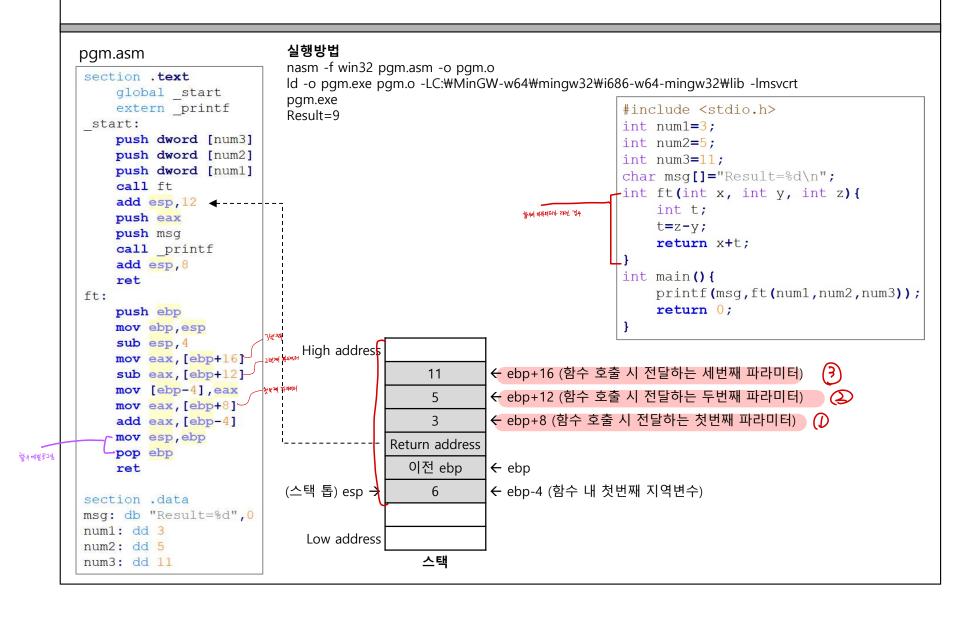
                          push(EIP); EIP := ft;
push dword [num1]
                  call ft
                                   push ebp
                                                    mov ebp, esp
                                                                     mov esp, ebp
                                                                                       pop ebp
                                                                                                         ret
                    111
   111
         ← esp
                                      111
                                                       111
                                                                        111
                                                                                          111
                                                                                                           111
                                                                                                                 ← esp
                  0x40100b ← esp
                                   0x40100b
                                                     0x40100b
                                                                      0x40100b
                                                                                       0x40100b ← esp

← esp

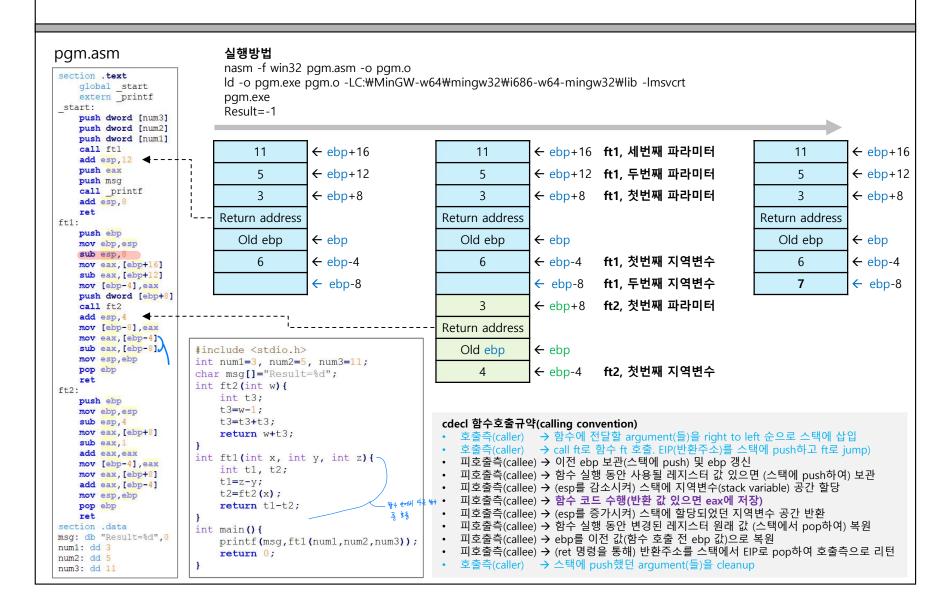
← esp

                                                                       Old ebp
                                                     Old ebp
                                    Old ebp ← esp
                                                             ▼ ebp
                                                                              ▼ ebp
```

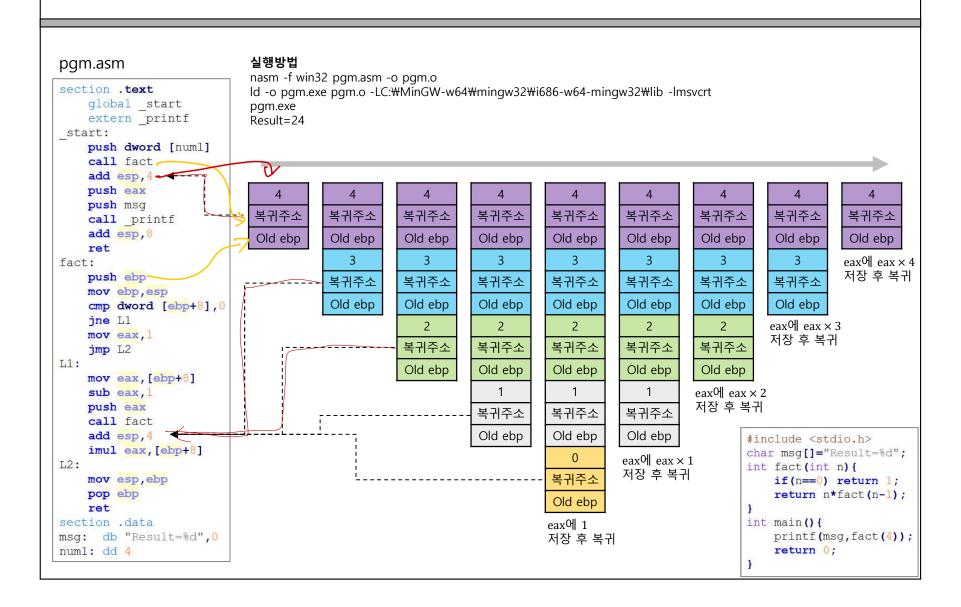
x86 어셈블리언어 함수 호출 예시 #5



x86 어셈블리언어 함수 호출 예시 #6



x86 어셈블리언어 재귀 함수 호출 예시 #7



References

- ▶ 박두순. (2016). (내공 있는 프로그래머로 길러주는)컴파일러의 이해. 한빛아카데미.
- ♣ 창병모. (2021). 프로그래밍 언어론 : 원리와 실제. 인피니티북스.
- 4 Aho, A., Lam, M., Sethi, R., Ullman, J. (2006). Compilers: Principles, Techniques, and Tools (2nd Ed.). Addison Wesley.
- Nystrom, R. Crafting interpreter. https://craftinginterpreters.com/
- Sebesta, R. (2012). Concepts of Programming Languages (10th. ed.). Pearson.
- Thain, D. (2023). Introduction to Compilers and Language Design.
- Paxson, V. (1995). Flex, version 2.5.
- ♣ Donnelly, C., Stallman, R. (2008). Bison.
- LexAndYacc.pdf (epaperpress.com)
- ♣ Tom Niemann, LEX & YACC. http://epaperpress.com/lexandyacc