

Politechnika Warszawska

WYDZIAŁ ELEKTRONIKI  
I TECHNIK INFORMACYJNYCH



Instytut Systemów Elektronicznych

# Praca dyplomowa inżynierska

na kierunku Elektronika  
w specjalności Elektronika i Fotonika

Modularny system zabezpieczeń czasu rzeczywistego bazujący na  
układach FPGA

Szymon Łysoń

Numer albumu 318540

promotor  
dr inż. Andrzej Wojeński

WARSZAWA 2025