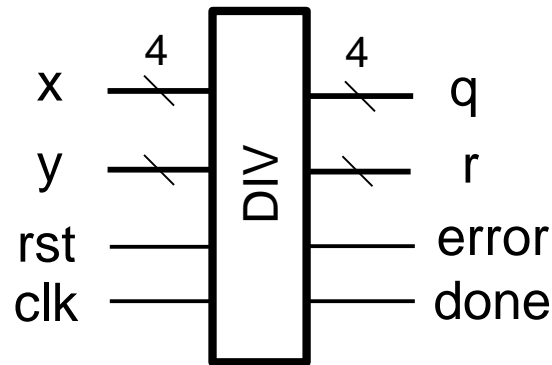
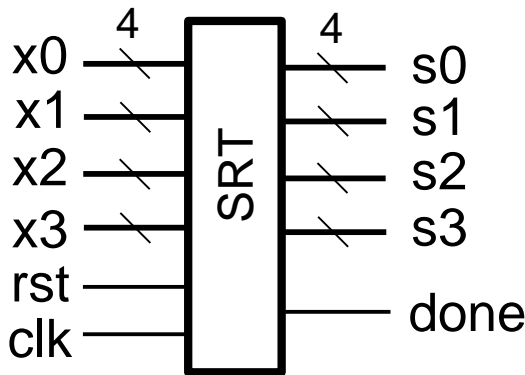


实验二 数据通路与时序逻辑

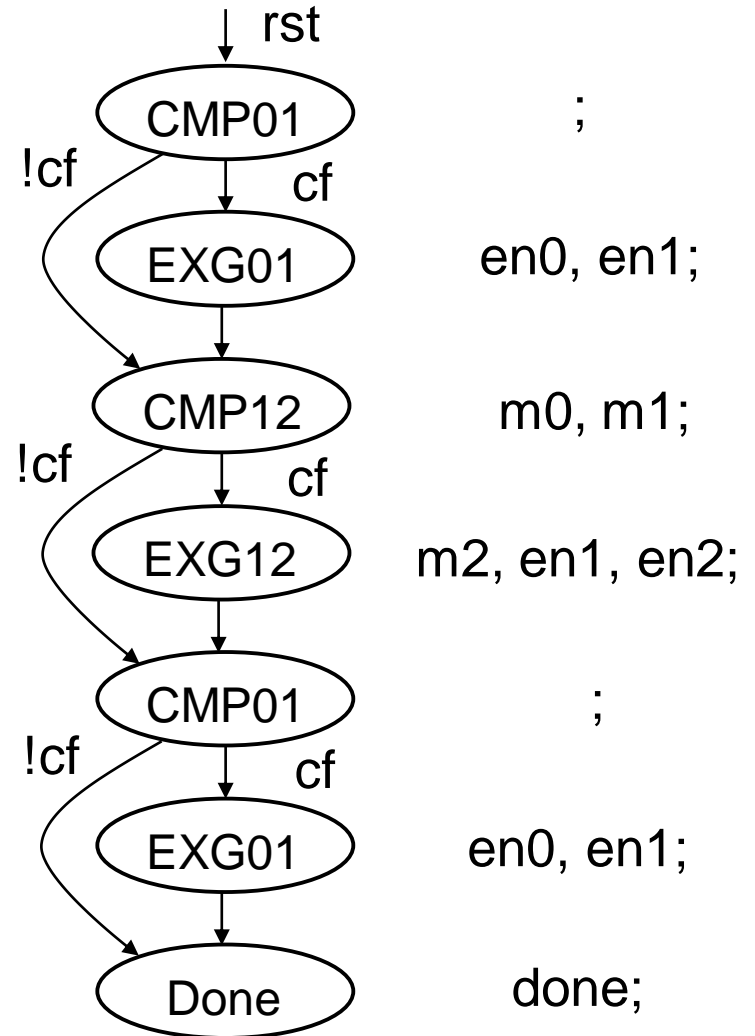
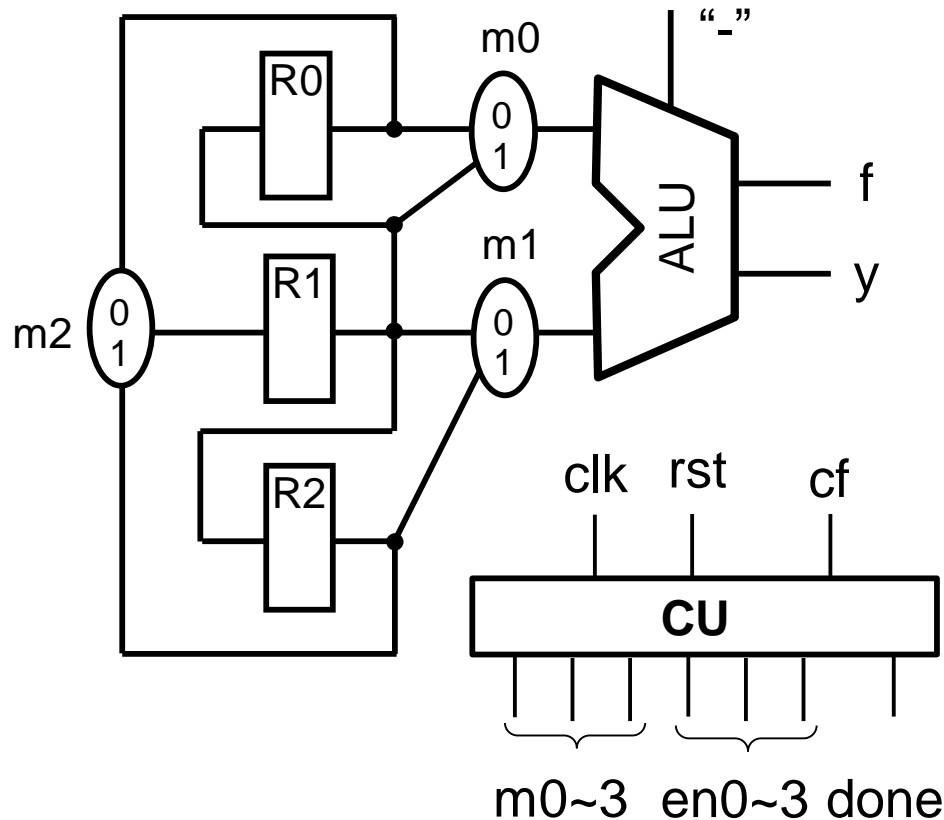
2019.3.28

实验内容

1. 排序：s0 ~ s3是x0 ~ x3的排序结果
2. 除法运算： $x / y = q \dots r$
(以上均考虑无符号数)



示例：三个数排序



思考题：如何优化？

实验要求和检查

- 完成**1**和**2**的的逻辑设计、仿真和下载测试
 - 逻辑设计采用模块化设计
 - 下载测试时，输入(包含时钟)由拨动开关和按钮开关设置，结果输出至LED指示灯
- 查看**1**和**2**的电路性能和资源使用情况
- 检查仿真结果是否正确
- 检查下载测试是否正确
- 检查代码设计，代码是否独立完成

实验报告

- 内容包括但不限于：逻辑设计（数据通路和状态图）、核心代码、仿真/下载结果、结果分析、实验总结、意见/建议等，附设计和测试代码
- 一周内提交实验报告
 - ftp://202.38.xx.xx/
 - 文件名格式：Lab1_学号_姓名.pdf（不满足该格式的视为未提交实验报告）
- 严禁抄袭，否则作零分处理

The End