

实验六 综合实验

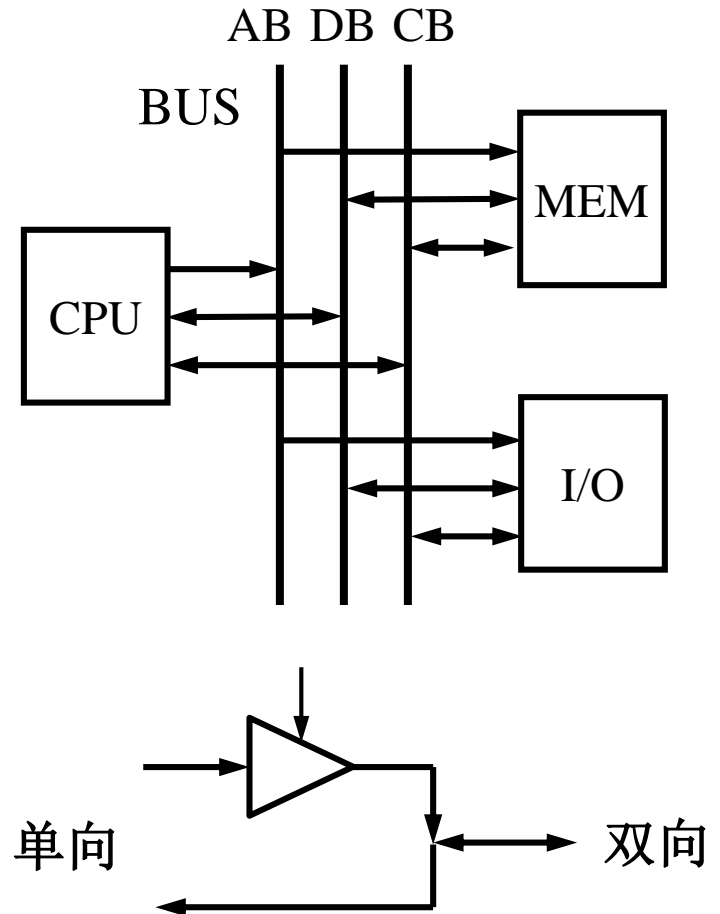
2019.5.16

实验内容

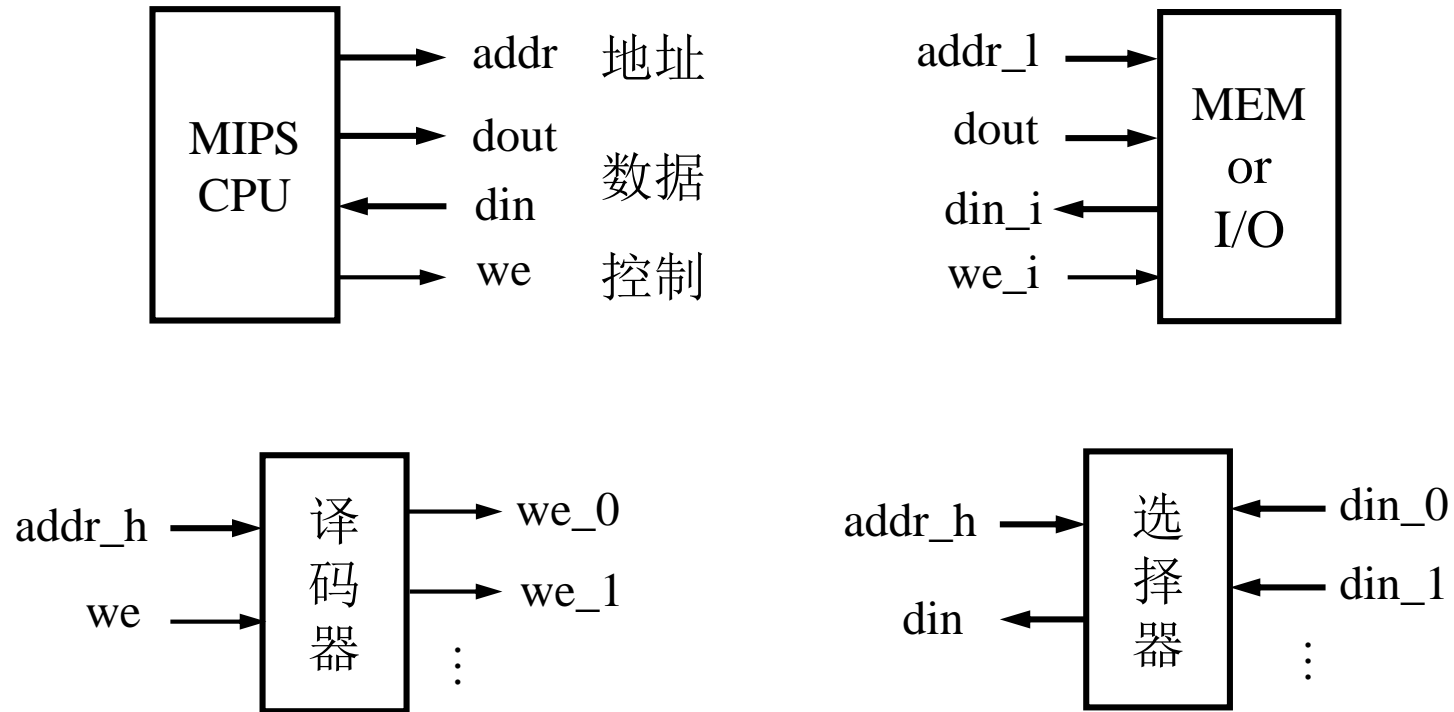
1. 利用**MIPS-CPU**、存储器和外设完成一个简单的计算机应用设计
 - **MIPS-CPU**: Lab5设计的, 或者改进设计的 (例如, 增加指令、流水、中断处理等)
 - 外设: 例如, 拨动/按钮开关、指示灯、数码管、键盘、鼠标、**VGA**显示、串口通信等
 - 应用: 例如, 计算斐波拉契序列、最大/小值、排序、流水灯、画图等

总线

- 常用的部件互联技术
- 总线一般组成：
 - 地址总线：单向，CPU输出，存储器或外设接收
 - 数据总线：双向，输入和输出
 - 控制总线：有输入，也有输出



总线的一种简单实现



实验要求和检查

- 完成实验内容1的逻辑设计和下载测试
 - 要求必须包含有外设和**Lab5**的**DDU**单元（用于调试和检查）
 - 要求提供应用程序的汇编源代码和**COE**文件（用于存储器的初始化）
- 查看电路性能和资源使用情况
- 检查下载测试是否正确
- 检查代码设计，代码是否独立完成

实验报告

- 内容包括但不限于：逻辑设计、核心代码、仿真/下载结果、结果分析、实验总结、意见/建议等，附设计和仿真代码
- 实验检查截止后一周内提交实验报告
 - <ftp://202.38.79.134/> 相应文件夹
 - 文件名格式：Labn_学号_姓名_vi.pdf （其中，n表示第n次实验，vi表示第i版本，不满足该格式的视为未提交实验报告）
- 严禁抄袭，否则作零分处理

The End