

12	11	10	9	8	7	6	5	4	3	2	1	0
CT	CT	CT	CT	CT	CT	CT	CT	CI	CI	CI	CO	CO

## 6.13 地址: 0x0E34

A. 地址格式(每个小格子表示一个位):

12	11	10	9	8	7	6	5	4	3	2	1	0
0	1	1	1	0	0	0	1	1	0	1	0	0
CT	CT	CT	CT	CT	CT	CT	CT	CI	CI	CI	CO	CO

B. 内存引用:

参数	值
高速缓存块偏移 (CO)	0x0
高速缓存组索引 (CI)	0x5
高速缓存标记 (CT)	0x71
高速缓存命中? (是/否)	是
高速缓存返回的字节	0xB

## 6.14 地址: 0x0DD5

A. 地址格式(每个小格子表示一个位):

12	11	10	9	8	7	6	5	4	3	2	1	0
0	1	1	0	1	1	1	0	1	0	1	0	1
CT	CT	CT	CT	CT	CT	CT	CT	CI	CI	CI	CO	CO

B. 内存引用:

参 数	值
高速缓存块偏移 (CO)	0x1
高速缓存组索引 (CI)	0x5
高速缓存标记 (CT)	0x6E
高速缓存命中? (是/否)	否
返回的高速缓存字节	—

## 6.15 地址: 0x1FF4

A. 地址格式(每个小格子表示一个位):

12	11	10	9	8	7	6	5	4	3	2	1	0
1	1	1	1	1	1	1	1	0	0	1	0	0
CT	CT	CT	CT	CT	CT	CT	CT	CI	CI	CI	CO	CO

B. 内存引用:

参 数	值
高速缓存块偏移 (CO)	0x0
高速缓存组索引 (CI)	0x1
高速缓存标记 (CT)	0xFF
高速缓存命中? (是/否)	否
返回的高速缓存字节	—

6.16 这个问题是练习题 6.12~练习题 6.15 的一种逆过程, 要求你反向工作, 从高速缓存的内容推出会在某个组中命中的地址。在这种情况下, 组 3 包含一个有效行, 标记为 0x32。因为组中只有一个有效行, 4 个地址会命中。这些地址的二进制形式为 0 0110 0100 11xx。因此, 在组 3 中命中的 4 个十六进制地址是: 0x064C、0x064D、0x064E 和 0x064F。