

Pflichtenheft zum Projekt Nr. 1 der Gruppe 7 (ss11-g07)*Tutor: Steffen Bauereiss*

- [Aufgabenverteilung](#)
- [Aufgabenkurzbeschreibung](#)
- [Hilfsmittel](#)
- [Black-Box-Sicht](#)
- [Zeitplanung](#)
- [Projektverpflichtungen](#)

Aufgabenverteilung

Orest Tarasiuk - Projektmanagement
Lukas Märdian - Vortrag
Maximilian Staab - Dokumentation

Aufgabenkurzbeschreibung

Es ist ein System zu realisieren, das eine Binärzahl mit 17 Stellen in eine BCD-Zahl mit 5 x 4 Stellen konvertiert. Der Definitionsbereich liegt zwischen 0 und 99999.

Hilfsmittel

- *Das Buch*
- Unterlagen der ETI-Vorlesung
- VHDL-Dokumentation
- PCs, ghdl, gtkwave

Black-Box-Sicht

Das System hat 17 Eingänge und 21 Ausgänge.

Wird an die Eingänge eine 17-stellige positive Binärzahl im Bereich von 0 bis 99999 angelegt, so wird eine entsprechende BCD Zahl an den 5 x 4 Ausgängen ausgegeben. Der 21. Ausgang - das Überlaufbit - gibt in diesem Fall 0 aus.

Wird an die Eingänge eine Zahl, welche nicht im Definitionsbereich liegt, angelegt, so wird der 21. Ausgang - das Überlaufbit - auf 1 gesetzt. Die restlichen Ausgänge werden jeweils auf 0 gesetzt.

Zeitplanung

Die folgende Vorgehensweise wurde geplant.

Teilaufgabe	Orest Tarasiuk (Projektmanagement)	Lukas Märdian (Vortrag)	Maximilian Staab (Dokumentation)	Gesamt Milestone Termin	
Besprechungen	3 h	3 h	3 h	9 h	wöchentlich
Aufgabenanalyse	0,3 h	0,3 h	0,3 h	0,9 h	10.05.2011

Suche nach zwei Lösungen	1 h	1 h	1 h	3 h	30.05.2011
Lösungsbewertung und Entscheidung für eine Lösung	0,3 h	0,3 h	0,3 h	0,9 h	06.06.2011
Implementierung	2 h	2 h	1 h	5 h	04.07.2011
Systemtests	2 h	2 h	1 h	5 h	08.07.2011
Übersicht über den Projektverlauf	2 h	0 h	0 h	2 h	11.07.2011
Dokumentation	0 h	0 h	4 h	4 h	11.07.2011
Vortrag	0 h	2 h	0 h	2 h	15.07.2011
Gesamt	10,6 h	10,6 h	10,6 h	31,8 h	15.07.2011

Projektverpflichtungen

- Pflichtenheft
- Spezifikation
- Implementierung
- Ausarbeitung bzw. Anwender- und Entwicklerdokumentation
- Projektvortrag
- Übersicht über den Projektverlauf