## FORMATO COMA FLOTANTE

b31 b30 b29 b28 b27 b26 b25 b24 b23 b22 b21 b20 b19 b18 b17 b16 b15 b14 b13 b12 b11 b10 b9 b8 b7 b6 b5 b4 b3 b2 b1 b0

signo exponente mantissa

## CONVERSIÓN DECIMAL-COMA FLOTANTE

Considera que el contingut dels registres \$f4 i \$f6 és 0xBE80000C i 0x40800000, respectivament i que s'executa la instrucció MIPS: add.s \$f0,\$f4,\$f6. Suposant que el sumador/restador té 1 bit de guarda, un d'arrodoniment i un de "sticky", i que arrodoneix al més pròxim (al parell en el cas equidistant), contesta les següents preguntes:

Quina és la mantissa (en binari) i l'exponen	t (en decimal) dels nombres que hi	ha a \$f4 i \$f6?				
mantissa (bin	nari)	exponent (decimal)				
\$f4: ,						
\$f6: \$f6:						
Omple les següents caselles mostrant l'oper	ració op (+/-), les cadenes de bits a	•				
op						
Resultat després de re-normalitzar (si cal):						
		G R S (decimal)				
Resultat després d'arrodonir:		exponent (docimal)				
_,		(decimal)				
Quin és el valor de \$f0 en hexadecimal després d'executar la instrucció ?						
\$f0 =						

Considera que el contingut dels registres \$f4 i \$f6 és 0x42000003 i 0xC0F00005, respectivament i que s'executa la instrucció MIPS: add.s \$f0,\$f4,\$f6. Suposant que el sumador/restador té 1 bit de guarda, un d'arrodoniment i un de "sticky", i que arrodoneix al més pròxim (al parell en el cas equidistant), contesta les següents preguntes:

								n	nant	tiss	a (b	ina	ri)											exponent (decimal)
:	$\Box$ ,[																							
	,[																							
ole	les se	gü	ents	ca	sel	lles	mo	osti	an	t 1'	ope	era	ció	op	) (+	-/-)	, le	s c	ad	ene	es (	de 1	bits	a operar, i el resul
		$\top$	_			_													Т	Т	Т	Т	_	G R S
		$\frac{\perp}{1}$	t																		$\frac{\perp}{\Gamma}$	$\frac{1}{1}$		
																					Τ	Τ		
ultat després de re-normalitzar (si cal):  exponent  G R S (decimal)																								
	,[																							
ult	at des	pré	s d'	arr	od	oni	r:																	exponent (decimal)
	,[																							
n é	s el va	alor	de	\$f(	) e	n h	exa	de	cin	nal	de	spr	és	d'e	xe	cut	tar	la i	ins	tru	cci	ó ?	,	
			=		ĸ							_				٦								

 $\cdot n_{ciclos} = n_{ins} \times CPI$ 

 $t_{eje} = n_{ciclos} \times t_c$  (tc = 1/F)

$$\cdot CPI = (n_1 \times CPI_1 + n_2 \times CPI_2 + ... + n_m \times CPI_m)/n_{ins}$$

$$\cdot Speedup = \frac{Rendimiento_{mejorado}}{Rendimiento_{original}} = \frac{T_{original}}{T_{mejorado}}$$

Potencia = CargaCapac itiva × Voltaje <sup>2</sup> × Frecuencia

$$\cdot E = t \cdot P$$

Suposem un programa que s'executa sobre un processador funcionant a una freqüència de 4 GHz, el qual dissipa una potència de 90W. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades i el CPI, referents a l'execució d'aquest programa:

Tipus d'instrucció	Nombre d'instruccions	CPI
Memòria	5·10 <sup>9</sup>	8
Aritmètiques	25·10 <sup>9</sup>	2
Salts	10·10 <sup>9</sup>	3

a) Calcula el CPI promig de tot el programa

b) Calcula el temps d'execució del programa, en segons

$$t_{exe} =$$
 s

c) Calcula l'energia total consumida durant l'execució del programa, en Joules

d) Volem millorar el rendiment del processador optimitzant la gestió de les instruccions de memòria. Quin hauria de ser el nou CPI de les instruccions de memòria per a obtenir un guany de rendiment (speed-up) de 1.2x?

$$\cdot n_{ciclos} = n_{ins} \times CPI$$

$$\cdot$$
  $t_{eje} = n_{ciclos} imes t_c$  (tc = 1/F)

· 
$$CPI = (n_1 \times CPI_1 + n_2 \times CPI_2 + ... + n_m \times CPI_m)/n_{ins}$$

$$Speedup = rac{Rendimiento_{mejorado}}{Rendimiento_{original}} = rac{T_{original}}{T_{mejorado}}$$

• Potencia = CargaCapac itiva × Voltaje <sup>2</sup> × Frecuencia

$$\cdot E = t \cdot P$$

Un processador P0 disposa de 3 tipus d'instruccions: A, B i C, amb CPIs que es detallen a la taula de sota. Hem creat un disseny millorat de l'anterior, el processador P1, amb idèntic joc d'instruccions, però amb diferents CPI, voltatge i freqüència de rellotge. La taula següent resumeix, per a P0 i P1, els CPI de cada tipus d'instrucció així com els seus voltatges d'alimentació i freqüències de rellotge.

	V (Volts)	f (Ghz)	CPIA	CPI <sub>B</sub>	CPI <sub>C</sub>
P0	1	1,5	1	4	5
P1	1,5	2	1	5	5

 a) (1,0 pts.) Sabent que P0 dissipa una potència dinàmica de 20W, calcula la potència dinàmica dissipada (en watts) per P1, suposant que no ha variat la capacitància equivalent del circuit (C) ni el factor d'activitat (α).

b) (0,70 pts.) Calcula el guany de rendiment (speedup) de P1 respecte de P0 que s'obté en executar un programa de test que conté 80·10<sup>9</sup> instruccions de tipus A, 20·10<sup>9</sup> de tipus B i 4·10<sup>9</sup> de tipus C.

$$\cdot n_{ciclos} = n_{ins} \times CPI$$

$$\cdot t_{eje} = n_{ciclos} \times t_c \quad (tc = 1/F)$$

· 
$$CPI = (n_1 \times CPI_1 + n_2 \times CPI_2 + ... + n_m \times CPI_m)/n_{ins}$$

· 
$$Speedup = \frac{Rendimiento_{mejorado}}{Rendimiento_{original}} = \frac{T_{original}}{T_{mejorado}}$$

· Potencia = CargaCapac itiva × Voltaje <sup>2</sup> × Frecuencia

$$\cdot E = t \cdot P$$

Tenim un programa que s'executa sobre un processador que funciona a 2GHz. La següent taula mostra, per a cada tipus d'instrucció, el nombre d'instruccions executades, els cicles per instrucció i la potència dissipada en W (Joules per segon) referents a l'execució d'aquest programa:

Tipus d'instrucció	Nombre d'instruccions	СРІ	Potència (W)
A: Memòria	2 x 10 <sup>9</sup>	4	5
B: Salts	1,6 x 10 <sup>9</sup>	2	3
C: Resta	0,4 x 10 <sup>9</sup>	1	2

## Contesteu les següents preguntes:

Calcula el CPI promig de tot el programa	
Calcula el temps d'execució del programa, en segons	
Calcula el consum d'energia del programa, en Joules	

Suposem que aconseguim una nova versió del programa en què tenim el mateix nombre d'instruccions de memòria i reduïm el nombre de salts de  $1,6x10^9$  a  $0,6x10^9$ , però a costa d'augmentar les instruccions de tipus C de  $0,4x10^9$  a  $0,8x10^9$ .

$$\cdot n_{ciclos} = n_{ins} \times CPI$$

$$t_{eje} = n_{ciclos} \times t_c \quad (tc = 1/F)$$

· 
$$CPI = (n_1 \times CPI_1 + n_2 \times CPI_2 + ... + n_m \times CPI_m)/n_{ins}$$

$$Speedup = rac{Rendimiento_{mejorado}}{Rendimiento_{original}} = rac{T_{original}}{T_{mejorado}}$$

• Potencia = CargaCapac itiva × Voltaje <sup>2</sup> × Frecuencia

$$\cdot E = t \cdot P$$

S'executa un programa de test en un ordinador que té 3 tipus d'instruccions (A,B,C), amb CPI diferents. La següent taula especifica el nombre d'instruccions de cada tipus que executa el programa i el seu CPI.

Tipus d'instrucció	Nombre d'instruccions	СРІ
A	8·10 <sup>9</sup>	7
В	6·10 <sup>9</sup>	5
С	4·10 <sup>9</sup>	4

a) Sabem que la frequencia de rellotge és de 1,5GHz i que la potencia dissipada és P=100W. Calcula el temps d'execució en segons i l'energia consumida en Joules durant l'execució del programa de test.

$$t_{\text{exe}} =$$
  $s$   $E =$   $J$ 

b) Es vol modernitzar l'equipament comprant un nou ordinador amb una CPU amb ISA diferent. Aquesta nova CPU funciona amb el mateix voltatge però te més transistors, així que la seva capacitància agregada (C) és un 50% més gran i el factor d'activitat (α) un 20% superior. A més a més, els seu ISA té 4 tipus d'instruccions (A,B,C,D). Un cop recompilat el programa, el nombre d'instruccions de cada tipus que executa i el seu CPI són les indicades en la següent taula:

Tipus d'instrucció	Nombre d'instruccions	CPI
A	5·10 <sup>9</sup>	2
В	3.109	4
С	2.109	5
D	2·10 <sup>9</sup>	1

Sabem que amb aquesta nova CPU obtenim un *speedup* de 2. A quina freqüència (en GHz) va la nova CPU? ¿Quina potència dissipada en Watts consumeix l'execució del programa (podem suposar que la potència estàtica és zero tant en la CPU original com en la nova)?

Freq =	GHz
P =	W