TOP

C1
G
1p

M1
NMOS

S1

S5
NMOS
M5
G

C2
G
1p

M2
NMOS

S2

LEFT

C4
1p
G

RIGHT

M4
NMOS
G

S4

C3
G
1p

M6
NMOS

G

S6

M3
NMOS
G

S3

BOTTOM

G GND