

Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ «РАДИОЭЛЕКТРОНИКА И ЛАЗЕРНАЯ ТЕХНИКА» КАФЕДРА «ТЕХНОЛОГИИ ПРИБОРОСТРОЕНИЯ» (РЛ6)

ОТЧЕТ

по Лабораторной работе №1

на тему «Исследование дребезга контактов на кнопке.» по дисциплине «Цифровые устройства и микропроцессоры»

Студент: <u>Шатовкин Константин Ром</u> (фамилия, имя, отчество)	<u>анович</u> _	(Modnacь, дата)
Группа: <u>РЛ6-81</u>		(noonaco, oama)
Преподаватель:		
	ренко Д.А. милия и.о.)	(подпись, дата)
Оценка:		

Оглавление

1 Реализация шифратора для вывода знака на ССИ.	3
1.1 Алгебраические уравнения в СКНФ и СДНФ	3
1.2 Минимизация с помощью карт Карно	4
1.3 Перевод полученных выражений к базисам 2И-НЕ	7
1.4 Цифровая схема	8
2 Реализация устройств «1-го уровня»	15
2.1 Таймер	15
2.2 Мультиплексор	15
2.3 Элемент для перенаправления сигналов	15
2.4 Маркеры	16
2.4.1 Маркер 0	16
2.4.2 Маркер 9	16
2.4.3 Маркер STOP	17
2.5 Разветвитель	17
3 Реализация устройств «2-го уровня»	18
3.1 RS-триггер	18
3.2 ЈК-триггер	18
3.3 Задержка	19
3.4 Блокиратор, или "Защита от дурака"	19
3.5 Оповещающий элемент	19
3.6 Большой мультиплексор	20
4 Реализация устройств «3-го уровня»	22
4.1 Таймер с кликом	22
4.2 Бесконечный счётчик	22
4.3 Реверсивный счётчик на ЈК-триггерах	23
5 Реализация устройства «4-го уровня» - Счётчик.	24
6 Реализация устройства «5-го уровня» - Десятичный счётчик	25
7 Реализация устройства «6-го уровня» - Десятичный счётчик с мультиплексором	большим
8 Реализация устройства последнего «7-го уровня» - Итоговая схема	25
9. Запуск итоговой схемы на реальной ПЛИС.	26

1 Реализация шифратора для вывода знака на ССИ.

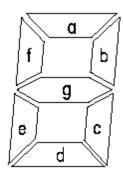


Рисунок 1.1 – Семисегментный индикатор

Кодировка:

Символ	x_0	x_1	x_2	x_3	a	b	c	d	e	f	g
0	0	0	0	0	1	1	1	1	1	1	0
1	0	0	0	1	0	1	1	0	0	0	0
2	0	0	1	0	1	1	0	1	1	0	1
3	0	0	1	1	1	1	1	1	0	0	1
4	0	1	0	0	0	1	1	0	0	1	1
5	0	1	0	1	1	0	1	1	0	1	1
6	0	1	1	0	1	0	1	1	1	1	1
7	0	1	1	1	1	1	1	0	0	0	0
8	1	0	0	0	1	1	1	1	1	1	1
9	1	0	0	1	1	1	1	1	0	1	1
Л	1	0	1	0	1	1	1	0	1	1	0

1.1 Алгебраические уравнения в СКНФ и СДНФ

Определим СКНФ и СДНФ:

$$y_a^{\text{CKH}\Phi} = (x_0 \vee x_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee \overline{x}_1 \vee x_2 \vee x_3)$$

$$y_a^{\text{CZH}\Phi} = \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 x_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 x_2 x_3 \vee \overline{x}_0 x_1 \overline{x}_2 x_3 \vee \overline{x}_0 x_1 \overline{x}_2 x_3 \vee \overline{x}_0 x_1 x_2 \overline{x}_3 \vee \overline{x}_0 x_1 x_2 \overline{x}_3 \vee \overline{x}_0 x_1 \overline{x}_2 x_3 \vee \overline{x}_0 x_1 \overline{x}_2 x_3 \vee \overline{x}_0 x_1 x_2 \overline{x}_3 \vee \overline{x}_0 x_1 \overline{x}_2 x_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_2 x_3 \vee \overline{x}_0 \overline{x}_1 x_2 x_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_1 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline$$

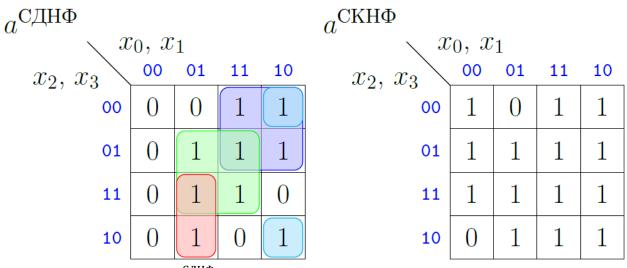
$$\begin{array}{l} y_b^{\rm CKH\Phi} = (x_0 \vee \overline{x}_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee \overline{x}_1 \vee \overline{x}_2 \vee x_3) \\ y_b^{\rm CZH\Phi} = \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_2 x_3 \vee \overline{x}_0 \overline{x}_1 x_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \end{array}$$

$$\begin{array}{l} y_c^{\text{CKH}\Phi} = (x_0 \vee x_1 \vee \overline{x}_2 \vee x_3) \\ y_c^{\text{CZH}\Phi} = \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_2 x_3 \vee \overline{x}_0 \overline{x}_1 x_2 x_3 \vee \overline{x}_0 x_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x$$

$$\begin{aligned} y_d^{\text{CKH}\Phi} &= (x_0 \vee x_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee \overline{x}_1 \vee x_2 \vee x_3) \cdot (x_0 \vee \overline{x}_1 \vee \overline{x}_2 \vee \overline{x}_3) \cdot \\ & (\overline{x}_0 \vee x_1 \vee \overline{x}_2 \vee x_3) \\ y_d^{\text{CZH}\Phi} &= \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 x_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 x_2 x_3 \vee \overline{x}_0 x_1 \overline{x}_2 x_3 \vee \overline{x}_0 x_1 \overline{x}_2 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_1 \overline{x}_2 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_1 \overline{x}_2 \overline{x}_1 \overline{x}_1 \overline{x}_$$

$$\begin{aligned} y_e^{\text{CKH}\Phi} &= (x_0 \vee x_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee x_1 \vee \overline{x}_2 \vee \overline{x}_3) \cdot (x_0 \vee \overline{x}_1 \vee x_2 \vee x_3) \cdot \\ (x_0 \vee \overline{x}_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee \overline{x}_1 \vee \overline{x}_2 \vee \overline{x}_3) \cdot (\overline{x}_0 \vee x_1 \vee x_2 \vee \overline{x}_3) \cdot \\ y_e^{\text{CZH}\Phi} &= \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 x_2 \overline{x}_3 \vee \overline{x}_0 x_1 x_2 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee x_0 \overline{x}_1 x_2 \overline{x}_3 \\ y_f^{\text{CKH}\Phi} &= (x_0 \vee x_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee x_1 \vee \overline{x}_2 \vee x_3) \cdot (x_0 \vee x_1 \vee \overline{x}_2 \vee \overline{x}_3) \cdot \\ (x_0 \vee \overline{x}_1 \vee \overline{x}_2 \vee \overline{x}_3) \\ y_f^{\text{CZH}\Phi} &= \overline{x}_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 x_1 \overline{x}_2 \overline{x}_3 \vee \overline{x}_0 x_1 \overline{x}_2 x_3 \vee \overline{x}_0 x_1 x_2 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_2 x_3 \vee x_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_2 x_3 \vee x_0 \overline{x}_1 \overline{x}_2 \overline{x}_3 \vee x$$

1.2 Минимизация с помощью карт Карно

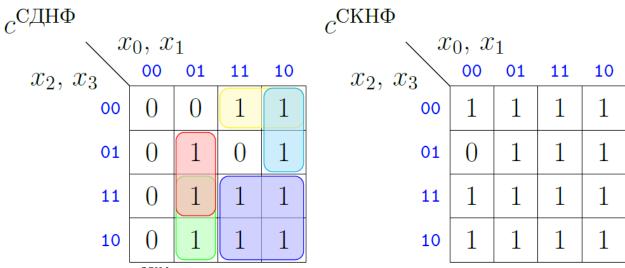


 $y_a^{\text{СДН}\Phi} = x_2 \overline{x}_0 \vee \overline{x}_1 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_2 \vee \overline{x}_0 x_1 x_3$ $y_a^{\text{СКН}\Phi} = (x_0 \vee x_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee \overline{x}_1 \vee x_2 \vee x_3)$

$b^{\mathrm{CДH\Phi}}$									
$\langle x_0, x_1 \rangle$									
x_2, x_3	00	01	11	10					
00	0	0	1	1					
01	0	1	1	0					
11	0	1	1	1					
10	0	1	1	0					

$b^{ ext{CKH}\Phi}$									
x_0, x_1									
x_2, x_3	\	00	01	11	10				
00	0	1	1	1	1				
0	1	1	0	1	1				
1	1	1	1	1	1				
10	0	1	0	1	1				

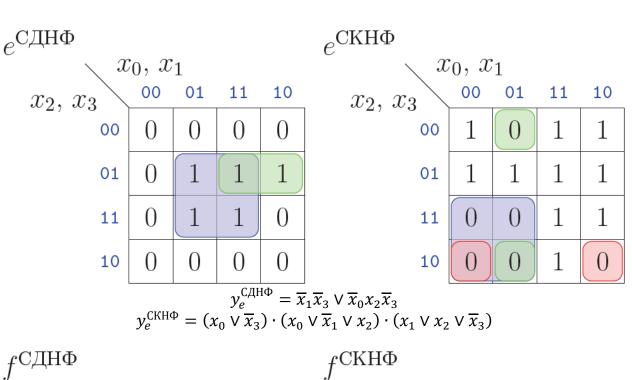
$$y_b^{\text{CZH}\Phi} = \overline{x}_1 x_2 \overline{x}_3 \vee \overline{x}_0 x_2 x_3 \vee \overline{x}_0 \overline{x}_1 x_3 \vee \overline{x}_0 \overline{x}_2 \overline{x}_3 \vee x_0 \overline{x}_1 \overline{x}_3$$
$$y_b^{\text{CKH}\Phi} = (x_0 \vee \overline{x}_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee \overline{x}_1 \vee \overline{x}_2 \vee x_3)$$

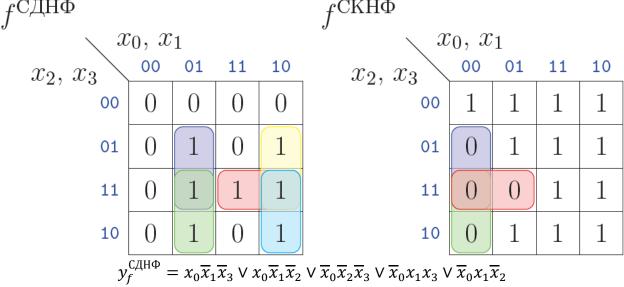


 $y_c^{\text{СДН}\Phi} = \overline{x}_0 \overline{x}_2 \vee x_0 \overline{x}_1 \overline{x}_2 \vee x_0 \overline{x}_1 \overline{x}_3 \vee \overline{x}_0 x_2 x_3 \vee \overline{x}_0 x_1 x_2$ $y_c^{\text{CKH}\Phi} = (x_0 \vee x_1 \vee \overline{x}_2 \vee x_3)$

$d^{\mathrm{CДH\Phi}}$					$d^{ ext{CKH}\Phi}$				
$\setminus x$	$\searrow x$	x_0, x	1						
x_2, x_3	00	01	11	10	x_2, x_3	00	01	11	10
00	0	0	1	0	00	1	0	1	1
01	0	0	$\boxed{1}$	1	01	1	1	1	0
11	0	1	$\lfloor 1 \rfloor$	0	11	1	0	1	1
10	0	1	0	1	10	0	1	1	1

 $y_d^{\text{CДН}\Phi} = x_0 \overline{x}_1 \overline{x}_2 \vee \overline{x}_0 \overline{x}_1 x_2 \vee \overline{x}_0 x_2 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 \overline{x}_3 \vee \overline{x}_0 x_1 \overline{x}_2 x_3$ $y_d^{\text{CKH}\Phi} = (x_0 \vee x_1 \vee x_2 \vee \overline{x}_3) \cdot (x_0 \vee \overline{x}_1 \vee x_2 \vee x_3) \cdot (x_0 \vee \overline{x}_1 \vee \overline{x}_2 \vee \overline{x}_3) \cdot (\overline{x}_0 \vee x_1 \vee \overline{x}_2 \vee x_3)$





 $g^{\mathrm{CДH\Phi}}$ x_0, x_1 x_0, x_1 x_2, x_3 x_2, x_3 ()()

 $y_f^{\text{CKH}\Phi} = (x_0 \vee x_1 \vee \overline{x}_2) \cdot (x_0 \vee \overline{x}_2 \vee \overline{x}_3) \cdot (x_0 \vee x_1 \vee \overline{x}_3)$

 $y_g^{\text{CДН}\Phi} = x_0 \overline{x}_1 \overline{x}_3 \vee \overline{x}_0 \overline{x}_1 x_2 \vee \overline{x}_0 x_1 \overline{x}_3 \vee \overline{x}_0 x_1 \overline{x}_2$

$$y_q^{\text{CKH}\Phi} = (x_0 \lor x_1 \lor x_2) \cdot (x_0 \lor \overline{x}_1 \lor \overline{x}_2 \lor \overline{x}_3) \cdot (\overline{x}_0 \lor x_1 \lor \overline{x}_2 \lor x_3)$$

1.3 Перевод полученных выражений к базисам 2И-НЕ

$$y_{a}^{\text{HHO}} = \frac{\overline{x_{0}}x_{2} \vee \overline{x_{1}}\overline{x_{3}} \vee x_{0}\overline{x_{1}}\overline{x_{2}} \vee \overline{x_{0}}x_{1}x_{2}}{\overline{x_{0}}x_{1}x_{2}} = \frac{\overline{x_{0}}x_{2} \cdot \overline{x_{1}}\overline{x_{3}} \cdot x_{0}\overline{x_{1}}\overline{x_{2}} \cdot \overline{x_{0}}x_{1}x_{2}}{\overline{x_{0}}x_{1}x_{2}} = \frac{\overline{x_{0}}x_{2} \cdot \overline{x_{1}}\overline{x_{3}} \cdot x_{0}\overline{x_{1}}\overline{x_{2}} \cdot \overline{x_{0}}x_{1}x_{2}}{\overline{x_{0}}\sqrt{x_{1}}\vee x_{2}\vee x_{3}} = \frac{\overline{x_{0}}\sqrt{x_{1}}\vee x_{2}\vee x_{3}}{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\vee x_{3}} = \frac{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}} \cdot \overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}}{\overline{x_{0}}x_{1}x_{2}} = \frac{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}} \cdot \overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}}{\overline{x_{0}}x_{1}x_{2}} = \frac{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}} \cdot \overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}}{\overline{x_{0}}x_{1}x_{2}} = \frac{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}}{\overline{x_{0}}x_{1}x_{2}} = \frac{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}}{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}} = \frac{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}\sqrt{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}}}{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}\sqrt{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{3}}}} = \frac{\overline{x_{0}}\sqrt{x_{1}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}\sqrt{x_{2}}$$

$$y_g^{\text{KH}\Phi} = \overline{(x_0 \vee x_1 \vee x_2) \cdot (x_0 \vee \overline{x}_1 \vee \overline{x}_2 \vee \overline{x}_3) \cdot (\overline{x}_0 \vee x_1 \vee \overline{x}_2 \vee x_3)} = \overline{(x_0 \vee x_1 \vee x_2)} \cdot \overline{(x_0 \vee \overline{x}_1 \vee \overline{x}_2 \vee \overline{x}_3)} \cdot \overline{(\overline{x}_0 \vee x_1 \vee \overline{x}_2 \vee x_3)} = \overline{\overline{x}_0 \overline{x}_1 \overline{x}_2} \cdot \overline{\overline{x}_0 x_1 x_2 x_3} \cdot \overline{x_0 \overline{x}_1 x_2 \overline{x}_3}$$

1.4 Цифровая схема

Все схемы строились через КНФ.

$$y_a^{\mathrm{KH}\Phi} = \overline{\overline{x}_0}\overline{x}_1\overline{x}_2x_3 \cdot \overline{\overline{x}_0}x_1\overline{x}_2\overline{x}_3$$

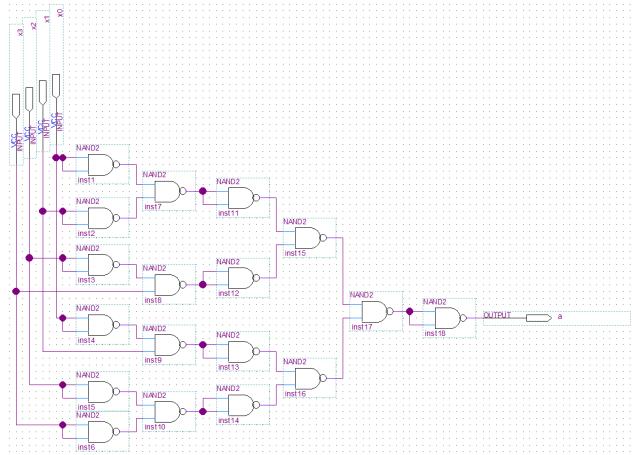


Рисунок 1.2 – Схема для светодиода "а"

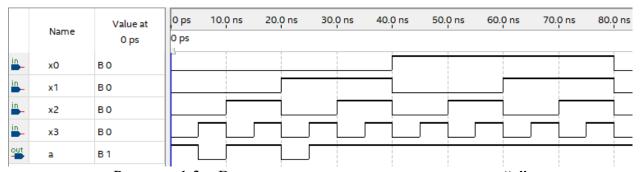


Рисунок 1.3 – Временная диаграмма для светодиода "а"

$$y_b^{\text{KH}\Phi} = \overline{\overline{x}_0 x_1 \overline{x}_2 x_3} \cdot \overline{\overline{x}_0 x_1 x_2 \overline{x}_3}$$

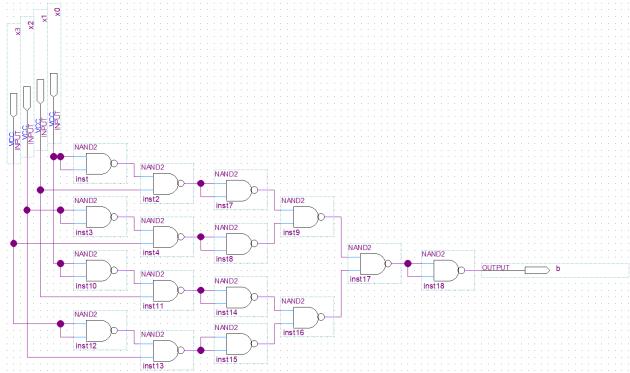


Рисунок 1.4 – Схема для светодиода "b"

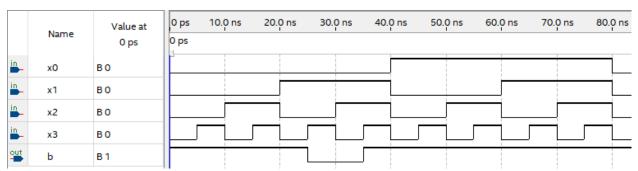


Рисунок 1.5 – Временная диаграмма для светодиода "b"

$$y_c^{\rm KH\Phi} = \overline{\overline{x}_0} \overline{x}_1 x_2 \overline{x}_3$$

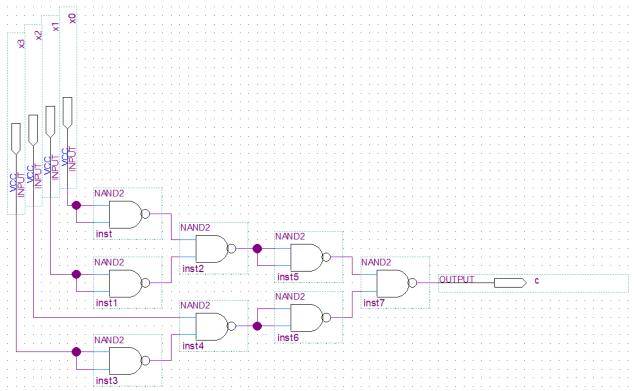


Рисунок 1.6 – Схема для светодиода "с"

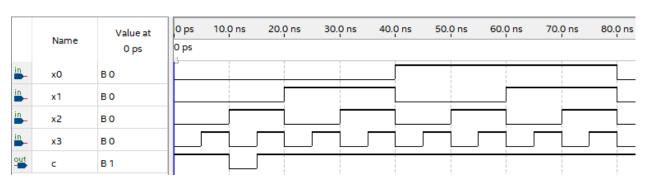


Рисунок 1.7 – Временная диаграмма для светодиода "с"

$$y_d^{\mathrm{KH}\Phi} = \overline{\overline{x}_0}\overline{x}_1\overline{x}_2x_3 \cdot \overline{\overline{x}_0}x_1\overline{x}_2\overline{x}_3 \cdot \overline{\overline{x}_0}x_1x_2x_3 \cdot \overline{x_0}\overline{x}_1x_2\overline{x}_3$$

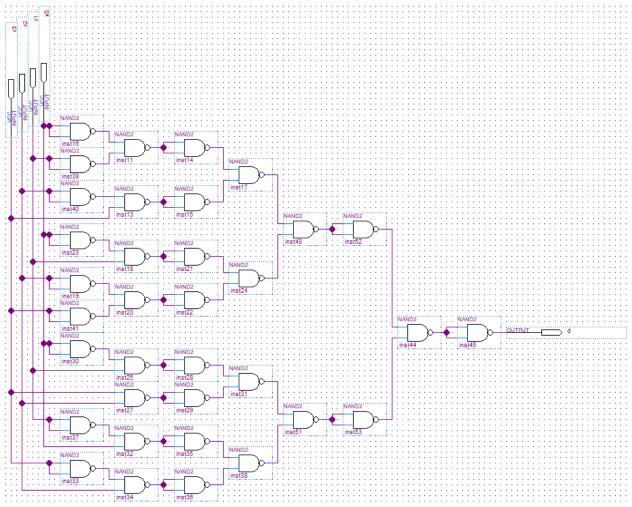


Рисунок 1.8 – Схема для светодиода "d"

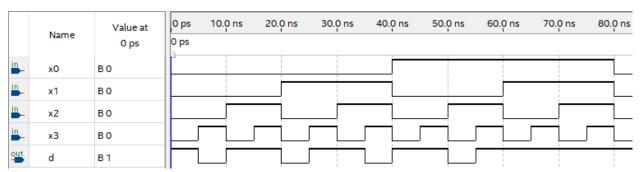


Рисунок 1.9 – Временная диаграмма для светодиода "d"

$$y_e^{\mathrm{KH}\Phi} = \overline{\overline{x}_0 x_3} \cdot \overline{\overline{x}_0 x_1} \overline{x_2} \cdot \overline{\overline{x}_1} \overline{x_2} x_3$$

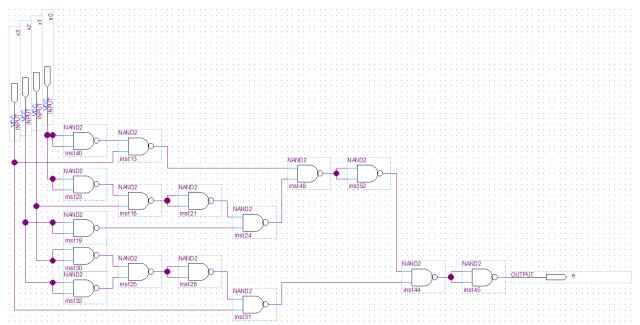


Рисунок 1.10 – Схема для светодиода "е"

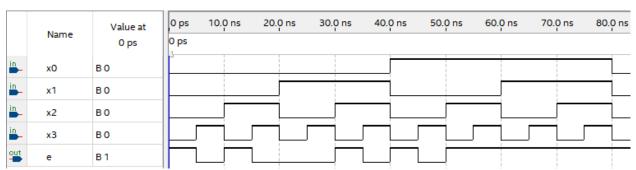


Рисунок 1.11 – Временная диаграмма для светодиода "е"

$$y_f^{\text{KH}\Phi} = \overline{\overline{x}_0}\overline{x}_1x_2 \cdot \overline{\overline{x}_0}x_2x_3 \cdot \overline{\overline{x}_0}\overline{x}_1x_3$$

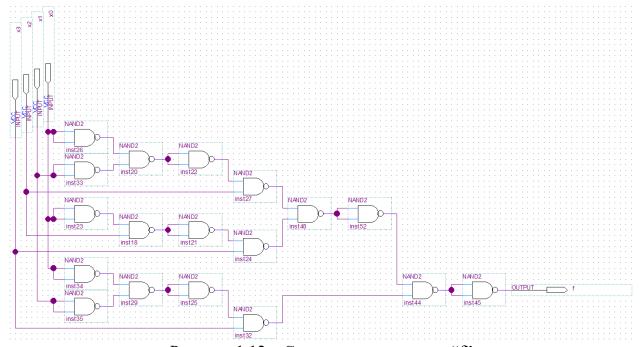


Рисунок 1.12 – Схема для светодиода "f"

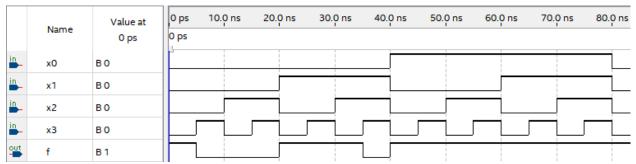


Рисунок 1.13 – Временная диаграмма для светодиода "f"

$$y_g^{\mathrm{KH}\Phi} = \overline{\overline{x}_0}\overline{x}_1\overline{x}_2 \cdot \overline{\overline{x}_0}x_1x_2x_3 \cdot \overline{x_0}\overline{x}_1x_2\overline{x}_3$$

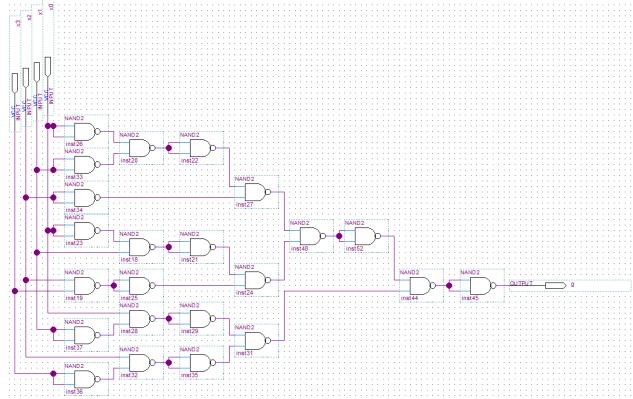


Рисунок 1.14 – Схема для светодиода "g"

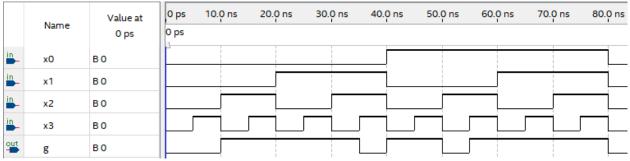


Рисунок 1.15 – Временная диаграмма для светодиода "g"

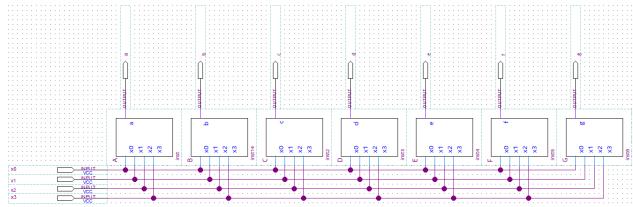


Рисунок 1.16 – Схема шифратора

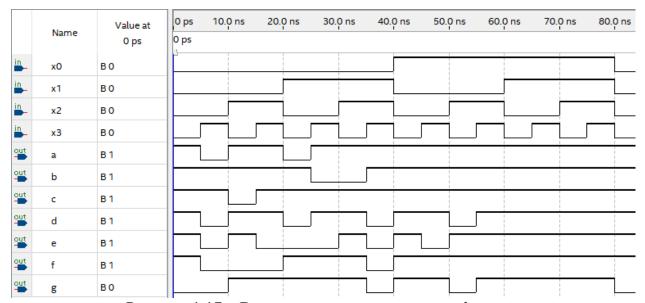


Рисунок 1.17 – Временная диаграмма для шифратора

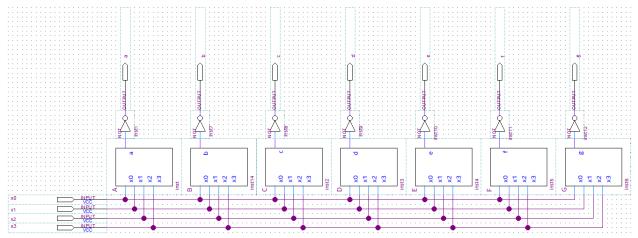


Рисунок 1.18 Схема шифратора с логическим отрицанием (оно нужно, т.к. в ПЛИС светодиоды на анодах)

2 Реализация устройств «1-го уровня».

Соберём устройства с относительно простой схемой, состоящей из обычных логических элементов (или созданной с помощью кода на Verilog HDL). Устройства «1-го уровня» используются при создании устройств последующих «уровней».

2.1 Таймер

```
module Timer(clk, reset, out_pos);
    input clk;
    input reset;
    output reg [28:0]out_pos;

always @(posedge clk)
    begin
        if (reset == 0)
            out_pos = 0;
        else
            out_pos <= out_pos + 1'd1;
    end
endmodule</pre>
```

2.2 Мультиплексор

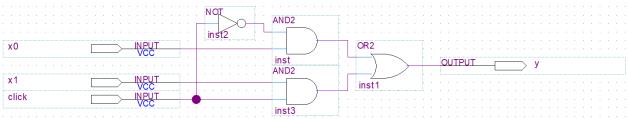


Рисунок 2.1 – Схема мультиплексора

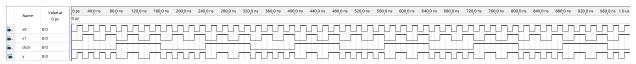


Рисунок 2.2 – Временная диаграмма для мультиплексора

2.3 Элемент для перенаправления сигналов

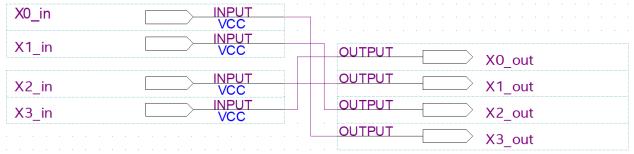


Рисунок 2.3 – Схема элемента, перенаправляющего сигналы

2.4 Маркеры

В дальнейшем нам понадобится возможность узнавать, какое значение на шине в данный момент времени. Чтобы реализовать такую возможность, используем один из трёх маркеров (0, 9, STOP).

2.4.1 Маркер 0

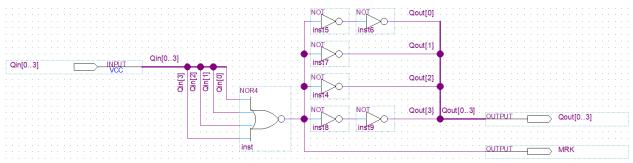


Рисунок 2.4 – Схема маркера 0

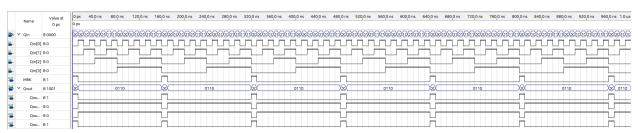


Рисунок 2.5 – Временная диаграмма для данного маркера

2.4.2 Маркер 9

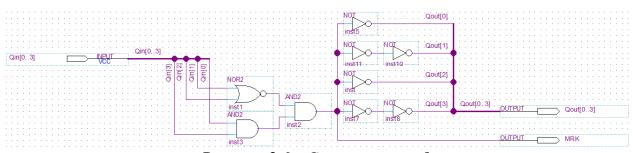


Рисунок 2.6 – Схема маркера 9

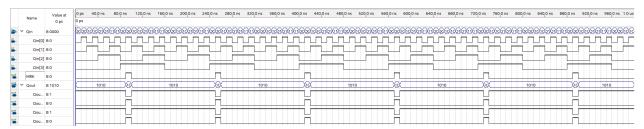


Рисунок 2.7 – Временная диаграмма для данного маркера

2.4.3 Mapkep STOP

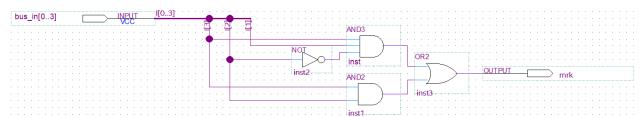


Рисунок 2.8 – Схема маркера STOP

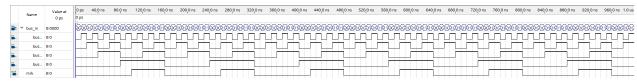


Рисунок 2.9 – Временная диаграмма для данного маркера

2.5 Разветвитель

Чтобы разделить шину с 8 элементами на две шины по 4 элемента, используем разветвитель.

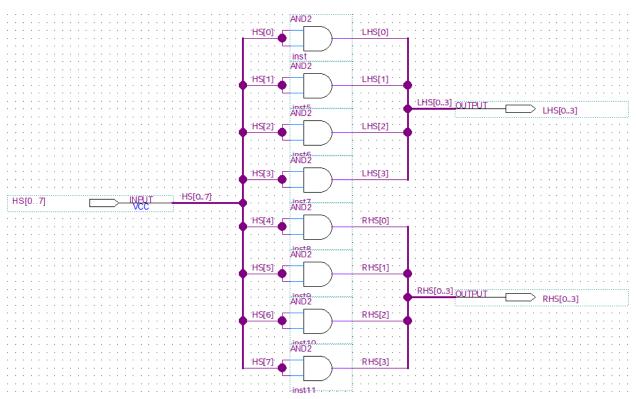


Рисунок 2.10 – Схема разветвителя

3 Реализация устройств «2-го уровня».

Соберём устройства со схемой, включающей в себя устройства «1-го уровня» и триггеры. Устройства «2-го уровня» используются при создании устройств последующих «уровней».

3.1 RS-триггер

Создадим свой RS-триггер на основе RS-триггера, встроенного в Quartus.

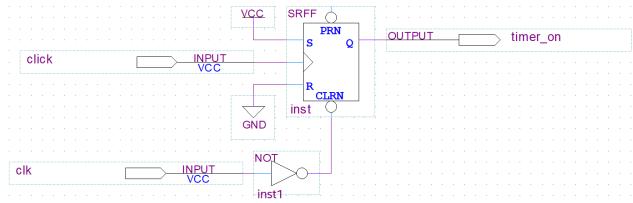


Рисунок 3.1 – Схема RS-триггера



Рисунок 3.2 – Временная диаграмма для RS-триггера

3.2 ЈК-триггер

Создадим свой JK -триггер на основе JK -триггера, встроенного в Quartus.

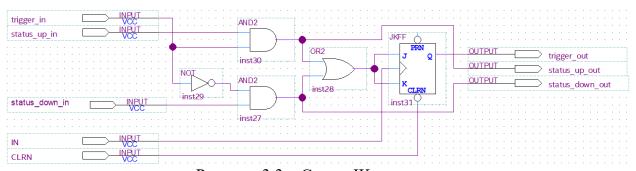


Рисунок 3.3 – Схема ЈК-триггера

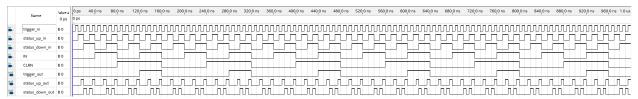


Рисунок 3.4 – Временная диаграмма для ЈК-триггера

3.3 Задержка

Соберём устройство для задерживания сигнала, получаемого с таймера с кликом (данное устройство приведено ниже).

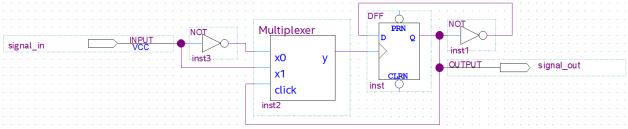


Рисунок 3.5 – Схема задержки

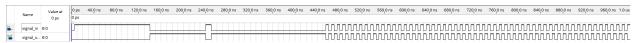


Рисунок 3.6 – Временная диаграмма для задержки

3.4 Блокиратор, или "Защита от дурака"

Соберём блокиратор, который ещё называют "Защитой от дурака". Его суть в том, что он заблокирует сигнал, если тот при реверсивном ходе пришёл к 00 или при обычном ходе пришёл к 99.

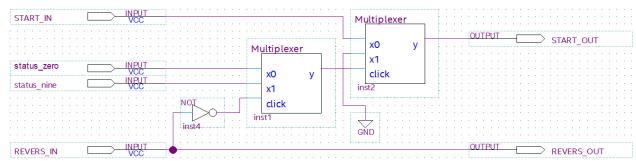


Рисунок 3.7 – Схема блокиратора



Рисунок 3.8 – Временная диаграмма для блокиратора

3.5 Оповещающий элемент

Соберём элемент, который будет оповещать нас о том, равен ли сигнал на счётчике 00 или 99.

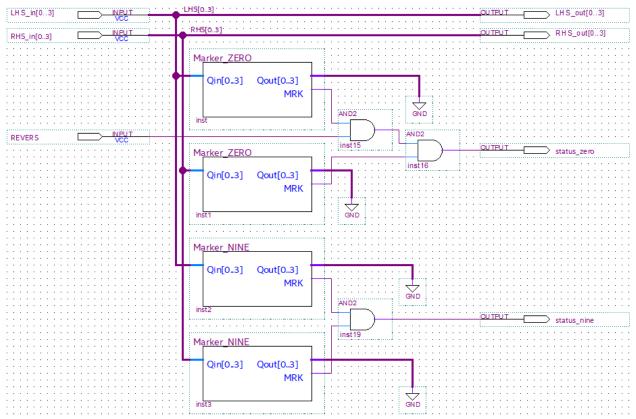


Рисунок 3.9 – Схема оповещающего элемента

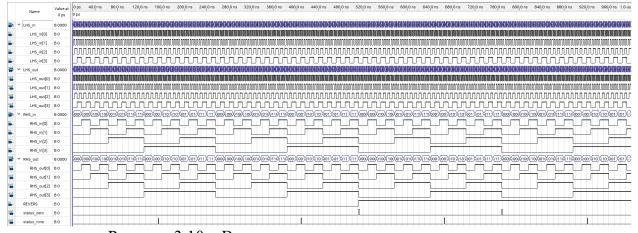


Рисунок 3.10 – Временная диаграмма для этого элемента

3.6 Большой мультиплексор

Ввиду того, что на выходе у нас две шины, существует необходимость их между собой переключать. Для этого нам понадобится большой мультиплексор, который при создании мы сразу объединим со счётчиком. Это нужно, чтобы в финальной схеме было меньше элементов.

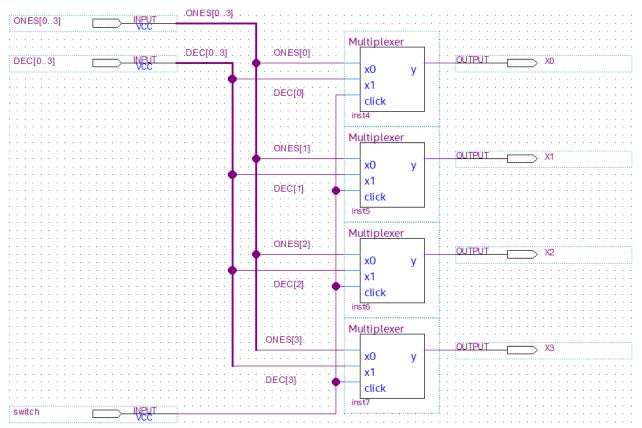


Рисунок 3.11 – Схема большого мультиплексора для шины счётчика десятков

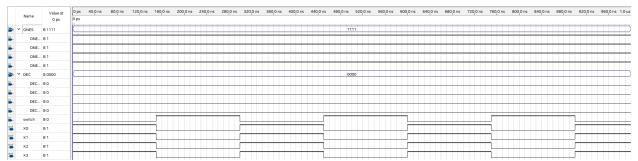


Рисунок 3.12 – Временная диаграмма для большого мультиплексора

4 Реализация устройств «3-го уровня».

Соберём устройства со схемой, включающей в себя устройства «1-го уровня» и «2-го уровня». Устройства «3-го уровня» используются при создании устройств последующих «уровней».

4.1 Таймер с кликом

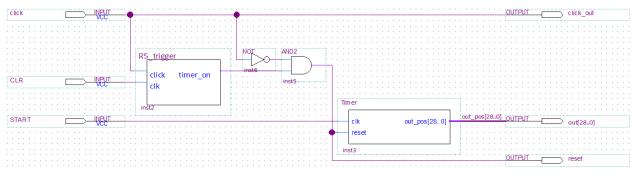


Рисунок 4.1 – Схема таймера с кликом

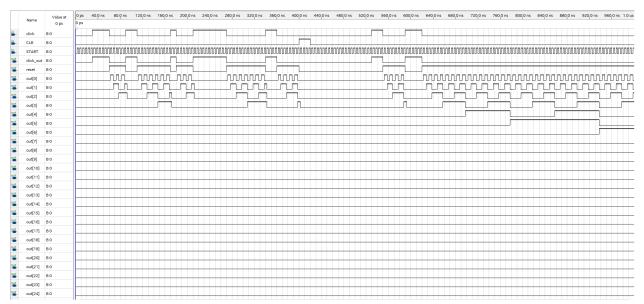


Рисунок 4.2 – Временная диаграмма для таймера с кликом

4.2 Бесконечный счётчик

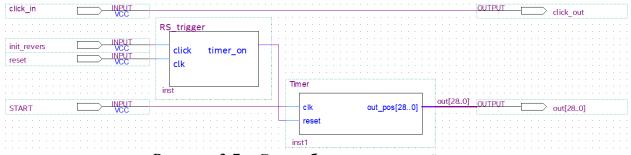


Рисунок 3.7 – Схема бесконечного счётчика

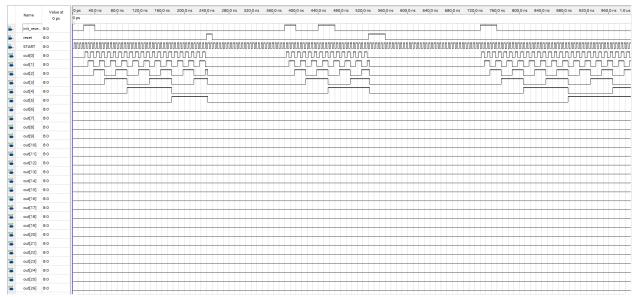


Рисунок 3.8 – Временная диаграмма для бесконечного счётчика

4.3 Реверсивный счётчик на ЈК-триггерах

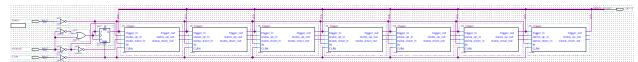


Рисунок 3.9 – Схема реверсивного счётчика на ЈК-триггерах

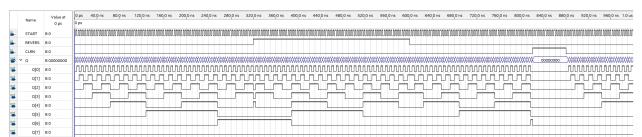


Рисунок 3.10 – Временная диаграмма для данного счётчика

5 Реализация устройства «4-го уровня» - Счётчик.

Соберём устройство со схемой, включающей в себя устройства предыдущих «уровней».

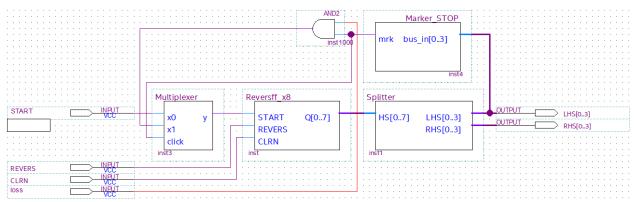


Рисунок 5.1 – Схема счётчика

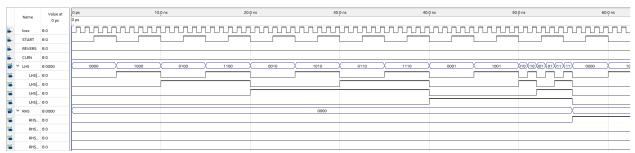


Рисунок 5.2 – Временная диаграмма для счётчика на коротком промежутке

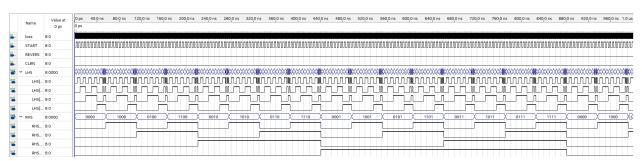


Рисунок 5.3 – Временная диаграмма для счётчика на длинном промежутке

6 Реализация устройства «5-го уровня» - Десятичный счётчик.

Соберём устройство со схемой, включающей в себя 2 устройства «2-го уровня» и одно устройство «4-го уровня».

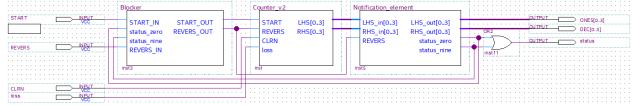


Рисунок 6.1 – Схема десятичного счётчика (с защитой и маркерами)

7 Реализация устройства «6-го уровня» - Десятичный счётчик с большим мультиплексором.

Соберём устройство со схемой, включающей в себя устройства «2-го уровня» и «6-го уровня».

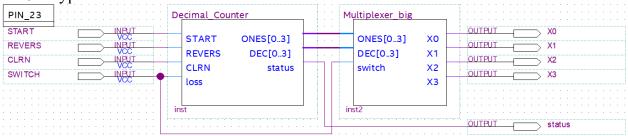


Рисунок 7.1 – Схема десятичного счётчика с большим мультиплексором

8 Реализация устройства последнего «7-го уровня» - Итоговая схема.

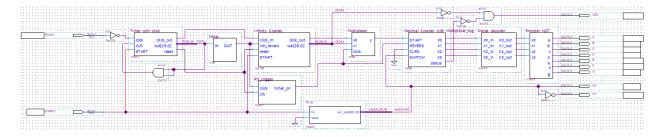


Рисунок 8.1 – Итоговая схема устройства

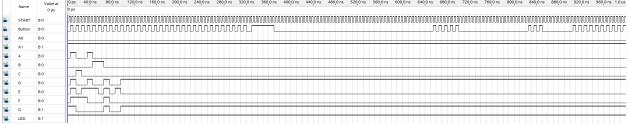


Рисунок 8.2 – Временная диаграмма для итоговой схемы

9. Запуск итоговой схемы на реальной ПЛИС.

Node Name	Direction	Location	I/O Bank	VREF Group	Fitter Location	I/O Standard	Reserved	Current Strength	Slew Rate	Differential Pair	Strict Preservatio
out A	Output	PIN_128	8	B8_N0	PIN_128	2.5 V		8mA (default)	2 (default)		
Out A0	Output	PIN_133	8	B8_N0	PIN_133	2.5 V		8mA (default)	2 (default)		
out A1	Output	PIN_135	8	B8_N0	PIN_135	2.5 V		8mA (default)	2 (default)		
out B	Output	PIN_121	7	B7_N0	PIN_121	2.5 V		8mA (default)	2 (default)		
Button	Input	PIN_88	5	B5_N0	PIN_88	2.5 V		8mA (default)			
°ut C	Output	PIN_125	7	B7_N0	PIN_125	2.5 V		8mA (default)	2 (default)		
out D	Output	PIN_129	8	B8_N0	PIN_129	2.5 V		8mA (default)	2 (default)		
out E	Output	PIN_132	8	B8_N0	PIN_132	2.5 V		8mA (default)	2 (default)		
out F	Output	PIN 126	7	B7 N0	PIN 126	2.5 V		8mA (default)	2 (default)		
^{out} G	Output	PIN 124	7	B7 N0	PIN 124	2.5 V		8mA (default)	2 (default)		
LED	Output	PIN 84	5	B5 N0	PIN 84	2.5 V		8mA (default)	2 (default)		
START	Input	PIN 23	1	B1 N0	PIN 23	2.5 V		8mA (default)			
< <new node="">></new>											

Рисунок 9.1 – Назначение выводов итоговой схемы

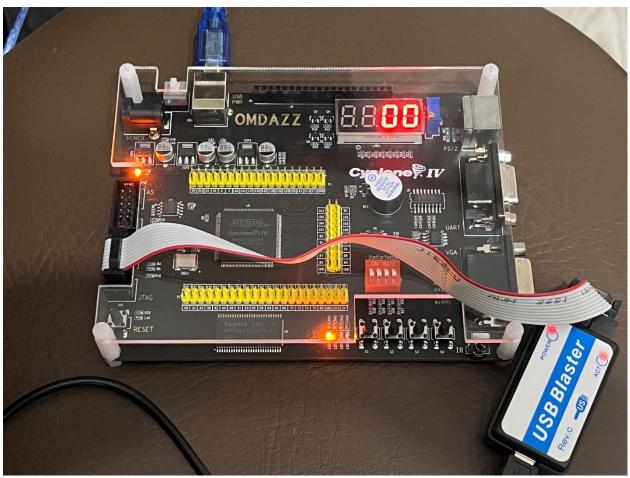


Рисунок 9.2 – Реальная ПЛИС, на которой уже запущена итоговая схема