​实验任务：

Cache LAB分为Part A和B两部分，实验目的是制作自己的缓存系统，具体：

1）实现一个缓存模拟器，根据给定的 trace 文件来输出对应的操作

2）利用缓存机制加速矩阵运算

需要修改的是 csim.c（Part A） 和 trans.c（Part B）。实验部分详见cachelab.pdf。

编译的时候只需要 make clean 和 make，然后就可以进行测试了，测试部分详见README。

最后用./driver.py打包你的程序，并把文件名改为你的学号-handin.tar提交到elearning。