2° curso / 2° cuatr.

Grado Ing. Inform.

Doble Grado Ing. Inform. y Mat.

Arquitectura de Computadores (AC)

Cuaderno de prácticas. Bloque Práctico 4. Optimización de código

Estudiante (nombre y apellidos):

Grupo de prácticas:

Fecha de entrega:

Fecha evaluación en clase:

Denominación de marca del chip de procesamiento o procesador (se encuentra en /proc/cpuinfo): *Intel(R) Core(TM) i5-7360U CPU @. 2.30GHz*

Sistema operativo utilizado: MacOS Versión de gcc utilizada: Version 7

Volcado de pantalla que muestre lo que devuelve lscpu en la máquina en la que ha tomado las medidas

```
hw.physicalcpu: 2
nw.physicalcpu_max: 2
nw.logicalcpu: 4
   m.cpu64bit_capable: 1
iw.cpu64bit_capable: 1
iw.cpu64mily: 260141638
iw.cacheconfig: 4 2 2 4 0 0 0 0 0
iw.cachesize: 8589934592 32768 262144 4194304 0 0 0 0 0
iw.pagesize: 4096
iw.pagesizes2: 4096
iw.bagfagesizes2: 4096
         J.cachelinesize: 64
J.llicachesize: 32768
J.llicachesize: 32768
J.llicachesize: 262144
J.lsachesize: 4194304
J.tbfrequency: 1000000000
J.packages: 1
J.optional floatingpoint: 1
J.optional .mmx: 1
J.optional .sse: 1
J.optional .sse: 1
J.optional .sse: 1
hw.optional.x86_64: 1
hw.optional.aos: 1
hw.optional.avx1_0: 1
hw.optional.rdrand: 1
hw.optional.fl6c: 1
hw.optional.enfstrg: 1
hw.optional.enfstrg: 1
hw.optional.avx2_0: 1
hw.optional.bmi1: 1
hw.optional.bmi2: 1
hw.optional.bmi2: 1
hw.optional.rtm: 1
hw.optional.sgx: 0
hw.optional.avx512f: 0
```

- 1. Para el núcleo que se muestra en el Figura 1, y para un programa que implemente la multiplicación de matrices (use variables globales):
 - 1.1 Modifique el código C para reducir el tiempo de ejecución del mismo. Justifique los tiempos obtenidos (use -O2) a partir de la modificación realizada. Incorpore los códigos modificados en el cuaderno.
 - 1.2 Genere los códigos en ensamblador con -O2 para el original y dos códigos modificados obtenidos en el punto anterior (incluido el que supone menor tiempo de ejecución) e incorpórelos al cuaderno de prácticas. Destaque las diferencias entre ellos en el código ensamblador.
 - 1.3 (Ejercicio EXTRA) Intente mejorar los resultados obtenidos transformando el código ensamblador del programa para el que se han conseguido las mejores prestaciones de tiempo

Figura 1. Código C++ que suma dos vectores

```
struct {
    int a;
    int b;
} s[5000];

main()
{
    ...
    for (ii=0; ii<40000;ii++) {
        X1=0; X2=0;
        for(i=0; i<5000;i++) X1+=2*s[i].a+ii;
        for(i=0; i<5000;i++) X2+=3*s[i].b-ii;

        if (X1<X2) R[ii]=X1 else R[ii]=X2;
    }
    ...
}</pre>
```

A) MULTIPLICACIÓN DE MATRICES:

CAPTURA CÓDIGO FUENTE: pmm-secuencial.c

```
#include <stdio.h>
#include <stdib.h>
#include <time.h>
#include <omp.h>

#define VECTOR_GLOBAL// descomentar para que los vectores sean variables ...

// globales (su longitud no estará limitada por el ...
// tamaño de la pila del programa)

//#define VECTOR_DYNAMIC // descomentar para que los vectores sean variables ...

// dinámicas (memoria reutilizable durante la ejecución)

#ifdef VECTOR_GLOBAL
#define MAX 15000

double m1[MAX][MAX], m2[MAX][MAX][MAX];
#endif
```

```
void multi(int n){
    for(i=0; i<n; i++){
        for(j=0; j<n; j++)
            for(k=0; k<n; k++){
                m3[i][j] += m1[i][k]*m2[k][j];
}
int main(int argc, char ** argv)
{
    if(argc < 2){
       printf("Falta el número de filas/columnas. \n");
        exit(-1);
    int n = atoi(argv[1]);
   #ifdef VECTOR_GLOBAL
    if (n>MAX) n=MAX;
    #endif
    #ifdef VECTOR_DYNAMIC
   double **m1, **m2, **m3;
   m1 = (double**) malloc(n*sizeof(double*));
   m3 = (double**) malloc(n*sizeof(double*));
       m1[i] = (double*)malloc(n*sizeof(double));
        m2[i] = (double*)malloc(n*sizeof(double));
        m3[i] = (double*)malloc(n*sizeof(double));
    if ( ( m1==NULL) || (m2==NULL) || (m3==NULL) ){
       printf("Error en la reserva de espacio para los vectores y matriz\n");
        exit(-2);
   #endif
    int i, j, k;
   struct timespec cgt1, cgt2; double ncgt; //para tiempo de ejecución
  for(i=0; i<n; i++)
      for(j=0; j<n; j++){
         m1[i][j] = 5;
         m2[i][j] = 2;
         m3[i][j] = 0;
  clock_gettime(CLOCK_REALTIME,&cgt1);
  multi(n);
  clock_gettime(CLOCK_REALTIME,&cgt2);
  ncgt=(double)(cgt2.tv_sec-cgt1.tv_sec)+ (double)((cgt2.tv_nsec-cgt1.tv_nsec)/(1.e+9));
  printf("El componente 0 del vector resultante es: %.0f \n",m3[0][0]);
  printf("El componente %d del vector resultante es: %.0f n'', n-1, m3[n-1][n-1]);
  printf("Tiempo(seg.):%11.9f \n", ncgt);
  #ifdef VECTOR DYNAMIC
  free(m2); // libera el espacio reservado para m2
  return 0:
```

1.1. MODIFICACIONES REALIZADAS (al menos dos modificaciones):

Modificación a) –**explicación-:** La primera modificación que he realizado ha sido cambiar el bucle de j por el de k y viceversa. Con esta modificación hemos hecho que sea mas fácil recorrer la matriz 2 y 3 en memoria.

Modificación b) -explicación-: Desenrollado del bucle de j de 5 en 5.

1.1. CÓDIGOS FUENTE MODIFICACIONES

a) Captura de pmm-secuencial-modificado a.c

Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

```
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$gcc-7 -02 pmm-secuencial.c -o pmm-secuencial
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$gcc-7 -02 pmm-secuencial-modificado_a.c -o pmm-secuencial-modificado_a
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$./pmm-secuencial 1500
El componente 0 del vector resultante es: 15000
Tiempo(seg.):9.955650000
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$./pmm-secuencial-modificado_a 1500
El componente 0 del vector resultante es: 15000
El componente 0 del vector resultante es: 15000
El componente 0 del vector resultante es: 15000
El componente 1499 del vector resultante es: 15000
Tiempo(seg.):2.275844000
```

b) Captura de pmm-secuencial-modificado_b.c

```
void multi(int n){

int i, j, k;|
for(i=0; i<n; i++){
    for(k=0; k<n; k++){
        for(j=0; j<n; j+=5){
            m3[i][j] += m1[i][k]*m2[k][j];
            m3[i][j+1] += m1[i][k]*m2[k][j+1];
            m3[i][j+2] += m1[i][k]*m2[k][j+2];
            m3[i][j+3] += m1[i][k]*m2[k][j+3];
            m3[i][j+4] += m1[i][k]*m2[k][j+4];
        }
    }
}</pre>
```

Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

```
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes

$gcc-7 -02 pmm-secuencial-modificado_b.c -o pmm-secuencial-modificado_b

[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes

$./pmm-secuencial-modificado_b 1500

El componente [0][0] de la matriz resultante es: 15000

El componente [1499][1499] de la matriz resultante es: 15000

Tiempo(seg.):2.166628000
```

1.1. TIEMPOS:

| Modificación | -O2 |
|-----------------|------|
| Sin modificar | 9,96 |
| Modificación a) | 2,27 |
| Modificación b) | 2,16 |

1.1. COMENTARIOS SOBRE LOS RESULTADOS:

- a) Al hacer esta modificación optimizamos el acceso a memoria, ya que las matrices se guardan por filas y de esta manera no salta de una a otra antes de terminar la fila anterior. Y en la captura podemos ver como el tiempo se reduce bastante.
- b) He desenrollado el bucle de 5 en 5, por lo que me ahorro bastantes saltos hacia atrás y, por ende, tiempo.

1.2. CÓDIGO EN ENSAMBLADOR DEL ORIGINAL Y DE DOS MODIFICACIONES : (PONER AQUÍ SÓLO LA ZONA DEL CÓDIGO ENSAMBLADOR EVALUADA, USE COLORES PARA DESTACAR LAS DIFERENCIAS)

| pmm-secuencial.s | pmm-secuencial- modificado_a.s | pmm-secuencial- modificado_b.s | |
|---------------------------------|-----------------------------------|-----------------------------------|--|
| multi: | multi: | multi: | |
| LFB4: | LFB4: | LFB4: | |
| testl %edi, %edi | testl %edi, %edi | testl %edi, %edi | |
| jle L2 | jle L9 | jle L9 | |
| leal -1(%rdi), %edx | leal -1(%rdi), %eax | leal -1(%rdi), %eax | |
| movq m2@GOTPCREL(%rip), %rcx | movq m3@GOTPCREL(%rip), %rdx | movq m3@GOTPCREL(%rip), %r9 | |
| imulg \$-120000, %rdx, %r8 | pushq %rbx | pushq %r12 | |
| movq m3@GOTPCREL(%rip), %rax | LCFIO: | LCFIO: | |
| movq m1@GOTPCREL(%rip), %rdi | imulg \$120000, %rax, %rcx | imulg \$120000, %rax, %rax | |
| leaq 120000(%rax), %r10 | movq _m2@GOTPCREL(%rip), %r11 | pushq %rbp | |
| movq %r8, %rsi | movq m1@GOTPCREL(%rip), %r10 | LCFI1: | |
| subq %rcx, %r10 | leaq 8(,%rax,8), %rsi | movq m2@GOTPCREL(%rip), %rbp | |
| subq \$120000, %r8 | leag 120000(%rdx), %r9 | pushq %rbx | |
| subq %rcx, %rsi | leag (%r9,%rcx), %rbx | LCFI2: | |
| addq %rax, %rsi | leaq 120000(%r11,%rcx), %r8 | movq m1@GOTPCREL(%rip), %rbx | |
| imulq \$120000, %rdx, %rax | .align 4,0x90 | leag 120000(%r9), %r11 | |
| imulq \$120008, %rdx, %rdx | L3: | leaq (%r11,%rax), %r12 | |
| leag 120000(%rcx,%rax), %r11 | movg %r11, %rcx | leag 120000(%rbp,%rax), %r10 | |
| leag 120008(%rcx,%rdx), %r9 | movq %r10, %rdi | .align 4,0x90 | |
| .align 4,0x90 | .align 4,0x90 | L3: | |
| L3: | L6: | movq %rbp, %rsi | |
| movq %r11, %rcx | movsd (%rdi), %xmm1 | movq %rbx, %r8 | |
| .align 4,0x90 | xorl %eax, %eax | .align 4,0x90 | |
| L6: | .align 4,0x90 | L6: | |
| movsd -120000(%rsi,%rcx), %xmm1 | L4: | movsd (%r8), %xmm0 | |
| leaq (%r8,%rcx), %rax | movsd (%rcx,%rax), %xmm0 | movq %rsi, %rdx | |
| movq %rdi, %rdx | mulsd %xmm1, %xmm0 | movq %r9, %rax | |
| .align 4,0x90 | addsd (%rdx,%rax), %xmm0 | xorl %ecx, %ecx | |
| L4: | movsd %xmm0, (%rdx,%rax) | .align 4,0x90 | |
| movsd (%rdx), %xmm0 | addq \$8, %rax | L4: | |
| addq \$120000, %rax | cmpq %rax, %rsi | movsd (%rdx), %xmm1 | |
| addq \$8, %rdx | jne L4 | addl \$5, %ecx | |
| mulsd -120000(%rax), %xmm0 | addq \$120000, %rcx | addq \$40, %rax | |
| cmpq %rax, %rcx | addq \$8, %rdi | addq \$40, %rdx | |

| addsd | %xmm0, %xmm1 | cmpq | %r8, %rcx | mulsd | %xmm0, %xmm1 |
|------------|-----------------------|--------|-----------------|----------------|------------------|
| ine | L4 | jne | L6 | addsd | -40(%rax), %xmm1 |
| movsd %xmm | 1, -120000(%rsi,%rcx) | addq | \$120000, %r10 | movsd | %xmm1, -40(%rax) |
| addq | \$8, %rcx | cmpq | %rbx, %r9 | movsd | -32(%rdx), %xmm1 |
| cmpq | %r9, %rcx | movq | %r9, %rdx | mulsd | %xmm0, %xmm1 |
| jne | L6 | je - | L2 | addsd | -32(%rax), %xmm1 |
| addq | \$120000, %rsi | addq | \$120000, %r9 | movsd | %xmm1, -32(%rax) |
| addq | \$120000, %rdi | jmp | L3 | movsd | -24(%rdx), %xmm1 |
| cmpq | %r10, %rsi | L2: | | mulsd | %xmm0, %xmm1 |
| jne | L3 | popq | %rbx | addsd | -24(%rax), %xmm1 |
| L2: | | LCFI1: | | movsd | %xmm1, -24(%rax) |
| leaq | 1C0(%rip), %rdi | leaq | 1C0(%rip), %rdi | movsd | -16(%rdx), %xmm1 |
| xorl | %eax, %eax | jmp | _puts | mulsd | %xmm0, %xmm1 |
| jmp | printf | L9: | _ | addsd | -16(%rax), %xmm1 |
| | | leaq | lC0(%rip), %rdi | movsd | %xmm1, -16(%rax) |
| | | jmp | _puts | movsd | -8(%rdx), %xmm1 |
| | | | | mulsd | %xmm0, %xmm1 |
| | | | | addsd | -8(%rax), %xmm1 |
| | | | | movsd | %xmm1, -8(%rax) |
| | | | | cmpl | %ecx, %edi |
| | | | | jg | L4 |
| | | | | addq | \$120000, %rsi |
| | | | | addq | \$8, %r8 |
| | | | | cmpq | %r10, %rsi |
| | | | | jne | L6 |
| | | | | addq | \$120000, %rbx |
| | | | | cmpq | %r12, %r11 |
| | | | | movq | %r11, %r9 |
| | | | | je | L2 |
| | | | | addq | \$120000, %r11 |
| | | | | jmp | L3 |
| | | | | L2: | |
| | | | | popq LCFI3: | %rbx |
| | | | | leag | 1C0(%rip), %rdi |
| | | | | popq | %rbp |
| | | | | LCFI4: | <u>-</u> |
| | | | | popq LCFI5: | %r12 |
| | | | | jmp | puts |
| | | | | L9: | 3.77 |
| | | | | leag | 1C0(%rip), %rdi |
| | | | | jmp | _puts |
| | | | | 1 | - |

Como podemos ver, que el programa sea más rápido no es sinónimo de que sea mas corto.

B) CÓDIGO FIGURA 1:

CAPTURA CÓDIGO FUENTE: figural-original.c

```
#include <stdio.h>
#include <time.h>

struct {
    int a;
    int b;
} s[5000];

int main() {
    int ii, X1, X2, i;
    int R[40000];

    struct timespec cgt1, cgt2;
    double ncgt;
```

```
clock_gettime(CLOCK_REALTIME, &cgt1);
for (ii = 0; ii < 40000; ii++) {
    X1 = 0; X2 = 0;
    for(i = 0; i < 5000; i++)
       X1 += 2 * s[i].a + ii;
    for(i = 0; i < 5000; i++)
       X2 += 3 * s[i].b - ii;
    if(X1 < X2)
        R[ii] = X1;
    else
        R[ii] = X2;
clock_gettime(CLOCK_REALTIME,&cgt2);
ncgt=(double)(cgt2.tv_sec-cgt1.tv_sec)+ (double)((cgt2.tv_nsec-cgt1.tv_nsec)/(1.e+9));
printf("El componente 0 de R es: %d \n", R[0]);
printf("El componente %d de R es: %d \n", 39999, R[39999]);
printf("Tiempo(seg.):%11.9f \n", ncgt);
return 0;
```

1.1. MODIFICACIONES REALIZADAS (al menos dos modificaciones):

Modificación a) –explicación-: Ya que los dos for hacen lo mismo, dejamos solo uno con las dos operacines.

Modificación b) –explicación-: Desenrrollamos el bucle como en el ejercicio anterior.

1.1. CÓDIGOS FUENTE MODIFICACIONES

a) Captura figural-modificado a.c

```
clock_gettime(CLOCK_REALTIME, &cgt1);
for (ii = 0; ii < 40000; ii++) {

    X1 = 0; X2 = 0;

    for(i = 0; i < 5000; i++) {
        X1 += 2 * s[i].a + ii;
        X2 += 3 * s[i].b - ii;
    }

    if(X1 < X2)
        R[ii] = X1;
    else
        R[ii] = X2;
}
clock_gettime(CLOCK_REALTIME,&cgt2);</pre>
```

Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

```
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$gcc-7 -02 figura1-original.c -o figura1-original
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$gcc-7 -02 figura1-modificado_a.c -o figura1-modificado_a
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$./figura1-original
El componente 0 de R es: 0
El componente 39999 de R es: -199995000
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$./figura1-modificado_a
El componente 0 de R es: 0
El componente 39999 de R es: -199995000
Tiempo(Sea_):0.144857000
```

b) Captura figural-modificado b.c

```
clock_gettime(CLOCK_REALTIME, &cgt1);
for (ii = 0; ii < 40000; ii++) {
   X1 = 0; X2 = 0;
    for(i = 0; i < 5000; i+=5){
       X1 += 2 * s[i].a + ii;
       X2 += 3 * s[i].b - ii;
       X1 += 2 * s[i+1].a + ii;
       X2 += 3 * s[i+1].b - ii;
       X1 += 2 * s[i+2].a + ii;
       X2 += 3 * s[i+2].b - ii;
       X1 += 2 * s[i+3].a + ii;
       X2 += 3 * s[i+3].b - ii;
       X1 += 2 * s[i+4].a + ii;
       X2 += 3 * s[i+4].b - ii;
   if(X1 < X2)
       R[ii] = X1;
       R[ii] = X2;
clock_gettime(CLOCK_REALTIME,&cgt2);
```

Capturas de pantalla (que muestren la compilación y que el resultado es correcto):

```
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$gcc-7 -02 figura1-modificado_b.c -o figura1-modificado_b
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:~/Dropbox/Carrera/2Cuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes
$./figura1-modificado_b
El componente 0 de R es: 0
El componente 0 de R es: -199995000
Tiempo(seg.):0.113019000
```

1.1. TIEMPOS:

| Modificación | -O2 |
|-----------------|------|
| Sin modificar | 0,21 |
| Modificación a) | 0,14 |
| Modificación b) | 0,11 |

1.1. COMENTARIOS SOBRE LOS RESULTADOS:

Como se puede observar en la tabla de tiempos, agrupando los dos for nos ahorramos muchos saltos y con el desenrollado muchos más, lo que hace que la ejecución sea más rapida.

1.2. CÓDIGO EN ENSAMBLADOR DEL ORIGINAL Y DE DOS MODIFICACIONES: (PONER AQUÍ SÓLO LA ZONA DEL CÓDIGO ENSAMBLADOR EVALUADA, USE COLORES PARA DESTACAR LAS DIFERENCIAS)

| pmm-secuencial.s pmm-secuencial- | | pmm-secuencial- | |
|---|---|---|--|
| | modificado_a.s | modificado_b.s | |
| callclock_gettime movq _s@GOTPCREL(%rip), %rll leaq | callclock_gettime movq _s@GOTPCREL(%rip), %r10 xorl | callclock_gettime movqs@GOTPCREL(%rip), %r9 | |
| leal | leal (%rdi,%rdx,2), %edx addl %edx, %esi movl | leal | |

2. El benchmark Linpack ha sido uno de los programas más ampliamente utilizados para evaluar las prestaciones de los computadores. De hecho, se utiliza como base en la lista de los 500 computadores más rápidos del mundo (el Top500 Report). El núcleo de este programa es una rutina denominada DAXPY (*Double precision- real Alpha X Plus Y*) que multiplica un vector por una constante y los suma a otro vector (Lección 3/Tema 1):

```
for (i=1; i \le N, i++) y[i] = a*x[i] + y[i];
```

- 2.1. Genere los programas en ensamblador para cada una de las siguientes opciones de optimización del compilador: -O0, -Os, -O2, -O3. Explique las diferencias que se observan en el código justificando al mismo tiempo las mejoras en velocidad que acarrean. Incorpore los códigos al cuaderno de prácticas y destaque las diferencias entre ellos.
- 2.2. (Ejercicio EXTRA) Para la mejor de las opciones, obtenga los tiempos de ejecución con distintos valores de N y determine para su sistema los valores de Rmax (valor máximo del número de operaciones en coma flotante por unidad de tiempo), Nmax (valor de N para el que se consigue Rmax), y N1/2 (valor de N para el que se obtiene Rmax/2). Estime el valor de la velocidad pico (Rpico) del procesador (consulte en [4] el número de ciclos por instrucción punto flotante para la familia y modelo de procesador que está utilizando) y compárela con el valor obtenido para Rmax. -Consulte la Lección 3 del Tema 1.

CAPTURA CÓDIGO FUENTE: daxpy.c

```
#include <stdio.h:
#include <time.h>
#include <stdlib.h>
int main(int argc, char *argv[]){
   if(argc < 2){
       printf("Falta el tamaño del vector\n");
       exit(-1);
   int n = atoi(argv[1]);
   int a = 5;
   int i;
   int y[n], x[n];
   for(i=0; i<n; i++){
       y[i] = 2;
   struct timespec cgt1, cgt2; double ncgt; //para tiempo de ejecución
   clock_gettime(CLOCK_REALTIME,&cgt1);
   for(i = 0; i < n; i++){
       y[i] += a * x[i];
   clock_gettime(CLOCK_REALTIME,&cgt2);
   ncgt=(double)(cgt2.tv_sec-cgt1.tv_sec)+ (double)((cgt2.tv_nsec-cgt1.tv_nsec)/(1.e+9));
   printf("El componente 0 del vector es: %d \n",y[0]);
   printf("El componente %d del vector es: %d \n", n-1, y[n-1]);
   printf("Tiempo(seg.):%11.9f \n", ncgt);
```

| | -O0 | -Os | -O2 | -03 |
|---------------|-------------|-------------|-------------|-------------|
| Tiempos ejec. | 0.002689000 | 0.000814000 | 0.000957000 | 0.000468000 |

CAPTURAS DE PANTALLA (que muestren la compilación y que el resultado es correcto):

```
[AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:-/Dropbox/Carrera/ZCuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes $gcc-7 -00 daxpy.c -o daxpy00 [AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:-/Dropbox/Carrera/ZCuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes $./daxpy00 1000000 El componente 0 del vector es: 27 El componente 0 del vector es: 27 Tiempo(seg.):0.002689000 El componente 0 gospo del vector es: 27 Tiempo(seg.):0.002689000 El componente 0 gospo del vector es: 27 Tiempo(seg.):0.002689000 El componente 0 del vector es: 27 Tiempo(seg.):0.000814000 [AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:-/Dropbox/Carrera/ZCuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes $./daxpy.c o daxpy.c o daxpy.c o daxpy.c [AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:-/Dropbox/Carrera/ZCuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes $./daxpy.c o daxpy.c o daxpy.c o daxpy.d [AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:-/Dropbox/Carrera/ZCuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes $./daxpy.c o daxpy.c o daxpy.c o daxpy.d [AlejandroGarciaVallecillo alejandrogarciavallecillo@MBPdeAlejandro:-/Dropbox/Carrera/ZCuatrimestre/Arquitectura de computadore s/AC---Practicas/Practica 4] 2018-05-29 martes $./daxpy.c o daxpy.c o daxpy.d 2018-05-29 martes $./daxpy.d 2018-05-29 martes $./daxpy.d 2018-05-29 martes $./daxpy.d 2018-05-29
```

COMENTARIOS QUE EXPLIQUEN LAS DIFERENCIAS EN ENSAMBLADOR:

Con -O0 no se optimiza y se usa lo predeterminado. Con -Os optimiza el tamaño del código. Con -O2 se intenta aumentar el rendimiento del código sin aumentar el tamaño. Y con -O3 se activan optimizaciones que son caras en términos de tiempo de compilación y uso de memoria, de forma que puede que no mejore el rendimiento.

CÓDIGO EN ENSAMBLADOR (no es necesario introducir aquí el código como captura de pantalla, ajustar el tamaño de la letra para que una instrucción no ocupe más de un renglón): (PONER AQUÍ SÓLO LA ZONA DEL CÓDIGO ENSAMBLADOR DONDE ESTÁ EL CÓDIGO EVALUADO, USE COLORES PARA DESTACAR LAS DIFERENCIAS)

| moval = 52 (https), % edck moval & sodx, % rick mov | | | |
|---|--------------------------|------------------------------|------------|
| movel | mov1 =52(%rhp), %edx | add1 %eax. 4(%r12 | 2) |
| mov1 sctv., (Frax, prick, 6) all = 52 (% Exp), % eak comp1 | | | ′ |
| | movslq %edx, %rdx | | |
| ### 1 | movl %ecx. (%rax.%rdx.4) | jne L23 | |
| ### ### ### ### ### ### ### ### ### ## | | imull \$5, 8(,%rcx,4), %eax | 2 |
| 1.5 | add1 \$1, -52(%rbp) | | |
| mov1 -52(%rbp), %eax mov1 svrld, %red mov1 seex, %eax mov1 svrld, %red mov1 seex, %eax mov1 svrld, %red sv | L5: | | , |
| Section Sect | | | - / |
| 1 | | L13: | |
| 1 | cmpl -56(%rbp), %eax | movl %r13d, %r8 | 3d |
| lead | | | |
| movq \$ xax, \$ xai movl \$ 0, \$ hed; leag (\$12, \$124), \$12 leag (\$12, \$12, \$12, \$12, \$12, \$12, \$12, \$12, | | | |
| movil s0, sed; coll _clock_gettime sol, sed; coll _clock_gettime sol, sed; coll _clock_gettime sol, sed; coll _clock_gettime sol, sed; sol, sed; coll _clock_gettime sol, sed; sol, s | leaq | | 1 |
| Move So, % edi Leas Soc. % peck Leas Leas Soc. % peck Leas Soc. % peck Leas Soc. % peck So | mova %rax. %rsi | salq | |
| leag | | xorl %ecx, %ecx | K |
| CallClock_gettime | movl \$0, %edi | | |
| addg shr1 | call clock gettime | | . |
| ### ### ############################## | | | |
| 1.01 1.02 | | addq %r15, %rdx | K |
| 1.01 1.02 | | shrl \$2, %edi | |
| 110.* movodqu | | | |
| movdqu (%rdx,%rax),%xmml add add sheat (%rax),%xmml pelld \$2,%xmml pelld \$2,%xmml penddd \$xmml, xmmnl penddd \$xmml, xmmnl penddd \$xmml, xmmnl movaps \$xmml, (x:9,%rax), %xmml ddd \$16, %xax, ddd \$16, %xax dmpl \$xmml, (x:9,%rax), ddd \$1, \$1, \$1, \$1, \$1, \$1, \$1, \$1, \$1, \$1, | | | |
| movdqa %xmml, %xmm0 palld 62, %xmm0 paldd %xmml, %xmm0 paddd %xmml, %xmm0 movaps %xmm0, %xmm0 movaps %xmm0, %xmy, %xmm0 movaps %xmm0, %xm, %xmm0 movaps %xmm0, %xm, %xm, %xm, %xmm0 movaps %xmm0, %xm, %xm, %xm, %xm, %xm, %xm, %xm, %xm | | L10: | |
| movdqa %xmml, %xmm0 palld 62, %xmm0 paldd %xmml, %xmm0 paddd %xmml, %xmm0 movaps %xmm0, %xmm0 movaps %xmm0, %xmy, %xmm0 movaps %xmm0, %xm, %xmm0 movaps %xmm0, %xm, %xm, %xm, %xmm0 movaps %xmm0, %xm, %xm, %xm, %xm, %xm, %xm, %xm, %xm | | movdqu (%rdx,%rax), %xmm | n1 |
| movdqa | | | |
| paldd \$zmmn, %zmmn0 paddd (%r9,%rax), %zmm0 paddd (%r9,%rax), %zmm0 paddd \$zmm0, (%r9,%rax) addq xmm0, (%r9,%rax) addq xmm0, (%r9,%rax) addq xmm0, (%r9,%rax) addq xmm0, (%r9,%rax) addl %eax, %red imul 5-4, %eax addl %eax, %red imul 55, (%r15,%rax,4), %edx addl %eax, (%r12,%rax,4) leal 1(%rsi), %eax imul 35, (%r15,%rax,4), %edx addl %eax, (%r12,%rax,4) leal 2(%rsi), %eax imul 35, (%r15,%rax,4), %edx addl %eax, (%r12,%rax,4) leal 3(%rsi), %eax addl %eax, (%r12,%rax,4) leal 4(%rsi), %eax addl %eax, (%r12,%rax,4) leal (%r13,%rax,4), %eax addl %eax, (%r12,%rax,4), %eax addl %eax | | | |
| paddd %xr3, %xxm0 movap %xmm0, (%r9, %rax), xmm0 movap %xmm0, (%r9, %rax) addg 516, %rax cmpl %edi, %ecx jb 1.10 movl %r8d, %eax addl %eax, %esi cmpl %eex, %r8d je 1.15 in2: movalq %esi, %rax, %edx addl %eax, %esi, %rax imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal (%rsi), %eax ipg 1.15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 2 (%rsi), %rax jee cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 2 (%rsi), %rax jee cmpl %eax, %r13d je cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 3 (%rsi), %rax iple 1.15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 3 (%rsi), %rax cmpl %eax, %r13d je 1.15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 3 (%rsi), %rax cmpl %eax, %r13d je 1.15 cltq addl %edx, (%r12, %rax, 4) %edx imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4), %edx addl %edx, (%r13, %rax, 4), %edx addl %edx, | | | umU |
| paddd %xr3, %xxm0 movap %xmm0, (%r9, %rax), xmm0 movap %xmm0, (%r9, %rax) addg 516, %rax cmpl %edi, %ecx jb 1.10 movl %r8d, %eax addl %eax, %esi cmpl %eex, %r8d je 1.15 in2: movalq %esi, %rax, %edx addl %eax, %esi, %rax imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal (%rsi), %eax ipg 1.15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 2 (%rsi), %rax jee cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 2 (%rsi), %rax jee cmpl %eax, %r13d je cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 3 (%rsi), %rax iple 1.15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 3 (%rsi), %rax cmpl %eax, %r13d je 1.15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) keal 3 (%rsi), %rax cmpl %eax, %r13d je 1.15 cltq addl %edx, (%r12, %rax, 4) %edx imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4), %edx addl %edx, (%r13, %rax, 4), %edx addl %edx, | | pslld \$2, %xmm0 | |
| paddd (%r9,%rax), %xmm0 movaps %xmm0, (%r9,%rax) addg 516,% %rax cmpl %edi,%ecx jb 110 mov1 %r8d,%eax andl 5-4,%eax andl 6-4,%eax,%rei cmpl %eax,%rei imull \$5, (%r15,%rax,4),%edx addl %edx,(%r12,%rax,4) leal (%ris),%eax cmpl %ri3d,%eax imull \$5, (%r15,%rax,4),%edx addl %edx,(%r12,%rax,4),%edx addl %edx,(%r15,%rax,4),%edx addl %edx,(% | | | nm (|
| movaps %amm0, (srg,%rax) addq Si6, %rax cmpl %edi,%ecx jb L10 movl %r8d, %eax addl %eax, %esi cmpl %eax, %rsd je L15 L12: movslq isesi,%rax,4),%edx addl %cdx, (%r12,%rax,4), %edx addl %cdx, (%r12,%rax,4), %edx addl %cdx, (%r12,%rax,4), leal 1(%ro;),%eax cmpl %r13d,%eax jge L15 cltq imull %s, (%r15,%rax,4),%edx addl %cdx, (%r12,%rax,4), leal 2(%rs),%eax cmpl %eax, %r13d jle cltq imull %s, (%r15,%rax,4),%edx addl %cdx, (%r12,%rax,4), leal 3(%rs),%eax cmpl %eax, %r13d jle cltq imull %s, (%r15,%rax,4),%edx addl %cdx, (%r12,%rax,4), leal 4(%rs),%eax cmpl %eax, %r13d jle cltq imull %s, (%r15,%rax,4),%edx addl %cdx, (%r12,%rax,4), leal 4(%rs),%eax cmpl %eax, %r13d jle cltq imull %s, (%r15,%rax,4),%edx addl %cdx, (%r12,%rax,4), cmpl %eax, %r13d jle lis cltq addl %cdx, (%r12,%rax,4),%edx addl %cdx, (%r12,%rax,4),% | | | |
| addq \$16, % acx ib L10 mov1 % sed, % acx ib L10 mov1 % sed, % eax and1 \$-4, % eax add1 \$-4, % eax ic cmp1 % eax, % sed cmp1 % eax, % sed ic cmp1 ic cmp1 % eax, % sed ic cmp1 ic cmp1 % eax, % sed ic | | | |
| cmpi sedi, secx jb L10 movi % r8d, %eax andi %-4, %eax addi %-4, %eax addi %eax, %esi cmpi %eax, %r8d je L15 L12: movalq %esi, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai (%rsi), %eax ampi %ri3d, %eax jge L15 cltq imul \$5, (%r15, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai (%rsi), %eax ampi %eax, %r13d jle L15 cltq imul \$5, (%r15, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai (%rsi), %eax ampi %eax, %r13d jle L15 cltq imul \$5, (%r15, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai (%rsi), %eax ampi %eax, %r13d jle L15 cltq imul \$5, (%r15, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai %ex, (%r12, %rax, | | movaps %xmm0, (%r9,%ra | ix) |
| cmpi sedi, secx jb L10 movi % r8d, %eax andi %-4, %eax addi %-4, %eax addi %eax, %esi cmpi %eax, %r8d je L15 L12: movalq %esi, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai (%rsi), %eax ampi %ri3d, %eax jge L15 cltq imul \$5, (%r15, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai (%rsi), %eax ampi %eax, %r13d jle L15 cltq imul \$5, (%r15, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai (%rsi), %eax ampi %eax, %r13d jle L15 cltq imul \$5, (%r15, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai (%rsi), %eax ampi %eax, %r13d jle L15 cltq imul \$5, (%r15, %rax, 4), %edx addi %edx, (%r12, %rax, 4) leai %ex, (%r12, %rax, | | | |
| 10 | | | , |
| mov1 % 1878, % eax and1 \$ -4, % eax and1 \$ -4, % eax and1 \$ -4, % eax & esi cmp1 % eax, % resi le L12: | | | |
| andl \$-4, %eax addl \$eax, %esi cmpl \$eax, %r8d je L15 L12: movelq \$esi, %rax imull \$5, (%r15, %rax, 4), %edx addl \$eax, (%r12, %rax, 4) leal 1(%rsi), %eax cmpl \$13d, %eax cmpl \$13d, %eax cmpl \$2 (%rsi), %eax addl \$edx, (%r12, %rax, 4) leal 2(%rsi), %eax cmpl \$eax, %r13d lie L15 cltq imull \$5, (%r15, %rax, 4), %edx addl \$edx, (%r12, %rax, 4) leal 3(%rsi), %eax cmpl \$eax, %r13d lie L15 cltq imull \$5, (%r15, %rax, 4), %edx addl \$edx, (%r12, %rax, 4) leal 3(%rsi), %eax cmpl \$eax, %r13d lie L15 cltq imull \$5, (%r15, %rax, 4), %edx addl \$edx, (%r12, %rax, 4) leal 4(%rsi), %eax cmpl \$eax, %r13d jle L15 cltq imull \$5, (%r15, %rax, 4), %edx addl \$edx, (%r12, %rax, 4) leal 4(%rsi), %eax cmpl \$eax, %r13d jle L15 cltq addl \$edx, (%r12, %rax, 4) leal 4(%rsi), %eax addl \$edx, (%r12, %rax, 4) leal addl \$edx, (%r12, %rax, 4) leal (%rsi), %eax addl \$edx, (%r12, %rax, 4) leal (%rsi), %eax addl \$edx, (%r12, %rax, 4) leal (%rsi), %eax addl \$edx, (%r12, %rax, 4) leal (%risi), %eax addl \$edx, %r12, %rax, 4) leal (%risi), %eax addl \$edx, %r1 | | jb | |
| andl \$-4, %eax addl \$eax, %esi cmpl \$eax, %r8d je L15 L12: movelq \$esi, %rax imull \$5, (%r15, %rax, 4), %edx addl \$eax, (%r12, %rax, 4) leal 1(%rsi), %eax cmpl \$13d, %eax cmpl \$13d, %eax cmpl \$2 (%rsi), %eax addl \$edx, (%r12, %rax, 4) leal 2(%rsi), %eax cmpl \$eax, %r13d lie L15 cltq imull \$5, (%r15, %rax, 4), %edx addl \$edx, (%r12, %rax, 4) leal 3(%rsi), %eax cmpl \$eax, %r13d lie L15 cltq imull \$5, (%r15, %rax, 4), %edx addl \$edx, (%r12, %rax, 4) leal 3(%rsi), %eax cmpl \$eax, %r13d lie L15 cltq imull \$5, (%r15, %rax, 4), %edx addl \$edx, (%r12, %rax, 4) leal 4(%rsi), %eax cmpl \$eax, %r13d jle L15 cltq imull \$5, (%r15, %rax, 4), %edx addl \$edx, (%r12, %rax, 4) leal 4(%rsi), %eax cmpl \$eax, %r13d jle L15 cltq addl \$edx, (%r12, %rax, 4) leal 4(%rsi), %eax addl \$edx, (%r12, %rax, 4) leal addl \$edx, (%r12, %rax, 4) leal (%rsi), %eax addl \$edx, (%r12, %rax, 4) leal (%rsi), %eax addl \$edx, (%r12, %rax, 4) leal (%rsi), %eax addl \$edx, (%r12, %rax, 4) leal (%risi), %eax addl \$edx, %r12, %rax, 4) leal (%risi), %eax addl \$edx, %r1 | | movl %r8d, %eax | K |
| addl %eax, %esi cmpl %eax, %r8d je L15 L12: movslq %esi, %rax imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4), %edx cmpl %r13d, %eax cmpl %r13d, %eax cmpl %r13d, %eax cmpl %r13d, %eax daddl %edx, (%r12, %rax, 4), %edx addl %edx, (%r12, %rax, 4), %edx addl %edx, (%r12, %rax, 4) leal 2(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$edx, (%r12, %rax, 4) leal 4(%rsi), %eax addl %edx, (%r12, %rax, 4) cmpl %eax, %r13d jle L15 cltq addl %edx, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %esi, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %eax, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %eax, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %eax, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %eax, %rsi imull \$5, (%r15, %rax, 4), %eax addl %eax, (%r12, %rax, 4) cmpl %eax, %rsi imull \$5, (%r15, %rax, 4), %eax addl % | | | |
| cmpl %eax, %r8d je L15 L12: movslq %esi, %rax imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 1(%rsi), %eax cmpl %r13d, %eax jge L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (fr12,%rax,4) leal 2(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl %edx, (%r12,%rax,4) cmpl %eax, %r13d jle L15 cltq addl %edx, (%r12,%rax,4) cmpl %eax, %r13d jle L15 cltq addl %edx, (%r12,%rax,4) cmpl %eax, %r13d jle L15 cltq addl %edx, (%r12,%rax,4) cmpl %eax, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rax,4), %eax addl %eax, (%r12,%rax,4) cmpl %esi, %rsi imull \$5, (%r15,%rax,4), %eax addl %eax, (%r12,%rax,4) %eax addl %eax, (%r12,%rax,4) %edx addl %eax, (%r12,%rax,4) %eax, %r13d, %rax,4) %eax, %r13d, %rax,4) %eax, %r13d, %rax,4) %eax, %r13d, %rax,4) %ea | | | . |
| 15 | | addl %eax, %esi | L |
| 112: movslq | | cmpl %eax, %r8d | f |
| 112: movslq | | | |
| movslq %esi, %rax, 4), %edx addl %edx, (%r12,%rax, 4) leal 1(%rsi), %eax cmpl %rild, %eax jge Li5 cltq imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) leal 2(%rsi), %eax cmpl %eax, %rl3d jle Li5 cltq imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) leal 2(%rsi), %eax cmpl %eax, %rl3d jle Li5 cltq imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,*rax, 4) leal 3(%rsi), %eax cmpl %eax, %rl3d jle Li5 cltq imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,*rax, 4) leal 4(%rsi), %eax cmpl %eax, %rl3d jle Li5 cltq imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) leal 4(%rsi), %eax cmpl %eax, %rl3d jle Li5 cltq addl \$5, %esi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %eax, %rl3d jle Li5 cltq addl \$5, %esi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rl3d jle Li5 movslq %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r12,%rax, 4) cmpl %esi, %rsi imull \$5, (%r15,%rax, 4), %edx addl %edx, (%r15,%rax, 4), %edx addl %exi imull \$5, (%r15,%rax, 4), %edx | | | |
| imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal l(%rsi), %eax cmpl %r13d, %eax jge L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 2(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl 55, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %eax, %r13d jle L15 cltq addl 55, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13, %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13, %edx addl %eax, (%r12,%rax,4) cmpl %esi, %r13, %eax addl %eax, (%r12,%rax,4) cmpl %eax addl %eax, (%r12,%rax,4) cmpl %eax addl %eax, %r13dl %eax addl %eax, (%r12,%rax,4) cmpl %eax addl %eax, (%r12,%rax,4) cmpl %eax addl %eax, (%r12,%rax,4) cmpl %eax addl %eax, | | L12: | |
| addl %edx, (%r12,%rax,4) leal 1(%rsi),%eax cmpl %r13d,%eax jge L15 cltq imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) leal 2(%rsi),%eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) leal 3(%rsi),%eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) leal 4(%rsi),%eax cmpl %eax,%r13d jle L15 cltq imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) leal 4(%rsi),%eax cmpl %eax,%r13d jle L15 cltq addl \$5,%esi imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) cmpl %esi,%r13d jle L15 movslq %esi,%rsi imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) cmpl %esi,%r13d jle L15 movslq %esi,%rsi imull \$5, (%r15,%rsi,4),%eax addl %eax, (%r12,%rax,4) cmpl %esi,%rsi imull \$5, (%r15,%rsi,4),%eax addl %eax, (%r12,%rax,4) %edi,%edi leaq -64(%rbp), %rsi | | movslq %esi, %rax | K |
| addl %edx, (%r12,%rax,4) leal 1(%rsi),%eax cmpl %r13d,%eax jge L15 cltq imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) leal 2(%rsi),%eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) leal 3(%rsi),%eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) leal 4(%rsi),%eax cmpl %eax,%r13d jle L15 cltq imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) leal 4(%rsi),%eax cmpl %eax,%r13d jle L15 cltq addl \$5,%esi imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) cmpl %esi,%r13d jle L15 movslq %esi,%rsi imull \$5, (%r15,%rax,4),%edx addl %edx, (%r12,%rax,4) cmpl %esi,%r13d jle L15 movslq %esi,%rsi imull \$5, (%r15,%rsi,4),%eax addl %eax, (%r12,%rax,4) cmpl %esi,%rsi imull \$5, (%r15,%rsi,4),%eax addl %eax, (%r12,%rax,4) %edi,%edi leaq -64(%rbp), %rsi | | imull \$5 (%r15 %ray 4) %e | vh. |
| leal | | | |
| cmpl %r13d, %eax jge | | | |
| jge L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 2(%rsi),%eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi),%eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi),%eax cmpl %eax, %r13d jle L15 cltq addl %edx, (%r12,%rax,4) %edx addl %edx, (%r12,%rax,4) %edx addl %edx, (%r12,%rax,4) sexi, %r13d jle L15 movslq %esi, %r13d jle L15 movslq %esi, %r13 imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) %eax, (%r12,%rsi,4), %eax addl %eax, %r13,%rsi,4) L15: xorl %edi, %edi | | leal 1(%rsi), %e | eax |
| jge L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 2(%rsi),%eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi),%eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi),%eax cmpl %eax, %r13d jle L15 cltq addl %edx, (%r12,%rax,4) %edx addl %edx, (%r12,%rax,4) %edx addl %edx, (%r12,%rax,4) sexi, %r13d jle L15 movslq %esi, %r13d jle L15 movslq %esi, %r13 imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) %eax, (%r12,%rsi,4), %eax addl %eax, %r13,%rsi,4) L15: xorl %edi, %edi | | cmpl %r13d. %ea | ax |
| cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 2(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, (%r12,%rax,4) cmpl %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, (%r12,%rax,4) cmpl %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, (%r12,%rax,4) l15: xorl %edi,%edi leaq -64(%rbp),%rsi | | | |
| <pre>imull \$5, (%r15,%rax,4), %edx addl</pre> | | | |
| addl %edx, (%r12,*rax,4) leal 2(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4), %edx addl %edx, (%r12,%rax,4), %edx addl %edx, (%r12,%rax,4), %edx addl %eax, %r13d jle L15 movslq %esi, %r3i jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, (%r12,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi | | cltq | |
| addl %edx, (%r12,*rax,4) leal 2(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4), %edx addl %edx, (%r12,%rax,4), %edx addl %edx, (%r12,%rax,4), %edx addl %eax, %r13d jle L15 movslq %esi, %r3i jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, (%r12,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi, %r3i imull \$5, (%r15,%rax,4), %eax addl %eax, %r13d jle L15 movslq %esi | | imull \$5, (%r15,%rax,4), %e | edx |
| leal 2(%rsi), %eax cmpl %eax, %rl3d jle L15 cltq imull \$5, (%rl5,%rax,4), %edx addl %edx, (%rl2,%rax,4) leal 3(%rsi), %eax cmpl %eax, %rl3d jle L15 cltq imull \$5, (%rl5,%rax,4), %edx addl %edx, (%rl2,%rax,4) leal 4(%rsi), %eax cmpl %eax, %rl3d jle L15 cltq imull \$5, (%rl5,%rax,4), %edx addl %edx, (%rl2,%rax,4) leal 4(%rsi), %eax cmpl %eax, %rl3d jle L15 cltq addl \$5, %esi imull \$5, (%rl5,%rax,4), %edx addl %edx, (%rl2,%rax,4) cmpl %esi, %rl3d jle L15 movslq %esi, %rsi imull \$5, (%rl5,%rsi,4), %eax addl %eax, (%rl2,%rsi,4), %eax addl %eax, %rl2,%rsi,4), %eax addl %eax, %rl2,%rsi,4), %eax addl %eax, %rl2,%rsi,4) | | | |
| cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) leal 3 (%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) leal 4 (%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) leal 4 (%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15, %rax, 4), %edx addl %edx, (%r12, %rax, 4) cmpl %esi, %r13d jle L15 movslq %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15, %rsi, 4), %eax addl %eax, (%r12, %rsi, 4) %edi leaq -64(%rbp), %rsi | | | |
| jle | | leal 2(%rsi), %e | eax |
| jle | | cmpl %eax, %r13 | 3d |
| cltq imul \$5, (%r15,%rax,4), %edx addl | | | |
| <pre>imull \$5, (%r15,%rax,4), %edx addl</pre> | | | |
| addl %edx, (%r12,%rax,4) leal 3(%rsi), %eax cmpl %eax, %r13d jle L15 cltq imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) gle L15 cltq addl %edx, (%r12,%rax,4), %edx addl %edx, (%r12,%rax,4), %edx addl %edx, (%r12,%rax,4), %eax addl %eax, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %r13d jle L15 movslq %esi, %r13d jle L15 xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| leal 3(%rsi), %eax cmpl | | imull \$5, (%r15,%rax,4), %e | edx |
| leal 3(%rsi), %eax cmpl | | addl %edx. (%r12.%rax. | 4) |
| <pre>cmpl</pre> | | | |
| jle | | | |
| cltq imull \$5, (%r15,%rax,4), %edx addl | | | 3d |
| cltq imull \$5, (%r15,%rax,4), %edx addl | | jle L15 | |
| <pre>imull \$5, (%r15,%rax,4), %edx addl</pre> | | | |
| addl %edx, (%r12,%rax,4) leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| leal 4(%rsi), %eax cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| <pre>cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi</pre> | | addl %edx, (%r12,%rax, | 4) |
| <pre>cmpl %eax, %r13d jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi</pre> | | leal 4(%rsi). %e | eax |
| jle L15 cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| cltq addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | <i>-</i> u |
| addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| addl \$5, %esi imull \$5, (%r15,%rax,4), %edx addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | cltq | |
| <pre>imull \$5, (%r15,%rax,4), %edx addl</pre> | | | |
| addl %edx, (%r12,%rax,4) cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| cmpl %esi, %r13d jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | addl | 4) |
| <pre>jle L15 movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15:</pre> | | | |
| movslq %esi, %rsi imull \$5, (%r15,%rsi,4), %eax addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| <pre>imull \$5, (%r15,%rsi,4), %eax addl</pre> | | | |
| <pre>imull \$5, (%r15,%rsi,4), %eax addl</pre> | | movslq %esi, %rsi | i |
| addl %eax, (%r12,%rsi,4) L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| L15: xorl %edi, %edi leaq -64(%rbp), %rsi | | | |
| xorl %edi, %edi leaq -64(%rbp), %rsi | | | 4) |
| xorl %edi, %edi leaq -64(%rbp), %rsi | | L15: | |
| leaq -64(%rbp), %rsi | | | i |
| | | | |
| call _clock_gettime | | | |
| 1 | | call clock gettime | ا و |
| | | | |