

# 1 Pravilnostna tabela avtomata

Zapišemo pravilnostno tabelo avtomata, pri čemer upoštevamo tabelo prehajanja stanj za SR spominsko celico.

$q$	$D^1q$	$s$	$r$
0	0	0	?
0	1	1	0
1	0	0	1
1	1	?	0

Tabela 1: Tabela prehajanja stanj SR spominske celice

$q_1$	$q_2$	$x_1$	$x_2$	$D^1q_1$	$D^1q_2$	$y_1$	$y_2$	$s_1$	$r_1$	$s_2$	$r_2$
0	0	0	0	0	0	0	0	0	?	0	?
0	0	0	1	0	0	0	0	0	?	0	?
0	0	1	0	0	1	0	0	0	?	1	0
0	0	1	1	1	1	0	0	1	0	1	0
0	1	0	0	0	0	0	1	0	?	0	1
0	1	0	1	0	1	0	1	0	?	?	0
0	1	1	0	1	0	0	1	1	0	0	1
0	1	1	1	0	0	0	1	0	?	0	1
1	0	0	0	0	0	1	0	0	1	0	?
1	0	0	1	1	0	1	0	?	0	0	?
1	0	1	0	1	1	1	0	?	0	1	0
1	0	1	1	0	1	1	0	0	1	1	0
1	1	0	0	0	0	1	1	0	1	0	1
1	1	0	1	1	1	1	1	?	0	?	0
1	1	1	0	0	0	1	1	0	1	0	1
1	1	1	1	1	0	1	1	?	0	0	1

Tabela 2: Pravilnostna tabela avtomata

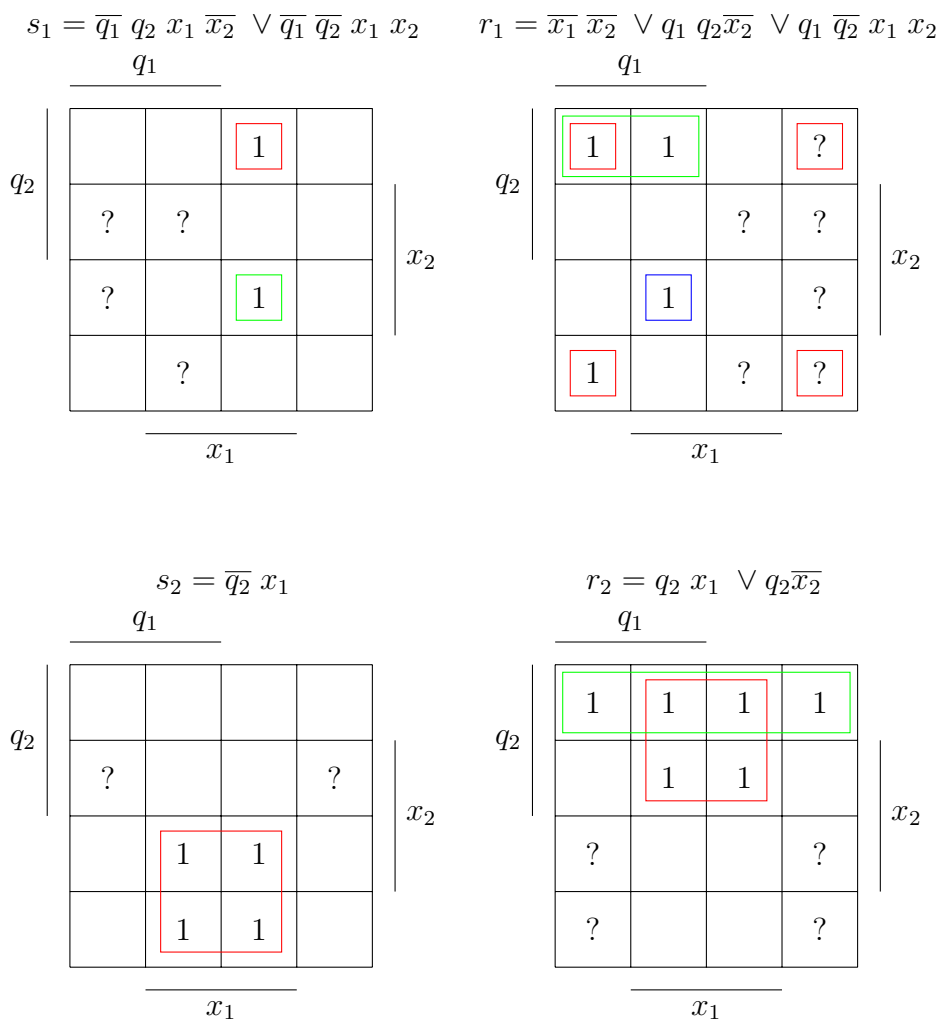
## 2 Funkcije

S pomočjo tabele in veitchevih diagramov poiščemo izhodni funkciji ter funkcije prehajanja stanj.

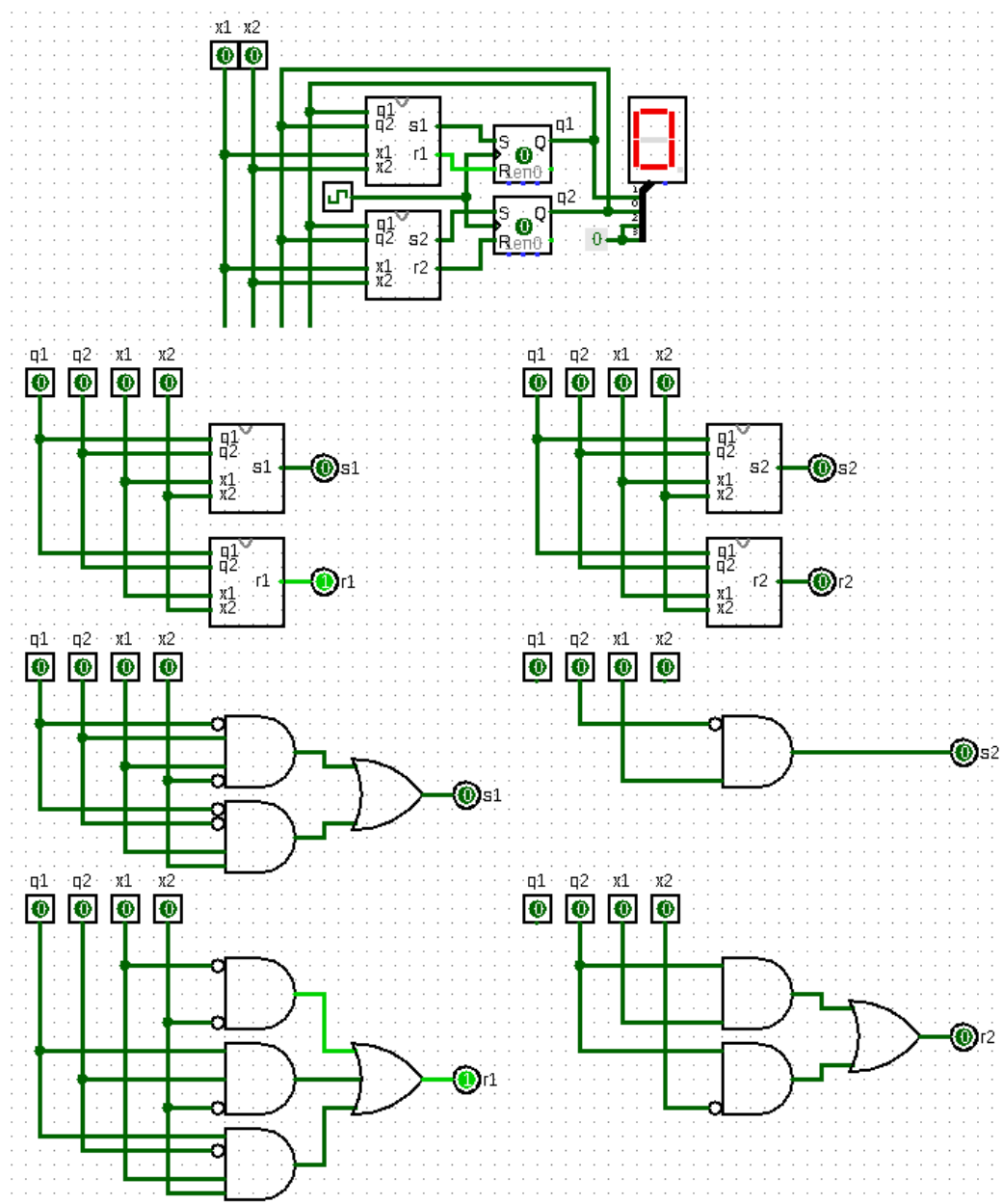
### 2.1 Izhodni funkciji

S pomočjo kodirne ali pravilnostne tabele vidimo, da sta izhoda kar enaka trenutemu stanju pomnilnih celic. Torej  $y_1 = q_1$  in  $y_2 = q_2$ .

### 2.2 Vhodne funkcije v SR pomnilni celici



### 3 Vezje



Slika 1: Shema vezja v logisimu. Leva stran: shema vezij  $sr_1$  (zgoraj),  $s_1$  (sredina), in  $r_1$  (spodaj). Desna stran: shema vezij  $sr_2$  (zgoraj),  $s_2$  (sredina), in  $r_2$  (spodaj).