

Embedded Software Engineering 1

HS 2024 – Prof. Reto Bonderer Autoren: Laurin Heitzer, Simone Stitz https://github.com/P4ntomime/EmbSW1

Inhaltsverzeichnis

1	Emb	bedded Systems – Allgemein	2	6	Statecharts (nach Marwedel)		5
	1.1	Definition	2		6.1 Nachteile von State-Event-Diagrammen		5
	1.2	Beispiele	2		6.2 Definitionen		5
	1.3	Deeply Embedded System	2		6.3 Hierarchie (OR-super-states)		6
	1.4	Betriebssysteme bei Embedded Systems	2		6.4 Default-State		6
	1.5	Bare Metal Embedded System	2		6.5 History		
	1.6	Zuverlässigkeit	2		6.6 Kombination: History- und Default-Mechanismus		
	1.7	Verfügbarkeit	2		6.7 Parallelität (AND-super-state, Teilautomaten)		
		Abstraktionsschichten	2		6.8 Timers		
	1.8	Abstraktionsschichten	2		6.9 Beispiel – Armbanduhr als Statechart		6
2	Real	l-Time System (Echtzeitsystem)	2	7	Realisierung flache FSM		7
	2.1	Definitionen	2		7.1 Mögliche Realisierungen von flachen FSMs		7
	2.2	Fehlverhalten eines Systems (failed system)	2		7.2 Realisieurng mit Steuerkonstrukt (prozedural in C)		7
	2.3	Echtzeitdefinition – Verschiedene Echtzeitsysteme	3		7.3 Realisieurng mit Steuerkonstrukt (objektorientiert in C++)		
	2.4	Determinsismus (determinacy)	3		7.4 Realisierung mit Tabelle		
	2.5	Auslastung (utilization)	3		7.6 Realisieurng mit StatePattern		
	2.6	Real-time Scheduling	3		7.0 Realisteding lift States attern		10
				8			
3	Mod	dellierung eines Embedded Systems	3		8.1 Grundprinzip Modularisierung		
	3.1	V-Modell für Software-Entwicklungszyklus	3		8.2 Bewertung einer Zerlegung		
	3.2	Model Driven Development (MDD)	3		8.3 Kopplung		
	3.3	Vorgehen bei der Modellierung	3		8.4 Kohäsion		
	3.4	Systemgrenze definieren & Systemprozesse finden	3		8.5 Guidelines – gute Modularisierung		
	3.5	Verteilungen festlegen	3		8.6 Package-Diagramm		12
	3.6	Systemprozesse detaillieren	4	9	Patterns (Lösungsmuster)		12
4	Hom	dware-Software-Codesign	4		9.1 Arten von Patterns		12
4		S .	4		9.2 Wichtige Patterns für Embedded Systems		12
	4.1	Ziele	4		F 41 10 4		10
	4.2	Anforderungen für praktische Anwendungen	4	10	Event-based Systems 10.1 Ereignisse (Events)		13
	4.3	Spezifikationssprachen	4		10.1 Ereignisse (Events)		
	4.4	Virtuelle Prototypen	4		10.2 Synchrone Umsetzung von Ereignissen		
	4.5	X-in-the-loop	4		10.4 Interrupt-Verarbeitung		
	4.6	Entwicklungsplattformen	5		10.5 Interruptvektortabelle (IVT)		13
_	-		_		10.6 Model View Controller (MVC) aka Observer Pattern		13
5		tandsbasierte Systeme	5		10.7 Callback-Funktionen		
	5.1	Asynchrone vs. synchrone FSM	5		10.8 Umsetzung der Callback-Funktionen in C (serverseitig)		
	5.2	Finite State Machines (FSM)	5		10.9 Observer Pattern		13
	5.3	State-Event-Diagramm (Zustandsdiagramm)	5				
	5.4	Zustandstabelle	5	11	Scheduling		13

1 Embedded Systems - Allgemein

1.1 Definition

Ein Embedded System...

- ist ein System, das einen Computer beinhaltet, selbst aber kein Computer ist
- besteht üblicherweise aus Hardware (Mechanik, Elektronik) und Software
- ist sehr häufig ein Control System (Steuerung, Regelung)

Ein Embedded System beinhaltet typischerweise folgende Komponenten:

- Sensoren
- Mikrocomputer
- Hardware (Mechanik, Elektronik)
- Aktoren Software (Firmware)

1.1.1 Charakterisierung von Embedded Systems

Embedded Systems können (müssen aber nicht) folgende Eigenschaften haben:

- reactive systems: Reaktive Systeme interagieren mit ihrer Umgebung
- real-time systems: Echtzeitsysteme haben nebst funktionale Anforderungen auch de finierbaren zeilichen Anforderungen zu genügen
- dependable systems: Verlässliche Systeme sind Systeme, welche (sehr) hohe Zuverlässigkeitsanderungen erfüllen müssen
- Weitere (häufige) Anforderungen:
 - kleiner Energieverbrauch
 - kleine physikalische Abmessungen
- Lärm, Vibration, etc.

1.1.2 Typischer Aufbau

Ein gutes Design beinhaltet unterschiedliche Abstraktionsschichten → Layer → Siehe Abschnitt 1.8



1.2 Beispiele

Fahrrad-Computer

- GPS-Navigation
- Geschwindigkeits- und Trittfrequenzmessung
- Pulsmesser
- Drahtlosübertragung (ANT+)
- Interface zu elektronischer Gangschaltung
- Barometer, Thermometer
- Trainingsassistent
- Display

Weitere Beispiele

- Smartphone
- Mobile Base Station
- CNC-Bearbeitungszentdrum
- Hörgerät

Auto

- · Sicherheitsrelevante Aufgaben
 - ABS, ASR
 - Motorenregelung
 - Drive-by-wire
 - Autonom fahrende Autos
- Unterhaltung / Komfort
 - Radio / CD / etc.
 - Navigation
 - Klima
- Mehrere Netzwerke
 - CAN, LIN, Ethernet
- Echtzeitteile und andere
- Von einfachsten μ Cs bis DSPs und **GPUs**
- → Auto ist ein riesiges Embedded System

1.3 Deeply Embedded System

- 'Einfaches' Embedded System, mit minimaler Benutzerschnittstelle, üblicherweise mit keinerlei GUI und ohne Betriebssystem
- Beschränkt auf eine Aufgabe (z.B. Regelung eines physikalischen Prozesses)
- Muss oft zeitliche Bedingungen erfüllen → Echtzeitsystem

1.3.1 Beispiele – Deeply Embedded System

- Hörgerät
- ABS-Controller
- etc...

- Motorenregelung
- 'Sensor' im IoT

1.4 Betriebssysteme bei Embedded Systems

- Es kommen Betriebssysteme wie (Embedded) Linux oder Android zum Einsatz → Achtung: Linux und Android sind nicht echtzeitfähig!
- Wenn Echtzeit verlangt wird: real-time operating systems (RTOS)
 - Beispiele: Zephyr, Free RTOS (Amazon), TI-RTOS (Texas Instuments), etc.

1.5 Bare Metal Embedded System

- Es kommt keinerlei Betriebssystem zum Einsatz
- Bare Metal Embedded Systems sind recht häufig, insbesondere bei Deeply Embedded Systems
- Bare Metal Embedded Systems stellen besondere Ansprüche an Programmierung

1.6 Zuverlässigkeit



- Je länger das System läuft, desto weniger zuverlässig ist es
- Die Wahrscheinlichkeit für einen Ausfall steigt stetig

Achtung: Hier ist nur die Alterung der Hardware berücksichtigt

1.7 Verfügbarkeit

Die Verfügbarkeit A (Availability) ist der Anteil der Betriebsdauer innerhalb dessen das System seine Funktion erfüllt.

$$Verfügbarkeit = \frac{Gesamtzeit - Ausfallzeit}{Gesamtzeit}$$

1.8 Abstraktionsschichten

- Bei µC-Programmierung (Firmware) müssen oft Bitmuster in Register geschrieben werden
- Solche Register-Zugriffe dürfen nicht 'willkürlich' überall im Code erfolgen → schlecht lesbar, schlecht portiertbar, fehleranfällig
- · Damit Code lesbarer und besser auf andere Platform portierbar wird, beinhaltet jeder professionelle Code einen Hardware Abstraction Layer (HAL)
- HAL führt nicht zum Verlust bei Laufzeit, wenn korrekt implementiert

1.8.1 Hardware-abstraction-layer (HAL)

- Trennt HW-Implementierung von SW-Logik
- Gleiche SW kann auf verschiedene HW verwendet werden → Portabilität
- HW-Komponenten können einfach ausgetauscht werden → Flexibilität

2 Real-Time System (Echtzeitsystem)

2.1 Definitionen

2.1.1 Real-Time System (Echtzeitsystem)

- Ein Echtzeitsystem ist ein System, das Informationen innerhalb einer definierten Zeit (deadline) bearbeiten muss.
 - ➤ Explizite Anforderungen an turnaround-time (Antwortzeit) müssen erfüllt sein
 - Wenn diese Zeit nicht eingehalten werden kann, ist mit einer Fehlfunktion zu rechnen.

Typisches Echtzeitsystem

Sensor 2 ntrol Signal 2

Repräsentation RT-System



Sequenz von Aufgaben (Jobs) müssen zeitlich geplant (scheduled) werden

2.1.2 Zeitdefinitionen (Task)



- turnaround time: (response time, Antwortzeit)
 - Startet, wenn der Task bereit zur Ausführung ist und endet, wenn der Task fertig
 - Zeit zwischen dem Vorhandensein von Eingangswerten an das System (Stimulus) bis zum Erscheinen der gewünschten Ausgangswerte.
- waiting time: (Wartezeit)
- Zeit zwischen Anliegen der Eingangswert und Beginn der Abarbeitung des Tasks service time: (Bearbeitungszeit)
 - Zeit für Abarbeitung des Tasks → Unterbrechungen bzw. (preemptions) möglich

2.2 Fehlverhalten eines Systems (failed system)

- Ein fehlerhaftes System (failed system = missglücktes System) ist ein System, das nicht alle formal definierten Systemspezifikationen erfüllt.
- Die Korrektheit eines RT Systems bedingt sowohl die Korrektheit der Outputs als auch die Einhaltung der zeitlichen Anforderungen.

2.3 Echtzeitdefinition - Verschiedene Echtzeitsysteme

- soft real-time system (weiches Echtzeitsystem)
 - Durch Verletzung der Antwortzeiten wird das System nicht ernsthaft beeinflusst
 - Es kommt zu Komforteinbussen
- hard real-time system (hartes Echtzeitsystem)
 - Durch Verletzung der Antwortzeiten wird das System ernsthaft beeinflusst
 - Es kann zu einem kompletten Ausfall oder katastrophalem Fehlverhalten kommen
- firm real-time system (festes Echtzeitsystem)
 - Kombination aus soft real-time system und hard real-time system
 - Durch Verletzung einiger weniger Antwortzeiten wird das System nicht ernsthaft beeinflusst
 - Bei vielen Verletzungen der Antwortzeiten kann es zu einem kompletten Ausfall oder katastrophalem Fehlverhalten kommen

2.3.1 Beispiele verschiedener Echtzeitsysteme

System	Klassifizierung	Erlärung	
Geldautomat	soft	Auch wenn mehrere Deadlines nicht eingehalter werden können, entsteht dadurch keine Katastrophe. Im schlimmsten Fall erhält ein Kunde sein Geld nicht.	
GPS-gesteuerter Rasenmäher	firm	Wenn die Positionsbestimmung versagt, könnte das Blumenbeet der Nachbarn platt gemäht werden.	
Regelung eines Quadrocopters	hard	Das Versagen der Regelung kann dazu führen, dass der Quadrocopter ausser Kontrolle gerät und abstürzt.	

2.4 Determinsismus (determinacy)

Ein System ist deterministisch, wenn für jeden möglichen Zustand und für alle möglichen Eingabewerte jederzeit der nächste Zustand und die Ausgabewerte definiert sind.

Insbesondere race conditions können dazu führen, dass der nächste Zustand davon abhängt, 'wer das Rennen gewonnen hat und wie gross die Bestzeit ist', d.h. der nächste Zustand ist nicht klar bestimmt.

→ Nicht mehr deterministisch und nicht mehr echtzeittauglich

2.5 Auslastung (utilization)

Die (CPU-) Auslastung (utilization) ist der Prozentsatz der Zeit, zu der die XPU nützliche (non-idle) Aufgaben ausführt.

2.5.1 Berechungen zur Auslastung (utilzation)

Annahmen:

- System mit $n \ge 1$ periodischen Tasks T_i und Periode p_1
- Jeder Task T_i het bekannte / geschätzte maximale (worst case) execution time e_i

Auslastungsfaktor eines Tasks

Gesamtauslastung des Systems

$$u_i = \frac{e_i}{p_i}$$

→ utilization factor

$$U = \sum_{i=1}^n u_i = \sum_{i=1}^n \frac{e_i}{p_i}$$

→ utilization

→ Bei 69 % Auslastung ist das 'theoretical limit'

2.6 Real-time Scheduling

- Alle kritischen Zeiteinschränkungen (deadlines, response time) sollen eingehalten wer-
- Im Notfall muss der Scheduling Algorithmus entscheiden, um die kritischsten Tasks einhalten zu können.
 - Unter Umständen müssen dabei Deadlines von weniger kritischen Tasks verletzt

3 Modellierung eines Embedded Systems

3.1 V-Modell für Software-Entwicklungszyklus



→ Nur Anforderungen (requirements) definieren, welche man auch testen kann!

3.2 Model Driven Development (MDD)

• Bei modellbasierter Entwicklung kommen in allen Entwicklungsphasen durchgängig Modelle zum zur Anwendung

- MDD geht davon aus, dass aus formalen Modellen lauffähige Software erzeugt wird → Codegeneratoren
- Modelle werden traditionell als Werkzeug der Dokumentation angesehen
 - Unter Umständen wird zweimal dasslbe beschrieben (Code und Diagramm) → unbedingt zu vermeiden!

3.3 Vorgehen bei der Modellierung

1. Systemgrenze definieren

- Kontextdiagramm: Use-Case-Diagramm
- Kontextdiagramm: Sequenzdiagramm
- 2. Systemprozess finden
- Kontextdiagramm: Use-Case-Diagramm
 - Kontextdiagramm: Sequenzdiagramm

Verteilungen festlegen

- Verteilungsdiagramm (deployment diagram)
- 4. Systemprozesse detaillieren
 - · Umgangssprachlicher Text
 - Sequenzdiagramm
 - Aktivitätsdigramm
 - Statecharts
 - Code (C, C++, ...)

3.4 Systemgrenze definieren & Systemprozesse finden

3.4.1 Systemgrenze definieren

Die Festlegung der Systemgrenze ist das Wichtigste und Allererste bei sämtlichen Systemen!

Man sollte sich die folgenden Fragen stellen und diese beantworten:

- Was macht das System, d.h. was liegt innerhalb der Systemgrenze?
 - Was macht das System nicht?
- Mit welchen Teilen ausserhalb des Systems kommuniziert das System?
- Welches sind die Schnittstellen zu den Nachbarsystemen (Umsystemen, periheral system)?

3.4.2 Systemprozesse finden (use-cases)

Da man sich noch immer in der Analyse befindet, sollen nur die Anforderungen definiert werden. Die Umsetzung ist Teil des Designs!

Um die Use-Cases zu identifizieren, sollte folgendes beachtet werden:

- Aussenbetrachtung des Systems (oberflächlich!)
 - Nicht komplizierter als nötig
- System als Blackbox betrachten
 - Was soll System können; (nicht: wie soll das System etwas machen)
- RTE-Systeme bestehen häufig aus nur einem einzigen Systemprozess
 - speziell wenn System 'nur' ein Regler ist

3.4.3 Kontextdiagramm: Use-Case Diagramm

Tempomat: zu detailliert

Tempomat

Tempomat: verbesserte Version



Stukturmodellierung (Statische

Modellierung der dynamischen

Aspekte)

Aspekte

3.4.4 Kontextdiagramm: Sequenzdiagramm

- Speziell bei Syetemen, deren Grenzen durch Nachrichtenflüsse charakterisiert werden können
- Details zu Sequenzdiagrammen siehe Abschnitt 3.6.1

3.5 Verteilungen festlegen

- $\bullet\,$ Bei Embedded Systems werden häuf
g mehrere Rechnersysteme verwendet, um die verschiedenen Aufgaben zu erledigen
- Rechner sind örtlich verteilt und mittels Kommunikationskanal verbunden
 - → Verteilte Systeme (distributed systems)

3.5.1 Verteilungsdiagramm

Knoten: Darstellung der örtlichen Verteilung der Systeme

Knoten können auch hierarchisch

aufgebaut sein

Linien: Physikalische Verbindungen der Knoten (Netzwerke, Kabel, Wireless, etc.)

Beispiel: Tempomat



3.6 Systemprozesse detaillieren

- Die gefundenen Systemprozesse (use-cases) müssen genauer spezifiziert werden
 - Nicht detaillierter spezifizieren als sinnvoll / gefordert!
 - Jede weitere Spezifizierung soll eien 'added value' liefern
- Verschiedene Detaillierungsstufen für verschiedene Zielgruppen
 - Auftraggeber: Überblick (z.B. in Form von Umgangssprachlichem Text)
 - Systementwickler: 'Normale Sicht' enthält mehr Details

3.6.1 Sequenzdiagramm

- Gute Darstellung für Austausch von Meldungen zwischen Objekten innerhalb einer beschränkten Zeitdauer
 - Nachrichtenflüsse
 - Kommunikationsprotokolle
- · Ideal für...
 - kurze Zeitdauer
 - wenige Objekte
 - wenige Verschachtelungen
 - wenige Verzweigungen

Diagramme generell nicht 'überladen'

Weniger geeignet für ...

- komplexe logische Bedingungen



3.6.2 Kommunikationsdiagramm (Kollaborationsdiagramm)

- Kommunikationsdiagramm zeigt dieselbe Information wie Sequenzdiagramm
- Schwerpunkt: Informationsfluss zwischen den Objekten

Datenfluss

→ Beim Sequenzdiagramm liegt der Schwerpunkt auf dem zeitlichen Ablauf



3.6.3 Aktivitätsdigramm

- Gut geeignet für ...
 - workflow modelling
 - Sequenzielle Abläufe
 - Prozess- und Steuerfluss
 - Gleichzeitige Prozesse (fork, join)
 - - Action Enter Personal Browse Course Select Course Catalog Info Branch Guard Confirm [data correct] Registration [else] (Update Course Send Email Print Bill



4 Hardware-Software-Codesign

4.1 Ziele

- Entwurf (Design) so lange wie sinnvoll (nicht so lange wie möglich) lösungsneutral
- Systemdesign fördern, statt separate Designs für Mechanik, Elektronik, Firmware, Software, etc., die sich unter Umständen auch widersprechen können
- Systemspezifikation erfolgt idealerweise mit Hilfe einer eindeutigen Spezifikationssprache, nicht in Prosa
- Die Spezifikation sollte simuliert (ausgeführt) werden können
- Implementationen können einfach geändert werden: HW ↔ SW
- Zielplattformen: diskrete Elektronik, ASIC, μC, DSP, FPGA, Software

4.2 Anforderungen für praktische Anwendungen

- Methoden / Tools sollten beim Systemdesign nicht zu fachlastig sein
 - Methoden sollten für Elektronik-, Firmware- und wenn möglich auch Mechanikentwickler anwendbar sein
- Wenn möglich gute Toolunterstützung
- (Automatische Synthese aus dem Modell)

4.3 Spezifikationssprachen

- Formale Sprachen sind eindeutig (Prosa immer mehrdeutig)
- Spezifikation kann compiliert und ausgeführt werden → Simulationen
- Die ausführbare Spezifikation dient als Golden Reference für die künftigen Entwicklungsschritte

Beispiele für Spezifikationssprachen

- SystemC (eine C++-Template Library)
- SysML
- SpecC
- SystemVerilog
- Esterel
- Matlab/Simulink
- Statecharts

4.4 Virtuelle Prototypen

- Die Simulation des Systems kann unterschiedlich stark detailliert werden
- Die simulierten Systeme sind Virtuelle Prototypen
- Während der Entwicklung können einzelne (virtuelle) Teile des Prototyps laufend durch physische Teile ersetzt werden

4.5 X-in-the-loop

- Model-in-the-Loop (MIL): vollständig als Modell vorliegender virtuellen Prototyp
- Je mehr der Prototyp durch konkretere Implementationen ersetzt wird, spricht man von
 - Software-in-the loop (SIL)
 - Processor-in-the loop (PIL)
 - Hardwarein-the loop (HIL)
- → Test outputs werden jeweils mit Golden Reference verglichen



4.6 Entwicklungsplattformen

Als Entwicklungsplattformen eignen sich häufig FPGA basierte Systeme.

- Hardware mit VHDL
- Software/Firmware in C/C++
 - auf integriertem μC (z.B. Zynq von AMD/Xilinx) (Hard core)
 - auf Soft Core innerhalb FPGA (z.B. Nios II von Intel/Altera)

5 Zustandsbasierte Systeme

5.1 Asynchrone vs. synchrone FSM

- Asynchron
 - geänderte Inputsignale führen direkt zur Zustandsänderung
 - schneller, aber enorm anfällig auf Glitches

• Synchron

- Inputsignale werden nur zu diskreten Zeitpunkten betrachtet
 - → getaktete Systeme
- Softwareimplementationen sind eigentlich immer synchron, da Rechner getaktet sind
- Rein softwareseitig besteht die Problematik der Asynchronizität nicht

5.2 Finite State Machines (FSM)



Eine FSM besitzt die folgenden Eigenschaften:

- Eine FSM befindet sich immer in einem definierten Zustand
- Die Inputs X bezeichnen üblicherweise Ereignisse (Events)
- Die **Outputs** *Y* werden oft auch **Actions** genannt
- Eine FSM benötigt immer Speicherelemente zur Speicherung des internen Zustands
 Eine FSM ist ein sequenzielles und kein kombinatorisches System

Eine FSM kann auf zwei Arten dargestellt werden:

• State-Event-Diagramm

Zustandstabelle

5.2.1 Mealy-Automat

- Nächster Zustand Z_{n+1} abhängig vom Input X und vom internen Zustand Z_n
 Z_{n+1} = f(Z_n, X)
- Output Y ist abhängig vom internen Zustand Z_n und vom Input X
 Y = g(Z_n, X)
- Actions liegen bei den Transitionen

5.2.2 Moore-Automat

- Nächster Zustand Z_{n+1} abhängig vom Input X und vom internen Zustand Z_n
 Z_{n+1} = f(Z_n, X)
- Output Y ist nur abhängig vom internen Zustand Z_n
 Y = g(Z_n)
- Actions liegen bei den Zuständen
- → Wenn immer möglich sollten Moore-Automaten verwendet werden

5.2.3 Medvedev-Automat

- Nächster Zustand Z_{n+1} abhängig vom Input X und vom internen Zustand Z_n
 Z_{n+1} = f(Z_n, X)
- Output Y entspricht entspricht direkt internem Zustand Z_n
 Y = Z_n
- Actions liegen bei den Zuständen
- → Wird hier nicht weiter behandelt...

5.3 State-Event-Diagramm (Zustandsdiagramm)

Ein State-Event-Diagramm ist eine grafische Möglichkeit, um eine FSM zu beschreiben. In einem State-Event-Diagramm gelten folgende Darstellungsformen

- Zustände werden mit einem Kreis gezeichnet
- Ereignisse werden mit Pfeilen zwischen Zuständen dargestellt (Transitionen)
- Aktionen werden entweder bei Zuständen oder bei Transitionen geschrieben (je nach Automatentyp)
- Ausführung einer Transition ist unendlich schneller
 - → Bei Modellierung sind Zwischenzustäde vorgehesen, z.B. 'closing', starting up'

Beispiel: State-Event-Diagramm - Moore Automat



5.4 Zustandstabelle

Nebst der grafischen Darstellung einer FSM mittels State-Event-Diagramm kann die FSM auch tabellarisch mittels Zustandstabelle beschrieben werden.

Beispiel: Zustandstabelle für Elektromotor

Momentaner Zustand	Ereignis	Nächster Zustand	Aktionen
AUS	EIN-Taste	Hochlaufen	Motor ausschalten
			Kühlung ausschalten
			Grüne Lampe aus
			Rote Lampe aus
Hochlaufen	Drehzahl_erreicht	Drehzahl_ok	Motor einschalten
	Signal		Kühlung einschalten
	Aus-Taste	AUS	
	Wasserkühlung	Störung	
	Störung		
Drehzahl_ok	Wasserkühlung	Störung	Grüne Lampe anzeigen
	Störung		
	AUS-Taste	AUS	
Störung	RESET-Taste	AUS	Motor ausschalten
			Kühlung ausschalten
			Rote Lampe anzeigen

6 Statecharts (nach Marwedel)

6.1 Nachteile von State-Event-Diagrammen

- Zustandsdiagramme sind flach (es gibt keine Hierarchie) → schnell unübersichtlicht
- Es kann keine zeitliche Parallelität modelliert werden

6.2 Definitionen

active state: Aktueller Zustand der FSM

basic states: Zustände, die nicht aus anderen Zuständen bestehen

super states: Zustände, die andere Zustände enthalten

ancestor states: Für jeden basic state s werden die super states, die s enthalten, als ancestor states bezeichnet

OR-super-states: Super-states S werden OR-super-states genannt, wenn **genau einer** der sub-states von S aktiv ist, wenn S aktiv ist \Rightarrow Hierarchie

AND-super-states: Super-states S werden AND-super-states genannt, wenn **mehrere** der sub-states von S **gleichzeitig** aktiv sind, wenn S aktiv ist \Rightarrow Parallelität

→ Werden auch Teilautomaten genannt



6.2.1 Elemente der Statecharts



6.2.2 Allgemeine Syntax für Transitions-Pfeile

event [guard] / reaction

event auftretendes Event

guard Bedingung, welche zutreffen muss, damit Zustand überhaupt gewechselt wird reaction Zuweisung einer Variablen / Erzeugung eines Events beim Zustandswechsel

6.3 Hierarchie (OR-super-states)

Die FSM befindet sich in genau einem sub-state von S, wenn S aktiv ist.
 (⇒ either in A OR in B OR ...)



6.4 Default-State

- $\bullet\;$ Ziel: Interne Struktur des states vor der Aussenwelt verstecken \Rightarrow default state
- Ausgefüllter Kreis beschreibt den sub-state, welcher 'betreten' wird, wenn der superstate S 'betreten' wird



6.5 History

- Wenn Input m auftritt, wird in S derjenige sub-state betreten, in welchem man war, bevor S verlassen wurde
 - Wenn S zum ersten Mal betreten wird, ist der **default-Mechanismus** aktiv
- History und Default-Mechanismus können hierarchisch verwendet werden

6.5.1 Shallow History

- Der Histroy-Mechanismus merkt sich den entsprechenden sub-state
- Kennzeichnung: H

Beispiel: Shallow-History



- In Zustand Z3 bewirkt der Event e3 einen Übergang zu Z4
- Der Event e4 führt nu zu einem Übergang zum früheren Zustand Z3

6.5.2 Deep History

- Der Histroy-Mechanismus merkt sich frühere Zustände bis in die unterste Hierarchie
- Kennezeichnung: H*

Beispiel: Deep-History



- Im Zustand Z5 bewirkt der Event e4 einen Übergang zu Z6
- Der Event e5 führt nun zu einem Übergang zum früheren Zustand Z5
 - Eine Shallow History würde bei e5 nur in den Zustand Z3, und damit in Z4, wechseln

6.6 Kombination: History- und Default-Mechanismus

Folgende statecharts bilden genau das Gleiche ab



6.7 Parallelität (AND-super-state, Teilautomaten)

• Die FSM befindet sich in **allen** sub-states von einem super-state S, wenn S aktiv ist. (→ in A AND in B AND ...)



6.8 Timers

- Wenn Evend a nicht eintritt, während das System für 20 ms im linken state ist, wird ein timeout passieren
- Eigentlich sind Timers nicht nötig, da die Wartezeit auch als Übergangsbedingung (Ereignis) zwischen zwei states formuliert werden könnte



6.9 Beispiel - Armbanduhr als Statechart



7 Realisierung flache FSM

7.1 Mögliche Realisierungen von flachen FSMs

- Steuerkonstrukt (typischerweise mit switch-case)
 - prozedural oder objektorientiert
- Definition und Abarbeitung einer Tabelle
 - prozedural oder objektorientiert
- State Pattern (Gang of Four, GoF)
 - nur objektorientiert
- Generisch mit Templates
 - nur mit einer Sprache, die Templates unterstützt (z.B. C++)

Jede hierarchische FSM kann in eine flache FSM umgewandelt werden.

- → Alle Varianten haben wie immer sowohl Vor- als auch Nachteile
- → Bei allen Varianten sind auch Variationen vorhanden

7.2 Realisieurng mit Steuerkonstrukt (prozedural in C)

7.2.1 State-Event-Diagram - Up/Down-Counter



7.2.2 Implementation der Prozeduralen Realisierung in C

- Ereignisse (events)
 - Schnittstelle nach aussen ⇒ ändern Zustand der FSM
 - In enum definiert (public) → header-file
 - Einzelne Events und enum Bezeichnung enthalten Unitkürzel (hier: cnt_)
- Zustände (states)
 - In enum definiert (**nicht** public) → sourcecode-file
- Aktueller Zustand wird in einer statischen Varianlen gehalten
- Die FSM wird in zwei Funktionen implementiert
 - Initialiserungs-Funktion (hier: void cnt_ctrlInit(int initValue))
 - Prozess-Funktion (hier: void cnt_ctrlProcess(cnt_Event e))
- → Zustände prüfen, Zustandsübergänge veranlassen
- Anstossen einer FSM
 - Initialisierung in main-Funktion
 - Überprüfung, welches Event aufgetreten ist meist in do-while-Schleife

7.2.3 Eigenschaften der Prozeduralen Realisierung in C

- Da aktueller Zustand eine statische Variable ist, kann es nur eine einzige Instanz der FSM geben
- Bei mehreren Instanzen in C...
 - darf currentState nicht static sein und muss als Parameter mitgegenen werden, bzw. ein Pointer auf die jeweilige Variable
 - Zustands-enum muss in die Schnittstelle (header-file) oder es muss z.B. mit void* gearbeitet werden
- In C ist keine schöne Kapselung der Attribute möglich (currentState)
- Funktion cnt_ctrlProcess() kann beliebig aufgerufen werden (periodischer Task, laufend, etc.)
- Bei exponierten Funktionen / Definitionen muss in C ein Unitkürzel vorangestellt werden (hier: cnt_)

Beispiel: Up/Down-Counter (prozedural in C)

Schnittstelle Counter:

1 // counter.h 2 // implements an up/down-Counter 3 #ifndef COUNTER_H__ 5 #define COUNTER_H__ 6 void cnt_init(int val); 8 // initializes counter to val 9 void cnt_count(int step); 11 // counts the counter up (step>0); 12 // or down (step<0) by step 13 14 int cnt_getCounter(); 15 // returns the counter value 16 17 void cnt_setCounter(int val); 18 // sets the counter to val</pre>

Implementation Counter:

```
inflementation Counter.
i // counter.c
2 // implements an up/down-Counter

#include "counter.h"

static int countValue;

void cnt_init(int val)

{
countValue = val;
}

void cnt_count(int step)

{
countValue += step;
}

int cnt_getCounter()

{
return countValue;
}

void cnt_setCounter(int val)

void cnt_setCounter(int val)

countValue = val;
}

countValue = val;
}
```

Schnittstelle FSM:

```
counterCtrl.h
   implements the Finite State Machine (FSM) of an up/down-Counter
#ifndef COUNTERCTRL_H_
#define COUNTERCTRL_H__
typedef enum {cnt_evUp,
                                 // count upwards
// count downwards
               cnt_evDown,
               cnt_evCount,
                                 // count (up or down)
// stop counting
               cnt_evStop}
              cnt_Event;
void cnt ctrlInit(int initValue):
// initializes counter FSM
void cnt_ctrlProcess(cnt_Event e);
   changes the state of the FSM based on the event 'e'
// starts the actions
```

Implementation FSM:

```
// counterCtrl.c
// implements the Finite State Machine (FSM) of an up/down-Counter
#include <stdio.h>
#include "counterCtrl.h"
#include "counter.h"
typedef enum {idleState,
                                             // counting up at each count event
// counting down at each count event
                    countUpState.
static State currentState = idleState; // holds the current state of the FSM
void cnt ctrlInit(int initValue)
   currentState = idleState;
                                          // set init-state
   cnt_init(initValue);
void cnt_ctrlProcess(cnt_Event e)
   switch (currentState)
      case idleState:
        printf("State: idleState\n");
if (cnt_evUp == e)
                    tions (and exit-actions from idleState)
           printf("State: idleState, counter = %d\n", cnt_getCounter());
// state transition (and entry-actions from countUpState)
printf("Changing to State: countUpState\n");
           currentState = countUpState;
         else if (cnt evDown == e)
                  ctions (and exit-actions from idleState)
           printf("State: idleState, counter = %d\n", cnt_getCounter());
// state transition (and entry-actions from countDownState)
printf("Changing to State: countDownState\n");
currentState = countDownState;
            countUpState:
        printf("State: countUpState\n"):
         if (cnt_evCount == e)
            // action
           cnt_count(1);
           printf("State: countUpState, counter = %d\n", cnt_getCounter());
// state transition
         else if (cnt_evStop == e)
           // actions
           // state transition
printf("Changing to State: idleState\n");
currentState = idleState;
         break:
      case countUpState:
        break.
      default:
```

Anstossen der FSM:

```
printf("\nPlease press key: ");
scanf("%c", &answer);
        getchar(); /
printf("\n");
                     // nach scanf() ist noch ein '\n' im Inputbuffer: auslesen und wegwerfen
2.4
        switch (answer)
27
28
            cnt_ctrlProcess(cnt_evUp);
          case 'd'
            cnt_ctrlProcess(cnt_evDown);
            break:
            cnt_ctrlProcess(cnt_evCount);
35
36
          case 's'
            cnt_ctrlProcess(cnt_evStop);
            break;
          default:
40
            break;
     } while (answer != 'q');
     return 0;
```

7.3 Realisieurng mit Steuerkonstrukt (objektorientiert in C++)

7.3.1 State-Event-Diagram - Up/Down-Counter



7.3.2 Zusammenhang der Klassen Counter und CounterCtrl



- Klasse counter führt eigentliche Rechenaufgaben durch
 - ist bei allen (objektorientierten) Realiseurngsarten identisch
- Klasse CounterCtrl ist FSM, welche Zugriff auf den Counter steuert
- → Generell sollten Steuerung und Element, das gesteuert wird, getrennt werden!

7.3.3 Implementation der Prozeduralen Realisierung in C++

- Ereignisse (events)
 - Schnittstelle nach aussen → ändern Zustand der FSM
 - Im public Teil der Klasse als enum definiert
 - Keine Unitkürzel nötig
- Zustände (states)
 - Im **private** Teil der Klasse als enum definiert → header-file
- Aktueller Zustand currentState wird in privatem Attribut der Schnittstelle gehalten

Implementation Counter:

- Die FSM wird in zwei Funktionen implementiert
 - Kontruktor (hier: CounterCtrl::CounterCtrl(int initValue=0))
 - Prozess-Funktion (hier: void CounterCtrl::process(CounterCtrl::Event e))
 - → Zustände prüfen, Zustandsübergänge veranlassen
- Anstossen einer FSM

Schnittstelle Counter:

24 #endif

- Initialisierung in main-Funktion
- Überprüfung, welches Event aufgetreten ist meist in do-while-Schleife

<u>Beispiel: Up/Down-Counter (prozedural in C++)</u>

// Counter.h // Counter.cpp // implements an up/down-Counter // implements an up/down-Counter #ifndef COUNTER_H #define COUNTER_H__ Counter::Counter(int val): countValue(val) class Counter public: Counter(int val = 0); void Counter::count(int step) 11 { void count(int step); countValue += step; counts the counter up (step>0) 13 } // or down (step<0) by step 15 int Counter::getCounter() const int getCounter() const; // returns the counter value return countValue; 18 } void setCounter(int val); sets the counter to val 20 void Counter::setCounter(int val) private: 21 { int countValue: countValue = val: 23 };

```
Schnittstelle FSM:
```

```
CounterCtrl.h
    implements the Finite State Machine (FSM) of an up/down-Counter
#ifndef COUNTERCTRL_H_
#define COUNTERCTRL_H_
#include "Counter.h"
class CounterCtrl
     enum Event{evUp,
          evDown,
                                     // count upwards
// count downwards
                                     // count (up or down)
// stop counting
                     evCount
                     evStop};
     CounterCtrl(int initValue = 0): // C-tor
     void process(Event e);
      // changes the state of the FSM based on the event 'e' \!\!\!// starts the actions
  private:
     enum State{idleState.
                                              // idle state
                    countUpState,    // counting up at each count event
countDownState};    // counting down at each count event
                                              // holds the current state of the FSM // holds the counter for calculations
      State currentState:
     Counter myCounter;
#endif
```

Implementation FSM:

```
// CounterCtrl.cpp
// implements the Finite State Machine (FSM) of an up/down-Counter
#include "CounterCtrl.h"
#include "Counter.h"
using namespace std;
{\tt CounterCtrl::CounterCtrl(int\ initValue):}
   currentState(idleState),
   mvCounter(initValue)
void CounterCtrl::process(Event e)
   switch (currentState)
       case idleState:
                        "State: idleState" << endl;
          if (evUp == e)
             // actions (and exit-actions from idleState)
             // actions (and exit-actions from fulestate)
cout << "State: idleState, counter = " << myCounter.getCounter() << endl;
// state transition (and entry-actions from countUpState)
cout << "Changing to State: countUpState" << endl;
currentState = countUpState;</pre>
          else if (evDown == e)
              // actions (and exit-actions from idleState)
             // actions date extractions from Interstate;
cout << "State: idleState, counter = " << myCounter.getCounter() << endl;
// state transition (and entry-actions from countDownState)
cout << "Changing to State: countDownState" << endl;
currentState = countDownState;</pre>
       case countUpState:
          cout << "State: countUpState" << endl;
if (evCount == e)</pre>
             myCounter.count(1);
cout << "State: countUpState, counter = " << myCounter.getCounter() << end1;</pre>
             // state transition
          else if (evStop == e)
             // state transition
cout << "Changing to State: idleState" << endl;
currentState = idleState;</pre>
       case countDownState:
          break;
       default:
          break;
```

Anstossen der FSM:

```
1 // counterTest.cpp
2 // Test program for the Finite State Machine (FSM) of an up/down-Counter
3
4 #include <iostream>
5 #include "CounterCtrl.h"
6 using namespace std;
7
8 int main(void)
9 {
10 char answer;
11 CounterCtrl myFsm(0); // initValue of counter == 0
```

```
" << endl;
        cout << endl <<
        cout <<
                            Count up" << endl;
Count down" << endl;</pre>
16
17
                       u
d
        cout << "
                           Count" << endl;
Stop counting" << endl;
Quit" << endl;
        cout << "
20
21
22
23
        cout << endl << "Please press key: ";</pre>
        cout << endl:
25
        switch (answer)
28
29
          case 'u':
             myFsm.process(CounterCtrl::evUp);
30
             break:
             myFsm.process(CounterCtrl::evDown);
          case 'c
             myFsm.process(CounterCtrl::evCount);
             break:
38
             myFsm.process(CounterCtrl::evStop);
          default:
      } while (answer != 'q');
```

7.4 Realisierung mit Tabelle

7.4.1 State-Event-Diagram – Up/Down-Counter

Siehe Abschnitt 7.3.1

7.4.2 FSM in Tabellenform

Das State-Event-Diagramm wird in eine Tabelle 'übersetzt'. **Jede Zeile der Tabelle entspricht einer Transition (Pfeil) im State-Event-Diagramm**

Current State	Event	Action	Next State	
idleState	evUp	showCounter()	countUpState	4
idleState	evDown	showCounter()	countDownState	
countUpState	evCount	count(1); showCounter();	countUpState	
countUpState	evStop	-	idleState	9
countDownState	evCount	count(-1); showCounter();	countDownState	
countDownState	evStop	-	idleState	

7.4.3 Implementation der Realisierung mittels Tabelle in C++

- · Die ganze FSM ist in einer Tabelle gespeichert
- Aktionen sind als Funktion implementiert, in der Tabelle steht der entsprichende Funktionspointer
- Abarbeitung der FSM erfolgt mittels Execution Engine, die in der Tabelle 'nachschaut', was zu tun ist
 - Execution Engine **ändert sich nicht**, wenn FSM geändert wird!
- Transition wird als klasseninterner struct deklariert
 - enthält aktuellen Zustand, Event, Funktionspointer auf Aktionsmethode und nächsten Zustand
- FSM wird als statischer, offener Array deklariert
 - Hier wird ganze FSM gespeichert
 - ein struct bildet konkret eine Zeile der Tabelle ab

7.4.4 Eigenschaften der Realisierung mittels Tabelle

- Die Tabelle kann prozedural oder objektorientiert implementiert werden
 - Objektorientierte Variante verwendet einzig die Datenkapselung (keine Vererbung, kein Polymorphismus)
 - Objektorientierte Variante ist klarer / schöner strukturiert
- Aktions-Funktionen können nicht inlined werden, da ein Pointer auf die Funktionen verwendet wird

7.4.5 Tabelle vs. prozedural

Gemeinsamkeiten

Unterschiede

- Testprogramm counterTest.cpp
- Schnittstelle (public-Teil) von Klasse
- Gesamte Klasse counter
- private-Teil von Klasse CounterCtrl und Implementation davon
- **Beispiel: Up/Down-Counter (mit Tabelle in C++)**

Schnittstelle und Implementation von Counter:

 $Die \ Schnittstelle \ \ counter.h \ \ und \ die \ Implementation \ \ counter.cpp \ \ \ddot{a}ndern \ sich \ nicht!$

→ Code-Beispiele siehe 7.3

Anstossen der FSM:

 $\begin{tabular}{lll} Die Implementation des Testprogramms & {\tt counterTest.cpp} \\ \hline & andern sich nicht! \\ \hline \end{tabular}$

```
→ Code-Beispiele siehe 7.3
```

Schnittstelle FSM:

```
CounterCtrl.h
      implements the Finite State Machine (FSM) of an up/down-Counter as a simple table
  #ifndef COUNTERCTRL_H_
  #define COUNTERCTRL_H_
#include "Counter.h"
  class CounterCtrl
     public:
       enum Event{evUp,
                                // count upwards
                   evDown
                                // count downwards
                                // count (up or down)
// stop counting
                   evCount,
                   evStop};
       CounterCtrl(int initValue = 0): // C-tor
       void process(Event e); // execution engine
// changes the state of the FSM based on the event 'e'
       // starts the actions
     private:
       enum State{idleState,
                   countUpState,
                                        // counting up at each count event
                                        // counting down at each count event
                                        // holds the current state of the FSM
       Counter mvCounter:
                                        // holds the counter for calculation
                                             - CHANGES ---
       typedef void (CounterCtrl::*Action)(void); // function ptr for action function
       // action functions (must match with function pointer!)
       void actionIdleUp(void);
       void actionIdleDown(void);
       void actionDoNothing(void);
                                       // ensure that there is always a valid fkt-ptr
       void actionUpUp(void);
       void actionDownDown(void):
       struct Transition
         State currentState;
Event ev;
                                 // current state
// event triggering the transition
         Action pAction;
                                 // pointer to action function
                                 // next state
         State nextState;
       // static open array for transision structs
       static const Transition fsm[];
52 }:
```

```
Implementation FSM:
  // implements the Finite State Machine (FSM) of an up/down-Counter as a simple table
  #include <iostream>
  #include "CounterCtrl.h"
#include "Counter.h"
  using namespace std;
  const CounterCtrl::Transition CounterCtrl::fsm[] = // this table defines the fsm
                       triggering event action function
  {//currentState
    {idleState,
                        evUp,
                                           &CounterCtrl::actionIdleUp, &CounterCtrl::actionIdleDown,
                                                                              countUpState},
    {idleState,
                        evDown,
                                                                              countDownState},
     {countUpState,
                        evCount,
                                           &CounterCtrl::actionUpUp, countUpStat &CounterCtrl::actionDoNothing, idleState},
                                                                              countUpState},
    {countUpState,
                       evStop,
                                           &CounterCtrl::actionDownDown
                                                                              countDownState},
    {countDownState, evCount,
                                           &CounterCtrl::actionDoNothing, idleState}
    {countDownState, evStop,
  };
  CounterCtrl::CounterCtrl(int initValue) : // initializations with initialization list
    currentState(idleState),
    mvCounter(initValue)
  void CounterCtrl::process(Event e)
                                          // execution engine, this function never changes!
     / determine number of transitions automatically
     for (size_t i = 0; i < sizeof(fsm) / sizeof(Transition); ++i)</pre>
         is there an entry in the table?
      if (fsm[i].currentState == currentState && fsm[i].ev == e)
         (this->*fsm[i].pAction)();
        break:
    }
  void CounterCtrl::actionIdleUp(void)
    cout << "State: idleState, counter = " << myCounter.getCounter() << endl;</pre>
  void CounterCtrl::actionIdleDown(void)
    cout << "State: idleState, counter = " << myCounter.getCounter() << endl;</pre>
 3
  void CounterCtrl::actionDoNothing(void)
```

7.5 Erweiterung der Realisierung mittels Tabellen

- Wenn der Zustandsübergang nicht durch einen Event, sondern eine komplexere Prüfung (Event und Guard) ausgelöst wird, dann könnte der Event-Eintrag in der Tabelle durch einen weiteren Funktionspointer auf eine Checkfunktion ersetzt werden.
- Ergänzung für die Behandlung von Entry- und Exit-Actions

Beispiel: Up/Down-Counter (mit Checker-Tabelle in C++)

- Änderungen in CounterCtrl.h → siehe Beispiel-Code
- Änderungen in CounterCtrl.cpp
 - checker-Funktionen müssen implementiert werden
 - In Tabelle steht statt Event die Adresse der checker-Funktion (analog zu action-

```
typedef bool (CounterCtrl::*Checker)(Event); // function ptr for checker function
typedef void (CounterCtrl::*Action)(void);
                                                 // no change here!
bool checkIdleUp(Event e);
bool checkIdleDown(Event e);
struct Transition
                          // pointer to checker function
// pointer to action function
  Checker pChecker;
  Action pAction;
  State nextState:
                           // next state
```

7.6 Realisieurng mit StatePattern

7.6.1 Grundidee von StatePatterns

Das Grundkonzept von StatePatterns ist Polymorphismus (Vererbung)



- Context-Klasse
 - definiert Schnittstelle f

 ür Clients
 - unterhält eine Instanz einer konkreten Unterklasse von State, die den aktuellen Schnittstelle zur FSM: Zustand repräsentiert
- State-Klasse
 - definiert die Schnittstelle zur FSM in Form einer abstrakten Klasse
- ConreteStateX Unterklassen
 - Jede Unterklasse (Singleton) implementiert genau einen Zustand

7.6.2 Transitions in StatePatterns

StatePattern definiert nicht, wo die Transitions umgesetzt werden sollen. Es gibt daher die zwei folgenden Varianten.

- → Variante 2 ist klar zu bevorzugen!
- 1. Transitionen könnten in der context-Klasse definiert werden.

Nachteil: dort müsste zentral sehr viel Intelligenz vorhanden sein

Da diese Klasse auch den Zugriff von der Aussenwelt darstellt, sollte sie möglichst schlank sein.

- 2. State-Klassen realisieren ihre Transitionen selbst.
 - → wir oft mittels friend-Deklaration realisiert, was jedoch nicht nötig ist

7.6.3 State-Event-Diagram – Up/Down-Counter



7.6.4 Klassendiagramm – Up/Down-Counter



7.6.5 Implementation der Realisierung mittels StatePattern

- Ereignisse (events)
 - Schnittstelle nach aussen ⇒ ändern Zustand der FSM
 - Im public Teil der abstrakten Basisklasse als enum definiert
- Zustände (states)
 - Jeder Zustand als eigene (Sub-)Klasse definert
- Aktueller Zustand pstate wird in privatem Attribut (Pointer!) der Schnittstelle gehalten
- Es braucht daher in der context-Klasse eine forward declaration der State-Klasse
- Die FSM wird in zwei Funktionen implementiert
 - Kontruktor (hier: CounterCtrl::CounterCtrl(int initValue=0))
 - Prozess-Funktion (hier: void CounterCtrl::process(CounterCtrl::Event e))
 - → Zustände prüfen, Zustandsübergänge veranlassen

• Entry- und Exit-Actions

- Können in Basisklassen-Methode changeState() isoliert vorgenommen werden
- Zwischen Exit- und Entry-Action müssen allfällige Transition-Actions ausgeführt werden. Diese wird in der Methode changeState() als Funktionspointer übergeben
- In Basisklasse werden zwei virtuelle Methoden entryAction() und exitAction() deklariert
 - → Default-Implementation sinnvoll!

Beispiel: Up/Down-Counter mit StatePattern

Schnittstelle und Implementation von Counter:

Die Schnittstelle counter.h und die Implementation counter.cpp ändern sich nicht!

➤ Code-Beispiele siehe 7.3

```
CounterCtrl.h
// implements the Finite State Machine (FSM) of an up/down-Counter
#ifndef COUNTERCTRL H
#define COUNTERCTRL_H_
#include "Counter.h"
class CounterState; // forward declaration
                     // this is the 'Context' class of the State pattern
class CounterCtrl
  public:
     enum Event{evUp,
                             // count downwards
                evDown,
                evCount
                             // count (up or down)
// stop counting
                evStop};
    CounterCtrl(int initValue = 0);
    void process(Event e);
    // changes the state of the FSM based on the event 'e'
    Counter entity;
    CounterState* pState; // holds the current state
#endif
```

Implementation der FSM:

```
CounterCtrl.cpp
// implements the Finite State Machine (FSM) of an up/down-Counter
// CounterCtrl is the Context class in the State pattern
#include "Counter.h" // only needed if there is an entryAction in initState
#include "CounterCtrl.h"
#include "Counter.h"
#include "CounterState.h
CounterCtrl::CounterCtrl(int initValue):
  // initial state without entryAction
  pState(IdleState::getInstance())
void CounterCtrl::process(Event e)
    delegates all requests to CounterState
  pState = pState->handle(entity, e);
```

Schnittstelle abstrakte State-Basisklasse:

```
// CounterState.h
   // implements an up/down-Counter
   #ifndef COUNTERSTATE_H_
   #define COUNTERSTATE_H__
#include "CounterCtrl.h"
                                 // Events are defined here
   class CounterState // abstract base class
     public:
        // should be called first, returns new state (if actions are used)
static CounterState* init(Counter& entity);
        virtual CounterState* handle(Counter& entity, CounterCtrl::Event e) = 0;
                     // only inherited classes may use these member functions
     protected:
         / if actions are used:
        virtual void entryAction(Counter& entity) {};
virtual void exitAction(Counter& entity) {};
        typedef void (CounterState::*Action)(Counter& entity); // ptr to action function
          / if actions are used: transition actions
        void emptyAction(Counter& entity) {};
void showCounter(Counter& entity);
        void countUp(Counter& entity);
27
28
        void countDown(Counter& entity);
        // always (see extra comment)
        CounterState* changeState(Counter& entity,
                                                                 // only if actions are used
                                       Action ptransAction,
31
                                       CounterState* pnewState);
```

Implementation abstrakte State-Basisklasse:

```
// CounterState.cpp
// implements all states of an up/down-Counter
  #include <iostream>
#include "CounterState.h"
  using namespace std;
   CounterState* CounterState::init(Counter& entity) // it's static
10 {
     CounterState* initState = IdleState::getInstance();
                                            // executes entry action into init state
     initState->entryAction(entity);
     return initState;
  CounterState* CounterState::changeState(Counter& entity,
                                               Action ptransAction. // only with actions
                                               CounterState* pnewState)
19 {
                                         // polymorphic call of exit action
// call of transition action
     exitAction(entity);
    (this->*ptransAction)(entity):
21
     pnewState->entryAction(entity); // polymorphic call of entry action
     return pnewState;
26 // default implementations of entryActions() and exitAction()
```

Schnittstelle ConcreteStateX-Klassen (CountUpState):

```
1 // CountUpState.h
  // interface of the CountUpState of an up/down-Counter
  #ifndef COUNTUPSTATE H
  #define COUNTUPSTATE_H__
#include "CounterCtrl.h" // Events are defined here
  class CountUpState : public CounterState // it's a singleton
   public:
      static CountUpState* getInstance();
     CounterState* handle(Counter& entity, CounterCtrl::Event e) override;
                ----- if actions are used --
     CountUpState() {};
20
```

Implementation ConcreteStateX-Klassen (CountUpState – no actions):

```
// CountUpState.cpp
   // implements the CountUpState of an up/down-Counter without actions
   #include <iostream>
  #include "CountUpState.h"
#include "CounterCtrl.h" // Events are defined here
   using namespace std;
   CountUpState* CountUpState::getInstance()
10 {
11  static CountUpState instance;
     return &instance:
```

```
CounterState* CountUpState::handle(Counter& entity, CounterCtrl::Event e)
  cout << "State: countUpState" << endl;</pre>
  if (CounterCtrl::evCount == e)
    entity.count(1);
    cout << "counter = " << entity.getCounter() << endl;
// state transition</pre>
    return changeState(entity, CountUpState::getInstance());
  else if (CounterCtrl::evStop == e)
    // transition actions
    return changeState(entity, IdleState::getInstance());
```

Implementation ConcreteStateX-Klassen (CountUpState – with actions):

```
// implements the CountUpState of an up/down-Counter with actions
#include <iostream
#include "CountUpState.h"
#include "CounterCtrl.h" // Events are defined here
using namespace std;
// class CountUpState
CountUpState* CountUpState::getInstance()
  static CountUpState instance;
CounterState* CountUpState::handle(Counter& entity, CounterCtrl::Event e)
  cout << "State: countUpState" << endl;</pre>
  if (CounterCtrl::evCount == e)
     // state transition
    return changeState(entity, &CountUpState::countUp, CountUpState::getInstance());
  else if (CounterCtrl::evStop == e)
      / state transition
    return changeState(entity, &CountUpState::emptyAction, IdleState::getInstance());
  return this:
void CountUpState::entryAction(Counter& entity)
  cout << "Entering countUpState" << endl;</pre>
void CountUpState::exitAction(Counter& entity)
  cout << "Exiting from countUpState" << endl;</pre>
```

Anstossen der FSM:

Die Implementation des Testprogramms counterTest.cpp ändern sich nicht! → Code-Beispiele siehe 7.3

8 Modularisierung

Ziel der Modularisierung ist eine Reduktion der Komplexität.

$$\sum_{i} \text{complexity(problem)}_{i} < \text{complexity(} \sum_{i} \text{problem}_{i} \text{)}$$

8.1 Grundprinzip Modularisierung

- Problem in (einfachere) Unterprobleme aufteilen und diese Unterprobleme jeweils einzeln angehen
- Abstraktion

8.1.1 Motivation für Modularisierung

- Grosse Projekte 'richtige' Softwaresysteme
 - Systematischer Designansatz und strukturierter Aufbau ermöglichen effiziente Arbeit im Team
 - Schnittstellen müssen klar definiert werden
- Informatin Hiding
 - Für die Nutzung eines Moduls (Unit) muss es gnügen, nur die Schnittstellen zu

8.1.2 Phasenunterteilung beim Entwurf

- Grobentwurf, Architektur (architectural design)
 - (Software-) System im Grossen
 - Schnittstellen zu anderen (Nicht-Software-) Systemen
 - Datenstruktur im Grossen
 - Aufteilung in Subsysteme
 - Schnittstellen zwischen Subsystemen
- - Innenleben und Datenstruktur im Kleinen

8.2 Bewertung einer Zerlegung

- Kopplung (coupling)
 - Mass für Komplexität der Schnittstelle
- Kohäsion (cohesion)
 - Aussage, wie stark eine funktionale Einheit wirklich zusammengehört
 - Mass die die Stärke des inneren Zusammenhangs
- → Ziel ist eine schawache Kopplung mit starker Köhäsion! 11

8.3 Kopplung

schwach (gut)

- Keine direkte Kopplung
- Datenkopplung
 - Kommunikation ausschliesslich über Parameter

Datenbereichskopplung

- Ein Modul hat Zugriff auf eine Datenstruktur eines anderen Moduls. Es werden allerdings nur einzelne Komponenten wirklich benötigt.
- Steuerflusskopplung (control flow)
 - Ein Modul beeinflusst Steuerfluss eines anderen Moduls

Globale Kopplung

- Kommunikation über globale Variablen, jedes Modul hat Zugriff

• Inhaltskopplung (Todsünde!)

- Aus einem Modul heraus werden lokale Daten eines anderen Moduls modifiziert, obwohl dieses Modul gar nicht vom anderen Modul aufgerufen wird.

8.4 Kohäsion

schwach (gut)

stark

(schlecht)

funktional

- Die Teile einer Einheit bilden zusammen eine Funktion, bzw. eine Funktionsgruppe

sequentiell

Teilfunktionen einer Einheit werden nacheinander ausgeführt, wobei das Resultat einer Funktion als Eingabe für die nächste verwendet wird

kommunikativ

- Die Teilfunktionen einer Einheit werden auf den gleichen Daten ausgeführt, Reihenfolge spielt keine Rolle

prozedural

Teilfunktionen werden nacheinander ausgeführt, verknüpft über Steuerfluss

zeitlich

- Die Teile einer Einheit sind alle zu einer bestimmten Zeit auszu-
- Typischer Fall: alle Initialisierungsfunktionen werden zusammengefasst

- (nicht zusammengehörende) Teilfunktionen einer Einheit gehören zu einer Einheit

zufällig

- Die Teilfunktionen einer Einheit haben keinen sinnvollen Zusam-

stark

(schlecht)

menhang

8.4.1 Ziele bezüglich Kohäsion

- Kohäsion soll maximiert werden
 - > starke Kohäsion führt automatisch zu schwacher Kopplung!
- Den genauen Wert der Kohäsion zu ermitteln ist kein Ziel
- → Zusammengehörendes zusammennehmen!

8.5 Guidelines – gute Modularisierung

• Zusammengehörendes zusammennehmen

- Defines für spezigisches Modul in Header-File des Moduls
- Passende / aussagekräftige Namen für Variablen
- 'Interne' (private) Funktionen in .c-file deklarieren und definieren
- Schnittstellenbeschreibung in Header-Dateien
 - Falls möglich: Doxygen verwenden
- Lokale Funktionen (z.B. in main.c) bei Funktionsdeklarationen kommentieren
- Allenfalls 'globalen' Header für Typdefinitionen
 - besser: Typen aus stdint.h verwenden
- uint8_t etc. verwenden, wenn gezielt ein 8 Bit register angesprochen wird (und nur dann!)
- Keine initialization.h Dateien → zeitliche Kohäsion!
 - generell keine Dateien wie: global.h, defines.h, util.h, project.h

Hinweis: Für die Zurechtfindung in einem bestehenden Projekt müssen generell immer zuerst die Header-Files studiert werden!

Beispiel: Schlechte vs. gute Modularisierung



8.6 Package-Diagramm

- Ein Package besteht aus mindestens einer, üblich aus mehreren Klassen, die zusam mengehören (Stichwort: Kohäsion)
- Im Package-Diagramm kann dargestellt werden, welche Packages mit welchen anderen Packages Verbindungen haben (dürfen)
 - Abhängigkeiten zwischen Packages können sichtbar gemacht werden

• Packagekonzept in C++: Namespaces umgesetzt

- ein Namespace entspricht einem Package

Beispiel: Schlechtes vs. gutes Packaging



links: hohe Kohäsion, tiefe Kopplung → gut rechts: tiefe Kohäsion, hohe Kopplung → schlecht

9 Patterns (Lösungsmuster)

Ein Software Pattern ist eine bekannte Lösung für eine Klasse von Problemen.

- + Rad muss nicht immer neu erfunden werden
- + Getestete / funktionierende Lösungen
- Wichtige Patterns müssen bekannt sein
- Problemstellungen müssen als solche erkannt werden

9.1 Arten von Patterns

• Architekturmuster (Architectural Pattern)

- Legt die grundlegende Organisation einer Anwendung und die Interaktion zwischen den Komponenten fest
- Entwurfsmuster (Design Pattern)
 - Die ursprüngliche Form des Pattern-Ansatzes
 - Implementationsmuster (Implementation Pattern)
 - Behandelt grundsätzliche Implementationen immer wiederkehrender Codefragmente

9.2 Wichtige Patterns für Embedded Systems

9.2.1 Bereits bekannte Patterns

• FSM Implementationen

- State Pattern
- Singleton Pattern
- (Steuerkonstrukt mit switch-case)
- (Tabellenvariante)
- 'Mini-Patterns'
 - Setzen / Löschen einzelner Bits
 - Behandlung asynchroner Ereignisse
 - * Interrupts
 - * Polling

9.2.2 Creational Patterns

Creational Patterns behandeln die Erzeugung (und Vernichtung) von Objekten.

• Factory (Dependency injection)

- Definition einer Schnittstelle zur Erzeugung eines Objekts, statt der direkten Erzeugung auf der Client-Seite

Singleton

- stellt sicher, dass eine Klasse nur ein einziges Objekt besitzt

• RAII (Resource Acquisition Is Initialization)

- Die Belegung und Freigabe einer Ressource wird an die Lebensdauer eines Objektes gebunden. Dadurch wird eine Ressource z.B. 'automatisch' freigegeben.

9.2.3 Structural Patterns

Structural Patterns vereinfachen Beziehungen zu anderen Teilen.

• Adapter (Wrapper, Translator, glue code)

Wandelt (adaptiert) eine Schnittstelle in eine für einen Client passendere Schnittstelle um

Facade

Bietet eine einfache Schnittstelle für die Nutzung einer meist viel grösseren Library

Proxv

- 'A proxy, in its most general form, is a class functioning as an interface to something else.'
- Oft ist es eine SW-Repräsentation eines HW-Teils, z.B. die Repräsentation einer Netzwerkverbindung

9.2.4 Behavioral Patterns

Behavioral Patterns identifizieren gemeinsame Kommunikationspatterns zwischen Objekten und implementieren diese.

Mediator

- definiert ein Objekt, welches das Zusammenspiel einer Menge von Objekten regelt
- ein Embedded System, das aus mehreren Teilen wie Sensoren und Aktoren besteht, wird im Mediator softwaremässig zusammengebaut

• Observer (MVC)

- Nicht nur bei Embedded Systems wichtig
- Wird als objektorientierte Variante präsentiert
- MVC-Prinzip kann auch prozedural mit Callbackfunktionen implementiert werden

Beispiel Mediator: Bei einem Drucker mit mehreren Druckaufträgen von mehreren Personen teilt der Mediator die Aufträge jeweils korrekt

9.2.5 Concurrency Patterns

Concurrency Patterns kümmern sich um die Ausführung in multi-threaded Umgebun-

- Active Object
 - entkoppelt den Methodenaufruf von der Methodenausführung Methode soll sich nicht kümmern, in welchem Kontext sie aufgerufen wird
- - Synchronisationsprimitive, welche den unteilbaren Zugriff read-modify-write implementiert
- - Monitor versteckt Synchronisationsanforderungen vor Client

10 Event-based Systems

10.1 Ereignisse (Events)

Reaktive Systeme reagieren auf (oft externe) Ereignisse (z.B. Digitale Inputs, Timer, Buttonclicks, etc.). Solche Ereignisse sind per Definition asynchron und treten somit zu einem beliebigen Zeitpunkt auf. Die Ereignisse können jedoch synchron oder asynchron umgesetzt werden.

10.2 Synchrone Umsetzung von Ereignissen

Ein 'normales' Programm ist immer synchron. (Programm gibt vor, was wann ausgeführt wird.)

10.2.1 Polling

- Programm fragt periodisch oder dauernd ab, ob irgendein Ereignis eingetreten ist
- Maximale Reaktionszeit wird durch Abfrageperiode und Anzahl Abfragen definiert (Looptime bei SPS)
- + Sehr einfach zu implementieren
- Leerabfragen (Abfragen, bei welchen nichts eingetreten ist) können durch periodisches Abfragen (mittels Timer) reduziert, aber nicht vermieden werden

10.3 Asynchrone Umsetzung von Ereignissen

Ziel der asynchronen Verarbeitung von Events ist es, dass die Prozessorzeit genau dann und nur dann beansprucht wird, wenn ein Ereignis eingetreten ist. → Interrupts

10.4 Interrupt-Verarbeitung

- 1. I/O-Element generiert einen Interrupt Request
- 2. Die CPU unterbricht das laufende Programm
- 3. Die Interrupts werden disabled (ausgeschaltet)
- 4. Das I/O-Element wird informiert, dieses deaktiviert den Interrupt Request
- 5. Die Interrupt Service Routine (ISR) wird ausgeführt
- 6. Die Interrupts werden wieder enabled (eingeschaltet)
- 7. Die CPU führt das Programm an der unterbrochenen Stelle weiter

Sprungadresse nach Interrupt-Auslösung (ISR):

- Non-vectored Interrupt (zentral)
 - Alle Interrupts verzweigen zu einer gemeinsamen Adresse. Dort wird die Ursache bestimmt und zu einer spezifischen Behandlungsroutine verzweigt.
 - + Nur eine zentrale Routine für die Behandlung notwendig
 - Information über die Ursache ist beim Eintreten bereits bekannt. Dann verzweigt man in die zentrale Routine, d.h. diese Information ist dann verloren. In der Routine muss diese Information wieder ermittelt werden.
- Vectored Interrupt (spezifisch)
 - In einer Tabelle (Interruptvektortabelle, IVT) wird gespeichert, wohin bei welchem Interruptvektor verzweigt werden muss.
 - → zu bevorzugende Methode!

10.5 Interruptvektortabelle (IVT)

Für jeden Vektor muss eingetragen werden, welches die Anfangsadresse der Interrupt Service Routine (ISR) ist, d.h. die IVT ist nichts anderes als eine Tabelle (Array) von Funktionspointern.

→ Dieses Konzept kommt bei allen asynchronen Mechanismen zur Anwendung

10.6 Model View Controller (MVC) aka Observer Pattern

Ausgangslage: Daten (model) und verschiedene Darstellungsformen (views) der Daten (z.B. Balkendiagramm, Kuchendiagramm, Tabelle, etc.)

→ Die views sollen unbedingt vom model getrennt werden!

Wie kann nun erreicht werden, dass bei jeder Änderung der Daten (model) alle Darstellungen aktualisiert werden? → Callback-Funktionen!

10.7 Callback-Funktionen

- + Views werden asynchron genau informiert, wenn sich etwas im model geändert hat
- + An und für sich sind alle registrierten Funktionen nichts anderes als Eventhandler eines bestimmten Events → Darstellung (Definition der registrierten Funktionen) sauber von den Daten (model) entkoppelt

10.7.1 Callback-Funktionen in C

Beim MVC gilt:

- model wirkt als server
- · views sind clients

Event registieren (attach):

- Jeder client meldet beim server an, welche Ereignisse ihn interessieren
 - Anmeldung erfolgt über eine Funktion, welche der service anbietet

```
int foo_registerCb(foo_Event e, foo_cbFunction f);
                                         -> 'id' is returned
    registers function 'f'
                            on event 'e'
3 // sometimes called attach()
```

• Der server trägt diesen Funktionspointer f in eine Tabelle ein und ruft beim Eintreten des Ereignisses alle registrierten Funktionen der Reihe nach je über den eingetragenen Funktionspointer auf

Event austragen (detach):

- Ein client kann sein Interesse an einem Ereignis beim Server auch wieder austragen
 - Der Server löscht dann den entsprechenden Eintrag (Funktionspointer f) wieder aus der Tabelle

```
int foo_unregisterCb(foo_Event e, int id);
    unregisters functionId
                             'id' on event 'e
3 // sometimes called detach()
```

10.8 Umsetzung der Callback-Funktionen in C (serverseitig)

• Funktionspointer foo_cbFunction zu Callback-Funktionen definieren

```
typedef void (*foo_cbFunction)(int);
   Schnittstelle: void f(int
```

• Tabelle von Funktionspointern für jeden Event definieren und mit Nullpointern initialisieren

```
foo_cbFunction evClient[evNum] = {0};
// Note: NULL instead of 0 if stdio.h is included
```

• Aufruf der registrierten Clientfunktionen beim Eintreten des Events

```
void notify(foo_cbFunction client[], int evNum, int arg)
    for(size_t i = 0; i < evNum; ++i)</pre>
        if(evClient[i] != 0)
                              // entry found
            evClient[i](arg); // call client through function ptf
```

Mitteilung eines Events:

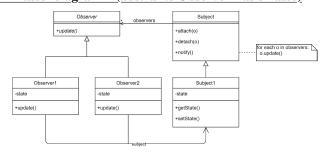
Sobald (asynchron) ein Event eingetreten ist, kann dieser dem Server mit der Funktion

void foo_signalEvent(foo_Event e); mitgeteilt werden.

```
void foo_signalEvent(foo_Event e)
       switch(e)
           case foo_ev1:
                // only event passed as argument
               notify(ev1Client, ev1Num, e);
           break:
           case foo_ev2:
                // only event passed as argument
               notify(ev2Client, ev2Num, e);
           break;
           default:
14
16
```

10.9 Observer Pattern

10.9.1 Klassendiagramm (abstrakte Observer Basisklasse)



10.9.2 Implementation in C++

- Observer-Klasse (abstrakte Basisklasse)
- Observer-Subklassen
- Subjekt Klasse
- Subjekt1 Subklasse

Beispiel: Observer Pattern in C++

11 Scheduling