

# **Embedded Software Engineering 1**

HS 2024 – Prof. Reto Bonderer Autoren: Laurin Heitzer, Simone Stitz https://github.com/P4ntomime/EmbSW1

# Inhaltsverzeichnis

1.1				
1.1	bedded Systems – Allgemein	2	10.10Observer Pattern	14
	Definition	2		
1.2	Beispiele	2   11	1 Scheduling	15
1.3	•	2	11.1 Multitasking	15
		2	11.2 Scheduability	
1.4				
1.5	· · · · · · · · · · · · · · · · · · ·	2	11.3 Scheduling-Strategien	
1.6		2	11.4 Cooperative Multitasking	
1.7	Verfügbarkeit	2	11.5 Preemptive Multitasking / Scheduling	15
			11.6 Rate Monotonic Scheduling (RMS)	15
2 Rea	al-Time System (Echtzeitsystem)	2	11.7 Rate Monotonic Scheduling Theorem	
2.1		2	11.8 Vorgehen – Rate Monotonic Scheduling	
2.2		2		
	•		11.9 RMA Bound (RMA = Rate Monotonic Approach)	
2.3	Determinsismus (determinacy)	3	11.10 Anleitung für Zuweisung der Prioritäten bei RMS	16
3 Mo	dellierung eines Embedded Systems	3   12	2 Concurrency (Gleichzeitigkeit)	16
3.1	V-Modell für Software-Entwicklungszyklus	3	12.1 Parallel Computing vs. Concurrent Computing	16
3.2	Model Driven Development (MDD)	3	12.2 Warum man Concurrency nicht verwenden sollte	
3.3		3	12.3 Synchronisation	
3.4		3	12.3 Synchronisation	10
		.	DOCKWIE L D	
3.5	8 8		3 POSIX Threads Programming	16
3.6	Systemprozesse detaillieren	3	13.1 UNIX Process vs. UNIX Thread	
			13.2 pthreads API	16
Ha:	rdware-Software-Codesign	4	13.3 Beispiel: pthreads API	
4.1	Ziele	4	13.4 Thread-safeness	
4.2		4		
4.3		4	13.5 Quasi-Parallelität / 'Prozess'-Zustände	
			13.6 Synchronisation	17
4.4	71	4	13.7 Mutex (mutual exclusion)	17
4.5	1	4	13.8 Thread Synchronisierung in C mit pthreads API	17
4.6	Entwicklungsplattformen	4	13.9 Monitorprinzip (Monitor Pattern)	
Zus	standsbasierte Systeme	4	13.10'Stolperfallen' bei Synchronisation	
5.1	Asynchrone vs. synchrone FSM	4	13.11Informationen zwischen Threads austauschen	
5.2		4	13.12Condition Variables mit pthreads	
			13.13Bounded Buffer Problem / Producer-consumer problem	19
5.3		5	13.14POSIX Interprocess Communication (IPC)	19
5.4	Zustandstabelle	5	1511 11 ODITI INCEPTOCESS COMMISSION (II C) 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	
		14	4 Resource Acquisition Is Initialisation (RAII)	19
5 Sta	techarts (nach Marwedel)	5   17		
6.1	Nachteile von State-Event-Diagrammen	5	14.1 Grundkonzept von RAII	
6.2	Definitionen	5	14.2 RAII bei Heapobjekten	
6.3		5	14.3 RAII bei Mutex	19
6.4	-			
		$\frac{6}{6}$ 15	5 Interfacig in C	19
6.5		0	15.1 Plain Old Data Types (POD Types)	19
	Kombination: History- und Default-Mechanismus	6	15.2 Language Linkage	
6.6			13.2 Language Linkage	
6.6	Parallelität (AND-super-state, Teilautomaten)	6	15.2 Factors day Language Links	
		6	15.3 Festlegen der Language Linkage	19
6.7 6.8	Timers		15.4 Festlegen der Language Linkage – Umsetungen C++ seitig	19 19
6.7				19 19
6.7 6.8 6.9	Timers		15.4 Festlegen der Language Linkage – Umsetungen C++ seitig	19 19
6.7 6.8 6.9 <b>Res</b>	Timers	6 6	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig	19 19
6.7 6.8 6.9 <b>Rea</b> 7.1	Timers	6 6 6 16	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig	19 19 20 <b>20</b>
6.7 6.8 6.9 <b>Rea</b> 7.1 7.2	Timers	6 6 6 16 6	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig	19 19 20 <b>20</b> 20
6.7 6.8 6.9 <b>Rea</b> 7.1	Timers	6 6 6 16	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig  15.5 C++ Code aus C aufrufen	19 19 20 <b>20</b> 20 20
6.7 6.8 6.9 <b>Rea</b> 7.1 7.2	Timers	6 6 6 16 6	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig	19 19 20 <b>20</b> 20 20
6.7 6.8 6.9 <b>Rea</b> 7.1 7.2 7.3	Timers	6 6 6 6 8 9	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 <b>20</b> 20 20 20
6.7 6.8 6.9 <b>Res</b> 7.1 7.2 7.3 7.4 7.5	Timers	6 6 6 6 8 9	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20
6.7 6.8 6.9 <b>Rea</b> 7.1 7.2 7.3 7.4	Timers	6 6 6 6 8 9 9	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20
6.7 6.8 6.9 <b>Res</b> 7.1 7.2 7.3 7.4 7.5 7.6	Timers	6 6 6 6 8 9 9 10	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20
6.7 6.8 6.9 <b>Res</b> 7.1 7.2 7.3 7.4 7.5 7.6 <b>Mo</b>	Timers	6 6 6 6 8 9 9 9 17 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20 20 20 20
6.7 6.8 6.9 <b>Res</b> 7.1 7.2 7.3 7.4 7.5 7.6 <b>Mo</b> 8.1	Timers	6 6 6 8 9 9 10 17 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20 20 20 20 20
6.7 6.8 6.9 <b>Res</b> 7.1 7.2 7.3 7.4 7.5 7.6 <b>Mo</b> 8.1 8.2	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung	6 6 6 8 9 9 10 17 11 11 11 11 11 11 11 11 11 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20 20 20 20 21
6.7 6.8 6.9 <b>Res</b> 7.1 7.2 7.3 7.4 7.5 7.6 <b>Mo</b> 8.1 8.2 8.3	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung	6 6 6 16 8 9 9 17 11 11 11 11 11 11 11 11 11 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20 20 20 21 21
6.7 6.8 6.9 <b>Res</b> 7.1 7.2 7.3 7.4 7.5 7.6 <b>Mo</b> 8.1 8.2	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion	6 6 6 16 8 9 9 9 17 11 11 11 11 11 11 11 11 11 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien	19 19 20 20 20 20 20 20 20 21 21 21
6.7 6.8 6.9 <b>Res</b> 7.1 7.2 7.3 7.4 7.5 7.6 <b>Mo</b> 8.1 8.2 8.3	Timers Beispiel – Armbanduhr als Statechart  Alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion	6 6 6 16 8 9 9 9 17 11 11 11 11 11 11 11 11 11 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen	19 19 20 20 20 20 20 20 20 21 21 21 21
6.7 6.8 6.9 7 Res 7.1 7.2 7.3 7.4 7.5 7.6 8.1 8.2 8.3 8.4	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion	6 6 6 8 9 9 9 17 11 11 11 11 11 11 11 11 11 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence	19 19 20 20 20 20 20 20 21 21 21 21 21 21
6.7 6.8 6.9 7 Res 7.1 7.2 7.3 7.4 7.5 7.6 8.1 8.2 8.3 8.4 8.5	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung	6 6 6 8 9 9 9 17 11 11 11 11 11 11 11 11 11 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence	19 19 20 20 20 20 20 20 21 21 21 21 21 21
6.7 6.8 6.9 7 Rei 7.1 7.2 7.3 7.4 7.5 7.6 8.1 8.2 8.3 8.4 8.5 8.6	Timers Beispiel – Armbanduhr als Statechart  Alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kophäsion Guidelines – gute Modularisierung Package-Diagramm	6 6 6 8 9 9 9 17 11 11 11 11 11 11 11 11 11 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21
6.7 6.8 6.9 7 Read 7.1 7.2 7.3 7.4 7.5 7.6 8.1 8.2 8.3 8.4 8.5 8.6 9 Pat	Timers Beispiel – Armbanduhr als Statechart  Alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  tterns (Lösungsmuster)	6 6 6 8 9 9 9 17 11 11 11 11 11 11 11 11 11 11 11 11	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7 Rei 7.1 7.2 7.3 7.4 7.5 7.6 8.1 8.2 8.3 8.4 8.5 8.6 9 Pat 9.1	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisierung mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  tterns (Lösungsmuster) Arten von Patterns	6 6 6 8 9 9 9 17 11 11 11 11 11 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7 Read 7.1 7.2 7.3 7.4 7.5 7.6 8.1 8.2 8.3 8.4 8.5 8.6 9 Pat	Timers Beispiel – Armbanduhr als Statechart  Alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  tterns (Lösungsmuster) Arten von Patterns	6 6 6 8 9 9 9 17 11 11 11 11 11 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7.1 7.2 7.3 7.4 7.5 7.6 8.1 8.2 8.3 8.4 8.5 8.6 9 Pat 9.1 9.2	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisierung mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung  Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  tterns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems	6 6 6 8 9 9 9 17 11 11 11 11 11 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7 <b>Rei</b> 7.1 7.2 7.3 7.4 7.5 7.6 8 <b>Mo</b> 8.1 8.2 8.3 8.4 8.5 8.6 9.1 9.2	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  tterns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems	6 6 6 8 9 9 9 17 11 11 11 11 12 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating System (OS) / Betriebssystem	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7.1 7.2 7.3 7.4 7.5 7.6 8 Mo 8.1 8.2 8.3 8.4 8.5 8.6 9.1 9.2 10.0 Even 10.	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisierung mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  tterns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems  ent-based Systems  1 Ereignisse (Events)	6 6 6 8 9 9 9 17 11 11 11 11 11 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7.1 7.2 7.3 7.4 7.5 7.6 8.8 Mo 8.1 8.2 8.3 8.4 8.5 8.6 9.1 9.2 10 Even 10.	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  tterns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems	6 6 6 8 9 9 9 17 11 11 11 11 11 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating System (OS) / Betriebssystem	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7.1 7.2 7.3 7.4 7.5 7.6 8 8.1 8.2 8.3 8.4 8.5 8.6 9 Pat 9.1 9.2 10.1 10.1 10.1	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisierung mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  tterns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems  ent-based Systems  1 Ereignisse (Events)	6 6 6 8 9 9 9 17 11 11 11 11 12 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating System (OS) / Betriebssystem 18.2 RTOS / Echtzeitbetriebssystem	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7.1 7.2 7.3 7.4 7.5 7.6 8 8.1 8.2 8.3 8.4 8.5 8.6 9 Pat 9.1 9.2 10 Ewel 10.10.10.110.110.110.110.110.110.110.11	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  terns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems  1 Ereignisse (Events) 2 Synchrone Umsetzung von Ereignissen 3 Asynchrone Umsetzung von Ereignissen	6 6 6 8 9 9 9 17 11 11 11 11 11 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating System (OS) / Betriebssystem 18.2 RTOS / Echtzeitbetriebssystem	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21 21 21 21 21
6.7 6.8 6.9 7.1 7.2 7.3 7.44 7.5 7.66 8.8.1 8.2 8.3 8.4 8.5 8.6 9 Pat 9.1 9.2 10.10.10.10.110.110.110.110.110.110.110	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  terns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems  ent-based Systems 1 Ereignisse (Events) 2 Synchrone Umsetzung von Ereignissen 3 Asynchrone Umsetzung von Ereignissen 4 Interrupt-Verarbeitung	6 6 6 6 8 9 9 9 17 11 11 11 11 11 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating Systems (OS) / Betriebssystem 18.2 RTOS / Echtzeitbetriebssystem 18.3 FreeRTOS vs. Zephyr  P Hardware Abstraction Layer (HAL)	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21 22 22
6.7 6.8 6.9 7.1 7.2 7.3 7.4 7.5 7.6 8 8.1 8.2 8.3 8.4 8.5 8.6 9 Pat 9.1 9.2 10.10 10	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  terns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems  ent-based Systems 1 Ereignisse (Events) 2 Synchrone Umsetzung von Ereignissen 3 Asynchrone Umsetzung von Ereignissen 4 Interrupt-Verarbeitung 5 Interruptvektortabelle (IVT)	6 6 6 8 9 9 9 17 11 11 11 11 11 11 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating Systems (RTOS) 18.2 RTOS / Echtzeitbetriebssystem 18.3 FreeRTOS vs. Zephyr  9 Hardware Abstraction Layer (HAL) 19.1 Motivation für einen HAL	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 21 22 22 22
6.7 6.8 6.9 7.1 Rei 7.1 7.2 7.3 7.4 4 7.5 7.6 8 Mo 8.1 8.2 8.3 8.4 8.5 5 8.6 9 Pat 9.1 9.2 10.1 10.1 10.1 10.1 10.1 10.1 10.1 10	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  terns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems  ent-based Systems  1 Ereignisse (Events) 2 Synchrone Umsetzung von Ereignissen 3 Asynchrone Umsetzung von Ereignissen 4 Interrupt-Verarbeitung 5 Interruptvektortabelle (IVT) 6 Model View Controller (MVC) aka Observer Pattern	6 6 6 6 8 9 9 9 17 11 11 11 11 11 11 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating Systems (OS) / Betriebssystem 18.2 RTOS / Echtzeitbetriebssystem 18.3 FreeRTOS vs. Zephyr  9 Hardware Abstraction Layer (HAL) 19.1 Motivation für einen HAL 19.2 Organisation des HAL	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 22 22 22
6.7 6.8 6.9 7.1 7.2 7.3 7.4 4.7.5 7.6 8 Mo 8.1 8.2 8.3 8.4 8.5 8.6 9 Pat 9.1 9.2 10.1 10 10 10 10 10 10 10	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisierung mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  terns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems  ent-based Systems  1 Ereignisse (Events) 2 Synchrone Umsetzung von Ereignissen 3 Asynchrone Umsetzung von Ereignissen 4 Interrupt-Verarbeitung 5 Interruptvektortabelle (IVT) 6 Model View Controller (MVC) aka Observer Pattern 7 Callback-Funktionen	6 6 6 6 8 9 9 9 17 11 11 11 11 11 11 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating System (OS) / Betriebssystem 18.2 RTOS / Echtzeitbetriebssystem 18.3 FreeRTOS vs. Zephyr  9 Hardware Abstraction Layer (HAL) 19.1 Motivation für einen HAL 19.2 Organisation des HAL 19.3 HAL in C	19 19 20 20 20 20 20 20 21 21 21 21 21 21 21 22 22 22
6.7 6.8 6.9 7.1 7.2 7.3 7.4 4.7.5 7.6 8.8 Mo 8.1 8.2 8.3 8.4 4.8 5.5 8.6 9 Pat 9.1 9.2 10.1 10 10 10 10 10 10 10	Timers Beispiel – Armbanduhr als Statechart  alisierung flache FSM  Mögliche Realisierungen von flachen FSMs Realisieurng mit Steuerkonstrukt (prozedural in C) Realisieurng mit Steuerkonstrukt (objektorientiert in C++) Realisierung mit Tabelle Erweiterung der Realisierung mittels Tabellen Realisieurng mit StatePattern  dularisierung Grundprinzip Modularisierung Bewertung einer Zerlegung Kopplung Kohäsion Guidelines – gute Modularisierung Package-Diagramm  terns (Lösungsmuster) Arten von Patterns Wichtige Patterns für Embedded Systems  ent-based Systems  1 Ereignisse (Events) 2 Synchrone Umsetzung von Ereignissen 3 Asynchrone Umsetzung von Ereignissen 4 Interrupt-Verarbeitung 5 Interruptvektortabelle (IVT) 6 Model View Controller (MVC) aka Observer Pattern	6 6 6 8 9 9 9 17 11 11 11 11 11 12 12 12 12 12 12 12 12	15.4 Festlegen der Language Linkage – Umsetungen C++ seitig 15.5 C++ Code aus C aufrufen  6 Programming Style Guide 16.1 Grundsätzliche Konventionen 16.2 Namenskonventionen 16.3 Typen mit genauer Breite  7 Multicore Systeme 17.1 Geschwindigkeit auf Prozessor steigern 17.2 Speicherorganisation auf Multicore Prozessor 17.3 Amdahl's Law 17.4 Memory Hierarchy 17.5 Cache-Speicher 17.6 Cache Ersetzungsstrategien 17.7 Caches in Echtzeitsystemen 17.8 Cache Coherence 17.9 Programmierung von Shared Memory in C und C++ 17.10Speicherzugriff zur Laufzeit 17.11Datenkonsistenz  8 Real-Time Operating Systems (RTOS) 18.1 Operating Systems (OS) / Betriebssystem 18.2 RTOS / Echtzeitbetriebssystem 18.3 FreeRTOS vs. Zephyr  9 Hardware Abstraction Layer (HAL) 19.1 Motivation für einen HAL 19.2 Organisation des HAL	19 19 20 20 20 20 20 20 21 21 21 21 21 21 22 22 22 22 22

20 Inline-Funktionen in C	23	20.2 C-Makros	23
20.1 Kosten einer Funktion	. 23	20.3 Inline-Funktionen	23

# 1 Embedded Systems - Allgemein

#### 1.1 Definition

Ein Embedded System...

- ist ein System, das einen Computer beinhaltet, selbst aber kein Computer ist
- besteht üblicherweise aus Hardware (Mechanik, Elektronik) und Software
- ist sehr häufig ein Control System (Steuerung, Regelung)

1.1.1 Charakterisierung von Embedded Systems

Ein Embedded System beinhaltet typischerweise folgende Komponenten:

- Sensoren
- Mikrocomputer
- Hardware (Mechanik, Elektronik)

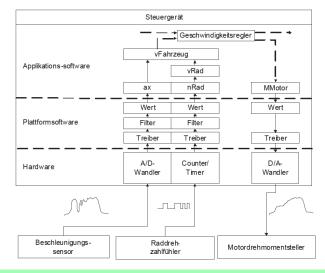
#### Aktoren • Software (Firmware)

Embedded Systems können (müssen aber nicht) folgende Eigenschaften haben:

- reactive systems: Reaktive Systeme interagieren mit ihrer Umgebung
- real-time systems: Echtzeitsysteme haben nebst funktionale Anforderungen auch definierbaren zeilichen Anforderungen zu genügen
- dependable systems: Verlässliche Systeme sind Systeme, welche (sehr) hohe Zuverlässigkeitsanforderungen erfüllen müssen
- Weitere (häufige) Anforderungen:
  - kleiner Energieverbrauch
  - kleine physikalische Abmessungen
  - Lärm, Vibration, etc.

# 1.1.2 Typischer Aufbau

Ein gutes Design beinhaltet unterschiedliche Abstraktionsschichten → Layer → Siehe Abschnitt 19



# 1.2 Beispiele

#### **Fahrrad-Computer**

- GPS-Navigation
- Geschwindigkeits- und Trittfrequenzmessung
- Pulsmesser
- Drahtlosübertragung (ANT+)
- Interface zu elektronischer Gangschaltung
- Barometer, Thermometer
- Trainingsassistent
- Display

#### Weitere Beispiele

- Smartphone
- Mobile Base Station
- CNC-Bearbeitungszentdrum
- Hörgerät

# Auto

- · Sicherheitsrelevante Aufgaben
  - ABS, ASR
  - Motorenregelung
  - Drive-by-wire
  - Autonom fahrende Autos
- Unterhaltung / Komfort
  - Radio / CD / etc.
  - Navigation
  - Klima
- Mehrere Netzwerke
  - CAN, LIN, Ethernet
- Echtzeitteile und andere
- Von einfachsten µCs bis DSPs und **GPUs**
- → Auto ist ein riesiges Embedded System

# 1.3 Deeply Embedded System

- 'Einfaches' Embedded System, mit minimaler Benutzerschnittstelle, üblicherweise mit keinerlei GUI und ohne Betriebssystem
- Beschränkt auf eine Aufgabe (z.B. Regelung eines physikalischen Prozesses)
- Muss oft zeitliche Bedingungen erfüllen → Echtzeitsystem

#### 1.3.1 Beispiele – Deeply Embedded System

- Hörgerät
- ABS-Controller
- etc...

- Motorenregelung
- · 'Sensor' im IoT

# 1.4 Betriebssysteme bei Embedded Systems

- Es kommen Betriebssysteme wie (Embedded) Linux oder Android zum Einsatz
  - → Achtung: Linux und Android sind nicht echtzeitfähig!

- Wenn Echtzeit verlangt wird: real-time operating systems (RTOS)
  - Beispiele: Zephyr, Free RTOS (Amazon), TI-RTOS (Texas Instuments), etc. → RTOS siehe Abschnitt 18

# 1.5 Bare Metal Embedded System

- Es kommt keinerlei Betriebssystem zum Einsatz
- Bare Metal Embedded Systems sind recht häufig, insbesondere bei Deeply Embedded Systems
- Bare Metal Embedded Systems stellen besondere Ansprüche an Programmierung

#### 1.6 Zuverlässigkeit



- Je länger das System läuft, desto weniger zuverlässig ist es
- Die Wahrscheinlichkeit für einen Ausfall steigt stetig

Achtung: Hier ist nur die Alterung der Hardware berücksichtigt

# 1.7 Verfügbarkeit

Die Verfügbarkeit A (availability) ist der Anteil der Betriebsdauer innerhalb dessen das System seine Funktion erfüllt.

$$Verfügbarkeit = \frac{Gesamtzeit - Ausfallzeit}{Gesamtzeit}$$

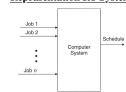
# 2 Real-Time System (Echtzeitsystem)

- Ein Echtzeitsystem ist ein System, das Informationen innerhalb einer definierten Zeit (deadline) bearbeiten muss.
  - → Explizite Anforderungen an turnaround-time (Antwortzeit) müssen erfüllt sein
- Wenn diese Zeit nicht eingehalten werden kann, ist mit einer Fehlfunktion zu rechnen.

#### Typisches Echtzeitsystem

# Camera Input ntrol Signal 1

# Repräsentation RT-System



Sequenz von Aufgaben (Jobs) müssen zeitlich geplant (scheduled) werden

# 2.1 Fehlverhalten eines Systems (failed system)

- Ein fehlerhaftes System (failed system = missglücktes System) ist ein System, das nicht alle formal definierten Systemspezifikationen erfüllt.
- Die Korrektheit eines RT Systems bedingt sowohl die Korrektheit der Outputs als auch die Einhaltung der zeitlichen Anforderungen.

# 2.2 Echtzeitdefinition – Verschiedene Echtzeitsysteme

- soft real-time system (weiches Echtzeitsystem)
  - Durch Verletzung der Antwortzeiten wird das System nicht ernsthaft beeinflusst Es kommt zu Komforteinbussen
- hard real-time system (hartes Echtzeitsystem)
  - Durch Verletzung der Antwortzeiten wird das System ernsthaft beeinflusst
  - Es kann zu einem kompletten Ausfall oder katastrophalem Fehlverhalten kommen
- firm real-time system (festes Echtzeitsystem)
  - Kombination aus soft real-time system und hard real-time system
  - Durch Verletzung einiger weniger Antwortzeiten wird das System nicht ernsthaft beeinflusst
  - Bei vielen Verletzungen der Antwortzeiten kann es zu einem kompletten Ausfall oder katastrophalem Fehlverhalten kommen

# 2.2.1 Beispiele verschiedener Echtzeitsysteme

System	Klassifizierung	Erlärung		
Geldautomat	soft	Auch wenn mehrere Deadlines nicht eingehalten werden können, entsteht dadurch keine Katastrophe. Im schlimmsten Fall erhält ein Kunde sein Geld nicht.		
GPS-gesteuerter Rasenmäher	firm	Wenn die Positionsbestimmung versagt, könnte das Blumenbeet der Nachbarn platt gemäht werden.		
Regelung eines Quadrocopters	hard	Das Versagen der Regelung kann dazu führen, dass der Quadrocopter ausser Kontrolle gerät und abstürzt.		

# 2.3 Determinsismus (determinacy)

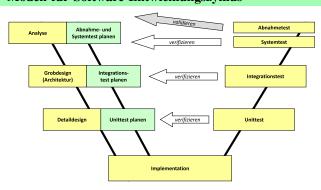
Ein System ist deterministisch, wenn für jeden möglichen Zustand und für alle möglichen Tempomat: zu detailliert Eingabewerte jederzeit der nächste Zustand und die Ausgabewerte definiert sind.

Insbesondere race conditions können dazu führen, dass der nächste Zustand davon abhängt, 'wer das Rennen gewonnen hat und wie gross die Bestzeit ist', d.h. der nächste Zustand ist nicht klar bestimmt.

→ Nicht mehr deterministisch und nicht mehr echtzeittauglich

# 3 Modellierung eines Embedded Systems

# 3.1 V-Modell für Software-Entwicklungszyklus



→ Nur Anforderungen (requirements) definieren, welche man auch testen kann!

# 3.2 Model Driven Development (MDD)

- Bei modellbasierter Entwicklung kommen in allen Entwicklungsphasen durchgängig Modelle zum zur Anwendung
- MDD geht davon aus, dass aus formalen Modellen lauffähige Software erzeugt wird → Codegeneratoren
- Modelle werden traditionell als Werkzeug der Dokumentation angesehen
  - Unter Umständen wird zweimal dasslbe beschrieben (Code und Diagramm) → unbedingt zu vermeiden!

# 3.3 Vorgehen bei der Modellierung

1. Systemgrenze definieren

• Kontextdiagramm: Use-Case-Diagramm

Kontextdiagramm: Sequenzdiagramm

2. Systemprozess finden

• Kontextdiagramm: Use-Case-Diagramm

Kontextdiagramm: Sequenzdiagramm

3. Verteilungen festlegen

• Verteilungsdiagramm (deployment diagram)

4. Systemprozesse detaillieren

- · Umgangssprachlicher Text
- Sequenzdiagramm
- Aktivitätsdigramm
- Statecharts

• Code (C, C++, ...)

Stukturmodellierung (Statische Aspekte)

Modellierung der dynamischen Aspekte

# 3.4 Systemgrenze definieren & Systemprozesse finden

# 3.4.1 Systemgrenze definieren

Die Festlegung der Systemgrenze ist das Wichtigste und Allererste bei sämtlichen Systemen!

Man sollte sich die folgenden Fragen stellen und diese beantworten:

- Was macht das System, d.h. was liegt innerhalb der Systemgrenze?
  - Was macht das System nicht?
- Mit welchen Teilen ausserhalb des Systems kommuniziert das System?
- Welches sind die Schnittstellen zu den Nachbarsystemen (Umsystemen, periheral system)?

# 3.4.2 Systemprozesse finden (Use-Cases)

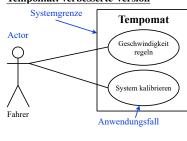
Da man sich noch immer in der Analyse befindet, sollen nur die Anforderungen definiert werden. Die Umsetzung ist Teil des Designs!

Um die Use-Cases zu identifizieren, sollte folgendes beachtet werden:

- Aussenbetrachtung des Systems (oberflächlich!)
- Nicht komplizierter als nötig
- System als Blackbox betrachten
  - Was soll System können; (nicht: wie soll das System etwas machen)
- RTE-Systeme bestehen häufig aus nur einem einzigen Systemprozess
  - speziell wenn System 'nur' ein Regler ist

# 3.4.3 Kontextdiagramm: Use-Case Diagramm

# Tempomat: verbesserte Version



# 3.4.4 Kontextdiagramm: Sequenzdiagramm

- Speziell bei Systemen, deren Grenzen durch Nachrichtenflüsse charakterisiert werden
- Details zu Sequenzdiagrammen siehe Abschnitt 3.6.1

#### 3.5 Verteilungen festlegen

- Bei Embedded Systems werden häufg mehrere Rechnersysteme verwendet, um die verschiedenen Aufgaben zu erledigen
- · Rechner sind örtlich verteilt und mittels Kommunikationskanal verbunden
  - → Verteilte Systeme (distributed systems)

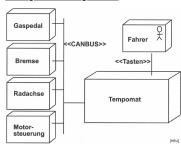
# 3.5.1 Verteilungsdiagramm

Knoten: Darstellung der örtlichen Verteilung der Systeme

Knoten können auch hierarchisch aufgebaut sein

Linien: Physikalische Verbindungen der Knoten (Netzwerke, Kabel, Wireless, etc.)

# **Beispiel: Tempomat**

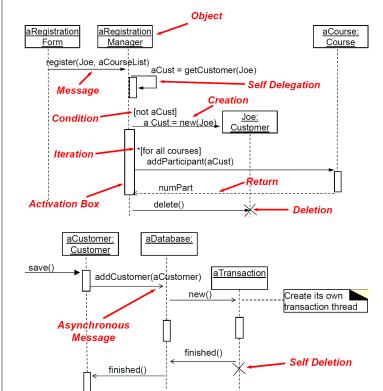


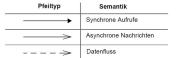
# 3.6 Systemprozesse detaillieren

- Die gefundenen Systemprozesse (Use-Cases) müssen genauer spezifiziert werden
  - Nicht detaillierter spezifizieren als sinnvoll / gefordert!
- Jede weitere Spezifizierung soll einen 'added value' liefern
- Verschiedene Detaillierungsstufen für verschiedene Zielgruppen
  - Auftraggeber: Überblick (z.B. in Form von Umgangssprachlichem Text)
  - Systementwickler: 'Normale Sicht' enthält mehr Details

#### 3.6.1 Sequenzdiagramm

- Gute Darstellung für Austausch von Meldungen zwischen Objekten innerhalb einer beschränkten Zeitdauer
  - Nachrichtenflüsse
  - Kommunikationsprotokolle
- · Ideal für...
  - kurze Zeitdauer
  - wenige Objekte
  - wenige Verschachtelungen
  - wenige Verzweigungen





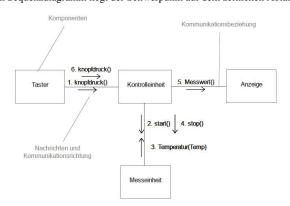
- Beim Zeichnen von Hand unbedingt die Pfeilkonventionen beachten!
- Diagramme generell nicht 'überladen'

Weniger geeignet für ...

- komplexe logische Bedingungen

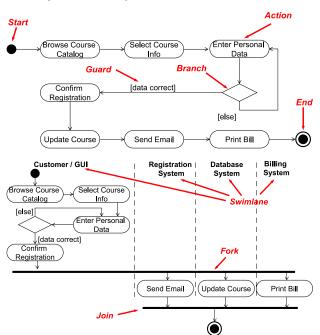
# 3.6.2 Kommunikationsdiagramm (Kollaborationsdiagramm)

- Kommunikationsdiagramm zeigt dieselbe Information wie Sequenzdiagramm
- Schwerpunkt: Informationsfluss zwischen den Objekten
  - → Beim Sequenzdiagramm liegt der Schwerpunkt auf dem zeitlichen Ablauf



#### 3.6.3 Aktivitätsdigramm

- Gut geeignet für ...
  - workflow modelling
  - Sequenzielle Abläufe
  - Prozess- und Steuerfluss
  - Gleichzeitige Prozesse (fork, join)



# 4 Hardware-Software-Codesign

# 4.1 Ziele

- $\bullet~$  Entwurf (Design) so lange wie sinnvoll (nicht so lange wie möglich) lösungsneutral
- Systemdesign f\u00f6rdern, statt separate Designs f\u00fcr Mechanik, Elektronik, Firmware, Software, etc., die sich unter Umst\u00e4nden auch widersprechen k\u00f6nnen
- Systemspezifikation erfolgt idealerweise mit Hilfe einer eindeutigen Spezifikationssprache, nicht in Prosa
- Die Spezifikation sollte simuliert (ausgeführt) werden können
- Implementationen können einfach geändert werden: HW ↔ SW
- Zielplattformen: diskrete Elektronik, ASIC, μC, DSP, FPGA, Software

# 4.2 Anforderungen für praktische Anwendungen

- Methoden / Tools sollten beim Systemdesign nicht zu fachlastig sein
  - Methoden sollten für Elektronik-, Firmware- und wenn möglich auch Mechanikentwickler anwendbar sein
- Wenn möglich gute Toolunterstützung
- (Automatische Synthese aus dem Modell)

# 4.3 Spezifikationssprachen

- Formale Sprachen sind eindeutig (Prosa immer mehrdeutig)
- Spezifikation kann compiliert und ausgeführt werden → Simulationen
- Die ausführbare Spezifikation dient als Golden Reference für die künftigen Entwicklungsschritte

#### Beispiele für Spezifikationssprachen

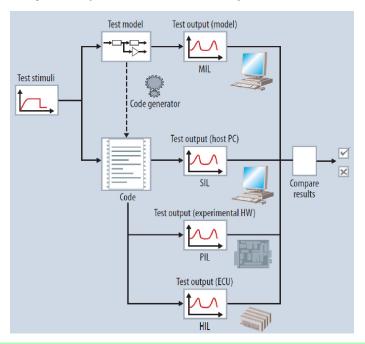
- SystemC (eine C++-Template Library)
- SysML
- SpecC
- SystemVerilog
- Esterel
- Matlab/Simulink
- Statecharts

# 4.4 Virtuelle Prototypen

- Die Simulation des Systems kann unterschiedlich stark detailliert werden
- Die simulierten Systeme sind Virtuelle Prototypen
- Während der Entwicklung können einzelne (virtuelle) Teile des Prototyps laufend durch physische Teile ersetzt werden

# 4.5 X-in-the-loop

- Model-in-the-Loop (MIL): vollständig als Modell vorliegender virtuellen Prototyp
- $\bullet~$  Je mehr der Prototyp durch konkretere Implementationen ersetzt wird, spricht man von
  - Software-in-the loop (SIL)
  - Processor-in-the loop (PIL)
  - Hardware-in-the loop (HIL)
- → Test outputs werden jeweils mit Golden Reference verglichen



# 4.6 Entwicklungsplattformen

Als Entwicklungsplattformen eignen sich häufig FPGA basierte Systeme.

- Hardware mit VHDL
- Software/Firmware in C/C++
  - auf integriertem  $\mu C$  (z.B. Zynq von AMD/Xilinx) (Hard Core)
  - auf Soft Core innerhalb FPGA (z.B. Nios II von Intel/Altera)

# 5 Zustandsbasierte Systeme

# 5.1 Asynchrone vs. synchrone FSM

- Asynchron
  - geänderte Inputsignale führen direkt zur Zustandsänderung
  - schneller, aber enorm anfällig auf Glitches
- Synchron
  - Inputsignale werden nur zu diskreten Zeitpunkten betrachtet
    - → getaktete Systeme
- Softwareimplementationen sind eigentlich immer synchron, da Rechner getaktet sind
- Rein softwareseitig besteht die Problematik der Asynchronizität nicht

# **5.2 Finite State Machines (FSM)**



Eine FSM besitzt die folgenden Eigenschaften:

- Eine FSM befindet sich immer in einem definierten Zustand
- Die **Inputs** *X* bezeichnen üblicherweise **Ereignisse** (**Events**)
- Die Outputs Y werden oft auch Actions genannt
- Eine FSM benötigt immer Speicherelemente zur Speicherung des internen Zustands
  - Eine FSM ist ein sequenzielles und kein kombinatorisches System

• State-Event-Diagramm

Zustandstabelle

#### 5.2.1 Mealy-Automat

- Nächster Zustand  $Z_{n+1}$  abhängig vom Input X und vom internen Zustand  $Z_n$  $-Z_{n+1} = f(Z_n, X)$
- Output Y ist abhängig vom internen Zustand  $Z_n$  und vom Input X  $-Y = g(Z_n, X)$
- Actions liegen bei den Transitionen

#### 5.2.2 Moore-Automat

- Nächster Zustand  $Z_{n+1}$  abhängig vom Input X und vom internen Zustand  $Z_n$  $- Z_{n+1} = f(Z_n, X)$
- Output Y ist **nur** abhängig vom internen Zustand  $Z_n$  $Y = g(Z_n)$
- Actions liegen bei den Zuständen
- → Wenn immer möglich sollten Moore-Automaten verwendet werden

#### 5.2.3 Medvedev-Automat

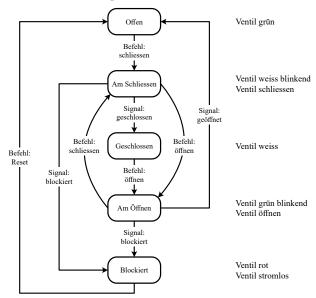
- Nächster Zustand  $Z_{n+1}$  abhängig vom Input X und vom internen Zustand  $Z_n$  $- Z_{n+1} = f(Z_n, X)$
- Output Y entspricht entspricht direkt internem Zustand  $Z_n$
- $-Y=Z_n$
- Actions liegen bei den Zuständen
- → Wird hier nicht weiter behandelt...

# **5.3** State-Event-Diagramm (Zustandsdiagramm)

Ein State-Event-Diagramm ist eine grafische Möglichkeit, um eine FSM zu beschreiben. In einem State-Event-Diagramm gelten folgende Darstellungsformen

- Zustände werden mit einem Kreis gezeichnet
- Ereignisse werden mit Pfeilen zwischen Zuständen dargestellt (Transitionen)
- Aktionen werden entweder bei Zuständen oder bei Transitionen geschrieben (je nach Automatentyp)
- Ausführung einer Transition ist unendlich schnell
  - → Bei Modellierung sind Zwischenzustäde vorgehesen, z.B. 'closing', starting up'

# Beispiel: State-Event-Diagramm - Moore Automat



# 5.4 Zustandstabelle

Nebst der grafischen Darstellung einer FSM mittels State-Event-Diagramm kann die FSM auch tabellarisch mittels Zustandstabelle beschrieben werden.

#### Beispiel: Zustandstabelle für Elektromotor

Ereignis	Nächster Zustand	Aktionen
EIN-Taste	Hochlaufen	Motor ausschalten
		Kühlung ausschalten
		Grüne Lampe aus
		Rote Lampe aus
Drehzahl_erreicht	Drehzahl_ok	Motor einschalten
Signal		Kühlung einschalten
Aus-Taste	AUS	
Wasserkühlung	Störung	
Störung		
Wasserkühlung	Störung	Grüne Lampe anzeigen
Störung		
AUS-Taste	AUS	
RESET-Taste	AUS	Motor ausschalten
		Kühlung ausschalten
		Rote Lampe anzeigen
	Drehzahl_erreicht Signal Aus-Taste Wasserkühlung Störung Wasserkühlung Störung AUS-Taste	EIN-Taste Hochlaufen  Drehzahl_erreicht Drehzahl_ok Signal  Aus-Taste AUS Wasserkühlung Störung Störung Störung Störung AUS-Taste AUS

# 6 Statecharts (nach Marwedel)

# 6.1 Nachteile von State-Event-Diagrammen

- Zustandsdiagramme sind flach (es gibt keine Hierarchie) → schnell unübersichtlicht
- Es kann keine zeitliche Parallelität modelliert werden

#### 6.2 Definitionen

active state: Aktueller Zustand der FSM

basic states: Zustände, die nicht aus anderen Zuständen bestehen

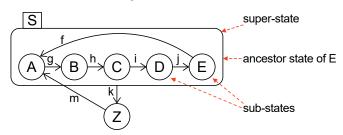
super states: Zustände, die andere Zustände enthalten

ancestor states: Für jeden basic state s werden die super states, die s enthalten, als ancestor states bezeichnet

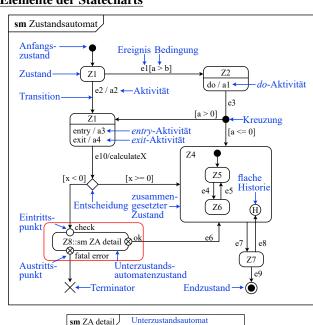
**OR-super-states:** Super-states S werden OR-super-states genannt, wenn **genau einer** der sub-states von S aktiv ist, wenn S aktiv ist  $\Rightarrow$  Hierarchie

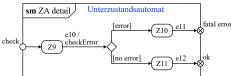
AND-super-states: Super-states S werden AND-super-states genannt, wenn mehrere der sub-states von S gleichzeitig aktiv sind, wenn S aktiv ist  $\Rightarrow$  Parallelität

→ Werden auch Teilautomaten genannt



#### 6.2.1 Elemente der Statecharts





# 6.2.2 Allgemeine Syntax für Transitions-Pfeile

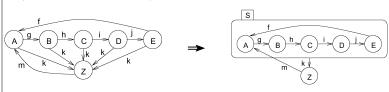
event [guard] / reaction

event auftretendes Event

guard Bedingung, welche zutreffen muss, damit Zustand überhaupt gewechselt wird reaction Zuweisung einer Variablen / Erzeugung eines Events beim Zustandswechsel

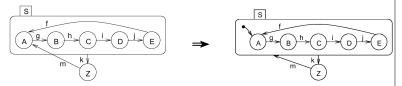
#### **6.3 Hierarchie (OR-super-states)**

• Die FSM befindet sich in **genau einem** sub-state von S, wenn S aktiv ist. ( $\Rightarrow$  either in *A* **OR** in *B* **OR** ...)



# **6.4 Default-State**

- Ziel: Interne Struktur des states vor der Aussenwelt verstecken → default state
- Ausgefüllter Kreis beschreibt den sub-state, welcher 'betreten' wird, wenn der superstate S 'betreten' wird



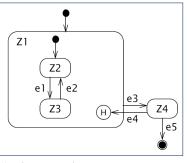
# 6.5 History

- Wenn Input m auftritt, wird in S derjenige sub-state betreten, in welchem man war, bevor S verlassen wurde
- Wenn S zum ersten Mal betreten wird, ist der **default-Mechanismus** aktiv
- · History und Default-Mechanismus können hierarchisch verwendet werden

#### 6.5.1 Shallow History

- Der Histroy-Mechanismus merkt sich den entsprechenden sub-state
- Kennzeichnung: H

# **Beispiel: Shallow-History**

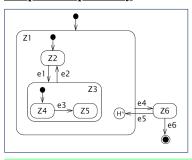


- In Zustand Z3 bewirkt der Event e3 einen Übergang zu Z4
- Der Event e4 führt nun zu einem Übergang zum früheren Zustand Z3

#### 6.5.2 Deep History

- Der Histroy-Mechanismus merkt sich frühere Zustände bis in die unterste Hierarchie
- Kennezeichnung: H\*

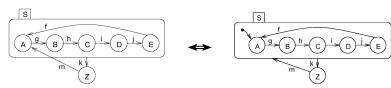
# **Beispiel: Deep-History**



- Im Zustand Z5 bewirkt der Event e4 einen Übergang zu Z6
- Der Event e5 führt nun zu einem Übergang zum früheren Zustand Z5
  - Eine Shallow History würde bei e5 nur in den Zustand Z3, und damit in Z4, wechseln

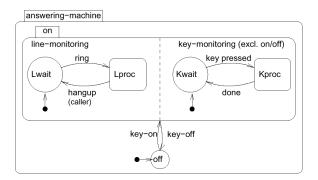
# 6.6 Kombination: History- und Default-Mechanismus

Folgende statecharts bilden genau das Gleiche ab



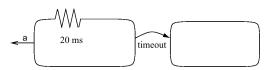
# 6.7 Parallelität (AND-super-state, Teilautomaten)

• Die FSM befindet sich in **allen** sub-states von einem super-state *S* , wenn *S* aktiv ist. (⇒ in *A* **AND** in *B* **AND** ...)

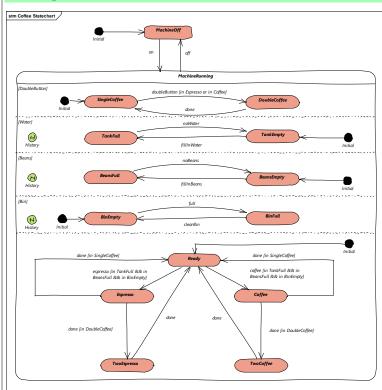


# 6.8 Timers

- Wenn Evend *a* nicht eintritt, während das System für 20 ms im linken state ist, wird ein timeout passieren
- Eigentlich sind Timers nicht nötig, da die Wartezeit auch als Übergangsbedingung (Ereignis) zwischen zwei states formuliert werden könnte



# 6.9 Beispiel – Armbanduhr als Statechart



# 7 Realisierung flache FSM

# 7.1 Mögliche Realisierungen von flachen FSMs

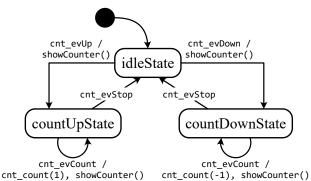
- Steuerkonstrukt (typischerweise mit switch-case)
  - prozedural oder objektorientiert
- Definition und Abarbeitung einer Tabelle
  - prozedural oder objektorientiert
- State Pattern (Gang of Four, GoF)
  - nur objektorientiert
- Generisch mit Templates
- nur mit einer Sprache, die Templates unterstützt (z.B. C++)

Jede hierarchische FSM kann in eine flache FSM umgewandelt werden.

- → Alle Varianten haben wie immer sowohl Vor- als auch Nachteile
- → Bei allen Varianten sind auch Variationen vorhanden

# 7.2 Realisieurng mit Steuerkonstrukt (prozedural in C)

# 7.2.1 State-Event-Diagram – Up/Down-Counter



# 7.2.2 Implementation der Prozeduralen Realisierung in C

- Ereignisse (events)
  - Schnittstelle nach aussen ⇒ ändern Zustand der FSM
  - In enum definiert (**public**) → header-file
  - Einzelne Events und enum Bezeichnung enthalten Unitkürzel (hier: cnt\_)
- Zustände (states)
  - In enum definiert (**nicht** public) → sourcecode-file
- Aktueller Zustand wird in einer statischen Varianlen gehalten
- Die FSM wird in zwei Funktionen implementiert
  - Initialiserungs-Funktion (hier: void cnt\_ctrlInit(int initValue))
  - Prozess-Funktion (hier: void cnt\_ctrlProcess(cnt\_Event e))
- → Zustände prüfen, Zustandsübergänge veranlassen
- · Anstossen einer FSM
  - Initialisierung in main-Funktion
  - Überprüfung, welches Event aufgetreten ist meist in do-while-Schleife

# 7.2.3 Eigenschaften der Prozeduralen Realisierung in C

- Da aktueller Zustand eine statische Variable ist, kann es nur eine einzige Instanz der FSM geben
- Bei mehreren Instanzen in C...
  - darf currentState nicht static sein und muss als Parameter mitgegenen werden, bzw. ein Pointer auf die jeweilige Variable
  - Zustands-enum muss in die Schnittstelle (header-file) oder es muss z.B. mit void\* gearbeitet werden
- In C ist keine schöne Kapselung der Attribute möglich (currentState)
- Funktion cnt\_ctrlProcess() kann beliebig aufgerufen werden (periodischer Task, lau-
- Bei exponierten Funktionen / Definitionen muss in C ein Unitkürzel vorangestellt wer-

# Beispiel: Up/Down-Counter (prozedural in C)

# **Schnittstelle Counter:**

# **Implementation Counter:**

countValue = val;

```
// counter.h
                                                      // counter.c
// implements an up/down-Counter
  // implements an up/down-Counter
   #ifndef COUNTER H
                                                      #include "counter.h"
                                                      static int countValue:
   void cnt_init(int val);
   // initializes counter to val
                                                      void cnt_init(int val)
                                                        countValue = val:
  void cnt count(int step):
  // counts the counter up (step>0)
// or down (step<0) by step
                                                   void cnt_count(int step)
  int cnt_getCounter();
                                                        countValue += step;
  // returns the counter value
                                                   16 }
  void cnt_setCounter(int val);
18 // sets the counter to val
                                                   18 int cnt_getCounter()
                                                   19
20 #endif
                                                   20
                                                        return countValue;
                                                   21 }
                                                      void cnt_setCounter(int val)
```

# Schnittstelle FSM:

```
// counterCtrl.h
// implements the Finite State Machine (FSM) of an up/down-Counter
#ifndef COUNTERCTRL_H__
#define COUNTERCTRL_H__
typedef enum {cnt evUp.
                                // count upwards
                                // count downwards
               cnt evCount.
                                // count (up or down)
               cnt_evStop}
              cnt_Event;
void cnt ctrlInit(int initValue):
// initializes counter FSM
void cnt_ctrlProcess(cnt_Event e);
// changes the state of the FSM based on the event 'e'
// starts the actions
```

26 }

#### **Implementation FSM:**

```
/ counterCtrl.c
   // implements the Finite State Machine (FSM) of an up/down-Counter
   #include "counterCtrl.h'
   typedef enum {idleState,
                                      // counting up at each count event
// counting down at each count event
                   countUpState.
  static State currentState = idleState; // holds the current state of the FSM
15 void cnt_ctrlInit(int initValue)
16 {
     currentState = idleState; // set init-state
     cnt_init(initValue);
```

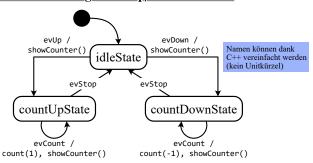
```
void cnt ctrlProcess(cnt Event e)
   switch (currentState)
      case idleState:
         printf("State: idleState\n");
if (cnt_evUp == e)
             // actions (and exit-actions from idleState)
            // actions (and exit-actions from Intestate)
printf("State: idleState, counter = %d\n", cnt_getCounter());
// state transition (and entry-actions from countUpState)
printf("Changing to State: countUpState\n");
currentState = countUpState;
         else if (cnt_evDown == e)
             // actions (and exit-actions from idleState)
            printf("State: idleState, counter = %d\n", cnt_getCounter());
// state transition (and entry-actions from countDownState)
printf("Changing to State: countDownState\n");
            currentState = countDownState;
      case countUpState:
         printf("State: countUpState\n");
          if (cnt_evCount == e)
            cnt_count(1);
            printf("State: countUpState, counter = %d\n", cnt_getCounter());
// state transition
         else if (cnt evStop == e)
            // actions
            // state transition
printf("Changing to State: idleState\n");
            currentState = idleState;
         hreak
      case countUpState:
         break.
      default:
```

#### Anstossen der FSM:

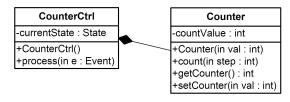
```
// counterTest.c
// Test program for the Finite State Machine (FSM) of an up/down-Counter
#include <stdio.h>
#include "counterCtrl.h"
int main(void)
  cnt_ctrlInit(0);
     printf("\n-
                                                                    --\n");
     printf("
                        Count up\n");
Count down\n");
     printf("
     printf('
                        Count\n");
     printf(" s Stop counting\n");
printf(" q Quit\n");
printf("\nPlease press key: ");
     scanf("%c", &answer);
getchar(); // nach scanf() ist noch ein '\n' im Inputbuffer: auslesen und wegwerfen
     printf("\n");
     switch (answer)
       case 'u':
          cnt_ctrlProcess(cnt_evUp);
          break:
          cnt_ctrlProcess(cnt_evDown);
       break;
case 'c':
          cnt_ctrlProcess(cnt_evCount);
          break;
         cnt_ctrlProcess(cnt_evStop);
       default:
         break:
  } while (answer != 'q');
```

# 7.3 Realisieurng mit Steuerkonstrukt (objektorientiert in C++)

# 7.3.1 State-Event-Diagram – Up/Down-Counter



# 7.3.2 Zusammenhang der Klassen Counter und CounterCtrl



- Klasse counter führt eigentliche Rechenaufgaben durch
  - ist bei allen (objektorientierten) Realiseurngsarten identisch
- Klasse CounterCtrl ist FSM, welche Zugriff auf den Counter steuert
- → Generell sollten Steuerung und Element, das gesteuert wird, getrennt werden!

# 7.3.3 Implementation der Prozeduralen Realisierung in C++

- Ereignisse (events)
  - Schnittstelle nach aussen → ändern Zustand der FSM
  - Im public Teil der Klasse als enum definiert
  - Keine Unitkürzel nötig
- Zustände (states)
  - Im private Teil der Klasse als enum definiert → header-file
- Aktueller Zustand currentState wird in privatem Attribut der Schnittstelle gehalten
- Die FSM wird in zwei Funktionen implementiert
  - Kontruktor (hier: CounterCtrl::CounterCtrl(int initValue=0))
  - Prozess-Funktion (hier: void CounterCtrl::process(CounterCtrl::Event e) )
  - → Zustände prüfen, Zustandsübergänge veranlassen
- · Anstossen einer FSM
  - Initialisierung in main-Funktion
  - Überprüfung, welches Event aufgetreten ist meist in do-while-Schleife

# Beispiel: Up/Down-Counter (prozedural in C++)

# **Schnittstelle Counter:**

// Counter.h

#### **Implementation Counter:**

Counter.cpp

```
// implements an up/down-Counter
                                               // implements an up/down-Counter
#ifndef COUNTER_H
                                               #include "Counter.h"
                                               Counter::Counter(int val): countValue(val)
class Counter
    Counter(int val = 0);
                                           10 void Counter::count(int step)
    void count(int step);
                                                 countValue += step;
    // counts the counter up (step>0)
// or down (step<0) by step
                                           13 }
                                           int Counter::getCounter() const
   int getCounter() const;
                                           16 {
                                           18 }
    void setCounter(int val);
                                               void Counter::setCounter(int val)
     // sets the counter to val
 private:
    int countValue;
                                                 countValue = val;
                                           23 }
```

#### Schnittstelle FSM:

# Implementation FSM:

```
// CounterCtrl.cpp
// implements the Finite State Machine (FSM) of an up/down-Counter
#include <iostream</pre>
#include "CounterCtrl.h"
#include "Counter.h"
using namespace std;
CounterCtrl::CounterCtrl(int initValue) :
   currentState(idleState),
   myCounter(initValue)
void CounterCtrl::process(Event e)
   switch (currentState)
      case idleState:
  cout << "State: idleState" << endl;</pre>
         if (evUp == e)
            // actions (and exit-actions from idleState)
cout << "State: idleState, counter = " << myCounter.getCounter() << endl;
// state transition (and entry-actions from countUpState)
cout << "Changing to State: countUpState" << endl;</pre>
             currentState = countUpState:
          else if (evDown == e)
             // actions (and exit-actions from idleState)
             // detrois (and exit-actions from intestate)
cout << "State: idleState, counter = " << myCounter.getCounter() << endl;
// state transition (and entry-actions from countDownState)
cout << "Changing to State: countDownState" << endl;
currentState = countDownState;</pre>
         break:
       case countUpState:
                        "State: countUpState" << endl;
         if (evCount == e)
             // actions
             myCounter.count(1);
cout << "State: countUpState, counter = " << myCounter.getCounter() << endl;</pre>
             // state transition
          else if (evStop == e)
             // state transition
cout << "Changing to State: idleState" << endl;
currentState = idleState;</pre>
      case countDownState:
          break;
       default
         break:
```

# Anstossen der FSM:

```
// counterTest.cpp
// Test program for the Finite State Machine (FSM) of an up/down-Counter
#include <iostream>
#include "CounterCtrl.h"
using namespace std;
int main(void)
  CounterCtrl myFsm(0); // initValue of counter == 0
    cout << endl <<
    Count up" << endl:
                       Count down" << endl;
Count" << endl;
    cout <<
                  s Stop counting"
q Quit" << endl;
    cout << endl << "Please press kev: ":</pre>
    cin >> answer
cout << endl;</pre>
    switch (answer)
       case 'u':
         myFsm.process(CounterCtrl::evUp);
         break;
         myFsm.process(CounterCtrl::evDown);
         break;
         myFsm.process(CounterCtrl::evCount);
         break;
        myFsm.process(CounterCtrl::evStop);
```

```
break;
default:
    break;

    } while (answer != 'q');

return 0;

break;

return 0;

break;

return 0;

break;

return 0;

land return 0;

break;

return 0;

land ret
```

# 7.4 Realisierung mit Tabelle

# 7.4.1 State-Event-Diagram - Up/Down-Counter

Siehe Abschnitt 7.3.1

#### 7.4.2 FSM in Tabellenform

Das State-Event-Diagramm wird in eine Tabelle 'übersetzt'. Jede Zeile der Tabelle entspricht einer Transition (Pfeil) im State-Event-Diagramm

Current State	Event	Action	Next State
idleState	evUp	showCounter()	countUpState
idleState	evDown	showCounter()	countDownState
countUpState	evCount	<pre>count(1); showCounter()</pre>	countUpState
countUpState	evStop	-	idleState
countDownState	evCount	<pre>count(-1); showCounter()</pre>	countDownState
countDownState	evStop	-	idleState

# 7.4.3 Implementation der Realisierung mittels Tabelle in C++

- Die ganze FSM ist in einer Tabelle gespeichert
- Aktionen sind als Funktion implementiert, in der Tabelle steht der entsprichende Funktionspointer
- Abarbeitung der FSM erfolgt mittels Execution Engine, die in der Tabelle 'nachschaut', was zu tun ist
  - Execution Engine ändert sich nicht, wenn FSM geändert wird!
- Transition wird als klasseninterner struct deklariert
- enthält aktuellen Zustand, Event, Funktionspointer auf Aktionsmethode und nächsten Zustand
- FSM wird als statischer, offener Array deklariert
  - Hier wird ganze FSM gespeichert
  - ein struct bildet konkret eine Zeile der Tabelle ab

#### 7.4.4 Eigenschaften der Realisierung mittels Tabelle

- Die Tabelle kann prozedural oder **objektorientiert** implementiert werden
  - Objektorientierte Variante verwendet einzig die Datenkapselung (keine Vererbung, kein Polymorphismus)
  - Objektorientierte Variante ist klarer / schöner strukturiert
- Aktions-Funktionen können nicht inlined werden, da ein Pointer auf die Funktionen verwendet wird

# 7.4.5 Tabelle vs. prozedural

# Gemeinsamkeiten

# **Unterschiede**

• private-Teil von Klasse CounterCtrl

und Implementation davon

- Testprogramm counterTest.cpp
- Schnittstelle (public-Teil) von Klasse CounterCtrl
- Gesamte Klasse Counter

# Beispiel: Up/Down-Counter (mit Tabelle in C++)

#### Schnittstelle und Implementation von Counter:

Die Schnittstelle counter.h und die Implementation counter.cpp ändern sich nicht! → Code-Beispiele siehe 7.3

#### Anstossen der FSM:

Die Implementation des Testprogramms counterTest.cpp ändern sich nicht!

→ Code-Beispiele siehe 7.3

#### Schnittstelle FSM:

```
// CounterCtrl.h
// implements the Finite State Machine (FSM) of an up/down-Counter as a simple table
#ifndef COUNTERCTRL_H_
#define COUNTERCTRL_H_
#include "Counter.h"
class CounterCtrl
                                     --- NO CHANGES ---
   public:
    enum Event{evUp,
                               // count upwards
                               // count downwards
// count (up or down)
                 evDown
                 evCount,
                               // stop counting
                 evStop);
    CounterCtrl(int initValue = 0); // C-tor
     void process(Event e); // execution engine
        changes the state of the FSM based on the event 'e'
     // starts the actions
  private:
     enum State{idleState,
                                        // counting up at each count event
// counting down at each count event
                 countUpState.
     State currentState;
    Counter myCounter;
                                       // holds the counter for calculation
```

```
CHANGES -
     typedef void (CounterCtrl::*Action)(void); // function ptr for action function
     // action functions (must match with function pointer!)
     void actionIdleUp(void);
     void actionIdleDown(void);
void actionDoNothing(void);
                                       // ensure that there is always a valid fkt-ptr
     void actionUpUp(void);
void actionDownDown(void);
     struct Transition
       State currentState;
                                // current state
       Event ev:
                                 // event triggering the transition
// pointer to action function
       Action pAction;
       State nextState;
                                 // next state
         static open array for transision structs
     static const Transition fsm[];
#endif
```

# Implementation FSM:

```
CounterCtrl.cpp
// implements the Finite State Machine (FSM) of an up/down-Counter as a simple table
#include "CounterCtrl.h'
#include "Counter h
using namespace std;
const CounterCtrl::Transition CounterCtrl::fsm[] =
                                                        // this table defines the fsm
                      triggering event
                                         action function
                                         &CounterCtrl::actionIdleUp,
                      evUp,
                                                                            countUpState},
  {idleState.
                      evDown.
                                         &CounterCtrl::actionIdleDown.
                                                                            countDownState}.
                                                                            countUpState},
   {countUpState,
                      evCount,
                                         &CounterCtrl::actionUpUp,
  {countUpState,
{countDownState,
                    evStop,
evCount,
                                         &CounterCtrl::actionDoNothing.
                                                                            idleState}.
                                         &CounterCtrl::actionDownDown,
  {countDownState,
                     evStop,
                                         &CounterCtrl::actionDoNothing, idleState}
};
CounterCtrl::CounterCtrl(int initValue) : // initializations with initialization list
  currentState(idleState),
  myCounter(initValue)
void CounterCtrl::process(Event e)
                                        // execution engine, this function never changes!
  // determine number of transitions automatically
for (size_t i = 0; i < sizeof(fsm) / sizeof(Transition); ++i)</pre>
        is there an entry in the table?
    if (fsm[i].currentState == currentState && fsm[i].ev == e)
       (this->*fsm[i].pAction)();
       currentState = fsm[i].nextState
// action functions
void CounterCtrl::actionIdleUp(void)
  cout << "State: idleState, counter = " << myCounter.getCounter() << endl;</pre>
void CounterCtrl::actionIdleDown(void)
  cout << "State: idleState, counter = " << myCounter.getCounter() << endl;</pre>
void CounterCtrl::actionDoNothing(void)
```

# 7.5 Erweiterung der Realisierung mittels Tabellen

- Wenn der Zustandsübergang nicht durch einen Event, sondern eine komplexere Prüfung (Event und Guard) ausgelöst wird, dann könnte der Event-Eintrag in der Tabelle durch einen weiteren Funktionspointer auf eine Checkfunktion ersetzt werden.
- Ergänzung für die Behandlung von Entry- und Exit-Actions

# Beispiel: Up/Down-Counter (mit Checker-Tabelle in C++)

- Änderungen in CounterCtrl.h → siehe Beispiel-Code
- Änderungen in CounterCtrl.cpp
  - checker-Funktionen müssen implementiert werden
  - In Tabelle steht statt Event die Adresse der checker-Funktion (analog zu action-Funktionen)

```
typedef bool (CounterCtrl::*Checker)(Event); // function ptr for checker function
typedef void (CounterCtrl::*Action)(void); // no change here!

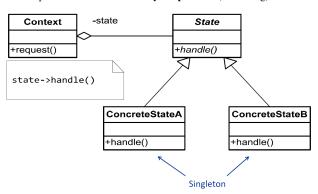
// check functions
bool checkIdleUp(Event e);
bool checkIdleUp(Event e);
// ...

struct Transition
{
    State currentState; // current state
    Checker pChecker; // pointer to checker function
    Action pAction; // pointer to action function
    State nextState; // next state
// ...
```

# 7.6 Realisieurng mit StatePattern

#### 7.6.1 Grundidee von StatePatterns

Das Grundkonzept von StatePatterns ist Polymorphismus (Vererbung)



- Context-Klasse
  - definiert Schnittstelle f

    ür Clients
  - unterhält eine Instanz einer konkreten Unterklasse von state, die den aktuellen Zustand repräsentiert
- State-Klasse
  - definiert die Schnittstelle zur FSM in Form einer abstrakten Klasse
  - ConcreteStateX Unterklassen
  - Jede Unterklasse (Singleton) implementiert genau einen Zustand

#### 7.6.2 Transitions in StatePatterns

StatePattern definiert nicht, wo die Transitions umgesetzt werden sollen. Es gibt daher die zwei folgenden Varianten.

#### → Variante 2 ist klar zu bevorzugen!

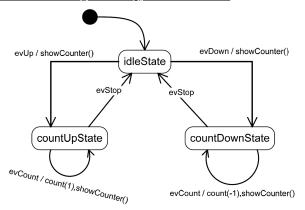
1. Transitionen könnten in der Context-Klasse definiert werden.

Nachteil: dort müsste zentral sehr viel Intelligenz vorhanden sein

Da diese Klasse auch den Zugriff von der Aussenwelt darstellt, sollte sie möglichst schlank sein.

- 2. State-Klassen realisieren ihre Transitionen selbst.
  - → wir oft mittels friend-Deklaration realisiert, was jedoch nicht nötig ist

# 7.6.3 State-Event-Diagram – Up/Down-Counter



# 7.6.4 Implementation der Realisierung mittels StatePattern

- Ereignisse (events)
  - Schnittstelle nach aussen → ändern Zustand der FSM
  - Im public Teil der abstrakten Basisklasse als enum definiert
- Zustände (states)
  - Jeder Zustand als eigene (Sub-)Klasse definert
- Aktueller Zustand pState wird in privatem Attribut (Pointer!) der Schnittstelle gehalten
  - Es braucht daher in der context-Klasse eine forward declaration der State-Klasse
- Die FSM wird in zwei Funktionen implementiert
  - Kontruktor (hier: CounterCtrl::CounterCtrl(int initValue=0))
  - Prozess-Funktion (hier: void CounterCtrl::process(CounterCtrl::Event e))
    - → Zustände prüfen, Zustandsübergänge veranlassen
- Entry- und Exit-Actions
  - Können in Basisklassen-Methode changeState() isoliert vorgenommen werden
  - Zwischen Exit- und Entry-Action müssen allfällige Transition-Actions ausgeführt werden. Diese wird in der Methode changeState() als Funktionspointer übergeben
  - In Basisklasse werden zwei virtuelle Methoden entryAction() und exitAction() deklariert
  - → Default-Implementation sinnvoll!

# Beispiel: Up/Down-Counter mit StatePattern

# Schnittstelle und Implementation von Counter:

Die Schnittstelle counter.h und die Implementation counter.cpp ändern sich nicht! → Code-Beispiele siehe 7.3

#### Schnittstelle zur FSM:

```
CounterCtrl.h
   implements the Finite State Machine (FSM) of an up/down-Counter
#ifndef COUNTERCTRL_H_
#define COUNTERCTRL_H_
#include "Counter.h"
class CounterState; // forward declaration
class CounterCtrl
                     // this is the 'Context' class of the State pattern
 public:
    enum Event{evUp.
                              // count upwards
                            // count downwards
// count (up or down)
                evDown,
                evCount.
                 evStop};
                              // stop counting
    CounterCtrl(int initValue = 0):
    void process(Event e);
    // changes the state of the FSM based on the event 'e'
  private:
    Counter entity;
CounterState* pState; // holds the current state
```

#### Implementation der FSM:

```
CounterCtrl.cpp
   implements the Finite State Machine (FSM) of an up/down-Counter
// CounterCtrl is the Context class in the State pattern
#include "Counter.h" // only needed if there is an entryAction in initState
#include "CounterCtrl.h"
#include "CounterState.h"
CounterCtrl::CounterCtrl(int initValue):
  void CounterCtrl::process(Event e)
    delegates all
  pState = pState->handle(entity, e);
```

#### Schnittstelle abstrakte State-Basisklasse:

```
// CounterState.h
// implements an up/down-Counter
  #ifndef COUNTERSTATE_H__
  #define COUNTERSTATE H
  #include "CounterCtrl.h"
                            // Events are defined here
  class CounterState // abstract base class
    public:
       // should be called first, returns new state (if actions are used)
       static CounterState* init(Counter& entity);
       virtual CounterState* handle(Counter& entity, CounterCtrl::Event e) = 0;
    protected:
                  // only inherited classes may use these member functions
      virtual void entrvAction(Counter& entity) {}:
      virtual void exitAction(Counter& entity)
      typedef void (CounterState::*Action)(Counter& entity); // ptr to action function
       // if actions are used: transition actions
       void emptyAction(Counter& entity) {};
      void showCounter(Counter& entity):
       void countUp(Counter& entity);
      void countDown(Counter& entity);
       // always (see extra comment)
      CounterState* changeState(Counter& entity,
Action ptransAction, // only if actions are used
                                  CounterState* pnewState);
34 };
```

# Implementation abstrakte State-Basisklasse:

```
CounterState.cpp
// implements all states of an up/down-Counter
#include <iostream>
#include "CounterState.h"
using namespace std;
// only if actions are used:
CounterState* CounterState::init(Counter& entity) // it's static
  CounterState* initState = IdleState::getInstance();
  initState->entryAction(entity);
                                        // executes entry action into init state
  return initState;
CounterState* pnewState)
                                     // polymorphic call of exit action // call of transition action
 exitAction(entity);
(this->*ptransAction)(entity);
  pnewState->entryAction(entity);
                                     // polymorphic call of entry action
  return pnewState;
// default implementations of entryActions() and exitAction()
```

# $Schnittstelle\ Concrete State X-Klassen\ (Count Up State):$

```
// CountUpState.h
// interface of the CountUpState of an up/down-Counter
#ifndef COUNTUPSTATE_H_
#define COUNTUPSTATE_H__
#include "CounterCtrl.h"
                                   // Events are defined here
class CountUpState : public CounterState // it's a singleton
  public:
     static CountUpState* getInstance();
CounterState* handle(Counter& entity, CounterCtrl::Event e) override;
                                -- if actions are used -
     void entryAction(Counter& entity) override; // only if default is not enough
void exitAction(Counter& entity) override; // only if default is not enough
     CountUpState() {};
```

#### Implementation ConcreteStateX-Klassen (CountUpState - no actions):

```
// CountUpState.cpp
// implements the CountUpState of an up/down-Counter without actions
   #include <iostream>
#include "CountUpState.h"
#include "CounterCtrl.h" // Events are defined here
   using namespace std;
   CountUpState* CountUpState::getInstance()
     static CountUpState instance; // local definition guarantees execution order
                                      // of initialization
     return &instance;
13 }
  CounterState* CountUpState::handle(Counter& entity, CounterCtrl::Event e)
     cout << "State: countUpState" << endl;</pre>
     if (CounterCtrl::evCount == e)
       // transition actions
       entity.count(1);
       cout << "counter = " << entity.getCounter() << endl;</pre>
          state transition
       return changeState(entity, CountUpState::getInstance());
24
25
     else if (CounterCtrl::evStop == e)
       // transition actions
29
          state transition
       return changeState(entity, IdleState::getInstance());
     return this;
```

# Implementation ConcreteStateX-Klassen (CountUpState – with actions):

```
// implements the CountUpState of an up/down-Counter with actions
   #include <iostream
   #include "CountUpState.h"
#include "CounterCtrl.h" // Events are defined here
   using namespace std;
   CountUpState* CountUpState::getInstance()
    static CountUpState instance;
   CounterState* CountUpState::handle(Counter& entity, CounterCtrl::Event e)
16
     cout << "State: countUpState" << endl;</pre>
     if (CounterCtrl::evCount == e)
       return changeState(entity, &CountUpState::countUp, CountUpState::getInstance());
     else if (CounterCtrl::evStop == e)
       return changeState(entity, &CountUpState::emptyAction, IdleState::getInstance());
    return this;
   void CountUpState::entryAction(Counter& entity)
    cout << "Entering countUpState" << endl;</pre>
35 }
37 void CountUpState::exitAction(Counter& entity)
     cout << "Exiting from countUpState" << endl;</pre>
```

## Anstossen der FSM:

Die Implementation des Testprogramms counterTest.cpp ändern sich nicht!

→ Code-Beispiele siehe 7.3

# 8 Modularisierung

Ziel der Modularisierung ist eine Reduktion der Komplexität.

$$\sum_{i} \mathsf{complexity}(\mathsf{problem})_i < \mathsf{complexity}\Big(\sum_{i} \mathsf{problem}_i\Big)$$

# 8.1 Grundprinzip Modularisierung

- Problem in (einfachere) Unterprobleme aufteilen und diese Unterprobleme jeweils einzeln angehen
- Abstraktion

#### 8.1.1 Motivation für Modularisierung

- Grosse Projekte 'richtige' Softwaresysteme
  - Systematischer Designansatz und strukturierter Aufbau ermöglichen effiziente Arbeit im Team
  - Schnittstellen müssen klar definiert werden
- Informatin Hiding
  - Für die Nutzung eines Moduls (Unit) muss es gnügen, nur die Schnittstellen zu kennen

#### **8.1.2 Phasenunterteilung beim Entwurf**

- Grobentwurf, Architektur (architectural design)
  - (Software-) System im Grossen
  - Schnittstellen zu anderen (Nicht-Software-) Systemen
  - Datenstruktur im Grossen
  - Aufteilung in Subsysteme
  - Schnittstellen zwischen Subsystemen
- Feinentwurf
  - Innenleben und Datenstruktur im Kleinen

# 8.2 Bewertung einer Zerlegung

- Kopplung (coupling)
  - Mass für Komplexität der Schnittstelle
- Kohäsion (cohesion)
  - Aussage, wie stark eine funktionale Einheit wirklich zusammengehört
  - Mass die die Stärke des inneren Zusammenhangs
- → Ziel ist eine schwache Kopplung mit starker Köhäsion!

# 8.3 Kopplung

schwach (gut)

- Keine direkte Kopplung
- Datenkopplung
  - Kommunikation ausschliesslich über Parameter
- Datenbereichskopplung
  - Ein Modul hat Zugriff auf eine Datenstruktur eines anderen Moduls. Es werden allerdings nur einzelne Komponenten wirklich benötigt.
- Steuerflusskopplung (control flow)
  - Ein Modul beeinflusst Steuerfluss eines anderen Moduls
- Globale Kopplung
  - Kommunikation über globale Variablen, jedes Modul hat Zugriff
- Inhaltskopplung (Todsünde!)

stark (schlecht) - Aus einem Modul heraus werden lokale Daten eines anderen Moduls modifiziert, obwohl dieses Modul gar nicht vom anderen Modul aufgerufen wird.

# 8.4 Kohäsion

# funktional

stark (gut)

schwach

(schlecht)

- Die Teile einer Einheit bilden zusammen eine Funktion, bzw. eine Funktionsgruppe

#### sequentiell

- Teilfunktionen einer Einheit werden nacheinander ausgeführt, wobei das Resultat einer Funktion als Eingabe für die nächste verwendet wird

# kommunikativ

- Die Teilfunktionen einer Einheit werden auf den gleichen Daten ausgeführt, Reihenfolge spielt keine Rolle

# prozedural

- Teilfunktionen werden nacheinander ausgeführt, verknüpft über Steuerfluss

# zeitlich

- Die Teile einer Einheit sind alle zu einer bestimmten Zeit auszu-
- Typischer Fall: alle Initialisierungsfunktionen werden zusammengefasst

#### logisch

(nicht zusammengehörende) Teilfunktionen einer Einheit gehören zu einer Einheit

# zufällig

- Die Teilfunktionen einer Einheit haben keinen sinnvollen Zusammenhang

#### 8.4.1 Ziele bezüglich Kohäsion

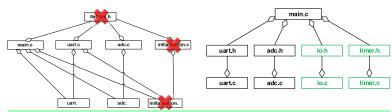
- Kohäsion soll maximiert werden
- ⇒ starke Kohäsion führt automatisch zu schwacher Kopplung!
- Den genauen Wert der Kohäsion zu ermitteln ist kein Ziel
- → Zusammengehörendes zusammennehmen!

# 8.5 Guidelines – gute Modularisierung

- Zusammengehörendes zusammennehmen
- Defines für spezigisches Modul in Header-File des Moduls
- Passende / aussagekräftige Namen für Variablen
- 'Interne' (private) Funktionen in .c-file deklarieren und definieren
- Schnittstellenbeschreibung in Header-Dateien
  - Falls möglich: Doxygen verwenden
- Lokale Funktionen (z.B. in main.c) bei Funktionsdeklarationen kommentieren
- Allenfalls 'globalen' Header für Typdefinitionen
  - besser: Typen aus stdint.h verwenden
- uint8\_t etc. verwenden, wenn gezielt ein 8 Bit register angesprochen wird (und nur dann!)
- Keine initialization.h Dateien → zeitliche Kohäsion!
  - generell keine Dateien wie: global.h, defines.h, util.h, project.h

Hinweis: Für die Zurechtfindung in einem bestehenden Projekt müssen generell immer zuerst die Header-Files studiert werden!

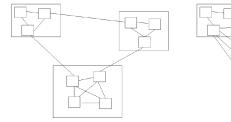
#### Beispiel: Schlechte vs. gute Modularisierung

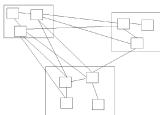


# 8.6 Package-Diagramm

- Ein Package besteht aus mindestens einer, üblich aus mehreren Klassen, die zusammengehören (Stichwort: Kohäsion)
- Im Package-Diagramm kann dargestellt werden, welche Packages mit welchen anderen Packages Verbindungen haben (dürfen)
  - Abhängigkeiten zwischen Packages können sichtbar gemacht werden
- Packagekonzept in C++: Namespaces umgesetzt
- ein Namespace entspricht einem Package

#### Beispiel: Schlechtes vs. gutes Packaging





links: hohe Kohäsion, tiefe Kopplung → gut rechts: tiefe Kohäsion, hohe Kopplung → schlecht

# 9 Patterns (Lösungsmuster)

#### Ein Software Pattern ist eine bekannte Lösung für eine Klasse von Problemen.

- + Rad muss nicht immer neu erfunden werden
- + Getestete / funktionierende Lösungen
- Wichtige Patterns müssen bekannt sein
- Problemstellungen müssen als solche erkannt werden

# 9.1 Arten von Patterns

# • Architekturmuster (Architectural Pattern)

- Legt die grundlegende Organisation einer Anwendung und die Interaktion zwischen den Komponenten fest
- Entwurfsmuster (Design Pattern)
  - Die ursprüngliche Form des Pattern-Ansatzes
- Implementationsmuster (Implementation Pattern)
  - Behandelt grundsätzliche Implementationen immer wiederkehrender Codefragmente

# 9.2 Wichtige Patterns für Embedded Systems

#### 9.2.1 Bereits bekannte Patterns

# • FSM Implementationen

- State Pattern
- Singleton Pattern
- (Steuerkonstrukt mit switch-case)
- (Steuerkonstrukt mit switch-case)
- (Tabellenvariante)

#### • 'Mini-Patterns'

- Setzen / Löschen einzelner Bits
- Behandlung asynchroner Ereignisse
  - \* Interrupts
  - \* Polling

# 9.2.2 Creational Patterns

Creational Patterns behandeln die Erzeugung (und Vernichtung) von Objekten.

# • Factory (Dependency injection)

- Definition einer Schnittstelle zur Erzeugung eines Objekts, statt der direkten Erzeugung auf der Client-Seite
- Singleton
  - stellt sicher, dass eine Klasse nur ein einziges Objekt besitzt

#### • RAII (Resource Acquisition Is Initialization)

Die Belegung und Freigabe einer Ressource wird an die Lebensdauer eines Objektes gebunden. Dadurch wird eine Ressource z.B. 'automatisch' freigegeben.

# 9.2.3 Structural Patterns

Structural Patterns vereinfachen Beziehungen zu anderen Teilen.

# • Adapter (Wrapper, Translator, glue code)

Wandelt (adaptiert) eine Schnittstelle in eine für einen Client passendere Schnittstelle um

#### Facade

 Bietet eine einfache Schnittstelle für die Nutzung einer meist viel grösseren Library

# • Proxy

- 'A proxy, in its most general form, is a class functioning as an interface to something else.'
- Oft ist es eine SW-Repräsentation eines HW-Teils, z.B. die Repräsentation einer Netzwerkverbindung

#### 9.2.4 Behavioral Patterns

Behavioral Patterns identifizieren **gemeinsame Kommunikationspatterns** zwischen Objekten und implementieren diese.

#### Mediator

- definiert ein Objekt, welches das Zusammenspiel einer Menge von Objekten regelt
   ein Embedded System, das aus mehreren Teilen wie Sensoren und Aktoren be-
- steht, wird im Mediator softwaremässig zusammengebaut

#### • Observer (MVC)

- Nicht nur bei Embedded Systems wichtig
- Wird als objektorientierte Variante präsentiert
- MVC-Prinzip kann auch prozedural mit Callbackfunktionen implementiert werden

Beispiel Mediator: Bei einem Drucker mit mehreren Druckaufträgen von mehreren Personen teilt der Mediator die Aufträge jeweils korrekt

# 9.2.5 Concurrency Patterns

Concurrency Patterns kümmern sich um die Ausführung in multi-threaded Umgebungen.

#### Active Object

entkoppelt den Methodenaufruf von der Methodenausführung
 Methode soll sich nicht kümmern, in welchem Kontext sie aufgerufen wird

#### Lock

Synchronisationsprimitive, welche den unteilbaren Zugriff read-modify-write implementiert

#### Monitor

- Monitor versteckt Synchronisationsanforderungen vor Client

# 10 Event-based Systems

# 10.1 Ereignisse (Events)

Reaktive Systeme reagieren auf (oft externe) Ereignisse (z.B. Digitale Inputs, Timer, Buttonclicks, etc.). Solche **Ereignisse sind per Definition asynchron und treten somit zu einem beliebigen Zeitpunkt auf.** Die Ereignisse können jedoch **synchron oder asynchron** umgesetzt werden.

# 10.2 Synchrone Umsetzung von Ereignissen

Ein '**normales' Programm** ist immer **synchron**. (Programm gibt vor, was wann ausgeführt wird.)

# **10.2.1 Polling**

- Programm fragt periodisch oder dauernd ab, ob irgendein Ereignis eingetreten ist
- Maximale Reaktionszeit wird durch Abfrageperiode und Anzahl Abfragen definiert (Looptime bei SPS)
- + Sehr einfach zu implementieren
- Leerabfragen (Abfragen, bei welchen nichts eingetreten ist) können durch periodisches Abfragen (mittels Timer) reduziert, aber nicht vermieden werden

# 10.3 Asynchrone Umsetzung von Ereignissen

Ziel der asynchronen Verarbeitung von Events ist es, dass die Prozessorzeit **genau dann** und nur dann beansprucht wird, wenn ein Ereignis eingetreten ist. → Interrupts

#### 10.4 Interrupt-Verarbeitung

- 1. I/O-Element generiert einen Interrupt Request
- 2. Die CPU unterbricht das laufende Programm
- 3. Die Interrupts werden disabled (ausgeschaltet)
- 4. Das I/O-Element wird informiert, dieses deaktiviert den Interrupt Request
- 5. Die Interrupt Service Routine (ISR) wird ausgeführt
- 6. Die Interrupts werden wieder enabled (eingeschaltet)
- 7. Die CPU führt das Programm an der unterbrochenen Stelle weiter

# Sprungadresse nach Interrupt-Auslösung (ISR):

- Non-vectored Interrupt (zentral)
  - Alle Interrupts verzweigen zu einer gemeinsamen Adresse. Dort wird die Ursache bestimmt und zu einer spezifischen Behandlungsroutine verzweigt.
  - + Nur eine zentrale Routine für die Behandlung notwendig
  - Information über die Ursache ist beim Eintreten bereits bekannt. Dann verzweigt man in die zentrale Routine, d.h. diese Information ist dann verloren. In der Routine muss diese Information wieder ermittelt werden.

- Vectored Interrupt (spezifisch)
  - In einer Tabelle (Interruptvektortabelle, IVT) wird gespeichert, wohin bei welchem Interruptvektor verzweigt werden muss.
    - → zu bevorzugende Methode!

# 10.5 Interruptvektortabelle (IVT)

Für jeden Vektor muss eingetragen werden, welches die Anfangsadresse der Interrupt Service Routine (ISR) ist, d.h. die IVT ist nichts anderes als eine Tabelle (Array) von Funktionspointern.

→ Dieses Konzept kommt bei allen asynchronen Mechanismen zur Anwendung

# 10.6 Model View Controller (MVC) aka Observer Pattern

Ausgangslage: Daten (model) und verschiedene Darstellungsformen (views) der Daten (z.B. Balkendiagramm, Kuchendiagramm, Tabelle, etc.)

→ Die views (clients) sollen unbedingt vom model (server) getrennt werden!

Wie kann nun erreicht werden, dass bei jeder Änderung der Daten (model) alle Darstellungen aktualisiert werden? → Callback-Funktionen!

#### 10.7 Callback-Funktionen

- + Views werden asynchron genau informiert, wenn sich etwas im model geändert hat
- + An und für sich sind alle registrierten Funktionen nichts anderes als Eventhandler eines bestimmten Events → Darstellung (Definition der registrierten Funktionen) sauber von den Daten (model) entkoppelt

# 10.8 Umsetzung der Callback-Funktionen in C (clientseitig)

#### Event registieren (attach):

- · Jeder client meldet beim server an, welche Ereignisse ihn interessieren
  - Anmeldung erfolgt über eine Funktion, welche der server anbietet

```
int foo_registerCb(foo_Event e, foo_cbFunction f);
// sometimes called attach()
```

• Der server trägt diesen Funktionspointer f in eine Tabelle ein und ruft beim Eintreten des Ereignisses alle registrierten Funktionen der Reihe nach je über den eingetragenen Funktionspointer auf

#### Event austragen (detach):

- Ein client kann sein Interesse an einem Ereignis beim server auch wieder austragen
  - Abmeldung erfolgt über eine Funktion, welche ebenfalls der server anbietet
  - Der server löscht dann den entsprechenden Eintrag (Funktionspointer f) wieder aus der Tabelle

```
int foo_unregisterCb(foo_Event e, int id);
// unregisters functionId 'id' on event 'e' -> 'id' is returned
3 // sometimes called detach()
```

# 10.9 Umsetzung der Callback-Funktionen in C (serverseitig)

- Funktionspointer foo\_cbFunction zu Callback-Funktionen definieren
  - typedef void (\*foo\_cbFunction)(int); 2 // Schnittstelle: void f(int)
- Tabelle von Funktionspointern für jeden Event definieren und mit Nullpointern initia-

```
foo_cbFunction evClient[evNum] = {0};
2 // Note: NULL instead of 0 if stdio.h is included
```

• Aufruf der registrierten Clientfunktionen beim Eintreten des Events

```
void notify(foo_cbFunction client[], int evNum, int arg)
    for(size_t i = 0; i < evNum; ++i)</pre>
        if(evClient[i] != 0) // entry found
            evClient[i](arg); // call client through function ptf
```

#### Mitteilung eines Events:

Sobald (asynchron) ein Event eingetreten ist, kann dieser dem server mit der Funktion void foo\_signalEvent(foo\_Event e); mitgeteilt werden.

#### Beispiel: Callback-Funktionen in C

#### Test-Applikation - Client:

```
// testApp.c
// this is the client
#include <stdio.h>
#include "fooServer.h"
#include "fooSigGen.h"
                  to be registered (prototypes)
static void f1(int a);
int main(void)
   enum {maxId = 8};
  int fId[maxId] = {0};
// register functions
   fId[0] = foo registerCb(foo ev1, f1):
   fId[1] = foo_registerCb(foo_ev1, f2);
   fId[2] = foo_registerCb(foo_ev1, f3);
fId[3] = foo_registerCb(foo_ev2, f4);
   fId[4] = foo\_registerCb(foo\_ev2, f2); // same function registered on two events fId[5] = foo\_registerCb(foo\_ev3, f5);
```

```
for (size t i = 0: i < maxId: ++i)</pre>
    if (foo_failed == fId[i])
      printf("fId[%zu] failed to register\n", i);
  foo_generateSignals();
      nregister some functions
  if (foo_unregisterCb(foo_ev1, fId[0]) == fId[0])
   printf("f1 successfully unregistered from foo_ev1\n");
    printf("failed to unregister f1 from foo_ev1\n");
 if (foo_unregisterCb(foo_ev1, 27) == 27) // should fail: unknown id
   printf("xy successfully unregistered from qr\n");
   printf("failed to unregister (unknown id)\n");
 // register functions on events
printf("try to register f4 on foo_ev2 at fId[6]\n");
  fId[6] = foo_registerCb(foo_ev2, f4); // should fail: too many registered functions
  for (size_t i = 0; i < maxId; ++i)</pre>
    if (foo_failed == fId[i])
      printf("fId[%zu] failed to register\n", i);
  foo_generateSignals();
  local functions
void f1(int a)
  printf("f1() called. Event# = %d.\n", a);
```

#### Server – Header-File:

```
// fooServer.h -> Callback server
#ifndef FOO_SERVER_H_
#define FOO SERVER H
// typeless enum with integer for a failed result
 enum {foo_failed = -1};
//function pointer to callback functions
typedef void (*foo_cbFunction)(int);
   enum with possible events
typedef enum {foo_ev1 = 1,
                                         // foo example event 1
// foo example event 2
                 foo_ev2,
                 foo_ev3
                                         // foo example event 3
                 }foo_Event;
// registers function 'f' on event 'e'
// returns id: success or foo_failed: no success
int foo_registerCb(foo_Event e, foo_cbFunction f);
// unregisters functionId 'id' on event 'e'
    returns id: success or foo failed: no success
int foo_unregisterCb(foo_Event e, int id);
void foo_signalEvent(foo_Event e);
```

#### **Server – Implementation:**

```
// fooServer.c --> Callback server
#include "fooServer.h'
#include <stddef.h>
ev3Num = 2}; // dito ev3
// definition of function tables
static foo_cbFunction evlClient[ev1Num] = {0}; // clients for event evl
static foo_cbFunction ev2Client[ev2Num] = {0}; // clients for event ev2
static foo_cbFunction ev3Client[ev3Num] = {0}; // clients for event ev3
static int insertCb(foo_cbFunction f, foo_cbFunction client[], int evNum);
// inserts callback function 'f' in list 'client[]
static int deleteCb(int id, foo_cbFunction client[], int evNum);
// deletes callback functionId 'id' in list 'client[]'
static void notify(foo_cbFunction client[], int evNum, int arg);
   interface functions' definitions
int foo_registerCb(foo_Event e, foo_cbFunction f)
  switch (e)
    case foo_ev1:
      return insertCb(f, ev1Client, ev1Num);
      return insertCb(f. ev2Client. ev2Num):
    case foo_ev3:
      return insertCb(f, ev3Client, ev3Num);
  return foo_failed; // no success if I get here
```

```
42 int foo unregisterCb(foo Event e. int id)
     switch (e)
44
       case foo_ev1:
46
         return deleteCb(id, ev1Client, ev1Num);
       case foo_ev2:
         return deleteCb(id, ev2Client, ev2Num);
       case foo_ev3:
         return deleteCb(id, ev3Client, ev3Num);
         break.
     return foo_failed; // no success if I get here
   void foo_signalEvent(foo_Event e)
59 {
     switch (e)
       case foo_ev1:
            in this example, only the event # is passed as argument
63
         notify(ev1Client, ev1Num, e);
         break:
        case foo_ev2:
         notify(ev2Client, ev2Num, e);
       case foo ev3:
         notify(ev3Client, ev3Num, e);
         break;
       default
         break;
74
75 }
   int insertCb(foo_cbFunction f, foo_cbFunction client[], int evNum)
     for (size_t i = 0; i < evNum; ++i)
       if (0 == client[i]) // free entry found
         client[i] = f;
         return i; // success
     return foo_failed; // number of registered functions exceeded
91
   int deleteCb(int id, foo_cbFunction client[], int evNum)
     if (id < evNum && id >= 0)
       client[id] = 0;
       return id; // success
     else
       return foo_failed; // illegal id
100
102 }
   void notify(foo_cbFunction client[], int evNum, int arg)
104
     for (size_t i = 0; i < evNum; ++i)</pre>
       if (client[i] != 0) // entry found
         client[i](arg); // call the registered client through function pointer
112
```

# Signal Generator - Header-File:

```
// fooSigGen.h -> signal generator
// fooSigGen.h -> signal generator
// generates (emulates) external signals

#ifndef FOO_SIGGEN_H__
#define FOO_SIGGEN_H__

void foo_generateSignals(void);

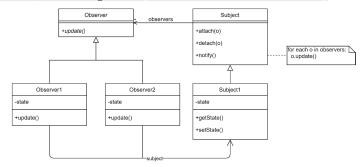
#endif
```

# **Signal Generator – Implementation:**

```
switch (answer)
// Signal generator implementation
#include "fooServer.h"
                                           26
                                                    foo_signalEvent(foo_ev1);
                                                  case 2:
// interface functions' definitions
                                                    foo_signalEvent(foo_ev2);
void foo_generateSignals(void)
                                                    break;
 int answer;
                                                    foo_signalEvent(foo_ev3);
                                                    break;
                                                  default:
                                                    break:
   printf("
   } while (answer != 0);
   scanf("%d", &answer);
   printf("\n--
```

# 10.10 Observer Pattern

# 10.10.1 Klassendiagramm (abstrakte Observer Basisklasse)



#### **10.10.2** Implementation in C++

- Observer-Klasse (abstrakte Basisklasse)
  - Die Klasse muss nicht geändert werden
- Observer-Subklassen (View)
  - Enthalten jeweils eine private Referenz auf ein konkretes Subject
- state entspricht z.B. einem counter-Wert, welcher jeweils updated wird
- Subjekt Klasse (server, model)
  - liefert Administration für alle Subjects
  - Die Klasse muss nicht geändert werden
  - Enthält privates Array mit Pointern auf Observer const Observer\* observers[size]
  - attach(o) und detach(o) benutzen const Referenzen auf Observer als Parameter
- Subjekt1 Subklasse
  - Konkretes Subjekt (server, model)

# Beispiel: Observer Pattern in C++

# Test-Applikation:

```
1 // testApp.cpp
2 // client using observer pattern
3
4 #include <iostream>
5 #include "Subject1.h"
6 #include "Observer1.h"
```

using std::cout;

using std::endl;

Subject1 myS;

Observer1 myO(myS);

myS.setState(23);

myS.setState(87);

int main(void)

```
Observer - Abstrakte Basisklasse:

// Observer.h

#ifndef OBSERVER H...

#define OBSERVER H...

class Observer

{
public:
// method to update something
// (pure virtual)

virtual void update() const = 0;

// Dtor
virtual ~Observer() {}

};

#endif
```

#### Observer1 - Konkreter Observer (View) - Header-file:

```
// Observer1.h -> implements an observer

#indef OBSERVER1_H__

#define OBSERVER1_H__

#include "Observer.h"

class Subject1; // forward declaration to subject

class Observer1 : public Observer

public:
Observer1(Subject1&s); // Ctor with reference to subject

void update() const override; // method to update something

virtual ~Observer1(); // Dtor

private:
Subject1& sub;

};
#mind for the final observer

Subject1& sub;

#mind for the final observer

#mind for the final observer
```

# Observer 1 - Konkreter Observer (View) - Implementation:

```
1 // Observer1.cpp -> implements an observer
2
3 #include "Observer1.h"
4 #include ciostream>
5 #include "Subject1.h"
6 using namespace std;
7
8 Observer1::Observer1(Subject1& s) : sub(s)
9 {
10     sub.attach(*this);
11 }
12
13 void Observer1::update() const
14 {
15     cout << "Observer1 view: " << sub.getState() << endl;
16 }
17
18 Observer1::~Observer1()
19 {
20     sub.detach(*this);
21 }</pre>
```

# Subject - Basisklasse (Server, Model) - Header-file:

```
// Subject.h -> Server, Model, Subject
   #ifndef SUBJECT_H__
   #define SUBJECT_H__
  class Observer; // forward declaration
   class Subject
    public:
      enum \{ok = 0,
                           // return value for good
            failed = -1 // return value for error/failure
            }:
      int attach(const Observer& ob);
                                        // attaches observer 'ob'
      // return: ok: success or failed: no success
      int detach(const Observer& ob);
       // return: ok: success or failed: no success
       void notify() const; // notifies all attached observers (read-only)
    private:
                                                     // may use template parameter
      const Observer* observers[size] = {nullptr}; // may use vector<> instead
27 #endif
```

#### **Subject – Basisklasse (Server, Model) – Implementation:**

```
1 // Subject.cpp -> Server, Model, Subject
  #include "Subject.h"
#include "Observer.h
  using namespace std;
   int Subject::attach(const Observer& ob)
     for (size t i = 0: i < size: ++i)
       if (nullptr == observers[i]) // free entry found
         observers[i] = &ob:
         return ok; // success
    return failed: // number of observers exceeded
18
  int Subject::detach(const Observer& ob)
     for (size_t i = 0; i < size; ++i)</pre>
24
       if (&ob == observers[i])
         observers[i] = nullptr;
28
         return ok; // success
       }
    return failed; // illegal observer
32
   void Subject::notify() const
     for (size_t i = 0; i < size; ++i)</pre>
       if (observers[i] != nullptr) // entry found
         observers[i]->update();
41 }
```

#### Subject1 - Header-file:

```
// Subject1.h
2 // observed entity, Model, Subject
3 #ifndef SUBJECT1_H__
5 #define SUBJECT1_H__
6 #include "Subject.h"
6 class Subject1 : public Subject
6 public:
7 // sets the state of the subject
7 void setState(unsigned int newState);
8 // returns ok: success
8 // or failed: no success
9 unsigned int getState() const;
9 private:
9 unsigned int state = 0;
9 };
#endif
```

#### Subject1 – Implementation:

```
# // Subject1.cpp
// The observed entity, Model, Subject

# include "Subject1.h"
# include <iostream>
using namespace std;

void Subject1::setState(unsigned int newState)

f state = newState;
notify(): // inform observers

musigned int Subject1::getState() const

return state;

return state;

return state;

// Provided P
```

# 11 Scheduling

#### 11.1 Multitasking

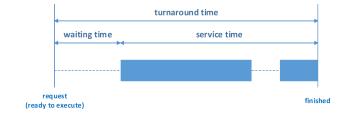
Mehrere (gleiche oder unterschiedliche) Tasks müssen erledigt werden. Dazu werden Ressourcen benötigt (z.B. **CPU**, Speicher, ...). Wenn mehrere Tasks **dieselben Ressourcen** benötigen, nimmt der **Scheduler** die Zuteilung der Ressourcen an die einzelnen Tasks vor.

Bei der Zuteilung der Ressourcen wird darauf geachtet, dass alle **kritischen deadlines eingehalten** werden.

→ Der Scheduler priorisiert also die kritischen Tasks.

Unter Umständen werden somit Deadlines von weniger kritischen Tasks verletzt.

# 11.1.1 Zeitdefinitionen (Task)



- turnaround time: (response time, Antwortzeit)
  - Startet, wenn der Task bereit zur Ausführung ist und endet, wenn der Task fertig abgearbeitet ist
  - Zeit zwischen dem Vorhandensein von Eingangswerten an das System (Stimulus) bis zum Erscheinen der gewünschten Ausgangswerte.
- waiting time: (Wartezeit)
  - Zeit zwischen Anliegen der Eingangswert und Beginn der Abarbeitung des Tasks
- service time: (Bearbeitungszeit)
  - Zeit für Abarbeitung des Tasks → Unterbrechungen bzw. (preemptions) möglich

#### 11.1.2 Leistungsmerkmale

- Durchsatz (throughput)
  - Anzahl erledigte Tasks pro Zeiteinheit
- Mittlere Wartezeit (average waiting time)
- Auslastung (utilization)
  - Prozentuale Auslastung einer Ressource
- Weitere

# 11.2 Scheduability

Eine Menge von Tasks ist dann scheduable, wenn alle Tasks zu allen Zeiten ihre deadlines einhalten können. → Das ist immer das Ziel!

# 11.2.1 Deadline - Definition

- Spätestmöglicher Abschlusszeitpunkt (eines Tasks)
  - Bei periodischen Tasks ist dies meist gleichzeitig mit Beginn der nächsten Periode

# 11.3 Scheduling-Strategien

Folgende Algorithmen können für die Zuteilung der Ressourcen (Scheduling) verwendet werden:

- FCFS (First Come First Served)
  - Einfachste Variante
- Round Robin
  - Rund herum in fixer Reihenfolge
- Random

- SJF (Shortest Job First)
  - + Mittlere Wartezeit minimal
  - längere Tasks können 'verhungern'
- Priority Scheduling
  - unterbrechbar (preemptive) oder nicht unterbrechbar (non-preemptive)
  - tief priorisierte Taks können 'verhungern'

Hinweis: 'verhungern' heisst, dass ein Task gar keine Ressourcen erhält

#### 11.4 Cooperative Multitasking

Kooperative Task-Zuteilung ist bei **fairen** Tasks möglich.

- Aktiver Task entscheidet selbst, wann er CPU wieder für andere Tasks freigibt
  - Unfaire und abgestürzte Tasks blockiert andere Tasks
- Nächster Task kann mit beliebigem Algorithmus ermittelt werden
  - ⇒ siehe Abschnitt 11.3
- Sehr einfach zu implementieren

# 11.5 Preemptive Multitasking / Scheduling

Preemptive Multitasking wird meistens in RTOS verwendet.

**Der Task mit höchster Priorität wird immer ausgeführt.** Unter Umständen muss dabei ein Task mit niedrigerer Priorität **unterbrochen** werden.

Es gibt zwei Arten von Preemptive Multitasking Algorithmen:

- dynamic-priority Algorithmen
  - Prioritäten werden zur Laufzeit laufen angepasst (z.B. aufgrund von vorhandenen deadlines)
- static-priority Algorithmen
  - Prioritäten werden zur Entwicklungszeit festgelegt und nicht geändert.
  - Einfacher als dynamic-priority Algorithmen!

# 11.6 Rate Monotonic Scheduling (RMS)

RMS beschreibt Regel, bei deren Einhaltung eine Konfiguration immer scheduable ist.

#### 11.7 Rate Monotonic Scheduling Theorem

# 11.7.1 Zwingende Voraussetungen

- Perioische Tasks
- static priority preemptive scheduling ⇒ siehe Abschnitt 11.5

# 11.7.2 Regeln für optimales Scheduling

Für jeden Task  $T_i$  wird die Periode  $p_i$  und die (worst case) execution time  $e_i$  ermittelt, bzw.

Die Prioritäten müssen den Tasks zwingend folgendermassen zugewiesen werden:

Tasks mit kürzerer Periode (d.h. mit hoher Rate) erhalten höhere Priorität (rate-monotonic)

# 11.7.3 Berechnung der Auslastung einer Ressource

Jeder Task T<sub>i</sub> trägt mit der Teilauslastung  $u_i = \frac{e_i}{p_i}$  zur Gesamtauslastung *U* bei.

$$U = \sum_{i} \frac{e_i}{p_i}$$

# 11.7.4 Auslastung einer Ressource

Utilization (%)	Zone Type	Typical Application
0-25	significant excess processing power – CPU may be more powerful than necessary	various
26-50	very safe	various
51-68	safe	various
69	theoretical limit	embedded systems
70-82	questionable	embedded systems
83-99	dangerous	embedded systems
100+	overload	stressed systems

# 11.8 Vorgehen - Rate Monotonic Scheduling

- 1. Tasks priorisieren (Task mit kleinster Periode hat höchste Priorität!)
- 2. Task mit höchster Priorität aufzeichnen
- 3. Task mit zweithöchster Priorität 'regulär' zeichnen mit folgenden Sonderregelungen
  - Bei Bedarf warten (W), bis höher priorisierter Task abgeschlossen ist
  - Höher priorisierte Tasks (bereits gezeichnet) unterbrechen (P) aktuellen Task
- 4. Punkt 3 wiederholen, bis alle Tasks aufgezeichnet sind und sich das Muster wiederholt

# **Beispiel: Rate Monotonic Scheduling**

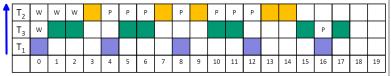
Gemäss gegebener Tabelle sind die Tasks folgendermassen priorisiert:

$$T_1 > T_3 > T_2$$

zeichnet!

In dieser Reihenfolge werden die Tasks aufge-

Task	ei	p <sub>i</sub>	$u_i = e_i / p_i$
T <sub>1</sub>	1	4	0.25
T <sub>2</sub>	5	20	0.25
T <sub>3</sub>	2	5	0.40



# 11.9 RMA Bound (RMA = Rate Monotonic Approach)

Jede Konfiguration mit n periodischen Tasks ist **immer** RM scheduable, wenn die Gesamtauslastung U unterhalb oder gleich der RMA Bound U(n) liegt

RMA-Bound		U(r)	$n) \leq n \cdot ($			
n	2	3	4	5	10	∞
U(n) in %	82.4	78.0	75.7	74.4	71.7	$ln(2) \approx 69.3$

→ Liegt die Gesamtauslastung unter 69.3 %, ist die Konfiguration immer RM schedulable

# 11.10 Anleitung für Zuweisung der Prioritäten bei RMS

- Prioritäten immer gemäss RMS zuweisen. (manuelle Zuweisung gibt keine bessere Lösung)
- Falls Auslastung nicht grösser als RMA Grenze, so ist Konfiguration RM schedulable
- Falls Auslastung grösser ist, muss manuell analysiert werden, ob Konfiguration sche-
- 100 % Auslastung könnte erreicht werden, wenn alle Perioden harmonisch sind, d.h. jede längere Periode ist ein exaktes Vielfaches aller Perioden kürzerer Dauer, z.B. (10, 20, 40, 80)
- Harmonische Perioden verringern die Unterbrechung (preemptions) von niedriger priorisierten Tasks
  - → (10, 20, 40) ist gegenüber (10, 20, 50) zu bevorzugen, falls möglich

#### 12 Concurrency (Gleichzeitigkeit)

Programme von praktischem Nutzen führen meist mehrere Arbeiten 'gleichzeitig' durch. Beispielsweise soll bei einem Embedded System ein Roboterarm bewegt werden, während 'gleichzeitig' mit einem übergeordneten System kommuniziert wird.

# 12.1 Parallel Computing vs. Concurrent Computing

- Parallel Computing
  - Ausführung verschiedener Tasks tatsächlich gleichzeitig
  - Nicht möglich auf single-core System
- Concurrent Computing
  - Ausführung verschiedener Tasks wirkt nur gleichzeitig
  - Verschiedene Tasks erhalten verschiedene 'time slices' → Ein Task pro time slice
  - Auf single- und multi-core Systemen möglich

# 12.2 Warum man Concurrency nicht verwenden sollte

- · Concurrency (mit Prozessen, Tasks, Threads) kostet immer

  - Braucht context switch (Umschalten von einen zum anderen Prozess, Task, Thread) → Alter context (Registerwerte, Steck, etc.) muss gespeichert, neuer geladen wer-
  - Zugriff auf gemeinsame Ressourcen muss synchronisiert werden
    - → fehleranfällig (wird vergessen / falsch gemacht)
- Komplexität steigt
  - Sequenzielle Programme sind einfacher zu verstehen als parallele Programme
- → Concurrency nur dann einsetzen, wenn wirklich ein Nutzen vorhanden ist!

#### 12.3 Synchronisation

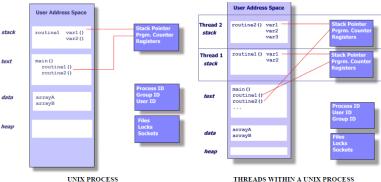
Wenn parallele Einheiten gemeinsame Ressourcen benützen, muss der Zugriff auf die Ressourcen geregelt (synchronisiert) werden. Wenn dies nicht gemacht wird kann es sein, dass zwei Tasks dieselbe Ressource 'falsch' verwenden. → 'Deadlock'

Achtung: 'Ein Bisschen warten' ist keine Synchronisation!

# 13 POSIX Threads Programming

Für UNIX Systeme steht ein stardardisiertes threads programming interface in C zur Verfügung (POSIX threads / pthreads).

# 13.1 UNIX Process vs. UNIX Thread



THREADS WITHIN A UNIX PROCESS

# 13.1.1 UNIX Process

- heavyweight process (generiert von Betriebssystem)
- Prozess erfordert erheblichen overhead, da Informationen über Programmressourcen und den Ausführungsstatus des Programms, beispielsweise:
  - Prozess-ID, Prozessgruppen-ID, Benutzer-ID und Gruppen-ID
  - Environment, Programmanweisungen
  - Register, Stack, Heap
  - Datei-Deskriptoren, Signal-Aktionen
  - Gemeinsame Bibliotheken
  - Werkzeuge für die prozessübergreifende Kommunikation

# 13.1.2 UNIX Thread

- lightweight 'process' (weniger overhead)
- · Unabhängiger 'stream of instructions', welcher simultan mit anderen 'streams of instructions' ablaufen kann
- Prozedur, welche unabhängig von ihrem (aufrufenden) main-Programm abläuft
- Threads existieren in einem Prozess und nutzen dessen Ressourcen
  - Sobald ein Prozess ended, enden auch die darin existierenden Threads!
- Ein Thread benutzt den gleichen Adressraum wie andere Threads im gleichen
  - Daten können einfach mit anderen Threads im gleichen Prozess geteilt werden
- Threads werden vom Betriebssystem 'gescheduled'
- Ein Thread dupliziert nur die essenziellen Ressourcen die er braucht, um unabhängig 'schedulable' zu sein:
  - Stack pointer, Register
  - Scheduling properties (policy / priority)
  - Set of pendding and blocked signals
  - Thread-spezifische Daten
- → Gleichzeitigkeit wird in der Programmierung mit Threads umgesetzt!

# 13.2 pthreads API

# 13.2.1 Includes / Compile & Link

- #include <pthread.h> wird benötigt
- Methoden der pthreads API starten mit pthread\_
- Source files, welche pthreads verwenden, sollen mit -pthread kompiliert werden
- Für das file-linking muss der command -lpthread verwenet werden

# Beispiel: Compiling / Linking file printer.c

Compiling: clang -c -Wall -pthread printer.c Linking: clang -o printer printer.o -Wall -lpthread

# 13.2.2 Thread starten / beenden

- Jede Funktion mit der folgenden interface kann eine Thread-Methode werden
  - Als Parameter / Return-Wert sind alle Pointer-Datentypen möglich void\* threadRoutine(void\* arg);

• Ein Thread wird mit der folgenden Funktion gestartet:

```
int pthread_create(pthread_t* thread,
const pthread_attr_t* attr,

// ptr to pthread_t instance
// ptr to pthread_attr_t
// structure, often 0
// (default attributes)

void* (*startRoutine) (void*),
// function ptr to thread routine
// single argument that may be
// returns 0 if thread is started successfully
// returns 0 if thread is started successfully
```

- Ein Thread kann mit einer der folgenden drei Arten beendet werden
  - Thread ruft Funktion pthread\_exit() auf
  - Thread springt aus Thread Routine startRoutine zurück
  - Thread wird mit Funktion pthread\_cancel() abgebrochen

#### 13.2.3 Warten, bis ein Thread beendet ist

- Nach dem Starten des Threads bzw. am Ende des main-Programms kann eine Endlos-Schleife eingefügt werden
  - Dies sollte nie gemacht werden, da der Prozess so die gesamten CPU-Ressourcen braucht
- Entsprechende Funktion aus pthreads API verwenden

```
int pthread_join(pthread_t thread, // pthread_t instance
void** status) // ptr to status argum. passed at end of thread
// returns 0 if thread terminated successfully
```

# 13.3 Beispiel: pthreads API

```
// main thread shall wait until
// dasher is finished
   #include <pthread.h> // for threads API
   #include
            <stdio.h>
   #include <unistd.h>
                          // for usleep()
                                                        ret = pthread_join(dasher, 0);
                                                        if (ret)
   void* printDashes(void* arg);
                                                          printf("ERROR CODE: %d\n", ret);
   int main(void)
                                                   31
     int ret:
                                                        printf("end\n");
     pthread_t dasher; // pthread_t instance
     printf("start");
                                                      void* printDashes(void* arg)
     // starts thread -> immediately returns
     // (thread maybe not fully started yet)
                                                        for (size_t i = 0; i<20; ++i)</pre>
     ret = pthread_create(&dasher, 0,
                                                   40
                           printDashes, 0);
                                                          usleep(40000);
     if (ret)
                                                          fflush(stdout); // write character
                                                                             // wise and
21
22
       printf("ERROR CODE: %d\n", ret);
                                                   44
                                                                            // don't buffer
       return -1:
                                                        return 0;
```

# 13.4 Thread-safeness

Thread-safeness bezieht sich auf die Fähigkeit einer Anwendung, mehrere Threads gleichzeitig auszuführen, **ohne 'clobbering' und 'race conditions'** zu verursachen. Damit Thread-safeness gewährleistet werden kann, ist **Synchronisation** erforderlich.

**clubbering:** Speicher durcheinander bringen, wenn mehrere Threads den gleichen Speicher benötigen und 'falsch' darauf zugreifen

race conditions: Programmablauf und Endergebnis h\u00e4ngen davon ab, in welcher Reihenfolge 'gleichzeitig' ablaufende Threads auf z.B. eine globale Variable im Speicher zufreifen und das Verhalten somit unvorhersehbar wird

#### 13.4.1 Empfehlung: Thread-Safeness

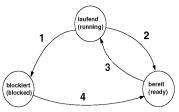
Wenn Thread-safeness nicht explizit garantiert ist (z.B. von einer Library, welche verwendet wird), muss angenommen werden, dass sie **nicht thread-safe** ist!

Um in einem solchen Fall Thread-safeness zu gewährleisten, können die Aufrufe einer 'unsicheren' Funktion **serialisiert** werden.

# 13.5 Quasi-Parallelität / 'Prozess'-Zustände

П

# 13.5.1 Prozess-Zustände



Prozess 1 Prozess 2 Prozess 3

i

- 1. I/O Operation, Warten auf Bedingung
- 2. Scheduler entzieht CPU
- 3. Scheduler weist CPU zu
- 4. I/O beendet, Bedigung erfüllt
- Prozesse / Threads warten die 'meiste Zeit'
   ⇒ blocked (z.B. join blockiert andere Threads)
- Scheduler ordnet CPU denjenigen Prozess / Thread zu, die im Zustand 'ready' sind und 'etwas zu tun haben'
- Die Zuordnung hängt vom verwendeten Scheduling-Algorithmus ab:
  - First come First serve Scheduling: Eine Queue mit allen Prozessen, wobei nächster Prozess jeweils hinten angehängt wird und erster Eintrag der Queue aktuell ausgeführt wird
  - Priority Scheduling: Pro Priorität gibt es eine Queue. Abarbeitung je nach Algorithmus anders

# 13.6 Synchronisation

Synchronisation wird benötigt, um den **Zugriff auf gemeinsame Ressourcen** in Critical Sections (CS) zu 'kontrollieren'.

#### 13.6.1 Definition: Critical Section (CS)

- Codebereich, in dem nebenläufige oder parallele Prozesse auf gemeinsame Ressourcen zugreifen
  - Zu jeder Zeit darf sich höchstenns ein Prozess im kritischen Abschnitt befinden
- Der Exklusive Zugriff durch höchstens einen Prozess wird mittels gegenseitigem Ausschluss (Mutex) sichergestellt ⇒ Siehe Abschnitt 13.7

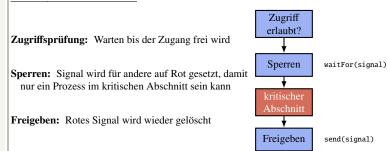
# 13.6.2 Forderungen an die Synchronisation

- 1. Maximal ein Prozess in einem kritischen Abschnitt (CS)
- Über Abarbeitungsgeschwindigkeit, bzw. Anzahl Prozesse dürfen keine Annahmen getroffen werden
- 3. Kein Prozess darf ausserhalb eines kritischen Abschnitts einen anderen blockieren
- 4. Jeder Prozess, der am Eingang eines kritischen Abschnitts wartet, muss irgendwann den Abschnitt betreten dürfen (fairness condition) → Verhinderung von 'starvation'

#### 13.7 Mutex (mutual exclusion)

Die Lösungsstruktur 'Mutex' (gegenseitiger Ausschluss) stellt sicher, dass höchstens ein Prozess auf eine Critical Section (CS) zugreift.

# **13.7.1 Mutex – Ablauf**



# 13.7.2 Verwendung von Signalen und Semaphoren

- Jeder Prozess wartet vor dem Betreten der CS auf ein gemeinsames Signal
  - Wenn das Signal gesetzt ist, ist CS frei
  - Mehrere Prozesse können gleichzeitig warten ⇒ Schedulingalgorithmus bestimmt 'nächsten' Thread
- waitFor(signal) blockiert aufrufenden Prozess, falls Signal nicht gesetzt
- Jeder Prozess, der fertig ist, setzt das Signal mit send(signal)

# Semaphoren:

- 'Semaphor' ist ein spezieller Name für ein Signal für den **Zutritt zu einer CS**
- Es gibt zwei atomare (nicht unterbrachbare) Operationen auf einer Semaphoren s
  - Passieren P(s): Beim Eintritt in CS  $\Rightarrow$  waitFor(s)
  - Verlassen V(s): Beim Austritt aus CS ⇒ send(s)

Bei der Verwendung von Semaphoren treten folgende Probleme auf:

- Ressourcen können besetzt bleiben, wenn V(s) vergessen wird
  - Für jedes P(s) braucht es auch ein V(s)
- Grössere Programme: Es können subtile Probleme entstehen, falls z.B. das V(s) in einer if-Bedingung gemacht wird
- Beim Auftreten von Exceptions kann das Freigeben schwierig werden
- → Lösung für das Freigabe-Problem: RAII (siehe Abschnitt 14.1)

#### 13.7.3 Busy Waiting

- Prozesse warten aktiv in einer Schleife (spin lock)
  - Wartende Prozesse belasten unnötigerweise den Prozessor

Die Lösung für Busy Waiting ist, die wartenden Prozesse in eine **Warteschlange** einzutragen (sleep and wakeup)

# 13.8 Thread Synchronisierung in C mit pthreads API

Code Synchronisation wird mittels Mutex (lock pattern) sichergestellt. Das Konzept von Mutex ist, dass eine Mutex Variable nur einem Thread gleichzeitig gehören kann.

#### 13.8.1 Ablaub einer Mutex-Sequenz in C

- 1. Mutex Variable erstellen / instanzieren
  - 'Schloss', welches Zugang zu CS schützt
- 2. Mehrere Threads versuchen, die Mutex Variable zu blockieren
  - → Nur ein Thread ist erfolgreich → diesem Thread ('owner') gehört die Mutex Variable
- 3. Dieser 'owner thread' führt Aktionen in der Critial Section (CS) aus
  - Häufig Update einer globalen (shared) Variable
- 4. 'owner' entblockt (unlock) die Mutex Variable
- 5. Dem nächsten Thread gehört die Mutex Variable → zurück zu Schritt 2
- 6. Wenn alle Threads abgearbeitet sind, wird die Mutex Variable zerstört
- → Dies ist ein sicherer Weg, um sicherzustellen, dass, wenn mehrere Threads dieselbe Variable aktualisieren, der Endwert derselbe ist, wie wenn nur ein Thread die Aktualisierung durchführen würde.

# **Beispiel: Mutex in C**

#include <pthread.h>

```
#include <stdio.h>
#include <stdlib.h;</pre>
    #include <unistd.h> /* for usleep */
    static volatile int val = 0;
                                         // shared resource
    static pthread_mutex_t valMtx; // create mutex_t variable
    void* threadRoutine(void* arg); // prototype
   int main(void)
12
     pthread_t t1; // create pthread_t variable
pthread_t t2; // create pthread_t variable
      pthread mutex init(&valMtx. 0): // init mutex
      pthread_create(&t1, 0, threadRoutine, 0);
      pthread_create(&t2, 0, threadRoutine, 0);
      pthread_join(t1, 0); // wait for thread to finish
pthread_join(t2, 0); // wait for thread to finish
      pthread_mutex_destroy(&valMtx); // destory mutex
      return 0;
29 // main routine of each counter thread
    void* threadRoutine(void* arg)
31
      unsigned int rState = 17;
      while(1)
        /* non critical section; simulate with usleep() */
usleep(rand_r(&rState) % 200000);
            start of critical section *
        pthread_mutex_lock(&valMtx); // lock mutex
        if (val < 20)
          /* wait random time between 0s up to 0.3s */usleep(rand_r(&rState) % 300000);
          val = val + 1; // change shared resource
printf("val = %2d\n", val);
        else
           /* end of critical section
           pthread_mutex_unlock(&valMtx); // unlock mutex
                                                  // exit while(1)
           break;
             end of critical section *
        pthread_mutex_unlock(&valMtx);
                                                 // unlock mutex
     pthread_exit(0); // optional, good programming style!
```

# 13.9 Monitorprinzip (Monitor Pattern)

Das Monitorprinzpt beschreibt eine Art Abstraktion des Mutex / Lock Patterns. Dabei muss sich der **Aufrufer nicht mehr um die Synchronisation der Threads kümmern**. Das Problem wird einmal im Monitor gelöst.

- Es wird ein Abstrakter Datentyp (ADT) definiert, der genau die Funktionen in der Schnittstelle anbietet, die notwendig sind
- Der Aufrufer ruft diese Funktion auf, muss sich aber nicht um Synchronisation kümmern
  - Synchronisation (z.B. mit Semaphoren) ist Implementation des Monitors lokal gelöst

# 13.10 'Stolperfallen' bei Synchronisation

# 13.10.1 Starvation (Verhungern)

- Zustand, bei dem ein Prozess nie dran kommt → er verhungert
- Kann auftreten bei:
  - prioritätsgetriebenen Systemen bei Prozessen mit niederer Priorität passieren
  - SJF (shortest job first) Systeme → kurze Jobs bremsen längere Jobs aus
- Fairness condition besagt, dass Starvation verhindert werden muss

# **13.10.2 Deadlock**

- Situation, bei der sich zwei Prozesse gegenseitig blockieren
  - Zwei Prozesse benötigen gemeinsame Ressourcen A und B. Wenn Prozess 1 die Ressource A bereits besitzt und Prozess 2 die Ressource B, dann warten beide unendlich lange auf die jeweils andere Ressource

 $Deadlock\ kann\ vermieden\ werden,\ indem\ alle\ Prozesse\ die\ gemeinsamen\ Ressourcen$ immer in  $\underline{derselben\ Reihenfolge}\ anfordern\ (z.B.\ zuerst\ A,\ dann\ B)$ 

# 13.11 Informationen zwischen Threads austauschen

Der Austauschen von Daten zwischen verschiedenen Threads (z.B. anderen Thread benachrichtigen, wenn in eigenem Thread etwas passiert ist / warten, bis in anderem Thread etwas passiert ist ) ist mittels **shared resources** möglich.

Der Nachteil davon ist aber, dass diese shared resource mit polling abgefragt werden muss → nicht effizient!

Der korrekte Weg für den Informations-Austausch zwischen Threads sind **condition variables.** 

# 13.11.1 Condition Variables

- Mit Hilfe von condition variables können Threads auf der Grundlage des aktuellen Datenwerts synchronisiert werden
  - Kein polling nötig!
- Condition Variables werden immer zusammen mit einem 'Mutex lock' verwendet

# Beispiel: Anwendungsbeispiel für Condition Variables

#### Declare and initialize global data/variables which require synchronization Declare and initialize a condition variable object Declare and initialize an associated mutex Create threads A and B to do work Thread A Thread B Do work up to the point where a certain condition must occur (such as count must reach a specified value) Lock associated mutex Lock associated mutex and check value of a global variable Change the value of the global variable that Thread A is Lock associated mutex and check value of a global variat Call pthread\_cond\_wait() to perform a blocking wait for signal from Thread B. Note that a call to pthread\_cond\_wait() automatically and atomically unloc the associated mutex variable so that it can be used by Thread B. When signalled, wake up Mutex is automatically and atomically locked waiting upon Check value of the global Thread A wait variable If it fulfills the desired condition, signal Thread A Unlock mutex Continue Explicitly unlock mutex Main Thread Join / Continue

# **13.12 Condition Variables mit pthreads**

# 13.12.1 Erstellen / inizialisieren von Conditon Variables

# 13.12.2 Zerstören von Condition Variables

#### 13.12.3 Auf Conditon Variables warten

- Blockiert aufrufenden Thread bis Bedingung signlaisiert wird
- Muss aufgerufen werden, wenn Mutex bockiert ist
  - Gibt Mutex automatisch frei, während gewartet wird
- Programmierer ist verantwortlich f
   ür Freigabe der Mutex Variable, wenn Thread fertig

```
1 int pthread_cond_wait(pthread_cond_t* condVar,
2 pthread_mutex_t* mutex) // ptr to pthread_mutex_t instance
3 // returns 0 if waiting (blocking) is successful
```

#### 13.12.4 Signalisierung mit Conditon Variables

- Gibt Thread frei, welcher von Condition Variable blockiert wird
- Signalisierung für anderen Thread, welcher auf Condition Variable wartet
- Sollte aufgerufen werden, nachdem Mutex blockiert ist

```
1 int pthread_mutex_signal(pthread_cond_t* condVar) // ptr to condition variable 2 // returns 0 if signaling (unblocking) is successful
```

# **Beispiel: Condition Variables**

Der zählende Thread, welcher den spezifizierten Wert der Variable count erreicht, signalisiert dem überwachenden Thread, dass die condition eingetreten ist.

```
#include <pthread.h>
#include <unistd.h>
#include <stdio.h>
#include <stdlib.h
 enum {maxCount = 10, numThreads = 3, countLimit = 12};
volatile static int count = 0;
                                                // shared resource
static pthread_mutex_t countMutex;
                                                // the mutex
static pthread_cond_t countThresholdCv; // the condition variable
void* incCount(void* t);  // count thread function
void* watchCount(void* t);  // watch thread function
int main(void)
  int t[numThreads] = {1. 2. 3}:
  pthread_t threads[numThreads];
  \label{lem:pthread_create(&threads[0], 0, watchCount, (void*)&t[0]); pthread_create(&threads[1], 0, incCount, (void*)&t[1]); pthread_create(&threads[2], 0, incCount, (void*)&t[2]); }
  for (int i = 0; i < numThreads; ++i)</pre>
     pthread join(threads[i]. 0):
  pthread mutex destroy(&countMutex):
  pthread_cond_destroy(&countThresholdCv);
  pthread_exit(0);
void* incCount(void* t)
  int myId = *(int*)t;
  printf("Starting incCount(): thread %ld\n", myId);
for (int i = 0; i < maxCount; ++i)</pre>
     pthread_mutex_lock(&countMutex);
                                                 // start of critical section
```

```
// Check the value of count and signal waiting thread when condition is
            reached. Note that this occurs while mutex is locked.
        if (count == countLimit)
           pthread_cond_signal(&countThresholdCv); // signal waiting thread
        pthread_mutex_unlock(&countMutex);
                                                          // end of critical section
50
51
        sleep(1); // Do some work so threads can alternate on mutex lock
52
53 }
     pthread_exit(0);
55
    void* watchCount(void* t)
56
57
      int mvId = *(int*)t:
      printf("Starting watchCount(): thread %ld\n", myId);
      // Note that pthread_cond_wait() will automatically and atomically unlock
      // mutex while it waits. Also, note that if countLimit is reached before this
// routine is run by the waiting thread, the loop will be skipped to prevent
// pthread_cond_wait() from never returning.
      pthread_mutex_lock(&countMutex); // start of critical section
      while (count < countLimit)</pre>
        \label{lem:pthread_cond_wait(&countThresholdCv, &countMutex); // wait on condition printf("watchCount(): condition signal received.\n");}
68
         count += 125; // updating the value of count
      pthread_mutex_unlock(&countMutex); // end of critical section
      pthread_exit(0);
```

# 13.13 Bounded Buffer Problem / Producer-consumer problem

Das Bounded Buffer Problem ist ein klassisches multi-process Synchronisations-Problem. Die Lösung für das Problem ist eine Anwendung von Mutex-lock. Das Problmen beschreibt folgende Situation:

- (mindestens) zwei Prozesse (producer, consumer) teilen sich einen gemeinsamen Buffer fixer Grösse (als queue benutzt)
  - producer: Daten generieren und in buffer schreiben
  - consumer: Daten aus Buffer lesen
- Problem: Es muss sichergestellt werden, dass
  - producer nur in Buffer schreibt, wenn dieser nicht voll ist
  - comsumer nur Daten aus Buffer liest, wenn dieser <u>nicht leer</u> ist

#### 13.13.1 Lösung für Bounded Buffer Problem: Mutex

- Producer: 'go to sleep' (oder Daten verwerfen), wenn Buffer voll
  - Erhält notification, wenn consumer Daten aus Buffer entfernt
  - Consumer: 'go to sleep', wenn Buffer leer
  - Erhält notification, wenn producer Daten in Buffer speichert

Die Umsetzung erfolt mittels 'inter-thread communication' → Mutex (Semaphoren) → Schlechte Umsetzung resultiert in **deadlock** (beide Threads warten auf wake-up)

# 13.14 POSIX Interprocess Communication (IPC)

POSIX bietet folgende IPC Mechanismen in der POSIX:XSI extension. Diese Mechanismen erlauben unabhängigen Prozessen, Informationen effizient auszutauschen.

- Message Queues in sys/msg.h
- Shared Memory in sys/shm.h
- Semahores in sys/sem.h

# 14 Resource Acquisition Is Initialisation (RAII)

RAII fordert sauber Speicher an und gibt diesen auch zuverlässig wieder frei.

→ Geht nur in C++, nicht in Java → Java hat einen garbage collector, der 'aufräumt' wann er will und nicht zwingend am Ende des scopes

# 14.1 Grundkonzept von RAII

- Anforderung / Freigabe einer Ressource wird mit Hilfe einer Klasse implementiert
  - Konstruktor: Fordert Ressource an
  - Destruktor: Gibt Ressource wieder frei
- Ressource kann wie ein Objekt behandelt werden
  - Sobald Objekt seine Gültigkeit verliert (z.B. out-of-scope), gibt Destruktor die Ressource 'automatisch' frei

# 14.2 RAII bei Heapobjekten

# **Problem**: void f() Person\* p = new Person("irgendwer");

```
Lösung:
                                      #include <memory>
                                       void f()
                                         std::shared_ptr<Person
Problem: hier tritt Exception auf
                                           p(new Person("irgendwer"))
                                           mach etwas mit p
                                         // Beim Verlassen des Blocks raeumt Dtor vor
                                            shared_ptr automatisch auf und loescht
                                         // Person
                                    10 }
```

# 14.3 RAII bei Mutex

mach etwas mit p

#### Problem:

delete p;

Es muss sichergestellt werden, dass Mutex in jedem Fall wieder freigegeben wird

- Exceptions können dazwischenkommen
- Freigabe muss auch bei vorzeitigem Verlassen mit return erfolgen

```
static pthread_mutex_t m;
void f()
  pthread_mutex_lock(&m);
   // do sth in crit. section // problem: exception occurs
  pthread_mutex_unlock(&m);
```

# Lösung:

```
// file: Resourcelock.h
  class ResourceLock
   public:
      ResourceLock(pthread_mutex_t& mx) : mutex(mx) {pthread_mutex_lock(&mutex); }
      ~ResourceLock() {pthread_mutex_unlock(&mutex); }
      pthread_mutex_t& mutex; // reference to mutex of shared resource
1 // file: main.cpp (or other .cpp file)
 void f()
    { // place critical section inside a block
      ResourceLock lock(myMutex); // calls Ctor
// do sth in critical section -> no problem if exception occurs
   } // Dtor called when block is left (out of scope) -> mutex always unlocked
```

Hinweis: Die Klasse ResourceLock ist 'O Byte gross, da die Funktionen 'inline' implementiert sind und eine Referenz verwendet wurde

#### 14.3.1 'Auslagerung' einer Mutex

Oft wird die Verwaltung (init/destroy) einer Mutex in eine Klasse SharedResource ausgelagert. Die Klasse, welche die Mutex genötigt, beinhaltet ein privates Attribut vom Typ SharedResource.

#### Klasse SharedResource:

```
// file: SharedResource.h
  class SharedResource
      SharedResource(){pthread_mutex_init(&mutex, 0); }
      ~ SharedResource() {pthread_mutex_destroy(&mutex); }
      pthread_mutex_t* getMutex() {return &mutex;}
     pthread_mutex_t mutex; // the shared mutex
10 }:
```

SharedResource wird normalerweise zusammem mit ResourceLock verwendet!

# 15 Interfacig in C

# 15.1 Plain Old Data Types (POD Types)

POD Types sind Datentypen, welche bereits in C vorhanden sind. Sie funktionieren in C++ identisch wie in C.

- char, short, int, long
- → jeweils signed und unsigned
- float, double

# 15.2 Language Linkage

- Linker benötigt einen eindeutigen Namen für jede Funktion
- In Assembler muss ein eindeutiger Label entstehen, der mit BSR (Branch to subroutine) angesprungen wird
- In C: einfach, da Funktionsname projektweit eindeutig sein muss
- In C++: komplizierter, da Funktionen in einem Namespace liegen, zu einer Klasse gehören und auch noch überladen werden können

# 15.2.1 C Language Linkage

- C Linker hängt für Interne Darstellung häufig ein Underscore vorne an Funktionsnamen, um ein Label in Assembler zu erhalten
  - foo() wird zu \_foo

# 15.2.2 C++ Language Linkage

- C++ Linker verwendet für Interne Darstellung Name Mangling

  - foo(int) wird zu \_foo\_i
  - MyClass::foo(double, int) Wird Zu \_MyClass\_foo\_d\_i

# 15.3 Festlegen der Language Linkage

# 15.3.1 Motivation

Aus C++ wird eine Funktion foo(int) aufgerufen, die in einer kompilierten C-Bibliothek vorliegt.

- Der verwendete C++-Linker sucht nach einer Name Mangling Darstellung der Funktion: foo i
- Da es sich aber um eine C-Bibliothek handelt, heisst die Funktion aber \_foo
- → Dem C++-Linker muss mitgeteilt werden, dass diese Funktion C Linkage hat!

# 15.4 Festlegen der Language Linkage - Umsetungen C++ seitig

Im Funktionsprototypen (C++-seitig) kann die Language Linkage festgelegt werden. Somit kann C-Code aus C++ aufgerufen werden.

```
extern "C" void foo(int);
                                              // use C language linkage
   void hoo(int):
                                             // use C++ language linkage -> preferred variant
// use C++ language linkage -> other variant
// use C++ language linkage -> other variant
  extern void goo(int);
extern "C++" void koo(int);
   extern "C'
     // list multiple prototypes with C linkage or
      // #include C header file(s) -> preferred variant
10 }
```

Optimalerweise wird die Language Linkage im Header-File vorgenommen.

Auf folgende Weise versehene Header-Files können sowohl in C- als auch in C++ Dateien included werden. Beide Compiler können diese Header übersetzen.

```
#ifdef __cplusplus
extern
#endif
// list multiple prototypes with C linkage or
// #include C header file(s)
#ifdef cplusplus
}
#endif
```

→ \_\_cplusplus ist dann definiert, wenn mit einem C++ Compiler kompiliert wird!

#### 15.5 C++ Code aus C aufrufen

C++ Elementfunktionen können nicht direkt aus C aufgerufen werden, da C weder Klassen, noch den this Pointer kennt. Es werden C Wrapper-Funktionen benötigt, um C++ Code aufrufen zu können.

# **Beispiel: Dining Philosopher**

# Ausgangssituation:

- 3 Personen an einem Tisch: 3 Stäbchen zum essen vorhanden
- Jede Person braucht 2 Stäbchen zum essen
  - Stäbchen sollen mittels Threading weitergereicht werden
- Ein **Deadlock** entsteht, wenn alle je ein Stäbchen haben und auf den nächsten warten

#### Philosopher Class:

```
class Philosopher
     public:
        void live(); // the philosopher's life
      private:
        pthread_attr_t attr;
        pthread_t tid; // thread id
        void lifeThread(); // the (C++) - tread function
static void* staticWrapper(void* p) // C Wrapper for thread_create()
          static_cast<Philosopher*>(p)->lifeThread();
17 };
```

Die C Wrapper-Funktion staticWrapper muss zwingend static sein! Die Funktion muss auch ohne Zusammenhang mit einer Objekt-Instanz aufrufbar sein.

Damit in C der this Pointer zur Verfügung steht, muss dieser der Wrapper-Funktion als Parameter übergeben werden.

#### Philosopher::live() Funktion:

```
void Philosopher::live()
  pthread_attr_t_init(&attr);
pthread_attr_setdetachstate(&attr, PTHREAD_CREATE_JOINABLE);
  pthread_create(&tid, &attr, staticWrapper, this);
```

Philosopher wird erstellt ('spawned'), indem ein Thread erstellt wird. Als Argument der Thread Funktion staticWrapper wird der this Pointer übergeben.

# 16 Programming Style Guide

Programme werden für Programmierer geschrieben, nicht für Compiler. Daher erleichtern Programmierkonventionen einen konsistenten Stil, der auch von anderen (Programmierern) verstanden wird.

In der Praxis wird jedoch häufig Wert auf Unwichtiges (z.B. Namensgebung von Variablen) gelegt. Wichtiges wird jedoch oft übersehen.

# 16.1 Grundsätzliche Konventionen

- Welche Regeln auch definiert werden: Regeln konsistent und konsequent anwenden!
- Mit höchstem Warning level kompilieren (-Wall)

#### 16.1.1 'Small stuff'

- Eine Anweisung pro Zeile, nur eine Variablendefinition pro Zeile
  - (nicht notwendig aber sehr sinnvoll)
- Anweisungen in Blöcken einrücken (Empfehlung: 2 Leerzeichen)
  - Wo geschweifte Klammern stehen ist nicht wichig

# 16.2 Namenskonventionen

- Wenig underscores \_ verwenden
- Keine Namen mit underscores \_ beginnen
- Zusammengesetzte Namen mit camelCase betonen
- Selbstdefinierte Typen / Klassen mit Grossbuchstaben beginnen
- Funktionen, Methoden und Namespaces, Variablen und Objekte mit Kleinbuchstaben beginnen
- Makros (#define) ausschliesslich mit Grossbuchstaben definieren, Trennung mit underscores \_

#### 16.2.1 Namenskonventionen für Variablen

- Präfixe sehr zurückhaltend einsetzen (lieber vermeiden)
- Schleifenvariablen mit Namen i, j vom Typ size\_t
- c. ch für char Variablen
- s, str für string bzw. char\* Variablen

# 16.3 Typen mit genauer Breite

- Ab C99 werden im Headerfile <stdint.h> verschiedene Typen mit genauer Breite defi-
  - signed: int8\_t, int16\_t, int32\_t
  - unsigned: uint8\_t, uint16\_t, uint32\_t

# 17 Multicore Systeme

# 17.1 Geschwindigkeit auf Prozessor steigern

# 17.1.1 Clockfrequenz erhöhen

- PCB-Design wird sehr anspruchsvoll (Leistungslängen, Reflexionen, etc.)
- Elektrinsche Verlustleistung steigt **linear** mit Clockfrequenz:  $P = f_{cl} \cdot C_L \cdot V_{DD}^2$
- Lichtgeschwindigkeit ist Grenze (Licht legt in 1 ns 30 cm zurück)
- → Erhöhung der Clockfrequenz hat eigentlich nur Nachteile

#### 17.1.2 Instruction-level parallelism (ILP)

- · Parallelismus wird auf Instruktionslevel angestrebt
  - Pipelines
  - Verschachteln der Instruktionen, um Pipeline möglichst optimal auszulasten
  - Vermeiden von Pipline flush durch Vorhersage der Verzweigung (branch predicti-
- Branch prediction kann sehr aufwendig werden
- Compiler werden komplex

# 17.1.3 Thread-level parallelism (TLP)

- Parallelisierte Einheit ist in der Grössenordnung einer Funktion
  - Umfangreichere Stufe der Parallelisierung
- Zugriffe auf gemeinsame Ressourcen (z.B. shared memory) müssen geregelt sein
- Design Issues
  - Jeder Thread erzeugt Overhead (Stack, context switch bei single-core Prozessor)
  - Nicht beliebig viele Threads möglich
  - Bei zu vielen Threads (wenn zusammengehöriges auseinandergenommen wird), werden gewisse Daten unnötigerweise shared

# Umsetzung von TLP auf Uniprozessor (single-core):

- · Threads werden time-sliced
- Pseudo-TLP
- Context switch notwendig (Umschalten von einem zum anderen Thread)
- Ergibt keinen Geschwindigkeitsgewinn

# Umsetzung von TLP auf Multiprozessor:

- Mehrere parallele Prozesse können je einen Thread bearbeiten
- Echter-TLP
- · Clockfrequenz kann tiefer gehalten werden
- · Einfache Hardware wird multipliziert
- Datenaustausch zwischen Prozessen muss geregelt werden, z.B. mit Message Passing / Shared Memory

# 17.2 Speicherorganisation auf Multicore Prozessor

# **Shared Memory:**

- · Alle Prozessoren nutzen einen gemeinsamen Speicher
  - Kann zum Falschenhals werden

# **Distributed Memory:**

- Jeder Prozessor hat eigenen lokalen Speicher
  - Braucht Mechanismus für Datenaustausch, z.B. Message Parsing

# 17.2.1 Multicore Prozessor

- Spezieller Multiprozessor → alle Cores (Prozessoren) auf demselben Chip
- MIMD (Multiple Instructions Multiple Data)
- Komplexe Speicherorganisation
  - Caches, per core local memory, Shared Memory
- · Homogene vs. heterogene Multicore Prozessoren

# 17.2.2 Embedded Computing vs. PC/Enterprise Computing

# **PC / Enterprise Computing:**

- Meist homogene Multicores
  - Gesamtaufgabe aufteilen für optimale Ausühtungszeit → Amdahl's Law
- Parallelisierung möglichst automatisiert (z.B. durch Compiler)

# **Embedded Computing:**

- Oft heterogene Multicores
  - ARM Core für administrative Aufgaben
  - ein bis mehrere DSPs für effiziente mathematische Berechnungen
  - Aufteilung ergibt sich von selbst

#### 17.3 Amdahl's Law

Amdahl's Law beschreibt den theoretisch mögichen Speedup S eines parallellen Tasks, wenn dieser auf mehrere Cores (Prozessoren) aufgeteilt wird.

Hinweis: Typischerweise bleibt ein Teil des Tasks sequenzell. Dieser kann nicht aufgeteilt werden und **limitiert** somit den möglichen Speedup.

$$S(n) = \frac{1}{1 - p + \frac{p}{n}}$$

$$S(n) = \frac{T}{t_s + \frac{t_p}{n}}$$

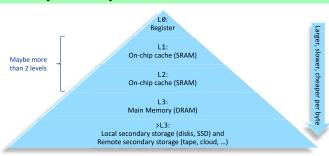
Speedup (Faktor, z.B. 4.0) Parallel Portion (z.B. 0.6 = 60 %)

Anzahl Cores

Totale Ausführungszeit

$$S(n) = \frac{1}{1 - p + \frac{p}{n}} \qquad S(n) = \frac{T}{t_s + \frac{t_p}{n}} \qquad p \qquad \text{Parallel Portion (z.B. 0.6:} \\ S \leq \frac{1}{1 - p} \qquad S \leq \frac{T}{T - t_p} = \frac{T}{t_s} \qquad t_p \qquad \text{Parallel Ausführungszeit} \\ S \leq \frac{1}{1 - p} \qquad S \leq \frac{T}{T - t_p} = \frac{T}{t_s} \qquad t_s \qquad \text{Serielle Ausführungszeit}$$

# 17.4 Memory Hierarchy



# 17.5 Cache-Speicher

- Für Prozessor versteckte, schnelle Speicher → liegen zw. Prozessor und Hauptspeicher
- Führen Kopie von häufig benötigten Hauptspeicherdaten
- Nutzen zeitliche und örtliche Lokalität von Programmen aus
- Cache Hit: Vom Prozessor benötigte Hauptspeicherdaten sind im Cache
  - Schnellerer Zugriff möglich
- Cache Miss: Daten müssen aus Hauptspeicher geholt werden

 $Mittlere\ Zuegriffszeit = (Hit\ Time) \cdot (Hit\ Rate) + (Miss\ Penalty) \cdot (Miss\ Rate)$ 

(Hit Time) = (Zeit zur Bestimmung von Hit oder Miss) +

(Speicherzugriffszeit auf Cache)

(Miss Penalty) = (Zeit zur Bestimmung von Hit oder Miss) + (Zeit zum Ansprechen der nächsten Ebene) +

(Zeit zum Übertragen von der nächsten Ebene)

# 17.5.1 Zeitliche / örtliche Lokalität

# Zeitliche Lokalität (Temporal locality):

- Soeben verwendete Daten / Instruktionen werden mit hoher Wahrscheinlichkeit bald wieder verwendet
  - Caches nutzen zeitliche Lokalität aus

#### Örtliche Lokalität (Spatial locality):

- Bei soeben verwendete Daten / Instruktionen werden mit hoher Wahrscheinlichkeit auch benachbarte Daten / Instruktionen verwendet
  - Caches: Wenn auf eine bestimmte Adresse das erste Mal zugegriffen wird, werden nicht nur die Daten von dieser Adresse ins Cache geladen, sondern ein Speicherblock bestimmter Grösse um diese Adresse herum
- → Cache ist reine Wahrscheinlichkeit! → Hoffen, dass Daten dort sind...

#### 17.6 Cache Ersetzungsstrategien

Es gibt mehrere Strategien, um zu ermitteln, welche Daten aus dem Cache entfernt werden sollen, um Platz für neue Daten zu schaffen. Dabei ist zu beachten, dass bei jeder Eretzung allenfalls Daten in die **nächste Stufe zurückgeschrieben** werden müssen. Dies ist immer dann der Fall, wenn das **Dirty Bit** (Signal, dass Cache-Daten geändert haben) gesetzt ist.

- LRU (Least Recently Used) → häufige Strategie
  - Bei Zugriff muss zusätzlich ein Timestamp gespeichert werden
- LFU (Least Frequently Used)
  - Bei Zugriff muss Counter gespeichert werden (wie oft Daten gebraucht wurden)
- FIFO (First In First Out)
  - doof, wenn man Daten oft braucht, diese aber schon lange im Cache liegen
- Randon

#### 17.7 Caches in Echtzeitsystemen

- In (harten) Echtzeitsystemen ist Worst Case Execution Time (WCET) wichtig
  - WCET mit Cache immer schlechter als ohne Cache!
    - → wegen Bestimmung ob Hit oder Miss
- Wegen steigender WCET sind Caches in Echtzeitsystemen allenfalls ungeeignet
- → WCET tritt so selten ein, dass Caches trotzdem die schnellste Option sein sollten (wegen gesenkter mittlerer Zugriffszeit)

#### 17.8 Cache Coherence

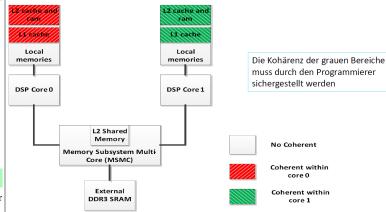
Bei Multicore-Systemen können **Kopie derselben Daten in mehreren Cashes** liegen. Cache Coherence beschreibt, wie ein Cache eines Cores **erfährt**, dass ein anderer Core diese **Daten geändert** hat. Cache Coherence kann mit verschiedenen Protokollen oder auch mit Hardware-Unterstützung umgesetzt werden.

#### 17.8.1 MESI Cache Coherence Protocol

Jede 'cache line' hat einen der folgenden Zustände:

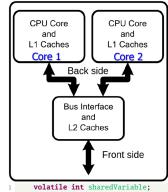
- Modified (M)
  - Lokale Kopie modifiziert, keine Kopien in anderen Caches
    Memory is 'stale' (dirty)
  - Memory is state (dirty)
- Exclusive (E)
  - Keine Kopien in anderen Caches
  - Memory up to date
- Shared (S)
  - Unmodifizierte Kopien in anderen Cashes möglich
  - Memory up to date
- Invalid (I)
  - Cache line nicht benutzt

# 17.8.2 Cache Coherence mittels HW-Unterstützung



# 17.9 Programmierung von Shared Memory in C und C++

- Beide Cores haben eigenen Adressbereich
- sharedVariable liegt auf fester Adresse in Shared Memory und wird von beiden Cores genutzt
- Zugriff auf sharedVariable muss synchronisiert werden
- Zwischen Cores und sharedVariable können mehrere Caches liegen
   Jeder Core muss sharedVariable für sich defi-
- volatile hat Einfluss zur Compile-time und 'verbietet' dem Compiler das Anlegen einer Kopie in



#### 17.9.1 volatile Variablen

nieren → volatile

einem Arbeitsregister

- Alle Variablen, die ausserhalb des Programmkontextes des Prozessors/Threads geändert werden können müssen volatile sein!
  - Variablen, die (speziell bei Embedded Systems) ein Hardwareregister darstellen
  - Globale Variablen, auf die in mehreren Threads zugegriffen wird (concurrency)
  - Globale Variablen, die in einer ISR geändert werden
  - Shared Variablen, die von einem anderen Prozessor/Core geändert werden können

# 17.10 Speicherzugriff zur Laufzeit

- Dank volatile besteht generierter Maschinencode aus explizitem Speicherzugriff
  - soll so schnell wie möglich sein
- Hoffnung: Daten sind in prozessornahem Cache
- Geschwindigkeitsgewinn erst ab zweitem Zugriff (erst dann sind Daten im Cache)
- → Daten, auf die nur einmal zugegriffen wird, sollen nicht gecached werden!
- volatile löst Cache Coherence Problem nicht
  - volatile ist notwendig, aber nicht hinreichend!

#### 17.11 Datenkonsistenz

Oft tritt folgendes Szenario ein:

- System empfängt Daten (z.B. ein Bild) und schreibt sie in Buffer
- Daten werden gefiltert (z.B. Image Processing) und wieder ausgegeben

Es stellt sich die Frage: Wie kann **verhindert werden**, dass der Filterschritt **inkonsistente Daten im Buffer** hat, weil der Empangsteil laufend Daten in den Buffer schreibt?

# Schlechte Lösung:

- Buffer wird synchronisiert (z.B. mit Semaphoren)
- Overhead, strenge Serialisierung

# Triviale Lösung:

- Empfangsbuffer wird in zweiten Buffer kopiertk sobald Daten fertig empfangen sind
- Kopieren ist teuer

# Vernünftige Lösung für Datenkonsistenz – Ping Pong Buffer:

- Zwei identische Buffer definieren
- Ein Core (Master) bestimmt, in welchen Buffer die Daten geschrieben werden
- Nach Empfangen der Daten übergibt Master dem Filterschritt einen Pointer auf 'Daten-Buffer'
- Master übergibt Sender der Daten Pointer auf zweiten Buffer, damit Daten nun dort geschrieben werden
  - → Ping Pong zwischen den zwei Buffern

Noch besser ist es, wenn der Empfang der Daten über DMA (Direct Memory Access) erfolgt.

→ DMA-Einheit braucht nur Ziel-Pointer und Byte Counter

# 18 Real-Time Operating Systems (RTOS)

# 18.1 Operating System (OS) / Betriebssystem

Ein Betriebssystem bildet die **Schnittstelle** zwischen den HW-Komponenten und der Anwendungssoftware des Benutzers. Seine Aufgaben sind insbesondere:

- Benutzerkommunikation
- Laden, Ausführen, Unterbrechen und Beenden von Programmen
- Verwaltung und Zuteilung der Prozessorzeit (Scheduling)
- Speicherverwaltung
- Verwaltung und Betrieb der angeschlossenen Geräte
- Schutzfunktionen

# 18.2 RTOS / Echtzeitbetriebssystem

Ein RTOS ist ein Betriebssystem, das Echtzeitanforderungen erfüllen kann.

- Konzepte der POSIX-Programmierung finden hier Anwendung
- Das Prinzip aller RTOS ist gleich
  - API und Umfang der RTOS sind unterschiedlich

# Beispiele für RTOS:

Kritorium

- FreeRTOS von Amazon
- Zephyr von Linux Foundation
- VxWorks von Wind River Systems
- TI-RTOS von Texas Instruments
- μC/OS-III von Micrium

Zonhwe

- · QNX von Blackberry
- Windows 10 IoT Enterprise von Microsoft (nur soft real-time!)

#### 18.3 FreeRTOS vs. Zephyr

Kitterium	FIECKIOS	Zepnyi
Leichtgewichtigkeit	Sehr leichtgewichtig	Ressourceninvensiver
Feature-Set	Grundlegende RTOS-Funktionalitäten	Umfangreicher (Treiber, Netzwerk, FS)
Hardware-Support	Sehr breit	Begrenzter, aber wachsender Support
Lernkurve	Einfach und schnell	Anspruchsvoller, aber leistungsfähiger
Einsatzgebiete	Kleinere, spezifische Projekte	Skalierbare & komplexere Anwendungen
Lizenz	MIT	Apache 2.0

# 18.3.1 Fazit der Gegenüberstellung

FreeDTOS

- → Welches RTOS geeigneter ist, kommt auf die Anwendung an! Grundsätzlich gilt aber Folgendes:
- FreeRTOS für Systeme mit begrenzten Ressourcen (Flash < 32 kB, RAM < 4 kB ideal)

Bleibt performant für CPUs mit Taktfrequenz < 100MHz

- Leichtgewichtiges RTOS für einfache / ressourcenbeschränkte Systeme
- Zephyr wenn zusätzliche Funktionalität für komplexere Anwendungen unverzichtbar Bedarf an leistungsfähiger MCU (Flash ≥ 64 kB, RAM ≥ 8 kB)
  - Modernes, skalierbares, funktionsreiches RTOS für komplexere Anwendungen und Projekte mit Netzwerk und Sicherheitsanforderungen

#### 18.3.2 Beispiele für typische Anwendungen

System	FreeRTOS	Zephyr
Sensorsteuerung	gut umsetzbar	gut umsetzbar
IoT-Gerät mit WLAN	gut umsetzbar	gut umsetzbar
Komplexeres IoT-Gerät (Bluetooth + FS)	schwierig umzusetzen	gut umsetzbar
Embedded Linux-Alternative (RTOS)	nicht geeignet	gut umsetzbar

# 19 Hardware Abstraction Layer (HAL)

# 19.1 Motivation für einen HAL

In Programmen für Embedded Systems gibt es sehr häufig **Zugriffe auf Hardware-Register** (Setzen / Löschen von Bits.) Würden diese Zugriffe auf HW-Register direkt bei Bedarf getätigt werden, würde sehr unleserlicher Code entstehen. Ausserdem wären Programme fehleranfällig. Zudem muss der ganze Code geändert werden, falls die Zielhardware geändert wird.

Daher werden Registerzugriffe im HAL abstrahiert, was folgende Vorteile bietet:

- · Code bleibt leserlich und weniger fehleranfällig
- Portierbarkeit auf andere Zielhardware sehr einfach

Hinweis: Richtig implementiert verursacht die HAL keinen / kaum Overhead!

→ HAL ist effizient!

# 19.2 Organisation des HAL

Der HAL wird in zwei Layer unterteilt:

**Board Support Library (BSL):** abstrahiert das PCB und  $\underline{\text{muss}}$  vom Hersteller des Boards zur Verfügung gestellt werden

Chip Support Library (CSL): abstrahiert den Chip, (den  $\mu$ C) und wird <u>häufig</u> vom  $\mu$ C Hersteller zur Verfügung gestellt

# 19.3 HAL in C

So vieles wie möglich wird mittels Inline-Funktionen umgesetzt.

- Inline-Funktionen müssen in <u>Headerfiles</u> definiert sein, damit der Compiler auch Inlining machen kann
  - Inlining wird nur gemacht, wenn dem Compiler auch eine Optimierungsstufe mitgegeben wird z.B. clang -c -01 foo.c
- Wenn Funktionen static deklariert werden, wird garantiert, dass Funktionen nicht auch in noch im Objectfile als Funktion vorhanden sind
- Damit die Namen eindeutig sind, sollen Unitkürzel cs1, bzw. bs1 verwendet werden
   Hinweis: In C++ viel eleganter dank Namespaces!
- Port / Pin Deklarationen werden als typedef (volatile) struct im CSL umgesetzt
- Im main.c file braucht es bls\_init() Init-Funktionen
  - Beispiel: bls\_ledInit(&statusIndicator, bsl\_led1);

# Beispiel: Ausschnitt aus einem CSL Header-File

#### Port Definitionen in CSL Header-File:

```
typedef volatile struct{
                                                14 typedef struct{
  uint32_t ctrl;
uint32_t sel[2];
                                                      csl PortCtrlReas* ctrl:
                                                      csl_PortDataRegs* data;} csl_Port;
  uint32_t mux[2];
  uint32_t pud;} csl_PortCtrlRegs;
                                                19 {
                                                      addrPortACtrlRegs = 0x00006F80,
typedef volatile struct{
                                                     addrPortBCtrlRegs = 0x00006F90,
                                                21
  const uint32_t dat;
                                                      addrPortADataRegs = 0x00006FC0
  uint32_t set;
uint32_t clear;
                                                     addrPortBDataRegs = 0x00006FC8
 uint32_t toggle;} csl_PortDataRegs;
void csl_portInit(csl_Port* port, csl_PortId id, bool initSamplePeriod);
```

# Pin Definitionen in CSL Header-File:

```
28 typedef struct{
29    csl_Port port;
30    uint32_t bit;} csl_Pin;
31    32 void csl_pinInit(csl_Pin* pin, csl_PinId id, csl_PinMux mux);
33    4    static inline bool csl_pinGet(const csl_Pin* pin)
35    {return csl_hwReg32AreBitsSet(&(pin->port.data->dat), pin->bit);}
```

# Beispiel: Ausschnitt aus einem BSL Header-File

In der Board Support Library wird die Verbindung der effektiv auf dem Board vorhandenen Komponenten mit dem  $\mu C$  über die CSL abstrahiert.

```
typedef struct{
csl_Pin pin;
}bsl_Led;

static inline void bsl_ledOff(bsl_Led* led) {csl_pinClear(&(led->pin));}
```

#### 19.4 HAL in C++

So vieles wie möglich wird mittels Inline-Funktionen umgesetzt.

- Inline-Funktionen müssen in <u>Headerfiles</u> definiert sein, damit der Compiler auch Inlining machen kann
  - Inlining wird nur gemacht, wenn dem Compiler auch eine Optimierungsstufe mitgegeben wird z.B. clang++ -c -01 foo.cpp
- Wenn Funktionen static deklariert werden, wird garantiert, dass Funktionen nicht auch noch im Objectfile als Funktion vorhanden sind
- Damit die Namen eindeutig sind, sollen Namespaces cs1, bzw. bs1 definiert werden
- Port / Pin Deklarationen werden als class im Namespace csl umgesetzt
   Im main.cpp file braucht es keine Init-Funktionen mehr
- Die Initialisierung übernimmt der Konstruktor

# Beispiel: Ausschnitt aus einem CSL Header-File

# Port Definitionen in CSL Header-File:

```
namespace csl
    class Port
       public:
           struct CtrlRegs{
          volatile uint32_t ctrl;
volatile uint32_t sel[2];
volatile uint32_t mux[2];
volatile uint32_t dir;
           volatile uint32_t pud;};
           struct DataRegs{
              volatile const uint32 t dat:
              volatile uint32_t set;
volatile uint32_t clear;
              volatile uint32_t toggle;
          Port(Id id, bool initSamplePeriod = false);
DataRegs& dataRegs() {return dRegs;}
       private:
           enum{addrPortACtrlRegs = 0x00006F80,
    addrPortBCtrlRegs = 0x00006F90,
    addrPortADataRegs = 0x00006FC0,
                    addrPortBDataRegs = 0x00006FC8};
          CtrlRegs& cRegs; ///< control registers
DataRegs& dRegs; ///< data registers
   };
```

#### Pin Definitionen in CSL Header-File:

```
namespace csl
  {
     class Pin
      public:
        Pin(Id id, Direction dir = in, Mux mux = fun1);
        bool get() const {return HwReg<uint32_t>::areBitsSet(port.dataRegs().dat, bit);}
      private:
        Port port;
41
         const uint32_t bit;
```

# Beispiel: Ausschnitt aus einem BSL Header-File

In der Board Support Library wird die Verbindung der effektiv auf dem Board vorhandenen Komponenten mit dem µC über die CSL abstrahiert.

```
namespace bsl
   class Led{
      public:
         ublic:
Led(Id id) :
    pin(led1 == id ? csl::pin::pin6 : csl::Pin:pin2, csl::Pin::out) {}
void off() {pin.clear();}
void on() {pin.set();}
      private:
         csl::Pin pin;
```

#### 19.5 Client Program in C bzw. C++

#### Client Program in C:

```
Client Program in C++:
#include <bsl/include/led.h</pre>
                                                    #include <bsl/include/Led.h>
#include <bsl/include/switch.h>
                                                     #include <bsl/include/Switch.h>
int main(void)
                                                    using bsl::Led;
                                                    using bsl::Switch;
  bsl_Led statusIndicator;
  bsl_ledInit(&statusIndicator, bsl_led1);
                                                     int main(void)
  bsl_Switch statusSwitch:
  bsl_switchInit(&statusSwitch, bsl_switch1);
                                                      Led statusIndicator(Led::led1);
                                                      Switch statusSwitch(Switch::switch1);
// ledInit(), switchInit() gone
  while(1)
    if(bsl_switchPressed(&statusSwitch))
      bsl_ledOn(&statusIndicator);
                                                         if(statusSwitch.pressed())
      bsl_ledOff(&statusIndicator);
                                                 16
                                                           statusIndicator.on();
  return 0:
                                                 18
                                                           statusIndicator.off():
                                                       return 0:
```

# 20 Inline-Funktionen in C

#### 20.1 Kosten einer Funktion

- · Code einer Funktion ist nur einmal im Speicher vorhanden
  - Vorteil: spart Speicher
- Aufruf einer Funktion bewirkt zeitliche Einbusse im Vergleich zu direkter Befehlsaus-
  - Nachteil: Zeitverlust, Overhead
- → Bei sehr kleinen Funktionen, z.B. Einzeilern, (welche oft aufgerufen werden), lohnt sich der Overhead für den Funktionsaufruf oft nicht.

#### 20.2 C-Makros

- Reine Textersetzung ohne jegliche Typenprüfung
- Bei Nebeneffekten (z.B. ++i) verhalten sich Makros oft nicht wie beabsichtigt
  - Nebeneffekte sollten generell vermieden werden
- → Makros sollten **nicht** eingesetzt werden!
- → Makros lösen das Overhead-Problem

# Beispiel: Maximum zweier int-Zahlen mit Makros

```
// file: main.c
                                                           Erklärung:
#define MAX(a,b) ((a)>(b) ? (a) : (b))
                                                            1 m = MAX((++z1, ++z2)); // expanded to
                                                              m = ((++z1)>(++z2) ? (++z1) : (++z2));
int main(void)
                                                           4 // plug in values from example
5 // z1 = 4, z2 = 6
6 m = ((5) > (7) ? (++z1) : (8));
  int z1 = 4;
  int z^2 = 6:
  int m = MAX((z1, z2));
                                                           7 // z2 is incremented twice!
 // expectation: m = 6, z1 = 4, z2 = 6
// true values: m = 6, z1 = 4, z2 = 6
                                                           9 // -> m = 8, z1 = 5, z2 = 8
  int m = MAX((++z1, ++z2));
 // expectation: m = 7, z1 = 5, z2 = 7
// true values: m = 8, z1 = 5, z2 = 8
  return 0;
```

#### 20.3 Inline-Funktionen

- Lösen Overhead-Problem → Code wird direkt eingefügt
- Typenprüfung findet statt
- Inline-Funktionen müssen in Header-Files definiert sein, damit der Compiler auch
  - Inlining wird nur gemacht, wenn dem Compiler auch eine Optimierungsstufe mitgegeben wird z.B. clang -c -03 foo.c
- Wenn Funktionen static deklariert werden, wird garantiert, dass Funktionen nicht auch noch im Objectfile als Funktion vorhanden sind

Achtung: Rekursive Funktionen und Funktionen, auf die mit einem Funktionspointer gezeigt wird, werden nicht inlined!

# Beispiel: Maximum zweier int-Zahlen mit inline-Funktion

```
1 // file: header.h
                                                   // file: main.c
 static inline int max(int a, int b)
                                                  #include "header.h"
     return a > b ? a : b;
                                                  int main(void)
5 }
                                                     int z_1 = 4:
                                                    int z2 = 6;
                                                    int m = max((z1, z2));
                                                    // as expected: m = 6, z1 = 4, z2 = 6
                                                    int m = max((++z1, ++z2));
                                                     // as expected: m = 7, z1 = 5, z2 = 7
```

return 0;