

7688启用UART2

修改源码build_dir/target-mipsel_24kc_musl/linux-ramips_mt76x8/linux-4.14.95/arch/mips/ralink/mt7620.c

在函数prom_soc_init中增加

```
1    u32 cfg;
2    // enable uart2
3    cfg = __raw_readl(sysc + 0x3c);
4    cfg |= 0x0f<<17;
5    __raw_writel(cfg, sysc + 0x3c);
```

但是修改后会影响wan接口。

