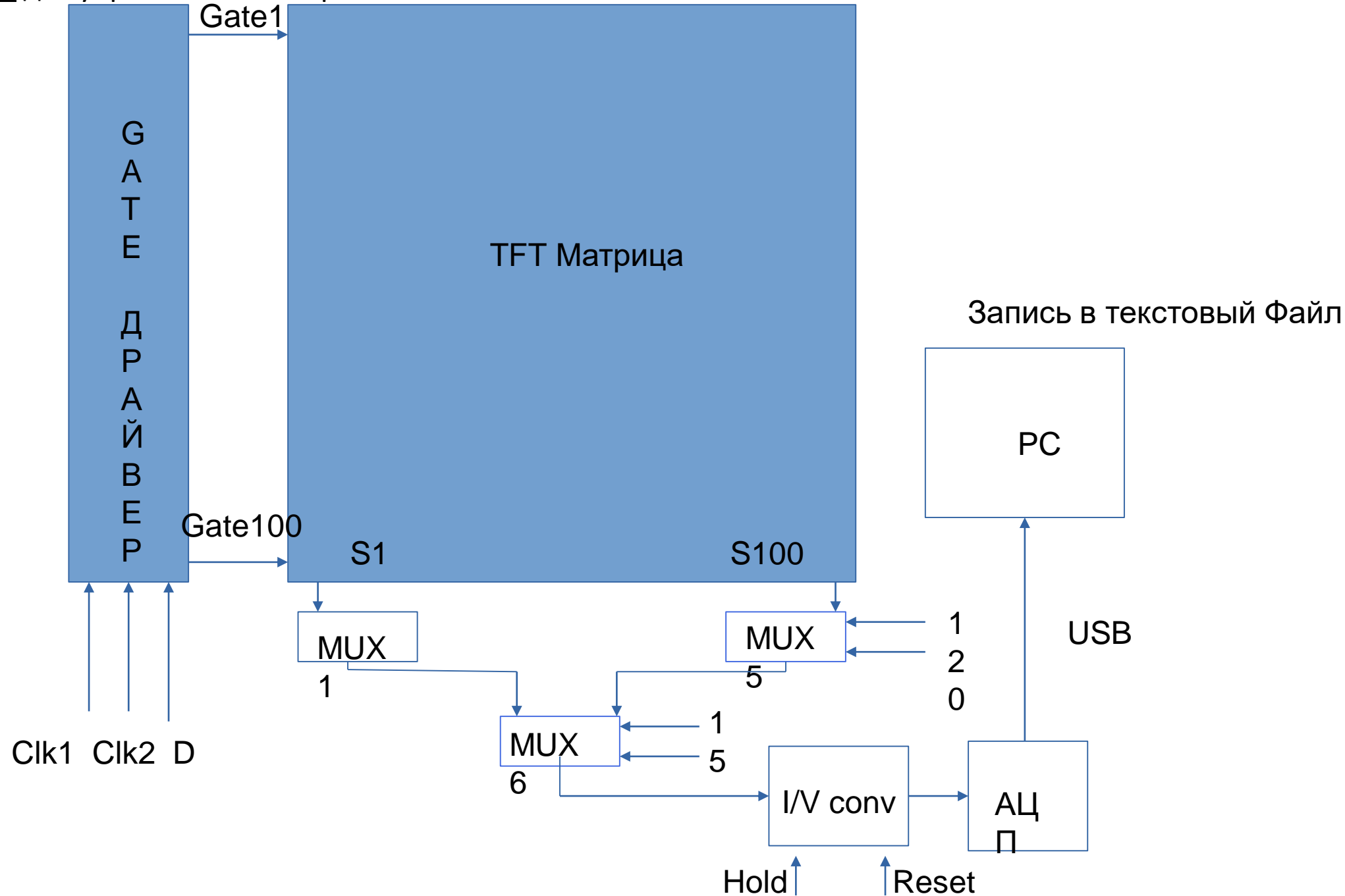
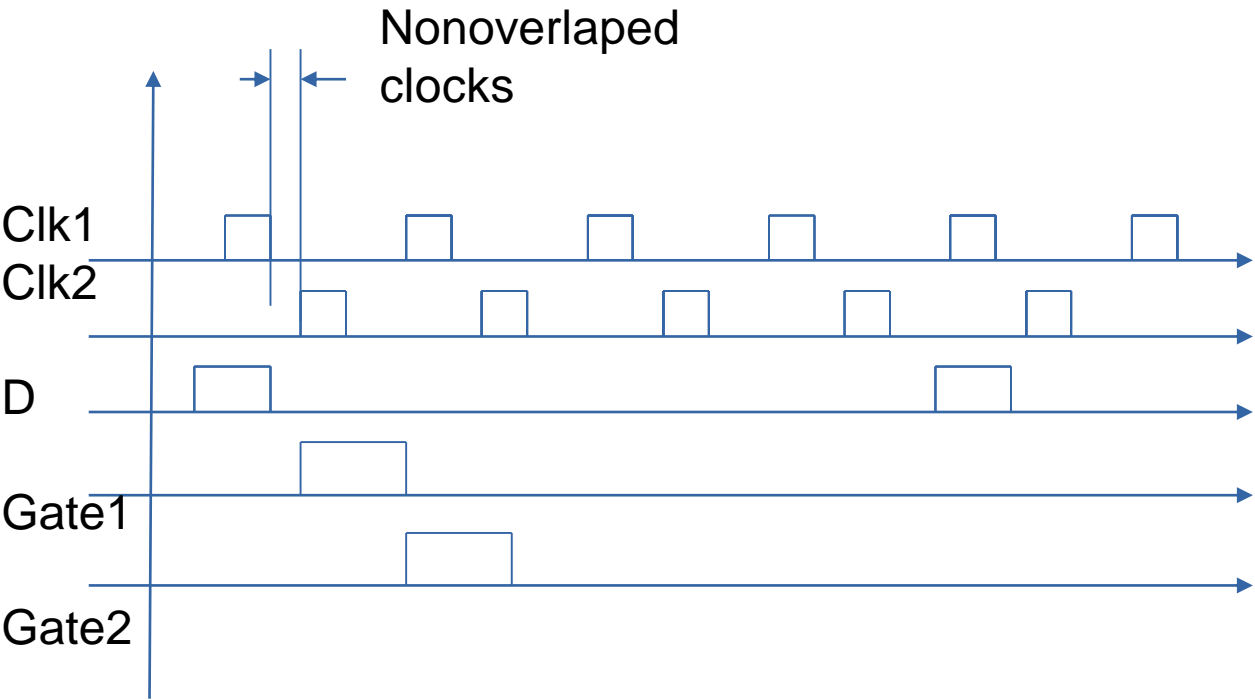
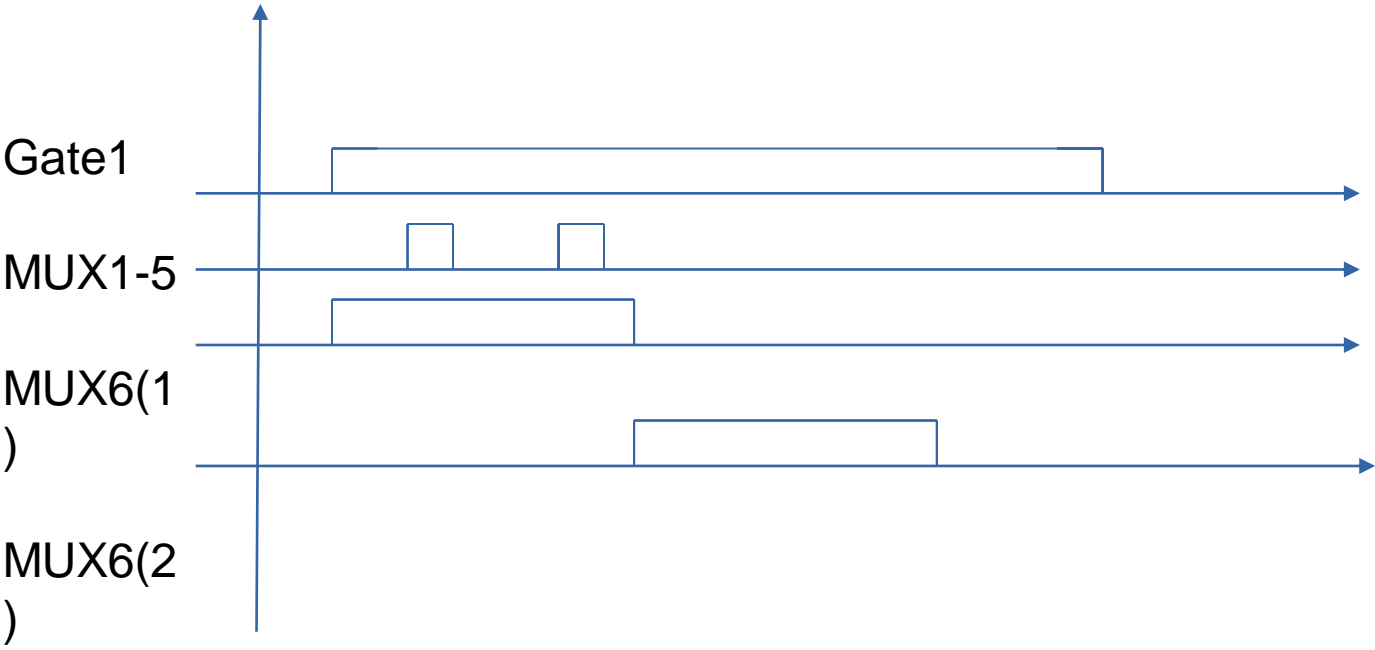


FPGA DE0 nano для управления сенсором:







MUX 1-5

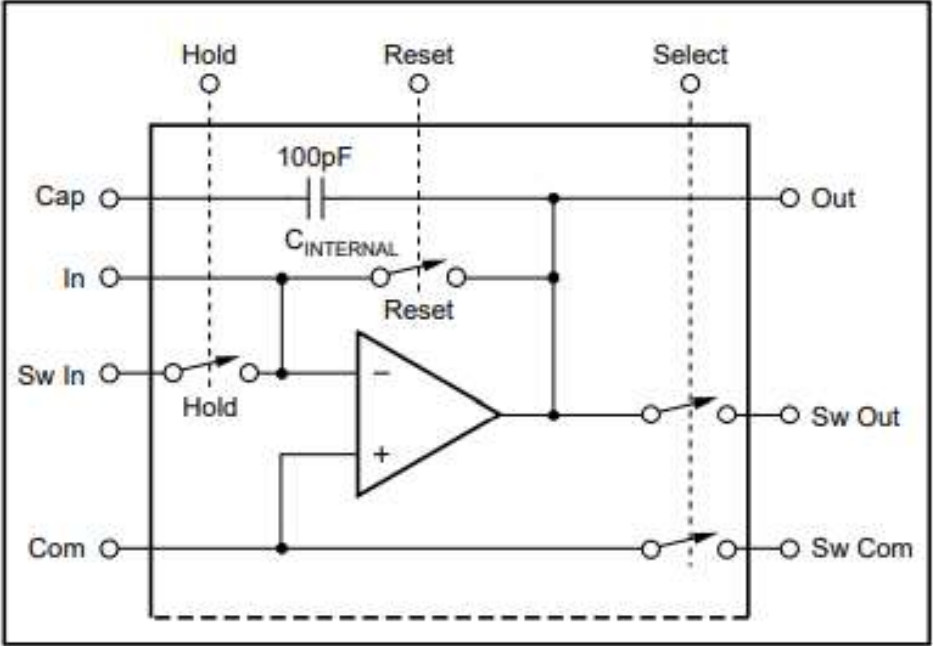
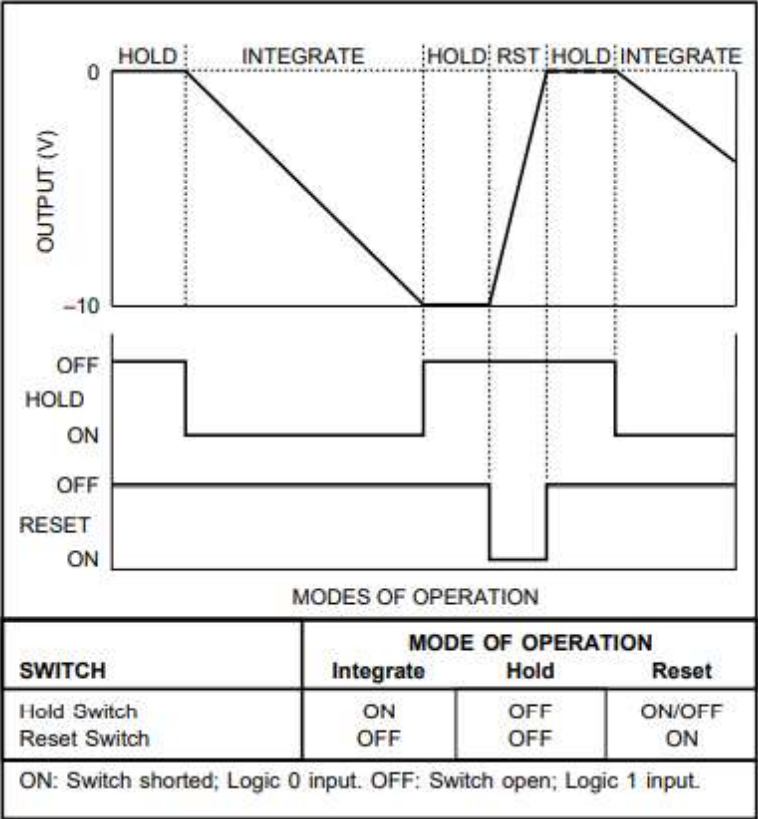


Рис 5

Основные параметры:

Т кадра (интегрирования см Рис 5) — параметр (10 мс — 10 с)

Начать с упрощенной системы контроля (1 Pixel Vse Gate и Vse Source объединены в 2 группы)

