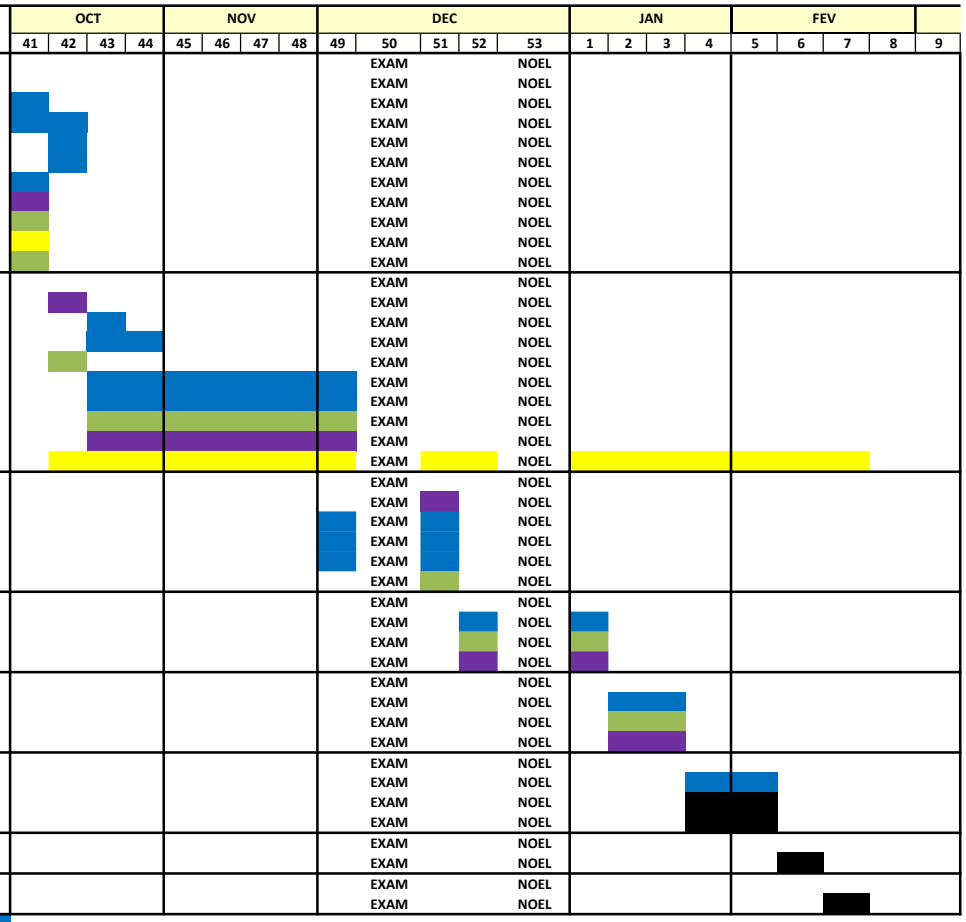
ETA 1.5	RESSOURCES	Statut
WP1 : Expression des besoins		
Mise en place des groupes de travail	F.P / R.H	Done
Recherche FPGA génération	S.A	Waiting
Définition bloc focntionnel FPGA	S.A	Waiting
Choix du microcontrolleur	S.A	Waiting
Choix FPGA	S.A	Waiting
Recherche FPGA analyse	S.A	Waiting
Confection premier plan du système	N.A	Waiting
Choix technique d'impression PCB	D.M	Waiting
Conception diagramme cycle en V	H.L	Waiting
Choix logiciel routage	D.M	Waiting
WP2 : Spécification fonctionnelle		
Spécification des besoin (entrée/sortie…) du boitier	N.A	Waiting
Commande matériel	S.A	Waiting
Installation logiciel/prise en main	S.A	Waiting
Installation logiciel/prise en main	D.M	Waiting
Spécification de chaque fonction FPGA	S.A	Waiting
Spécification de chaque fonction MICROC	S.A	Waiting
Spécification compasant (ihm, port HDMI, port BNC…)	D.M	Waiting
Modèle avancé du boitié	N.A	Waiting
Diagramme SYSML	H.L	Waiting
WP3: Conception		
Première maquette du boitier	N.A	Waiting
Programation FPGA	S.A	Waiting
Choix de la méthode de communication entre FPGA et MICROC	S.A	Waiting
Programation MICROC	S.A	Waiting
Mise en œuvre plan PCB	D.M	Waiting
WP4 : Réalisation		
Réalisation SOFT	S.A	Waiting
Réalisation HARD	D.M	Waiting
Réalisation MECA	N.A	Waiting
WP5 : Test unitaire		
Test SOFT	S.A	Waiting
Test HARD	D.M	Waiting
Test MECA	N.A	Waiting
WP6 : Test d'intégration		
Test FPGA/MicroC	S.A	Waiting
Test SOFT/HARD	D.M /S.A /F.P /R.H /H.L	Waiting
Test SOFT/HARD/MECA	D.M /S.A /F.P /R.H /N.A /H.L	Waiting
WP7 : Test de validation		
Test focntionnement général en condition	D.M /S.A /F.P /R.H /N.A /H.L	Waiting
WP8 : Validation - Mise en service		
Validation du client	D.M /S.A /F.P /R.H /N.A /H.L	Waiting



Software
Hardware
Mechanics
Sysml