

Compte rendu de la réunion des représentants du PGE du 30/10/2020 à 14h Discord.

Participants

Présents: PERICO Fabien - MESSAOUDI Damien - CARVALHO Pedro

LACHEB HAITEM - QUIVET Cyprien - AOUCI Sofiane - ARHAB Nazim

Membres excusés

Alternants - Indisponibilités : HADDAD Ryan

Rapports

La réunion a permis de parler de l'avancement de chaque équipe. Une discussion avec le client a aussi eu lieu concernant les caractéristiques que veut extraire le client d'un flux vidéo.

Points de discussion

Les caractéristiques à extraire du flux :

- Résolution
- Frame Rate
- LineValid
- DataValid
- Blanking

Pour générer : Il faut juste entrer la résolution et le frame rate sur l'IHM

Sofiane a présenté son avancement avec le test d'un écran LCD interfacé par TouchGFX (lien vidéo : https://www.youtube.com/watch?v=sb9NL8NnUPM&feature=youtu.be)

Pour l'IHM PC : faire un protocole avec des commandes à exécuter.

Le client nous a confirmé qu'il nous fournira 3 à 4 modules FPGA Lattice HB3.

Des machines virtuelles pour travailler sur le logiciel Lattice seront fourni d'ici le 20/11.

Décisions prises :

- D'ici Lundi analyse des exigences pour : diagramme cas d'utilisation_ séquence_ classe (si possible) _bloc fonctionnel pour les FPGA.
- Présenter la schématique hardware pour lundi
- L'équipe Hardware travaillera sur Eagle
- Un nouveau prototype va être présenté par l'équipe mecanique