

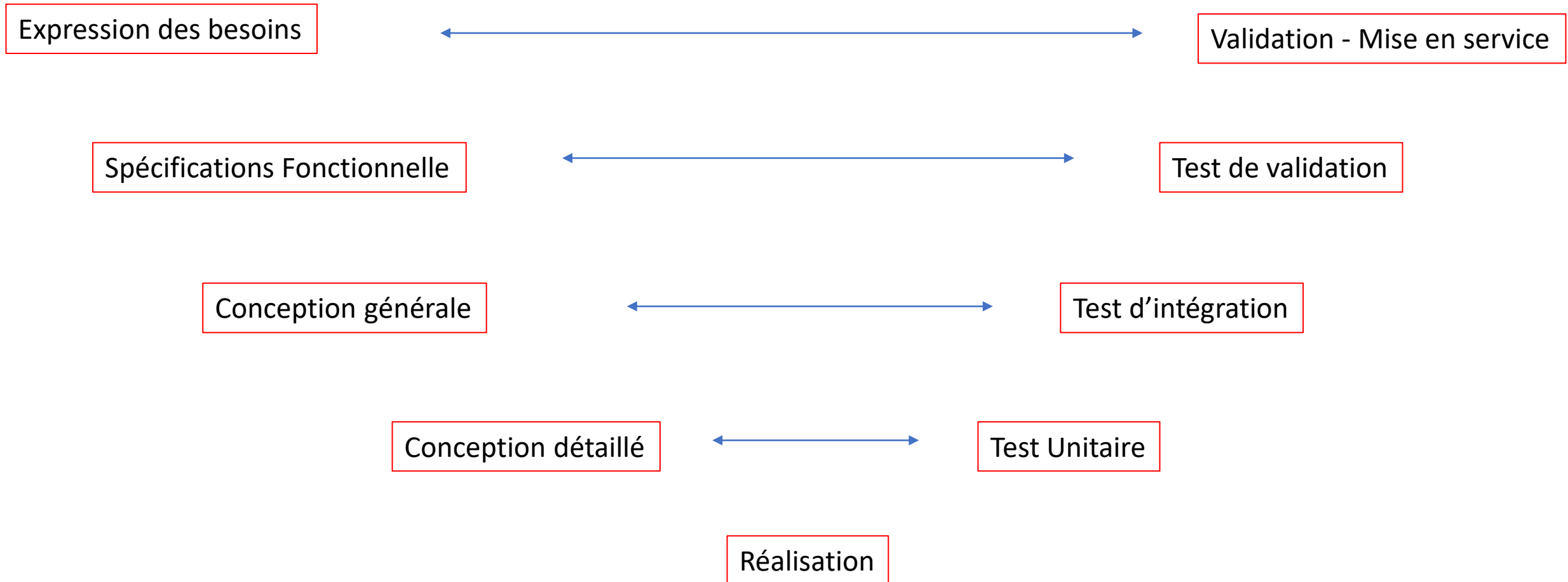
Présentation du 09/10/202

- Cycle en V
- Stratégie d'approche du projet
- Mise en place d'un planning approximatif

Tachyséma



Cycle en V du PGE



Expression des besoins

- Présentation du projet Tachyssema 2/10/2020
- Mise à disposition du cahier des charges
- Pour poser des questions au client, s'adresser à :
 - Cyprien Quivet : c.quivet@tachyssema.fr
 - Pedro Carvalho : p.carvalho@tachyssema.fr
 - Nicolas Roddier : n.roddier@tachyssema.fr (à utiliser uniquement en cas d'urgence)

Spécification Fonctionnelle

- Définir les fonctions du systèmes :
 - Quel est l'objectif du système ?
 - Quelles actions cherche le client à faire avec le système ?
 - Quelles fonctionnalités vont lui permettre de mener à bien ces actions ?
- Faire des diagrammes SysML pour le fonctionnement général :
 - Diagramme de contexte
 - Diagramme des cas d'utilisation
 - Diagramme de séquences (fonctions générales)
- On ne parle pas de technique ici, mais de fonctionnalité.

Conception générale et architecturale

- Découper le projet d'une manière intelligente :
 - Architecturer le projet : Découper le projet en plusieurs modules et voir comment ces modules interagissent entre eux.
 - Paralléliser les tâches pour faire en sorte que les équipes travaillent entre elles sans se gêner mutuellement.
- Faire un plan d'intégration :
 - Comment nous allons relier les modules entre eux ?
 - Comment nous allons implémenter les modules dans le système général ?
 - Dimensionner les tests

Conception détaillée

- Prendre chaque module à part et le détailler :
 - Pour la partie Soft :
 - Faire des diagrammes SysML ou UML sur chaque module. (ex : Diagramme de classe)
 - Ces diagrammes vont définir l'algorithme à avoir pour chaque code.
 - Définir les blocs pour l'architecture du FPGA,
 - On peut commencer à coder déjà.
 - Savoir comment tester chaque fonction.
 - Pour la partie Hard :
 - Choisir les composants à utiliser
 - Se mettre d'accord sur les logiciels à utiliser pour concevoir la carte
 - Boitier imprimé en 3D ? Boitier usiné ?
 - Se mettre d'accord sur les dimensions du boitier

Réalisation

- On commence enfin le codage et le routage !



Test unitaire

Tester le fonctionnement de chaque module

Test d'intégration

- Faire communiquer tout les modules entre eux et vérifier le bon fonctionnement de ces dernier
- Implémenter le code sur le Hard et vérifier le fonctionnement

Test de validation

- Tester les fonctionnalité en interne, au sein de notre groupe

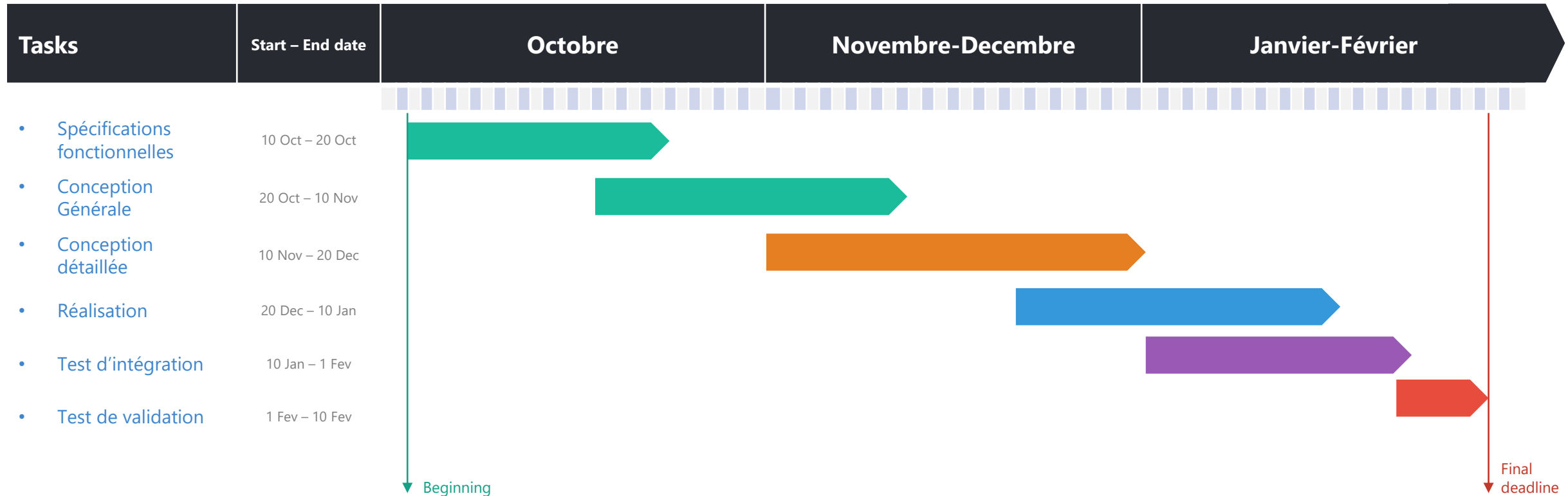
Etape finale : validation - Rendu

- Il n'y a rien à dire. Ca va marcher, les gens de Tachysséma vont être content :



Gantt Chart

5 MONTHS / 1 PROJECT / SEVERAL TASKS



Project Timeline

