

Universidade Federal do Rio Grande do Sul  
Instituto de Informática



INF01113  
Organização de Computadores B

---

## Trabalho Prático 1

### Implementação de Instruções no MIPS

---

Bruno Alexandre Hofstetter Bourscheid (00550177)  
Fernando Longhi de Andrade (XXXXXXXX)  
Luiz Augusto Ponzoni Schmidt (XXXXXXXX)  
Miguel Dutra Fontes Guerra (00342573)  
Pedro Lubaszewski Lima (00341810)

Turma B

19 de abril de 2025

# Sumário

1.1	MIPS Singlecycle . . . . .	2
1.1.1	Modificações no Bloco Operativo . . . . .	2
1.1.2	Modificações no Bloco de Controle . . . . .	2
2.1	MIPS Multicycle . . . . .	3
2.1.1	Modificações no Bloco Operativo . . . . .	3
2.1.2	Modificações no Bloco de Controle . . . . .	3
2.1.3	Estados de Controle . . . . .	3
3.1	MIPS Pipelined . . . . .	4
3.1.1	Modificações no Bloco Operativo . . . . .	4
3.1.2	Modificações no Bloco de Controle . . . . .	4

## **1.1 MIPS Singlecycle**

### **1.1.1 Modificações no Bloco Operativo**

### **1.1.2 Modificações no Bloco de Controle**

## **2.1 MIPS Multicycle**

### **2.1.1 Modificações no Bloco Operativo**

### **2.1.2 Modificações no Bloco de Controle**

### **2.1.3 Estados de Controle**

### **3.1 MIPS Pipelined**

#### **3.1.1 Modificações no Bloco Operativo**

#### **3.1.2 Modificações no Bloco de Controle**