

## 1. Funcionamiento, usos y ejemplo de cada opcode x86

**Función:** Copia datos de un origen a un destino.

**Usos:** Transferencia de valores entre registros, memoria y constantes.

```
mov eax, 5 ; EAX = 5
```

```
mov ebx, eax ; EBX = EAX = 5
```

**Función:** Suma el operando fuente al destino.

**Usos:** Sumar enteros, punteros, índices.

**Ejemplo:**

```
add eax, 3 ; EAX = EAX + 3
```

### c. SUB

**Función:** Resta el operando fuente al destino.

**Usos:** Restas, decrementos, cálculos aritméticos.

**Ejemplo:**

```
sub eax, 2 ; EAX = EAX - 2
```

### d. INC

**Función:** Incrementa en 1 el operando.

**Uso:** Contadores, ciclos.

**Ejemplo:**

```
inc ecx ; ECX = ECX + 1
```

### e. DEC

**Función:** Decrementa en 1 el operando.

**Uso:** Ciclos hacia abajo, contadores inversos.

**Ejemplo:**

```
dec ecx ; ECX = ECX - 1
```

### f. CMP

**Función:** Compara dos valores realizando una resta interna (sin guardar el resultado).

**Uso:** Tomar decisiones con saltos condicionales.

**Ejemplo:**

```
cmp eax, ebx ; Compara EAX con EBX
```

### g. JMP

**Función:** Salto incondicional a otra etiqueta.

**Uso:** Ciclos, saltos de control, evitar bloques de código.

**Ejemplo:**

```
jmp inicio
```

#### **h. JE / JNE**

**JE (Jump if Equal):** salta si ZF = 1

**JNE (Jump if Not Equal):** salta si ZF = 0

**Uso:** Comparaciones de igualdad.

**Ejemplo:**

```
cmp eax, ebx
```

```
je iguales
```

```
jne diferentes
```

#### **i. JZ / JNZ**

**JZ:** Salta si el resultado previo fue cero (ZF = 1)

**JNZ:** Salta si NO fue cero

**Uso:** Validar resultados nulos.

**Ejemplo:**

```
cmp eax, 0
```

```
jz es_cero
```

#### **j. PUSH / POP**

**PUSH:** Inserta un valor en la pila.

**POP:** Extrae un valor de la pila.

**Uso:** Guardar valores temporales, parámetros de funciones.

**Ejemplo:**

```
push eax ; Guarda EAX en la pila
```

```
pop ebx ; Recupera en EBX
```

#### **k. CALL / RET**

**CALL:** Salta a una función guardando la dirección de retorno.

**RET:** Regresa al punto después del CALL.

**Uso:** Subrutinas.

**Ejemplo:**

```
call mi_funcion
```

...

```
mi_funcion:
```

```
    mov eax, 10
```

```
    ret
```

## I. SHR / SHL

**SHR:** Desplaza bits a la derecha (divide por 2).

**SHL:** Desplaza bits a la izquierda (multiplica por 2).

**Uso:** Operaciones bit a bit, multiplicaciones rápidas, máscaras.

**Ejemplo:**

```
shl eax, 1 ; EAX = EAX * 2
```

```
shr ebx, 1 ; EBX = EBX / 2
```

## 2. Bits 0 a 21 del registro EFLAGS/RFLAGS

**Procesador referenciado:** Intel Core i7 (Arquitectura x86-64).

**Fuente:** Intel® 64 and IA-32 Architectures Developer's Manual, Vol. 1.

Bit	Nombre	Descripción
0	<b>CF – Carry Flag</b>	Indica acarreo en operaciones aritméticas.
1	<i>Reservado</i>	No se usa.
2	<b>PF – Parity Flag</b>	1 si el número de bits en 1 (LSB) es par.
3	<i>Reservado</i>	
4	<b>AF – Auxiliary Carry Flag</b>	Acarreo entre nibble 3 y 4 (BCD).
5	<i>Reservado</i>	
6	<b>ZF – Zero Flag</b>	1 si el resultado fue 0.
7	<b>SF – Sign Flag</b>	Copia del bit más significativo.
8	<b>TF – Trap Flag</b>	Modo paso-a-paso (debug).
9	<b>IF – Interrupt Enable Flag</b>	1: habilita interrupciones.
10	<b>DF – Direction Flag</b>	0=incremento, 1=decremento en cadenas.
11	<b>OF – Overflow Flag</b>	Indica desbordamiento aritmético.
12–13	<b>IOPL – I/O Privilege Level</b>	Nivel de privilegio para I/O.
14	<b>NT – Nested Task</b>	Indica tarea anidada.
15	<i>Reservado</i>	
16	<b>RF – Resume Flag</b>	Evita reactivar breakpoints.
17	<b>VM – Virtual 8086 Mode</b>	Activa modo virtual 8086.
18	<b>AC – Alignment Check</b>	Verifica alineación de memoria.
19	<b>VIF – Virtual Interrupt Flag</b>	IF virtualizado.

<b>20</b>	<b>VIP – Virtual Interrupt Pending</b>	Indica interrupción virtual pendiente.
<b>21</b>	<b>ID – Identification Flag</b>	Permite CPUID.

### 3 Fragmento de código x86 con salto condicional

```

section .data

mensaje_igual db "Los valores son iguales", 0Ah
mensaje_difer db "Los valores son diferentes", 0Ah


section .text
global _start

_start:
    mov eax, 5      ; Primer valor
    mov ebx, 5      ; Segundo valor

    cmp eax, ebx    ; Compara EAX y EBX
    je son_iguales  ; Si son iguales, salta

    ; Si NO son iguales
    mov ecx, mensaje_difer
    mov edx, 25
    mov ebx, 1
    mov eax, 4
    int 80h
    jmp fin

```

son\_iguales:

```
mov ecx, mensaje_igual  
mov edx, 25  
mov ebx, 1  
mov eax, 4  
int 80h
```

fin:

```
mov eax, 1  
mov ebx, 0  
int 80h      ; Salir del programa
```