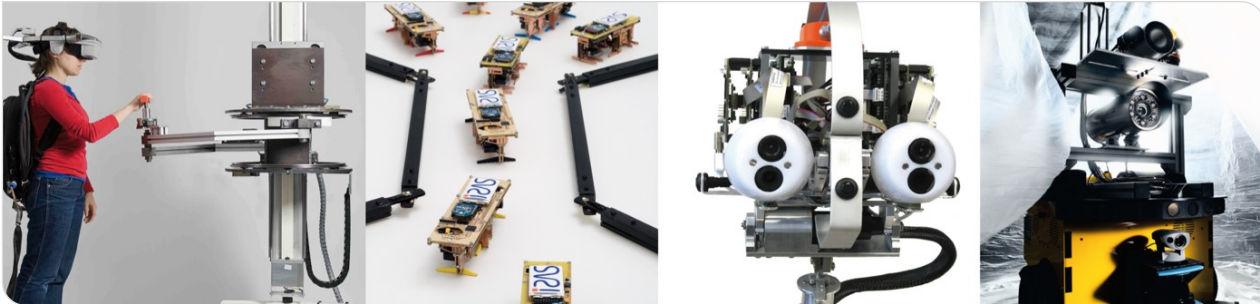


AMD Secure Encrypted Virtualization

Pascal Siekiera | 27. Januar 2023

Betreuer: Paul Wagner



Inhaltsverzeichnis

1. Einleitung

- Einleitung
- Stand der Technik

2. Hauptteil

- AMD Secure Memory Encryption
- AMD Secure Encrypted Virtualization
- Intel SGX
- Evaluation

3. Schluss

- Zusammenfassung
- Ausblick

Einleitung

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Stand der Technik

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Einleitung



Hauptteil



Schluss



AMD Secure Memory Encryption

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Einleitung
○○

Hauptteil
●○○○○○○○

Schluss
○○

AMD Secure Encrypted Virtualization

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Einleitung
○○

Hauptteil
○●○○○○○○

Schluss
○○

Intel SGX

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Funktion & Anwendungsfälle

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Sicherheit

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Performance

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Remote Attestation

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Schlussfolgerung

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Einleitung
○○

Hauptteil
○○○○○○●

Schluss
○○

Zusammenfassung

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Ausblick

Text

- Auflistung
Umbruch
- Auflistung
 - Auflistung
 - Auflistung

Literatur