

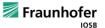


## **AMD Secure Encrypted Virtualization**

Pascal Siekiera | 27. Januar 2023

Betreuer: Paul Wagner











www.kit.edu

## Inhaltsverzeichnis

- 1. Einleitung
- 2. Stand der Technik
- 3. Hauptteil
  - AMD Secure Memory Encryption
  - AMD Secure Encrypted Virtualization
  - Intel SGX
- 4. Evaluation
  - Funktion & Anwendungsfälle
  - Sicherheit
  - Performance
  - Remote Attestation
- 5. Schlussfolgerung



Stand der Technik

Hauptteil

**Evaluation** 

# **Einleitung**

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung





### Stand der Technik

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung





## **AMD Secure Memory Encryption**

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung



# **AMD Secure Encrypted Virtualization**

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung



### **Intel SGX**

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung





## Funktion & Anwendungsfälle

### Text

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung

Einleitung

Stand der Technik

Hauptteil

Evaluation • • • • •

## **Sicherheit**

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung





### **Performance**

### Text

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung

Einleitung

Stand der Technik

Hauptteil

Evaluation •••

## **Remote Attestation**

### Text

- Auflistung Umbruch
- Auflistung

27.01.2023

- Auflistung
- Auflistung

Einleitung

11/12

Stand der Technik

Hauptteil

Evaluation

# **Schlussfolgerung**

- Auflistung Umbruch
- Auflistung
  - Auflistung
  - Auflistung





## Literatur

