## Wydział Elektroniki i Technik Informacyjnych Politechnika Warszawska

# Projektowanie układów sterowania (projekt grupowy)

Sprawozdanie z projektu i ćwiczenia laboratoryjnego nr 3, zadanie nr 3

Wojciech Rokicki, Radosław Pietkun, Jakub Gruszecki

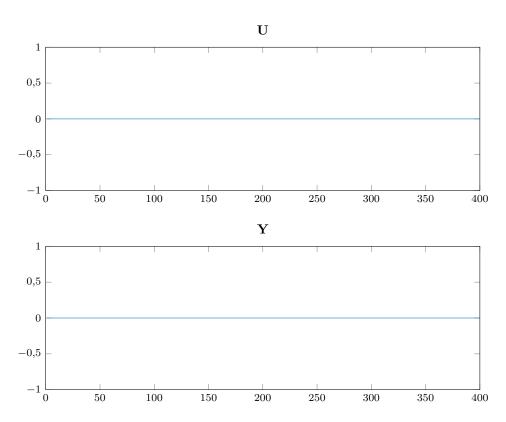
## Spis treści

1.	Spra	wdzenie poprawności punktu pracy
	1.1. 1.2. 1.3.	Poprawność wartości sygnałów w punkcie pracy
2.	Odp	owiedzi skokowe i charakterystyka statyczna
	2.1. 2.2. 2.3. 2.4.	Wyznaczenie odpowiedzi skokowych toru wejście-wyjście procesu3Charakterystyka statyczna3Właściwości statyczne i dynamiczne3Implementacja4
3.	Sym	ulacja cyfrowego algorytmu PID oraz algorytmu DMC 5
	3.1. 3.2. 3.3. 3.4.	Regulator PID5Regulator DMC5Program6Implementacja6
4.	Dob	ór parametrów cyfrowego algorytmu PID oraz algorytmu DMC
	4.1. 4.2.	Regulator PID7Regulator DMC7

### 1. Sprawdzenie poprawności punktu pracy

#### 1.1. Poprawność wartości sygnałów w punkcie pracy

W celu sprawdzenia poprawności wartości sygnałów  $U_{\rm pp}$  oraz  $Y_{\rm pp}$  obiekt został pobudzony sygnałem o wartości:  $U_{\rm pp}=0$ . Wartości sygnałów w punkcie pracy będą poprawne, jeśli sygnał wyjściowy przyjmie wartość stałą  $Y_{\rm pp}=0$ .



Rys. 1.1. Przebiegi sygnałów  $\mathbf{u}(\mathbf{k}),\,\mathbf{z}(\mathbf{k}),\,\mathbf{y}(\mathbf{k})$  w punkcie pracy

#### 1.2. Wnioski

Na podstawie rysunku 1.1 widać, że dla stałej wartości sygnału sterującego  $U_{\rm pp}=0$  wyjście obiektu przyjmuje stałą wartość, równą  $Y_{\rm pp}=0$ . Jest to dowód na to, że podane wartości sygnałów wejsciowego sterowania oraz wyjściowego w punkcie pracy są poprawne.

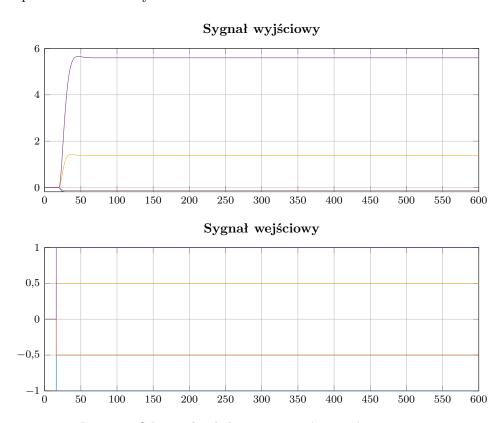
#### 1.3. Implementacja

Do przeprowadzenia eksperymentu wykorzystany został skrypt zad1.m.

### 2. Odpowiedzi skokowe i charakterystyka statyczna

#### 2.1. Wyznaczenie odpowiedzi skokowych toru wejście-wyjście procesu

W celu wyznaczenia odpowiedzi skokowych obiekt był pobudzany, w punkcie pracy, różnymi skokami sygnału sterującego w chwili k=16. Przeprowadzono cztery testy dla różnych wartości skoków. Uzyskane odpowiedzi skokowe wraz z odpowiadającymi im przebiegami sygnału sterowania przedstawiono na rys. 2.1.



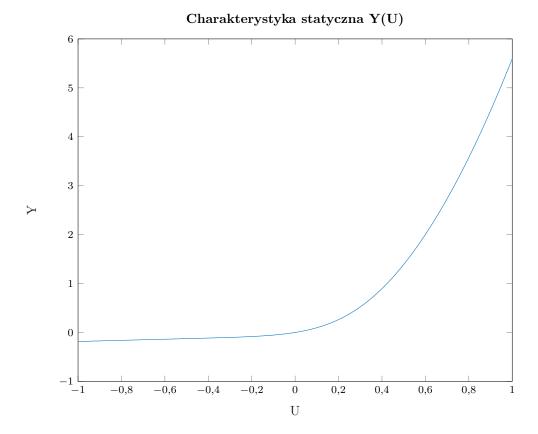
Rys. 2.1. Odpowiedzi skokowe toru wejście-wyjście procesu

#### 2.2. Charakterystyka statyczna

W celu wyznaczenia charakterystyki statycznej procesu wyznaczono odpowiedź układu w stanie ustalonym dla pobudzeń różnymi wartościami sygnału sterującego. Zebrane wyniki przedstawiono na rys. 2.2.

#### 2.3. Właściwości statyczne i dynamiczne

Na podstawie rys. 2.2 można powiedzieć, że właściwości statyczne i dynamiczne obiektu są nieliniowe.



Rys. 2.2. Charakterystyka statyczna procesu

### 2.4. Implementacja

Do przeprowadzenia eksperymentu wykorzystany został skrypt zad2.m.

# 3. Symulacja cyfrowego algorytmu PID oraz algorytmu DMC

#### 3.1. Regulator PID

Regulator PID składa się trzech członów: proporcjonalnego, całkującego oraz różniczkującego. Działa on w pętli sprzężenia zwrotnego, mając na celu zredukowanie uchybu (różnicy między wartością zadaną a zmierzoną wartością sygnału wyjściowego procesu) poprzez odpowiednią zmianę sygnału sterującego. Dyskretny regulator PID ma postać:

$$u(k) = r_2 e(k-2) + r_1 e(k-1) + r_0 e(k) + u(k-1)$$
(3.1)

gdzie:

$$r_2 = K \frac{T_{\rm d}}{T_{\rm p}} \tag{3.2}$$

$$r_1 = K(\frac{T_p}{2T_i} - \frac{2T_d}{T_p} - 1)$$
 (3.3)

$$r_0 = K(1 + \frac{T_p}{2T_i} + \frac{T_d}{T_p})$$
 (3.4)

gdzie K - wzmocnienie członu proporcjonalnego,  $T_{\rm i}$  - czas zdwojenia członu całkującego,  $T_{\rm d}$  - czas wyprzedzenia członu różniczkującego,  $T_{\rm p}$  - okres próbkowania

#### 3.2. Regulator DMC

Regulator DMC jest to regulator predykcyjny - działa on z wyprzedzeniem, zanim nastąpią zmiany wartości sygnału wyjściowego. Wektor przyrostów sterowań dany jest wzorem:

$$\Delta U(k) = \mathbf{K}[Y^{\text{zad}}(k) - Y^{0}(k)] \tag{3.5}$$

$$= \mathbf{K}[Y^{\text{zad}}(k) + Y(k) + \mathbf{M}^{P} \triangle U^{P}(k)]$$
(3.6)

gdzie:

$$K = (M^{\mathrm{T}}M + \lambda I)^{-1}M^{\mathrm{T}}$$
(3.7)

$$\Delta U^{P}(k) = \begin{bmatrix} \Delta u(k-1) \\ \vdots \\ \Delta u(k-(D-1)) \end{bmatrix}_{(D-1)\times 1}$$
(3.8)

$$\mathbf{M} = \begin{bmatrix} s_1 & 0 & \dots & 0 \\ s_2 & s_1 & \dots & 0 \\ \vdots & \vdots & \ddots & \vdots \\ s_N & s_{N-1} & \dots & s_{N-N_{\mathbf{u}}+1} \end{bmatrix}_{N \times N_{\mathbf{u}}}$$
(3.9)

$$\mathbf{M}^{P} = \begin{bmatrix} s_{2} - s_{1} & s_{3} - s_{2} & \dots & s_{D} - s_{D-1} \\ s_{3} - s_{1} & s_{4} - s_{2} & \dots & s_{D+1} - s_{D-1} \\ \vdots & \vdots & \ddots & \vdots \\ s_{N+1} - s_{1} & s_{N+2} - s_{2} & \dots & s_{N+D-1} - S_{D-1} \end{bmatrix}_{N \times (D-1)}$$
(3.10)

gdzie N - horyzont predykcji,  $N_{\rm u}$  - horyzont sterowania, D - horyzont dynamiki,  $\lambda$  - kara za zmianę sterowania

W tym przypadku należy wyznaczyć tylko pierwszy element macierzy  $\Delta U(k)$  czyli  $\Delta u(k|k)$ . Aktualne sterowanie uzyskuje się poprzez zsumowanie  $\Delta u(k|k)$  z poprzednim sterowaniem.

$$\Delta u(k|k) = k_e e(k) - \sum_{j=1}^{D-1} \mathbf{k}_j^u \Delta u(k-j)$$
(3.11)

$$k_e = \sum_{i=1}^{N} k_{1,i} \tag{3.12}$$

$$\mathbf{k}_{j}^{u} = \overline{\mathbf{K}}_{1} \mathbf{M}_{j}^{P}, \quad j = 1, \dots, D - 1$$
 (3.13)

#### 3.3. Program

Aby uruchomić program należy zapisać odpowiedź skokową jako 'odp\_skok.mat' w tym samym folderze co skrypt zad3.m. Następnie należy ustawić odpowiednie wartości dla zmiennych o nazwach piddmc (0 - pid, 1 - dmc) oraz ograniczenia (0 - wyłączone, 1 - włączone).

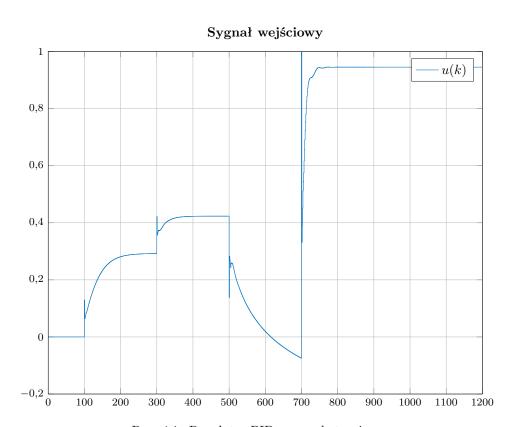
#### 3.4. Implementacja

Implementacja fukcji wykorzystanych do wykonania zadania zawarte są w skrypcie zad3.m.

# 4. Dobór parametrów cyfrowego algorytmu PID oraz algorytmu DMC

Skoki: 
$$0 \rightarrow 0.5 \rightarrow 1 \rightarrow -0.1 \rightarrow 5$$

#### 4.1. Regulator PID

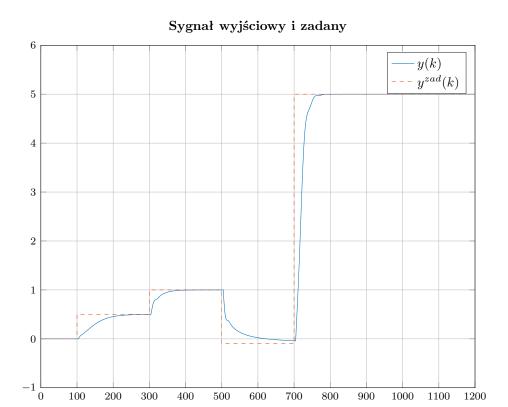


Rys. 4.1. Regulator PID - sygnał sterujący

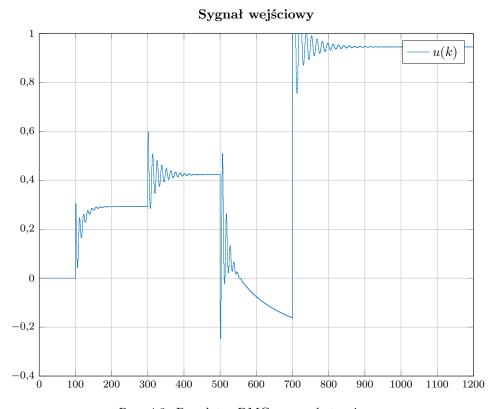
$$K = 0.11; Ti = 4.6; Td = 0.65;$$
  
 $Error = 403.7229$ 

#### 4.2. Regulator DMC

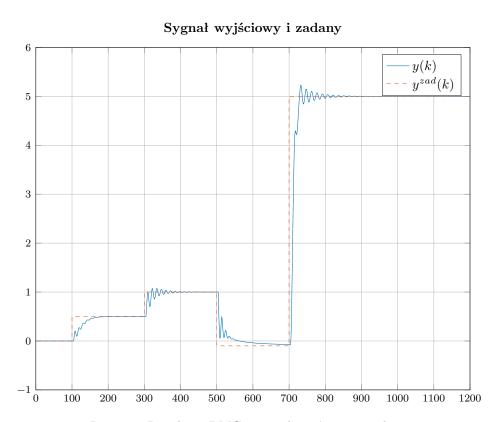
$$D = 53; N = 20; Nu = 3;$$
  
 $Error = 264.7306$ 



Rys. 4.2. Regulator PID - sygnał wyjściowy i zadany



Rys. 4.3. Regulator DMC - sygnał sterujący



Rys. 4.4. Regulator DMC - sygnał wyjściowy i zadany