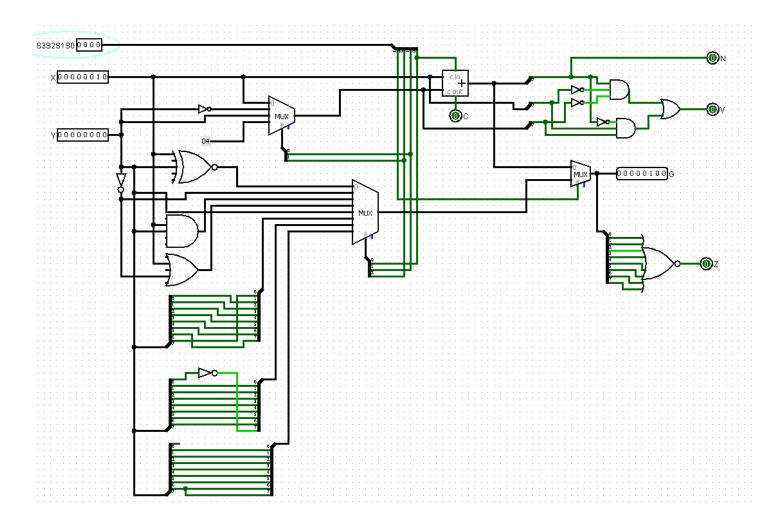
The Circuit



Test Cases

INPUT				OPERATION	INPUT		EXPECTED OUTPUT				
S3	S2	S1	SO		X	Y	G	С	V	N	Z
0	0	0	0	G = X * 2	1000 0001	х	0000 0010	1	1	0	0
0	0	0	1	G = X * 2 + 1	1000 0001	Х	0000 0011	1	1	0	0
0	0	1	0	G = X + Y'	1000 0001	0000 0010	0111 1110	1	1	0	0
0	0	1	1	G = X - Y	1000 0001	0000 0010	0111 1111	1	1	0	0
0	1	0	0	G = X + Y	1000 0001	0000 0010	1000 0011	0	0	1	0
0	1	0	1	G = X + Y + 1	1000 0001	0000 0010	1000 0100	0	0	1	0
0	1	1	0	G = X + 4	1000 0001	Х	1000 0101	0	0	1	0
0	1	1	1	G = X + 5	1000 0001	Х	1000 0110	0	0	1	0
1	0	0	0	G = X XNOR Y	1000 0001	0000 0010	0111 1100	Х	Х	Х	0
1	0	0	1	G = Y'	X	0000 0010	1111 1101	X	Х	Х	0
1	0	1	0	G = X AND Y	1000 0001	0000 0010	0000 0000	Х	Х	Х	1
1	0	1	1	G = X OR Y'	1000 0001	0000 0010	1111 1101	Х	Х	Х	0
1	1	0	0	G = Y	X	0000 0010	0000 0010	Х	Х	Х	0
1	1	0	1	G = Circular Shift Left Y	Х	0000 0010	0000 0100	Х	Х	Х	0
1	1	1	0	G = Switch Tail Right Y	Х	0000 0010	1000 0001	Х	Х	Х	0
1	1	1	1	G = Arithmetic Shift Right Y	Х	0000 0010	0000 0001	X	X	Х	0