

Tarea 3.

- **P1** : 4095, el maximo, porque el ADC calcula valores desde 0 hasta $2^n - 1$ (n bits de resolucion), que con 12 bits es 4095.
- **P2** : 12 porque el valor maximo que mide es 4095 ($2^{12} - 1$) . 255 ($2^8 - 1$).
- **P3** : A partir de la mitad. $1.999 \cdot 3.3 \text{ V}$, el voltaje real se mantiene en 3.3 V pero el ADC solo mide hasta 2 V.

Tarea 4.

- **P1** : 3500 - 3700 | 1.26 - 1.50 k Ω aprox.
- **P2** : 1500 - 1800 | 13.2 - 15.7 k Ω aprox.
- **P3** : Para un valor de ADC 1, $V = 8 \times 10^{-4} \rightarrow RL = 40950 \text{k}\Omega$. Pues no podemos dividir entre 0 | 0.00244 (Con $V = V_{ref}$)

Tarea 5.

- **P1** : Si permanece estable, Se debe a que medimos con mas frecuencia y obtenemos un resultado mas preciso
- **P2** : La media movil suaviza la señal y la reduce.