



# Práctica 2

## Parte 1: Compilando Programas en C

Máster Universitario en Ingeniería de Computadores y Redes

1 de diciembre de 2025

Pablo González Segarra

## Índice

Ejercicio 1	2
Ejercicio 3	3
Ejercicio 4	5
Ejercicio 5	7
Ejercicio 6	7
Ejercicio 7	8
Ejercicio 8	8

## Ejercicio 1 y 2

Debido a la similitud entre los ejercicios 1 y 2, se presentan juntos en esta sección. A continuación se muestra el código modificado necesario para ejecutar el programa en la GPU utilizando CUDA y comprobar que los resultados son correctos.

```
1 #define N 1000000000
2
3 #include <stdio.h>
4 #include <stdlib.h>
5 #include <math.h>
6 #include <cuda_runtime.h>
7
8 __global__ void vector_add(float *out, float *a, float *b, int n) {
9     for(int i = 0; i < n; i++){
10         out[i] = a[i] + b[i];
11     }
12 }
13
14 int main(){
15     float *a, *b, *out;
16
17     // Allocate memory
18     a = (float*)malloc(sizeof(float) * N);
19     b = (float*)malloc(sizeof(float) * N);
20     out = (float*)malloc(sizeof(float) * N);
21
22     // Initialize array
23     for(int i = 0; i < N; i++){
24         a[i] = 1.0f; b[i] = 2.0f;
25     }
26
27     float *a_cuda = NULL, *b_cuda = NULL, *out_cuda = NULL;
28
29     // Allocate device memory
30     cudaMalloc((void**)&a_cuda, sizeof(float) * N);
31     cudaMalloc((void**)&b_cuda, sizeof(float) * N);
32     cudaMalloc((void**)&out_cuda, sizeof(float) * N);
33
34     // Copy inputs to device
35     cudaMemcpy(a_cuda, a, sizeof(float) * N, cudaMemcpyHostToDevice);
36     cudaMemcpy(b_cuda, b, sizeof(float) * N, cudaMemcpyHostToDevice);
37
38     // Main function
39     vector_add<<<1,1>>>(out_cuda, a_cuda, b_cuda, N);
40
41     cudaMemcpy(out, out_cuda, sizeof(float) * N,
42     cudaMemcpyDeviceToHost);
43
44     cudaDeviceSynchronize();
45
46     // Verify result
47     const float MAX_ERR = 1e-6f;
48     for(int i = 0; i < N; i++){
49         if(fabsf(out[i] - 3.0f) > MAX_ERR){
50             printf("Error at index %d: %f (diff=%f)\n", i, out[i],
51             fabsf(out[i] - 3.0f));
```

```

50         return -1;
51     }
52 }
53
54 printf("Success! All values are correct.\n");
55
56 // Free memory
57 cudaFree(a_cuda);
58 cudaFree(b_cuda);
59 cudaFree(out_cuda);
60
61 free(a);
62 free(b);
63 free(out);
64 }
```

Listing 1: Código CUDA modificado para ejecutar en GPU

## Ejercicio 3

El código modificado para poder obtener los tiempos de ejecución es el siguiente:

```

1 #define N 100000000
2
3 #include <stdio.h>
4 #include <stdlib.h>
5 #include <math.h>
6 #include <cuda_runtime.h>
7
8 __global__ void vector_add(float *out, float *a, float *b, int n) {
9     for(int i = 0; i < n; i++){
10         out[i] = a[i] + b[i];
11     }
12 }
13
14 int main(){
15     float *a, *b, *out;
16
17     // Allocate memory
18     a = (float*)malloc(sizeof(float) * N);
19     b = (float*)malloc(sizeof(float) * N);
20     out = (float*)malloc(sizeof(float) * N);
21
22     // Initialize array
23     for(int i = 0; i < N; i++){
24         a[i] = 1.0f; b[i] = 2.0f;
25     }
26
27     float *a_cuda = NULL, *b_cuda = NULL, *out_cuda = NULL;
28
29     // Create events for timing
30     cudaEvent_t start, end;
31     cudaEventCreate(&start);
32     cudaEventCreate(&end);
```

```

34     // Start timing
35     cudaEventRecord(start);
36
37     // Allocate device memory
38     cudaMalloc((void**)&a_cuda, sizeof(float) * N);
39     cudaMalloc((void**)&b_cuda, sizeof(float) * N);
40     cudaMalloc((void**)&out_cuda, sizeof(float) * N);
41
42     // Copy inputs to device
43     cudaMemcpy(a_cuda, a, sizeof(float) * N, cudaMemcpyHostToDevice);
44     cudaMemcpy(b_cuda, b, sizeof(float) * N, cudaMemcpyHostToDevice);
45
46     // Main function
47     vector_add<<<1,1>>>(out_cuda, a_cuda, b_cuda, N);
48
49     cudaMemcpy(out, out_cuda, sizeof(float) * N,
50               cudaMemcpyDeviceToHost);
51
52     // End timing
53     cudaEventRecord(end);
54     cudaEventSynchronize(end);
55     float milliseconds = 0;
56     cudaEventElapsedTime(&milliseconds, start, end);
57     printf("Time elapsed: %f ms\n", milliseconds);
58
59     // Verify result
60     const float MAX_ERR = 1e-6f;
61     for(int i = 0; i < N; i++){
62         if(fabsf(out[i] - 3.0f) > MAX_ERR){
63             printf("Error at index %d: %f (diff=%f)\n", i, out[i],
64                   fabsf(out[i] - 3.0f));
65             return -1;
66         }
67     }
68
69     printf("Success! All values are correct.\n");
70
71     // Free memory
72     cudaFree(a_cuda);
73     cudaFree(b_cuda);
74     cudaFree(out_cuda);
75
76     free(a);
77     free(b);
78     free(out);
79 }
```

Listing 2: Código CUDA modificado para medir tiempos de ejecución

Se ha ejecutado 5 veces para evitar variaciones ajenas al rendimiento del código. El tiempo de La ejecución tiene en cuenta tanto la transferencia de datos entre host y device como la ejecución del kernel.

Resultado de las ejecuciones:

1. 5887.4 ms
2. 5864.1 ms

3. 5918.6 ms
4. 5856.9 ms
5. 5868.1 ms

Siendo el mejor tiempo 5856.9 ms.

## Ejercicio 4

Para comparar la aceleración obtenida al ejecutar el código en la GPU frente a la CPU, primero se ha compilado y ejecutado la versión original en CPU, obteniendo un tiempo mejor de 992.6 ms.

Para obtener los tiempos de ejecución en GPU con distintas configuraciones, número de bloques y hilos por bloque, se ha modificado el código del ejercicio 3 para variar estos parámetros. Todas las configuraciones se han ejecutado múltiples veces y se ha tomado el mejor tiempo de ejecución. En la tabla 1 se muestran los resultados obtenidos.

Versión	Tiempo de ejecución (ms)	Speedup GPU vs CPU
CPU (original)	992.6	1.00
1 thread / block	532.3	1.86
16 threads / block	438.2	2.27
32 threads / block	431.8	2.30
256 threads / block	428.4	2.32

Tabla 1: Tiempos de ejecución y speedup para distintas configuraciones de hilos/ bloque

Como se puede observar, la parallelización en GPU ofrece una mejora significativa en el tiempo de ejecución en comparación con la versión en CPU. El mejor rendimiento se obtiene con 256 hilos por bloque, logrando un speedup de aproximadamente 2.32 veces respecto a la ejecución en CPU. Sin embargo, la mejora a partir de 16 hilos por bloque es marginal.

A continuación se muestra el código modificado para variar el número de bloques e hilos por bloque:

```

1 #define N 100000000
2
3 #include <stdio.h>
4 #include <stdlib.h>
5 #include <math.h>
6 #include <cuda_runtime.h>
7
8 __global__ void vector_add(float *out, float *a, float *b, int n) {
9     int i = blockIdx.x * blockDim.x + threadIdx.x;
10    if (i < n) {
11        out[i] = a[i] + b[i];
12    }
13 }
14
15 int main(int argc, char **argv){
16

```

```
17     float *a, *b, *out;
18
19     // Allocate memory
20     a = (float*)malloc(sizeof(float) * N);
21     b = (float*)malloc(sizeof(float) * N);
22     out = (float*)malloc(sizeof(float) * N);
23
24     // Initialize array
25     for(int i = 0; i < N; i++){
26         a[i] = 1.0f; b[i] = 2.0f;
27     }
28
29     float *a_cuda = NULL, *b_cuda = NULL, *out_cuda = NULL;
30
31     // Create events for timing
32     cudaEvent_t start, end;
33     cudaEventCreate(&start);
34     cudaEventCreate(&end);
35
36     // Start timing
37     cudaEventRecord(start);
38
39     // Allocate device memory
40     cudaMalloc((void**)&a_cuda, sizeof(float) * N);
41     cudaMalloc((void**)&b_cuda, sizeof(float) * N);
42     cudaMalloc((void**)&out_cuda, sizeof(float) * N);
43
44     // Copy inputs to device
45     cudaMemcpy(a_cuda, a, sizeof(float) * N, cudaMemcpyHostToDevice);
46     cudaMemcpy(b_cuda, b, sizeof(float) * N, cudaMemcpyHostToDevice);
47
48     // Main function
49     // threadsPerBlock is taken from argv[1] (assume valid integer
50     // provided)
51     int threadsPerBlock = atoi(argv[1]);
52     int blocks = (N + threadsPerBlock - 1) / threadsPerBlock;
53     // Print configuration
54     printf("Using %d blocks of %d threads\n", blocks, threadsPerBlock);
55
56     vector_add<<<blocks, threadsPerBlock>>>(out_cuda, a_cuda, b_cuda,
57     N);
58
59     cudaMemcpy(out, out_cuda, sizeof(float) * N,
60     cudaMemcpyDeviceToHost);
61
62     // End timing
63     cudaEventRecord(end);
64     cudaEventSynchronize(end);
65     float milliseconds = 0;
66     cudaEventElapsedTime(&milliseconds, start, end);
67     printf("Time elapsed: %f ms\n", milliseconds);
68
69     // Verify result
70     const float MAX_ERR = 1e-6f;
71     for(int i = 0; i < N; i++){
72         if(fabsf(out[i] - 3.0f) > MAX_ERR){
73             printf("Error at index %d: %f (diff=%f)\n", i, out[i],
74             fabsf(out[i] - 3.0f));
```

```

70         return -1;
71     }
72 }
73 printf("Success! All values are correct.\n");
75
76 // Free memory
77 cudaFree(a_cuda);
78 cudaFree(b_cuda);
79 cudaFree(out_cuda);
80
81 free(a);
82 free(b);
83 free(out);
84 }
```

Listing 3: Código CUDA modificado para variar bloques e hilos por bloque

## Ejercicio 5

En este ejercicio se ha creado un kernel para la función `void heavy_cpu(float* data, int n)`, el código. se puede ver a continuación:

```

1 __global__ void heavy_cpu(float* data, int n) {
2     int i = blockIdx.x * blockDim.x + threadIdx.x;
3
4     if (i < n) {
5         float x = data[i];
6         for (int j = 0; j < 10000; j++) {
7             x = sinf(x) * 1.00001f + cosf(x) * 0.99999f;
8         }
9         data[i] = x;
10    }
11 }
```

Listing 4: Código CUDA del kernel para la función `heavy_cpu`

## Ejercicio 6

Para este ejercicio se ha usado la misma metodología que en los ejercicios anteriores, pero esta vez se ha medido solo el tiempo de ejecución del kernel, sin contar las transferencias de datos entre host y device. Se ha ejecutado la función en CPU y GPU, obteniendo los siguientes tiempos:

- CPU: 224,69 s
- GPU: 10,33 s

Suponiendo que la función `heavy_cpu` contiene 5 operaciones de coma flotante por iteración del bucle, y considerando que el bucle se ejecuta 10.000 veces por cada elemento del array, podemos calcular el número total de operaciones de coma flotante realizadas

durante la ejecución de la función. Dado que el array tiene un tamaño de  $N = 1.000.000$ , el número total de operaciones de coma flotante es:

$$\text{Total de operaciones} = N \times 10,000 \times 5 = 1,000,000 \times 10,000 \times 5 = 5 \times 10^{10} \text{ operaciones}$$

Con estos datos, podemos calcular el rendimiento en GFLOPS para ambas ejecuciones:

- CPU:  $\frac{5 \times 10^{10} \text{ operaciones}}{224,69 \text{ s}} \approx 0,2226 \text{ GFLOPS}$
- GPU:  $\frac{5 \times 10^{10} \text{ operaciones}}{10,33 \text{ s}} \approx 4,8385 \text{ GFLOPS}$

Estos resultados muestran una mejora significativa en el rendimiento al ejecutar la función en la GPU en comparación con la CPU. Obteniendo una aceleración de aproximadamente 21.6 veces.

## Ejercicio 7

Cada hilo ejecuta el procesamiento de un elemento del array, es decir, obtiene su índice, lee `data[i]`, aplica el bucle de 10.000 iteraciones con el grueso de la carga computacional, y escribe el resultado de vuelta.

En cuanto al paralelismo, se podría mejorar ligeramente retocando algunos detalles como los parámetros de threads per block o blocks, pero en general no es posible aumentar significativamente el paralelismo porque cada iteración del bucle interno depende del valor anterior, por lo que esta dependencia impide paralelizar el bucle.

## Ejercicio 8

En primer lugar, se ha medido el rendimiento ejecutando la función en la CPU. Para esto se ha usado  $N = 1000000$ , para permitir que el procesador termine en un tiempo razonable. Se ha obtenido un tiempo de ejecución de 324 segundos, lo que da un rendimiento de 16,158 GFLOPS calculado de la siguiente manera:

$$\text{FLOPS} = \frac{2N^2}{\text{tiempo}} = \frac{2 \cdot (10^6)^2}{324} \approx 6,158 \text{ GFLOPS}$$

La primera optimización que se ha realizado es el uso de la GPU, por lo que se ha implementado el kernel siguiente:

```

1  __global__ void vector_pro(float *out, float *a, float *b, int n) {
2      int i = blockIdx.x * blockDim.x + threadIdx.x;
3      if (i < n) {
4          out[i] = 0;
5          for (int j = 0; j < n; j++) {
6              out[i] += a[i] * b[j];
7          }
8      }
9  }
```

Listing 5: Código CUDA del kernel para la función `vector_pro`

Con la que se obtiene un tiempo de ejecución de 4389 ms, para 128 threads per block, lo que da un rendimiento de 455 GFLOPS, calculado de la siguiente manera:

$$\text{FLOPS} = \frac{2N^2}{\text{tiempo}} = \frac{2 \cdot (10^6)^2}{4,389} \approx 455 \text{ GFLOPS}$$

y una aceleración de 73.99x respecto a la CPU.

Analizando algebraicamente el kernel, se puede observar que este ejecuta la siguiente operación matemática:

$$out[i] = \sum_{j=0}^{N-1} a[i] * b[j]$$

esta operación se puede simplificar algebraicamente precalculando la suma de b, lo que reduce la complejidad de la operación de  $O(N^2)$  a  $O(2N)$ , de forma que obtenemos la siguiente operación:

$$out[i] = a[i] * \left( \sum_{j=0}^{N-1} b[j] \right)$$

Lo que permite implementar un kernel mucho más eficiente:

```

1 __global__ void vector_pro(float *out, float *a, float sum_b, int n)
{
2     int i = blockIdx.x * blockDim.x + threadIdx.x;
3
4     if (i < n) {
5         out[i] = a[i] * sum_b;
6     }
7 }
```

Listing 6: Código CUDA del kernel optimizado para la función vector\_pro

La suma de b se calcula previamente en la CPU y se pasa como parámetro al kernel. De esta forma se obtiene un tiempo de ejecución de 0.9048 ms, para 256 threads per block, lo que representa una aceleración de 359122.17x respecto a la CPU, lo que es realmente sorprendente. Sin embargo al calcular el rendimiento en GFLOPS obtenemos un valor de 22,9 GFLOPS, que es mucho menor que el obtenido en la versión anterior. El valor se ha calculado de la siguiente manera:

$$\text{FLOPS} = \frac{2N}{\text{tiempo}} = \frac{2 \cdot (10^6)}{0,0009048} \approx 22,9 \text{ GFLOPS}$$

Mi suposición sobre el valor bajo de GFLOPS es que la GPU no está siendo suficientemente utilizada, ya que la operación es muy simple y no requiere muchos recursos computacionales (o lo estoy calculando mal, que siempre es una opción :)). Por lo tanto, a pesar de la enorme reducción en tiempo de ejecución, el número de operaciones por segundo no es tan alto como en la versión anterior.

Con el objetivo de determinar de forma más precisa el rendimiento de la versión optimizada se ha aumentado el tamaño de N, ya que con N=1.000.000 los tiempos son muy pequeños y pequeñas variaciones pueden afectar significativamente los resultados. Por lo que se ha aumentado el valor de N a 100.000.000. Adicionalmente, es evidente que

paralelizar la suma de b en la GPU puede aportar una mejora adicional, por lo que se ha implementado una versión que paraleliza la suma de b en la GPU.

Se han obtenido los siguientes resultados para 256 threads per block (la mejor configuración):

- Versión secuencial: 133.5 ms
- Versión paralelizada (2 threads<sup>1</sup>): 69.5 ms

Vemos como la versión paralelizada ofrece una aceleración de 1.916x respecto a la versión que realiza la suma de b de forma secuencial en la CPU. Esto hace pensar que el cuello de botella en la versión optimizada es la suma de b, por lo que se hizo un análisis más detallado de los tiempos de ejecución, cuyos resultados se muestran a continuación:

Fase	Tiempo (ms)	Porcentaje del total
Suma paralela (CPU)	69.15	95.2 %
Ejecución kernel (GPU)	3.50	4.8 %
<b>Total</b>	<b>72.66</b>	<b>100 %</b>

Tabla 2: Desglose de tiempos de ejecución para N=100.000.000, suma paralela en CPU y kernel en GPU.

De todos los resultados obtenidos, es trivial observar que la suma de b es el cuello de botella y que paralelizarla en la CPU aporta una mejora significativa. Por lo que se podría intentar paralelizar la suma de b en la GPU para intentar mejorar aún más el rendimiento.

Para eso se ha implementado el siguiente código:

```

1 #define N 1000000000
2
3 #include <stdio.h>
4 #include <stdlib.h>
5 #include <math.h>
6 #include <cuda_runtime.h>
7
8 // Kernel for sum: each thread sums a portion of the vector and
9 // accumulates with atomicAdd
10 __global__ void sum_kernel(float *b, double *result, int n, int
11 elements_per_thread) {
12     int tid = blockIdx.x * blockDim.x + threadIdx.x;
13     int start = tid * elements_per_thread;
14
15     // Early exit if this thread has no work to do
16     if (start >= n) return;
17
18     int end = start + elements_per_thread;
19     if (end > n) end = n;
20
21     float sum = 0.0;
22     for (int i = start; i < end; i++) {

```

---

<sup>1</sup>Se han usado 2 threads en la CPU para paralelizar la suma de b, ya que el equipo solo dispone de 2 núcleos físicos. Se han realizando experimentos con 4, 8 y 12 threads, pero el rendimiento empeoraba debido al overhead de gestión de los hilos.

```
21         sum += (float)b[i];
22     }
23
24     // Accumulate partial sum in the global result using atomicAdd
25     atomicAdd(result, sum);
26 }
27
28 // Main kernel: out[i] = a[i] * sum(b)
29 __global__ void vector_pro(float *out, float *a, double* sum_b, int n
30 ) {
31     int i = blockIdx.x * blockDim.x + threadIdx.x;
32
33     if (i < n) {
34         out[i] = a[i] * (float)(*sum_b);
35     }
36 }
37
38 int main(int argc, char **argv){
39
40     float *a, *b, *out;
41
42     // Allocate memory
43     a = (float*)malloc(sizeof(float) * N);
44     b = (float*)malloc(sizeof(float) * N);
45     out = (float*)malloc(sizeof(float) * N);
46
47     // Initialize array
48     for(int i = 0; i < N; i++){
49         a[i] = 1.0f; b[i] = 2.0f;
50     }
51
52     float *a_cuda = NULL, *b_cuda = NULL, *out_cuda = NULL;
53
54     // Allocate device memory
55     cudaMalloc((void**)&a_cuda, sizeof(float) * N);
56     cudaMalloc((void**)&b_cuda, sizeof(float) * N);
57     cudaMalloc((void**)&out_cuda, sizeof(float) * N);
58
59     // Copy inputs to device
60     cudaMemcpy(a_cuda, a, sizeof(float) * N, cudaMemcpyHostToDevice);
61     cudaMemcpy(b_cuda, b, sizeof(float) * N, cudaMemcpyHostToDevice);
62
63     // threadsPerBlock for vector_pro from argv[1]
64     int threadsPerBlock = atoi(argv[1]);
65
66     // threadsPerBlock for sum kernel from argv[2]
67     int sumThreadsPerBlock = atoi(argv[2]);
68
69     // Calculate total threads and elements per thread for sum
70     int sum_blocks = atoi(argv[3]);
71     int total_sum_threads = sumThreadsPerBlock * sum_blocks;
72     int elements_per_thread = (N + total_sum_threads - 1) /
73     total_sum_threads;
74
75     // Allocate memory for the result on GPU
76     double *result_cuda = NULL;
```

```
77     cudaMalloc((void**)&result_cuda, sizeof(double));
78     cudaMemset(result_cuda, 0, sizeof(double));
79
80     // Print configuration
81     printf("Using %d blocks of %d threads for vector_pro\n", blocks,
82            threadsPerBlock);
82     printf("Using %d blocks of %d threads for sum kernel\n",
83            sum_blocks, sumThreadsPerBlock);
83     printf("Elements per thread: %d\n", elements_per_thread);
84
85     // Create events for timing
86     cudaEvent_t start, end;
87     cudaEventCreate(&start);
88     cudaEventCreate(&end);
89
90     // Start timing
91     cudaEventRecord(start);
92
93     // Compute sum of b on GPU using atomicAdd
94     sum_kernel<<<sum_blocks, sumThreadsPerBlock>>>(b_cuda,
95     result_cuda, N, elements_per_thread);
96
96     // Compute out[i] = a[i] * sum_b
97     vector_pro<<<blocks, threadsPerBlock>>>(out_cuda, a_cuda,
98     result_cuda, N);
99
99     // End timing
100    cudaEventRecord(end);
101    cudaEventSynchronize(end);
102    float milliseconds = 0;
103    cudaEventElapsedTime(&milliseconds, start, end);
104    printf("Time elapsed: %f ms\n", milliseconds);
105
106    cudaMemcpy(out, out_cuda, sizeof(float) * N,
107               cudaMemcpyDeviceToHost);
108
108    // Verify result
109    double sum_b = 0.0;
110    for (int i = 0; i < N; i++) {
111        sum_b += b[i];
112    }
113    // Compare with gpu calculated value
114    double gpu_sum_b;
115    cudaMemcpy(&gpu_sum_b, result_cuda, sizeof(double),
116               cudaMemcpyDeviceToHost);
116    printf("CPU sum: %f, GPU sum: %f\n", sum_b, gpu_sum_b);
117
118    float expected = a[0] * sum_b;
119    printf("Expected: %f, Got: %f\n", expected, out[0]);
120    if (fabsf(out[0] - expected) / expected > 1e-6f) {
121        printf("Error: result mismatch!\n");
122        return -1;
123    }
124    printf("Success!\n");
125
126    // Free memory
127    cudaFree(a_cuda);
128    cudaFree(b_cuda);
```

```

129     cudaFree(out_cuda);
130     cudaFree(result_cuda);
131
132     free(a);
133     free(b);
134     free(out);
135 }
```

Listing 7: Código CUDA para paralelizar la suma de b en GPU

Como en los otros casos se han probado un amplio rango de configuraciones, obteniendo el mejor resultado con 2048 bloques de sumas parciales y 256 threads per block, lo que nos da 191 elementos por hilo. Se han obtenidos los siguientes resultados:

Configuración	Tiempo (ms)	GFLOPS
2048 bloques, 256 threads/block, 191 elem/thread	8.645	23,168
Speedup	Respecto a	Factor
Suma secuencial en CPU	133.53 ms	15.44x
Suma paralelizada en CPU	69.15 ms	8.00x

Tabla 3: Mejor configuración para la suma en GPU con atomicAdd, N=100.000.000

A pesar de que las ganancias son significativas, especialmente respecto al kernel original, aun hay margen de mejora, pero estas se escapan de mis capacidades actuales.