



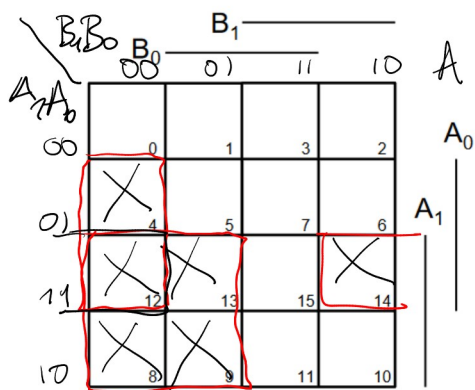
FUNDAMENTOS DE COMPUTADORES

CUADERNO DE LA PRÁCTICA 1

Tabla de verdad del comparador

A ₁	A ₀	B ₁	B ₀	Z
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	1
0	1	0	1	0
0	1	1	0	0
0	1	1	1	0
1	0	0	0	1
1	0	0	1	1
1	0	1	0	0
1	0	1	1	0
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	0

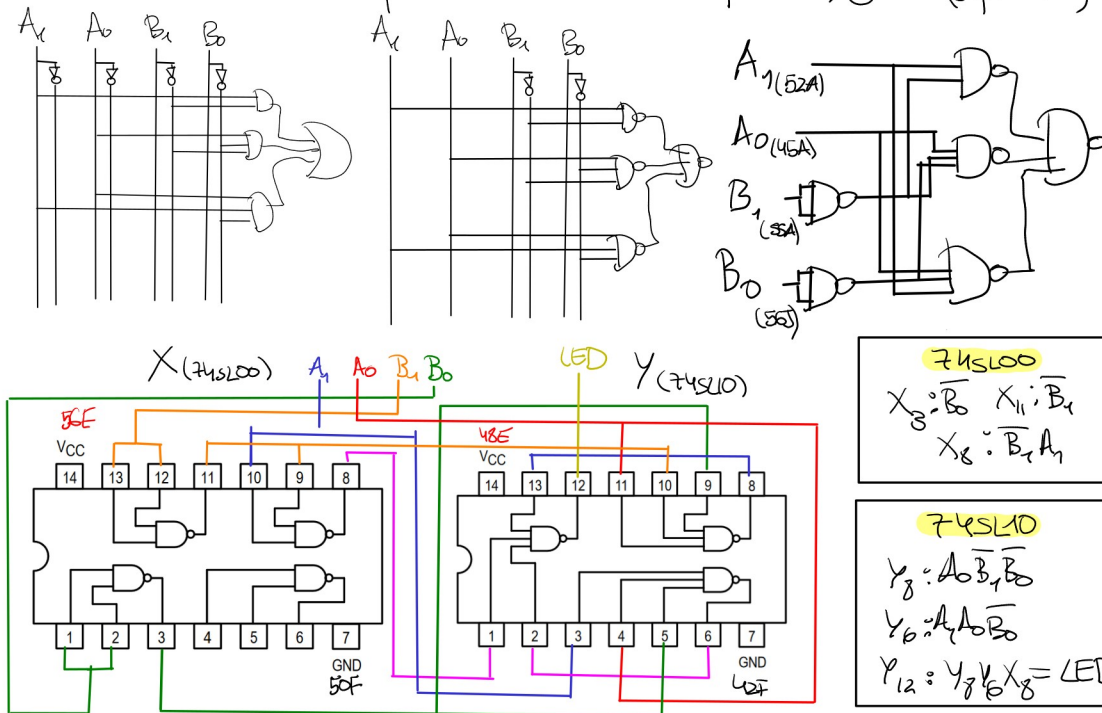
Mapa de Karnaugh



$$Z = A_1 \bar{B}_1 + A_0 \bar{B}_1 + A_1 \bar{B}_0$$

Diseño

Se utilizarán 2 módulos de puertas NAND: 7400 (2 puertas) y 7410 (3 puertas)



Indíquese para cada elemento y puerto el número de chip y pin correspondiente

Pablo Pardo Cotos