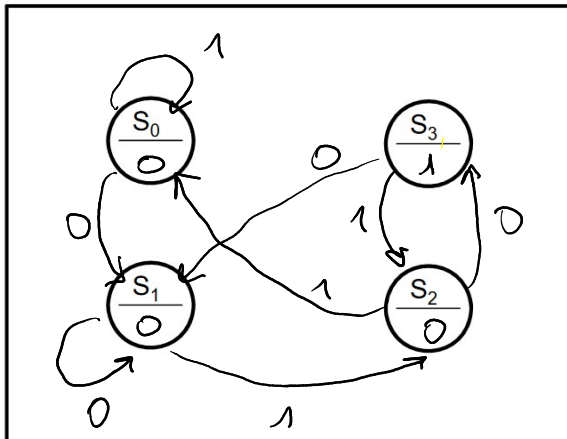




## FUNDAMENTOS DE COMPUTADORES

### CUADERNO DE LA PRÁCTICA 3

#### Diagrama de estados



Estado	Significado
S <sub>0</sub>	estado inicial
S <sub>1</sub>	ha llegado el subpatrón (0)
S <sub>2</sub>	ha llegado el subpatrón (01)
S <sub>3</sub>	ha llegado el patrón (010)

#### Codificación de estados

Estado	s <sub>1</sub>	s <sub>0</sub>
S <sub>0</sub>	0	0
S <sub>1</sub>	0	1
S <sub>2</sub>	1	0
S <sub>3</sub>	1	1

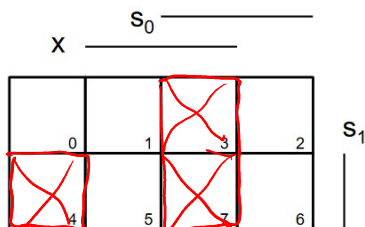
#### Tabla de verdad de la función de transición de estados

s <sub>1</sub>	s <sub>0</sub>	x	s <sub>1</sub> '	s <sub>0</sub> '
0	0	0	0	1
0	0	1	0	0
0	1	0	0	1
0	1	1	1	0
1	0	0	1	1
1	0	1	0	0
1	1	0	0	1
1	1	1	1	0

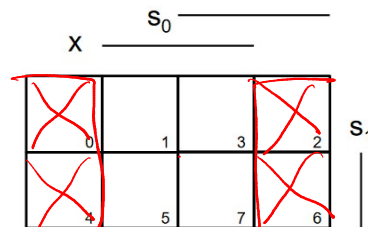
#### Tabla verdad de la función de salida

s <sub>1</sub>	s <sub>0</sub>	z
0	0	0
0	1	0
1	0	0
1	1	1

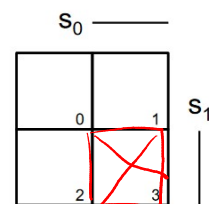
#### Mapas de Karnaugh



$$s_1' = s_0x + s_1\bar{s}_0\bar{x}$$

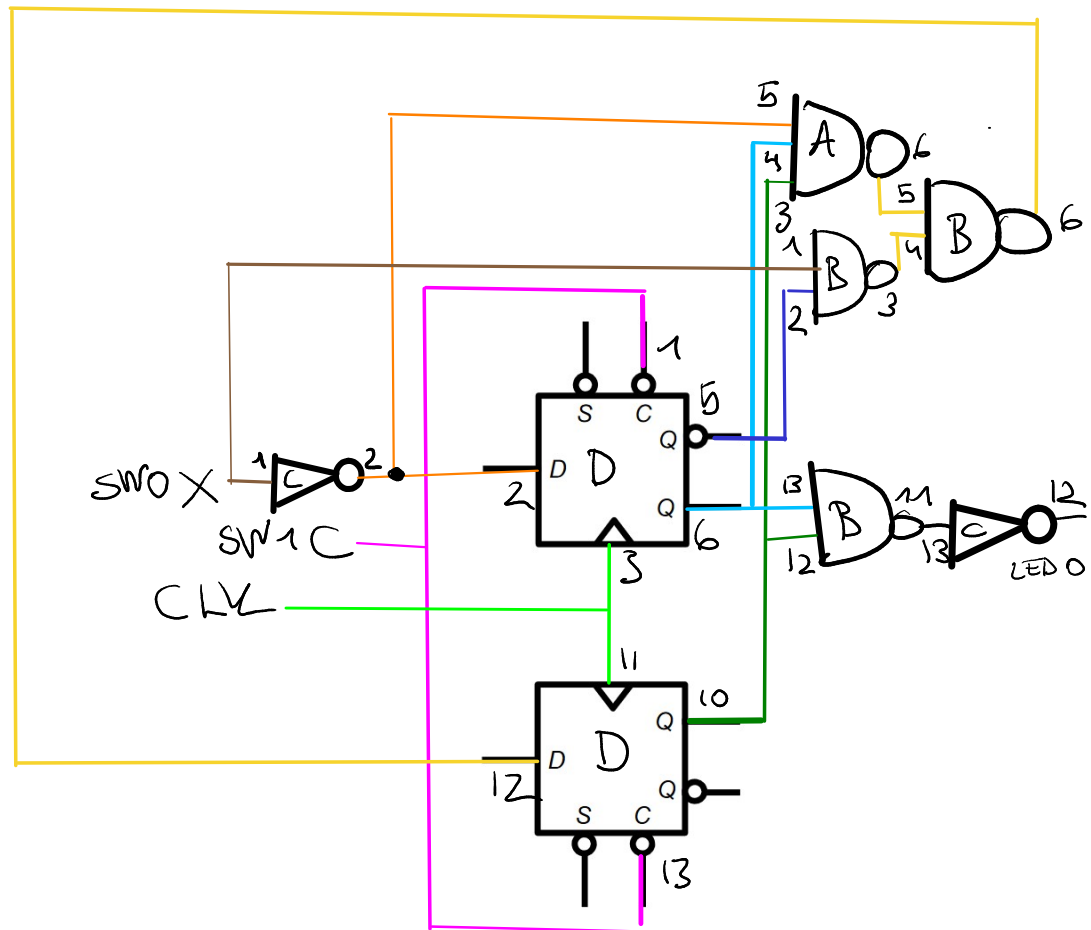


$$s_0' = \bar{x}$$



$$z = s_1s_0$$

## Diseño



5V: 14A 14B 14C 14D 10D 9D  
 GND: 7A 7B 7C 7D

*Indíquese para cada elemento y puerto el número de chip y pin correspondiente*