



南京凌鸥创芯电子有限公司

LKS32MC07X with built-in 6N driver Datasheet

© 2023, 版权归凌鸥创芯所有
机密文件，未经许可不得扩散

1 概述

1.1 功能简述

LKS32MC074F/076F 是 32 位内核的面向电机控制应用的专用处理器，同时集成了三相全桥自举式栅极驱动模块，可直接驱动 6 个 N 型 MOSFET。

性能

- 96MHz 32 位 Cortex-M0 内核
- 集成自主指令集电机控制专用 DSP
- 超低功耗休眠模式，低功耗休眠电流 10uA
- 三相全桥自举式栅极驱动模块
- 工业级工作温度范围
- 超强抗静电和群脉冲能力

● 非易失存储器

- 内置 flash 包括 32KB/64kB/128kB 主存储区，1.5kB NVR 信息存储区
- 可反复擦除写入不低于 2 万次
- 室温 25℃ 数据保持长达 100 年
- 单字节编程时间最长 7.5us，Sector 擦除时间最长 5ms
- Sector 大小 512 字节，可按 Sector 擦除写入，支持运行时编程，擦写一个 Sector 的同时读取访问另一个 Sector
- Flash 数据防窃取(最后一个 word 须写入非 0xFFFFFFFF 的任意值)

● 工作范围

- 双电源供电，MCU 部分采用 2.2V~5.5V 电源供电，内部集成 1 个 LDO，为数字部分电路供电。驱动模块电源供电请根据芯片型号参考栅极驱动模块电气参数
- 工作温度: -40~105℃

● 时钟

- 内置 8MHz 高精度 RC 时钟，-40~105℃范围内精度在±1%之内
- 内置低速 32KHz 低速时钟，供低功耗模式使用
- 可外挂 8MHz 外部晶振
- 内部 PLL 可提供最高 96MHz 时钟



● 外设模块

- 两路 UART
- 一路 SPI，支持主从模式
- 一路 IIC，支持主从模式
- 一路 CAN（074F 不带 CAN）
- 2 个通用 16 位 Timer，支持捕捉和边沿对齐 PWM 功能
- 2 个通用 32 位 Timer，支持捕捉和边沿对齐 PWM 功能；支持正交编码输入，CW/CCW 输入，脉冲+符号输入
- 电机控制专用 PWM 模块，支持 2 组各 6 路 PWM 输出，死区可配置
- Hall 信号专用接口，支持测速、去抖功能
- 硬件看门狗
- 最多 4 组 16bit GPIO，8 个 GPIO 可以作为系统的唤醒源，15 个 GPIO 可以用作外部中断源输入

● 模拟模块

- 集成 2 路 12bit SAR ADC，同步双采样，3Msps 采样及转换速率，最多支持 16 通道
- 集成 4 路运算放大器，可设置为差分 PGA 模式
- 集成 3 路比较器，可设置滞回模式
- 集成 2 路 12bit DAC 数模转换器
- 内置 $\pm 2^{\circ}\text{C}$ 温度传感器
- 内置 1.2V 0.8%精度电压基准源
- 内置 1 路低功耗 LDO 和电源监测电路
- 集成高精度、低温漂高频 RC 时钟
- 集成晶体起振电路

1.2 性能优势

- 高可靠性、高集成度、最终产品体积小、节约 BOM 成本；
- 内部集成 4 路高速运放和 3 路比较器，可满足单电阻/双电阻/三电阻电流采样拓扑架构的不同需求；
- 内部高速运放集成高压保护电路，可以允许高电压共模信号直接输入芯片，可以用最简单的电路拓扑实现 MOSFET 电阻直接电流采样模式；



- 应用专利技术使 ADC 和高速运放达到最佳配合，可处理更宽的电流动态范围，同时兼顾高速小电流和低速大电流的采样精度；
- 整体控制电路简洁高效，抗干扰能力强，稳定可靠；
- 集成三相全桥自举式栅极驱动模块；

适用于有感 BLDC/无感 BLDC/有感 FOC/无感 FOC 及步进电机、永磁同步、异步电机等控制系统。

1.3 命名规则

		LKS32	MC	070	R	8	T	8	XXX
Device series									
LKS32	= 32bit MCU								
Product type									
MC	= Motor Control Applications								
AT	= Automobile Applications								
Device sub family									
070/071/072/	= 2.2~5.5V,1 ADC,4 PGA,DSP								
074F/076F	= 2.2~5.5V,1 ADC,4 PGA,DSP,6N Driver								
077	= 2.2~5.5V,1 ADC,2 PGA								
077D	= 7.5~28V, 1 ADC,2 PGA,3P3N Driver								
Pin count									
L	= 16 pins								
H	= 20 pins								
M	= 24 pins								
K	= 32 pins								
F	= 40 pins								
C	= 48 pins								
N	= 52 pins								
R	= 64 pins								
V	=100 pins								
Z	=144 pins								
Code size									
4	= 16Kbyte Flash Memory								
6	= 32Kbyte Flash Memory								
8	= 64Kbyte Flash Memory								
B	=128Kbyte Flash Memory								
C	=256Kbyte Flash Memory								
D	=384Kbyte Flash Memory								
E	=512Kbyte Flash Memory								
Package									
P	= TSSOP								
T	= TQFP/LQFP								
Q	= QFN								
S	= SSOP								
H	= BGA								
Temperature range									
6	= -40~85°								
8	= -40~105°								
9	= -40~125°								
Options									
TR	= Tape and reel packing								
P	= Engineering Samples								

图 1-1 凌鸥创芯器件命名规则

1.4 系统资源框图

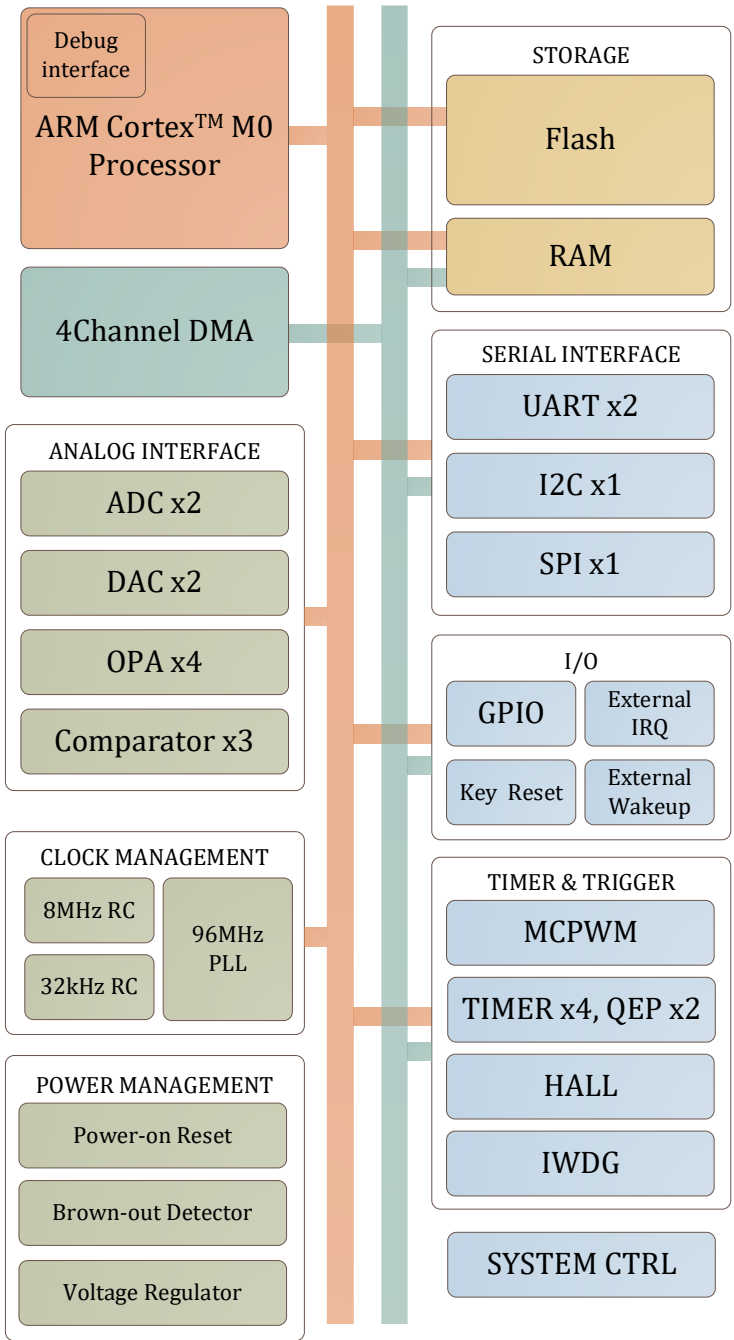
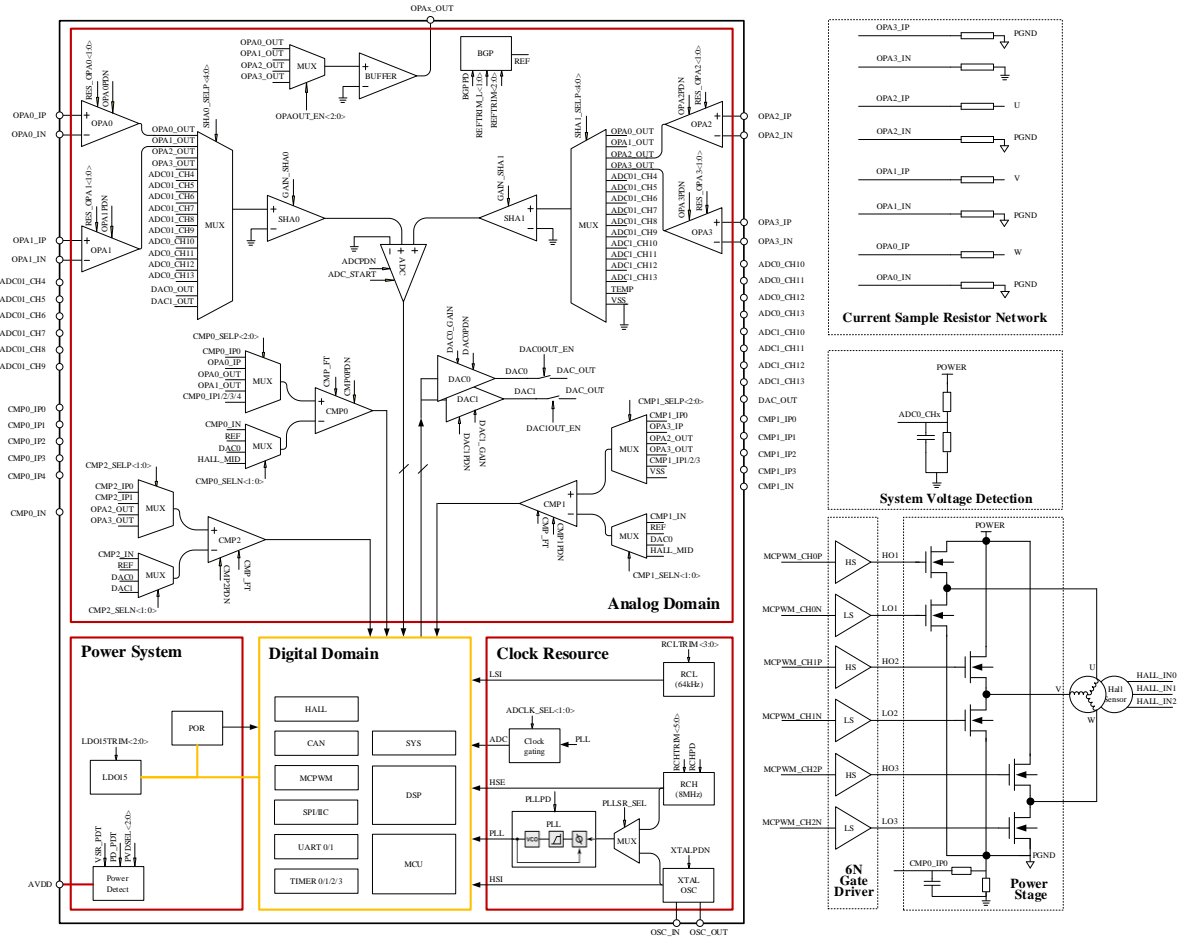


图 1-2 LKS32MC07x 系统资源框图

1.5 矢量正弦控制系统



*ADC01_CH4~ADC01_CH9 为 ADC0 和 ADC1 公用通道

图 1-3 LKS32MC076FNBQ8 矢量正弦控制系统简化原理图

2 器件选型表

表 2-1 LKS07x 系列器件选型表

	主频 (MHz)	Flash (kB)	RAM (kB)	ADC 通道数	DAC	比较器	比较器通道数	OPA	HALL	SPI	IIC	UART	CAN	Temp. Sensor	PLL	QEP	Gate driver	预驱动电流 (A)	预驱动电源(V)	栅浮耐压 (V)	产品状态	Package
LKS32MC070RBT8	96	128	12	14	12BITx2	3	16	4	3 路	1	1	2	Yes	Yes	Yes	Yes					量产	LQFP64
LKS32MC071CBT8	96	128	12	13	12BITx2	3	15	4	3 路	1	1	2		Yes	Yes	Yes					量产	TQFP48
LKS32MC072KBQ8	96	128	12	8	12BITx2	3	10	3	3 路	1	1	2	Yes	Yes	Yes	Yes					量产	QFN32
LKS32MC074FF8Q8	96	64	12	9	12BITx2	3	13	3	3 路	1	1	2	Yes	Yes	Yes	Yes	6N	+1.2/-1.5	4.5~20	200	量产	QFN40
LKS32MC076FNBQ8	96	128	12	11	12BITx2	3	15	4	3 路	1	1	2	Yes	Yes	Yes	Yes	6N	+1.2/-1.5	4.5~20	200	量产	QFN52
LKS32MC077MBS8	96	128	12	6	12BITx2	3	8	2	3 路	1	1	2	Yes	Yes	Yes	Yes					量产	SSOP24
LKS32MC077DM8S8	96	64	12	6	12BITx2	3	8	2	3 路	1	1	2	Yes	Yes	Yes	Yes	3P3N	+0.05/-0.3	7~28		量产	SSOP24



3 管脚分布

3.1 管脚分布图及管脚说明

3.1.1 特别说明

下列引脚图中红色 PIN 脚内置上拉至 AVDD 的电阻：

RSTN 引脚内置 100kΩ 上拉电阻，固定开启上拉

SWDIO/SWCLK 内置 10kΩ 上拉电阻，固定开启上拉

其余红色 PIN 脚内置 10kΩ 上拉电阻，可软件控制开启关闭上拉

UARTx_TX(RX): UART 的 TX 和 RX 支持互换。当 GPIO 第二功能选择为 UART，且 GPIO_PIE 即输入使能时，可以作为 UART_RX 使用；当 GPIO_POE 使能时，可以作为 UART_TX 使用。一般同一 GPIO 不同时使能输入和输出，否则输入 PDI 会接收到 PDO 发出的数据。

SPI_DI(DO): SPI 的 DI 和 DO 支持互换，当 GPIO 第二功能选择为 SPI，且 GPIO_PIE 即输入使能时，可以作为 SPI_DI 使用；当 GPIO_POE 即输出使能时，可以作为 SPI_DO 使用。一般同一 GPIO 不同时使能输入和输出，否则输入 PDI 会接收到 PDO 发出的数据。

3.1.2 LKS32MC074FF8Q8

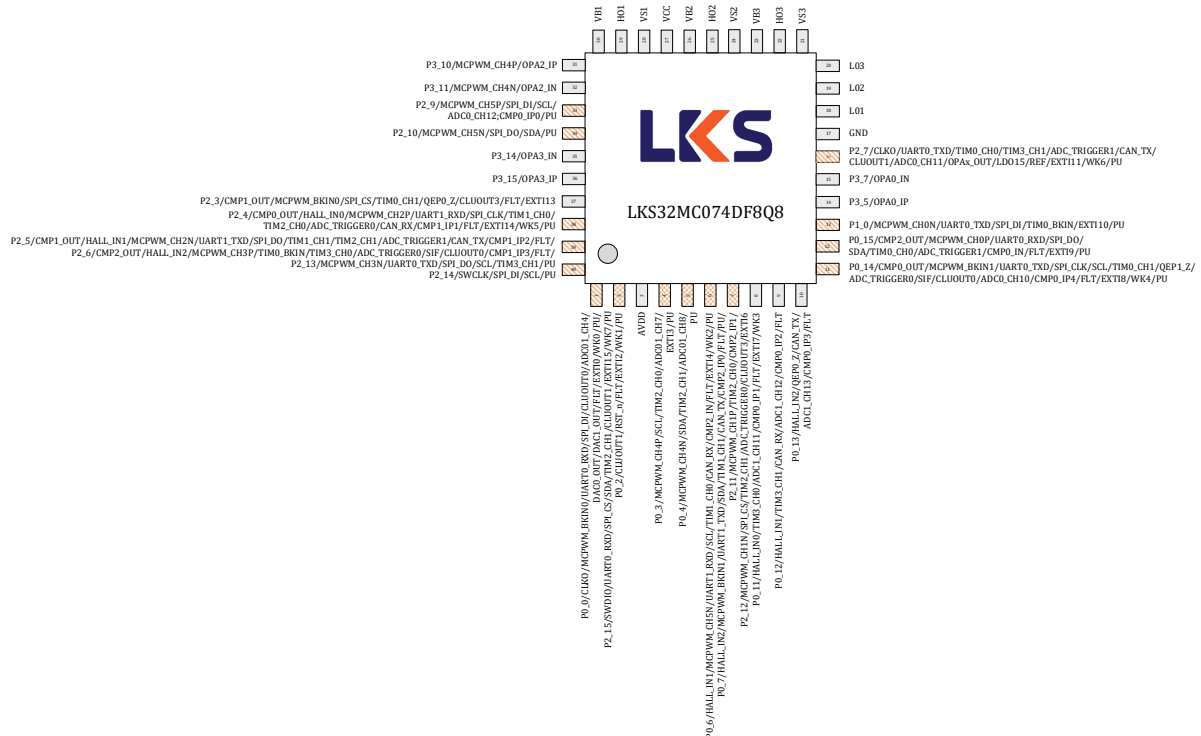


图 3-1 LKS32MC074FF8Q8 管脚分布图

表 3-1 LKS32MC074FF8Q8 管脚说明

1	P0_0	P0.0
	CLKO	时钟输出(用于调试)
	MCPWM_BKIN0	PWM 停机输入信号 0
	UART0_RXD	串口 0 接收(发送)
	SPI_DI	SPI 数据输入(输出)
	CLUOUT0	CLU0 输出
	ADC01_CH4	ADC0/ADC1 通道 4
	DAC0_OUT	DAC0 输出
	DAC1_OUT	DAC1 输出
	FLT	IO 滤波
	EXTI0	外部 GPIO 中断信号 0
	WK0	外部唤醒信号 0
	PU	内置 10kΩ上拉电阻, 软件可关闭
	P2_15	P2.15
	SWDIO	SWD 数据
	UART0_RXD	串口 0 接收(发送)
	SPI_CS	SPI 片选
	SDA	I2C 数据
	TIM2_CH1	Timer2 通道 1
	CLUOUT1	CLU1 输出
	EXTI15	外部 GPIO 中断信号 15
	WK7	外部唤醒信号 7
	PU	内置 10kΩ上拉电阻, 软件可关闭
2	P0_2	P0.2
	CLUOUT1	CLU1 输出
	RST_n	复位引脚, P0.2 默认用作 RSTN。建议接一个 10nF~100nF 的电容到地, 并在 RSTN 和 AVDD 之间放置一个 10k~20k 的上拉电阻。如果外部有上拉电阻, RSTN 的电容应为 100nF。P0.2 可切换为 GPIO, 切换后可关闭 10kΩ上拉电阻。
	FLT	IO 滤波
	EXTI2	外部 GPIO 中断信号 2
	WK1	外部唤醒信号 1
	PU	内置 10kΩ上拉电阻, 软件可关闭
3	AVDD	芯片电源, 供电范围 2.2~5.5V
4	P0_3	P0.3
	MCPWM_CH4P	PWM 通道 4 高边
	SCL	I2C 时钟
	TIM2_CH0	Timer2 通道 0
	ADC01_CH7	ADC0/ADC1 通道 7
	EXTI3	外部 GPIO 中断信号 3
	PU	内置 10kΩ上拉电阻, 软件可关闭
5	P0_4	P0.4
	MCPWM_CH4N	PWM 通道 4 低边

	SDA	I2C 数据
	TIM2_CH1	Timer2 通道 1
	ADC01_CH8	ADC0/ADC1 通道 8
	PU	内置 10kΩ上拉电阻, 软件可关闭
6	P0_6	P0.6
	HALL_IN1	HALL 接口输入 1
	MCPWM_CH5N	PWM 通道 5 低边
	UART1_RXD	串口 1 接收(发送)
	SCL	I2C 时钟
	TIM1_CH0	Timer1 通道 0
	CAN_RX	CAN 接收端
	CMP2_IN	比较器 2 负端输入
	FLT	IO 滤波
	EXTI4	外部 GPIO 中断信号 4
	WK2	外部唤醒信号 2
	PU	内置 10kΩ上拉电阻, 软件可关闭
7	P0_7	P0.7
	HALL_IN2	HALL 接口输入 2
	MCPWM_BKIN1	PWM 停机输入信号 1
	UART1_TXD	串口 1 发送(接收)
	SDA	I2C 数据
	TIM1_CH1	Timer1 通道 1
	CAN_TX	CAN 发送端
	CMP2_IP0	比较器 2 正端输入 0
	FLT	IO 滤波
	PU	内置 10kΩ上拉电阻, 软件可关闭
	P2_11	P2.11
	MCPWM_CH1P	PWM 通道 1 高边
	TIM2_CH0	Timer2 通道 0
	CMP2_IP1	比较器 2 正端输入 1
	P2_12	P2.12
	MCPWM_CH1N	PWM 通道 1 低边
	SPI_CS	SPI 片选
	TIM2_CH1	Timer2 通道 1
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)
	CLUOUT3	CLU3 输出
	EXTI6	外部 GPIO 中断信号 6
8	P0_11	P0.11
	HALL_IN0	HALL 接口输入 0
	TIM3_CH0	Timer3 通道 0
	ADC1_CH11	ADC1 通道 11
	CMP0_IP1	比较器 0 正端输入 1
	FLT	IO 滤波

	EXTI7	外部 GPIO 中断信号 7
	WK3	外部唤醒信号 3
9	P0_12	P0.12
	HALL_IN1	HALL 接口输入 1
	TIM3_CH1	Timer3 通道 1
	CAN_RX	CAN 接收端
	ADC1_CH12	ADC1 通道 12
	CMP0_IP2	比较器 0 正端输入 2
	FLT	IO 滤波
10	P0_13	P0.13
	HALL_IN2	HALL 接口输入 2
	QEP0_Z	QEP0 编码器 Z 相
	CAN_TX	CAN 发送端
	ADC1_CH13	ADC1 通道 13
	CMP0_IP3	比较器 0 正端输入 3
	FLT	IO 滤波
11	P0_14	P0.14
	CMP0_OUT	比较器 0 输出
	MCPWM_BKIN1	PWM 停机输入信号 1
	UART0_TXD	串口 0 发送(接收)
	SPI_CLK	SPI 时钟
	SCL	I2C 时钟
	TIM0_CH1	Timer0 通道 1
	QEP1_Z	QEP1 编码器 Z 相
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)
	SIF	单线通讯
	CLUOUT0	CLU0 输出
	ADC0_CH10	ADC0 通道 10
	CMP0_IP4	比较器 0 正端输入 4
	FLT	IO 滤波
	EXTI8	外部 GPIO 中断信号 8
	WK4	外部唤醒信号 4
	PU	内置 10kΩ 上拉电阻, 软件可关闭
12	P0_15	P0.15
	CMP2_OUT	比较器 2 输出
	MCPWM_CH0P	PWM 通道 0 高边
	UART0_RXD	串口 0 接收(发送)
	SPI_DO	SPI 数据输出(输入)
	SDA	I2C 数据
	TIM0_CH0	Timer0 通道 0
	ADC_TRIGGER1	ADC1 触发信号输出(用于调试)
	CMP0_IN	比较器 0 负端输入
	FLT	IO 滤波

	EXTI9	外部 GPIO 中断信号 9
	PU	内置 10kΩ 上拉电阻, 软件可关闭
13	P1_0	P1.0
	MCPWM_CH0N	PWM 通道 0 低边
	UART0_TXD	串口 0 发送(接收)
	SPI_DI	SPI 数据输入(输出)
	TIM0_BKIN	TIMER0_FAIL 信号来自 GPIO
	EXTI10	外部 GPIO 中断信号 10
	PU	内置 10kΩ 上拉电阻, 软件可关闭
14	P3_5	P3.5
	OPA0_IP	运放 0 正端输入
15	P3_7	P3.7
	OPA0_IN	运放 0 负端输入
16	P2_7	P2.7
	CLK0	时钟输出(用于调试)
	UART0_TXD	串口 0 发送(接收)
	TIM0_CH0	Timer0 通道 0
	TIM3_CH1	Timer3 通道 1
	ADC_TRIGGER1	ADC1 触发信号输出(用于调试)
	CAN_TX	CAN 发送端
	CLUOUT1	CLU1 输出
	ADC0_CH11	ADC0 通道 11
	OPAx_OUT	运放输出
	LDO15	1.5V LDO 输出
	REF	参考电压
	EXTI11	外部 GPIO 中断信号 11
	WK6	外部唤醒信号 6
	PU	内置 10kΩ 上拉电阻, 软件可关闭
17	GND	芯片地, 强烈建议多个地引脚在 PCB 上统一接地
18	LO1	A 相 低边输出, 由 MCU P1.0 控制, LO1 极性与 P1.0 相同, 即 P1.0=1 时, LO1=1。 需要设置 PWM_SWAP=0。
19	LO2	B 相 低边输出, 由 MCU P2.12 控制, LO2 极性与 P2.12 相同, 即 P2.12=1 时, LO2=1。 需要设置 PWM_SWAP=0。
20	LO3	C 相 低边输出, 由 MCU P2.5 控制, LO3 极性与 P2.5 相同, 即 P2.5=1 时, LO3=1。 需要设置 PWM_SWAP=0。
21	VS3	高边浮动偏置电压 3。
22	HO3	C 相 高边输出, 由 MCU P2.4 控制, HO3 极性与 P2.4 相同, 即 P2.4=1 时, HO3=1。 需要设置 PWM_SWAP=0。
23	VB3	高边浮动电源电压 3。
24	VS2	高边浮动偏置电压 2。
25	HO2	B 相 高边输出, 由 MCU P2.11 控制, HO2 极性与 P2.11 相同, 即 P2.11=1 时, HO2=1。 需要设置 PWM_SWAP=0。
26	VB2	高边浮动电源电压 2。

27	VCC	全桥驱动电源
28	VS1	高边浮动偏置电压 1。
29	HO1	A 相 高边输出,由 MCU P0.15 控制,HO1 极性与 P0.15 相同,即 P0.15=1 时,HO1=1。 需要设置 PWM_SWAP=0。
30	VB1	高边浮动电源电压 1。
31	P3_10	P3.10
	MCPWM_CH4P	PWM 通道 4 高边
	OPA2_IP	运放 2 正端输入
32	P3_11	P3.11
	MCPWM_CH4N	PWM 通道 4 低边
	OPA2_IN	运放 2 负端输入
33	P2_9	P2.9
	MCPWM_CH5P	PWM 通道 5 高边
	SPI_DI	SPI 数据输入(输出)
	SCL	I2C 时钟
	ADC0_CH12	ADC0 通道 12
	CMP0_IP0	比较器 0 正端输入 0
	PU	内置 10kΩ 上拉电阻, 软件可关闭
34	P2_10	P2.10
	MCPWM_CH5N	PWM 通道 5 低边
	SPI_DO	SPI 数据输出(输入)
	SDA	I2C 数据
	PU	内置 10kΩ 上拉电阻, 软件可关闭
35	P3_14	P3.14
	OPA3_IN	运放 3 负端输入
36	P3_15	P3.15
	OPA3_IP	运放 3 正端输入
37	P2_3	P2.3
	CMP1_OUT	比较器 1 输出
	MCPWM_BKIN0	PWM 停机输入信号 0
	SPI_CS	SPI 片选
	TIM0_CH1	Timer0 通道 1
	QEP0_Z	QEP0 编码器 Z 相
	CLUOUT3	CLU3 输出
	FLT	IO 滤波
	EXTI13	外部 GPIO 中断信号 13
38	P2_4	P2.4
	CMP0_OUT	比较器 0 输出
	HALL_IN0	HALL 接口输入 0
	MCPWM_CH2P	PWM 通道 2 高边
	UART1_RXD	串口 1 接收(发送)
	SPI_CLK	SPI 时钟
	TIM1_CH0	Timer1 通道 0

	TIM2_CH0	Timer2 通道 0
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)
	CAN_RX	CAN 接收端
	CMP1_IP1	比较器 1 正端输入 1
	FLT	IO 滤波
	EXTI14	外部 GPIO 中断信号 14
	WK5	外部唤醒信号 5
	PU	内置 10kΩ 上拉电阻, 软件可关闭
39	P2_5	P2.5
	CMP1_OUT	比较器 1 输出
	HALL_IN1	HALL 接口输入 1
	MCPWM_CH2N	PWM 通道 2 低边
	UART1_TXD	串口 1 发送(接收)
	SPI_DO	SPI 数据输出(输入)
	TIM1_CH1	Timer1 通道 1
	TIM2_CH1	Timer2 通道 1
	ADC_TRIGGER1	ADC1 触发信号输出(用于调试)
	CAN_TX	CAN 发送端
	CMP1_IP2	比较器 1 正端输入 2
	FLT	IO 滤波
	PU	内置 10kΩ 上拉电阻, 软件可关闭
	P2_6	P2.6
	CMP2_OUT	比较器 2 输出
	HALL_IN2	HALL 接口输入 2
	MCPWM_CH3P	PWM 通道 3 高边
	TIM0_BKIN	TIMER0_FAIL 信号来自 GPIO
	TIM3_CH0	Timer3 通道 0
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)
	SIF	单线通讯
	CLUOUT0	CLU0 输出
	CMP1_IP3	比较器 1 正端输入 3
	FLT	IO 滤波
	PU	内置 10kΩ 上拉电阻, 软件可关闭
	P2_13	P2.13
	MCPWM_CH3N	PWM 通道 3 低边
	UART0_TXD	串口 0 发送(接收)
	SPI_DO	SPI 数据输出(输入)
	SCL	I2C 时钟
	TIM3_CH1	Timer3 通道 1
	PU	内置 10kΩ 上拉电阻, 软件可关闭
40	P2_14	P2.14
	SWCLK	SWD 时钟
	SPI_DI	SPI 数据输入(输出)



	SCL	I2C 时钟
	PU	内置 10kΩ 上拉电阻，软件可关闭

3.1.3 LKS32MC076FNBQ8



图 3-2 LKS32MC076FNBQ8 管脚分布图

表 3-2 LKS32MC076FNBQ8 管脚说明

1	P0_0	P0.0
	CLKO	时钟输出(用于调试)
	MCPWM_BKIN0	PWM 停机输入信号 0
	UART0_RXD	串口 0 接收(发送)
	SPI_DI	SPI 数据输入(输出)
	CLUOUT0	CLU0 输出
	ADC01_CH4	ADC0/ADC1 通道 4
	DAC0_OUT	DAC0 输出
	DAC1_OUT	DAC1 输出



	FLT	IO 滤波
	EXTI0	外部 GPIO 中断信号 0
	WK0	外部唤醒信号 0
	PU	内置 10kΩ 上拉电阻, 软件可关闭
2	P0_2	P0.2
	CLUOUT1	CLU1 输出
	RST_n	复位引脚, P0.2 默认用作 RSTN。建议接一个 10nF~100nF 的电容到地, 并在 RSTN 和 AVDD 之间放置一个 10k~20k 的上拉电阻。如果外部有上拉电阻, RSTN 的电容应为 100nF。P0.2 可切换为 GPIO, 切换后可关闭 10kΩ 上拉电阻。
	FLT	IO 滤波
	EXTI2	外部 GPIO 中断信号 2
	WK1	外部唤醒信号 1
	PU	内置 10kΩ 上拉电阻, 软件可关闭
3	AVDD	芯片电源, 供电范围 2.2~5.5V
4	P0_3	P0.3
	MCPWM_CH4P	PWM 通道 4 高边
	SCL	I2C 时钟
	TIM2_CH0	Timer2 通道 0
	ADC01_CH7	ADC0/ADC1 通道 7
	EXTI3	外部 GPIO 中断信号 3
	PU	内置 10kΩ 上拉电阻, 软件可关闭
5	P0_4	P0.4
	MCPWM_CH4N	PWM 通道 4 低边
	SDA	I2C 数据
	TIM2_CH1	Timer2 通道 1
	ADC01_CH8	ADC0/ADC1 通道 8
	PU	内置 10kΩ 上拉电阻, 软件可关闭
6	P0_5	P0.5
	HALL_IN0	HALL 接口输入 0
	MCPWM_CH5P	PWM 通道 5 高边
	QEP0_Z	QEP0 编码器 Z 相
	ADC01_CH9	ADC0/ADC1 通道 9
7	P0_6	P0.6
	HALL_IN1	HALL 接口输入 1
	MCPWM_CH5N	PWM 通道 5 低边
	UART1_RXD	串口 1 接收(发送)
	SCL	I2C 时钟
	TIM1_CH0	Timer1 通道 0
	CAN_RX	CAN 接收端
	CMP2_IN	比较器 2 负端输入
	FLT	IO 滤波
	EXTI4	外部 GPIO 中断信号 4
	WK2	外部唤醒信号 2

	PU	内置 10kΩ 上拉电阻, 软件可关闭
8	P0_7	P0.7
	HALL_IN2	HALL 接口输入 2
	MCPWM_BKIN1	PWM 停机输入信号 1
	UART1_TXD	串口 1 发送(接收)
	SDA	I2C 数据
	TIM1_CH1	Timer1 通道 1
	CAN_TX	CAN 发送端
	CMP2_IP0	比较器 2 正端输入 0
	FLT	IO 滤波
	PU	内置 10kΩ 上拉电阻, 软件可关闭
9	P2_11	P2.11
	MCPWM_CH1P	PWM 通道 1 高边
	TIM2_CH0	Timer2 通道 0
	CMP2_IP1	比较器 2 正端输入 1
10	P2_12	P2.12
	MCPWM_CH1N	PWM 通道 1 低边
	SPI_CS	SPI 片选
	TIM2_CH1	Timer2 通道 1
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)
	CLUOUT3	CLU3 输出
	EXTI6	外部 GPIO 中断信号 6
11	P0_11	P0.11
	HALL_IN0	HALL 接口输入 0
	TIM3_CH0	Timer3 通道 0
	ADC1_CH11	ADC1 通道 11
	CMP0_IP1	比较器 0 正端输入 1
	FLT	IO 滤波
	EXTI7	外部 GPIO 中断信号 7
	WK3	外部唤醒信号 3
12	P0_12	P0.12
	HALL_IN1	HALL 接口输入 1
	TIM3_CH1	Timer3 通道 1
	CAN_RX	CAN 接收端
	ADC1_CH12	ADC1 通道 12
	CMP0_IP2	比较器 0 正端输入 2
	FLT	IO 滤波
13	P0_13	P0.13
	HALL_IN2	HALL 接口输入 2
	QEP0_Z	QEP0 编码器 Z 相
	CAN_TX	CAN 发送端
	ADC1_CH13	ADC1 通道 13
	CMP0_IP3	比较器 0 正端输入 3

	FLT	IO 滤波
14	P0_14	P0.14
	CMP0_OUT	比较器 0 输出
	MCPWM_BKIN1	PWM 停机输入信号 1
	UART0_TXD	串口 0 发送(接收)
	SPI_CLK	SPI 时钟
	SCL	I2C 时钟
	TIM0_CH1	Timer0 通道 1
	QEP1_Z	QEP1 编码器 Z 相
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)
	SIF	单线通讯
	CLUOUT0	CLU0 输出
	ADC0_CH10	ADC0 通道 10
	CMP0_IP4	比较器 0 正端输入 4
	FLT	IO 滤波
	EXTI8	外部 GPIO 中断信号 8
	WK4	外部唤醒信号 4
	PU	内置 10kΩ 上拉电阻, 软件可关闭
15	P0_15	P0.15
	CMP2_OUT	比较器 2 输出
	MCPWM_CH0P	PWM 通道 0 高边
	UART0_RXD	串口 0 接收(发送)
	SPI_DO	SPI 数据输出(输入)
	SDA	I2C 数据
	TIM0_CH0	Timer0 通道 0
	ADC_TRIGGER1	ADC1 触发信号输出(用于调试)
	CMP0_IN	比较器 0 负端输入
	FLT	IO 滤波
	EXTI9	外部 GPIO 中断信号 9
	PU	内置 10kΩ 上拉电阻, 软件可关闭
16	P1_0	P1.0
	MCPWM_CH0N	PWM 通道 0 低边
	UART0_TXD	串口 0 发送(接收)
	SPI_DI	SPI 数据输入(输出)
	TIM0_BKIN	TIMER0_FAIL 信号来自 GPIO
	EXTI10	外部 GPIO 中断信号 10
	PU	内置 10kΩ 上拉电阻, 软件可关闭
17	P3_5	P3.5
	OPA0_IP	运放 0 正端输入
18	P3_7	P3.7
	OPA0_IN	运放 0 负端输入
19	P2_7	P2.7
	CLKO	时钟输出(用于调试)

	UART0_TXD	串口 0 发送(接收)
	TIM0_CH0	Timer0 通道 0
	TIM3_CH1	Timer3 通道 1
	ADC_TRIGGER1	ADC1 触发信号输出(用于调试)
	CAN_TX	CAN 发送端
	CLUOUT1	CLU1 输出
	ADC0_CH11	ADC0 通道 11
	OPAx_OUT	运放输出
	LDO15	1.5V LDO 输出
	REF	参考电压
	EXTI11	外部 GPIO 中断信号 11
	WK6	外部唤醒信号 6
	PU	内置 10kΩ 上拉电阻, 软件可关闭
20	P3_0	P3.0
	OPA1_IP	运放 1 正端输入
21	P3_1	P3.1
	OPA1_IN	运放 1 负端输入
22	VCC	全桥驱动电源
23	LO1	A 相 低边输出, 由 MCU P1.0 控制, LO1 极性与 P1.0 相同, 即 P1.0=1 时, LO1=1。 需要设置 PWM_SWAP=0。
24	LO2	B 相 低边输出, 由 MCU P2.12 控制, LO2 极性与 P2.12 相同, 即 P2.12=1 时, LO2=1。 需要设置 PWM_SWAP=0。
25	LO3	C 相 低边输出, 由 MCU P2.5 控制, LO3 极性与 P2.5 相同, 即 P2.5=1 时, LO3=1。 需要设置 PWM_SWAP=0。
26	VS1	高边浮动偏置电压 1。
27	HO1	A 相 高边输出, 由 MCU P0.15 控制, HO1 极性与 P0.15 相同, 即 P0.15=1 时, HO1=1。 需要设置 PWM_SWAP=0。
28	VB1	高边浮动电源电压 1。
29	VS2	高边浮动偏置电压 2。
30	HO2	B 相 高边输出, 由 MCU P2.11 控制, HO2 极性与 P2.11 相同, 即 P2.11=1 时, HO2=1。 需要设置 PWM_SWAP=0。
31	VB2	高边浮动电源电压 2。
32	VS3	高边浮动偏置电压 3。
33	HO3	C 相 高边输出, 由 MCU P2.4 控制, HO3 极性与 P2.4 相同, 即 P2.4=1 时, HO3=1。 需要设置 PWM_SWAP=0。
34	VB3	高边浮动电源电压 3。
35	NC	不连接
36	P1_10	P1.10
	MCPWM_CH3P	PWM 通道 3 高边
	UART0_RXD	串口 0 接收(发送)
	SCL	I2C 时钟
	TIM0_CH0	Timer0 通道 0
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)

	ADC0_CH13	ADC0 通道 13
	EXTI12	外部 GPIO 中断信号 12
	PU	内置 10kΩ 上拉电阻, 软件可关闭
37	P1_11	P1.11
	MCPWM_CH3N	PWM 通道 3 低边
	UART0_TXD	串口 0 发送(接收)
	SDA	I2C 数据
	TIM0_CH1	Timer0 通道 1
	ADC_TRIGGER1	ADC1 触发信号输出(用于调试)
	SIF	单线通讯
	CLUOUT2	CLU2 输出
	PU	内置 10kΩ 上拉电阻, 软件可关闭
38	P3_10	P3.10
	MCPWM_CH4P	PWM 通道 4 高边
	OPA2_IP	运放 2 正端输入
39	P3_11	P3.11
	MCPWM_CH4N	PWM 通道 4 低边
	OPA2_IN	运放 2 负端输入
40	P2_9	P2.9
	MCPWM_CH5P	PWM 通道 5 高边
	SPI_DI	SPI 数据输入(输出)
	SCL	I2C 时钟
	ADC0_CH12	ADC0 通道 12
	CMP0_IP0	比较器 0 正端输入 0
	PU	内置 10kΩ 上拉电阻, 软件可关闭
41	P2_10	P2.10
	MCPWM_CH5N	PWM 通道 5 低边
	SPI_DO	SPI 数据输出(输入)
	SDA	I2C 数据
	PU	内置 10kΩ 上拉电阻, 软件可关闭
42	P3_14	P3.14
	OPA3_IN	运放 3 负端输入
43	P3_15	P3.15
	OPA3_IP	运放 3 正端输入
44	P2_1	P2.1
	SPI_CLK	SPI 时钟
	ADC1_CH10	ADC1 通道 10
	CMP1_IP0	比较器 1 正端输入 0
45	P2_2	P2.2
	QEP1_Z	QEP1 编码器 Z 相
	CMP1_IN	比较器 1 负端输入
46	P2_3	P2.3
	CMP1_OUT	比较器 1 输出

	MCPWM_BKIN0	PWM 停机输入信号 0
	SPI_CS	SPI 片选
	TIM0_CH1	Timer0 通道 1
	QEP0_Z	QEP0 编码器 Z 相
	CLUOUT3	CLU3 输出
	FLT	IO 滤波
	EXTI13	外部 GPIO 中断信号 13
47	P2_4	P2.4
	CMP0_OUT	比较器 0 输出
	HALL_IN0	HALL 接口输入 0
	MCPWM_CH2P	PWM 通道 2 高边
	UART1_RXD	串口 1 接收(发送)
	SPI_CLK	SPI 时钟
	TIM1_CH0	Timer1 通道 0
	TIM2_CH0	Timer2 通道 0
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)
	CAN_RX	CAN 接收端
	CMP1_IP1	比较器 1 正端输入 1
	FLT	IO 滤波
	EXTI14	外部 GPIO 中断信号 14
	WK5	外部唤醒信号 5
	PU	内置 10kΩ 上拉电阻, 软件可关闭
48	P2_5	P2.5
	CMP1_OUT	比较器 1 输出
	HALL_IN1	HALL 接口输入 1
	MCPWM_CH2N	PWM 通道 2 低边
	UART1_TXD	串口 1 发送(接收)
	SPI_DO	SPI 数据输出(输入)
	TIM1_CH1	Timer1 通道 1
	TIM2_CH1	Timer2 通道 1
	ADC_TRIGGER1	ADC1 触发信号输出(用于调试)
	CAN_TX	CAN 发送端
	CMP1_IP2	比较器 1 正端输入 2
	FLT	IO 滤波
	PU	内置 10kΩ 上拉电阻, 软件可关闭
49	P2_6	P2.6
	CMP2_OUT	比较器 2 输出
	HALL_IN2	HALL 接口输入 2
	MCPWM_CH3P	PWM 通道 3 高边
	TIM0_BKIN	TIMER0_FAIL 信号来自 GPIO
	TIM3_CH0	Timer3 通道 0
	ADC_TRIGGER0	ADC0 触发信号输出(用于调试)
	SIF	单线通讯

	CLUOUT0	CLU0 输出
	CMP1_IP3	比较器 1 正端输入 3
	FLT	IO 滤波
	PU	内置 10kΩ 上拉电阻, 软件可关闭
50	P2_13	P2.13
	MCPWM_CH3N	PWM 通道 3 低边
	UART0_TXD	串口 0 发送(接收)
	SPI_DO	SPI 数据输出(输入)
	SCL	I2C 时钟
	TIM3_CH1	Timer3 通道 1
	PU	内置 10kΩ 上拉电阻, 软件可关闭
51	P2_14	P2.14
	SWCLK	SWD 时钟
	SPI_DI	SPI 数据输入(输出)
	SCL	I2C 时钟
	PU	内置 10kΩ 上拉电阻, 软件可关闭
52	P2_15	P2.15
	SWDIO	SWD 数据
	UART0_RXD	串口 0 接收(发送)
	SPI_CS	SPI 片选
	SDA	I2C 数据
	TIM2_CH1	Timer2 通道 1
	CLUOUT1	CLU1 输出
	EXTI15	外部 GPIO 中断信号 15
	WK7	外部唤醒信号 7
	PU	内置 10kΩ 上拉电阻, 软件可关闭

3.2 管脚复用功能说明

表 3-3 LKS32MC07X 引脚复用功能选择

Port	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF0
P0.0	CLKO											CLUOUT0	ADC01_CH4/ DAC0_OUT/ DAC1_OUT
P0.1													ADC01_CH6
P0.2												CLUOUT1	
P0.3						SCL		TIM2_CH0					ADC01_CH7
P0.4						SDA		TIM2_CH1					ADC01_CH8
P0.5													ADC01_CH9
P0.6				UART1_RXD			TIM1_CH0			CAN_RX			
P0.7				UART1_TXD			TIM1_CH1			CAN_TX			
P0.8													
P0.9						SCL		TIM2_CH0					
P0.10						SDA		TIM2_CH1					
P0.11		HALL_IN0						TIM3_CH0					ADC1_CH11/ CMP0_IP1
P0.12		HALL_IN1						TIM3_CH1		CAN_RX			ADC1_CH12/ CMP0_IP2
P0.13		HALL_IN2								CAN_TX			ADC1_CH13/ CMP0_IP3
P0.14	CMP0_OUT		MCPWM_BKIN1		SPI_CLK		TIM0_CH1		ADC_TRIGGER0		SIF	CLUOUT0	ADC0_CH10/ CMP0_IP4
P0.15			MCPWM_CH0P	UART0_RXD	SPI_DO		TIM0_CH0		ADC_TRIGGER1				CMP0_IN



表 3-4 LKS32MC07X 引脚功能选择(续)

Port	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF0
P1.0			MCPWM_CH0N	UART0_TXD	SPI_DI								
P1.1					SPI_CS								
P1.2								TIM3_CH0					
P1.3								TIM3_CH1					ADC01_CH5
P1.4			MCPWM_CH0P										
P1.5			MCPWM_CH0N										
P1.6			MCPWM_CH1P										
P1.7			MCPWM_CH1N										
P1.8			MCPWM_CH2P										
P1.9			MCPWM_CH2N										
P1.10			MCPWM_CH3P	UART0_RXD		SCL	TIM0_CH0		ADC_TRIGGER2				ADC0_CH13
P1.11			MCPWM_CH3N	UART0_TXD		SDA	TIM0_CH1		ADC_TRIGGER3		SIF	CLUOUT2	
P1.12			MCPWM_BKIN0										
P1.13					SPI_CLK		TIM0_CH0						
P1.14					SPI_DO		TIM0_CH1						
P1.15					SPI_DI			TIM2_CH0					

表 3-5 LKS32MC07X 引脚功能选择(续)

Port	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF0
P2.0					SPI_CS			TIM2_CH1					
P2.1					SPI_CLK								ADC1_CH10/ CMP1_IP0
P2.2													CMP1_IN
P2.3	CMP1_OUT		MCPWM_BKIN0		SPI_CS							CLUOUT3	
P2.4		HALL_IN0	MCPWM_CH2P	UART1_RXD			TIM1_CH0		ADC_TRIGGER3	CAN_RX			CMP1_IP1
P2.5		HALL_IN1	MCPWM_CH2N	UART1_TXD			TIM1_CH1		ADC_TRIGGER0	CAN_TX			CMP1_IP2
P2.6		HALL_IN2	MCPWM_CH3P					TIM3_CH0	ADC_TRIGGER1		SIF	CLUOUT0	CMP1_IP3
P2.7	CLKO											CLUOUT1	ADC0_CH11/ OPA _x _OUT/ LDO15/REF
P2.8				UART1_RXD				TIM3_CH0					OSC_IN
P2.9					SPI_DI	SCL							ADC0_CH12/ CMP0_IP0
P2.10					SPI_DO	SDA							
P2.11			MCPWM_CH1P					TIM2_CH0					
P2.12			MCPWM_CH1N					TIM2_CH1	ADC_TRIGGER2			CLUOUT3	
P2.13			MCPWM_CH3N					TIM3_CH1					
P2.14	SWCLK					SCL							
P2.15	SWDIO					SDA						CLUOUT1	

表 3-6 LKS32MC07X 引脚功能选择(续)

Port	AF1	AF2	AF3	AF4	AF5	AF6	AF7	AF8	AF9	AF10	AF11	AF12	AF0
P3.0													OPA1_IP
P3.1													OPA1_IN
P3.2												CLUOUT1	
P3.3													
P3.4													
P3.5													OPA0_IP
P3.6													
P3.7													OPA0_IN
P3.8													
P3.9				UART1_TXD				TIM3_CH1					OSC_OUT
P3.10													OPA2_IP
P3.11													OPA2_IN
P3.12													
P3.13													
P3.14													OPA3_IN
P3.15													OPA3_IP

4 封装尺寸

4.1 LKS32MC074FF8Q8

QFN40 Profile Quad Flat Package:

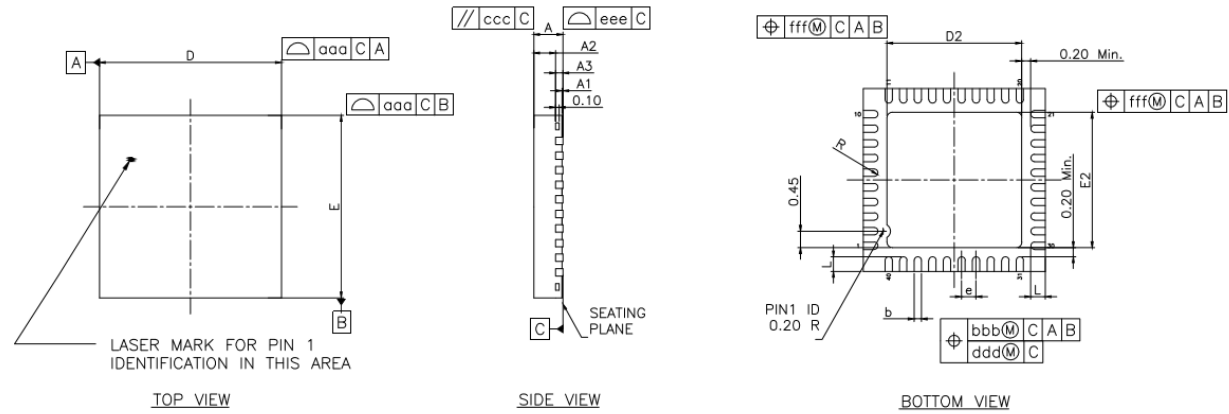


图 4-1 LKS32MC074FF8Q8 封装图示

表 4-1 LKS32MC074FF8Q8 封装尺寸

* CONTROLLING DIMENSION : MM

SYMBOL	MILLIMETER			INCH		
	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.
A	0.70	0.75	0.80	0.028	0.030	0.031
A1	0.00	0.02	0.05	0.000	0.0008	0.002
A2	0.50	0.55	0.60	0.020	0.022	0.024
A3	0.20 REF.			0.008 REF.		
b	0.15	0.20	0.25	0.006	0.008	0.010
D	4.90	5.00	5.10	0.193	0.197	0.201
D2	3.60	3.70	3.80	0.142	0.146	0.150
E	4.90	5.00	5.10	0.193	0.197	0.201
E2	3.60	3.70	3.80	0.142	0.146	0.150
L	0.30	0.40	0.50	0.012	0.016	0.020
e	0.40 bsc			0.016 bsc		
R	0.075	---	---	0.003	---	---
TOLERANCES OF FORM AND POSITION						
aaa	0.10			0.004		
bbb	0.07			0.003		
ccc	0.10			0.004		
ddd	0.05			0.002		
eee	0.08			0.003		
fff	0.10			0.004		

4.2 LKS32MC076FNBQ8

QFN52 Profile Quad Flat Package:

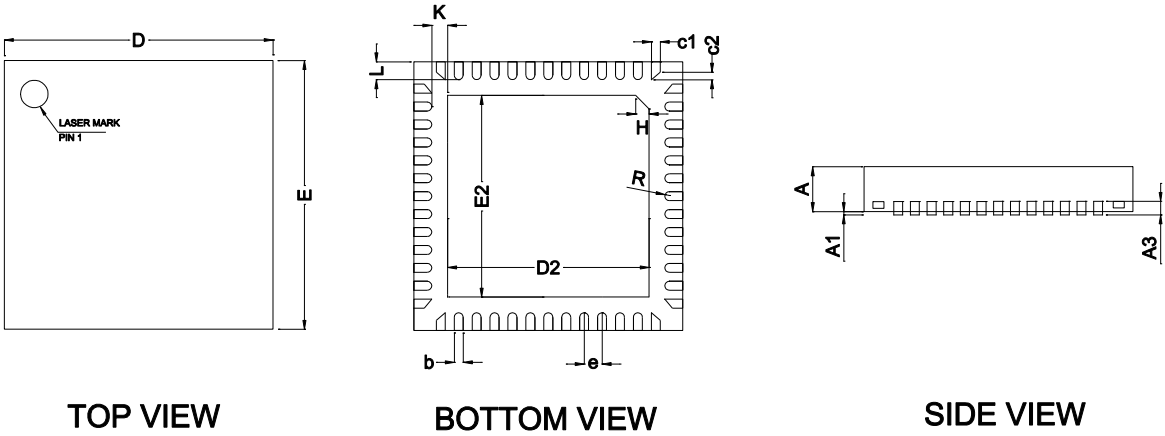


图 4-2 LKS32MC076FNBQ8 封装图示

表 4-2 LKS32MC076FNBQ8 封装尺寸

SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	0.70	0.75	0.80
A1	0.00	0.02	0.05
A3	0.20REF		
b	0.15	0.20	0.25
D	5.90	6.00	6.10
E	5.90	6.00	6.10
D2	4.40	4.50	4.60
E2	4.40	4.50	4.60
e	0.30	0.40	0.45
H	0.35REF		
K	0.25	-	-
L	0.35	0.40	0.45
R	0.075	-	-
c1	-	0.17	-
c2	-	0.17	-



5 电气性能参数

LKS32MC076F/074F 芯片内部集成 6N Driver，其中 MCU 部分电气参数如下列表格所示，以 LKS32MC076FNBQ8 为例。

表 5-1 LKS32MC076FNBQ8 电气极限参数

参数	最小	最大	单位	说明
MCU 电源电压(AVDD)	-0.3	+6.0	V	
预驱电源电压(VCC)	-0.3	+25.0	V	
工作温度	-40	+105	°C	
存储温度	-40	+125	°C	
结温	-	150	°C	
引脚温度(焊接 10 秒)	-	300	°C	

表 5-2 LKS32MC076FNBQ8 建议工况参数

参数	最小	典型	最大	单位	说明
MCU 电源电压(AVDD)	2.2	5	5.5	V	
模拟工作电压(AVDDA)	3.3	5	5.5	V	REF2VDD=0, ADC 选择 2.4V 内部基准
	2.8	5	5.5	V	REF2VDD=1, ADC 选择 AVDD 为基准
预驱电源电压(VCC)	4.5		20	V	6N 预驱供电

运算放大器可以在 2.2V 下工作，但输出幅度受限。

表 5-3 LKS32MC076FNBQ8 ESD 性能参数

项目	最小	最大	单位
ESD测试 (HBM)	-6000	6000	V

根据《MIL-STD-883J Method 3015.9》，在 25℃，55%相对湿度环境下，在被测芯片的所有 IO 引脚施加进行静电放电 3 次，每次间隔 1s。测试结果显示芯片抗静电放电等级达到 Class 3A $\geq 4000V$ ， $< 8000V$ 。

表 5-4 LKS32MC076FNBQ8 Latch-up 性能参数

项目	最小	最大	单位
Latch-up电流 (85℃)	-200	200	mA

根据《JEDEC STANDARD NO.78E NOVEMBER 2016》，对所有电源 IO 施加过压 8V，在每个信号 IO 上注入 200mA 电流。测试结果显示芯片抗栓锁等级为 200mA。

表 5-5 LKS32MC076FNBQ8 IO 极限参数

参数	描述	最小	最大	单位
V _{IN}	GPIO信号输入电压范围	-0.3	6.0	V
I _{IN_PAD}	单个GPIO最大注入电流	-11.2	11.2	mA
I _{IN_SUM}	所有GPIO最大注入电流	-50	50	mA

表 5-6 LKS32MC076FNBQ8 IO DC 参数

参数	描述	AVDD	条件	最小	最大	单位
----	----	------	----	----	----	----



V _{IH}	数字IO输入高电压	5V	-	0.7*AVDD		V
		3.3V		2.0		
V _{IL}	数字IO输入低电压	5V	-		0.3*AVDD	V
		3.3V			0.8	
V _{HYS}	施密特迟滞范围	5V	-	0.1*AVDD		V
		3.3V				
I _{IH}	数字IO输入高电压，电流消耗	5V	-		1	uA
		3.3V				
I _{IL}	数字IO输入低电压，电流消耗	5V	-	-1		uA
		3.3V				
V _{OH}	数字IO输出高电压		最大驱动电流 11.2mA	AVDD-0.8		V
V _{OL}	数字IO输出低电压		最大驱动电流 11.2mA		0.5	V
R _{pup}	上拉电阻大小*			8	12	kΩ
R _{io-ana}	IO与内部模拟电路间连接电阻			100	200	Ω
C _{IN}	数字IO输入电容	5V	-		10	pF
		3.3V				

*仅部分 IO 内置上拉，详见引脚说明章节

6 模拟性能参数

LKS32MC076F/074F 芯片内部集成 6N Driver，模拟性能参数如下表所示，以 LKS32MC076FNBQ8 为例。

表 6-1 LKS32MC076FNBQ8 模拟性能参数

参数	最小	典型	最大	单位	说明
模数转换器(ADC)					
工作电源	3.3	5	5.5	V	ADC 选择 2.4V 内部基准源
	2.8	5	5.5	V	ADC 选择 1.2V 内部基准源
输出码率		3		MHz	$f_{adc}/16$
差分输入信号范围	-7.2		+7.2	V	ADCx_GAIN=1 时; REF=2.4V
	-3.6		+3.6	V	ADCx_GAIN=0 时; REF=2.4V
单端输入信号范围	-0.3		AVDD+0.3	V	受限于 IO 口输入电压限制
直流失调(offset)		5	10	mV	可校正
有效位数(ENOB)	10.5	11		bit	
INL		2	3	LSB	
DNL		1	2	LSB	
SNR	63	66		dB	
输入电阻	100k			Ohm	
输入电容		10pF		F	
基准电压(REF)					
工作电源	2.2	5	5.5	V	
输出偏差	-9		9	mV	
电源抑制比		70		dB	
温度系数		20		ppm/°C	
输出电压		1.2		V	
数模转换器(DAC)					
工作电源	2.2	5	5.5	V	
负载电阻	5k			Ohm	输出 BUFFER 开启
负载电容			50p	F	
输出电压范围	0.05		AVDD-0.1	V	
转换速度			1M	Hz	
DNL		1	2	LSB	
INL		2	4	LSB	
OFFSET		5	10	mV	
SNR	57	60	66	dB	
运算放大器(OPA)					
工作电源	2.8	5	5.5	V	
带宽		10M	20M	Hz	
负载电阻	20k			Ohm	
负载电容			5p	F	
输入共模范围	0		AVDD	V	



参数	最小	典型	最大	单位	说明
输出信号范围	0.1		AVDD-0.1	V	最小负载电阻下
共模电平(Vcm)	1.65	1.9	2.2	V	测量条件：常温。 运放摆幅= $2 \times \min(\text{AVDD}-V_{\text{cm}}, V_{\text{cm}})$ 。建议使用 OPA 单端输出的应用上电后进行 Vcm 测量并进行软件减除校正。更多分析请参考官网应用笔记《ANN009-运放差分 and 单端工作模式区别》
OFFSET		10	15	mV	
共模抑制(CMRR)		80		dB	
电源抑制(PSRR)		80		dB	
负载电流			500	uA	
摆率(Slew rate)		5		V/us	
相位裕度		60		度	
比较器(CMP)					
工作电源	2.2	5	5.5	V	
输入信号范围	0		AVDD	V	
OFFSET		5	10	mV	
传输延时		0.15u		S	默认功耗
		0.6u		S	低功耗
回差(Hysteresis)		20		mV	HYS='0'
		0		mV	HYS='1'

模拟寄存器表说明：

模拟寄存器的名称为 SYS_AFE_REG0~SYS_AFE_REG6，对应地址为 0x4000_0010 ~ 0x4000_0028。地址 0x4000_001C~0x4000_0028 是模拟各个模块的校正寄存器，这些寄存器在出厂之前都会将各自的校正值填入 Flash info 区，并在上电后自动加载到 SYS_AFE_REG3~SYS_AFE_REG6。一般情况下用户不要去配置或改变这些值。如果需要对某个模拟参数进行微调，需要读取原校正值，并以此为基础进行微调。

地址 0x4000_0000~0x4000_0018 是开放给用户的寄存器，其中保留寄存器(Res)必须全部配置为 0（芯片上电后会被复位为 0）。其他寄存器根据应用场合需要进行配置。

7 电源管理系统

AVDD 引脚电源系统

电源管理系统由 LD015 模块、电源检测模块（PVD）、上电/掉电复位模块（POR）组成。

AVDD 由 2.2V~5.5V 电源供电，芯片内部集成一路 LD015 给内部所有数字电路、PLL 模块供电。

LD0 上电后自动开启，无需软件配置，但 LD0 输出电压可通过软件实现微调。

LD015 的输出电压可通过设置寄存器 LD015TRIM<2:0>来调节，具体寄存器所对应值见模拟寄存器表说明。LD015 在芯片出厂前已经过校正，一般情况下，用户不需要额外配置这些寄存器。如需微调 LD0 的输出电压，需要读取原配置值，在此基础上微调量对应的配置值填入寄存器。

POR 模块监测 LD015 的电压，在 LD015 电压低于 1.1V 时（例如上电之初，或者掉电之时），为数字电路提供复位信号以避免数字电路工作产生异常。

PVD 模块对 5V 输入电源进行检测，如低于某一设定阈值，则产生报警（中断）信号以提醒 MCU。中断提醒阈值可通过寄存器 PVDSEL<1:0>设置为不同的电压。PVD 模块可通过设置 PD_PDT='1' 关闭。具体寄存器所对应值见模拟寄存器表说明。

VCC 引脚电源系统

VCC 引脚供电范围是 4.5~20V，为芯片内驱动模块提供供电，欠压位典型值为 4V。

8 时钟系统

时钟系统包括内部 32KHz RC 时钟、内部 8MHz RC 时钟、外部 8MHz 晶体起振电路、PLL 电路组成。

32K RC 时钟作为 MCU 系统慢时钟使用,作为诸如滤波模块或者低功耗状态下的 MCU 时钟使用。8MHz RC 时钟作为 MCU 主时钟使用,配合 PLL 可提供最高到 96MHz 的时钟。外部 8MHz 晶体起振电路作为备份时钟使用。

32k 和 8M RC 时钟均带有出厂校正,其中 8M RC 时钟还开放有用户校正寄存器,可进一步将精度校正到 $\pm 0.5\%$ 范围。32K RC 时钟在 $-40\sim 105^{\circ}\text{C}$ 范围内的精度为 $\pm 50\%$,8M RC 时钟在该温度范围的精度为 $\pm 1\%$ 。

32K RC 时钟频率可通过寄存器 RCLTRIM<3:0>进行设置,8M RC 时钟频率可通过寄存器 RCHTRIM<5:0>进行设置,具体寄存器所对应值见模拟寄存器表说明。

芯片出厂前时钟已经过校正,一般情况下,用户不需要额外配置这些寄存器。如需微调频率,需要读取原配置值,在此基础上微调量对应的配置值填入寄存器。

8M RC 时钟通过设置 RCHPD = '0' 打开(默认打开,设 '1' 关闭),RC 时钟需要 Bandgap 电压基准源模块提供基准电压和电流,因此开启 RC 时钟需要先开启 BGP 模块。芯片上电的默认状态下,8M RC 时钟和 BGP 模块都是开启的。32K RC 时钟是始终开启的,不能关闭。

PLL 对 8M RC 时钟进行倍频,以提供给 MCU、ADC 等模块更高速的时钟。MCU 和 PWM 模块的最高时钟为 96MHz,ADC 模块典型工作时钟为 48MHz,通过寄存器 ADCLKSEL<1:0>可设置为不同的 ADC 工作频率。

PLL 通过设置 PLLPDN='1' 打开(默认关闭,设 1 打开),开启 PLL 模块之前,同样也需要开启 BGP(Bandgap)模块。开启 PLL 之后,PLL 需要 6us 的稳定时间来输出稳定时钟。芯片上电的默认状态下,RCH 时钟和 BGP 模块都是开启的,但 PLL 默认是关闭的,需要软件来开启。

晶体起振电路内置了放大器,需在 IO OSC_IN/OSC_OUT 之间接入一个晶体,且 OSC_IN/OSC_OUT 上各放一个 15pF 的电容到地,并设置 XTALPDN='1' 即可起振。

9 基准电压源

该基准源为 ADC、DAC、RC 时钟、PLL、温度传感器、运算放大器、比较器和 FLASH 提供基准电压和电流，使用上述任何一个模块之前，都需要开启 BGP 基准电压源。

芯片上电的默认状态下，BGP 模块是开启的。通过设置 BGPPD = '0' 将基准源打开，从关闭到开启，BGP 需要约 6us 达到稳定。BGP 输出电压约 1.2V，精度为 $\pm 0.8\%$ 。

10 ADC 模块

芯片内部集成 1 路同步双采样的 SAR 结构 ADC，芯片上电的默认状态下，ADC 模块是关闭的。ADC 开启前，需要先开启 BGP 和 8M RC 时钟和 PLL 模块，并选择 ADC 工作频率。默认配置下 ADC 工作时钟是 48M，对应 3MHz 的转换数据率。

同步双采样电路可在同一时刻对两路输入信号进行采样，采样完成之后 ADC 按先后顺序将这两路信号进行转换，并写入相应的数据寄存器中。

ADC 完成一次转换需要 16 个 ADC 时钟周期，其中 13 个为转换周期，3 个为采样周期。即 $f_{conv} = f_{adc} / 16$ 。在 ADC 时钟设为 48M 时，转换速率是 3MHz。

ADC 在降频应用时，可通过寄存器 CURRIT<1:0>降低 ADC 的功耗水平。

ADC 可工作在如下模式：单次单通道触发、连续单通道、单次 1~16 通道扫描、连续 1~16 通道扫描。每路 ADC 都有 16 组独立寄存器对应每一个通道。

ADC 触发事件可以来自外部的定时器信号 T0、T1、T2、T3 发生到预设次数，或者为软件触发。

ADC_DC 存储的是 ADC 的直流偏置，通常在校正阶段通过测量通道 15（从 0 开始计数）的 AVSS（内部地）得到 ADC 直流偏置数值并存入 flash 中，并在系统加载阶段由软件将直流偏置写入 ADC_DC 寄存器中。

ADC 有两种量程通过 ADCx_GAIN(x = 0,1)进行设置：3.6V 和 7.2V。7.2V 量程下，由于芯片使用 5V 供电，对应最大±5V 的输入信号幅度，3.6V 量程下，对应最大±3.6V 的输入信号幅度。在测量运放的输出信号时，根据运放可能输出的最大信号来选择具体的 ADC 增益。

11 运算放大器

4 路输入输出 rail-to-rail 运算放大器，内置反馈电阻 $R2/R1$ ，外部引脚需串联一个电阻 $R0$ 。反馈电阻 $R2:R1$ 的阻值可通过寄存器 `RES_OPAx<1:0>` 设置，以实现不同的放大倍数。具体寄存器所对应值见模拟寄存器表说明。

最终的放大倍数为 $R2/(R1+R0)$ ，其中 $R0$ 是外部电阻的阻值，

对于 MOS 管电阻直接采样的应用，建议接 $>20k\Omega$ 的外部电阻，以减小 MOS 管关断时，往芯片引脚里流入的电流。

对于小电阻采样的应用，建议接 100Ω 的外部电阻。

放大器可通过设置 `OPAOUT_EN<2:0>` 选择将 4 路放大器中的某一路输出信号通过 BUFFER 送至 P2.7 IO 口进行测量和应用（对应关系见 datasheet 芯片管脚说明）。因为有 BUFFER 存在，在运放正常工作模式下也可以选择送一路运放输出信号出来。

芯片上电的默认状态下，放大器模块是关闭的。放大器可通过设置 `OPAxPDN = '1'` 打开，开启放大器之前，需要先开启 BGP 模块。

运放输入同相和反相端内置钳位二极管，电机相线通过一匹配电阻后直接接入输入端，从而简化了 MOSFET 电流采样的外置电路。

12 比较器

内置 3 路输入 rail-to-rail 比较器，比较器比较速度可编程、迟滞电压可编程、信号源可编程。

比较器的比较延时可通过寄存器 **CMP_FT** 设置为 $<30\text{nS}/200\text{nS}$ 。迟滞电压通过 **CMP_HYS** 设置为 $20\text{mV}/0\text{mV}$ 。

比较器正端输入信号来源可以通过寄存器 **CMPx_SELP[2:0]** 进行设置；负端输入信号来源可以通过寄存器 **CMPx_SELN[1:0]** 进行设置（ $x=0/1/2$ ，代表比较器 **CMP0/CMP1/CMP2**）。

芯片上电的默认状态下，比较器模块是关闭的。比较器通过设置 **CMPxPDN = '1'** 打开，开启比较器之前，需要先开启 **BGP** 模块。



13 温度传感器

芯片内置精度为 $\pm 2^{\circ}\text{C}$ 的温度传感器。芯片出厂前会经温度校正，校正值保存在 **flash info** 区。

芯片上电的默认状态下，温度传感器模块是关闭的。开启传感器之前，需要先开启 **BGP** 模块。

温度传感器通过设置 **TMPPDN='1'** 打开，开启到稳定需要约 **2us**，因此需在 **ADC** 测量传感器之前 **2us** 打开。

14 DAC 模块

芯片内置两路 12bit DAC，输出信号的最大量程可通过寄存器 DAC0_GAIN、DAC1_GAIN 设置为 1.2V/4.85V

DAC0 可通过配置寄存器 DAC0OUT_EN=1，将 DAC0 输出送至 P0.0 管脚；DAC1 可通过配置寄存器 DAC1OUT_EN=1，将 DAC1 输出送至 P0.0 管脚，可驱动 $>5k\Omega$ 的负载电阻和 50pF 的负载电容。通常不会同时输出 DAC0 和 DAC1，以免造成信号竞争。

DAC 最大输出码率为 1MHz。

芯片上电的默认状态下，DAC 模块是关闭的。DAC0 可通过设置 DAC0PDN =1 打开，DAC1 可通过设置 DAC1PDN =1 打开，开启 DAC 模块之前，需要先开启 BGP 模块。

15 处理器核心

- 32 位 Cortex-M0+DSP 双核处理器
- 2 线 SWD 调试管脚
- 最高工作频率 96MHz

16 存储资源

16.1 Flash

- 内置 flash 包括 32kB/64kB/128kB 主存储区，1.5kB NVR 信息存储区
- 可反复擦除写入不低于 2 万次
- 室温 25°C数据保持长达 100 年
- 单字节编程时间最长 7.5us，Sector 擦除时间最长 5ms
- Sector 大小 512 字节，可按 Sector 擦除写入，支持运行时编程，擦写一个 Sector 的同时读取访问另一个 Sector
- Flash 数据防窃取（最后一个 word 须写入非 0xFFFFFFFF 的任意值）

16.2 SRAM

- 内置 12kB SRAM

17 电机驱动专用 MCPWM

- MCPWM 最高工作时钟频率 96MHz
- 可以产生 6 对（互补信号）或 12 路独立（边沿模式）不交叠的 PWM 信号,每个通道死区宽度可独立配置
- 支持边沿对齐 PWM 模式
- 支持软件控制 IO 模式
- 支持 IO 极性控制功能
- 内部短路保护，避免因配置错误导致短路
- 外部短路保护，根据对外部信号的监控快速关断
- 内部产生 ADC 采样中断
- 采用加载寄存器预存定时器配置参数
- 可配置加载寄存器加载时刻和周期

18 Timer

- 4 路通用定时器,2 路 16bit 位宽计时器, 2 路 32bit 位宽计时器。
- 4 路支持捕获模式, 用于测量外部信号宽度
- 4 路支持比较模式, 用于产生边沿对齐 PWM/定时中断



19 Hall 传感器接口

- 内置最大 1024 级滤波
- 三路 Hall 信号输入
- 24 位计数器，提供溢出和捕获中断

20 DSP

- 电机控制算法专用 DSP，自主指令集，三级流水
- 最高工作频率 96MHz
- 32/16 位除法器 12 总线周期（96MHz）计算完成
- 32 位硬件开方 8 总线周期（96MHz）计算完成
- Q15 格式 CORDIC 三角函数模块，sin/cos/artanc 20 总线周期（96MHz）计算完成
- DSP 配备独立的程序区和数据区，可自主执行 DSP 程序，亦可由 MCU 调用进行某项计算
- 支持中断暂停，与 MCU 进行数据交互

21 通用外设

- 两路 UART，全双工工作，支持 7/8 位数据位、1/2 停止位、奇/偶/无校验模式，带 1 字节发送缓存、1 字节接收缓存，支持 Multi-drop Slave/Master 模式，波特率支持 300~115200
- 一路 SPI，支持主从模式
- 一路 IIC，支持主从模式
- 一路 CAN
- 硬件看门狗，使用 RC 时钟驱动，独立于系统高速时钟，写入保护，2/4/8/64 秒复位间隔

22 栅极驱动模块

22.1 模块参数

22.1.1 LKS32MC074FF8Q8 (YYWWX)/LKS32MC076FNBQ8(YYWWXA/YYWWX)

“YYWWX*” 为 data code 及芯片版本号，见芯片丝印的第三行。“YYWWX” 为生产日期，“*” 为可选项，通常是 A、B、C、D...或空白，代表芯片预驱的版本号。

表 22-1 LKS32MC074FF8Q8 (YYWWX)/LKS32MC076FNBQ8(YYWWXA/YYWWX)器件参数

参数	最小	典型	最大	单位	说明
极限参数					
电源电压 VCC	-0.3		+25.0	V	相对于地
浮动电压 VB	-0.3		+250	V	
浮动偏置 VS	VB-25		VB+0.3	V	
高侧输出电压 HO _{1,2,3}	VS-0.3		VB+0.3	V	
低侧输出电压 LO _{1,2,3}	-0.3		VCC+0.3	V	
逻辑输入 HIN/LIN _{1,2,3}	-0.3		VCC+0.3	V	或+15V，取决于和 VCC+0.3 谁更低
开关电压摆率 dVs/dt			50	V/ns	
封装功耗耗散 Pd			1.6	W	室温 25°
结对环境热阻 R _{thJA}			83	°C /W	
结温 TJ			150	°C	
存储温度 Ts	-55		150	°C	
焊接温度			300	°C	焊接 10s
建议工况					
电源电压 VCC	+7		+20	V	相对于地
浮动电压 VB _{1,2,3}	VS+10		VS+20	V	
浮动偏置 VS _{1,2,3}	0		200	V	
高侧输出电压 HO _{1,2,3}	VS		VB+0.3	V	
低侧输出电压 LO _{1,2,3}	0		VCC	V	
逻辑输入 HIN/LIN _{1,2,3}	0		5	V	
工作温度 TA	-40		125	°C	
门极驱动器电气参数					
VCC 欠压触发电压	3.5	4.0	4.5		
VCC 静态电流		300	500	uA	Vin =0V or5V
VBS 静态电流		100	200		Vin =0Vor5V
高侧偏置电源漏电流	—	—	50	uA	VB =VS =90V
LO/HO 输出高电压短路脉冲拉电流	1000	1200	—	mA	VO = 0V, VIN = VIH PW 10 us

LO/HO 输出低电压短路 脉冲灌电流	1200	1500	—		VO = 15V, VIN = VIL PW 10 us
导通延时 T_{on}	—	600	700	ns	VS = 0V
关断延时 T_{off}	—	280	400		VS = 90V
导通上升时间 T_r	—	15	30		$C_L=1nF$
关断下降时间 T_f	—	12	30		
死区时间 D_T	180	200	260		
延时匹配度 M_T	—	—	60		

22.1.2 LKS32MC074FF8Q8 (YYWWXA)/LKS32MC076FNBQ8(YYWWXC)

表 22-2 LKS32MC074FF8Q8 (YYWWXA)/LKS32MC076FNBQ8(YYWWXC)器件参数

参数	最小	典型	最大	单位	说明
极限参数					
电源电压 VCC	-0.3		+25.0	V	相对于地
浮动电压 $VB_{1,2,3}$	-0.3		+250	V	
浮动偏置 $VS_{1,2,3}$	VB-25		VB+0.3	V	
高侧输出电压 $HO_{1,2,3}$	VS-0.3		VB+0.3	V	
低侧输出电压 $LO_{1,2,3}$	-0.3		VCC+0.3	V	
逻辑输入 $HIN/LIN_{1,2,3}$	-0.3		VCC+0.3	V	
开关电压摆率 dVs/dt			50	V/ns	
结温 T_J	-40		150	°C	
存储温度 T_s	-55		150	°C	
焊接温度			300	°C	焊接 10s
建议工况					
电源电压 VCC	+7		+20.0	V	相对于地
浮动电压 $VB_{1,2,3}$	VS+8		VS+20	V	
浮动偏置 $VS_{1,2,3}$	-5		200	V	
高侧输出电压 $HO_{1,2,3}$	VS		VB	V	
低侧输出电压 $LO_{1,2,3}$	0		VCC	V	
逻辑输入 $HIN/LIN_{1,2,3}$	0		VCC	V	
工作温度 T_A	-40		125	°C	
门极驱动器电气参数					
VCC 静态电流 I_{QCC}		50	100	uA	$HIN=LIN=0V$
VB 静态电流 I_{QBS}		20	40	uA	$HIN=LIN=0V$
浮动电压漏电流 I_{LK}			10	uA	$VB=VS=220V$
VCC 欠压保护释放电压	4.0	4.7	6.7	V	
VBS 欠压保护释放电压	3.9	5.6	6.9	V	
VCC 欠压保护电压	3.6	4.4	6.4	V	
VBS 欠压保护电压	3.5	5.0	6.2	V	
VCC 欠压保护迟滞电压	0.25	0.3	0.8	V	

VBS 欠压保护迟滞电压	0.25	0.6	0.8	V	
高输入阈值 V_{IH}	2.8			V	
低输入阈值 V_{IL}			0.8	V	
输入偏置电流 I_{source}		32	120	uA	$HIN=LIN=5V$
输入偏置电流 I_{sink}			1	uA	$HIN=LIN=0V$
高电平输出电压, $V_{BIAS}-V_O$			1	V	$I_O=20mA$
低电平输出电压, V_O			1	V	$I_O=20mA$
高电平输出短路脉冲电流 I_{O+}	650	1000		mA	$V_{CC}/V_{BS}=15V$
低电平输出短路脉冲电流 I_{O-}	650	1000		mA	$V_{CC}/V_{BS}=15V$
输出上升时间 T_r		15	30	ns	$C_L=1nF$
输出下降时间 T_f		12	30	ns	
导通延迟时间 T_{on}		270	500	ns	
关断延迟时间 T_{off}		80	150	ns	
死区 D_T	100	200	400	ns	
延时匹配度 M_T			80	ns	$T_{on} \text{ \& } T_{off} \text{ for (HS-LS)}$

22.1.3 LKS32MC074FF8Q8 (YYWWXB)/LKS32MC076FNBQ8(YYWWXB)

预驱内集成自举二极管。

表 22-3 LKS32MC074FF8Q8 (YYWWB) /LKS32MC076FNBQ8(YYWWXC)器件参数

参数	最小	典型	最大	单位	说明
极限参数					
电源电压 V_{CC}	-0.3		+25.0	V	相对于地
浮动电压 $VB_{1,2,3}$	-0.3		+250	V	
浮动偏置 $VS_{1,2,3}$	$VB-25$		$VB+0.3$	V	
高侧输出电压 $HO_{1,2,3}$	$VS-0.3$		$VB+0.3$	V	
低侧输出电压 $LO_{1,2,3}$	-0.3		$V_{CC}+0.3$	V	
逻辑输入 $HIN/LIN_{1,2,3}$	-0.3		$V_{CC}+0.3$	V	
开关电压摆率 dVs/dt			50	V/ns	
结温 T_J	-40		150	°C	
存储温度 T_s	-55		150	°C	
焊接温度			300	°C	焊接 10s
建议工况					
电源电压 V_{CC}	+7		+20.0	V	相对于地
浮动电压 $VB_{1,2,3}$	$VS+10$		$VS+20$	V	
浮动偏置 $VS_{1,2,3}$	-5		200	V	
高侧输出电压 $HO_{1,2,3}$	$VS_{1,2,3}$		$VB_{1,2,3}$	V	
低侧输出电压 $LO_{1,2,3}$	0		V_{CC}	V	
逻辑输入 $HIN/LIN_{1,2,3}$	0		5	V	

工作温度 T_A	-40		125	$^{\circ}\text{C}$	
门极驱动器电气参数					
VCC 静态电流 I_{QCC1}	210	330	450	μA	$HIN=LIN=0/5V$, $ENB=0$
VCC 静态电流 I_{QCC2}		46	80	μA	$HIN=LIN=0/5V$, $ENB=5$
VB 静态电流 I_{QBS}	25	45	65	μA	$HIN=LIN=0V$
浮动电压漏电流 I_{LK}			10	μA	$VB=VS=200V$, $VCC=0V$
驱动电流 I_{O+}		1		A	
驱动电流 I_{O-}		1.2		A	
VCC 欠压上上升沿触发 电压	2.9	4.2	5.5	V	
VCC 欠压上下下降沿触发 电压	2.5	3.8	5.1	V	
VCC 欠压锁定回滞		0.4		V	
VBS 欠压上上升沿触发 电压	2.5	3.8	4.5	V	
VBS 欠压上下下降沿触发 电压	2.2	3.5	4.5	V	
VBS 欠压锁定回滞		0.3		V	
高输入阈值 V_{IH}	2.5			V	
低输入阈值 V_{IL}			0.8	V	
输出上升时间 T_r		27		ns	$C_L=1nF$
输出下降时间 T_f		20		ns	
导通延迟时间 T_{on}		600	700	ns	
关断延迟时间 T_{off}		280	400	ns	
死区 D_T	220	280	330	ns	
延时匹配度 M_T			60	ns	

22.2 推荐应用图

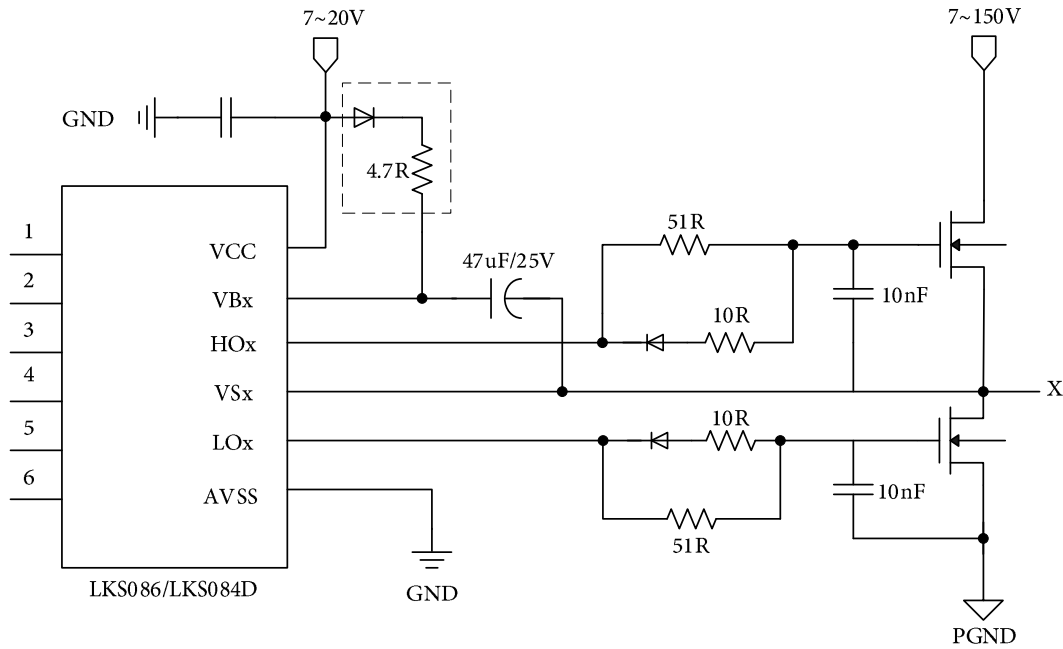


图 22-1 LKS32MC074FF8Q8 (YYWWX/YYWWXA)/

LKS32MC076FNBQ8(YYWWX/YYWWC)驱动模块典型应用图

LKS32MC074FF8Q8 (YYWWX/YYWWXA)/LKS32MC076FNBQ8(YYWWX/YYWWC)建议 VBx 外置自举二极管。

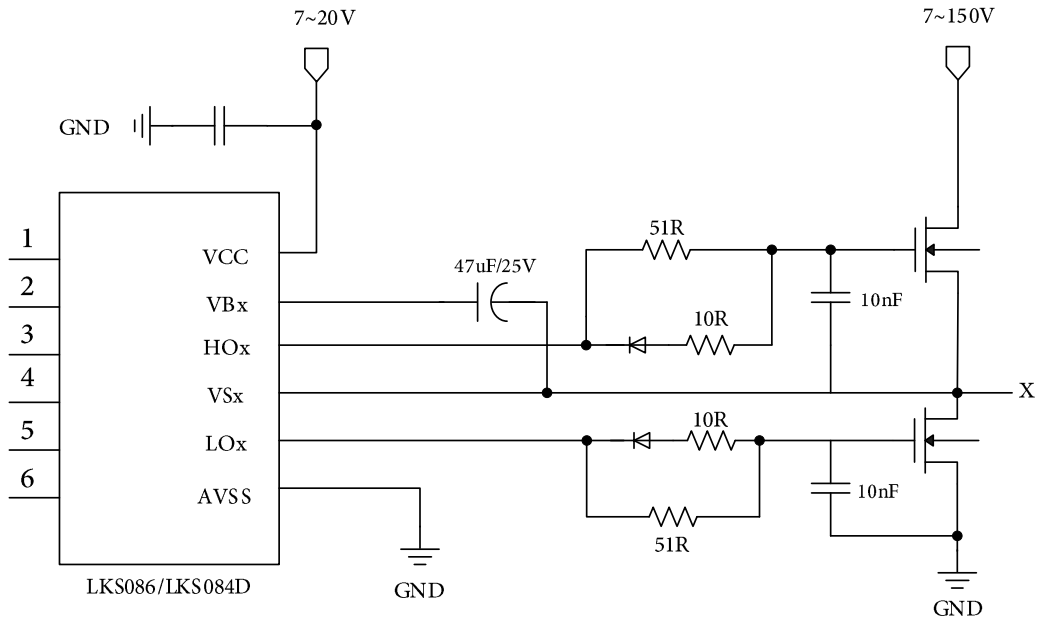


图 22-2 LKS32MC074FF8Q8 (YYWWXB)/LKS32MC076FNBQ8(YYWWXB)驱动模块典型应用图

LKS32MC074FF8Q8 (YYWWXB)/LKS32MC076FNBQ8(YYWWXB)内置了自举二极管，因此原理

图上省略了此二极管。

图中只保留了栅极驱动模块管脚，x=1,2,3，分别对应 3 组 MOS 栅极驱动输出。

驱动模块的输出引脚信号 LO1/HO1 对应 MCU 的 GPIO P1.0/ P0.15 的 MCPWM 功能输出，LO2/HO2 对应 MCU 的 GPIO P2.12/P2.11 的 MCPWM 功能输出，LO3/HO3 对应 MCU 的 GPIO P2.5/P2.4 的 MCPWM 功能输出。需注意的是，控制驱动模块的 LOx 的各个 GPIO，为高电平‘1’对应 LOx 输出‘1’。

栅极驱动模块输入输出极性对应关系如下：

表 22-4 LKS32MC074FF8Q8 (YYWWXA/YYWWXB/YYWWX)/
LKS32MC076FNBQ8(YYWWXA/YYWWXB/YYWWXC)/LKS32MCU8Q8 栅极驱动极性真值表

{HIN, LIN}	HO	LO	
00	0	0	上下管关断
01	0	1	下管导通
10	1	0	上管导通
11	0	0	上下管同时导通，硬件短路保护

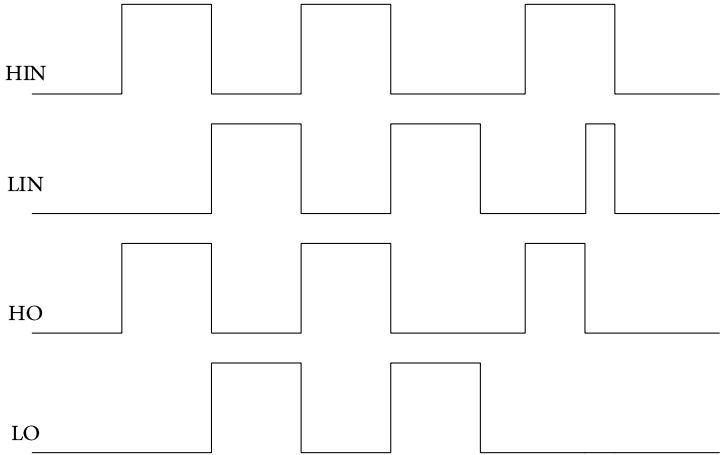


图 22-3 LKS32MC074FF8Q8 (YYWWXA/YYWWXB/YYWWX)/
LKS32MC076FNBQ8(YYWWXA/YYWWXB/YYWWXC)/LKS32MCU8Q8 栅极驱动极性示意图
LKS32MC074FF8Q8 (YYWWXA/YYWWXB/YYWWX) 的 栅 极 驱 动 模 块 电 路 与
LKS32MC076FNBQ8(YYWWXA/YYWWXB/YYWWXC)相同。

表 22-5 LKS32MC076FNBQ8(YYWWX)栅极驱动极性真值表

{HIN, LIN}	HO	LO	
00	0	1	下管导通
01	0	0	上下管关断
10	0	0	上下管同时导通，硬件短路保护
11	1	0	上管导通

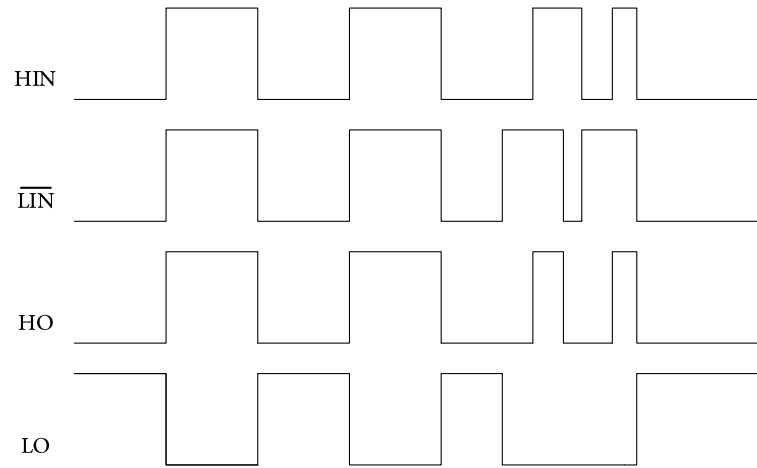


图 22-4 LKS32MC076FNBQ8(YYWWX)栅极驱动极性示意图

23 特殊 IO 复用

LKS07x 特殊 IO 复用注意事项

SWD 协议包含两根信号线：SWDCLK 和 SWDIO。SWDCLK 是时钟信号，在 SWD 模式下一直为输入。SWDIO 是数据信号，在 SWD 模式下为双向 IO，默认是输入状态。

LKS07x 部分型号 SWD 引脚同时有 GPIO 功能。SWCLK 复用的 IO 是 P2.14，SWDIO 复用的 IO 是 P2.15。注意事项如下：

默认状态不开启 SWD 引脚的 GPIO 功能，需要软件开启。即芯片硬复位结束后，初始状态是 SWD 用途，SWD 引脚在芯片内部有上拉(芯片内部上拉电阻约为 10K)，应用对初始电平有要求的，需注意。

如开启 GPIO 功能后，如果 GPIO 功能与 SWD 功能冲突，比如设置 GPIO 为输出，则可能导致 KEIL 等工具无法通过 SWD 协议访问芯片，此时 Debug 和擦除下载功能均失效。**因此建议：**

其一，软件开启 GPIO 复用前留有一定延时，建议 1s 以上，保证凌鸥离线下载器能在芯片上电后软件延时期间完成芯片擦除动作。延时越大，一次性擦除成功的概率越大。

其二，软件设置有 GPIO 复用退出机制，例如某个其它 IO 电平发生变化(一般为输入)或串行通讯，表明需要用 SWD，软件接收到指令后关闭 SWD 引脚的 GPIO 功能。此时，可以恢复 KEIL 的功能。

在 SSOP24 封装和 QFN40 封装中，SWDIO 同 P0.0、P2.15 直接 bonding 在一起，可以直接使能对应 GPIO。建议复用 SWDIO 时 SWDCLK 需保持不变(恒为 1 或者恒为 0)。

在 LKS077E 封装中，SWDCLK 同 P2.6 直接 bonding 在一起，可以直接使能对应 GPIO。若同时复用 SWDIO 和 SWDCLK，SWDCLK 复用的注意事项如下：

默认状态不开启 SWD 引脚的 GPIO 功能，需要软件开启。即芯片硬复位结束后，初始状态是 SWD 用途，SWD 引脚在芯片内部有上拉(芯片内部上拉电阻约为 10K)，应用对初始电平有要求的，需注意。

如开启 GPIO 功能后，如果 GPIO 功能与 SWD 功能冲突，比如设置 GPIO 为输出，则可能导致 KEIL 等工具无法通过 SWD 协议访问芯片，此时 Debug 和擦除下载功能均失效。**因此建议：**

其一，软件开启 GPIO 复用前留有一定延时，建议 1s 以上，保证凌鸥离线下载器能在芯片上电后软件延时期间完成芯片擦除动作。延时越大，一次性擦除成功的概率越大。

其二，软件设置有 GPIO 复用退出机制，例如某个其它 IO 电平发生变化(一般为输入)或串行通讯，表明需要用 SWD，软件接收到指令后关闭 SWD 引脚的 GPIO 功能。此时，可以恢复 KEIL 的功能。SWDCLK 和 SWDIO 引脚都作为 GPIO 使用时不应同时动作。即 SWDCLK 复用开启，且变化的时候，SWDIO 能保持为 0 电平(类似时分复用)。

若此时，仅复用了 SWDCLK，没有复用 SWDIO，注意事项同上。

RSTN 信号，默认是用于 LKS07x 芯片的外部复位脚。

LKS07x 可实现 RSTN 复用为其它 IO 的功能，复用的 IO 是 P0.2。注意事项如下：

默认状态是不开启复用，需要软件开启复用。即芯片初始状态是 RSTN 用途，RSTN 在芯片内部有上拉(芯片内部上拉电阻约为 100K)，应用对初始电平有要求的，需注意。



默认状态是 RSTN，只有 RSTN 正常释放后才能开始程序的执行，应用需要保证 RSTN 有足够保护，例如外围电路带上拉，若能加电容更佳。

开启复用后，RSTN 用途失效，若需产生芯片硬复位，源头只能是掉电/看门狗。

RSTN 的复用，不影响 KEIL 的使用。

SYS_RST_CFG 寄存器的 BIT[5]，为 RSTN 和 P0.2 的复用控制开关。

24 版本历史

表 24-1 文档版本历史

时间	版本号	说明
2022.11.16	1.0	初始版本



免责声明

LKS 和 LKO 为凌鸥创芯注册商标。

南京凌鸥创芯电子有限公司（以下简称：“Linko”）尽力确保本文档内容的准确和可靠，但是保留随时更改、更正、增强、修改产品和/或 文档的权利，恕不另行通知。用户可在下单前获取最新相关信息。

客户应针对应用需求选择合适的 Linko 产品，详细设计、验证和测试您的应用，以确保满足相应标准以及任何安全、安保或其它要求。客户应对此独自承担全部责任。

Linko 在此确认未以明示或暗示方式授予 Linko 或第三方的任何知识产权许可。

Linko 产品的转售，若其条款与此处规定不同，Linko 对此类产品的任何保修承诺无效。

禁止用于军事用途或生命监护、维持系统。

如有更早期版本文档，一切信息以此文档为准。

