M1 should enable / disable IO on E3
– but we haven't made that available on BeanZee

C1 0.1uF
VCC
GND
U1 74LS138
A1 A2 A3
VCC
IORQ
E3 E2 E1
A0 A1 A2
O0 O1 O2 O3 O4 O5 O6 O7
GND
USB_IORQ
KB_E
LCD_E
GPIO_E

U6A 74LS32
RD
KB_RD

U6B 74LS32
WR
KB_WR

U7B 74LS04
KB_WR
KB_WR

U7A 74LS04
LCD_E
LCD_E

U7C 74LS04
RD
RD

U6D 74LS32
RD
GPIO_RD

U6C 74LS32
WR

U7D 74LS04
GPIO_WR

Row 0 Row 1 Row 2 Row 3 Row 4 Row 5 Row 6 Row 7

Col 0 Col 1 Col 2 Col 3 Col 4 Col 5 Col 6 Col 7

R1 R2 R3 R4 R5 R6 R7 R8 10k

SW00 SW10 SW20 SW30 SW40 SW50 SW60 SW70
SW01 SW11 SW21 SW31 SW41 SW51 SW61 SW71
SW02 SW12 SW22 SW32 SW42 SW52 SW62 SW72
SW03 SW13 SW23 SW33 SW43 SW53 SW63 SW73
SW04 SW14 SW24 SW34 SW44 SW54 SW64 SW74
SW05 SW15 SW25 SW35 SW45 SW55 SW65 SW75
SW06 SW16 SW26 SW36 SW46 SW56 SW66 SW76
SW07 SW17 SW27 SW37 SW47 SW57 SW67 SW77
D00 D10 D20 D30 D40 D50 D60 D70
D01 D11 D21 D31 D41 D51 D61 D71
D02 D12 D22 D32 D42 D52 D62 D72
D03 D13 D23 D33 D43 D53 D63 D73
D04 D14 D24 D34 D44 D54 D64 D74
D05 D15 D25 D35 D45 D55 D65 D75
D06 D16 D26 D36 D46 D56 D66 D76
D07 D17 D27 D37 D47 D57 D67 D77

C3 0.1uF
VCC
GND
U3 74LS244
I0a I1a I2a I3a I0b I1b I2b I3b
O0a O1a O2a O3a O0b O1b O2b O3b
OEa OEb
KB_RD
D0 D1 D2 D3 D4 D5 D6 D7

C2 0.1uF
VCC
GND
U2 SN74LS373
D0 D1 D2 D3 D4 D5 D6 D7
O0 O1 O2 O3 O4 O5 O6 O7
KB_WR
LE OE

C6 0.1uF
VCC
GND
U4 SN74LS373
GPIO_WR
J8 GPO

C7 0.1uF
VCC
GND
U5 74LS244
J9 GPI
GPIO_RD

J1 BZ_Address
A0 A1 A2 A3 A4 A5 A6 A7 A8 A9 A10 A11 A12 A13 A14 A15

J2 BZ_Data
D0 D1 D2 D3 D4 D5 D6 D7

J3 BZ_Control
RD WR MREQ IORQ RESET CLK CLKINH

J5 BZ_IORQ_enable
USB_IORQ

J6 BZ_MREQ_enable

J4 BZ_Power
VCC
PWR_FLAG
GND

J7 LCD
LCD GND
LCD VCC
LCD_VO
A0
RD
LCD_E
D0 D1 D2 D3 D4 D5 D6 D7
LCD_LED_VCC
LED GND
LCD_RS : 0 = status / 1 = data
LCD_R/W

220R
VCC
50k
GND

J11 Power
J10 Power

C4 0.1uF
C5 0.1uF
U6E 74LS32
U7G 74LS04
U7E 74LS04
U7F 74LS04

| | | | | | | | | | | | | | | |
|---|---|---|---|---|---|---|---|---|---|---|---|---|---|---|
| 00 | 01 | 02 | 03 | 04 | 05 | 06 | 07 | 10 | 11 | 12 | 13 | 14 | 15 | |
| Esc | 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 0 | - | = | Bsp | |
| 20 | 21 | 22 | 23 | 24 | 25 | 26 | 27 | 30 | 31 | 32 | 33 | 34 | 35 | |
| Tab | q | w | e | r | t | y | u | i | o | p | [ | ] | Ent | |
| 40 | 41 | 42 | 43 | 44 | 45 | 46 | 47 | 50 | 51 | 52 | 53 | 54 | 36 CL | 16 CU 37 CR 17 CD |
| Cap | a | s | d | f | g | h | j | k | l | ; | ' | \ | | |
| 60 | 61 | 62 | 63 | 64 | 65 | 66 | 67 | 70 | 71 | 72 | 73 | 74 | | |
| Sft | ` | z | x | c | v | b | n | m | , | . | / | Sft | | |
| 55 | 56 | 57 | 75 | | | 76 | | | | | | | 77 | |
| fn | ctr | alt | cmd | | | spc | | | | | | | | |