

Μνήμη

π.χ. Μνήμη 64MB, 32 Chips, κάθε chip 1 byte

64 MB $\Rightarrow 2^{26}$ Bytes $\Rightarrow 26$ bit διαδρομικοποίησης της μνήμης

Εφαπλ $\frac{64MB}{32} = 2MB/Chip$

Κάθε chip 1 byte $\Rightarrow \frac{2MB}{1B} = 2M/Chip$

Επιπλέον για το WS χρειαζόμαστε $2M = 2^{21}^{WS} \Rightarrow 21$ bit
 Chips = 32 = $2^5 \Rightarrow 5$ bit για το CS

CS	WS
5	21

A) Πόσα ενισδα για να σχεδικοποιήσε έναν αποκωδικοποιητή 10x1K
 με dec 4x16 και 2x4;

B) Σε αυτό το κύκλωμα, ποιά έξοδος και αποκωδικοποιητή του περιγράψω
 ενισδου είναι η 509;

a) 10 αίωδοι $\Rightarrow 3$ ενισδα, 2 dec 4x16, 1 dec 2x4.

$\begin{matrix} 4 \times 16 \\ L_0 \end{matrix}$

$\begin{matrix} 4 \times 16 \\ L_1 \end{matrix}$

$\begin{matrix} 2 \times 4 \\ L_2 \end{matrix}$

b) $509 = 0111111101$

άρα

0111	1111	01
Level 0	Level 1	Level 2
Dec 7	Dec 15	έξωδος
αυ L1	αυ L2	D1