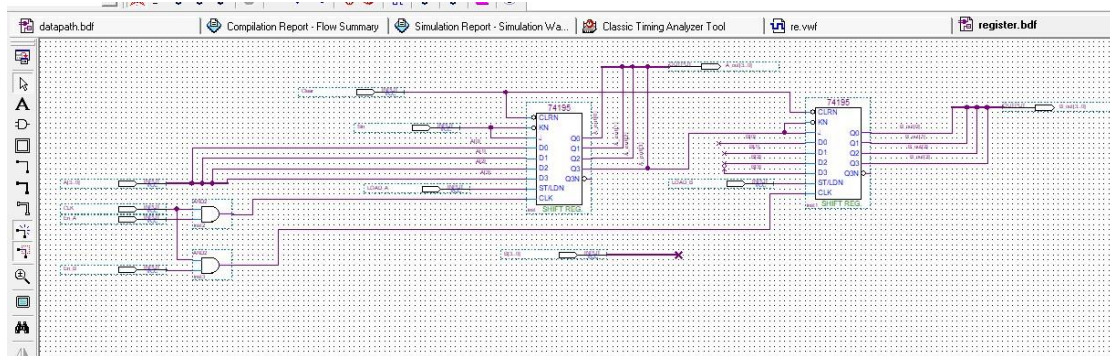


## Ex 3

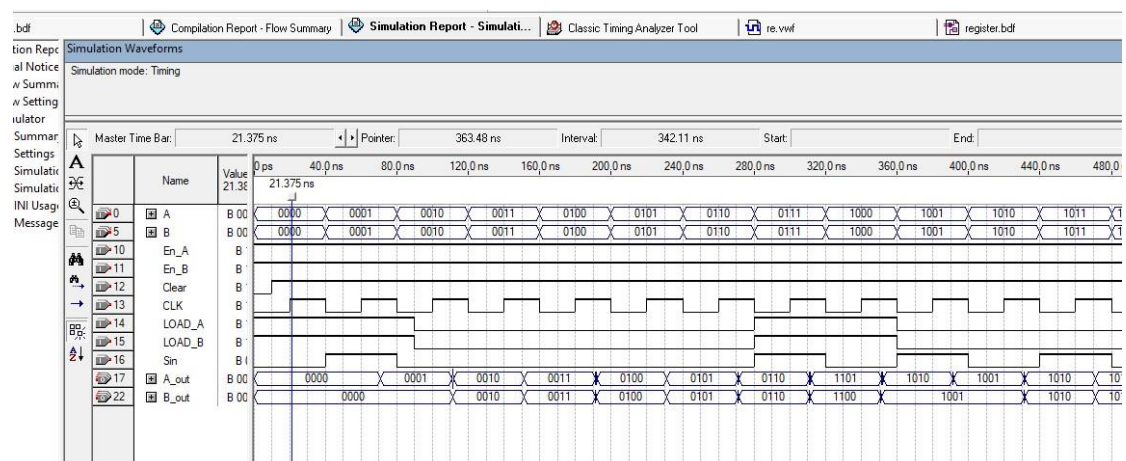
### Σχηματικό register



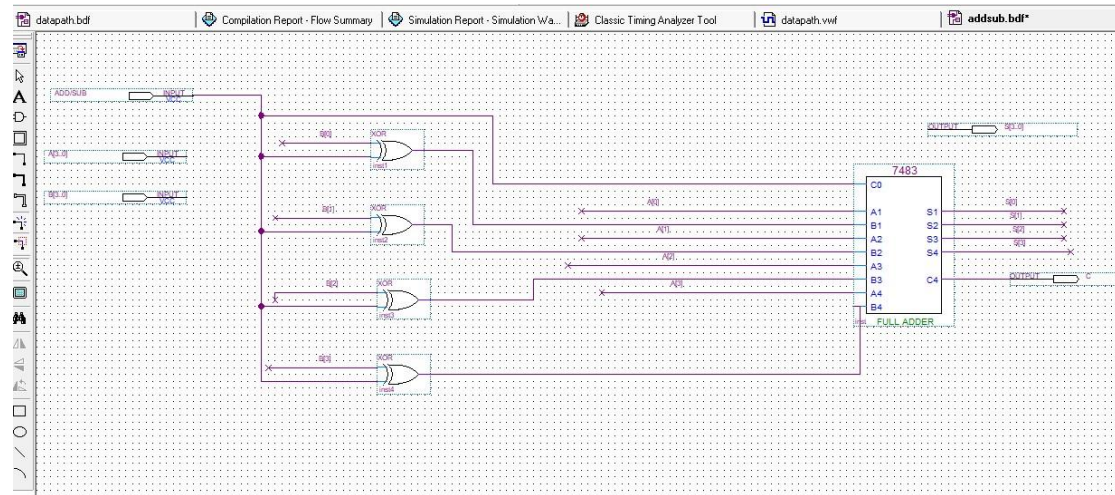
Input A[3..0] B[3..0] loadA loadB EnA EnB CLK Sin CLR

Output Aout[3..0] Bout[3..0]

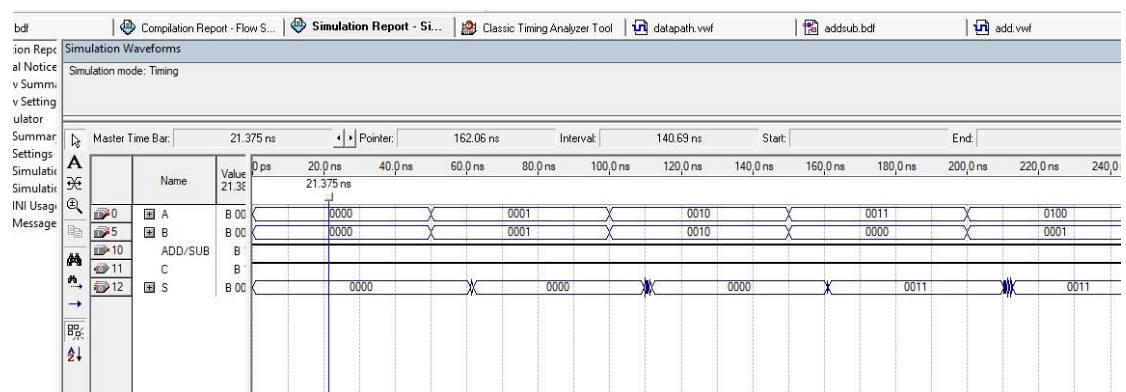
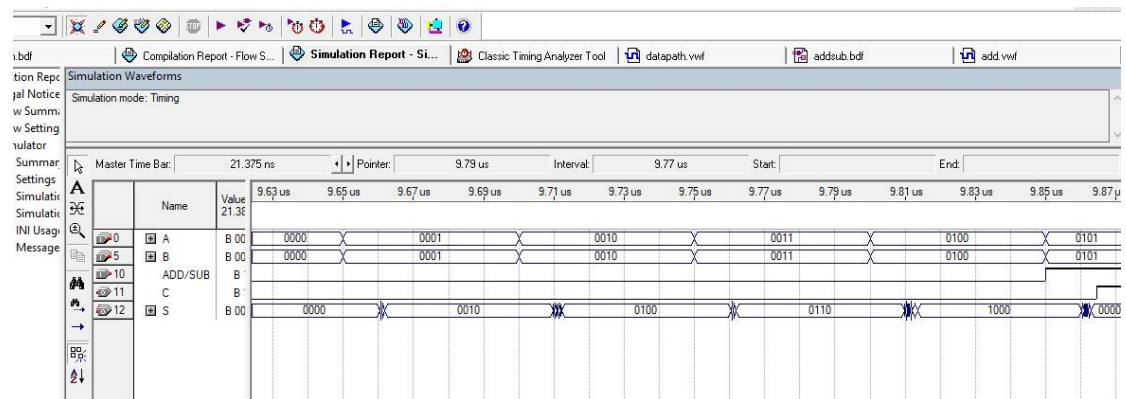
Αντιστοιχεί στο πρώτο μέρος της EX 3 του breadboard



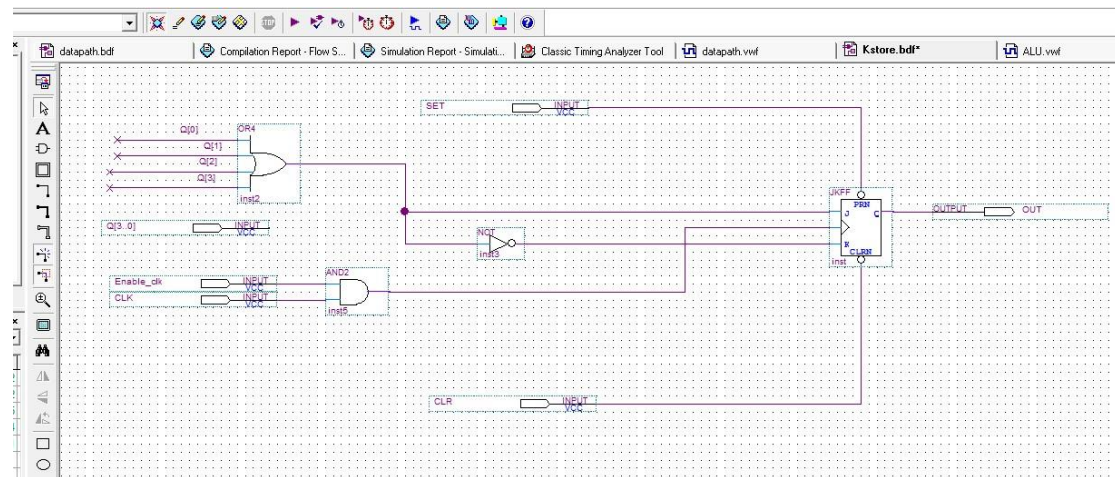
## Add/Sub



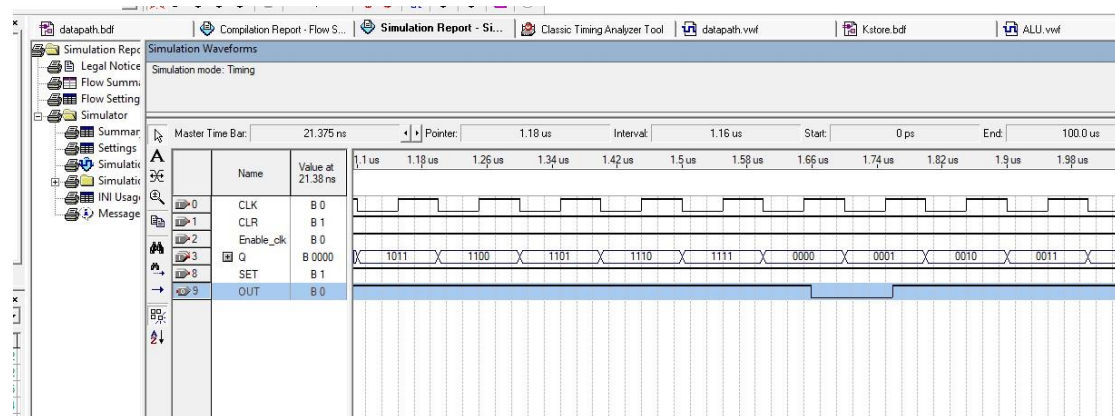
## Waveform με πρόσθεση και αφαίρεση αντίστοιχα



## Kstore/Flag



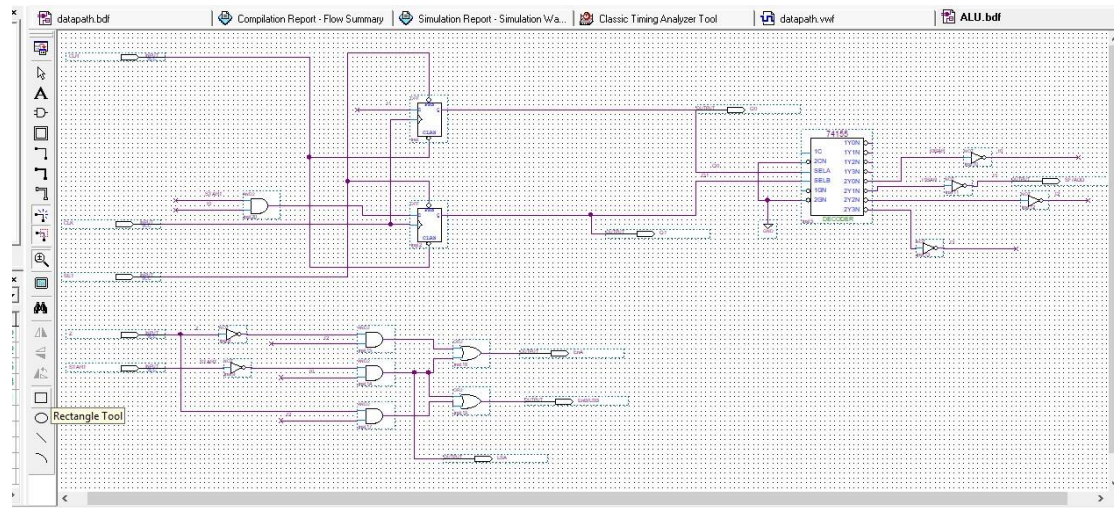
Παρατηρούμε πως στο 0000 το out γίνεται 0 😊



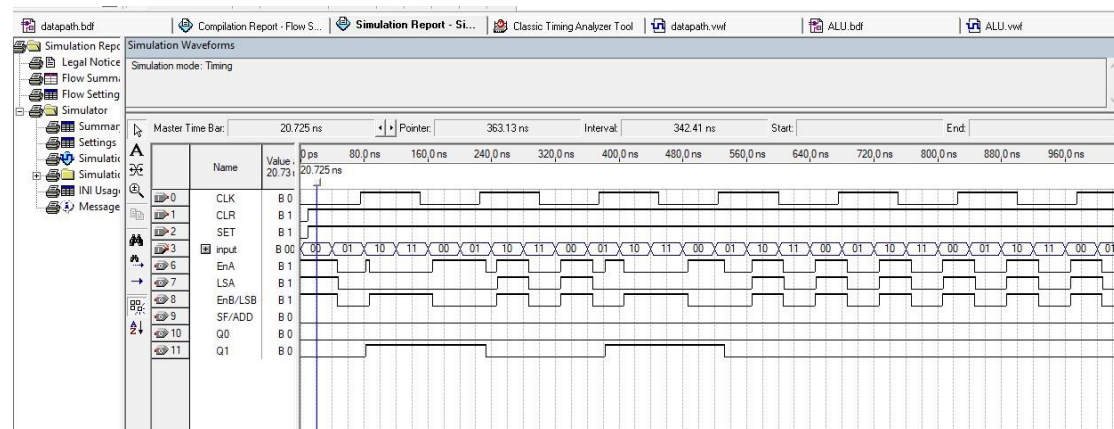


ALU

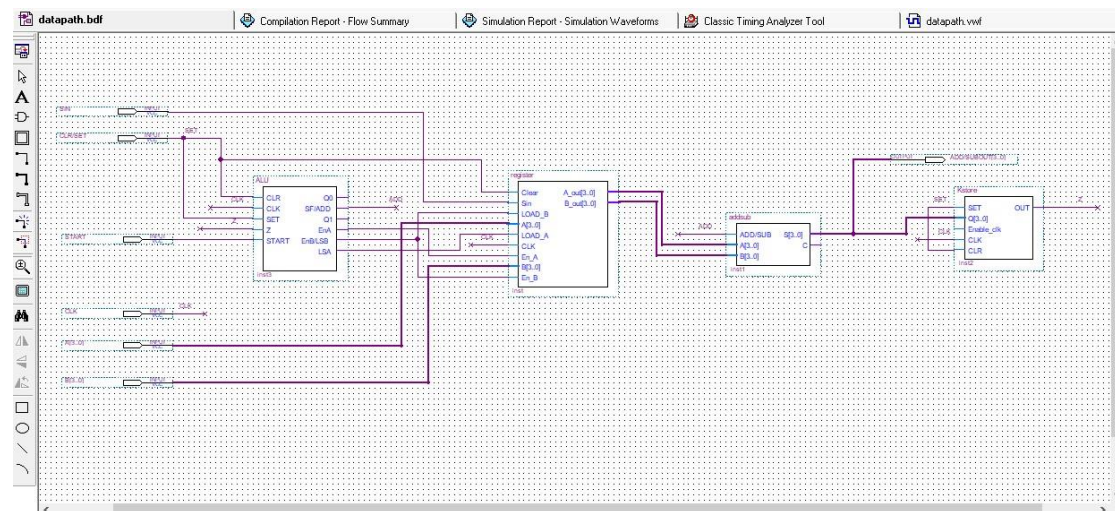
Λύθηκε με βάση την θεωρία και πίνακες αληθείας



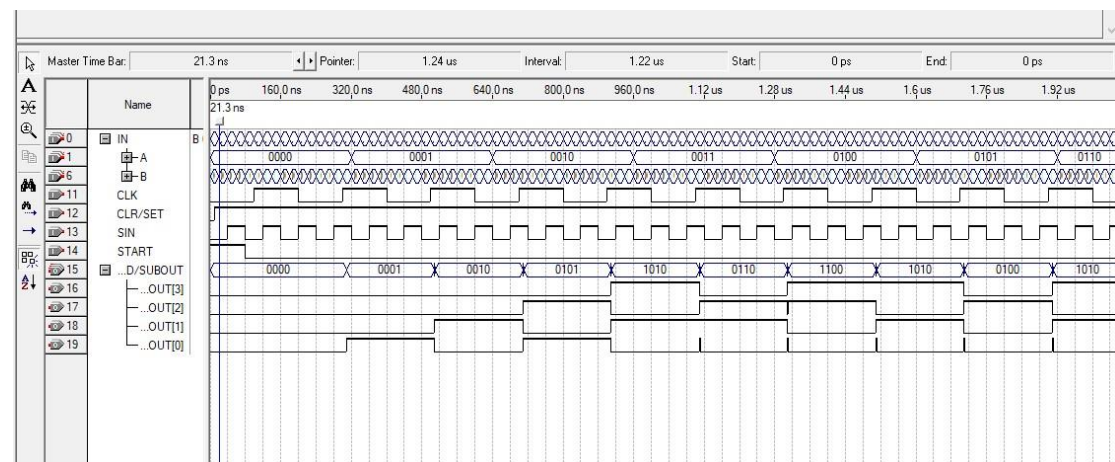
Σωστο waveform at last 😊



FULL CIRCUIT !!!!!



THE END



Παρασκευή Μέγα 2483

Κωνσταντίνα Μυλωνά 2499