

گزارش پروژه چهارم آزمایشگاه درس سیستم عامل

پریسا یحیی پور فتیده 810101551

کوثر شیری جعفرزاده 810101456

پریا پاسه ورز 810101393

Hash کامیت آخر: f9945eb4a58ae1a2d72858ffb12e6a237a193822

1) علت غیرفعال شدن وقفه در حین اجرای ناحیه بحرانی، توضیح توابع `pushcli` و `popcli` و تفاوت آنها با `sti` و `cli` ؟

تابع `cli` برای غیرفعال کردن وقفه ها و تابع `sti` برای فعال کردن وقفه ها استفاده می شود.

توابع `pushcli` و `popcli` به ترتیب، به نوعی یک `wrapper` برای توابع `cli` و `sti` هستند با این تفاوت که می توانیم فرض کنیم یک `stack` مدیریت فعال کردن و یا غیرفعال کردن وقفه ها را به عهده می گیرد.

تابع `pushcli` به ازای هربار فراخوانی، تابع `cli` را صدا می زند و چیزی را بر روی استک می گذارد و وقفه ها را غیرفعال می کند اما تابع `popcli` تنها زمانی با استفاده از تابع `sti` وقفه ها را فعال می کند که استک کاملاً خالی باشد لازم به ذکر است در زمان خالی بودن استک وقفه ها فعال هستند.

پیاده سازی استک مربوطه به این نحو است که تعداد فراخوانی های هر یک از توابع در متغیری به نام `ncli` در هر پردازنده ذخیره می شود (به ازای فراخوانی تابع `pushcli`، مقدار این متغیر یک واحد افزایش پیدا می کند و به ازای فراخوانی تابع `popcli`، مقدار آن یک واحد کاهش می یابد) و زمانی که این متغیر برابر با 0 شود یعنی استک ما خالی است، وقفه ها فعال می شوند و هر موقع مقدار این متغیر بیشتر از 0 شود، وقفه ها غیرفعال می شوند. حال در این قسمت اگر چندبار `pushcli` صدا زده شده است باید به همان میزان `popcli` صدا زده شود تا اندازه متغیر (سایز استک) به صفر برسد.

کاربرد این توابع این است که اگر برای مثال به طور همزمان از دو قفل استفاده می کردیم، آزاد کردن یکی از قفل ها سبب فعال شدن وقفه ها نشود و این مورد فقط زمانی انجام شود که هر دو قفل آزاد شده باشند.

2) توضیح حالات مختلف پردازنده در `xv6` و وظیفه تابع `sched()`

حالت یک پردازنده در متغیر `state` آن که از جنس `enum procstate` است نگه داشته می شود:

این حالات عبارت است از :

```
enum procstate {UNUSED, EMBRYO, SLEEPING, RUNNABLE, RUNNING, ZOMBIE};
```

- UNUSED

از آنجا که پردازنده در یک لیست 64 تایی نگه داشته می شوند، خانه هایی که درشان پردازنده حقیقی ای نیست با این `state` مشخص شده اند و به معنی نبود پردازنده است.

- EMBRYO

وقتی که پردازنده جدیدی ساخته می شود مثلاً با `fork` در ابتدا حالت پردازنده این است. یعنی تابع `allocproc` از بین پردازنده های `UNUSED` یکی را انتخاب و آن را `EMBRYO` می کند.

- SLEEPING

در این وضعیت، پردازش در بین انتخاب‌های scheduler برای تخصیص پردازنده به آن قرار نمی‌گیرد و بدون هیچ فعالیتی می‌ماند. پردازش می‌تواند به صورت داوطلبانه یا توسط کرنل به این حالت برود و در انتظار دسترسی به یک منبع بماند.

- RUNNABLE

وقتی پردازش در این حالت است، یعنی در صف اجرای scheduler قرار دارد و در یکی از راندهای زمان‌بندی بعدی CPU به آن می‌رسد و RUNNING می‌شود. چند حالت که منجر به ورود به این وضعیت می‌شوند:

پردازش تازه تشکیل شده و از EMBRYO به RUNNABLE می‌آید.

پردازش در حال اجرا و RUNNING بوده و با اتمام time slice یا yield توسط کرنل پردازنده از آن گرفته می‌شود.

پردازش در SLEEPING بوده و با wakeup قابل اجرا می‌شود.

پردازشی که SLEEPING بوده kill شده و پس از 1 کردن فیلد killed آن پردازش، به حالت RUNNABLE می‌آید تا وقتی که دوباره اجرا شد، همان اول با توجه به کشته شدن، exit شود.

- RUNNING

این حالت یعنی پردازش در حال اجرا توسط پردازنده است. تعداد پردازش‌های RUNNING در یک زمان حداکثر معادل تعداد پردازنده‌ها است.

- ZOMBIE

وقتی پردازش کارش تمام می‌شود و می‌خواهد exit بکند، ابتدا ZOMBIE می‌شود. یعنی مستقیم به UNUSED نمی‌رود و در حالتی می‌ماند که پدرش بتواند با استفاده از تابع wait از اتمام کار فرزندش باخبر شود.

تابع sched برای context switch کردن به context زمان‌بند است. پردازش برای رها کردن CPU به این تابع می‌آید (که از قبل باید state از RUNNING عوض شده باشد و قفل ptable را داشته باشد). در تابع فلگ interrupt enable ذخیره شده و پس از بازگشت برگردانده می‌شود.

این تابع با استفاده از context، swtch را تغییر می‌دهد و ادامه تابع scheduler اجرا می‌شود که به context پردازش RUNNABLE دیگری تعویض می‌کند.

3) یکی از روش‌های سینک کردن این حافظه‌های نهان با یکدیگر روش Modified-Shared-Invalid است آن را به اختصار توضیح دهید

روش MSI یکی از روش‌های cache coherence protocol است که برای سیستم‌هایی به کار می‌رود که multiprocessor هستند و consistency بین داده‌هایی که در کش پردازش‌های مختلف هستند دارای اهمیت بالایی هستند. این پروتکل دارای سه وضعیت برای هماهنگی بین حافظه‌های نهان است:

1. وضعیت M یا Modified:

a. وضعیت cache line ولید است و جدیدترین مقدار در آن قرار دارد.

b. داده با داده‌ای که در main memory هست consistent نیست بنابراین داده موجود در main memory قدیمی است.

c. در این line تنها منبعی که داده valid دارد cache است که به این ویژگی exclusive ownership می‌گویند.

2. وضعیت S یا Shared

a. وضعیت cache line ولید است و این مقدار داده با مقدار داده موجود در main memory یکسان است

b. ممکن است این داده در cache های مختلفی وجود داشته باشد.

3. وضعیت I یا Invalid

a. وضعیت cache line ولید نیست و نمی توان از آن استفاده کرد و داده داخل آن Invalid است.

نحوه جابجایی بین وضعیت ها

| گذار | نام گذار | توضیحات |
|-----------|------------|--|
| I->S | Read Miss | اگر پردازنده بخواند از خطی از کش بخواند که ولید نیست، این خط از حافظه اصلی یا کشی دیگر fetch میشود که این خط در آن Modified باشد |
| I->M | Write Miss | اگر پردازنده بخواند در خطی از کش بنویسد که ولید نیست، این خط از سایر کش ها fetch شده و invalid میشود |
| S->M | Write Hit | اگر پردازنده بخواند در خطی از کش بنویسد که در وضعیت اشتراک قرار دارد، سایر کش هایی که این خط اشتراکی را دارند invalid میشوند |
| S or M->S | Read Hit | اگر پردازنده از خطی بخواند که در وضعیت shared یا modified هست |
| M or S->I | Invalidate | اگر پردازنده دیگری در خط کش بنویسد، این خط در کش پردازنده فعلی invalid میشود |
| M->S | Flush | اگر خطی از کش که در وضعیت modified قرار دارد و نیاز داریم آن را replace کنیم باید در حافظه اصلی نوشته شود |

4) یکی از روش های همگام سازی استفاده از قفل هایی معروف به قفل بلیت است. این قفل ها را از منظر مشکل مذکور بررسی کنید.

ابتدا توضیح مختصری از قفل بلیت می دهیم. این نوع قفل در سیستم های multi threaded کاربرد دارد که با استفاده از آن بتوان منابع اشتراکی را به شکل عادلانه و FCFS مدیریت کرد. روش کار این قفل به این صورت است که انگار تعدادی بلیت می دهد تا نوبت کسی شود و خدمت را دریافت کند. برای پیاده سازی دوتا counter داریم:

1. شمارنده ticket: نشان دهنده شماره بلیت بعدی است که به کسی می دهیم.

2. شمارنده serving: نشان دهنده شماره بلیت فعلی است که دارد از آن منبع استفاده می کند.

اگر ترد بخواهد این lock را بگیرد:

1. بخش Acquire

a. مقدار شمارنده ticket آپدیت می شود.

b. می چرخد (spin) تا نوبتش شود که یعنی برابر بودن عدد شمارنده serving با شماره بلیتی که ترد دارد

2. بخش Release:

a. مقدار شمارنده Serving را آپدیت می کند تا نوبت را به دیگری بدهد.

کمک به cache coherency

می دانیم که کش یک منبع اشتراکی محسوب می شود. اگر همزمان چند ترد بخواهند کش را آپدیت کنند، به race condition می خوریم. برای جلوگیری از این موضوع می توانیم از قفل بلیت استفاده کنیم. این قفل به شکل غیر مستقیم می تواند مشکل آپدیت شدن سایر کش ها و حافظه اصلی را تحت تاثیر قرار دهد. به این صورت که اگر نوبت ترد رسید (طبق فرایند استفاده از قفل بلیت) و این ترد تغییری روی کش انجام داد، همچنان که قفل را دارد، با توجه به سیاست کش آپدیت ها انجام شوند. بنابراین چون این قفل دسترسی به کش را کنترل می کند، آپدیت کردن حافظه اصلی و سایر کش ها هم به شکل مطمئن انجام خواهد شد.

(5) دو مورد از معایب استفاده از قفل با امکان ورود مجدد را بیان نمایید.

1. از آنجایی که باید کدهایی برای بخش ساخت، lock و unlock این کد پیاده سازی شود، پس به کد بیشتری نسبت به حالت عادی نیاز داریم.

2. نسبت به خطاها حساس است، چون ممکن است به ترتیب اشتباهی قفل کنیم یا قفل ها را آزاد کنیم.

3. اگر به ترتیب درستی قفل کردن صورت نگیرد، با تعداد قفل های بالا ممکن است دچار deadlock یا livelock شویم.

(6) یکی دیگر از ابزارهای همگام سازی قفل، Read-write lock است. نحوه کارکرد این قفل را توضیح دهید. در چه مواردی این قفل نسبت به قفل با امکان ورود مجدد برتری دارد؟

در بسیاری از شرایط، بیش از آنکه data نوشته شود یا تغییر پیدا کند، خوانده می شود. در این شرایط می توانیم به thread های مختلف اجازه دهیم که همزمان بخوانند ولی فقط یک thread، lock را در اختیار داشته باشد و بتواند بنویسد.

در واقع با کمک این lock، یکی از مسائل readers-writers problems حل می شود.

بعضی از این قفلها اجازه می دهند که قفل به صورت خودکار از read mode به write mode، upgrade شود یا اینکه از write mode به read mode، downgrade شود. در حالت اول ممکن است دچار بن بست شویم، چون ممکن است دو thread که هر دو reader lock را در اختیار دارند سعی کنند به write mode، upgrade شوند و دچار بن بست شوند. این بن بست تنها در صورتی شکسته می شود که یکی از thread ها، read-lock اش را رها کند.

پیاده سازی:

Begin Read

- Lock g
- While $num_writers_waiting > 0$ or $writer_active$:
 - wait cond, g^[a]
- Increment $num_readers_active$
- Unlock g.

End read

- Lock g
- Decrement $num_readers_active$
- If $num_readers_active = 0$:
 - Notify $cond$ (broadcast)
- Unlock g .

Begin Write

- Lock g
- Increment $num_writers_waiting$
- While $num_readers_active > 0$ or $writer_active$ is *true*:
 - wait $cond, g$
- Decrement $num_writers_waiting$
- Set $writer_active$ to *true*
- Unlock g .

End Write

- Lock g
- Set $writer_active$ to *false*
- Notify $cond$ (broadcast)
- Unlock g .

زمانی که تعداد درخواست‌های read خیلی بیشتر از write است، و دسترسی read سبب تغییر resource مشترک نمی‌شود، بهتر است از Read-write lock استفاده کنیم. چون این قفل در شرایط ذکر شده concurrency بهتری ارائه می‌دهد و البته همانند reentrant lock، خاصیت چرخشی را داراست.