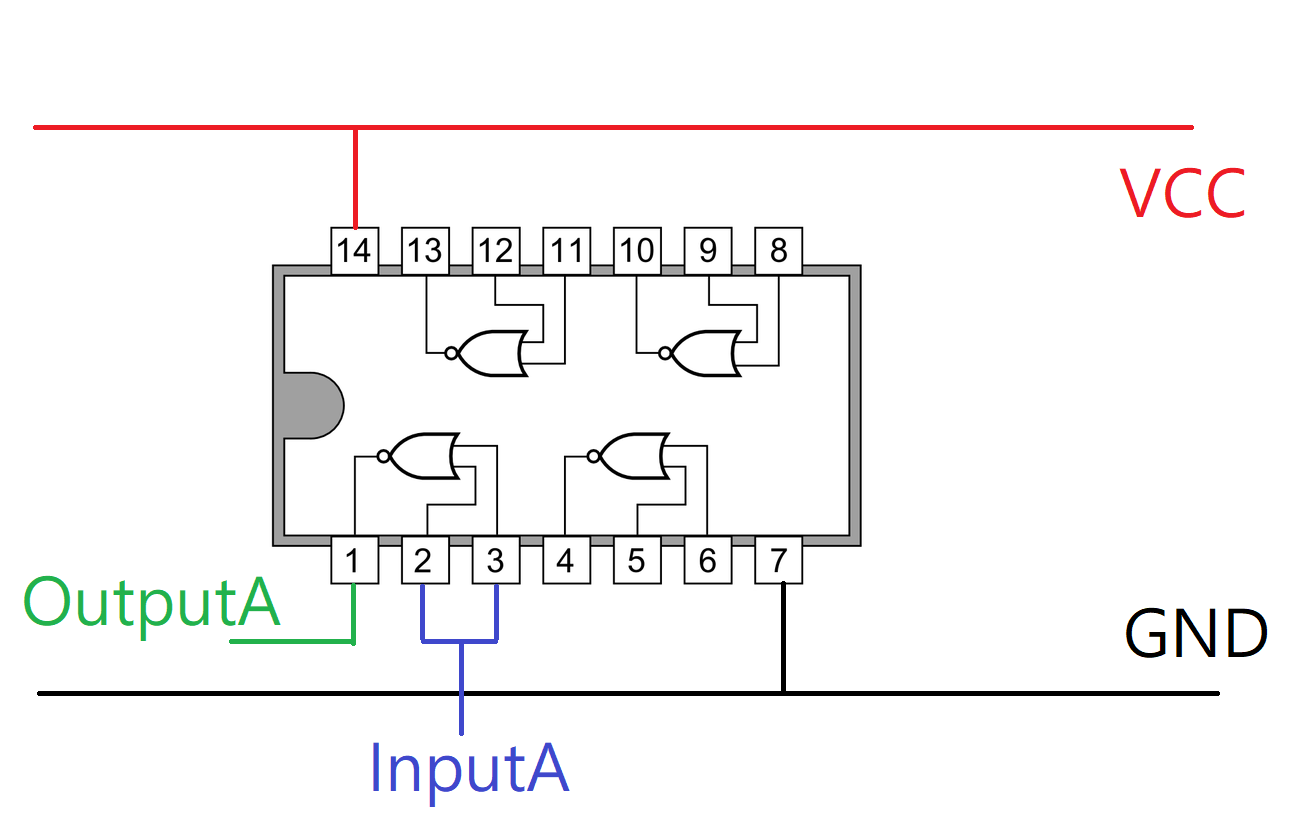
邏輯系統實驗 實驗一

組別：7

成員：章子嚴、張軒、魏晉成

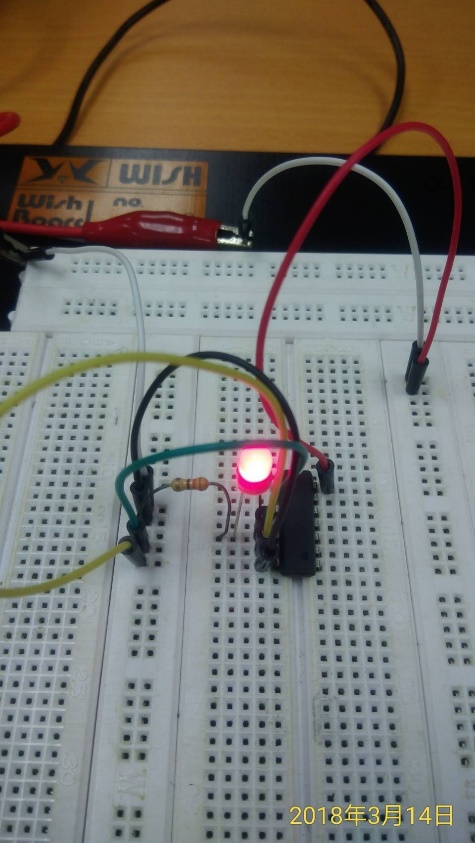
學號：E24066226

實驗內容：

1. 基礎題 (一)：
   1. 以NOR gate組合出NOT gate電路：
      1. 接線圖：

(圖一)

* + 1. 實驗電路照片與說明：

Pin14-紅色線:連接到Vcc

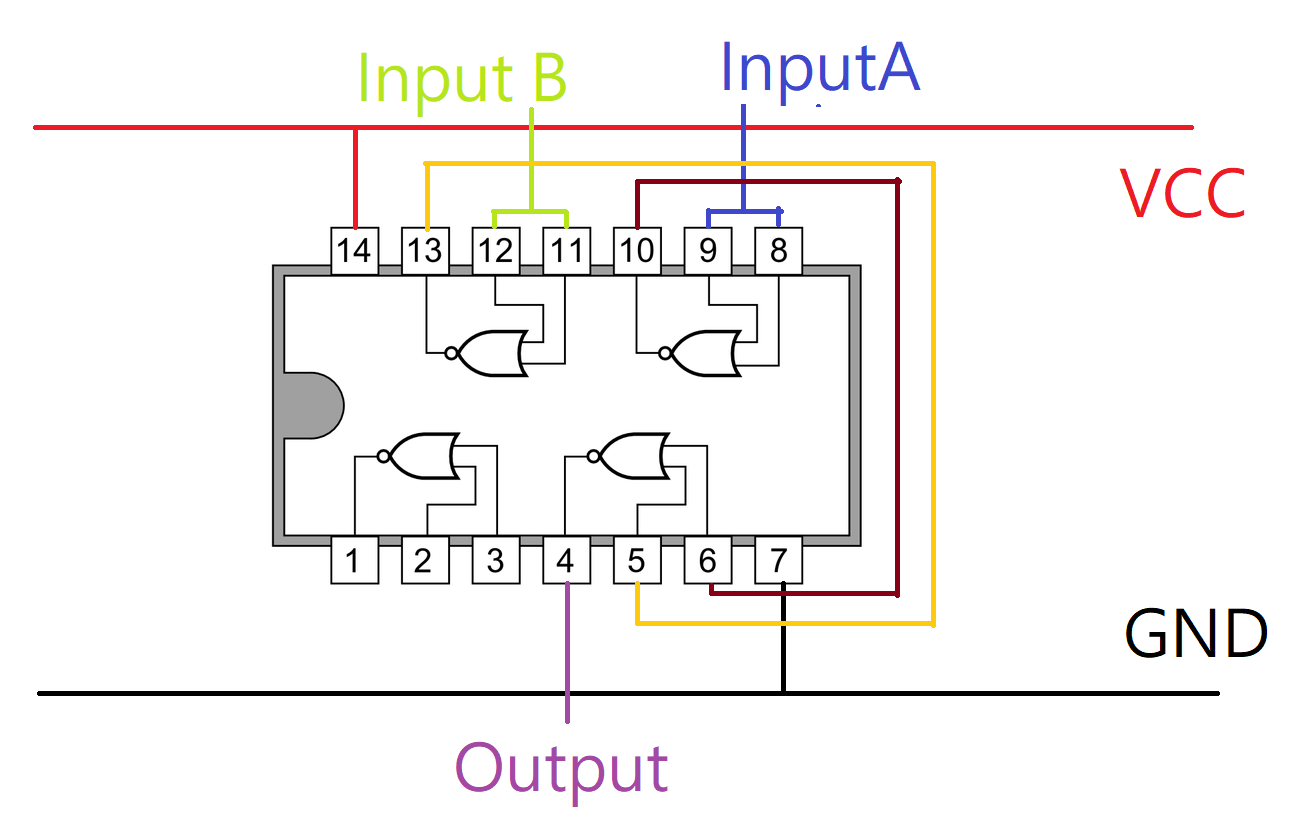
Pin7-黑色線:連接到Gnd

Pin6-黃色線:InputA1此時為LOW

Pin5-綠色線:InputA2此時為LOW

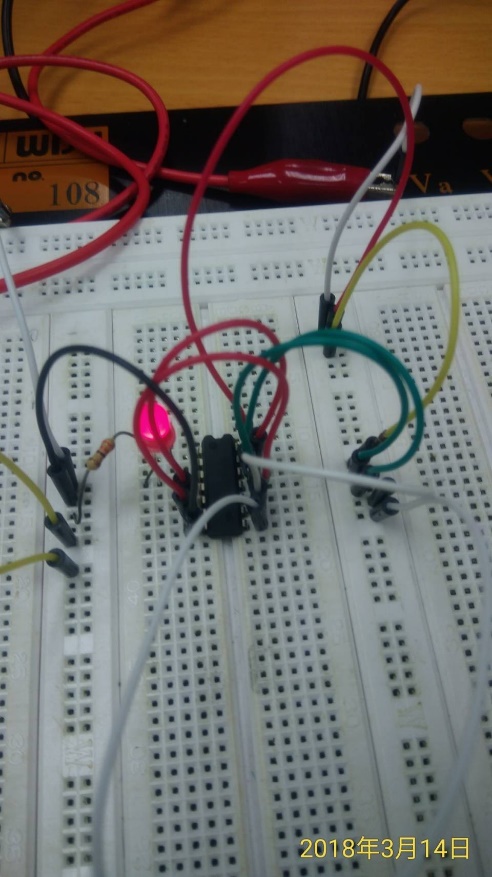
Pin4-LED:OutputA 此時為HIGH

（圖二）

* 1. 以NOR gate 組合出AND gate 電路：
     1. 接線圖：

(圖三)

* + 1. 實驗電路照片與說明：

Pin14-紅線:Vcc

Pin7-黑線:Gnd

Pin8, Pin9-白線:InputA此時為HIGH

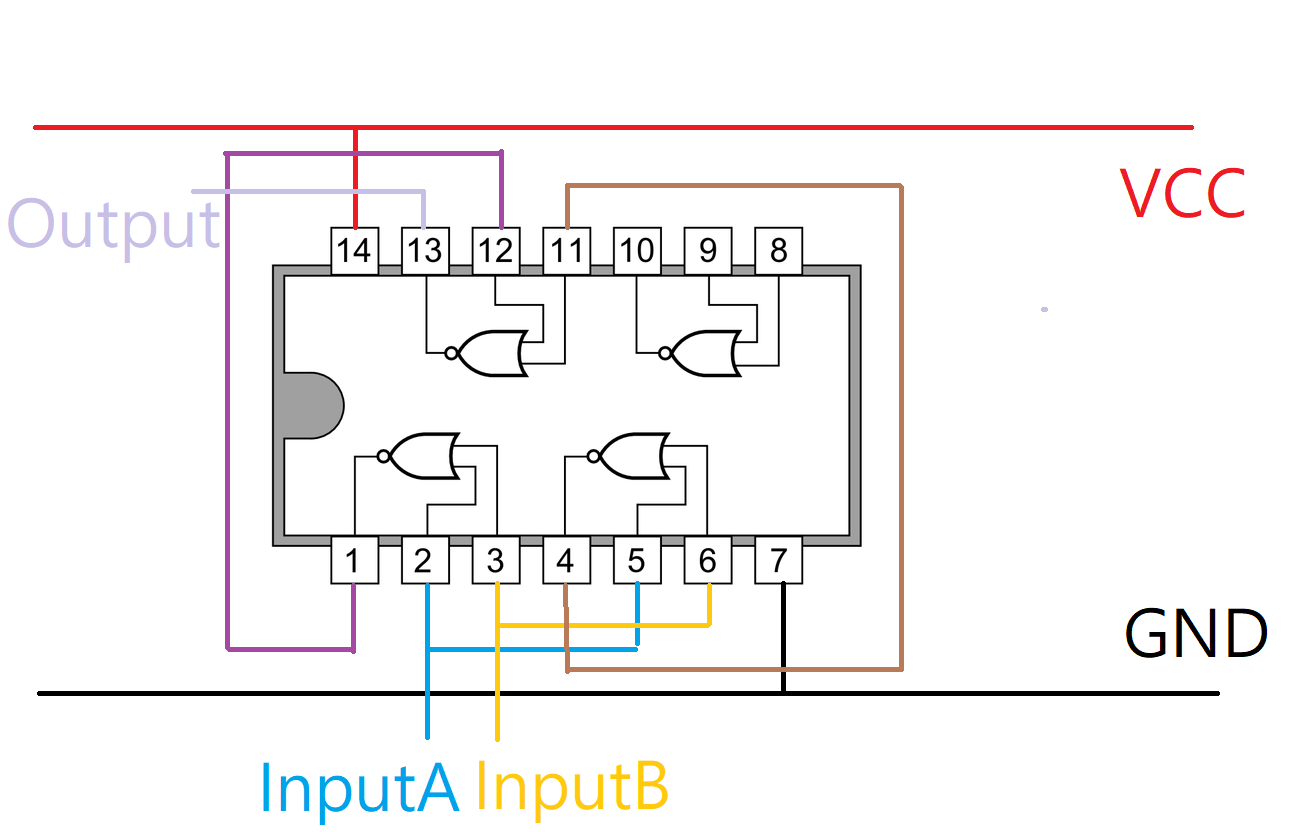
Pin10-紅線:Pin6

Pin11, Pin12-綠線:InputB此時為HIGH

Pin13-紅線:Pin5

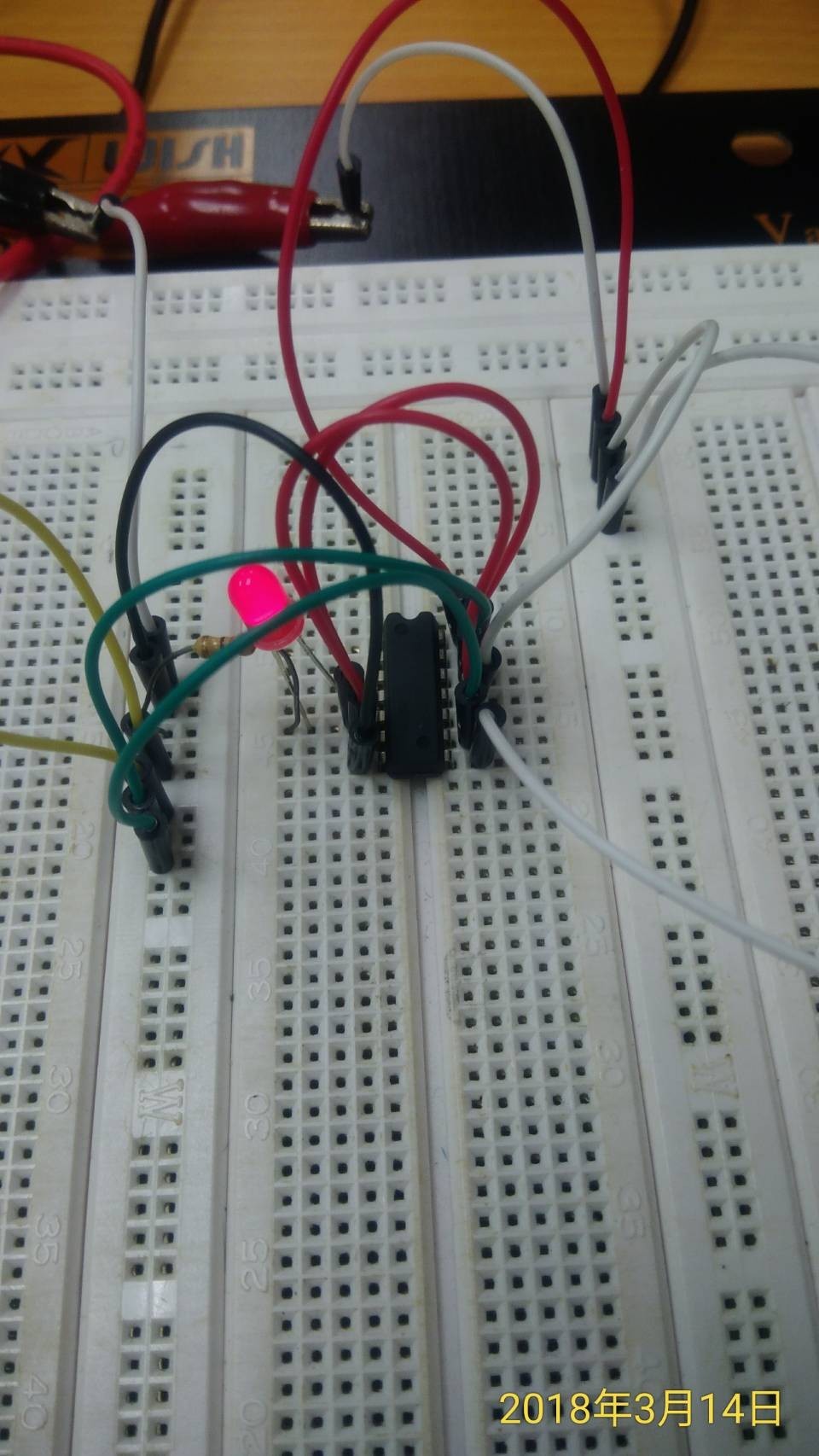
Pin4-LED:Output此時為HIGH

(圖四)

* 1. 以NOR gate 組合出 OR gate 電路：
     1. 接線圖：

(圖五)

* + 1. 實驗電路照片與說明：

Pin14-紅線:Vcc

Pin7-黑線:Gnd

Pin8, Pin11-白線:InputA此時為HIGH

Pin9, Pin12-綠線:InputB此時為LOW

Pin10-紅線:Pin6

Pin13-紅線:Pin5

Pin4-LED:Output此時為HIGH

(圖六)

1. 基礎題 (二)：
2. 挑戰題：