



Jose Carlos da Silva

Endereço para acessar este CV: <http://lattes.cnpq.br/5751171901158502>

ID Lattes: 5751171901158502

Última atualização do currículo em 17/05/2024

Atualmente é Professor Adjunto da FEC - Faculdade de Engenharia da Computação. Coordenou o Curso de Engenharia da Computação e Vice-Diretor da FACEEL - Faculdade de Engenharia Elétrica e Computação (Universidade Federal do Sul e Sudeste do Pará). Possui graduação em Engenharia Elétrica pela Universidade Federal de Mato Grosso (1997), mestrado em Engenharia Elétrica pela Universidade Estadual de Campinas (2000) e doutorado em Engenharia Elétrica pela Universidade Estadual de Campinas (2005). Foi pesquisador na área de circuitos integrados analógicos e mistos para aplicação em energia e comunicação de dados. Foi coordenador de projeto de PD na FACTI - Fundação de Apoio a Tecnologia da Informação. Liderou o projeto da interface analógica para decodificador comercial de leitora para cartão magnético em um ASIC - Projeto DECODE/FINEP. Liderou o grupo de projetos na área de circuitos analógicos para aplicações em Unidades Gerenciadoras de Potência - PMU (Power Management Units). Foi coordenador Técnico o grupo de projetos de circuitos integrados mistos (analógico e digital) do Projeto SoC para aplicações em Smart-Grid no âmbito do programa CI-BRASIL. Tem experiência em projetos na área de Engenharia Elétrica, com ênfase em Eletrônica, Microeletrônica e Optoeletrônica. Atua, principalmente, nos seguintes temas: Tecnologias CMOS, Circuitos Integrados, Amplificadores, Controle Automático de Ganho e Integração de Sistemas em Chip. (Texto informado pelo autor)

Identificação

Nome

Jose Carlos da Silva

Nome em citações bibliográficas

SILVA, Jose Carlos da; J.C.Silva; Da Silva, J.C.; SILVA, J. C.; SILVA, JOSÉ CARLOS; CARLOS DA SILVA, JOSE

Lattes iD



<http://lattes.cnpq.br/5751171901158502>

País de Nacionalidade

Brasil

Endereço

Endereço Profissional

Universidade Federal do Sul e Sudeste
do Pará, FEC - FACULDADE DE
ENGENHARIA DA COMPUTAÇÃO.
Quadra Quatro (Fl.17)
Nova Marabá
68505080 - Marabá, PA - Brasil
Telefone: (94) 21015901

Formação acadêmica/titulação

2000 - 2005

Doutorado em Engenharia Elétrica.
Universidade Estadual de Campinas,
UNICAMP, Brasil.
Título: Conversor digital quaternário para
analogico🌀, Ano de obtenção: 2005.
Orientador: 🧐 Alberto Martins Jorge.
Bolsista do(a): Conselho Nacional de
Desenvolvimento Científico e Tecnológico,
CNPq, Brasil.
Grande área: Engenharias
Setores de atividade: Educação Superior.

1998 - 2000

Mestrado em Engenharia Elétrica.
Universidade Estadual de Campinas,
UNICAMP, Brasil.
Título: Projeto e Desenvolvimento de
Circuito para Controle de uma Máquina
de Lançar Bolas de Tênis.🌀, Ano de
Obtenção: 2000.
Orientador: José Antonio Siqueira Dias.
Bolsista do(a): Coordenação de
Aperfeiçoamento de Pessoal de Nível
Superior, CAPES, Brasil.
Palavras-chave: Circuitos eletrônicos;
Modulação de duração de pulso;
Máquinas automáticas; Tênis (Jogo).
Grande área: Engenharias
Grande Área: Engenharias / Área:
Engenharia Elétrica / Subárea: Medidas
Elétricas, Magnéticas e Eletrônicas;
Instrumentação.
Grande Área: Engenharias / Área:
Engenharia Elétrica / Subárea: Medidas
Elétricas, Magnéticas e Eletrônicas;
Instrumentação / Especialidade:
Instrumentação Eletrônica.
Setores de atividade: Outros.

1992 - 1997

Graduação em Engenharia Elétrica.
Universidade Federal de Mato Grosso,
UFMT, Brasil.
Bolsista do(a): Conselho Nacional de
Desenvolvimento Científico e Tecnológico,
CNPq, Brasil.

2014 - 2014

PLC COM FOCO NAS FERRAMENTAS
C2000. (Carga horária: 40h).
Tech Training, TECHTRAINING, Brasil.

2008 - 2008

Virtuoso Ultrasim Full-Chip Simulator -
v6.0. (Carga horária: 16h).
Cadence Design Systems, Inc., CDN,
Estados Unidos.

2008 - 2008

AMS Methodology Kit Introduction -v5.1.2.
(Carga horária: 40h).
Cadence Design Systems, Inc., CDN,
Estados Unidos.

2008 - 2008

Virtuoso AMS Designer -v5.7. (Carga
horária: 24h).
Cadence Design Systems, Inc., CDN,
Estados Unidos.

2008 - 2008

Analog Modeling with Verilog-A v6.0.
(Carga horária: 24h).
Cadence Design Systems, Inc., CDN,
Estados Unidos.

2004 - 2004

Curso de Curta Duração.
Instituto de Pesquisas Eldorado - Brasília,
ELDORADO, Brasil.

2001 - 2001

Radio Base. (Carga horária: 40h).
Universidade Estadual de Campinas,
UNICAMP, Brasil.

1999 - 1999

Extensão universitária em Introdução a
Linguagem de Programação C. (Carga
horária: 40h).
Universidade Estadual de Campinas,
UNICAMP, Brasil.

Atuação Profissional

Fundação de Apoio à Capacitação em Tecnologia e Informação, FACTI, Brasil.

Vínculo institucional

2013 - 2015

Vínculo: Colaborador, Enquadramento
Funcional: Coordenador de Projeto

Outras informações

Atual na coordenação de um projeto de pesquisa e desenvolvimento, em tema de aplicação em SMART GRID, em específico na área de concepção em sistemas em hardware, nas especialidades: circuitos analógicos (AFE-ANALOG FRONT END) para medição, microcontroladores e circuitos digitais.

Centro de Tecnologia da Informação Renato Archer, CTI, Brasil.

Vínculo institucional

2015 - 2017

Vínculo: Colaborador, Enquadramento
Funcional: Pesquisador Colaborador,
Regime: Dedicação exclusiva.

Outras informações

Desenvolvimento de atividades de pesquisa na área de projeto de circuito integrado analógico e misto no temas: - Unidades Gerenciadoras de Potência - PMU (Power Management Units); - Analog Front End (AFE) para condicionamento de sinais medição e outros; - Estudo e especificação de sistemas eletrônicos para medição, comunicação e outros.

Vínculo institucional

2007 - 2013

Vínculo: Bolsista, Enquadramento
Funcional: Bolsista, Carga horária: 0,
Regime: Dedicação exclusiva.

Outras informações

Neste período tenho a função de bolsista nas seguintes atividades: - Como projetista, na equipe de projeto de circuito integrados analógicos da DH-CTI. Projeto de um filtro GM-C em Tecnologia 0.18um; - Como projetista, na equipe de projeto de circuito integrados analógicos da DH-CTI. Projeto de um circuito integrado de uma interface (DECOD2) para leitora de cartão magnético em Tecnologia 0.35um; - Como projetista, na equipe de projeto de circuito integrados analógicos da DH-CTI. Projeto dos Circuitos Analógico em um projeto conceitual de microprocessador 8051 em Tecnologia 0.60um; - Como projetista, na equipe de projeto de circuito integrados analógicos da DH-CTI. Projeto de um

circuito integrado de uma interface (DECOD1) para leitora de cartão magnético em Tecnologia 0.35um; - Projeto DH-CTI em específico o projeto FINEP-CIS/DECOD, onde foram realizados fluxo de projeto completo de uma interface analógica, sendo percorrido todo um fluxo de projeto utilizando ferramenta de CAD específica; - Desenvolvimento e pesquisa de várias topologia de circuitos analógicos como: amplificadores operacionais em topologia integrador-diferenciador, comparador schmitt-trigger, controle automático de ganho e outras; - Suporte na utilização de ferramentas CAD e fluxo de projeto para novos usuários; - Preparação de ambiente de simulação "test bench"; - Especialização em Técnicas de Projetos e Layout de Circuitos Integrados; - Realização de testes elétricos e respectiva documentação; - Realização e submissão de trabalhos científicos na área microeletrônica;

Vínculo institucional

2005 - 2007

Vínculo: Colaborador, Enquadramento Funcional: Pesquisador colaborador

Outras informações

Desenvolveu o projeto de um circuito integrado de uma interface (DECOD1) para leitora de cartão magnético em Tecnologia 0.35um; - Projeto DH-CTI em específico o projeto FINEP-CIS/DECOD, onde foram realizados fluxo de projeto completo de uma interface analógica, sendo percorrido todo um fluxo de projeto utilizando ferramenta de CAD específica; - Desenvolvimento e pesquisa de várias topologia de circuitos analógicos como: amplificadores operacionais em topologia integrador-diferenciador, comparador schmitt-trigger, controle automático de ganho e outras; - Suporte na utilização de ferramentas CAD e fluxo de projeto para novos usuários; - Preparação de ambiente de simulação "test bench"; - Especialização em Técnicas de Projetos e Layout de Circuitos Integrados; - Realização de testes elétricos e respectiva documentação; - Realização e submissão de trabalhos científicos na área microeletrônica;

Vínculo institucional

2000 - 2004

Vínculo: Colaborador, Enquadramento Funcional: Pesquisador Colaborador, Carga horária: 30

Outras informações

Atuação na função de pesquisador colaborador e realização de tese de doutoramento em microeletrônica, nas seguintes atividades: - Confeção um circuito integrado, tecnologia CMOS 0.35um, com função de converter sinais quaternários digitais para analógicos. Sendo as etapas do projeto: Determinação das células a serem utilizadas; simulação das células (todas as simulações foram realizadas nos programas SPICE e Eldo); realização do layout (máscaras) e no final envio das máscaras do protótipo para confecção. A confecção do layout (máscaras) do protótipo foi realizado na Divisão de Sistemas de Concepção em Hardware (DSCH), no Centro de Pesquisa Renato Archer (CenPRA) utilizando software Mentor Graphics (Eldo, Design Architect e IC-Station). O chip foi enviado para construção na Foundry AMS em 29/10/2003, e ao retornar foi testada e comprovada a funcionalidade do protótipo mediante teste de bancada; - Especialização na utilização de ferramentas CAD, técnicas de projeto e layout de circuitos integrados e suporte para novos usuários; - Desenvolvimento de pesquisa de circuitos integrados digitais em lógica múltiplo valores (MVL - Multiple Value Logic); - Realização e submissão de trabalhos científicos na área microeletrônica.

Vínculo institucional

1998 - 2000

Vínculo: Colaborador, Enquadramento Funcional: Pesquisador Colaborador, Carga horária: 30

Outras informações

Durante este período foi realizado o mestrado na área de eletrônica e microeletrônica, onde: - Primeiro contato com disciplina de caráter prático para realização de projetos de circuitos integrados digitais e analógicos realizadas durante o curso: a) VHDL como Ferramenta de Projeto de Circuitos integrados digitais e VHDL Linguagem para Modelamento de Circuitos, onde foi utilizados CAD de projeto da mentor graphics (Design Architect e Quicksim); b) Projeto de Circuitos integrados analógicos (Bipolares) utilizando software SPICE; c) Caracterização e medidas de dispositivos CMOS. - Foi projetado, confeccionado, testado e documentado o protótipo em de um circuito de controle de máquina de lançar bola de tênis. O protótipo do circuito foi confeccionado utilizando dispositivos comerciais discretos e circuitos integrados. Para este projeto

utilizou-se o software SPICE para simulação do circuito e os softwares Tango e Protel para confecção das placas de circuito impresso.

Atividades

1998 - Atual

Pesquisa e desenvolvimento, Centro de Pesquisas Renato Archer, Divisão de Concepção de Sistemas de Hardware.

Linhas de pesquisa
Projeto de circuitos integrados analógicos e digitais

Faculdades Network, NWK, Brasil.

Vínculo institucional

2007 - 2008

Vínculo: Colaborador, Enquadramento
Funcional: Professor titular

Instituto de Pesquisas Eldorado - Brasília, ELDORADO, Brasil.

Vínculo institucional

2004 - 2004

Vínculo: Bolsista, Enquadramento
Funcional: Bolsista, Regime: Dedicção exclusiva.

Outras informações

Participação do curso de capacitação em projetos de circuitos integrados analógicos do programa nacional de microeletrônica (PNM). O curso compreendeu duas partes, uma teórica e a outra em prática de projetos de circuitos integrados analógicos, onde foi desenvolvido um amplificador operacional classe AB, low power, rail-to-rail. O projeto foi concluído com a realização de todas as etapas que o curso (projeto, simulação e confecção do layout).

Escola Estadual de Primeiro e Segundo Grau Vera Pereira do Nascimento, EEP SGVPN, Brasil.

Vínculo institucional

1995 - 1996

Vínculo: Outro, Enquadramento
Funcional: Professor Inteiro, Carga
horária: 20

Atividades

3/1995 - 1/1996

Ensino,

Disciplinas ministradas
Ciências
Física
Matemática

Empresa de Telecomunicações Matogrossense, TELEMAT, Brasil.

Vínculo institucional

1997 - 1997

Vínculo: Outro, Enquadramento
Funcional: Estagiário, Carga horária: 40

Outras informações

Reparos de fontes retificadoras para
utilização em telecomunicações

Atividades

9/1997 - 12/1997

Estágios , Estágio supervisionado no
Laboratório da Divisão de Gerência de
Reparos, Divisão de Gerência e Reparos.

Estágio realizado
Estágio supervisionado realizado na
Divisão de Gerência e Reparos.

Universidade Federal do Sul e Sudeste do Pará, UNIFESSPA, Brasil.

Vínculo institucional

2017 - Atual

Vínculo: Servidor Público,
Enquadramento Funcional: Professor
Adjunto, Carga horária: 40, Regime:
Dedicação exclusiva.

Outras informações

Atualmente é Professor Adjunto, Coordenador do Curso de Engenharia da Computação e Vice-Diretor da FACEEL - Faculdade de Engenharia Elétrica e Computação (Universidade Federal do Sul e Sudeste do Pará). Ministra e ministrou as seguintes disciplinas: 1º Semestre de 2017 (1º e 2º período de 2017): -IGEE01100 - ELETRÔNICA ANALÓGICA II -ENCO01075 - ELETRÔNICA DIGITAL I -EM07023 - COMPUTACAO APLICADA A ENGENHARIA. 2º Semestre de 2017 (3º e 4º período de 2017) - IGEE01098 - ELETRÔNICA ANALÓGICA I - SI01011 - ORGANIZAÇÃO E ARQUITETURA DE COMPUTADORES 1º Semestre de 2018 (1º e 2º período de 2018) - ENCO01077 - ELETRÔNICA ANALÓGICA - IGEE01100 - ELETRÔNICA ANALÓGICA II 2º Semestre de 2018 (3º e 4º período de 2018) - ENCO01077 - ELETRÔNICA ANALÓGICA - IGEE01098 - ELETRÔNICA ANALÓGICA I - IGEE01074 - MICROELETRÔNICA - IGEE01107 - TRABALHO DE CONCLUSÃO DE CURSO I 1º Semestre de 2019 (1º e 2º período de 2019) - IGEE01098 - ELETRÔNICA ANALÓGICA I - IGEE01100 - ELETRÔNICA ANALÓGICA II - IGEE01108 - TRABALHO DE CONCLUSÃO DE CURSO II

Linhas de pesquisa

1.

Projeto de circuitos integrados analógicos e digitais

Objetivo: Foram desenvolvidos projetos na área de microeletrônica, eletrônica analógica e (para alimentar o portfólio do projeto Design House do CTI. O resultados obtidos foram publicados em diversos congressos..

Grande área: Engenharias

Palavras-chave: CMOS; Circuitos eletrônicos.

Projetos de extensão

2024 - Atual

Eletrônica Nas Escolas: "Mão na Massa"

Descrição: Este projeto segue nos mesmos moldes do projetos anteriores

DISSEMINAÇÃO DE PROJETOS NA ÁREA DE ELETRÔNICA EM ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ e INCLUSÃO TECNOLÓGICA VIA ELETRÔNICA BÁSICA (TEORIA E PRÁTICA) NAS ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ, onde mantem-se as parcerias com as escolas públicas do município de Marabá, onde os alunos e discentes do Curso de Engenharia da Computação (FEC) e áreas afins da UNIFESSPA desenvolvem projetos em eletrônica embarcada, nesta versão do projeto esta sendo consolidado o viés do projeto em introdução a programação básica, onde os alunos aprendem desde noção de algoritmo até a programação em C. após familiarização com a programação os alunos seguem com a gravação do software desenvolvido e montagem do sistema utilizando componentes eletrônicos com o sistema em sistema embarcado ARDUINO em nas diversas possibilidades de aplicação (Acionamento de LEDs, Semáforo e outros)..

Situação: Em andamento; Natureza: Extensão.

Integrantes: Jose Carlos da Silva - Coordenador / Elton Rafael Alves - Integrante / Joao victor - Integrante.

2022 - 2023

Eletrônica Nas Escolas

Descrição: Este projeto segue nos mesmos moldes do projetos anteriores DISSEMINAÇÃO DE PROJETOS NA ÁREA DE ELETRÔNICA EM ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ e INCLUSÃO TECNOLÓGICA VIA ELETRÔNICA BÁSICA (TEORIA E PRÁTICA) NAS ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ, onde mantem-se as parcerias com as escolas públicas do município de Marabá, onde os alunos e discentes do Curso de Engenharia da Computação (FEC) e áreas afins da UNIFESSPA desenvolvem projetos em eletrônica embarcada, nesta versão do projeto esta sendo consolidado o viés do projeto em introdução a programação básica, onde os alunos aprendem desde noção de algoritmo até a programação em C. após familiarização com a programação os alunos seguem com a gravação do software desenvolvido e montagem do sistema utilizando componentes eletrônicos com o sistema em sistema embarcado ARDUINO em nas diversas possibilidades de aplicação (Acionamento de LEDs, Semáforo e outros)..

Situação: Concluído; Natureza: Extensão.

Integrantes: Jose Carlos da Silva -
Coordenador / João Victor C.Carmona -
Integrante / Elton Rafael Alves -
Integrante.

2020 - 2022

Inclusão tecnológica via Eletrônica Básica (teoria e prática) nas escolas públicas do Município de Marabá

Descrição: Este projeto é uma segunda versão do projeto DISSEMINAÇÃO DE PROJETOS NA ÁREA DE ELETRÔNICA EM ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ onde mantem-se as parcerias com as escolas públicas do município de Marabá, onde os alunos e discentes do Curso de Engenharia da Computação e áreas afins da UNIFESSPA desenvolveram projetos de circuitos eletrônicos básicos em nível de simulação e prototipagem com o incremento da introdução a programação básica na versão do projeto..

Situação: Concluído; Natureza: Extensão.

Integrantes: Jose Carlos da Silva -
Coordenador / João Victor C.Carmona -
Integrante / Elton Rafael Alves -
Integrante.

2017 - 2019

REFACE - Revista Eletrônica da Faculdade de Computação e Engenharia Elétrica

Descrição: O projeto visa o desenvolvimento de uma revista científica interna a Faculdade de Computação e Engenharia Elétrica. O objetivo é estimular os alunos a iniciação de produção científica..

Situação: Concluído; Natureza: Extensão.
Alunos envolvidos: Graduação: (20) .

Integrantes: Jose Carlos da Silva -
Integrante / João Victor C.Carmona -
Coordenador / Diorge de Souza Lima -
Integrante / Elton Rafael Alves -
Integrante / Diego de Azevedo Gomes -
Integrante / Carlos André da Silva Bahia -
Integrante.

2017 - 2019

Oficinas de Robótica no Ensino Médio como forma de incentivo a formação de profissionais na área de TI

Descrição: O projeto tem por objetivo desenvolver projeto da área de robótica computacional. No projeto os alunos são capacitados em linguagem de programação C para aplicação em microcontroladores, por exemplo, o microcontrolador Arduino..

Situação: Concluído; Natureza: Extensão.
Alunos envolvidos: Graduação: (10) .

Integrantes: Jose Carlos da Silva -
Integrante / João Victor C.Carmona -
Integrante / Elton Rafael Alves -
Coordenador.

2017 - 2019

DISSEMINAÇÃO DE PROJETOS NA
ÁREA DE ELETÔNICA EM ESCOLAS
PÚBLICAS DO MUNICÍPIO DE MARABÁ

Descrição: Este projeto visa despertar a vocação de alunos da rede pública de Marabá para as áreas de tecnologia da Faceel da UNIFESSPA. Assim diminuindo a lacuna entre os alunos das escolas públicas de ensino médio profissionalizante e não profissionalizantes da região, através da sinergia proporcionada pelo projeto, onde os alunos se iniciarão na ciência, participando de projetos completos de circuitos eletrônicos em nível de simulação, que serão a base para novos equipamentos das áreas de tecnologia atuais de medição, comunicação e transmissão de dados que são linhas de pesquisas de pesquisadores, professores, e alunos de graduação integrantes do corpo de pesquisa da Faculdade De Computação E Engenharia Elétrica (FACEEL).

Situação: Concluído; Natureza: Extensão.
Alunos envolvidos: Graduação: (12) .

Integrantes: Jose Carlos da Silva -

Coordenador / João Victor C.Carmona -
Integrante / Diorge de Souza Lima -
Integrante / Elton Rafael Alves -
Integrante / Eduardo S. L. Oliveira -
Integrante.

Projetos de ensino

2023 - Atual

Desenvolvimento de um kit didático para ensino de aulas práticas da disciplina Microcontroladores e Microprocessadores

Descrição: O curso de Engenharia da Computação se caracteriza pela formação do profissional na área de software e hardware. Para atender esse propósito o Projeto Pedagógico do Curso (PPC) de Engenharia da Computação dispõe na sua grade curricular à disciplina Microcontroladores e Microprocessadores. Nessa disciplina, os alunos exercitam a programação e prototipação de aplicações com microcontroladores da família PIC. Entretanto, essas atividades de ensino ainda são realizadas sem a utilização de nenhum kit didático que facilite os experimentos envolvendo o ensino de microcontroladores. Dessa forma, este projeto de ensino tem como objetivo o desenvolvimento de uma placa de circuito impresso, onde os alunos possam realizar experimentos envolvendo a disciplina Microcontroladores e Microprocessadores do curso de Engenharia da Computação...

Situação: Em andamento; Natureza: Ensino.

Integrantes: Jose Carlos da Silva -
Integrante / RAFAEL ALVES, ELTON -
Coordenador.

2017 - Atual

Monitoria: Eletrônica Analógica; Eletrônica Digital, Circuitos Elétricos e Organização e Arquitetura de Computadores

Descrição: O projeto visa auxiliar alunos da disciplina da base do curso de engenharia da computação como eletrônica (analógica e Digital), Circuitos Elétricos e Organização e Arquitetura de Computadores que são extensas e o conteúdo é minucioso, exigindo reforço nos conceitos, assim os alunos que veem está disciplina pela primeira vez, tendem a ter muitas dúvidas, sendo necessário um monitor para auxiliar no entendimento dos conceitos e resolução de exercícios..

Situação: Em andamento; Natureza: Ensino.

Projetos de desenvolvimento

2013 - 2015

Sistema integrado remoto antifurto de medição com acesso à internet.

Descrição: O projeto consiste de um sistema de medição com gerenciamento remoto e provimento de telecomunicação (internet) ao usuário final, envolvendo solução de hardware e software (Firmware) que garante a segurança dos elementos do sistema contra fraude..

Situação: Concluído; Natureza: Desenvolvimento.

Integrantes: Jose Carlos da Silva -
Coordenador / HAMANAKA, C. O. -
Integrante / Claudionor Pereira dos Santos - Integrante.

Outros Projetos

2013 - 2015

Projeto de P&D CELESC/ FACTI Nº 5697-2112/2012 Sistema integrado remoto antifurto de medição com acesso à internet.

Descrição: O projeto consiste de um sistema de medição com gerenciamento remoto e provimento de telecomunicação (internet) ao usuário final, envolvendo solução de hardware e software (Firmware) que garante a segurança dos elementos do sistema contra fraude. O projeto na sua forma macro foi dividido em duas vertentes, sendo a primeira denominada "SMART GRID" e a segunda denominada "PROVIMENTO A ACESSO A INTERNET". Para a primeira vertente foi utilizada as tecnologias de medição inteligente (MEI-MEDIDOR ELETRÔNICO INTELIGENTE) em conjunto com a tecnologia de transmissão de dados pela rede elétrica de baixas taxas, N-PLC (NARROWBAND - POWERLINE COMMUNICATION). A segunda vertente utilizou a tecnologia de transmissão de dados também pela rede elétrica de altas taxas, B-PLC (BROADBAND - POWERLINE COMMUNICATION). Sendo que a integração das três tecnologias em um único equipamento é a proposta de inovação do projeto, que foi denominada de plataforma eletrônica de medição e comunicação (PMC)..

Situação: Concluído; Natureza: Outra.

Integrantes: Jose Carlos da Silva -
Coordenador / HAMANAKA, C. O. -
Integrante / PONCHET, A. F. - Integrante /
SPILLER, L. H. - Integrante / Jair Lins
Emeri Junior - Integrante / Claudionor
Pereira dos Santos - Integrante / João
Luiz Langer - Integrante / Rogério O.
Rosinha - Integrante / Joao Aírto de Bettio
- Integrante / Carlis Raupp - Integrante.

Áreas de atuação

1.

Grande área: Engenharias / Área:
Engenharia Elétrica / Subárea: Eletrônica,
Microeletrônica e Optoeletrônica.

2.

Grande área: Engenharias / Área:
Engenharia Elétrica / Subárea: Circuitos
Elétricos, Magnéticos e Eletrônicos.

3.

Grande área: Engenharias / Área:
Engenharia Elétrica / Subárea: Medidas
Elétricas, Magnéticas e Eletrônicas;
Instrumentação.

Idiomas

Inglês

Compreende Razoavelmente, Fala
Pouco, Lê Bem, Escreve Razoavelmente.

Produções

Produção bibliográfica

Trabalhos completos publicados em anais de congressos

1.

RAFAEL ALVES, ELTON ; CARLOS DA SILVA, JOSE .
EFEITOS DA MONITORIA NA DISCIPLINA
MICROCONTROLADORES E MICROPROCESSADORES:
UM EMPREGO DURANTE A PANDEMIA PELA COVID-19. In:
Congresso Brasileiro de Educação em Engenharia, 2022,
Evento ON LINE. Proceedings of the L Brazilian Congress of
Engineering Education, 2022.

2.

Da Silva, J.C.; ROQUE, E. L. S. ; PRADO, M. A. ; SILVA, K. S. . Misturador de Áudio ou Mixer. In: XIV Encontro Nacional dos Estudantes de Engenharia Elétrica, 2020, Belém - PA. XIV Encontro Nacional dos Estudantes de Engenharia Elétrica, 2020.

3.

OLIVEIRA, W. S. ; **Da Silva, J.C.** ; PRADO, M. A. ; ROQUE, E. L. S. ; SILVA, K. S. . DISSEMINAÇÃO DE PROJETOS NA ÁREA DE ELETRÔNICA EM ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ. In: XIV Encontro Nacional dos Estudantes de Engenharia Elétrica, 2020, Belém - PA. XIV Encontro Nacional dos Estudantes de Engenharia Elétrica, 2020.

4.

RAFAEL ALVES, ELTON ; **CARLOS DA SILVA, JOSE** ; VICTOR COSTA CARMONA, JOAO . OFICINAS DE ROBÓTICA EDUCACIONAL NO ENSINO MÉDIO DE MARABÁ COMO FORMAS DE INCENTIVO AO INGRESSO NO CURSO DE ENGENHARIA DA COMPUTAÇÃO DA UNIFESSPA. In: Brazilian Congress of Engineering Education, 2020. Proceedings of the XLVIII Brazilian Congress of Engineering Education.

5.

SOUZA DA SILVA, KEVIN ; LUCAS SILVA ROQUE, ERICKSSON ; **CARLOS DA SILVA, JOSE** ; RAFAEL ALVES, ELTON ; VICTOR COSTA CARMONA, JOAO . INCLUSÃO DE PROJETOS NA ÁREA DE ELETRÔNICA EM ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ - PA. In: Brazilian Congress of Engineering Education, 2020. Proceedings of the XLVIII Brazilian Congress of Engineering Education.

6.

LIMA, D. S. ; FONSECA, W. S. ; **Da Silva, J.C.** . Utilização da Metodologia BPL na Disciplina Metodologia Científica e Tecnológica no Curso de Engenharia Elétrica Na UNIFESSPA. In: COBENGE 2018 - XLVI Congresso Brasileiro de Educação Em Engenharia e 1 Simpósio Internacional de Educação em Engenharia, 2018, Salvador. Utilização da Metodologia BPL na Disciplina Metodologia Científica e Tecnológica no Curso de Engenharia Elétrica Na UNIFESSPA, 2018.

7.

J.C.Silva; SANTOS, C. P. ; MELO, Wellington R . Integração Hardware e Software de uma Plataforma Eletrônica de Comunicação de Dados Via Rede Elétrica.. In: Congresso de Inovação Tecnológica em Energia Elétrica ? CITENEL - 2015, 2015, Costa do Sauípe - BA. Congresso de Inovação

8.

AMARAL, W. A. ; CASTRO, F. ; COELHO, S. T. ; GOES, M. A. ; HAMANAKA, C. O. ; I. C. S., ; J. L. E., ; MORAES, W. B. ; PEREIRA, M. D. ; PINTO, R. L. O. ; PONCHET, A. F. ; SANCHEZ, E. A. C. ; SILVA, J. C. ; SPILLER, L. H. ; XIMENES, A. R. ; YAMAMOTO, S. D. ; LIMA, R. N. ; SOBRAL, V. A. L. . A 2.4GHz transceiver for wireless sensor network. In: 2012 International Caribbean Conference on Devices, Circuits and Systems (ICCDCS), 2012, Playa del Carmen. 2012 8th International Caribbean Conference on Devices, Circuits and Systems (ICCDCS), 2012.

9.

★ OLMOS, A. ; BOAS, A. VILAS ; DA SILVA, E. R. ; SILVA, J. C. ; MALTIONE, R. . Impact of RF-based fault injection in Pierce-type crystal oscillators under EMC standard tests in microcontrollers. In: 2011 12th Latin American Test Workshop LATW, 2011, Beach of Porto de Galinhas. 2011 12th Latin American Test Workshop (LATW).

10.

J.C.Silva; SANCHEZ, E. A. C. ; FINCO, Saulo ; Ricardo Maltione ; HAMANAKA, C. O. . Minimizing PVT variations in Dual Phase On-Chip Relaxation Oscillators Clock. In: XVIII International Congress of Electronic, Electrical and Systems Engineering, 2011, Lima. XVIII International Congress of Electronic, Electrical and Systems Engineering - IEEE INTERCON 2011, 2011.

11.

J.C.Silva; EMERI JUNIOR, J. L. ; RUALISON, R. ; FINCO, Saulo ; SANCHEZ, E. A. C. ; FRUET, F. . A Compact Low to Medium Power Electronic Zener Cell in Standard CMOS Technology. In: XVIII International Congress of Electronic, Electrical and Systems Engineering, 2011, Lima. XVIII International Congress of Electronic, Electrical and Systems Engineering - IEEE INTERCON 2011, 2011.

12.

SANCHEZ, E. A. C. ; FINCO, Saulo ; Ricardo Maltione ; HAMANAKA, C. O. ; SANTOS, C. P. ; J.C. Silva . A Linear AGC for Embedded Sensor Applications. In: XVIII International Congress of Electronic, Electrical and Systems Engineering, 2011, Lima. XVIII International Congress of Electronic, Electrical and Systems Engineering - IEEE INTERCON 2011, 2011.

13.

FINCO, Saulo ; MORAES, Wilmar Bueno de ; HAMANAKA, CRISTIAN O. ; SANTOS, CLAUDIONOR PEREIRA ; SILVA, JOSÉ CARLOS ; MALTIONE, RICARDO . Linear AGC for conditioning applications with adaptive time constant and frequency dependency. In: the 24th symposium, 2011, João Pessoa. Proceedings of the 24th symposium on Integrated circuits and systems design - SBCCI '11. New York: ACM Press. p. 55.

14.

Da Silva, J.C.; FINCO, Saulo ; MORAES, Wilmar Bueno de . Um amplificador operacional ?rail-to-rail? em tecnologia CMOS 0.35um. In: III Seminário em TI do CTI ? 2010, 2010, Campinas. III Seminário em TI do CTI ? 2010, 2010.

15.

★ Alfredo Olmos ; Andre Villas Boas ; Eduardo R. da Silva ; Ricardo Maltione ; Da Silva, J.C. . Test mode method and strategy for RF-based fault injection analysis for on-chip relaxation oscillators under EMC standard tests or RFI susceptibility characterization. In: Test Workshop (LATW), 2010 11th Latin American, 2010, Punta del Este. Test Workshop (LATW), 2010 11th Latin American, 2010.

16.

Da Silva, J.C.; FINCO, Saulo ; MORAES, Wilmar Bueno de . Um circuito de controle automático de ganho em tecnologia CMOS 0.35um (2a Versão). In: II seminário de Tecnologia da Informação do CTI (STI-CTI, 2009, Campinas. II seminário de Tecnologia da Informação do CTI (STI-CTI, 2009.

17.

MORAES, Wilmar Bueno de ; J.C. Silva ; FINCO, Saulo . Um circuito de controle automático de ganho em tecnologia CMOS 0.35um. In: I Seminario PCI-CenPRA-2008, 2008, Campinas-SP. I Seminario PCI-CenPRA-2008, 2008.

18.

SILVA, Jose Carlos da; FINCO, Saulo ; MELO, Wellington Romeiro de . Multiple Value Logic Implementation in Standard CMOS. In: 1 Simposio e Feira ABRACI & IMAPS 2006., 2006, São Paulo. 1 Simposio e Feira ABRACI & IMAPS 2006., 2006.

19.

★ SILVA, Jose Carlos da; FINCO, Saulo ; MELO, Wellington Romeiro de ; Jorge, A.M. . Design, Implementation and Results

20.

SILVA, Jose Carlos da; MELO, Wellington Romeiro de ; FINCO, Saulo ; Seixas Jr, L.E. . CenPRA'S Analog Mixel Design Flow Basead on Mentor Graphics EDA Tools. In: IMAPS BRASIL 2005, 2005, Campinas-sp. IMAPS BRASIL 2005, 2005.

21.

★ **SILVA, Jose Carlos da; MELO, Wellington Romeiro de ; FINCO, Saulo ;** Jorge, A.M. . A complete Four Digit Quaternary to Analog Converter. In: X Workshop IBERCHIP, 2004, Cartagena de Indias. X Workshop IBERCHIP 2004, 2004.

Resumos expandidos publicados em anais de congressos

1.

ALVES, J. A. P. ; SILVA, J. B. ; COELHO, L. F. S. ; **Da Silva, J.C.** . DESENVOLVIMENTO E RESULTADOS DA MONITORIA GERAL REFERENTE A DISCIPLINA DE ELETRÔNICA DIGITAL I NO PERÍODO LETIVO EMERGENCIAL. In: V Seminário De Projetos De Ensino, 2021, Marabá - PA. Anais do Seminário de Projetos de Ensino 2021, 2021.

2.

COELHO, S. T. ; **Da Silva, J.C.** ; ALVES, J. A. P. . PROGRAMA MONITORIA PARA DISCIPLINAS COM PRÁTICA DE LABORATÓRIO 2020. In: Anais do Seminário de Projetos de Ensino 2021, 2021, Marabá - PA. Anais do Seminário de Projetos de Ensino 2021, 2021.

3.

Da Silva, J.C.; OLIVEIRA, W. S. . MONITORIA DE ELETRÔNICA ANALÓGICA I EM LABORATÓRIO. In: ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2021, 2021, Marabá - PA. Anais do Seminário de Projetos de Ensino 2021, 2021.

4.

Da Silva, J.C.; VILAS BOAS, J. O. . A APREDIZAGEM COLABORATIVA NA DISCIPLINA DE ELETRÔNICA ANALÓGICA: MONITORIA - 54. In: ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2019, 2019, Marabá - PA. ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2019, 2019.

5.

Da Silva, J.C.; BATISTA, V. S. ; VILAS BOAS, J. O. . A IMPORTÂNCIA DO MONITOR NAS DISCIPLINAS COM PRÁTICAS DE LABORATÓRIO - 55. In: ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2019, 2019, Marabá - PA. ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2019, 2019.

6.

Da Silva, J.C.; SILVA, L. N. F. ; BARBOSA, P. S. . DESENVOLVIMENTO DA MONITORIA GERAL TEÓRICA DE ELETRÔNICA ANALÓGICA I. In: ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2018, 2018, Marabá - PA. ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2018, 2018.

7.

SILVA, J. C.; CASTRO, J. V. F. ; SANTOS JUNIOR, J. V. V. . DESENVOLVIMENTO DE MONITORIA GERAL NA DISCIPLINA ORGANIZAÇÃO E ARQUITETURA DE COMPUTADORES. In: ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2018, 2018, Marabá - PA. ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2018, 2018.

8.

Da Silva, J.C.; PINHO, N. S. ; BATISTA, V. S. ; SENA, D. S. . DESENVOLVIMENTO E RESULTADOS DA MONITORIA COM PRÁTICAS EM LABORATÓRIO DA DISCIPLINA DE ELETRÔNICA ANALÓGICA I. In: ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2018, 2018, Marabá - PA. ANAIS DO SEMINÁRIO DE PROJETOS DE ENSINO 2018, 2018.

Resumos publicados em anais de congressos

1.

SILVA, Jose Carlos da; PRIANTE FILHO, N. . Avaliação de Secadores de Frutas por Convecção Natural com Trocador de Calor Tipo ?S?.. In: V Encontro de Iniciação Científica, 1997, Cuiabá-MT. Anais do V Encontro de Iniciação Científica, 1997.

Produção técnica

Produtos tecnológicos

1.

Da Silva, J.C.; **FINCO, Saulo** ; MELO, Wellington R ; MORAES, Wilmar Bueno de . Projeto de circuitos integrados analógicos da DH-CTI. Projeto de um filtro GM-C em Tecnologia 0.18um. 2011.

2.

Da Silva, J.C.; MELO, Wellington R ; **Ricardo Maltione** ; **FINCO, Saulo** . Projeto de um circuito integrado de uma interface (DECOD2) para leitora de cartão magnético em Tecnologia 0.35um.. 2010.

3.

Da Silva, J.C.; **Ricardo Maltione** . Projeto dos Circuitos Analógico em um projeto conceitual de microprocessador 8051 em Tecnologia 0.60um. 2010.

4.

Da Silva, J.C.; **FINCO, Saulo** ; MELO, Wellington R ; **Ricardo Maltione** ; MORAES, Wilmar Bueno de . Projeto de um circuito integrado de uma interface (DECOD1) para leitora de cartão magnético em Tecnologia 0.35um. 2009.

5.

SILVA, Jose Carlos da; MORAES, Wilmar Bueno de ; **FINCO, Saulo** . Circuito Integrado de um Controle Automático de Ganho linear utilizando tecnologia CMOS 0.35um.. 2008.

6.

SILVA, Jose Carlos da; MELO, Wellington R ; MORAES, Wilmar Bueno de ; **FINCO, Saulo** . Circuito Integrado de um Controle Automático de Ganho utilizando tecnologia CMOS 0.35um, utilizando células disponíveis da FOUNDRY AMS.. 2007.

7.

SILVA, Jose Carlos da; MELO, Wellington R ; **FINCO, Saulo** ; MIONI, Daniel Pasti ; MORAES, Wilmar Bueno de . Circuito Integrado de um Controle automático de ganho utilizando tecnologia CMOS 0.35um, utilizando amplificadores projetados com inversores.. 2007.

8.

SILVA, Jose Carlos da; MORAES, Wilmar Bueno de ; **FINCO, Saulo** ; MELO, Wellington R . Circuito Integrado de um Controle Automático de ganho utilizando tecnologia CMOS 0.35um.. 2006.

9.

SILVA, Jose Carlos da; **FINCO, Saulo** ; MUCIN, Fábio Augusto Bonfante ; POMÍLIO, José Antenor . Circuito integrado de controle para acionamento de lâmpadas LED a partir da rede elétrica.. 2005.

10.

SILVA, Jose Carlos da; MARTINS, Alberto Jorge ; MELO, Wellington R ; **FINCO, Saulo** . Circuito Integrado Conversor Digital Quaternário para analógico. 2004.

Demais trabalhos

1.

★ **SILVA, Jose Carlos da**. Projeto de Circuito Integrado CMOS para síntese de lógica múltiplo valores. 2003 (Palestra) .

Bancas

Participação em bancas de trabalhos de conclusão

Trabalhos de conclusão de curso de graduação

1.

SILVA, J. C.; ALVES, E. R.; COUTINHO, F. G.. Participação em banca de Marízia dos Santos Rabelo.SISTEMA AUTOMATIZADO PARA MONITORAMENTO E IRRIGAÇÃO DE HORTAS UTILIZANDO MICRONTROLADOR ESP32. 2019. Trabalho de Conclusão de Curso (Graduação em Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará.

2.

ALVES, E. R.; **SILVA, J. C.**; COUTINHO, F. G.. Participação em banca de Flávio da Costa Salgado.UM SISTEMA EMBARCADO PARA REGISTRO DE FLUXO DE PESSOAS: Uma aplica,c?ao `a biblioteca do Campus II da UNIFESSPA. 2019. Trabalho de Conclusão de Curso (Graduação em

3.

LIMA, D. S.; GOMES, D. A.; **SILVA, J. C.**. Participação em banca de LUCAS SOUSA MAHMUD. ANÁLISES MULTIFÍSICAS EM TRANSFORMADOR DE POTÊNCIA. 2019. Trabalho de Conclusão de Curso (Graduação em Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará.

4.

SILVA, J. C.; GOMES, D. A.; BAHIA, C. A. S.. Participação em banca de Denys Marinho Sousa Freitas. Utilização da Metodologia BPL na Disciplina Metodologia Científica e Tecnológica no Curso de Engenharia Elétrica Na UNIFESSPA. 2018. Trabalho de Conclusão de Curso (Graduação em Sistema de Informação) - Universidade Federal do Sul e Sudeste do Pará.

5.

SILVA, Jose Carlos da; HERAI, Roberto; TOBAR, Carlos Miguel. Participação em banca de Vitor Hugo Pereira. GESTÃO E ANÁLISE DE INFORMAÇÃO APLICADA A QUALIDADE DE ENERGIA ELÉTRICA. 2006. Trabalho de Conclusão de Curso (Graduação em Sistemas de Informação) - Faculdades Network.

Participação em bancas de comissões julgadoras

Concurso público

1.

SILVA, J. C.; ALVES, E. R.; CHAGAS, M. L.. Concurso Público da carreira de magistério superior para o quadro permanente da UNIFESSPA de tema controle e Automação. 2018. Universidade Federal do Sul e Sudeste do Pará.

2.

Da Silva, J.C.; OLIVEIRA, E. S. L.; DANTAS, J. M.. Concurso Público da carreira de magistério superior para o quadro permanente da UNIFESSPA de tema ELETRÔNICA. 2017. Universidade Federal do Sul e Sudeste do Pará.

3.

Eventos

Organização de eventos, congressos, exposições e feiras

1.

LIMA, D. S. ; DANTAS, J. M. ; **SILVA, J. C.** . II Semana Acadêmica de Engenharia Elétrica, Computação e Sistemas de Informação (SAEECS). 2018. (Outro).

Orientações

Orientações e supervisões em andamento

Trabalho de conclusão de curso de graduação

1.

AMANDA FIEL SAVINO. MODELAGEM E APLICAÇÃO DE GAMIFICAÇÃO PARA PROCESSO SELETIVO DE TRAINEE DE UMA EMPRESA JUNIOR. Início: 2023. Trabalho de Conclusão de Curso (Graduação em Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará. (Orientador).

Orientações de outra natureza

1.

Gabriel Vilarino Gonçalves. PROGRAMA DE MONITORIA GERAL ? PMG 2023.4. Início: 2023. Orientação de outra natureza. Universidade Federal do Sul e Sudeste do Pará. Pró-Reitoria de Ensino de Graduação -PROEG. (Orientador).

2.

Luis Guilherme Goes Matos. Eletrônica Nas Escolas. Início: 2023. Orientação de outra natureza. Universidade Federal do Sul e Sudeste do Pará. Programa Institucional de Bolsas de Extensão. (Orientador).

Trabalho de conclusão de curso de graduação

1.

RAMON FELIPE FARIAS PACHECO. DE UM SISTEMA SOLAR FOTOVOLTAICO CONECTADO À REDE. 2023. Trabalho de Conclusão de Curso. (Graduação em Engenharia Mecânica) - Universidade Federal do Sul e Sudeste do Pará. Orientador: Jose Carlos da Silva.

2.

PHILIP PINHEIRO MORAES DA SILVA. PROJETO DE FILTRO PARA MITIGAR OS EFEITOS CAUSADOS PELAS DISTORÇÕES HARMÔNICAS. 2022. Trabalho de Conclusão de Curso. (Graduação em Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará. Orientador: Jose Carlos da Silva.

3.

MARIO VICTOR RIBEIRO SILVA. IMPLEMENTAÇÃO DE UM PIPELINE PARA DESENVOLVIMENTO ÁGIL DE SOFTWARE UTILIZANDO DEVOPS E CONTÊINERES DOCKER. 2022. Trabalho de Conclusão de Curso. (Graduação em Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará. Orientador: Jose Carlos da Silva.

4.

JORDELSON ARAUJO ABREU JUNIOR. SIMULAÇÃO DE UM MICROCONTROLADOR SIMPLES USANDO LINGUAGEM VHDL. 2022. Trabalho de Conclusão de Curso. (Graduação em Engenharia Elétrica) - Universidade Federal do Sul e Sudeste do Pará. Orientador: Jose Carlos da Silva.

5.

CAIQUE CESAR SANTOS DA SILVA. PROTÓTIPO DE SISTEMA DE SEGURANÇA POR MEIO DE IGNIÇÃO BIOMÉTRICA PARA MOTOCICLETAS. 2020. Trabalho de Conclusão de Curso. (Graduação em Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará. Orientador: Jose Carlos da Silva.

6.

Davi de Souza Sena. SISTEMA DE AQUISIÇÃO DE DADOS DE QUALIDADE DA ÁGUA. 2019. Trabalho de Conclusão de Curso. (Graduação em Engenharia Elétrica) - Universidade

7.

Cassiano Matheus Prearo Moço. E-COMMERCE E E-MARKETING DEFINIÇÕES E TENDÊNCIAS. 2007. Trabalho de Conclusão de Curso. (Graduação em Sistemas de Informação) - Faculdades Network. Orientador: Jose Carlos da Silva.

8.

Jonathan Rodrigues da Silva. POLÍTICA DE SEGURANÇA DA INFORMAÇÃO. 2007. Trabalho de Conclusão de Curso. (Graduação em Sistema da Informação) - Faculdades Net Work. Orientador: Jose Carlos da Silva.

Orientações de outra natureza

1.

Gabriel Vilarino Gonçalves. PROGRAMA DE MONITORIA GERAL ? PMG 2023. 2023. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação - PROEG. Orientador: Jose Carlos da Silva.

2.

Luis Guilherme Goes Matos. MONITORIA PARA DISCIPLINAS COM PRÁTICAS DE LABORATORIO ? ANO LETIVO 2022. 2022. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação -PROEG. Orientador: Jose Carlos da Silva.

3.

KEVIN SOUZA DA SILVA. INCLUSÃO TECNOLÓGICA VIA ELETRÔNICA BÁSICA (TEÓRICA E PRÁTICA) NAS ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ. 2022. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Programa Institucional de Bolsas de Extensão. Orientador: Jose Carlos da Silva.

4.

Luis Guilherme Goes Matos. Eletrônica Nas Escolas. 2022. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Programa Institucional de Bolsas de Extensão. Orientador: Jose Carlos da Silva.

5.

José A. P. Alves, Juliana B. Silva, Luis F. S. Coelho. PROGRAMA DE MONITORIA GERAL ? EDIÇÃO ESPECIAL. 2020. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação -PROEG. Orientador: Jose Carlos da Silva.

6.

José Arthur Pereira Alves e Luis Felipe Soares Coelho. PROGRAMA MONITORIA PARA DISCIPLINAS COM PRÁTICA DE LABORATÓRIO 2020. 2020. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação -PROEG. Orientador: Jose Carlos da Silva.

7.

Wesley da Silva Oliveira. PROGRAMA DE MONITORIA PARA DISCIPLINAS COM PRÁTICAS DE LABORATÓRIO 2020. 2020. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação -PROEG. Orientador: Jose Carlos da Silva.

8.

Wesley da Silva Oliveira. Programa Monitoria Disciplinas com Práticas de Laboratório 2019. 2019. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação -PROEG. Orientador: Jose Carlos da Silva.

9.

JAIR K. D. S. JUNIOR e KEVIN SOUZA DA SILVA. DISSEMINAÇÃO DE PROJETOS NA ÁREA DE ELETRÔNICA EM ESCOLAS PÚBLICAS DO MUNICÍPIO DE MARABÁ. 2019. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Programa Institucional de Bolsas de Extensão. Orientador: Jose Carlos da Silva.

10.

Jozivan de O. Vilas Boas Vandrielison dos Santos Batista. Programa Monitoria para Disciplinas com Práticas de Laboratório 2018. 2018. Orientação de outra natureza.

11.

Jozivan de Oliveira Vilas Boas. Programa Monitoria para Disciplinas com Práticas de Laboratório 2018.4. 2018. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação -PROEG. Orientador: Jose Carlos da Silva.

12.

Davi S. Sena, Nielson S. Pinho, Vandrielison dos S. Batista. Programa Monitoria Geral 2017.4. 2017. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação -PROEG. Orientador: Jose Carlos da Silva.

13.

João Vitor Farias de Castro e José Vicente V. dos Santos. Programa Monitoria Geral 2017.4. 2017. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará. Orientador: Jose Carlos da Silva.

14.

Luiz Nazareno Ferreira da Silva e Patrick da Silva Barbosa. Programa Monitoria Geral 2017.4. 2017. Orientação de outra natureza. (Engenharia de Computação) - Universidade Federal do Sul e Sudeste do Pará, Pró-Reitoria de Ensino de Graduação -PROEG. Orientador: Jose Carlos da Silva.

Inovação

Projeto de desenvolvimento tecnológico

2013 - 2015

Sistema integrado remoto antifurto de medição com acesso à internet.

Descrição: O projeto consiste de um sistema de medição com gerenciamento remoto e provimento de telecomunicação (internet) ao usuário final, envolvendo solução de hardware e software (Firmware) que garante a segurança dos elementos do sistema contra fraude..

Situação: Concluído; Natureza:

Desenvolvimento.

Integrantes: Jose Carlos da Silva -
Coordenador / HAMANAKA, C. O. -
Integrante / Claudionor Pereira dos
Santos - Integrante.

Projeto de ensino

2023 - Atual

Desenvolvimento de um kit didático para ensino de aulas práticas da disciplina Microcontroladores e Microprocessadores

Descrição: O curso de Engenharia da Computação se caracteriza pela formação do profissional na área de software e hardware. Para atender esse propósito o Projeto Pedagógico do Curso (PPC) de Engenharia da Computação dispõe na sua grade curricular à disciplina Microcontroladores e Microprocessadores. Nessa disciplina, os alunos exercitam a programação e prototipação de aplicações com microcontroladores da família PIC. Entretanto, essas atividades de ensino ainda são realizadas sem a utilização de nenhum kit didático que facilite os experimentos envolvendo o ensino de microcontroladores. Dessa forma, este projeto de ensino tem como objetivo o desenvolvimento de uma placa de circuito impresso, onde os alunos possam realizar experimentos envolvendo a disciplina Microcontroladores e Microprocessadores do curso de Engenharia da Computação...

Situação: Em andamento; Natureza: Ensino.

Integrantes: Jose Carlos da Silva -
Integrante / RAFAEL ALVES, ELTON -
Coordenador.

Outros projetos

2013 - 2015

Projeto de P&D CELESC/ FACTI Nº 5697-2112/2012 Sistema integrado remoto antifurto de medição com acesso à internet.

Descrição: O projeto consiste de um sistema de medição com gerenciamento remoto e provimento de telecomunicação (internet) ao usuário final, envolvendo solução de hardware e software (Firmware) que garante a segurança dos elementos do sistema contra fraude. O projeto na sua forma macro foi dividido em duas vertentes, sendo a primeira denominada "SMART GRID" e a segunda

denominada " PROVIMENTO A ACESSO A INTERNET". Para a primeira vertente foi utilizada as tecnologias de medição inteligente (MEI-MEDIDOR ELETRÔNICO INTELIGENTE) em conjunto com a tecnologia de transmissão de dados pela rede elétrica de baixas taxas, N-PLC (NARROWBAND - POWERLINE COMMUNICATION). A segunda vertente utilizou a tecnologia de transmissão de dados também pela rede elétrica de altas taxas, B-PLC (BROADBAND - POWERLINE COMMUNICATION). Sendo que a integração das três tecnologias em um único equipamento é a proposta de inovação do projeto, que foi denominada de plataforma eletrônica de medição e comunicação (PMC)..
Situação: Concluído; Natureza: Outra.

Integrantes: Jose Carlos da Silva - Coordenador / HAMANAKA, C. O. - Integrante / PONCHET, A. F. - Integrante / SPILLER, L. H. - Integrante / Jair Lins Emeri Junior - Integrante / Claudionor Pereira dos Santos - Integrante / João Luiz Langer - Integrante / Rogério O. Rosinha - Integrante / Joao Airo de Bettio - Integrante / Carlis Raupp - Integrante.

Outras informações relevantes

Cargo: Diretor da Faculdade de Engenharia da Computação e Engenharia Elétrica - 10/2020 a 02/2021-----Cargo: Coordenador do curso de Engenharia da Computação - 01/2019 a 02/2021-----Cargo: Coordenador do Laboratório de Controle e Sistemas Embarcados - 03/2021 a 04/2023-----Cargo: Coordenador do Laboratório Maker: 07/2023 (Em Andamento)-----Cargo: Coordenação de extensão da Faculdade de Engenharia da Computação: 07/2023 (Em Andamento)-----Cargo: MEMBRO DO CONSELHO DA FACULDADE DE ENGENHARIA DA COMPUTAÇÃO E ELÉTRICA - 08/2017 (Em andamento)-----Cargo: MEMBRO DO NÚCLEO DOCENTE ESTRUTURANTE DO CURSO DE ENGENHARIA DA COMPUTAÇÃO - 09/2017 (Em andamento)-----Cargo: MEMBRO DA COMISSÃO DE EXTENSÃO DO IGE/UNIFEPA - 01/2019 a 01/2021.

Página gerada pelo Sistema Currículo Lattes em 29/10/2025 às 15:37:55

Somente os dados identificados como públicos pelo autor são apresentados na consulta do seu Currículo Lattes.
[Configuração de privacidade na Plataforma Lattes](#)