

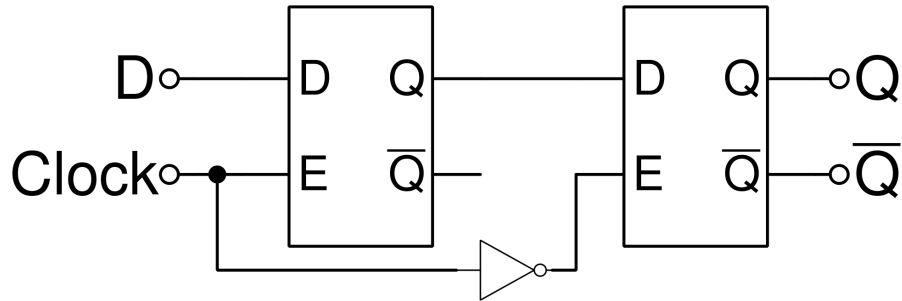
تمرین دوم طراحی سیستم‌های دیجیتال

پارسا محمدیان – ۹۸۱۰۲۲۸۴

۲۴ خرداد ۱۴۰۰

۱ توضیحات تمرین

یک فلیپ فلاپ نوع D با استفاده از توصیف جریان داده مطلوب است. برای این کار از شکل ۱ الهام گرفته شده. البته این شکل با لبه پائین رونده کار می‌کند. جزئیات پیاده‌سازی در فایل dff.v موجود است.



شکل ۱: شماتیک DFF

۲ تست مدار

تست بنچ در فایل dff_tb.v موجود است و با اجرای آن مشاهده می‌شود مدار به درستی کار می‌کند.