

پارسا محمدپور – ۹۸۲۴۳۰۵۰

پویا جهانگیری – ۹۸۲۴۳۰۷۶

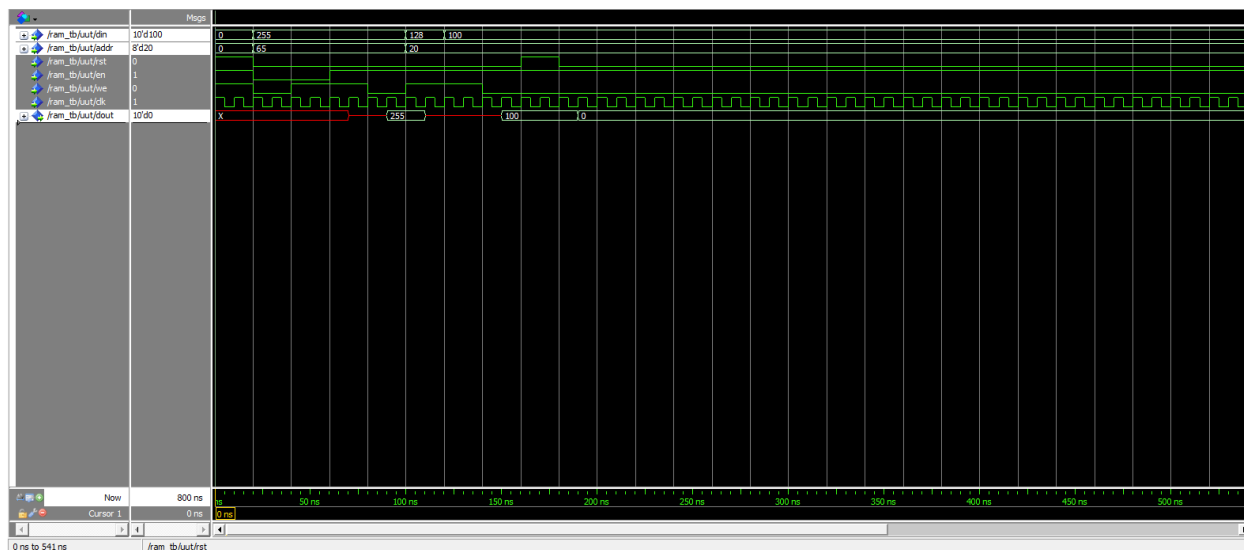
گزارش آزمایش این جلسه:

در این جلسه ابتدا به ارائه دادن کد آسانسور پرداختیم و سپس با استفاده از کدی که در پیش‌گزارش این جلسه زده بودیم و همچنین شیلدی که در اختیارمان قرار داده شده بود، تلاش کردیم تا برنامه آسانسور را بر روی برد FPGA بریزیم و آن را program کنیم. اما به دلیل عمل نکردن این شیلدها، این کار با مشکل مواجه شد.

پیش‌گزارش جلسه بعد:

کدهای مربوط به این جلسه زده شد و نتیجه‌های حاصل از شبیه‌سازی به صورت زیر می‌باشد:

- نتیجه حاصل از شبیه‌سازی ram:



- نتیجه حاصل از شبیه‌سازی fifo:

