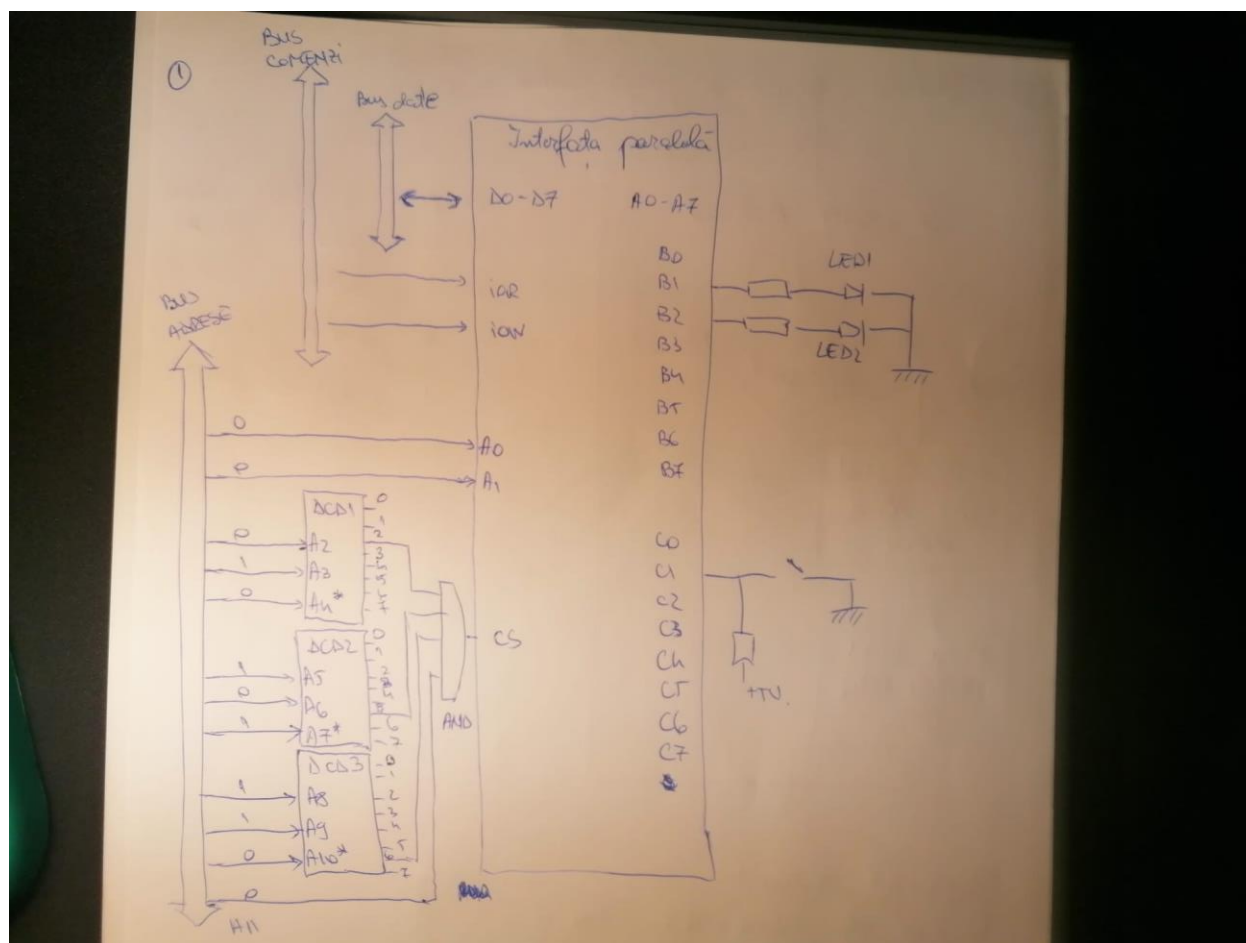
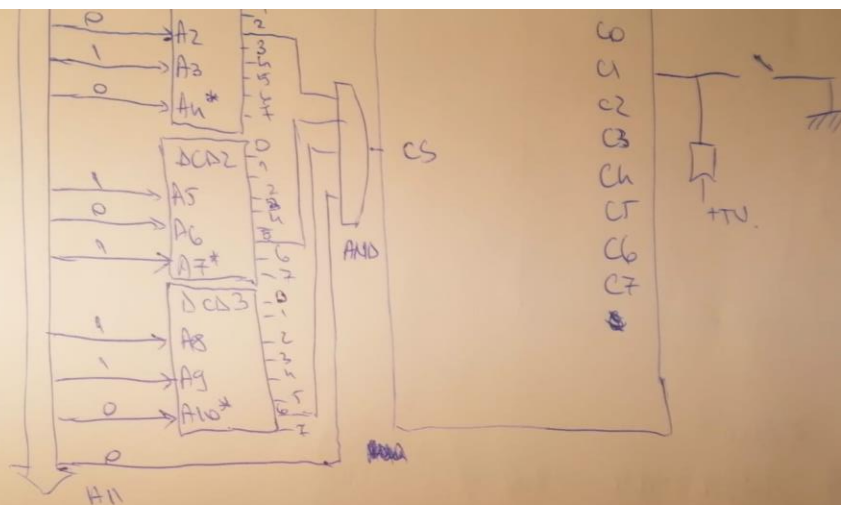


Tema 4

Pârvan Andrei Leonard

Calculatoare 4 4LF781

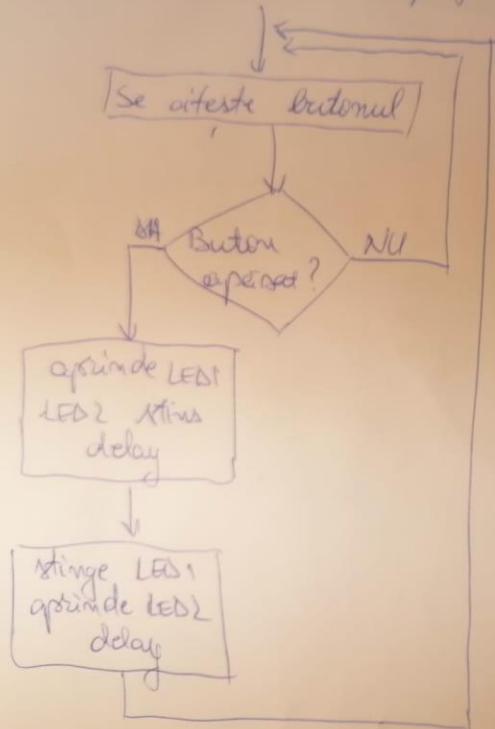




~~Bitii de la intrarea~~

- Intrările de la SCS însemnate cu "+" reprezintă
- În Bus-ul de adresă A0 A1 ~~intră în circuit~~ se conectează la circuit, în timpul resetului de CS.
- valoarea decimată a intrărilor SCS-ului reprezintă ieșirea acestuia de exemplu la SCS1, intrarea 010 ⇒ ieșirea 2.

② Schema logică a programului



A1	A0	registru	adresă
0	0	port A	03A8
0	1	port B	03A9
1	0	port C	03AA
1	1	programer	03AB

8inge LED1
 apăsând LED2
 delay

Programare circuit.

Cuvariant de programare 1H

0 x x x 0 0 0 1
 portA10 grup9 grup3 portC
 portA10 modo modo intrări
 portB
 output

• pentru setarea unui bit în portul C, conform următorii
 de Interfete paralele $\Delta 7 = 0$, $\Delta 6 = x$, $\Delta 5 = x$, $\Delta 4 = x$

```

MOV DX, 03AB
MOV AL, 1
OUT DX, AL

```

// programare circuit B ieșire, intrare
mod. '0'.

```

start: MOV DX, 03AA
      IN AL, DX
      CMP AL, 04
      JNZ start
      MOV DX, 03A9
      MOV AL, 02
      OUT DX, AL
      CALL delay
      MOV AL, 04
      OUT DX, AL
      CALL delay
      JMP start

```

& accesează port c
 & citește buclonul
 & verifică dacă este apăsat

accesează port B
~~apăsă LED1, LED2 șiinge~~
 aprinde LED1, LED2 șiinge

întârziere
 aprinde LED2 șiinge LED1.

CALL delay
JMP start

delay: MOV CX, FFFF
buck 2: MOV BX, 0FFF
buck 1: DEC BX
CMP BX, 0000
JNZ buck 1
DEC CX
CMP CX, 0000
JNZ buck 2
RET.

③ Schema logică

