## 2011 年全国硕士研究生人学统一考试 计算机科学与技术学科联考计算机学科专业基础综合试题

			•	
-,	单项选择题(1~40 一项符合题目要求		共 80 分。下列每小是	<b>题给出的四个选项中,只有</b>
	STOLER TO THE REPORTED STREET, WAS A PROPERTY OF THE PROPERTY	<b>的非负整数,下面程</b> 14000000000000000000000000000000000000		Hanne Mill
A.	$O(\log_2 n)$	B. O(n)	C. $O(n\log_2 n)$	D. $O(n^2)$
		进入初始为空的栈中, 线序列中,以元素 d 开		留、可出栈,直到所有元素 。
Α.	3	B. 4	C. 5	D. 6
3.	已知循环队列存储在	三一维数组 A[0n-1]中	,且队列非空时 fro	nt 和 rear 分别指向队头元
				在 A[0]处,则初始时 front
	的值分别是。			
	0, 0	B. $0, n-1$	C. <i>n</i> -1, 0	D. $n-1, n-1$
	*	ī 768 个结点,则该二		
	257	B. 258		D. 385
5.	若一棵二叉树的前序	遍历序列和后序遍历序	字列分别为 1, 2, 3, 4 <sup>3</sup>	和 4, 3, 2, 1, 则该二叉树的
中序遍历	历序列不会是。	1		
		B. 2, 3, 4, 1	C. 3, 2, 4, 1	D. 4, 3, 2, 1
				立的二叉树中无右孩子的结
点个数是	₹			
Α.	115	B. 116	C. 1895	D. 1896
7.	对于下列关键字序列	」,不可能构成某二叉	排序树中一条查找路	径的序列是。
Α.	95, 22, 91, 24, 94, 71		B. 92, 20, 91, 34, 88	3, 35
C.	21, 89, 77, 29, 36, 38		D. 12, 25, 71, 68, 33	3, 34
	下列关于图的叙述中			
I.	回路是简单路径			
II.	存储稀疏图,用邻热	接矩阵比邻接表更省空	间	
III.	若有向图中存在拓	扑序列,则该图不存在	E回路	
Α.	仅II	B. 仅I、II	C. 仅III	D. 仅I、III
9.	为提高散列 (Hash)	表的查找效率,可以	采取的正确措施是	•
I.	增大装填(载)因子			

II. 设计冲突(碰撞)少的散列函数

III. 处理冲突(碰撞)时避免产生聚集(堆积)现象
A. 仅I B. 仅II C. 仅I、II D. 仅II、III
10. 为实现快速排序算法,待排序序列宜采用的存储方式是。
A. 顺序存储 B. 散列存储 C. 链式存储 D. 索引存储
11. 己知序列 25, 13, 10, 12, 9 是大根堆,在序列尾部插入新元素 18,将其再调整为大根堆
调整过程中元素之间进行的比较次数是。
A. 1 B. 2 C. 4 D. 5
12. 下列选项中,描述浮点数操作速度指标的是。
A. MIPS B. CPI C. IPC D. MFLOPS
13. float 型数据通常用 IEEE 754 单精度浮点数格式表示。若编译器将 float 型变量 x 分配
一个 32 位浮点寄存器 FR1 中,且 x = -8.25,则 FR1 的内容是。
A. C104 0000H B. C242 0000H
C. C184 0000H D. C1C2 0000H
14. 下列各类存储器中,不采用随机存取方式的是。
A. EPROM B. CDROM C. DRAM D. SRAM
15. 某计算机存储器按字节编址,主存地址空间大小为 64MB, 现用 4MB×8 位的 RAM 芯
组成 32MB 的主存储器,则存储器地址寄存器 MAR 的位数至少是。
A. 22 位 B. 23 位 C. 25 位 D. 26 位
16. 偏移寻址通过将某个寄存器内容与一个形式地址相加而生成有效地址。下列寻址方式中
不属于偏移寻址方式的是。
A. 间接寻址 B. 基址寻址 C. 相对寻址 D. 变址寻址
17. 某机器有一个标志寄存器, 其中有进位/借位标志 CF、零标志 ZF、符号标志 SF 和溢!
标志 OF, 条件转移指令 bgt (无符号整数比较大于时转移) 的转移条件是。
A. $CF + OF = 1$ B. $\overline{SF} + ZF = 1$ C. $\overline{CF + ZF} = 1$ D. $\overline{CF + SF} = 1$
18. 下列给出的指令系统特点中,有利于实现指令流水线的是。
I. 指令格式规整且长度一致 II. 指令和数据按边界对齐存放
III. 只有 Load/Store 指令才能对操作数进行存储访问
A. 仅I、II B. 仅II、III C. 仅I、III D. I、II、III
19. 假定不采用 Cache 和指令预取技术,且机器处于"开中断"状态。在下列有关指令执行
的叙述中,错误的是。
A. 每个指令周期中 CPU 都至少访问内存一次
B. 每个指令周期一定大于等于一个 CPU 时钟周期
C. 空操作指令的指令周期中任何寄存器的内容都不会被改变
D. 当前程序在每条指令执行结束时都可能被外部中断打断
20. 在系统总线的数据线上,不可能传输的是。
A. 指令 B. 操作数
C. 握手(应答)信号 D. 中断类型号
21. 某计算机有五级中断 $L_4 \sim L_0$ ,中断屏蔽字为 $M_4 M_3 M_2 M_1 M_0$ , $M_i = 1$ ( $0 \leq i \leq 4$ )表示》
$L_i$ 级中断进行屏蔽。若中断响应优先级从高到低的顺序是 $L_4 \rightarrow L_0 \rightarrow L_2 \rightarrow L_1 \rightarrow L_3$ ,则 $L_1$ 的中断处3
程序中设置的中断屏蔽字是。
111/1   ▶111/1

							400				
Α.	11110		•			B. 011	01				
C.	00011					D. 010	10	٠			
22.	某计算	算机处理	器主频为	50MHz	,采用定	时查询方	式控制设	と备 A 的	I/O,查i	<b>旬程序运</b>	:行一
次所用的	的时钟儿	問期数至	少为 500	。在设备	A 工作	期间,为个	保证数据	不丢失,	每秒需	对其查询	I至少
200 次,	则 CP	U 用于设	备A的	I/O 的时间	间占整个	CPU 时间	目的百分	比至少是	<u> </u>		
Α.	0.02%	)				B. 0.03	5%				
C.	0.20%	1				D. 0.5	0%			-	
23.	下列:	选项中,	满足短信	E务优先」	且不会发	生饥饿现	象的调度	算法是	o	<u> </u>	
Α.	先来统	七服务				B. 高 <sup>-</sup>	向应比优:	先			
C.	时间点	计轮转				D. 非	仓占式短	任务优先	ŧ		
24.	下列:	选项中,	在用户总	5执行的	是					·	
A.	命令的	解释程序				B. 缺〕	页处理程.	序			
C.	进程认	問度程序				D. 时	钟中断处	理程序			
25.	在支	持多线程	的系统中	,进程	P 创建的	若干线程	不能共享	区的是	o		
A.	进程	P 的代码	段			B. 进和	程 P 中打	开的文件	<b>#</b>		
C.	进程]	P的全局	变量			D. 进程	程 P 中某	线程的机	线指针		
26.	. 用户	程序发出	l磁盘 I/O	请求后,	系统的]	正确处理	流程是_				
A.	用户和	呈序→系	统调用处	理程序-	→中断处理	理程序→	设备驱动	程序			
В.	用户和	呈序→系	统调用处	理程序-	→设备驱z	动程序→□	中断处理	程序			
C.	用户和	呈序→设	备驱动程	序→系统	於调用处理	理程序→「	中断处理	程序			
D.	用户和	呈序→设	备驱动程	廖→中と	所处理程序	予→系统	调用处理	程序			
27.	. 某时	刻进程的	]资源使用	目情况如	下表所示	•					
	W 70		已分配资源			尚需分配			可用资源		
	进程	R <sub>1</sub>	R <sub>2</sub>	R <sub>3</sub>	R <sub>1</sub>	R <sub>2</sub>	R <sub>3</sub>	R <sub>1</sub>	R <sub>2</sub>	R <sub>3</sub>	
	P <sub>1</sub>	2	0	0	0	0	1				
	P <sub>2</sub>	1	2	0	1	3.	2	0	2 .	1	
	P <sub>3</sub>	0	1	1	1	3	1	, •	-	•	
	P <sub>4</sub>	0	0	1	2	0	0				
此	时的安	全序列是	<u> </u>								
	$P_1, P_2$		<del></del> -			B. P <sub>1</sub> .	$P_3, P_2, P_4$				
	$P_1, P_4$					D. 不					
			上程中, è	操作系统:	执行的操	作可能是	<u> </u>				
						III. 分					
			В.			C. 仅		D	).I、II 禾	ПIII	
				-		采取的有					
				_	盘交换区						
				及		,					
						C. 仅	III	D	. 仅[、]	II	
						辑地址变					)阶段

C. 链接

B. 编译

D. 装载

31. 某文件占 10 个磁盘块, 现要把该文件码	蓝盘块逐个读入主存缓冲区,并送用户区进行分
析,假设一个缓冲区与一个磁盘块大小相同,把一	·个磁盘块读入缓冲区的时间为 100µs,将缓冲
区的数据传送到用户区的时间是 50µs, CPU 对一	块数据进行分析的时间为 50μs。在单缓冲区和
双缓冲区结构下,读入并分析完该文件的时间分别	月是。
Α. 1500μs, 1000μs	Β. 1550μs、1100μs
C. 1550µs、1550µs	D. 2000μs、2000μs
32. 有两个并发执行的进程 $P_1$ 和 $P_2$ ,共享初价	直为 1 的变量 x。P <sub>1</sub> 对 x 加 1, P <sub>2</sub> 对 x 减 1。加 1
和减1操作的指令序列分别如下所示。	
//加1操作	//减1操作
load R1,x //取x到寄存器R1中 inc R1	load R2, x dec R2
store x,R1 //将R1的内容存入x	
两个操作完成后,x 的值。	pur ur Totalin nei Tripi i Til Talander Malaria i De i mandalin neb er ur dela landa en el especial.
	B. 只能为1
	D. 可能为-1、0、1 或 2
33. TCP/IP 参考模型的网络层提供的是	•
	 B. 无连接可靠的数据报服务
C. 有连接不可靠的虚电路服务	D. 有连接可靠的虚电路服务
34. 若某通信链路的数据传输速率为 2400bps	采用四相位调制,则该链路的波特率是。
A. 600 波特 B. 1200 波特	C. 4800 波特 D. 9600 波特
35. 数据链路层采用选择重传协议(SR)传	输数据,发送方已发送了 0~3 号数据帧,现已
收到1号帧的确认,而0、2号帧依次超时,则此	时需要重传的帧数是。
A. 1 B. 2	C. 3 D. 4
36. 下列选项中,对正确接收到的数据帧进行	亍确认的 MAC 协议是。
A. CSMA	B. CDMA
C. CSMA/CD	D. CSMA/CA
37. 某网络拓扑如下图所示,路由器 R1 只有	到达子网 192.168.1.0/24 的路由。为使 R1 可以
将 IP 分组正确地路由到图中所有的子网,则在 R1	中需要增加的一条路由(目的网络,子网掩码,
下一跳)是。	
RI	
	192.168.1.1
192.168.	1.0/24
	1021/01/2
192.168.2.0/25 R2 192.168.2.1	192.168.1.2
A. 192.168.2.0 255.255.255.128 192.	168.1.1
B. 192.168.2.0 255.255.255.0 192.	168.1.1
C. 192.168.2.0 255.255.255.128 192	168.1.2
D. 192.168.2.0 255.255.255.0 192	168.1.2
38. 在子网 192.168.4.0/30 中能接收目的地址分	为 192.168.4.3 的 IP 分组的最大主机数是。
A. 0 B. 1	C. 2 D. 4
39. 主机甲向主机乙发送一个(SYN = 1, sed	q = 11220)的 TCP 段,期望与主机乙建立 TCP

2011年全国硕士研究生入学统一考试计算机科学与技术学科联考计算机学科专业基础综合试题 

连接,若主机乙接受该连接请求,则主机乙向主机甲发送的正确的 TCP 段可能是

- A. (SYN = 0, ACK = 0, seq = 11221, ack = 11221)
- B. (SYN = 1, ACK = 1, seq = 11220, ack = 11220)
- C. (SYN = 1, ACK = 1, seq = 11221, ack = 11221)
- D. (SYN = 0, ACK = 0, seq = 11220, ack = 11220)
- 40. 主机甲与主机乙之间已建立一个 TCP 连接, 主机甲向主机乙发送了 3 个连续的 TCP 段, 分别包含 300B、400B 和 500B 的有效载荷,第 3 个段的序号为 900。若主机乙仅正确接收到第 1 段 和第3段,则主机乙发送给主机甲的确认序号是。
  - A. 300
- B. 500
- C. 1200
- D. 1400

- 二、综合应用题 (第41~47 小题, 共70 分)
- 41. (8 %) 已知有 6 个顶点(顶点编号为  $(0 \sim 5)$  的有向带权图 G,其邻接矩阵 A 为上三角 矩阵,按行为主序(行优先)保存在如下的一维数组中。

4 6 ∞ ∞ ∞ 5 ∞ ∞ 4 3 ∞	∞ 3	3
-----------------------	-----	---

## 要求:

- (1) 写出图 G 的邻接矩阵 A。
- (2) 画出有向带权图 G。
- (3) 求图 G 的关键路径,并计算该关键路径的长度。
- 42. (15 分) 一个长度为L (L≥1) 的升序序列 S,处在第 $\lfloor L/2 \rfloor$  个位置的数称为 S 的中位数。 例如,若序列 S1 = (11, 13, 15, 17, 19),则 S1 的中位数是 15,两个序列的中位数是含它们所有元素的 升序序列的中位数。例如,若 S2 = (2, 4, 6, 8, 20),则 S1 和 S2 的中位数是 11。现在有两个等长升序 序列 A 和 B, 试设计一个在时间和空间两方面都尽可能高效的算法, 找出两个序列 A 和 B 的中位数。 要求:
  - (1) 给出算法的基本设计思想。
  - (2) 根据设计思想,采用 C、C++或 Java 语言描述算法,关键之处给出注释。
  - (3) 说明你所设计算法的时间复杂度和空间复杂度。
  - 43. (11 分) 假定在一个 8 位字长的计算机中运行如下 C 程序段:

unsigned int x=134; unsigned int y=246; int m=x; int n=y; unsigned int z1=x-y; unsigned int z2=x+y; int k1=m-n; int k2=m+n;

若编译器编译时将 8 个 8 位寄存器 R1~R8 分别分配给变量 x、y、m、n、z1、z2、k1 和 k2。 请回答下列问题。(提示:带符号整数用补码表示。)

- (1) 执行上述程序段后, 寄存器 R1、R5 和 R6 的内容分别是什么(用十六进制表示)?
- (2) 执行上述程序段后, 变量 m 和 k1 的值分别是多少(用十进制表示)?
- (3) 上述程序段涉及带符号整数加/减、无符号整数加/减运算,这四种运算能否利用同一个 加法器辅助电路实现? 简述理由。
  - (4) 计算机内部如何判断带符号整数加/减运算的结果是否发生溢出?上述程序段中,哪些带

## 符号整数运算语句的执行结果会发生溢出?

44.(12 分)某计算机存储器按字节编址,虚拟(逻辑)地址空间大小为 16MB, 主存(物理)地址空间大小为 1MB, 页面大小为 4KB; Cache 采用直接映射方式, 共 8 行; 主存与 Cache 之间交换的块大小为 32B。系统运行到某一时刻时, 页表的部分内容和 Cache 的部分内容分别如题 44-a 图、题 44-b 图所示,图中页框号及标记字段的内容为十六进制形式。

虚页号	有效位	页框号	•••
. 0	1	06	
1	1	04	
2	1	15	
3	1	02	
4	0	_	
5	1	2B	
6	0	_	
7	1	32	

行号	有效位	标记	•••
0	1	020	
1	0		
2	1	01D	•••
3	1	105	
4	1	064	
5	1	14D	
6	0	_	•••
7	1	27A	

题 44-a 图 页表的部分内容

题 44-b 图 Cache 的部分内容

Barta a de la compania de la compan

请回答下列问题。

- (1) 虚拟地址共有几位,哪几位表示虚页号?物理地址共有几位,哪几位表示页框号(物理页号)?
- (2) 使用物理地址访问 Cache 时,物理地址应划分成哪几个字段?要求说明每个字段的位数及在物理地址中的位置。
- (3) 虚拟地址 001C60H 所在的页面是否在主存中? 若在主存中,则该虚拟地址对应的物理地址是什么?访问该地址时是否 Cache 命中? 要求说明理由。
- (4) 假定为该机配置一个四路组相联的 TLB 共可存放 8 个页表项,若其当前内容(十六进制)如题 44-c 图所示,则此时虚拟地址 024BACH 所在的页面是否存在主存中? 要求说明理由。

组 号	有效 位	标 记	页框 号	有效 位	标 记	页框 号	有效 位	标 记	页框 号	 有效 位	标 记	页框 号
0	0	_	_	1	001	15	0	_		1	012	1F
1	1	013	2D	0			1	008	7E	0		_

题 44-c 图 TLB 的部分内容

45. (8分) 某银行提供 1 个服务窗口和 10 个供顾客等待的座位。顾客到达银行时,若有空座位,则到取号机上领取一个号,等待叫号。取号机每次仅允许一位顾客使用。当营业员空闲时,通过叫号选取一位顾客,并为其服务。顾客和营业员的活动过程描述如下:

```
cobegin
{
process 顾客i
{
从取号机获取一个号码;
等待叫号;
获取服务;
}
process 营业员
```

MTU=1500B

Internet

101.12.123.15

请添加必要的信号量和  $P \times V$ (或 wait()、signal())操作,实现上述过程中的互斥与同步。要求写出完整的过程,说明信号量的含义并赋初值。

- 46. (7分) 某文件系统为一级目录结构,文件的数据一次性写入磁盘,已写入的文件不可修改,但可多次创建新文件。请回答如下问题。
- (1) 在连续、链式、索引三种文件的数据块组织方式中,哪种更合适?要求说明理由。为定位文件数据块,需要 FCB 中设计哪些相关描述字段?
- (2) 为快速找到文件,对于 FCB,是集中存储好,还是与对应的文件数据块连续存储好?要 求说明理由。
- 47. (9 分) 某主机的 MAC 地址为 00-15-C5-C1-5E-28, IP 地址为 10.2.128.100 (私有地址)。题 47-a 图是网络拓扑,题 47-b 图是该主机进行 Web 请求的 1 个以太网数据帧前 80B 的十六进制及 ASCII 码内容。



题 47-b 图 以太网数据帧(前 80B)

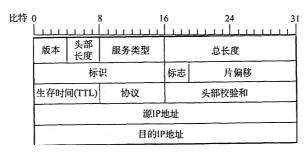
请参考图中的数据回答以下问题。

- (1) Web 服务器的 IP 地址是什么?该主机的默认网关的 MAC 地址是什么?
- (2) 该主机在构造题 47-b 图的数据帧时,使用什么协议确定目的 MAC 地址? 封装该协议请求报文的以太网帧的目的 MAC 地址是什么?
- (3) 假设 HTTP/1.1 协议以持续的非流水线方式工作,一次请求-响应时间为 RTT, rfc.html 页面引用了 5个 JPEG 小图像,则从发出题 47-b 图中的 Web 请求开始到浏览器收到全部内容为止,需要多少个 RTT?
  - (4) 该帧所封装的 IP 分组经过路由器 R 转发时,需修改 IP 分组头中的哪些字段?

## 注: 以太网数据帧结构和 IP 分组头结构分别如题 47-c 图、题 47-d 图所示。

6B	6B	2B	46-1500B	4B
目的 MAC 地址	源 MAC 地址	类型	数 据	CRC

题 47-c 图 以太网帧结构



题 47-d 图 IP 分组头结构