

窄脉冲 LIV 测试系统 (Px00) 方案框图

武汉普赛斯仪表技术有限公司

声明：本文件所有权和解释权归武汉普赛斯仪表技术有限公司所有，未经武汉普赛斯仪表技术有限公司书面许可，不得复制或向第三方公开。

修订历史记录

| 版次 | 发布日期 | AMD | 修订者 | 说明 |
|------|------------|------|-----|----|
| v1.0 | 2021.05.20 | 首次发行 | 彭鹏 | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |

(A-添加, M-修改, D-删除)

目录

| | |
|------------------|---|
| 1. 整机方案框图 | 4 |
| 2. 前面板方案框图 | 4 |
| 3. 电源板方案框图 | 5 |
| 4. 模拟板方案框图 | 5 |

为明确窄脉冲 LIV 测试系统 (PLx00) 系列¹产品方案框图，特制定本文档。

1. 整机方案框图

整机方案框图如图 1：

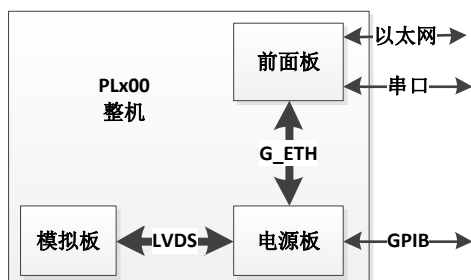


图 1 整机方案框图

2. 前面板方案框图

前面板方案框图如图 2：

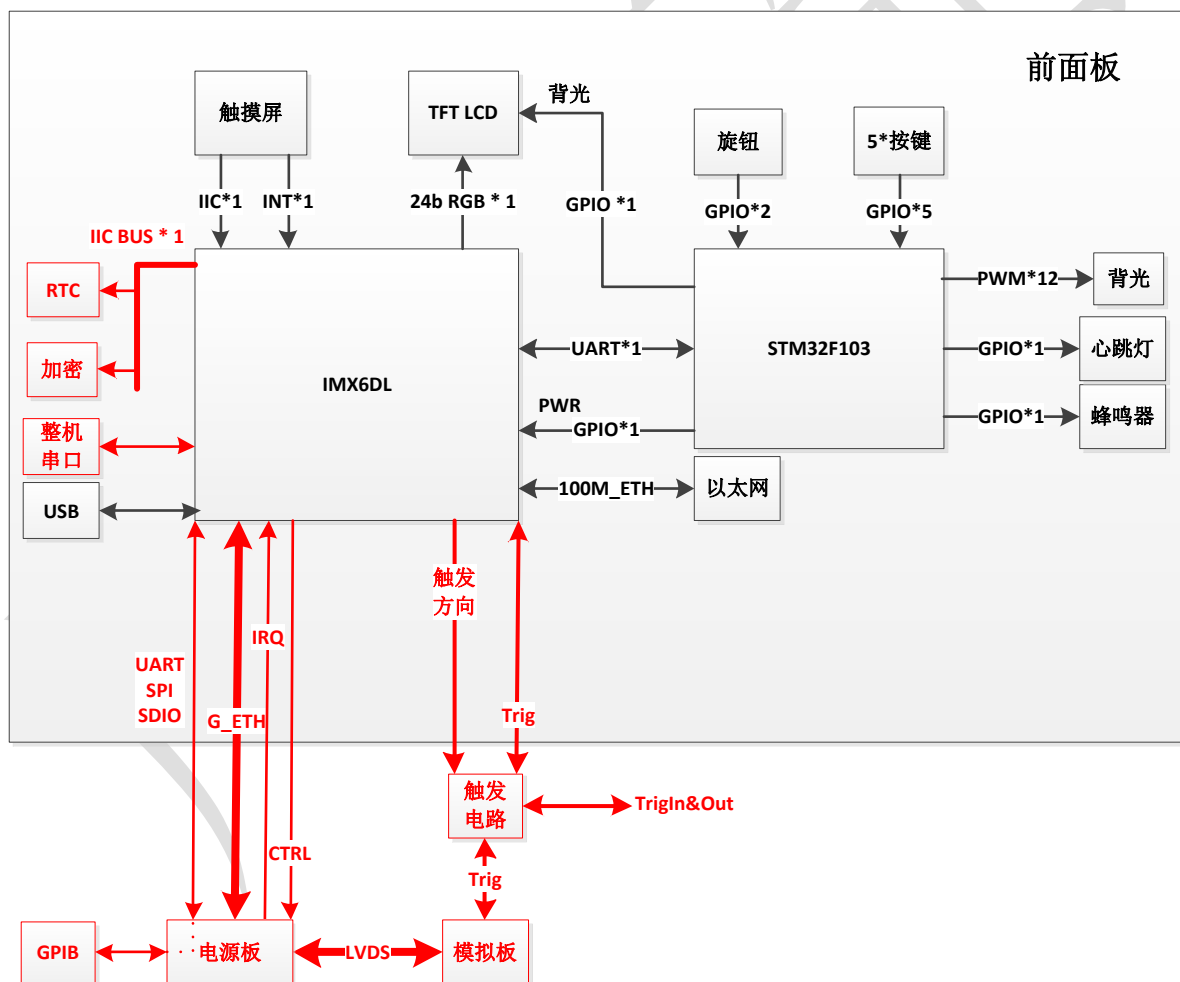


图 2 前面板方案框图

¹ 简称 Px00

3. 电源板方案框图

电源板方案框图如图 3:

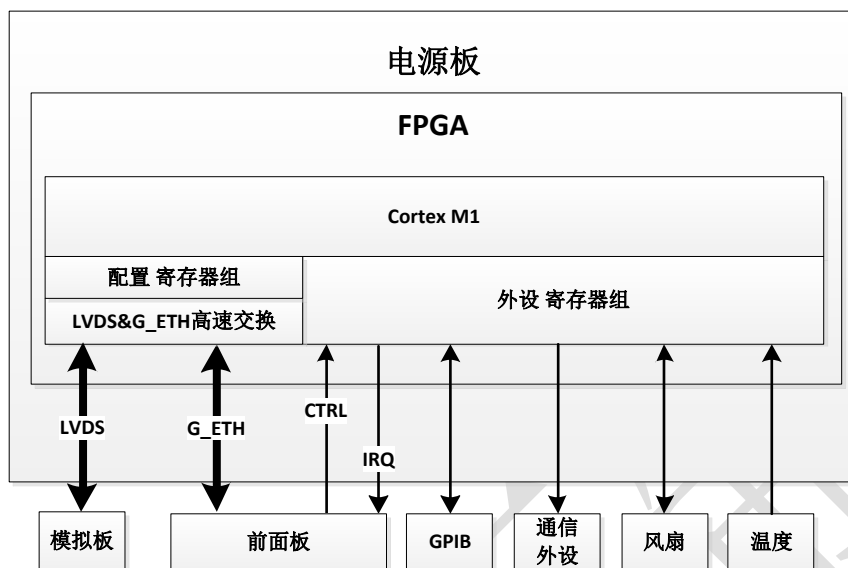


图 3 电源板方案框图

4. 模拟板方案框图

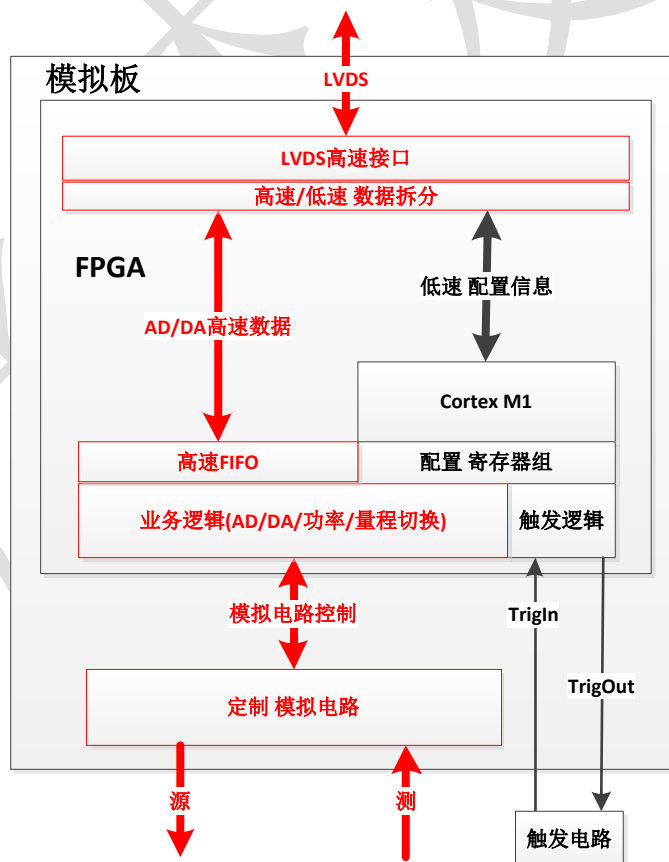


图 4 模拟板方案框图