

# Projet d'interfacage : Testeur de cable

Timothée Simon

*timothee.simon@std.heh.be*



Campus  
**technique**

1

## Réalisation du PCB

- Deux parties
- Schemas

2

## Programmation et tests

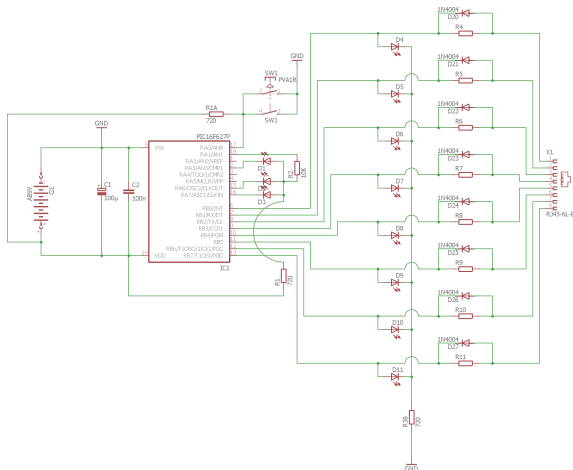
- Programmation
- Simulation
- Test sur plaquette d'essai

# Réalisation du PCB

Deux parties

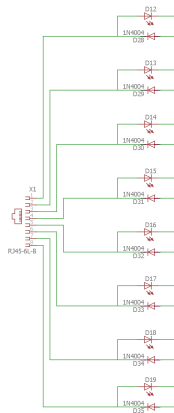


## Schémas de la partie PIC sur EAGLE



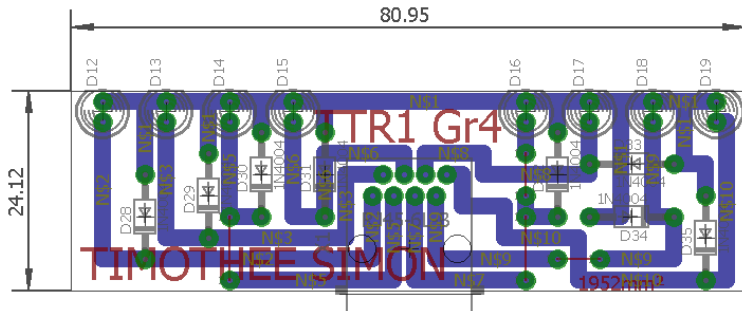
# Réalisation du PCB

## Schémas de la partie LED sur EAGLE



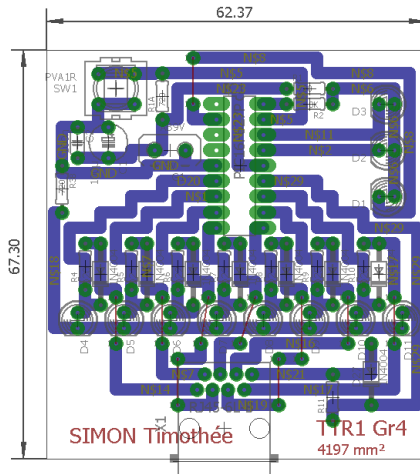
# Réalisation du PCB

PCB simple couche de la partie LED sur EAGLE



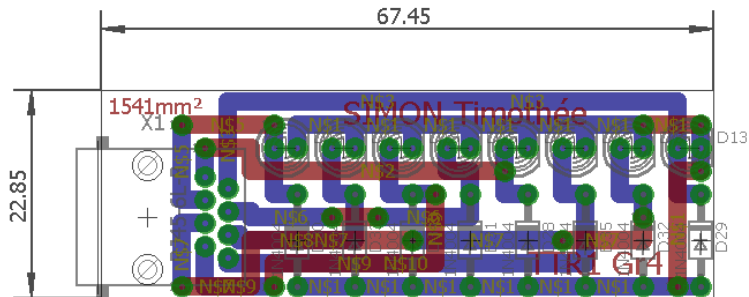
# Réalisation du PCB

Schémas simple couche de la partie PIC sur EAGLE



## Réalisation du PCB

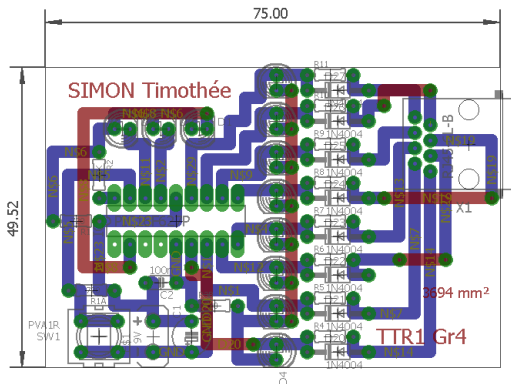
## PCB double couche de la partie LED sur EAGLE



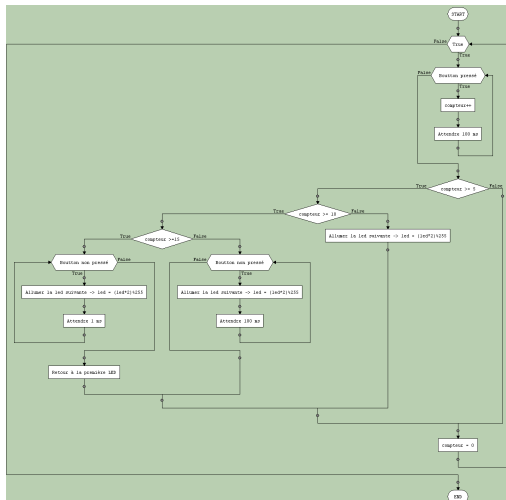


# Réalisation du PCB

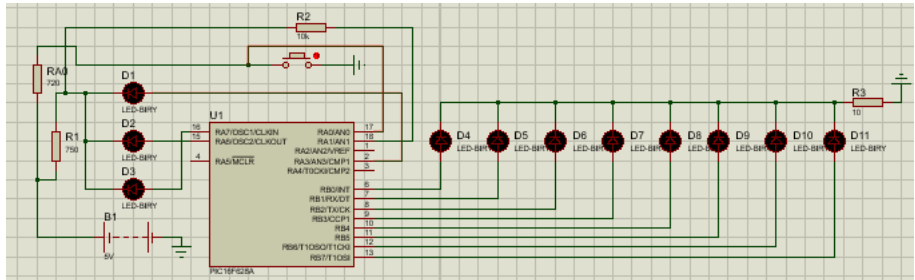
PCB double couche de la partie PIC sur EAGLE



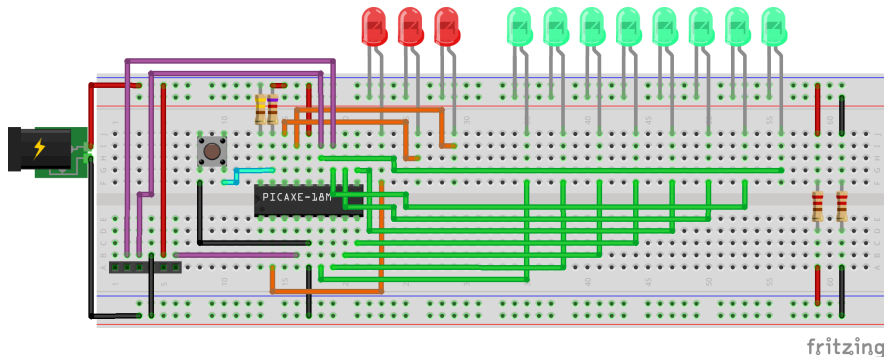
# Programmation sur MikroC et LARP



# Simulation avec Proteus



# Test sur plaquette d'essai avec Fritzing



Merci pour votre attention !