

Pregunta 1

Incorrecta


Se puntúa 0,00 sobre 1,00

Marcar pregunta

¿Para cuál de los siguientes elementos, ARM ha definido un estándar?

Seleccione una:

- ☐ a. Tamaño de RAM
- ☒ b. Tamaño de ROM **x**
- ☐ c. Conjunto de instrucciones
- ☐ d. Todas las respuestas son correctas

 La respuesta correcta es: Todas las respuestas son correctas

Pregunta 2

Incorrecta

Se puntúa 0,00 sobre 1,00

Marcar pregunta

La arquitectura propuesta por Von Neumann en 1947 integra la ALU y la unidad de control en un mismo circuito llamado CPU, conectado a través de un solo bus con los dispositivos de entrada/salida.

Seleccione una:

- ☒ Verdadero **x**
- ☐ Falso

 La respuesta correcta es 'Falso'

Pregunta 3

Incorrecta

Se puntúa 0,00 sobre 1,00

Marcar pregunta

Los procesadores ARM utilizan una versión moderna de la arquitectura Von Neumann.

Seleccione una:

- ☒ Verdadero **x**
- ☐ Falso

 La respuesta correcta es 'Falso'

Pregunta 4

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

La familia de procesadores ARM7TDMI está basado en la arquitectura ARMv7.

Seleccione una:

- ☐ Verdadero
- ☒ Falso **✓**

 La respuesta correcta es 'Falso'

Pregunta 5

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

El bus avanzado de alto rendimiento, es denominado como:

Seleccione una:

- ☒ a. AHB ✓
- ☐ b. Bus periférico ARM
- ☐ c. BAAR
- ☐ d. APH

La respuesta correcta es: AHB

Pregunta 6

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

Ventaja de la arquitectura Harvard.

Seleccione una:

- ☐ a. Todas las respuestas son correctas
- ☐ b. El tamaño de las instrucciones está relacionado con el de los datos, y por lo tanto puede ser optimizado para que cualquier instrucción ocupe una sola posición de memoria de programa.
- ☐ c. El tiempo de acceso a las instrucciones puede superponerse con el de los datos, logrando una menor longitud de programa.
- ☒ d. El tamaño de las instrucciones no está relacionado con el de los datos logrando así mayor velocidad y menor longitud de programa. ✓

Pregunta 7

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

La arquitectura propuesta por Von Neumann en 1947 ofrece una memoria común para datos e instrucciones.

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 1

Incorrecta

Se puntúa 0,00 sobre 1,00

Marcar pregunta

Al tener un solo bus muy rápido se puede acceder a datos para completar la ejecución de una instrucción, y por la rapidez del bus permite al mismo tiempo leer la siguiente instrucción a ejecutar.

Seleccione una:

- ☒ Verdadero x
- ☐ Falso

La respuesta correcta es 'Falso'

Pregunta 2

Incorrecta

Se puntúa 0,00 sobre 1,00

Marcar pregunta

Según la arquitectura Harvard una computadora consta de memoria, ALU, unidad de control y dispositivos de entrada y salida todos estos conectados entre si por un bus.

Seleccione una:

- ☒ Verdadero x
- ☐ Falso

La respuesta correcta es 'Falso'

Pregunta 3

Incorrecta

Se puntúa 0,00 sobre 1,00

Marcar pregunta

La característica introducida por la arquitectura Harvard que representa una ligera diferencia con respecto a la arquitectura Von Neumann.

Seleccione una:

- ☐ a. Creación de la CPU.
- ☐ b. Separación de la memoria para datos e instrucciones.
- ☐ c. Uso de un mismo bus para memoria de datos e instrucciones
- ☒ d. Integración de la ALU y la unidad de control en un mismo circuito. ✖

La respuesta correcta es: Separación de la memoria para datos e instrucciones.

Pregunta 4

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

Un sistema embebido basado en ARM está compuesto por:

Seleccione una:

- ☐ a. Controladores
- ☒ b. Todas las respuestas son correctas ✔
- ☐ c. Periféricos
- ☐ d. Procesador ARM

Pregunta 5

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

El núcleo está conectado al controlador de interrupción utilizando un bus y también un árbitro AHB.

Seleccione una:

- ☒ Verdadero ✔
- ☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 6

Incorrecta

Se puntúa 0,00 sobre 1,00

Marcar pregunta

¿Cuál de los siguientes elementos tiene normalmente un microcontrolador ARM ?

Seleccione una:

- ☒ a. Temporizador ✖
- ☐ b. E/S
- ☐ c. RAM
- ☐ d. Todas las opciones

La respuesta correcta es: Todas las opciones

Pregunta 7

Incorrecta

Se puntúa 0,00 sobre 1,00

Marcar pregunta

Los periféricos del microcontrolador ARM están estandarizados independientemente de quién haga el chip.

Seleccione una:

- ☒ Verdadero ✖
- ☐ Falso

La respuesta correcta es 'Falso'