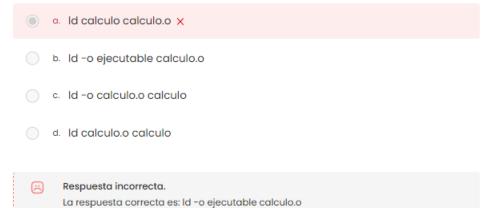
Se tiene un programa en ensamblador ARM, con el nombre calculo.s, el cual es compilado y se genera el archivo calculo.o. ¿Cuál es el comando para enlazarlo?

Seleccione una:





En un chip ARM el rango de dirección de memoria asignado a EEPROM es 0x00100000 – 0x00100FFF. ¿Cuál es la cantidad (en Kb) de memoria asignada?

Seleccione una:

a. 8 ×

b. 4

c. FF

d. 0F

e. 2

Respuesta incorrecta.
Tenemos 00100FFF - 00100000 = 0FFF bytes.
Convirtiendo 0FFF a decimal, obtenemos 4,095 + 1, lo cual es igual a 4Kb.

La respuesta correcta es: 4

Pregunta 3

Correcta Se puntúa 1,00 sobre 1,00

Marcar pregunta

Es el encargado de generar señales de control que determinan el funcionamiento de todo el sistema.

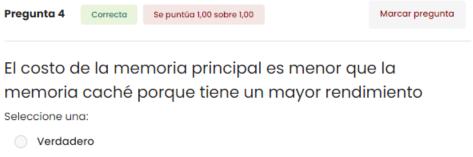
Seleccione una:

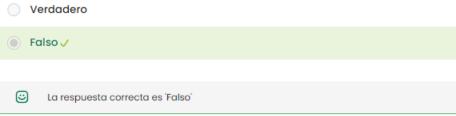
a. Micro
b. ALU

c. Procesador

d. Memoria

Respuesta correcta
La respuesta correcta es: Procesador





Relaciones cada definición con respectiva fase de ejecución de una instrucción.

Se puede descomponer en tres subetapas que se dan en la mayor parte de las instrucciones.

El contador de programa debe incrementarse según el tamaño de la instrucción leída.

Los circuitos de control interpretan dicha instrucción y generan la secuencia de señales eléctricas que permiten ejecutarla.

El procesador envía a la memoria, mediante los buses de interconexión externos al procesador, la dirección almacenada en el contador de programa PC y la memoria responde devolviendo la instrucción a ejecutar.



Ejecución de la instrucción 💠



Respuesta parcialmente correcta.

Ha seleccionado correctamente 1.

La respuesta correcta es: S

e puede descomponer en tres subetapas que se dan en la mayor parte de las instrucciones.

→ Ejecución de la instrucción, E

I contador de programa debe incrementarse según el tamaño de la instrucción leída.

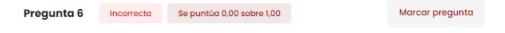
→ Incremento del contador de programa, L

os circuitos de control interpretan dicha instrucción y generan la secuencia de señales eléctricas que permiten ejecutarla.

→ Decodificación de la instrucción, E

I procesador envía a la memoria, mediante los buses de interconexión externos al procesador, la dirección almacenada en el contador de programa PC y la memoria responde devolviendo la instrucción a ejecutar.

→ Lectura o búsqueda de la instrucción



Con la versión de QEMU utilizada en las prácticas de laboratorio, se puede emular una máquina con 512MB de memoria RAM

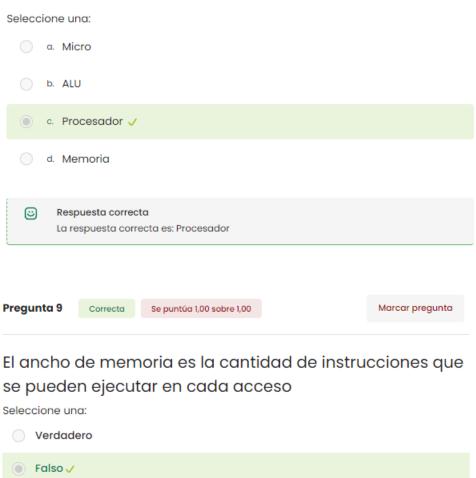


La computadora está compuesta por dos partes con funciones bien definidas: Unidad de control y camino de datos



La respuesta correcta es 'Falso'

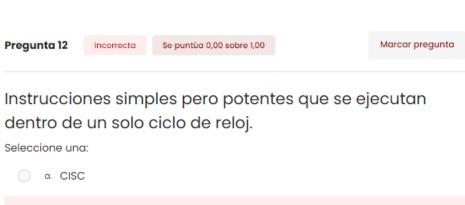
Es el componente de la computadora con la responsabilidad de interpretar instrucciones y generar señales de control correspondientes que determinan el funcionamiento de todo el sistema





Si tenemos el archivo factorial.s con el código fuente. ¿Cuál es el/los comando/s para crear el archivo ejecutable?

Seleccione una: a. gcc -o factorial factorial.o x as -o factorial.o factorial.s ld -o factorial factorial.o ld -o factorial.o factorial.s c. as -o factorial factorial.o as factorial.o factorial.s d. Id -o factorial factorial.o Respuesta incorrecta. La respuesta correcta es: as -o factorial.o factorial.s ld -o factorial factorial.o Incorrecta Pregunta 11 Se puntúa 0,00 sobre 1,00 Marcar pregunta El procesador, disco duro y memoria transforman programas para guardar datos en los dispositivos Seleccione una: Verdadero x Falso La respuesta correcta es 'Falso'





En la arquitectura Harvard el tamaño de las instrucciones no está relacionado con el de los datos logrando así mayor velocidad y menor longitud de programa.

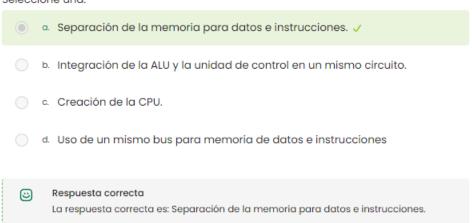


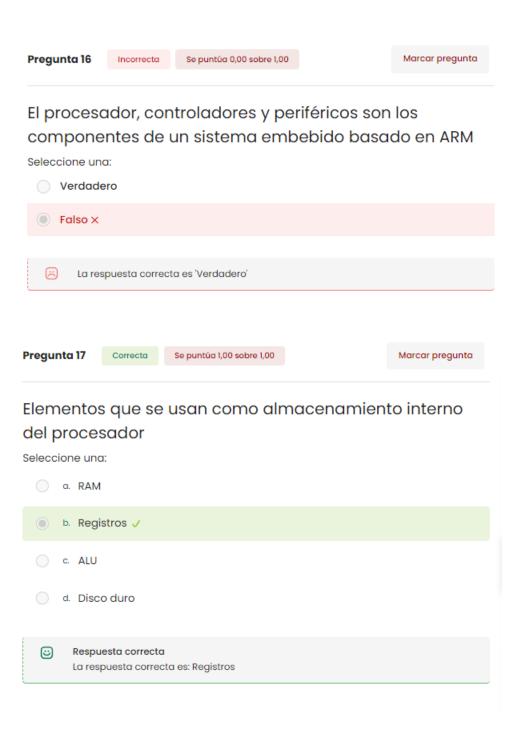
Los registros de propósito específico no tienen asignada una tarea predeterminada y se utilizan como almacenamiento temporal de los datos que se están siendo procesados.

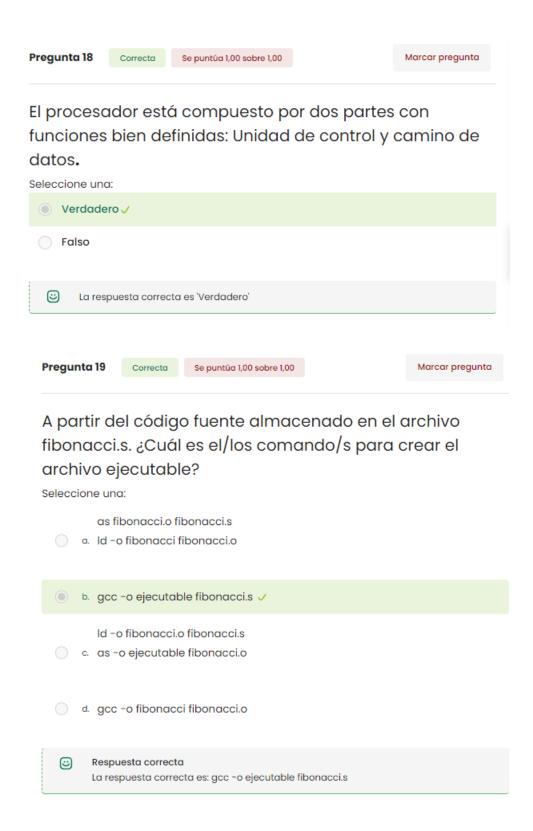


La característica introducida por la arquitectura Harvard que representa una ligera diferencia con respecto a la arquitectura Von Neumann.

Seleccione una:

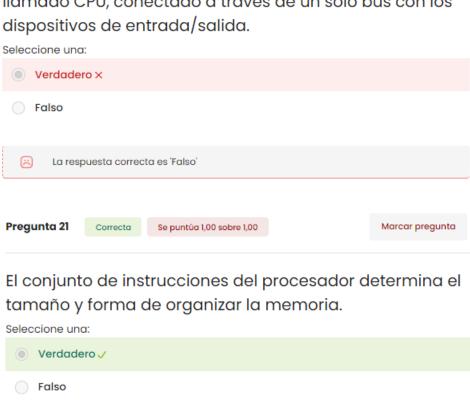








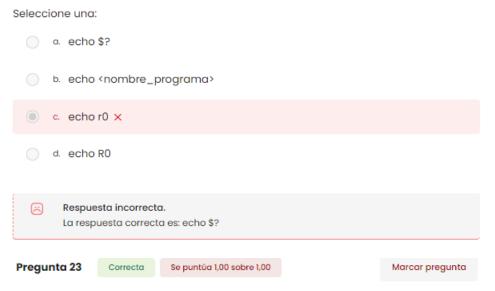
La arquitectura propuesta por Von Neumann en 1947 integra la ALU y la unidad de control en un mismo circuito llamado CPU, conectado a través de un solo bus con los dispositivos de entrada/salida.



☺

La respuesta correcta es 'Verdadero'

Después de ejecutar un programa en ensamblador ARM ¿Cuál es el comando de terminal del sistema para mostrar el contenido del registro R0?e



Desde la perspectiva de un programador, es necesario un modelo del dispositivo, que describa no solo la forma en que se controla el procesador sino también las funciones disponibles desde un alto nivel.



