

Pregunta 1

Incorrecta Se puntúa 0,00 sobre 1,00

Marcar pregunta

Para las instrucciones de carga y almacenamiento, el incrementador actualiza el registro de dirección antes de que el núcleo lea o escriba el siguiente valor de registro desde o hacia la siguiente ubicación de memoria secuencial.

Seleccione una:

☐ Verdadero

☒ Falso X

La respuesta correcta es 'Verdadero'

Pregunta 2

Correcta Se puntúa 1,00 sobre 1,00

Marcar pregunta

Los datos ingresan al núcleo a través del bus de datos.

Seleccione una:

☒ Verdadero ✓

☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 3

Correcta Se puntúa 1,00 sobre 1,00

Marcar pregunta

Cada instrucción tarda dos ciclos en completarse después de que se llena la tubería.

Seleccione una:

☐ Verdadero

☒ Falso ✓

La respuesta correcta es 'Falso'

Pregunta 4

Correcta Se puntúa 1,00 sobre 1,00

Marcar pregunta

El hardware de extensión de signo convierte los números de 32 bits y 64 bits a números de 128 bits a medida que se leen de la memoria y se colocan en un registro.

Seleccione una:

☐ Verdadero

☒ Falso ✓

La respuesta correcta es 'Falso'

Pregunta 5

Correcta Se puntúa 1,00 sobre 1,00

Marcar pregunta

El uso de una tubería agiliza enormemente la ejecución al buscar la siguiente instrucción mientras se decodifican y ejecutan otras instrucciones.

Seleccione una:

☒ Verdadero ✓

☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 6

Incorrecta Se puntúa 0,00 sobre 1,00

Marcar pregunta

Las instrucciones ARM tienen 2 registros de origen, Rn y Rm y un único resultado o registro de destino Rd.

Seleccione una:

☐ Verdadero

☒ Falso X

La respuesta correcta es 'Verdadero'