

Comenzado el Monday, 21 de March de 2022, 20:12
Estado Finalizado
Finalizado en Monday, 21 de March de 2022, 21:02
Tiempo empleado 50 minutos 19 segundos
Calificación 9,50 de 10,00 (95%)

Pregunta 1

Correcta
Se puntúa 0,25 sobre 0,25

El procesador, disco duro y memoria transforman programas para guardar datos en los dispositivos

Seleccione una:

- ☐ Verdadero
☒ Falso ✓

Pregunta 2

Correcta
Se puntúa 0,50 sobre 0,50

Después de ejecutar un programa en ensamblador ARM ¿Cuál es el comando de terminal del sistema para mostrar el contenido del registro R0?

Seleccione una:

- ☐ a. echo <nombre_programa>
☐ b. echo r0
☐ c. echo R0
☒ d. echo \$? ✓

Respuesta correcta

Pregunta 3

Correcta
Se puntúa 0,25 sobre 0,25

Los registros de propósito específico no tienen asignada una tarea predeterminada y se utilizan como almacenamiento temporal de los datos que se están siendo procesados.

Seleccione una:

- ☐ Verdadero
☒ Falso ✓

Pregunta 4

Correcta
Se puntúa 0,25 sobre 0,25

En la arquitectura Harvard el tamaño de las instrucciones no está relacionado con el de los datos logrando así mayor velocidad y menor longitud de programa.

Seleccione una:

- ☒ Verdadero ✓
☐ Falso

Pregunta 5

Correcta
Se puntúa 0,25 sobre 0,25

El procesador, controladores y periféricos son los componentes de un sistema embebido basado en ARM

Seleccione una:

- ☒ Verdadero ✓
☐ Falso

Pregunta 6

Correcta

Se puntúa 0,25
sobre 0,25

Con la versión de QEMU utilizada en las prácticas de laboratorio, se puede emular una máquina con 512MB de memoria RAM

Seleccione una:

- ☐ Verdadero
- ☒ Falso ✓

Pregunta 7

Correcta

Se puntúa 0,50
sobre 0,50

Relacione cada uno de las instrucciones:

Computadoras de conjunto de instrucciones complejas

CISC



Registro intermedio de memoria

MBR



Contador de programa

PC



conjunto de instrucciones reducido

RISC



Registro de dirección de memoria

MAR



Registro de instrucciones

IR



Respuesta correcta

Pregunta 8

Correcta

Se puntúa 0,50
sobre 0,50

Comando para entrar a la configuración de Raspberry Pi

Seleccione una:

- ☒ a. sudo raspi-config ✓
- ☐ b. raspi-conf
- ☐ c. raspi-config
- ☐ d. sudo raspi-conf

Respuesta correcta

Pregunta 9

Correcta

Se puntúa 0,25
sobre 0,25

La computadora está compuesta por dos partes con funciones bien definidas: Unidad de control y camino de datos

Seleccione una:

- ☐ Verdadero
- ☒ Falso ✓

Pregunta 10

Incorrecta

Se puntúa 0,00
sobre 0,50

A partir del código fuente almacenado en el archivo fibonacci.s. ¿Cuál es el/los comando/s para crear el archivo ejecutable?

Seleccione una:

- ☐ a.
ld -o fibonacci.o fibonacci.s
as -o ejecutable fibonacci.o
- ☒ b.
as fibonacci.o fibonacci.s
ld -o fibonacci fibonacci.o ✗
- ☐ c. gcc -o ejecutable fibonacci.s
- ☐ d. gcc -o fibonacci fibonacci.o

Respuesta incorrecta.

Pregunta 11

Correcta

Se puntúa 0,25
sobre 0,25

El costo de la memoria principal es menor que la memoria caché porque tiene un mayor rendimiento

Seleccione una:

- ☐ Verdadero
- ☒ Falso ✓

Pregunta 12

Correcta

Se puntúa 0,50
sobre 0,50

El bus avanzado de alto rendimiento, es denominado como:

Seleccione una:

- ☐ a. APB
- ☒ b. AHB ✓
- ☐ c. Bus periférico ARM
- ☐ d. BAAR

Respuesta correcta

Pregunta 13

Correcta

Se puntúa 0,25
sobre 0,25

Los cálculos solo pueden realizarse utilizando valores almacenados en memorias muy pequeñas llamadas registros.

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

Pregunta 14

Correcta

Se puntúa 0,50
sobre 0,50

Si tenemos el archivo factorial.s con el código fuente. ¿Cuál es el/los comando/s para crear el archivo ejecutable?

Seleccione una:

- ☐ a. as -o factorial.o factorial.s
ld -o factorial factorial.o ✓
- ☐ b. as factorial.o factorial.s
ld -o factorial factorial.o
- ☐ c. ld -o factorial.o factorial.s
as -o factorial factorial.o
- ☐ d. gcc -o factorial factorial.o

Respuesta correcta

Pregunta 15

Correcta

Se puntúa 0,25
sobre 0,25

El conjunto de instrucciones del procesador determina el tamaño y forma de organizar la memoria.

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

Pregunta 16

Correcta

Se puntúa 0,50
sobre 0,50

Se tiene un programa en ensamblador ARM, con el nombre calculo.s, el cual es compilado y se genera el archivo calculo.o. ¿Cuál es el comando para enlazarlo?

Seleccione una:

- ☐ a. ld calculo.o calculo
- ☐ b. ld calculo calculo.o
- ☒ c. ld -o ejecutable calculo.o ✓
- ☐ d. ld -o calculo.o calculo

Respuesta correcta

Pregunta 17

Correcta

Se puntúa 0,25
sobre 0,25

El ancho de memoria es la cantidad de instrucciones que se pueden ejecutar en cada acceso

Seleccione una:

- ☐ Verdadero
- ☒ Falso ✓

Pregunta 18

Correcta

Se puntúa 0,50
sobre 0,50

Elementos que se usan como almacenamiento interno del procesador

Seleccione una:

- ☐ a. Disco duro
- ☒ b. Registros ✓
- ☐ c. RAM
- ☐ d. ALU

Respuesta correcta

Pregunta 19

Correcta

Se puntúa 0,50
sobre 0,50

En que subetapa de la fase de instrucción ejecución de la instrucción se realiza la transformación de los datos leídos en una de las unidades del procesador.

Seleccione una:

- ☒ a. Ejecución ✓
- ☐ b. Escritura de resultados
- ☐ c. Lectura de Operandos

Respuesta correcta

Pregunta 20

Correcta

Se puntúa 0,25
sobre 0,25

El decodificador de instrucciones traduce las instrucciones despues que se ejecutan

Seleccione una:

- ☐ Verdadero
- ☒ Falso ✓

Pregunta 21

Correcta

Se puntúa 0,50
sobre 0,50

Ventaja de la arquitectura Harvard.

Seleccione una:

- ☐ a. El tamaño de las instrucciones está relacionado con el de los datos, y por lo tanto puede ser optimizado para que cualquier instrucción ocupe una sola posición de memoria de programa.
- ☐ b. Todas las respuestas son correctas
- ☒ c. El tamaño de las instrucciones no está relacionado con el de los datos logrando así mayor velocidad y menor longitud de programa. ✓
- ☐ d. El tiempo de acceso a las instrucciones puede superponerse con el de los datos, logrando una menor longitud de programa.

Respuesta correcta

Pregunta 22

Correcta

Se puntúa 0,25
sobre 0,25

Las instrucciones de CPU ARM son universales independientemente de quién haga el chip.

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

Pregunta 23

Correcta

Se puntúa 0,50
sobre 0,50

Relaciones cada definición con respectiva fase de ejecución de una instrucción.

Se puede descomponer en tres subetapas que se dan en la mayor parte de las instrucciones.

Ejecución de la instrucción



Los circuitos de control interpretan dicha instrucción y generan la secuencia de señales eléctricas que permiten ejecutarla.

Decodificación de la instrucc



El procesador envía a la memoria, mediante los buses de interconexión externos al procesador, la dirección almacenada en el contador de programa PC y la memoria responde devolviendo la instrucción a ejecutar.

Lectura o búsqueda de la in



El contador de programa debe incrementarse según el tamaño de la instrucción leída.

Incremento del contador de



Respuesta correcta

Pregunta 24

Correcta

Se puntúa 0,25
sobre 0,25

Las instrucciones ARM tienen 2 registros de origen, Rn y Rm y un único resultado o registro de destino Rd.

Seleccione una:

- ☒ Verdadero ✓
- ☐ Falso

Pregunta 25

Correcta

Se puntúa 0,25
sobre 0,25

Cada instrucción tarda dos ciclos en completarse después de que se llena la tubería,

Seleccione una:

- ☐ Verdadero
- ☒ Falso ✓

Pregunta 26

Correcta

Se puntúa 0,50
sobre 0,50

Realizan operaciones sobre los datos y requieren operandos de entrada y generan resultados.

Seleccione una:

- ☐ a. Control de Procesadores
- ☐ b. Transferencia de datos
- ☐ c. Control del flujo del programa
- ☒ d. Transformación de datos ✓

Respuesta correcta

Pregunta 27

Correcta

Se puntúa 0,50
sobre 0,50

Es el encargado de generar señales de control que determinan el funcionamiento de todo el sistema.

Seleccione una:

- ☐ a. Micro
- ☐ b. Memoria
- ☐ c. ALU
- ☒ d. Procesador ✓

Respuesta correcta



La Universidad de El Salvador es la única institución pública en el país con estudios de Educación Superior.

INFORMACIÓN

[Universidad de El Salvador](#)

[Educación a Distancia](#)

[Correo Electrónico](#)

CONTÁCTANOS

Final Av. Mártires 30 de Julio, Ciudad Universitaria, DTI

☎ Teléfono : (503) 2511-2506, 2511-2507

✉ E-mail : campus@ues.edu.sv

Copyright © 2020 - Universidad de El Salvador

[Descargar la app para dispositivos móviles](#)