

Pregunta 1

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

La competencia central de ARM radica en tomar la arquitectura RISC, alta densidad de código y eficiencia energética y ponerla en un procesador.

Seleccione una:

☒ Verdadero ✓

☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 2

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

Instrucciones simples pero potentes que se ejecutan dentro de un solo ciclo de reloj.

Seleccione una:

☐ a. ARM

☐ b. SOC

☐ c. CISC

☒ d. RISC ✓

☐ e. ALU

La respuesta correcta es: RISC

Pregunta 3

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

ARM es una firma de diseño; por lo tanto, no fabrica ningún tipo de hardware.

Seleccione una:

☒ Verdadero ✓

☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 4

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

Los procesadores ARM no están diseñados específicamente para ser pequeños y reducir el consumo de energía.

Seleccione una:

☐ Verdadero

☒ Falso ✓

La respuesta correcta es 'Falso'

Pregunta 5

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

Seleccione los atributos típicos del sistema de computadoras ARM.

Seleccione una o más de una:

☒ a. Una instrucción uniforme de longitud fija ✓

☒ b. Un pequeño número de modos de direccionamiento en que todas las direcciones de carga / almacenamiento ✓

☒ c. Un modelo de carga / almacenamiento de procesamiento de datos ✓

☒ d. Una gran variedad de registros uniformes ✓

La respuesta correcta son: Una gran variedad de registros uniformes, Un modelo de carga / almacenamiento de procesamiento de datos, Un pequeño número de modos de direccionamiento en que todas las direcciones de carga / almacenamiento, Una instrucción uniforme de longitud fija

Pregunta 6

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

Ventaja de la arquitectura Harvard.

Seleccione una:

- ☐ a. Todas las respuestas son correctas
- ☐ b. El tamaño de las instrucciones está relacionado con el de los datos, y por lo tanto puede ser optimizado para que cualquier instrucción ocupe una sola posición de memoria de programa.
- ☐ c. El tiempo de acceso a las instrucciones puede superponerse con el de los datos, logrando una menor longitud de programa.

☒ d. El tamaño de las instrucciones no está relacionado con el de los datos, logrando así mayor velocidad y menor longitud de programa. ✓

La respuesta correcta es: El tamaño de las instrucciones no está relacionado con el de los datos, logrando así mayor velocidad y menor longitud de programa.

Pregunta 7

Correcta

Se puntúa 1,00 sobre 1,00

Marcar pregunta

La arquitectura propuesta por Von Neumann en 1947 ofrece una memoria común para datos e instrucciones.

Seleccione una:

☒ Verdadero ✓

☐ Falso

La respuesta correcta es 'Verdadero'