

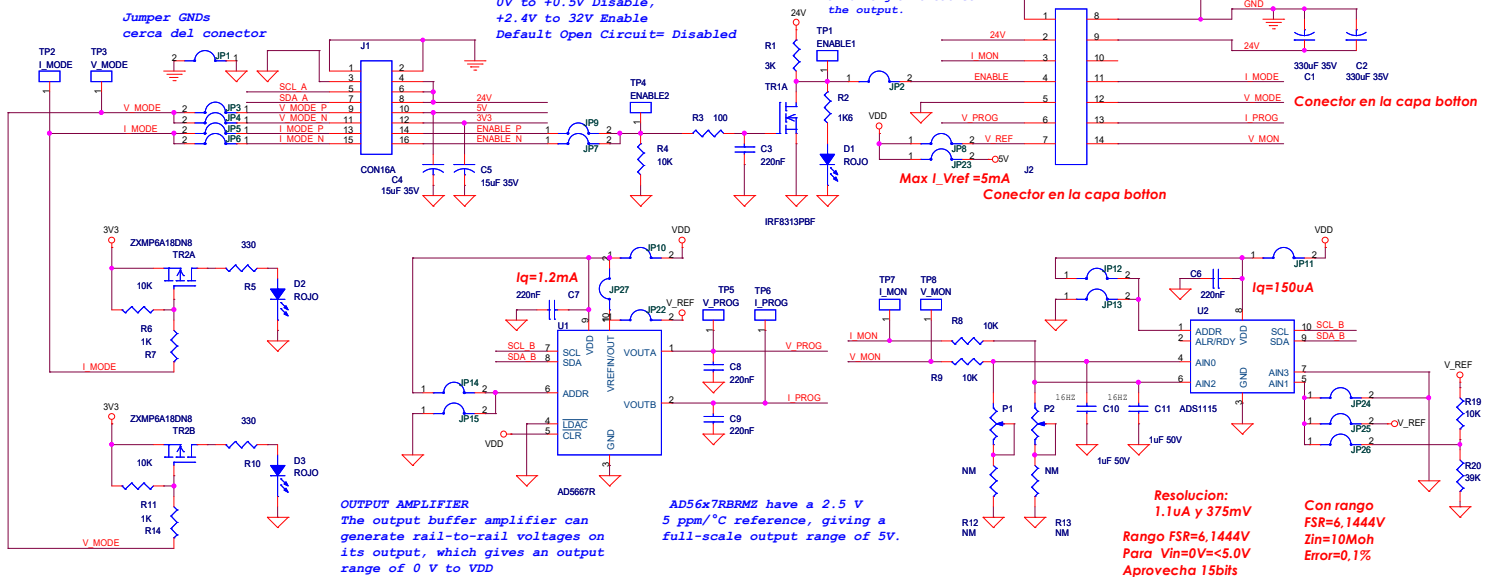
Todos los conectores en la capa bottom y a 90°, menos el de la fuente HV. Los Componentes altos en la capa bottom

PIN ENABLE  
0V to +0.5V Disable,  
+2.4V to 32V Enable  
Default Open Circuit= Disabled

A HIGH signal enables and  
a LOW signal disables  
the output.

Ultravolt 2C24-N/P60-I5

Las pistas 24V y GND  
tienen que soportar 3A

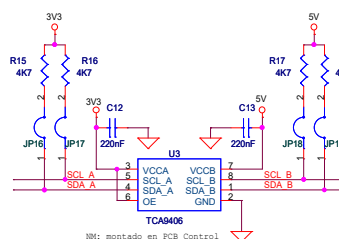
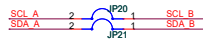


# MODIFICACIONES:

- /CLR del DAC a Vdd
- JP23 de 5V a Vdd
- JP25 de Vref de la fuente de HV a AIN1 del ADC
- JP22 de Vref de la fuente de HV a Vref del DAC
- JP27 de Vdd del DAC a Vref del DAC para que la referencia no sea superior a la alimentación
- JP26 en la AIN1 del ADC para el calibrado se utiliza un divisor de tensión

NOTA: Para la configuración estándar cerrar jumpers 2,11,20,21,22,23,26,27 y:  
-POS: 9,13,15  
-NEG: 7,12,14

I2C, Opción inicial:  
El bus I2C del equipo va a 5V  
En principio no se monta el  
TCA9406 y se puentean los  
jumpers



Pg 16 datasheet If a supply voltage of VDD  
greater than 4 V is used, the 16.144 V full-scale  
range allows input voltages to extend up to  
the supply.  
LSB=FSR/2<sup>16</sup>

Univ. Autónoma de Madrid		
<b>SEGAINVEX - Electrónica</b>		
Diseñado: Patricio Coronado y Raquel Lopez		
Dibujado: Patricio Coronado y Raquel Lopez		
Título: <b>Cañon de electrones: Control fuentes HVP y N</b>		
Tam. B	Num. Proyecto: 20161033	Rev. A
Archivo: FUENTE CANON-2KV-30MA.DSN		
Fecha: Thursday, May 17, 2018	Hoja 1	de 21