AIVUVIA



Backup- und Recoverystrategie für Db2 z/OS auf dem IBM Mainframe mittels IBM- und BMC-Tools

BACHLEORARBEIT

für die Prüfung zum

Bachelor of Science

des Studienganges Informatik / Angewandte Informatik

an der

Dualen Hochschule Baden-Württemberg Karlsruhe

von

Patrick Frey

Abgabedatum 4. September 2023

Bearbeitungszeitraum 12 Wochen
Matrikelnummer 3946606
Kurs tinf20b2
Ausbildungsfirma Atruvia AG
Karlsruhe

Betreuer der Ausbildungsfirma Rolf Merkle Gutachter der Studienakademie Michael Vetter

Erklärung

Ich versichere hiermit, dass ich meine Bachleorarbeitmit dem Thema: »Backup- und
Recoverystrategie für Db2 z/OS auf dem IBM Mainframe mittels IBM- und BMC-
Tools« selbstständig verfasst und keine anderen als die angegebenen Quellen und
Hilfsmittel benutzt habe.

Ort Datum Unterschrift

Sperrvermerk

Der Inhalt dieser Arbeit darf weder als Ganzes noch in Auszügen Personen außerhalb des Prüfungsprozesses und des Evaluationsverfahrens zugänglich gemacht werden, sofern keine anderslautende Genehmigung vom Dualen Partner vorliegt.

Inhaltsverzeichnis

1	Aufgabe und Ziel	5					
2	IBM Z	6					
	2.1 Aufbau Mainframe	6					
	2.2 z/OS	6					
	$\overset{'}{2.2.1}$ Db2	6					
	2.2.2 TSO	6					
	2.2.3 IWS	6					
3	Migration	7					
	3.1 Db2Q	7					
	$3.2 \text{ Db2W} \dots \dots$	7					
4	Backuptstrategie	8					
	4.1 aktuelle Backuptstrategie	8					
	4.1.1 Indizes	8					
	4.1.2 Activelog vs. Archivelog	8					
5	Migration						
	5.1 Möglichkeiten	9					
Li	ste der ToDo's	10					

Abbildungsverzeichnis

Tabellenverzeichnis

1. Aufgabe und Ziel

Umfeld

Die CPU hat keinen direkten Zugriff auf den Hauptspeicher. Stattdessen wird der Hauptspeicher-Cache dazwischengeschaltet. Die CPU greift nur auf diesen Cache zu. Der Hauptspeicher wird dann durch den Cache aktualisiert.

Aufgabe

Die CPU hat keinen direkten Zugriff auf den Hauptspeicher. Stattdessen wird der Hauptspeicher-Cache dazwischengeschaltet. Die CPU greift nur auf diesen Cache zu. Der Hauptspeicher wird dann durch den Cache aktualisiert.

gewünschtes Ergebnis

Die CPU hat keinen direkten Zugriff auf den Hauptspeicher. Stattdessen wird der Hauptspeicher-Cache dazwischengeschaltet. Die CPU greift nur auf diesen Cache zu. Der Hauptspeicher wird dann durch den Cache aktualisiert.

Aufgabe:
Die
CPU
hat
keinen
Zugriff
auf
den
Hauptspeicher

Liste der ToDo's

Aufgaba: Dia	CPII hat	koinon Zuer	iff auf don	Hauptspeicher		5
Auigabe. Die	Or O nat	kemen zugi	m aur den	Hauptspeicher	 	J