


Programa de Cátedra

	Asignatura: Técnicas Digitales III	Departamento: Ing. Electrónica
	Bloque: Tecnologías Aplicadas	Área: Técnicas Digitales III
	Régimen: Anual	Horas semanales: 5 hs
	Tipo: Complementaria	Horas semestrales/ anuales: 120 hs anuales
	Carrera: Ingeniería en electrónica	Nivel (Año): Quinto
	Ciclo lectivo: 2023	

Integrantes de la Cátedra:

- **Profesor Titular:**

- **Profesor Asociado:**

- **Profesor/es Adjunto/s:**

Nombre del Profesor	Tipo de Dedicación	Cantidad de Dedicaciones
Carlos Taffernaberry	Reg	2 dedicaciones

- **Auxiliares de Docencia:**

Nombre del Profesor	Categoría	Tipo de Dedicación	Cantidad de Dedicaciones
Rodrigo Gonzalez	JTP	Reg	2 dedicaciones
Sebastián Tobar	Ayte. 1Era.	Ad-honorem	
Ana Lattuca	Ayte. 1Era.	Ad-honorem	

a) **Fundamentación de la materia dentro del plan de estudios**

La materia se encuentra en el quinto nivel del plan de estudios, tratando un tema específico de la especialidad. Abarca el estudio de disciplinas específicas, cuyos contenidos definen el perfil del Ingeniero en Electrónica.

Estas disciplinas, se corresponden directamente con el ítem A inciso 3 de las Actividades Profesionales Reservadas al Título de Ingeniero Electrónico : “Proyectar, planificar, diseñar, el estudio de factibilidad, dirección, construcción, instalación, programación, operación, ensayo, medición, mantenimiento, reparación, reforma, transformación, puesta en funcionamiento e inspección de Sistemas, subsistemas, equipos, componentes, partes, y piezas (Hardware), de procesamiento electrónico de datos en todas sus aplicaciones incluyendo su programación (Software) asociada”.

b) Objetivos de la materia

● **Objetivos Generales:** (Según Ordenanza N° 1849/2022)

Los estudiantes deben ser capaces de :

- Diseñar e implementar sistemas de procesamiento digital de señales para un rango de aplicaciones diverso.
- Comprender la arquitectura de una red de datos, sus protocolos asociados, y su aplicación a la interconexión de dispositivos.
- Desarrollar proyectos de software en sistemas computacionales que involucren un Sistema Operativo de propósito general, su relación con los recursos de hardware de la CPU, y sus requerimientos particulares.

● **Objetivos Específicos:**

Desarrollar e interactuar con sistemas digitales de propósito general o dedicado, para computar datos, realizar comunicaciones y procesar señales digitalmente. Se deberá cubrir no solo aquellos aspectos estrictamente relacionados al hardware, sino también todo lo inherente al software. Para ello se desglosan los siguientes objetivos específicos:

- Entender sobre las especificaciones que determinan los distintos tipos de usos de los procesadores digitales; computadores de uso personal, comercial y procesamiento de señales.
- Reconocer la misión y funcionamiento de los componentes del software de base de un computador, el sistema operativo.
- Entender las características y funcionalidad de los sistemas operativos actuales multiusuario y de tiempo real.
- Entender los problemas que conlleva la interconexión de computadoras en redes.
- Comprender la importancia de la división en capas para encarar el diseño de redes de computadores.

- Comprender los distintos tipos y niveles de protocolos de comunicación de datos y su necesidad.
- Manejar los aspectos prácticos relacionados con la implementación de algoritmos de procesamiento digital de señales.

c) Contenidos Mínimos (según Ordenanza N° 1849/2022):

- Procesamiento Digital de Señales y su relación con el hardware.
- Redes de Datos. Protocolos.
- Sistema Operativo de propósito general y su relación con el hardware.

d) Programa Analítico

Unidad 1: SISTEMAS OPERATIVOS

1.1 - Concepto y definición de un sistema operativo. Evolución histórica, clasificación, system calls y distintos tipos de estructura.

1.2 – Multitarea en Intel: Introducción. Métodos de planificación para sistemas operativos multiusuario. Registros de soporte y descriptores relacionados a multitarea. Cambio de tarea con y sin puerta de tarea. Gestión de procesos: definición de proceso, estados, jerarquía, inicio y terminación. Implementación de procesos en sistemas operativos multitarea.

1.3 - Hilos: definición, necesidad y distintos modelos de implementación: Espacio Usuario y Espacio Kernel. Hilos POSIX.

1.4 - Planificador: necesidad y categoría de Planificadores. Planificación en sistemas por lotes: FCFS, SJF, SRTN; interactivos: Round Robin, Prioridad, Múltiples colas, SPN, Garantizada, Lotería, Equitativa; Tiempo real: características.

1.5 - Comunicación entre procesos, necesidad. Tuberías, FIFO, colas de mensaje POSIX y sockets. Comparativa entre los distintos mecanismos.

1.6 - Sincronización: problemas típicos. Herramientas para su solución: señales, semáforos y mutex. Comparativa entre los distintos mecanismos.

1.7 - Gestión de la memoria: monoprogramación y multiprogramación sin abstracción de memoria. Abstracción de Memoria: Espacio de direcciones. Multiprogramación con particiones fijas. Reubicación y protección.

Intercambio, multiprogramación con particiones variables. Administración de memoria con mapa de bits y con listas enlazadas.

1.8 - Memoria virtual. Paginación. Segmentación. Aspecto de diseño e implementación.

Algoritmos de sustitución de páginas. Sustitución: de página óptima, de página no usadas recientemente, de página donde la primera que entra es la primera que sale y de página usada menos recientemente usada. Segmentación pura.

1.9 - Intel en Modo protegido: Introducción, registros habilitados y traslación de direcciones lógicas a físicas. Segmentación: concepto, descriptores de segmento y manejo de memoria. Tipos de descriptores de segmentos, tablas de descriptores globales y locales.

Paginación. Concepto de página, tablas y registros de soporte. La operación de paginación, descriptores de directorio de páginas y tabla de páginas, estructura y acceso. Uso del TLB.

Unidad 2: SISTEMAS OPERATIVOS DE TIEMPO REAL

2.1 - Sistemas operativos tiempo real, Necesidad y motivación: Procesamiento secuencial, problemas de temporización y latencia. Sistemas Foreground/Background. Ventajas sobre Procesamiento secuencial. Latencia de tareas primer plano y segundo plano. Datos compartidos.

2.2 - Sistemas Operativos de tiempo real: Definición de tareas. El planificador cooperativo y planificador expropiativo. Tareas y datos.

2.3 - Semáforos. Métodos para proteger recursos compartidos. Colas para comunicar tareas. Rutinas de atención de Interrupciones en RTOS. Gestión del tiempo.

Unidad 3: REDES DE DATOS

3.1 - Introducción a los sistemas de comunicaciones de datos. Principios básicos. Hardware y software de redes. Modelos de referencia: modelo ISO OSI y TCP/IP. Comparación y críticas de ambos modelos. Capa física, concepto. Servicios proporcionados a la capa de enlace de datos.

3.2 - Capa de enlace de datos: servicios proporcionados a la capa de red, entramado, control de errores y control de flujo. Detección y corrección de errores. Protocolo Asymmetric Digital Subscriber Loop (ADSL).

3.3 - Subcapa de control de acceso al medio. Problema de asignación del canal: estática y dinámica. Protocolos de acceso múltiple: Aloha, CSMA, libre de colisiones, contención limitada y wireless. Protocolo Ethernet: codificación, la subcapa MAC, algoritmo de retroceso exponencial binario. Conmutación en capa de enlace de datos, hubs, bridges, switches y vlan.

3.4 - Capa de red. Servicios proporcionados a la capa de transporte: con y sin conexión: Diferencias. Interconexión de redes: circuitos virtuales concatenados, no orientados a la conexión, entunelamiento, enrutamiento y fragmentación. Protocolo de Internet (IP). Esquema de direcciones, distintas clases y asignación de direcciones a los hosts de una red. Subredes. CIDR.

3.5 - Encabezado IPv4. Routers. Encaminamiento. NAT. Protocolos de control de Internet. ICMP, ARP y DHCP. Encabezado IPv6 Diferencias.

3.6 - Capa de transporte. Servicios proporcionados a las capas superiores. Primitivas del servicio de transporte: sockets de Berkeley. Componentes: direccionamiento, establecimiento de una conexión, liberación de una conexión, control de error y de flujo y almacenamiento en búffer; multiplexión y recuperación de caídas.

3.7 - Protocolos de transporte de Internet. UDP, introducción. TCP, introducción, modelo del servicio, protocolo y encabezado del segmento; establecimiento y liberación de una conexión. Ventana deslizante.

3.8 - Capa de aplicación. HTTP: arquitectura, páginas estáticas, lenguaje HTML. Páginas dinámicas: y aplicaciones web. Protocolo HTTP.

Unidad 4: PROCESAMIENTO DIGITAL DE SEÑALES

4.1 - Representación finita de números reales en punto fijo. Números enteros y punto fijo. Notación Q. Rango y precisión. Conversión de punto flotante a punto fijo y viceversa. Escala de representación. Rango dinámico. Suma complemento a 2. Overflow. Saturación. Acumulador, bits de guarda. Multiplicación complemento a 2. Underflow. Esquemas de redondeo, truncación y round-off. Desplazamientos lógico y aritmético.

4.2 - Etapas esenciales de un sistema DSP. Filtro antialiasing. Técnica de oversampling. Conversión A/D. Error de cuantización. Relación señal-ruido de un conversor A/D y su relación con la cantidad de bits. Conversión D/A. Filtro de reconstrucción. Técnicas de upsampling, pre-ecualización y post-ecualización.

4.3 - Filtros tipo FIR. Clasificación de filtros discretos. Filtrado en el dominio del tiempo y en el dominio de la frecuencia. Filtros FIR. Filtro Moving Average. Filtros FIR basados en ventanas. Diseño de filtros FIR con MATLAB. Estructuras de filtros FIR. Implementación de filtros FIR en lenguaje C.

4.4 - Filtros tipo IIR. Filtro IIR en el dominio del tiempo: Leaky Integrator. Filtros IIR en el dominio de la frecuencia. Aproximación ZOH (Zero Order Hold). Aproximación bilineal (Tustin). Deformación de la respuesta frecuencia y fase (warping). Técnica de pre-warping. Diseño de filtros IIR con MATLAB. Estructuras de filtros IIR, Direct form I y II. Filtros IIR de segundo orden en cascada. Implementación de filtros IIR en lenguaje C.

e) Programa de Examen

El programa de exámen es abierto.

f) Trabajos Prácticos

Trabajo Práctico Nro 1: Introducción a Linux.

Trabajo práctico Nro 2: Procesos.

Trabajo práctico Nro 3: Señales.

Trabajo práctico Nro 4: Tuberías.

Trabajo práctico Nro 5: FIFO.

Trabajo práctico Nro 6: Cola de mensajes.

Trabajo práctico Nro 7: Hilos.

Trabajo práctico Nro 8: Sincronización con mutex.

Trabajo práctico Nro 9: Sincronización con semáforos sin nombre.

Trabajo práctico Nro 10: Sistemas operativos de tiempo real, semáforos.

Trabajo Práctico Nro 11: Sistemas operativos de tiempo real, mutex.

Trabajo Práctico Nro 12: Introducción a redes de computadoras- Packet Tracer y Wireshark.

Trabajo Práctico Nro 13: Capa de enlace: PPP.

Trabajo Práctico Nro 14: Subcapa MAC: Ethernet, ARP y VLAN.

Trabajo Práctico Nro 15: Capa de red: IP.

Trabajo Práctico Nro 16: Protocolos NAT y DHCP.

Trabajo Práctico Nro 17: Capa de transporte: UDP y configuración de router.

Trabajo Práctico Nro 18: Capa de transporte: TCP.

Trabajo Práctico Nro 19: Programación de sockets.

Trabajo Práctico Nro 20: Representación de números reales en punto fijo.

Trabajo Práctico Nro 21: Representación de números reales en punto flotante.

Trabajo Práctico Nro 22: Etapas esenciales de un sistema DSP.

Trabajo Práctico Nro 23: Diseño de filtros FIR.

Trabajo Práctico Nro 24: Diseño de filtros IIR.

Trabajo Práctico Nro 25: Normas de Instrumentación Digital.

g) Distribución de horas

Formación teórica	53 horas
Formación experimental	30 horas
Resolución de problemas de ingeniería	22 horas
Proyecto y diseño	15 horas

h) Correlativas

Para cursar: Cursadas: Técnicas Digitales II
 Aprobadas: Informática II
 Técnicas Digitales I

Para Aprobación No Directa:

Aprobadas: Técnicas Digitales II (en caso de aprobación No directa posterior a un (1) ciclo lectivo siguiente al de cursado)

i) Bibliografía Obligatoria

- Tanenbaum, Andrew S. - *Modern Operating Systems*, 5th Edition. Prentice Hall. 2022.
- Downey, Allen. *The little book of semaphores, 2nd Ed. (Version 2.2.1)* Green Tea Press. 2016.
- Muñoz Frías, José Daniel. *Sistemas Empotrados en Tiempo Real*. Primera Edición. 2010.
- Tanenbaum, Andrew S. *Computer Networks*, 6th Edition. Prentice Hall. 2021.
- Oppenheim, Alan V. and Schafer, Ronald W. *Discrete-time signal processing*, 2nd Ed. Prentice Hall. 1999.
- Prandoni, Paolo and Vetterli, Martin. *Signal processing for communications*. Taylor and Francis Group, LLC. 2008.
- Tumanski, Sawomir. *Principles of Electrical Measurements*. CRC Press. 2006.

j) Bibliografía complementaria (opcional)

- Kerrisk, Michael. *The linux programming Interface*. William Pollock. 2011.
- Stevens , Richard. *Unix Network programming: Interprocess Communication, 2nd Ed.* Prentice Hall. 1999.
- Lyons, Richard G. *Understanding Digital Signal Processing, 2nd Ed.* Prentices Hill. 2004.
- Paillard, Bruno. *An Introduction To Digital Signal Processors*. 2002.
- Smith, Steven W. *The Scientist and Engineer's Guide to Digital Signal Processing*. <http://www.dspguide.com/>
- Deschamps, Jean-Pierre, Sutter, Gustavo D., and Cantó, Enrique. *Guide to FPGA Implementation of Arithmetic Functions*. Springer. 2012.
- Gilat, Amom. *MATLAB: An Introduction with Applications, 4th Ed.* John Wiley and Sons, Inc. 2011.

Nombre del director	Nombre del encargado de la Cátedra
<i>Escriba el nombre del Director</i>	<i>Carlos Taffernaberry</i>

Firma del Director	Firma del encargado de la Cátedra
Fecha de entrega del programa	24/02/2023

Planificación de Cátedra

a) Metodología de Enseñanza

En las clases teóricas se realizará una introducción y desarrollo de los temas fundamentales por parte de los docentes. Por medio de la elaboración de cuestionarios se utilizarán estrategias de investigación en diferentes fuentes por parte de los alumnos, también se les dará acceso a material audiovisual desarrollado durante el año 2020 y 2021. Finalmente se realizará una puesta en común de los estudiantes a sus pares, por medio de exposición al resto de la clase, con el rol de moderación por parte de los docentes.

En las clases prácticas se plantea el desarrollo de trabajos prácticos, con ayuda de lenguajes de programación C y Python para interactuar con el sistema operativo y un laboratorio remoto de sistemas embebidos desarrollado durante el año 2020 por la cátedra y mejorado durante los años 2021 y 2022 para realizar prácticas de sistemas operativos de tiempo real, y de simuladores para evaluar los comportamientos de distintos tipos de redes. También se utilizarán herramientas de software matemáticas para crear modelos para el procesamiento digital de señales.

b) Cronograma de actividades

Semana N°	Unidad	Contenidos	Objetivos	Actividades	Evaluaciones	Recursos	
						Bibliográficos	Didácticos
1	1	Introducción. Temas y bibliografía. Intro Sistemas Operativos.	Comprender el alcance de la materia.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo Práctico 1 Introducción a Linux.		Tanenbaum, Andrew S. Sistemas Operativos Modernos. Kerri sk, Michael. The linux programming Interface	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet.
2	1	Componentes de un sistema Operativo. Procesos.	Comprender la evolución de los sistemas operativos y sus componentes fundamentales.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra. Trabajo Práctico 1 Introducción a Linux.		Tanenbaum, Andrew S. Sistemas Operativos Modernos. Kerri sk, Michael. The linux programming Interface	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet.
3	1	Procesos y señales.	Internalizar el concepto de procesos y el funcionamiento de	Exposición del docente en forma interactiva y discusiones entre equipos de trabajo para resolución		Tanenbaum, Andrew S. Sistemas Operativos	Laboratorio de Computadoras.

			señales. Desarrollar programas en C y python que creen nuevos procesos.	de cuestionarios. Trabajo práctico Nro 2: Procesos.		Modernos. Kerrisk, Michael. The linux programming Interface	Proyector multimedial. Computadora, acceso a internet.
4	1	IPC: Tuberías y cola de mensajes	Comprender la necesidad de IPC. Comparar distintas técnicas de IPC y diferencias para el uso entre ellas.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre pares de temáticas de unidad 1. Trabajo práctico Nro 3: Señales.		Tanenbaum, Andrew S. Sistemas Operativos Modernos. Kerrisk, Michael. The linux programming Interface.	Proyector multimedial. Computadora, acceso a internet .
5	1	Hilos - Jueves Feriado	Comprender la diferencia en el uso de hilos en lugar de procesos.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.		Tanenbaum, Andrew S. Sistemas Operativos Modernos. Stevens, Richard. Unix Network programming: Interprocess	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet .

						Comunicación Kerrisk, Michael. The linux programming Interface.	
6	1	Sincronización. Introducción y problemática	Comprender la problemática de la sincronización en computadoras.	Trabajo práctico Nro 4: Tuberías. Trabajo práctico Nro 5: FIFO.		Tanenbaum, Andrew. Sistemas Operativos Modernos. Kerrisk, Michael. The linux programming Interface. Downey, Allen. The little book of semaphores	Laboratorio de Computadora s. Proyector multimedial. Computadora, acceso a internet .
7	1	Sincronización, herramientas y casos de uso para cada una.	Solucionar problemas específicos de sincronización en computadoras.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.Trabajo práctico Nro 6: Cola de mensajes.		Kerrisk, Michael. The linux programming Interface.	Laboratorio de Computadora s. Proyector multimedial. Computadora,

							acceso a internet .
8	1	Planificador	Entender las políticas y criterios para la selección del siguiente proceso a ejecutar.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.	Primer parcial 27/04/2023 – Examen en plataforma de manera presencial.	Tanenbaum, Andrew. Sistemas Operativos Modernos Downey, Allen. The little book of semaphores	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet .
9	1	Teoría Feriado	Poder comprender cómo funcionan los hilos de un proceso.	Trabajo práctico Nro 7: Hilos.		Tanenbaum, Andrew. Sistemas Operativos Modernos. Kerrisk, Michael. The linux programming Interface.	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet .
10	1	Recuperatorio Parcial 1		Trabajo práctico Nro 8: Sincronización con mutex.	Recuperatorio Primer Parcial 9/05/2023 – Examen en plataforma de		

					manera presencial.		
11	1	Gestión de Memoria. Memoria Virtual – Arquitectura Intel	Identificar las distintas abstracciones en la gestión de memoria.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo práctico Nro 9: Sincronización con semáforos sin nombre.		Tanenbaum, Andrew S. - Bos, Herbert. Sistemas Operativos Modernos	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet.
12	2	Sistemas Operativos en tiempo real Intro. Jueves feriado	Poder determinar cuándo es necesario su uso.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.		Muñoz Frías, José Daniel. Sistemas Empotrados en Tiempo Real	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet .
13	2	Sistemas Operativos en tiempo real Tareas . Prioridades . FreeRTOS	Comprender el funcionamiento de las distintas tareas y prioridades.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje Trabajo práctico Nro 10: Sistemas operativos de		Muñoz Frías, José Daniel. Sistemas Empotrados en Tiempo Real.	Laboratorio de Computadoras. Proyector multimedial.

				tiempo real, semáforos			Computadora, acceso a internet . Acceso a Laboratorio Remoto de Sistemas Embebidos.
14	2	Sistemas Operativos de tiempo real. Manejo de recursos y tiempo.	Lograr gestionar el manejo de los recursos y el tiempo.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje Trabajo Práctico Nro 11: Sistemas operativos de tiempo real, mutex		Muñoz Frías, José Daniel. Sistemas Empotrados en Tiempo Real	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet . Acceso a Laboratorio Remoto de Sistemas Embebidos.
15	2	Sistemas Operativos en tiempo real. Sincronización usando cola de mensajes.	Comprender los distintos tipos de mecanismos de sincronización.	Exposición del docente en forma interactiva. Interpretación de textos,		Muñoz Frías, José Daniel. Sistemas Empotrados en	Laboratorio de Computadora

				<p>auto aprendizaje.</p> <p>Trabajo Práctico Nro 11: Sistemas operativos de tiempo real, mutex. Cont.</p>		Tiempo Real	<p>s.</p> <p>Proyector multimedial. Computadora, acceso a internet . Acceso a Laboratorio Remoto de Sistemas Embebidos.</p>
16	2	<p>Martes Feriado – Jueves recuperatorio parcial</p>	-	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.</p>	<p>Segundo Parcial 22/06/2023 – Examen Escrito en plataforma manera presencial.</p>	<p>Muñoz Frías, José Daniel. Sistemas Empotrados en Tiempo Real</p>	<p>Proyector multimedial. Computadora, acceso a internet . Acceso a Laboratorio Remoto de Sistemas Embebidos.</p>
17	3	<p>Introducción a Redes de computadoras. Hardware, software. Modelos de Capas.</p>	<p>Comprender los distintos tipo de redes existentes y el mecanismo que permite dividir el</p>	<p>Trabajo Práctico Nro 12: Introducción a redes de computadoras- Packet Tracer y Wireshark.</p>		<p>Tanenbaum, Andrew S. Redes de computadoras</p>	<p>Laboratorio de Computadora s. Proyector</p>

			problema en varios mas simples para poder transferir la información.				multimedial. Computadora, acceso a internet .
18	3	Capa de Enlace	Conocer las distintas técnicas para iniciar y finalizar tramas, manejo de errores y control de flujo.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra.Trabajo Práctico Nro 13: Capa de enlace: PPP.	Recuperatorio Segundo Parcial 17/08/2023 – Examen en plataforma de manera presencial.	Tanenbaum, Andrew S. Redes de computadoras	Proyector multimedial. Computadora, acceso a internet .
19	3	Subcapa de acceso al medio	Comprender la problemática de colisión de los medios de difusión y alternativas propuestas para su solución.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra.Trabajo Práctico Nro 14: Subcapa MAC:		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadora S. Proyector multimedial. Computadora, acceso a internet .

				Ethernet, ARP y VLAN.			
20	3	Capa de red. Direccionamiento. Protocolo IP	Comprender el mecanismo para encaminar los datos a traves de distintas redes interconectadas. Conocer una implementación práctica de protocolo Ipv4 e Ipv6.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo Práctico Nro 15: Capa de red: IP.		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet.
21	3	Capa de Red. Encaminamiento estático.	Lograr comprender cómo es el proceso de encaminamiento en los routers.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo Práctico Nro 16: Protocolos NAT y DHCP		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet.
22	3	Capa de Transporte. Protocolo UDP/TCP.	Comprender servicios orientados a conexión y no orientados a	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje.		Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadoras. Proyector

			conexión.	Trabajo Práctico Nro 17: Capa de transporte: UDP y configuración de router.			multimedial. Computadora, acceso a internet .
23	3	Socket de Berkley - Jueves asueto	Comprender que los sockets son un caso mas de las IPC tratadas en el capítulo de sistemas operativos.			Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadora s. Proyector multimedial. Computadora, acceso a internet.
24	3	Capa Aplicación	Conocer una implementación práctica de protocolo HTTP y sus componentes.	Trabajo Práctico Nro 18: Capa de transporte: TCP. Trabajo Práctico Nro 19: Programación de sockets.	e.	Tanenbaum, Andrew S. Redes de computadoras	Laboratorio de Computadora s. Proyector multimedial. Computadora, acceso a internet.
25	4	Precisión finita de números, punto fijo, punto flotante.	Lograr determinar las distintas formas de representar números	Exposición del docente en forma interactiva. Interpretación de textos,	Tercer Parcial 25/10/2023 – Examen en Plataforma de	Prandoni, Paolo and Vetterli, Martin. Signal processing for	Laboratorio de Computadora s.

			digitalmente	auto aprendizaje.	manera presencial.	communications	Computadora, acceso a internet. Proyector multimedial.
26	4	DSP: Etapas típicas	Poder conocer cuales son y por que son necesarias las distintas etapas que componen un DSP.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo Práctico Nro 20: Representación de números reales en punto fijo. Trabajo Práctico Nro 21: Representación de números reales en punto flotante.	Recuperatorio Tercer Parcial 12/10/2023 – Examen en plataforma de manera presencial.	Prandoni, Paolo and Vetterli, Martin. Signal processing for communications	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet.
27	4	Filtros digitales. FIR.	Conocer y comprender la necesidad de los distintos tipos de filtros digitales que se pueden implementar con un DSP.	Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la		Prandoni, Paolo and Vetterli, Martin. Signal processing for communications	Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a

				<p>cátedra.</p> <p>Trabajo Práctico Nro 22: Etapas esenciales de un sistema DSP.</p>			internet.
28	4	Filtros digitales. IIR.	<p>Conocer y comprender la necesidad de los distintos tipos de filtros digitales que se pueden implementar con un DSP.</p>	<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la cátedra.</p> <p>Trabajo Práctico Nro 23: Diseño de filtros FIR</p>		<p>Prandoni, Paolo and Vetterli, Martin. Signal processing for communications</p>	<p>Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet.</p>
29	4	Filtros digitales. IIR. Continuación.		<p>Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje, y discusiones entre equipos de trabajo para resolución de cuestionarios presentados por la</p>	<p>Cuarto Parcial 02/11/2023 – Examen en plataforma de manera presencial.</p>	<p>Prandoni, Paolo and Vetterli, Martin. Signal processing for communications</p>	<p>Laboratorio de Computadoras. Proyector multimedial. Computadora, acceso a internet.</p>

				cátedra. Trabajo Práctico Nro 24: Diseño de filtros IIR			
30	4	Consultas para Recuperatorio Cuarto parcial		Exposición del docente en forma interactiva. Interpretación de textos, auto aprendizaje. Trabajo Práctico Nro 25: Normas de Instrumentación Digital.	Recuperatorio Cuarto Parcial 09/11/2023– Examen en plataforma si es de manera presencial.		Laboratorio de Computadora s. Proyector multimedial. Computadora, acceso a internet .
31	1-4	Repaso para Global	Lograr integrar los temas fundamentales de la cátedra.	Exposición del docente en forma interactiva.	Global Integrador 16/11/2023 – Examen Oral	-	-
32	1-4	Repaso para Recuperatorio Global	Lograr integrar los temas fundamentales de la cátedra.	Exposición del docente interactiva.	Rec Global Integrador 23/11/2023 – Examen Oral	-	-

c) Trabajos de campo, visitas a empresas

Actividad	Objetivo	Lugar	Responsable	Evaluación

d) Articulación horizontal y vertical con otras materias

Esta asignatura está articulada en forma vertical principalmente con Técnicas Digitales II, debido a la continuidad en contenidos desarrollados por ambas materias. En Técnicas Digitales II se introduce al alumno al mundo de sistemas Operativos. A partir de allí, en Técnicas Digitales III son estudiados en profundidad Sistemas Operativos de propósito general y Sistemas Operativos de tiempo real. El contenido Modulación y transmisión digital es desarrollado en Sistemas de Comunicaciones, que luego es utilizado en el desarrollo de Redes de Computadoras de Técnicas Digitales III. Adicionalmente existe también articulación vertical con Informática I e Informática II, debido a que en los temas Sistemas Operativos y Procesamiento digital de señales se trabaja con C y matlab, contenidos desarrollados en estas materias. Finalmente existe articulación con Análisis de Señales y Sistemas y Teoría de Circuitos II, en la primera se estudian los fundamentos matemáticos del procesamiento digital de señales y en la segunda se estudian conceptos, análisis y diseño de filtros digitales. Respecto a materias de nivel superior con las que se articula, sólo pueden considerarse materias electivas. En tal sentido, Teleinformática es en gran medida una continuación de los temas de Sistemas Operativos de Tiempo Real, Redes y protocolos tratados en esta materia. Otras materias electivas que tienen puntos de contacto con Técnicas Digitales III son Comunicaciones III, Redes de Datos, Diseño y Administración de Centro de Datos e Interoperabilidad.

En tal sentido se realizan periódicamente reuniones con docentes del Área Técnicas Digitales, organizadas por el Departamento, con el fin de articular contenidos. Las cátedras involucradas son: Informática I, Informática II, Técnicas Digitales I, Técnicas Digitales II y Técnicas Digitales III.

e) Régimen de cursado y aprobación

El régimen de cursado es presencial, con una cantidad máxima de inasistencias del 25% del total.

La aprobación de la Asignatura es una de la siguientes formas:

Aprobación Directa

Aprobación de Exámen Final

Aprobación Directa de la Asignatura:

Las condiciones necesarias para la Aprobación Directa, con lo cual no es necesario el Exámen Final, son las siguientes:

Se debe aprobar cada uno de cuatro (4) exámenes parciales con al menos el 60% del total. Si no consiguen obtener el resultado anterior en alguna de las evaluaciones, se ofrece una instancia de recuperación independiente para cada uno.

Se deberá presentar y aprobar la carpeta de trabajos prácticos.

Se deberán aprobar todas las exposiciones individuales por parte de los alumnos. Las mismas serán solicitadas por los integrantes de la cátedra sobre distintos temas novedosos referidos al

contenido de la materia. Las mismas serán evaluadas por los profesores en cuanto a su claridad, marco teórico y desenvolvimiento del alumno. El objetivo es mejorar los hábitos de lectura, investigación y disertación.

Se deberá aprobar un coloquio oral individual con carácter global e integrador de toda la materia, que consta de una parte práctica y una teórica. La parte práctica del coloquio es eliminatoria, se debe realizar y explicar un ejercicio similar a los realizados en el cursado. La parte teórica consistirá en el desarrollo de un tema teórico del presente Programa, seleccionado por los docentes. En caso de no alcanzar el 60%, se ofrece una instancia de recuperación del coloquio, con las mismas características.

Regularización de la Asignatura:

Las condiciones necesarias para la Regularización de la Asignatura son las siguientes:
Obteniendo en cada uno de los cuatro (4) parciales o su instancia de recuperación entre 40% y 59%.

Se deberá presentar y aprobar la carpeta de trabajos prácticos.

Se deberán aprobar todas las exposiciones individuales por parte de los alumnos. Las mismas serán solicitadas por los integrantes de la cátedra sobre distintos temas novedosos referidos al contenido de la materia. Las mismas serán evaluadas por los profesores en cuanto a su claridad, marco teórico y desenvolvimiento del alumno. El objetivo es mejorar los hábitos de lectura, investigación y disertación.

Aprobación por Exámen final de la Asignatura:

Las condiciones necesarias para la aprobación del Examen Final de la materia son las siguientes:

Obtener la Regularización de la asignatura.

Rendir un examen teórico práctico sobre todo el contenido de la materia y obtener una calificación de 60% o superior. La parte práctica del examen final es eliminatoria, se deben realizar y explicar ejercicios similares a los realizados en el cursado. La parte teórica es oral y consistirá en el desarrollo de al menos dos temas teóricos del presente Programa, seleccionados por los docentes.

f) Actividades del equipo docente

Docente	Categoría	Dedicación	Actividades			
			Docencia	Gestión	Investigación	Extensión
Taffernaberry, Carlos	Adjunto	Exclusiva	2 cargos en Técnicas Digitales III.	Coordinador de Programa I+D de Rectorado.	2 cargos en proyectos homologados de investigación	
Gonzalez, Rodrigo	Jtp	Exclusiva	2 cargos en Técnicas Digitales III		2 cargos en proyectos homologados de investigación	
Tobar, Sebastián	Ayte. 1ra.	Ad-honorem	1 cargo en Técnicas Digitales III			
Lattuca, Ana	Ayte. 1ra.	Ad-honorem	1 cargo en Técnicas Digitales III 1 cargo rentado JTP en Proyecto Final			

g) Observaciones:

En caso que el cursado y las evaluaciones parciales sean virtuales, la metodología será la siguiente. Cada examen se divide en dos partes:

- La primera parte está basada en un cuestionario en la plataforma Moodle provista por la UTN-FRM. El alumno debe contestar 10 preguntas del tipo verdadero o falso, con opciones múltiples, completar con valores numéricos, entre otros tipos de preguntas. Los alumnos tiene 1 hora como máximo para completar el cuestionario.

- La segunda parte del examen es oral y evaluada a través de Zoom. Este tipo de examen lo denominamos Examen Oral en Grupo (EOG). Un EOG consiste en la creación de grupos de tres (3) alumnos más un (1) docente encargado de hacer las preguntas. El docente hará la primera pregunta al primero de los tres estudiante sobre temas del examen. La respuesta tiene límite de tiempo y luego de ese tiempo el estudiante no puede agregar nada. Los otros dos estudiantes deben ratificar/rectificar/completar o no la respuesta dada por su compañero, justificando su respuesta, también con límite de tiempo. De esta manera cada estudiante debe responder dos (2) preguntas en primera instancia y opinar sobre otras cuatro (4) respuestas dadas por sus compañeros.

El resultado es una ponderación de ambas partes. Los recuperatorios se llevan a cabo usando la misma metodología.

h) **Horario de Consulta de Profesores y Auxiliares** (a completar antes del 31 de marzo si es una materia del primer semestre o anual, a completar antes del 31 de agosto si es una materia del segundo semestre)

● **Primer Semestre**

Carlos Taffernaberry: Viernes 19:30 a 21:30 hs.

Rodrigo Gonzalez: Jueves 17:00 a 19hs.

Sebastián Tobar: Jueves 20:30 a 21:30hs.

Ana Lattuca: Jueves 20:30 a 21:30hs.

● **Segundo Semestre**

Carlos Taffernaberry: Viernes 19:30 a 21:30 hs.

Rodrigo Gonzalez: Jueves 17:00 a 19hs.

Sebastián Tobar: Jueves 20:30 a 21:30hs.

Ana Lattuca: Jueves 20:30 a 21:30hs.

Nombre del director	Nombre del encargado de la Cátedra
<i>Escriba el nombre del Director</i>	Carlos Taffernaberry
Firma del Director	Firma del encargado de la Cátedra
	Fecha de entrega de la planificación