



Aluno: Pedro Miguel do Vale Ferreira

Numero Mecanográfico: 95699

Unidade Curricular: Arquitetura e Tecnologias de Computadores

Docente: Paulo Cardoso

Universidade do Minho
Escola de Engenharia

Trabalho: Duvidas anteriores à aula de conceitos nº5

Duvida 1: Qual a complicação que se encontra nas arquiteturas pipeline. [slide 8]

Duvida 2: Diferença entre interrupção vetorizada e não vetorizada. [slide 9]

Duvida 3: Como funciona uma interrupção sensível à transição. [slide 16]

Duvida 4: No exemplo da aula passada o registo IE, flag EA encontravam-se por defeito definidos a “0” (disable)? Que implicações teria na execução do nosso programa de contagem de tempo se tivéssemos configurado os registos de modo a atender a interrupção sempre que o houvesse um transbordo de 0xFFFF para 0x0000 no timer 0 e respetiva ativação da flag TF0. [slide 25]

Duvida 5: Qual a utilidade de uma interrupção e porque é do nosso interesse em certas ou em todo o nosso programa ignorar as interrupções (utilizando keywords ou a configuração dos registos).

Duvida 6: O uso de variáveis com a keyword volatile faz com que as instruções assembly sejam mais quando o processador faz a “assemblagem” isso não seria algo a evitar?