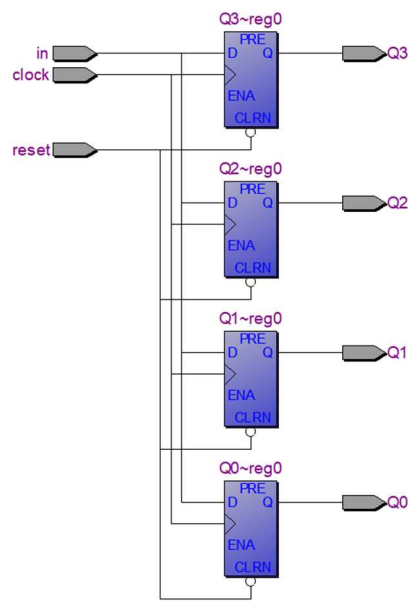
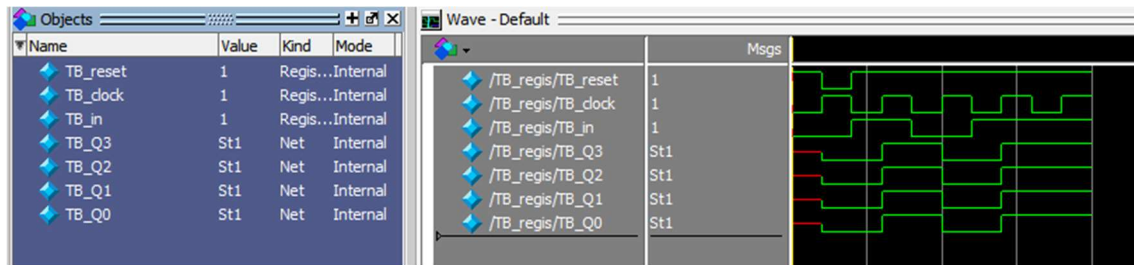


Nomes: Pedro Augusto, Tulio Horta

Data: 10/11/22

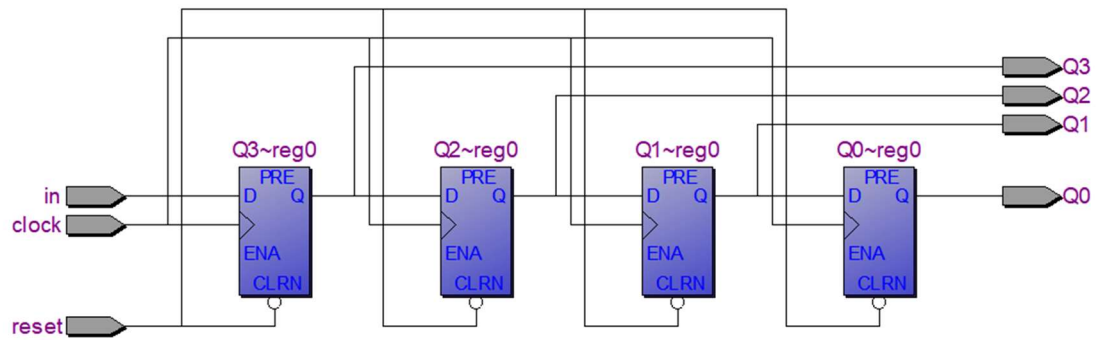
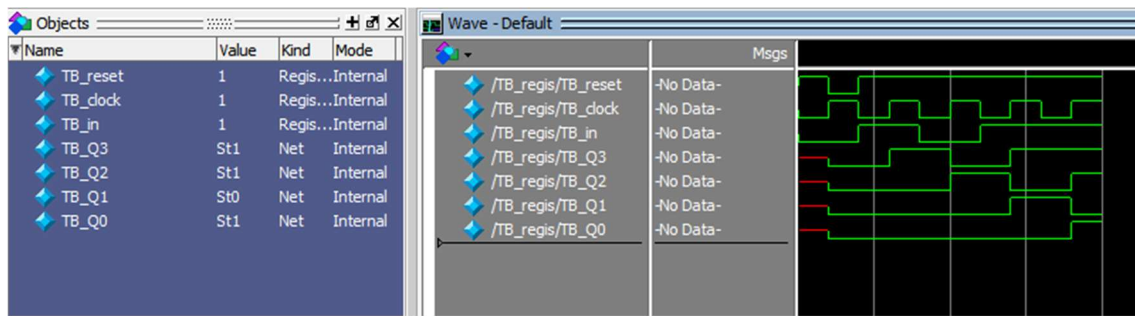
Projeto: Registrador

1) Operador =



Percebe-se que a passagem dos bits não ocorre de forma paralela, inviabilizando o armazenamento do número.

2) Operador <=



Percebe-se que nesse caso a passagem dos bits ocorre de maneira paralela, possibilitando que o numero final seja armazenado de maneira correta, sendo este operador o mais adequado para a criação de circuitos sequenciais.