

Diseño Lógico

II Proyecto Grupal

Asignación:

Propuesta de plan de trabajo

Estudiantes:

Pedro Medinila Robles 2020114657 Tiler Ureña Vargas 2020061036 Randall Mariño Oviedo 202036177



ORGANIZACIÓN DEL TRABAJO EN EQUIPO

Reglas de trabajo iniciales

Se establecieron distintas reglas para realizar de manera satisfactoria la primera entrega del proyecto. Las reglas que se muestran a continuación fueron consultadas y aceptadas entre todos los participantes:

- Nos comunicaremos mediante Whatsapp.
- Buscar información únicamente de fuentes confiables.
- Comunicar al grupo algún problema durante la realización del proyecto.
- Respetar las fechas límites de entrega de los avances, así como la de las reuniones.
- Revisar las partes enviadas por cada uno.

Asignación de roles

Antes de asignar los distintos roles se decidió que cada integrante del grupo analizara sus habilidades y dificultades en el tema, esto con el fin de que todos los participantes aportaran de manera óptima al proyecto con distintos comentarios acerca del tema.

Estudiante - Rol	Responsabilidades				
Tiler Ureña Vargas - Programador e Investigador	 Investigará información acerca del código y acerca de las FPGA a utilizar Programará en conjunto la primera parte o bien la base. Encargado de chequear que el código final cumpla el objetivo. 				
Pedro Medinila Robles – Programador	 Programará en conjunto la primera parte o bien la base Continuará la programación para todos los casos Se encargará del funcionamiento de la FPGA 				



Randall Mariño Oviedo-Programador

- Programará en conjunto la primera parte o bien la base
- Continuará la programación para todos los casos
- Se encargará de la documentación

Cronograma

A continuación, se muestra el cronograma realizado por todos los integrantes del grupo:

Agosto-Setiembre										
Actividad	23/9	24/9	26/9	29/1 0	4/1 0	5/1 0	7/1 0	8/1 0	9/1 0	11/1 0
Organización del equipo										
Búsqueda de información y avance programación										
Entrega 1										
Continuación de la programación										
Exposición Final										





Instalación Vivado

