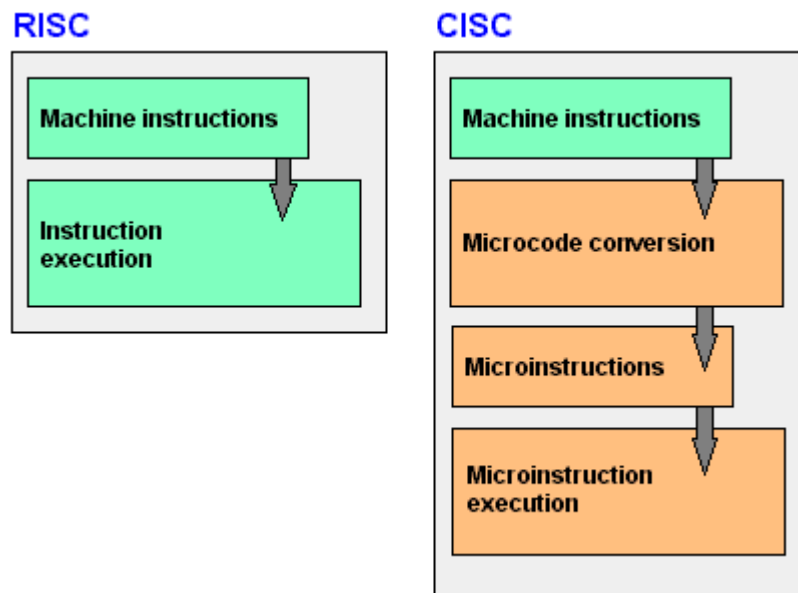


Ventajas de arquitectura RISC:

1. **. Simplicidad:** Las instrucciones en RISC son simples y se ejecutan en un solo ciclo de reloj, lo que acelera la velocidad de procesamiento.
2. **Velocidad:** La ejecución rápida de instrucciones RISC puede aumentar la velocidad del procesador y, en última instancia, mejorar el rendimiento general.
3. **Predicción de saltos:** RISC a menudo utiliza una técnica de predicción de saltos que permite un mejor rendimiento en la ejecución de instrucciones condicionales.

Desventajas de arquitectura RISC:

1. **Tamaño de código:** Debido a la simplicidad de las instrucciones, los programas RISC pueden ser más largos, lo que puede requerir más memoria.
2. **Complejidad del compilador:** El compilador debe hacer un trabajo adicional para optimizar el código fuente para una arquitectura RISC, lo que puede requerir más tiempo de desarrollo.
3. **Menos funcionalidad por instrucción:** Cada instrucción RISC realiza una tarea muy específica, lo que significa que se necesitan más instrucciones para realizar tareas complejas.



Ejemplos de dispositivos con microprocesadores CISC:

1. **Ordenadores personales:** La mayoría de los ordenadores personales utilizan microprocesadores CISC, como los procesadores Intel Core i7 o AMD Ryzen.
2. **Teléfonos inteligentes:** Algunos modelos de teléfonos inteligentes utilizan microprocesadores CISC, como los procesadores Snapdragon de Qualcomm.
3. **Tablets:** Muchas tablets utilizan microprocesadores CISC, como los procesadores Apple A-series en iPads.

Ejemplos de dispositivos con microprocesadores RISC:

1. **Teléfonos inteligentes:** La mayoría de los teléfonos inteligentes modernos utilizan microprocesadores RISC, como los procesadores ARM Cortex-A.
2. **Dispositivos IoT (Internet de las cosas):** Muchos dispositivos IoT, como sensores y dispositivos de control, utilizan microprocesadores RISC debido a su eficiencia energética, como los microcontroladores ARM Cortex-M.
3. **Consolas de videojuegos:** Algunas consolas de videojuegos utilizan microprocesadores RISC personalizados, como los procesadores utilizados en las consolas Nintendo Switch o PlayStation Vita.

Es importante destacar que en la actualidad, la distinción entre arquitectura RISC y CISC se ha vuelto menos clara, ya que muchos diseños de CPU combinan características de ambos enfoques para lograr un equilibrio entre rendimiento y eficiencia.

