NRU

t	1	2	3	4	5	6	7	8	9	10	11	12
Angeforderte Seite	1	2	3	4	2	1	2	5	6	2	6	3
Zugriffsart	r	W	W	r	r	r	r	W	r	w	W	r
Seitenalarm	j	j	j	j	n	j	n	j	j	n	n	J
Seiten	1	1	1	4	4	1	1	5	5	5	5	5
Im		2	2	2	2	2	2	2	6	6	6	6
Speicher			3	3	3	3	3	1	2	2	2	3

SCA

t	1	2	3	4	5	6	7	8	9	10	11	12
Angeforderte Seite	1	2	3	4	2	1	2	5	6	2	6	3
Zugriffsart	r	W	W	r	r	r	r	W	r	W	W	r
Seitenalarm	j	j	j	j	n	j	j	j	j	n	n	j
Seiten	1	1	1	2	2	2	4	1	1	2	2	3
Im		2	2	3	3	4	1	2	5	5	5	6
Speicher			3	4	4	1	2	5	6	6	6	2

Queue: t Elemente

- 1 1R
- 2 1R:2R
- 3 1R:2R:3R
- 4 1R:2R:3R → 2R:3R:1 → 3R:1:2 → 1:2:3 → 2:3:4R
- 5 2R:3:4R
- 6 $2R:3:4R \rightarrow 3:4R:2 \rightarrow 4R:2:1R$
- 7 4R:2R:1R
- 8 $4R:2R:1R \rightarrow 2R:1R:4 \rightarrow 1R:4:2 \rightarrow 4:2:1 \rightarrow 2:1:5R$
- 9 $2:1:5R \rightarrow 1:5R:6R$
- 10 1:5R:6R \rightarrow 5R:6R:2R
- 11 5R:6R:2R
- 12 $5R:6R:2R \rightarrow 6R:2R:5 \rightarrow 2R:5:6 \rightarrow 5:6:2 \rightarrow 6:2:3R$

R = Reference-Bit