/converter/sign_mad	0000	0001	0010	0011	0100	0101	0110	0111	1000	1001	1010	1011	1100	1101	1110	1111
/converter/twos_comp	0000	0001	0010	0011	0100	0101	0110	0111	1000	1111	1110	1101	1100	1011	1010	1001
/converter/output_inv	111	110	101	100	011	010	001	000	111	110	101	100	011	010	001	000
/converter/output_mux	000	001	010	011	100	101	110	111	000	111	110	101	100	011	010	001
/converter/output_padder	000	111	110	101	100	011	010	001	000	111	110	101	100	011	010	001
0	ns	4	ns	8	ns	12	ns ns	 	ns	20	ns ns	24	l ns	28	ns s	32

Entity:converter Architecture:rtl Date: Thu Nov 16 09:04:30 PM EST 2023 Row: 1 Page: 1